

情 報 処 理

Vol. 25, No. 10 (1984年10月)

目 次

——大特集：論理装置 CAD の最近の動向——

大特集「論理装置 CAD の最近の動向」の編集にあたって	村井 真一・南谷 崇	1025
1. 総 論		
論理装置の設計支援システム	元 岡 達	1026
2. 方式・機能・論理設計における CAD		
2.1 ハードウェア記述言語とその応用	中村 行宏・小栗 清	1033
2.2 VLSI におけるマイクロプログラム設計支援	追田 行介・石原孝一郎	1041
2.3 方式・機能・論理シミュレーション	村上 道郎・平川 和之	1048
2.4 タイミング検証	松 下 浩 明	1056
2.5 方式・機能・論理設計の検証	丸山 文宏・上原 貴夫	1062
2.6 論理合成	南 谷 崇	1071
3. レイアウト設計における CAD		
3.1 VLSI とプリント基板のレイアウト設計における CAD	上 田 和 宏	1078
3.2 分割・割付け・配置手法	久保 登・西岡 郁夫	1084
3.3 配線処理手法	大 附 辰 夫	1090
3.4 シンボリック・レイアウト設計手法	田 丸 喜一郎	1100
3.5 レイアウト設計検証 CAD と手法	築添 明・小澤 時典	1106
4. 論理装置の故障診断		
4.1 テストと CAD	樹 下 行 三	1112
4.2 テスト生成と故障シミュレーション	藤 原 秀 雄	1119
4.3 マイクロプロセッサのテスト手法とテスト容易化設計	小嶋 徹・増井 捷宏・奥村 憲三	1125
5. 最近の CAD システムの話題		
5.1 設計用ワークステーション	志方 洋一・山口 高	1131
5.2 設計データベース管理手法	須藤 常太・唐津 修・永谷 三義	1137
5.3 CAD 専用処理装置	大森 健児・小池 誠彦	1144
5.4 シリコン・コンパイラ	平 山 正 治	1153
5.5 論理装置の CAD における知識工学の応用	川戸 信明・斎藤 隆夫	1161
会議案内		1169
雑 報		1170
日本学術会議だより		1171
筆者紹介		1172
研究会報告		1177
本会記事		1180
会 告		(i~xxvii)