

OSCAR上での

4H-9

FORTRANプログラムの 階層的マクロデータフロー処理手法

小椋 章央、合田 憲人、本多 弘樹、笠原 博徳、成田 誠之助
早稲田大学 理工学部 電気工学科

1. はじめに

マルチプロセッサ上でFORTRANプログラムの並列処理をする場合には、各プロセッサへの割当て単位であるタスクの大きさをどの様を選ぶかによって、プログラムに内在する並列性をどれだけ有効に引き出すことができるかが決ってくる。現在までに筆者等は、ステートメント等をタスクとする細粒度タスクのスタティックスケジューリングを用いた並列処理、Doall等のDollープバイタレーションをタスクとする中粒度並列処理、Dollープあるいは基本ブロックなどをタスクとする粗粒度タスク(マクロタスク)のダイナミックスケジューリングによる並列処理(マクロデータフロー処理)とを組み合わせさせた階層的な並列処理手法を提案し、マルチプロセッサシステムOSCAR上でその有効性を検証してきた[1]-[6]。

本稿では、粗粒度レベルにおけるマクロデータフロー処理を各マクロタスクの並列性により階層的に適用する方式について述べる。

2. OSCARのアーキテクチャ

図1にOSCARのアーキテクチャを示す[1]。OSCARは最大16台のRISCプロセッサ(PE)と、ダイナミックスケジューラ及びホストコンピュータとのインターフェースとして利用されるコントロール&I/Oプロセッサ(CIOP)とが、3モジュールの共通メモリ、各PE上の分散された共有メモリと3本のバスによって結合されている集中及び分散共有メモリ型のマルチプロセッサシステムである。

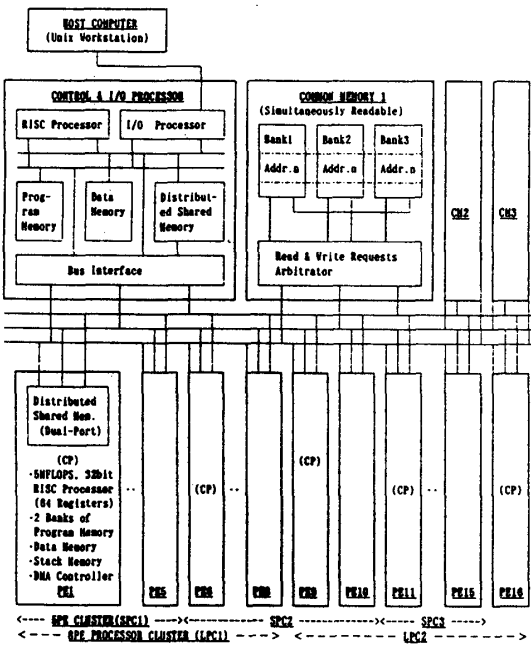


図1 OSCAR(Optimally Scheduled Advanced multiprocessor)のアーキテクチャ

また、OSCARは本質的には、平等型のマルチプロセッサシステムであるが、図1のように、8台のPEに一つのバスを割当て、2つのプロセッサクラスタシステムをシミュレートしたり、5台のPEに一つのバスを割り当てて3つのプロセッサクラスタからなる階層的なマルチプロセッサシステムをシミュレートすることができる。

3. 階層的分割されたマクロタスクの並列処理手法

マクロタスクを構成するものとして主に次の3つのブロックがある。

(1) BPA (Block of Psuedo Assignment statement)
基本ブロックあるいは複数の基本ブロックを融合したものの。

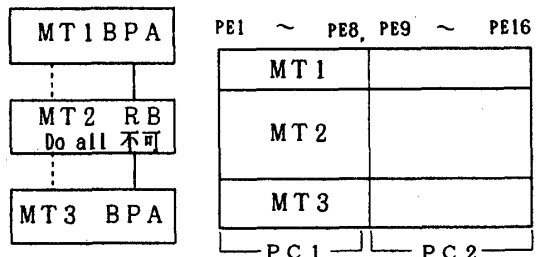
(2) RB (Repetition Block)
Dollープなどの繰り返しブロック。

(3) SB (Subroutine Block)
インライン展開が効果的に適用できないサブルーチンにより構成されるブロック。

また、上記のブロックを複数融合した、融合的なマクロタスクを定義する事ができる。

まず、単純な単階層のマクロデータフロー処理を用いて、図2(a)のマクロフローグラフのように、プログラムがマクロタスク1(MT1)とMT3のような基本ブロック(BPA:代文からなるブロック)とMT2のようなループ(RB)からなるブロックを処理する場合には、MT1からMT2、MT2からMT3にデータ依存があるため、これらのマクロタスクを2つのプロセッサクラスタを用いてダイナミックにプロセッサクラスタに割り当てて処理をしようとすると、図2(b)のように全てのマクロタスクが一つのプロセッサクラスタのみに割り当てられてしまう。すなわち、単一階層のマクロデータフロー処理では、この例のような場合一つのプロセッサクラスタ上での処理しかできず、全プロセッサを効率よく利用できないという問題がある。このような単階層マクロデータフロー処理の欠点を克服するためには、マクロタスクを階層的に分割しそれらのサブマクロタスクの階層的なデータフロー処理を行う階層的なマクロデータフロー処理手法が考えられる。

この階層的マクロデータフロー処理について、図3のマクロフローグラフを持つプログラムをOSCAR上で処理する場合を例に取り簡単に説明する。



(a) マクロフローグラフ (b) プロセッサ上のスケジューリング

図2 単階層でのマクロデータフロー処理

図3の例では、MT1、MT2、MT3に関してはデータ依存があることによりシーケンシャルな実行しかできない。そこで、16台の全PEを一つのプロセッサクラスタと考え、図3(a)のように、スタティックに割当てる。このとき、MT1、及びMT3は基本ブロックであるので、その処理には、16台のPEを用いたスタティックスケジューリングによる細粒度の並列処理が適用される。また、Do all不可能なRB (Dループ)であるMT2に対しては、内部の並列性を活かすために図3(b)のように、階層的マクロデータフロー処理を適用する。このとき、MT2の内側では、MT2.1~MT2.6の6つのマクロタスクが生成され、そのマクロフローグラフには、条件分岐が存在するのでこれらのマクロタスクの処理にはPE1~PE8、PE9~PE16で2つのプロセッサクラスタを構成してダイナミックスケジューリングを用いる。このマクロフローグラフをダイナミックスケジューリングを用いて並列処理する際に、MT2.1からの条件分岐によりMT2.4側のパスが選ばれた場合は、MT2.4はDo all可能であるのでPE1~PE8で構成されたプロセッサクラスタ1(PC1)を用いてルービタレーションレベルでの中粒度の並列処理が適用される。また、MT2.5はDo all不可能なRBであるので、MT2.5が割り当てられたPC2.2に含まれるPE12~PE16の8台のPEでPC2.1、PC2.2を構成し、さらに内側を階層的な処理を行なう。MT2.5の内側のマクロフローグラフには、条件分岐が存在せず、各マクロタスク間のデータ依存のみが存在するので、MT2.5.1からMT2.5.4は、図3(c)のように、スタティックにプロセッサクラスタに割り当てられ、PC2.1及び2.2の内部のPEを用いたスタティックスケジューリングによる細粒度の並列処理が適用される。

以上のように、階層的マクロデータフロー処理では、各階層でのマクロタスクのクラスタへの割当てをスタティックスケジューリングとダイナミックスケジューリングを効果的に選択し組み合わせを行なうことにより、より高い並列性を抽出し、並列処理効果を上げることが可能となる。マクロタスクの階層的分割を行う場合には、プロセッサの台数、データ転送、同期のオーバーヘッドを考慮に入れ、どこまで階層的に分割を行うかを決定することが重要となる。一般的には、図2のようにデータ依存により並列性を

抽出しにくい場合や、他のマクロタスクに比べて実行コストが著しく大きなマクロタスクが存在するような場合に、次の階層でのマクロタスクの生成を行う。現在は、この過程を自動化するために、クリティカルパス長と各マクロタスクの実行コストの比を使用することを検討している。

4. まとめ

本稿では、一つのマクロタスクの内側を階層的に分割し、ダイナミックスケジューリングと、スタティックスケジューリングを効果的に組み合わせて階層的なマクロデータフロー処理を行う手法について述べた。

今後の課題としては、プログラムの持つ並列性に合わせて、どのマクロタスクをどの階層まで分割し並列処理を行なうかということを選択的に判断する基準の導入と、プログラム中の並列性により、各階層でのプロセッサのクラスタリングを可変とし、コンパイラが自動的に決定する手法の開発が挙げられる。

5. 参考文献

- [1] 笠原博徳、成田誠之助、橋本親. OSCAR (Optimally Scheduled Advanced multiprocessor) のアーキテクチャ. 信学論 J71-D(8) PP.1440-1445, 8 1988.
- [2] 本多弘樹、岩田雅彦、笠原博徳. Fortran プログラム粗粒度タスク間の並列性検出手法 信学論, J73-D-1(12), 12 1990.
- [3] 本多弘樹、広田雅一、笠原博徳. 階層型マルチプロセッサシステムOSCAR上でのFortran並列処理手法. 並列処理シンポジウムJSP'89論文集, PP.251-258, 2 1989.
- [4] 本多弘樹、水野聡、笠原博徳、成田誠之助. OSCAR上でのFortranプログラム基本ブロックの並列処理手法. 信学論, J73-D-1-(9), PP.756-766, 9 1990.
- [5] 本多弘樹、水野聡、広田雅一、笠原博徳. OSCAR単一プロセッサ・クラスタ上でのFortran並列処理手法. 信学技報, CPSY88(33), PP.49-54, 8 1988.
- [6] 本多弘樹、入江豊、鈴木真、笠原博徳. OSCAR上でのFortran並列処理系のインプリメントと性能評価. 信学技報, CPSY89, PP.75-80, 8 1989.

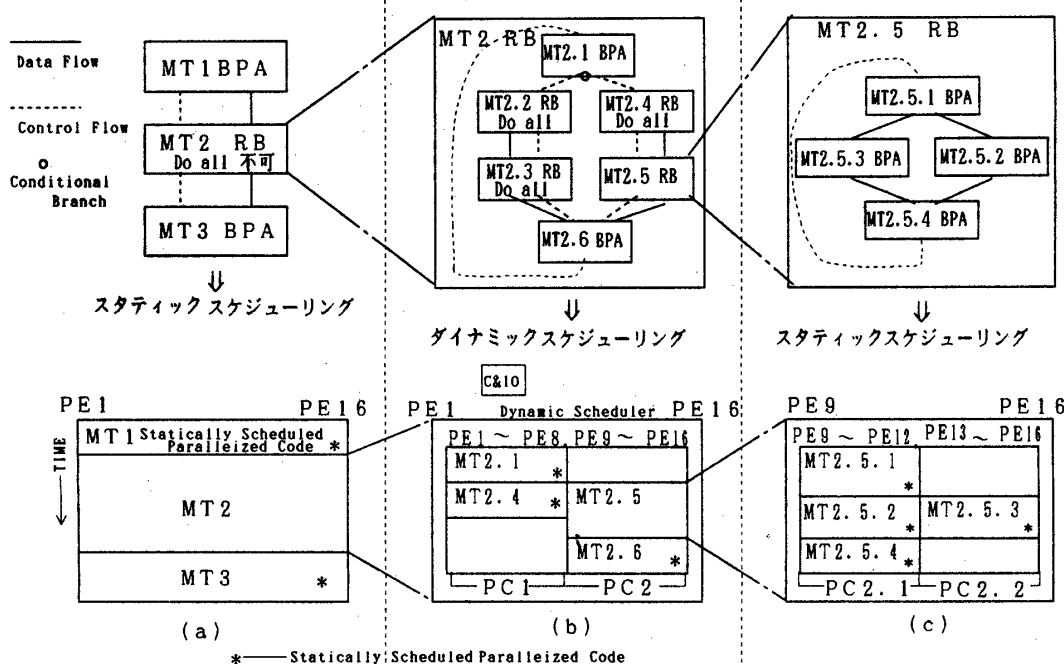


図3 階層的なマクロデータフロー処理