

ストリームデータプロセサ S D P (1)

3N-9

— 基本アーキテクチャ —

早川 佳宏 伊藤 正雄 田村 登 上田 謙一
松下電器産業(株) 東京研究所

1. はじめに

人工知能システム、データベースシステムにおける処理の一例として検索処理があり、これらの高速化を目的としたハードウェアの開発もさかんに行われている。

我々は、上記分野への応用を目的として大量のデータを対象とする全数検索処理を専用に実行するストリームデータプロセサ S D P (Stream Data Processor) の開発に着手した。

本稿では S D P の基本思想を述べ、データの扱いを中心とし本プロセサのハードウェアアーキテクチャ、仕様及び目標性能の検討結果について報告し、同時に本プロセサの応用例についても報告する。

2. 基本思想

第1図に S D P を核としたシステム構成の例を示す。

S D P ではデータをストリームとして扱う。また S D P は低レベルでのデータ駆動型の概念を持つ。

S D P は必要に応じて複数個多段接続することを前提に考える。複数個多段接続することは複雑な検索条件を実現する場合に各 S D P に容易に検索条件の分担を可能とし、システム全体の性能向上に不可欠なものである。

このため S D P は入力と出力を分離した構成とし、それぞれ独立に動作可能とする。入力は常にデータ入力待ち状態であり、ストリームが入力されると動作を開始する。出力は処理結果あるいは入力されたストリームを入力と同様のストリーム形式で次段の S D P などへ出力する。

したがって S D P を汎用の bus に接続する場合には汎用の bus からストリーム型の bus に、またストリーム型の bus から汎用の bus に変換するユニットが必要となる。しかし、 S D P に汎用性を持たせる観点から考えると、特定の bus に依存しない現在の方式が妥当であると

考える。

S D P への検索条件の設定、命令の設定は通常のデータ同様にストリーム形式で入力、設定する。これは専用のコマンド入力ラインを持たないことを意味しており、多段接続の実現性を十分に考慮した結果である。

・データ形式

S D P で使用するストリーム型のデータ形式を表1に示す。S D P で扱うデータは 40 bit であり、データ以外の 8 bit は 32 bit のデータから bus 変換ユニットにて生成するものとする。S D P で使用するストリームデータの基本単位はレコードであり、レコードはフィールドの集合である。レコードのサイズ、フィールドの数はレコード単位に独立に設定可能とする。さらに、フィールドのサイズはレコード間の対応するフィールドで同じサイズの必要はなく、またレコード内においてもフィールドはすべて独立にサイズを設定可能とし、柔軟なデータ構造を実現する。

表1. S D P データ形式

Dn	内 容
D0～D31	32bitの文字列、数値などのデータ
D32～D33	2bitの S D P 番号を表す。
D34～D36	3bitの Select-code であり初期設定に使用する。
D37～D39	3bitのタグデータである。

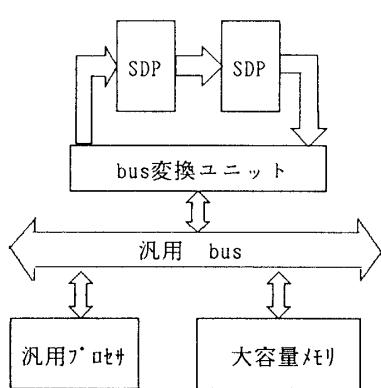
D32～D33、D34～D36 は S D P に対して初期設定、すなわち検索条件の設定、命令の設定などに使用する。

D37～D39 のタグデータは以下の内容である。

- 0 0 0 : データ
- 0 0 1 : ストリーム終了コード
- 0 1 0 : ストリーム強制終了コード
- 0 1 1 : 未使用
- 1 0 0 : レコードスタート
- 1 0 1 : レコードエンド
- 1 1 0 : フィールドスタート
- 1 1 1 : フィールドエンド

3. ハードウェアアーキテクチャ

第2図に S D P の内部構成を示す。S D P はストリーム入力部 (S I E) 、検索処理部 (P M E) 、ストリーム出力部 (S O E) の 3 ブロックより構成され、3 個のレコードバッファがクロスバースイッチによりそれぞれのブロックに順次切り替え接続される。これより各ブロックの処理は各自独立に行うことが可能であり、3 段のパイプライン構成を実現する。入出力はすべてストリーム形式で行い、S D P への検索条件の設定、命令の設定もストリーム形式で S D P に入力、設定するためストリーム入出力アーキテクチャのみ存在し、汎用的なバスアーキテクチャは存在し



第1図 システム構成図

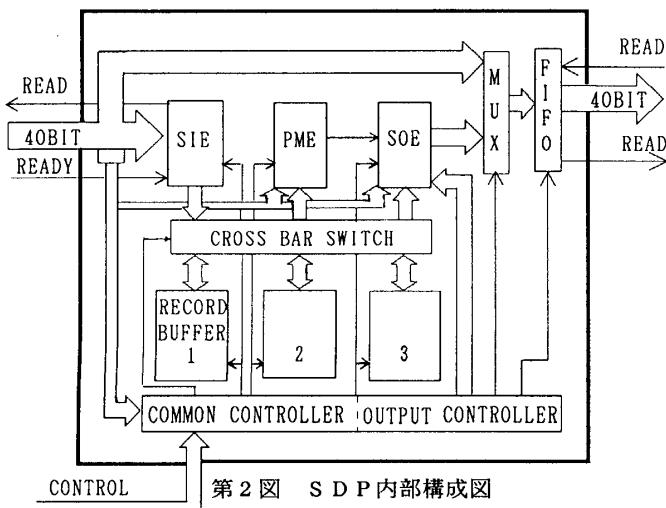
ない。

以下、S D P の概略動作について説明を行う。

S I E では入力されてきたストリームデータをレコードバッファに格納し、同時に 3 bit のタグデータを基に各フィールドのインデックスを作成し、同様にレコードバッファに格納する。P M E では格納されたストリームデータ、インデックスデータを基に検索処理を実行し、実行結果は直接 S O E に出力する。S O E では P M E の実行結果を基にストリームデータを処理し、出力する。なお、各処理は独立に並行して実行している。

クロスバースイッチは各処理の終了を検出し、すべての処理が終了した時点でレコードバッファを切り換える。

S O E の出力に接続されている M U X はデータのバイバス用であり、S D P での処理が発生しない場合に高速に次段の S D P にストリームを転送する場合に使用する。また、F I F O メモリは次段の S D P との間での整合を取るためにものである。



第2図 S D P 内部構成図

4. 仕様及び目標性能

S D P の仕様及び目標性能を表 2 に示す。

表 2. 仕様及び目標性能

レコードサイズ	最大4Kbyte
フィールドサイズ	最大4Kbyte-レコードヘッダ(3byte)
フィールド個数	最大32個
ストリーム速度	最大26Mbyte/sec
検索条件	正規表現をサポート

ストリーム型のデータを扱うプロセサにおいては、転送速度すなわちストリーム速度が一番重要であると考える。S D P では各ブロック (S I E 、 P M E 、 S O E) が並列に動作を行うがクロスバースイッチの切り替えを 3 ブロックの同期をとつて行うため一番処理の遅いブロックの処理速度が全体のストリーム速度となる。現在開発を進めている S D P では、ストリーム速度は最大 26 Mbyte/sec であり実用的な速度に達していると考えている。

レコードサイズ及びフィールドサイズは現在最大 4 Kbyte であり 2 byte 文字 (漢字など) で約 2000 文字となっており、A 4 サイズ 1 ページを 1 レコードとして処理の対象とすることも可能となっている。

5. 機能

S D P の機能すなわち処理の単位はすべてレコード単位でありレコード間での演算を含む処理は実行出来ない。

以下に S D P で実現する機能の概略を示す。

検索: S D P の基本処理であり、結果により出力ストリームの抑制、内容変更等の処理を行う。

変更: フィールド単位に内容の変更を行う機能であり検索機能と結合することも可能である。

追加、削除: レコード単位の処理であり特定のレコード間に新しいレコードの追加を行ったり、特定のレコードの削除を行う。

フィールド操作: フィールドの切出し、フィールド単位の削除を行う。

6. 応用例

S D P の応用例としては以下のものが考えられる。

(1) A I システム

A I システムでは問題解決に必要な知識を膨大な知識情報から高速に選択することが必要である。一般的に知識情報は if - then ルール形式、あるいはフレーム形式などで表現されているが、完全に形式化されたデータフォーマットにはなっていない。S D P では非常に柔軟なデータフォーマットをサポートしており、知識情報の検索処理にはもっとも適している。

(2) R D B

R D B (リレーションナルデータベース) では表形式のデータ処理が基本であり、S D P による高速検索は可能である。R D B では S E L E C T 、 P R O J E C T 、 J O I N 、 S O R T などが代表的な処理であるが S D P では各処理に共通して発生するパターンマッチング処理の高速支援を行う。

(3) 電子辞書

C D - R O M などに格納された辞書を用いて処理を行う場合に目的とする辞書エントリーの検索に本プロセサは有効である。辞書の検索では見出しによる検索、意味分類による検索、などがあり本プロセサによる柔軟な検索機能が有効に作用する。

(4) 全文テキスト D B

本プロセサのレコードサイズは 4 Kbyte (漢字で約 2000 文字) であり、A 4 サイズ 1 ページ全てを 1 レコードとして扱う処理が可能である。このため、特許データベースの検索、あいまいな内容による書籍の検索にも有効である。

7. むすび

全数検索処理を専用に実行するストリームデータプロセサ S D P の基本アーキテクチャについて報告した。今後ハードウェアの開発を行い性能評価を進めていく予定である。また、試作したプロセサを実際にホスト計算機に組み込むことによりその効果を明らかにしたい。

末筆ながら、貴重な御意見を頂いた東京大学 喜連川助教授に感謝します。

【参考文献】

- K. C. Lee, G. Herman: "A High Performance VLSI Data Filter" 5th International Workshop on Database Machines P394~P411
- K. Takahashi, H. Yamada 他: "Intelligent String Search Processor to Accelerate Text Information Retrieval" 5th International Workshop on Database Machines P440~P453