

入出力構造に基づく変換プログラムの合成法

A generation method of conversion programs based on input and output data structures

森 本 真 一

Shin-ichi Morimoto

(日本電気株式会社 マイクロコンピュータ・ソフトウェア開発本部)

NEC Corporation, Microcomputer Software Development Laboratory

あらまし 本発表では、入出力データの構造が属性文法によって記述されている場合に、そのデータ間の変換プログラムを生成する新しい方法を述べる。この方法はデータの属性値からその構文構造を求める演算によって出力データの構造を入力データの属性値から導出するものである。また入出力データの属性が代数的仕様で記述されている時に入出力の変換を効率的に行なうアルゴリズムを述べる。

Abstract This report shows a new method to generate conversion programs between input and output data, those structures are specified by attribute grammars. This method uses a reverse operations of attribute evaluations, which get syntax structures from their attribute values. By these operations, output structures are obtained from input attribute values. An efficient algorithm for algebraic data specifications is also shown.

1. はじめに

従来からプログラム言語に対する各種の定式化と、それに基づくコンパイラの各フェーズの自動生成の研究が行なわれてきた。例えば、プログラム言語の構文の構造を文脈自由文法 (CFG) によって記述する事により、コンパイラの構文解析部の自動生成が可能になった。また意味構造の属性文法による記述に基づいて意味解析部が自動生成できる様になった。そこで現在では入出力の変換の記述からコード生成部を自動生成する研究が行なわれている。

入出力間の変換を記述する主な方法として、従来は次の2つがあった。

- 1) 各入力構造に対応する出力構造を入力のもので定義する。[1]
- 2) 各入力構造と対応する出力構造をテンプレートとして定義する。[2]

ここでは第三の方法として次の方法を示す。

- 3) 出力の各意味規則 (属性の求め方を示す規則) に対して、その逆関数 (構文規則の左辺の記号の属性値から右辺の構文記号とその属性値を求める関数) を定義し、その逆関数に基づき出力全体の属性値 (これは入力データの意味解析の結果として求まる) から出力の構造を求める。

本稿では、第二節で本方法の説明を行ない、第三節でこの変換の例を示し第四節でこの方法と他の方法の比較を行なう。第五節では入出力の属性が代数的仕様で与えられた場合に変換を効率的に行なう方法を示し、第六節で具体的なアルゴリズムを示す。

2. 変換方法

本稿では次の条件を満たす変換プログラムを対象とする。

- 1) 入出力データの構造は属性文法によって記述されている。
- 2) 入出力データの意味は各開始記号の合成属性として与えられる。
- 3) プログラムは 入力データを同じ意味の出力データに変換する。

この時、出力の各構文規則に対して次の関数を定義する。

a) Selector

左辺の構文記号の属性値を真偽値に対応させる（その構文規則の構造を持ち、その属性値を算出する出力構造が存在すれば真）

b) Decomposer

この構文規則のselectorの値が真の場合に、左辺の非終端記号の属性値を右辺の各構文記号の(合成)属性の値に対応させる。この時、与えられた非終端記号の属性値と、それからdecomposerによって求められた右辺の構文記号の属性値は、その構文規則の意味規則を満たす。

例 出力の構文規則の1つ(rとおく)を

$r_0 : r_1 r_2 \dots r_n$ とし

r_0 の合成属性を算出する意味規則を $r_0 S$
 r のselectorを Sel ,

右辺の i 番目の記号に対するdecomposerを

$Dec_i (1 \leq i \leq n)$ とする時

r_0 の相続属性,合成属性の値を S_0, I_0 とおくと

$Sel(S_0, I_0) = \text{真}$

$S_0 = r_0 S(I_0, Dec_1(S_0, I_0), \dots, Dec_n(S_0, I_0))$

が成立する。

これらの関数によって次の様に変換を行なう。

- 1) 入力属性文法に基づき、入力データの解析を行ない、入力の開始記号の合成属性の値を求める。
- 2) 1) で求めた値と出力の相続属性の値からselectorが真になる構文規則を求める。
- 3) 2) で求めた構文規則のdecomposerから右辺の各構文記号の(合成)属性の値を求める(相続属性の値は意味規則から求める)
- 4) 2) で求めた構文規則の右辺の各構文記号に対して、3) で求めた属性値に基づき2) 3)と同様にしてその要素の下部構造とその属性値を求める。

これを終端記号になるまで繰り返す。

3. 変換例

ここでは例として、2進小数を同じ値の3進小数に変換する問題を考える。この場合、入力データ(2進小数列)と出力データ(3進小数列)の構造は次の属性文法で与えられる。[3]

◎入力構造

非終端記号: S, A, B

終端記号 : 0, 1, .

属性 : $Inh(S) = \phi$ $Syn(S) = \{val\}$

$Inh(A) = \{pos\}$ $Syn(A) = \{val\}$

$Inh(B) = \{pos\}$ $Syn(B) = \{val\}$

構文規則および意味規則

1. S : . A
 $S.val = A.val$ $A.pos = 1$
2. A1: B A2
 $A1.val = B.val + A2.val$
 $A1.pos = A2.pos + 1$
 $B.pos = A1.pos$
3. A : B
 $A.val = B.val$
 $B.pos = A.pos$
4. B : 0
 $B.val = 0$
5. B : 1
 $B.val = 2***(-B.pos)$

◎出力構造

非終端記号: S', A', B'

終端記号 : 0, 1, 2, .

属性 : $Inh(S') = \phi$ $Syn(S') = \{val\}$

$Inh(A') = \{pos\}$ $Syn(A') = \{val\}$

$Inh(B') = \{pos\}$ $Syn(B') = \{val\}$

構文規則および意味規則

- 1'. S' : . A'
 $S'.val = A'.val$ $A'.pos = 1$
- 2'. A'1: B' A'2
 $A'1.val = B'.val + A'2.val$
 $A'1.pos = A'2.pos + 1$
 $B'.pos = A'1.pos$
- 3'. A' : B'
 $A'.val = B'.val$
 $B'.pos = A'.pos$
- 4'. B' : 0
 $B'.val = 0$
- 5'. B' : 1
 $B'.val = 3***(-B'.pos)$
- 6'. B' : 2
 $B'.val = 2*3***(-B'.pos)$

この時、出力の各構文規則（1'~6'）に対して次のselectorとdecomposerを定義する。

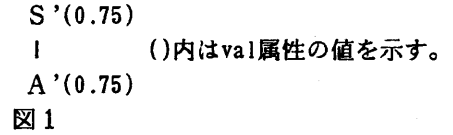
- 1' Sel (S'.val) = True
Dec1(S'.val) = S.val
- 2' Sel (A'1.val, A'1.pos)
= A'1.val!=0 && A'1.val!=3**(-A'1.pos)
&& A'1.val!=2*3**(-A'1.pos)
Dec1(A'1.val, A'1.pos)
= [A'1.val / 3**(-A'1.pos)]
ただし [x]は、x以下の最大の整数を示す
Dec2(A'1.val, A'1.pos)
= A'1.val
- Dec1(A'1.val, A'1.pos)*3**(-A'1.pos)
- 3' Sel (A'.val, A'.pos)
= A'.val==0 || A'.val==3**(-A'.pos)
|| A'.val==2*3**(-A'.pos)
Dec1(A'.val, A'.pos)
= A'.val / 3**(-A'.pos)
- 4' Sel (A'.val, A'.pos) = A.val==0
- 5' Sel (A'.val, A'.pos) = A.val==1
- 6' Sel (A'.val, A'.pos) = A.val==2

Note

厳密な計算では、S'.valが0でない場合は3'のselectorは常に偽になる（整数以外の有限2進小数は有限3進小数では表現できない）。ここでは通常の計算機で行なわれている様な有限の桁数での計算を想定している。

例えば、入力列が . 1 1 である場合の変換は次の様に行なわれる。（なお入力列の解析と属性評価の過程は省略する。また、計算の精度は10**εとする。）

- a) 入力を解析して、S.val = 0.75 を得る。
b) この場合、1'のSel(0.75)=TRUE、
Dec1(0.75)=0.75だから
この時点での出力構造は図1の様になり、
A.val=0.75 A.pos=1（意味規則による）
となる。



- c) 2'のSel(0.75, 1)=TRUE、
Dec1(0.75, 1)=2、
Dec2(0.75, 1)=0.08 より
この時点での出力構造は図2の様になり、
B'.val=2 B'.pos=1
A'2.pos=0.08 A'2.val=2 となる。

- d) 2'のSel(0.08, 2)=TRUE、
Dec1(0.08, 2)=0、
Dec2(0.08, 2)=0.08 より
この時点での出力構造は図3の様になり、
B'.val=0 B'.pos=2
A'2.pos=0.08 A'2.val=3 となる。

- e) 3'のSel(0.08, 3)=TRUE、
Dec1(0.08, 3)=2より
この時点での出力構造は図4の様になり、
B'.val=2 B'.pos=3 となる

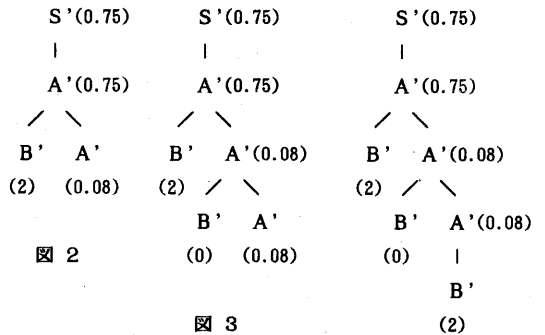


図4

()内はval属性の値を示す。

4. 他の方ととの比較

1. で述べたように属性文法で表現された入出力データの変換を記述する方法として、従来は次の2つがあった。

- 1) 入力各構文規則に対応する出力の構造(構文規則と属性の値)を入力属性として与える。
- 2) 各入力構造とそれに対応する出力構造をテンプレートとして定義する。

本稿で述べた方法は1) 2)の方法に対して次の点ですぐれている。

a) 入出力構造の記述が対等

1)の方法では、出力の構文や属性はすべて入力属性として表現される。このため出力の構造は入力ほど明確に記述されていない。そこで例えばコード生成部を形式的に記述する場合の様に出力構造も入力構造と同程度に形式化する必要がある場合には1)の方法では不十分である。しかし本稿の方法では入力と出力の構造は全く同等に属性文法によって記述されるのでこの様な場合にも適している。

b) 入力構造と出力構造を直接対応させる必要がない。

2)の方法ではテンプレートを作るために入力構造と出力構造が直接対応している必要がある。そこで例えば3. で述べた例の様に入力の構文規則と出力の構文規則の間に直接の対応関係がない場合には2)の方法を用いる事はできない。しかし、この方法では出力構造を入力から直接定義するのではなく、入力の属性値から間接的に定義しているためこの様な場合にも適用できる。

c) 変更が容易である。

1)、2)の方法では入出力の対応を直接記述している。このため、入力や出力の構造の一部は変更された場合は、その構造だけでなく対応関係を記述している部分も変更する必要がある。しかしこの方法では入出力間の対応関係は直接記述されていないので、変更された構造に関する記述のみを書き換えればよく、変更が容易である。例えば3. の例で5進小数に出力する様に変更された場合は、3進小数の構造の記述

(と各構文規則のselectorとdecomposer)を5進小数の構造の記述に変更するだけでよい。

5. 代数的仕様記述に基づく変換

4で述べた様に、本稿の方法は従来の方法に比べていくつかの点ですぐれているが次の問題点がある。

1) 変換が冗長になる事がある。

この方法では、まず入力全体の属性値を求め次にその値に基づいて出力構造を決定している。このため、入力の部分構造と出力の部分構造が直接対応している場合は、全体の属性値を求めてから対応させる事になり変換が冗長になる。

2) 記述が冗長になる事がある。

この方法では出力の属性記述から改めてselector やdecomposer を作成する必要がある。このため出力の各構文要素の属性間の関係が明らかな場合は記述が冗長になる。

例 (infix notation→postfix notation)

◎入力構造

```
exp1 : exp2 OP exp3
exp1.val = cons(exp2.val, OP.val
                , exp3.val);
```

```
exp : NUMBER
exp.val = NUMBER.val
```

◎出力構造

```
exp1' : exp2' exp3' OP'
exp1'.val = cons(exp2'.val, OP'.val
                , exp3'.val);
```

```
exp' : NUMBER'
exp'.val = NUMBER'.val
```

この例では入力の第一の構文規則と出力の第一の構文規則が対応し、入力の第二の構文規則と出力の第二の構文規則が対応する。そこで入力の構文規則を認識した時点で対応する出力構造を決定できる。このため本来は入力全体の属性値(exp.val)を計算する必要はないが、4. で述べた方法では入力全体の属性値を求めなければならない。

また入出力の構文規則同士が対応しているため本来はselectorを作成する必要はないが、この方法では入力全体の属性値から出力構造を求めるのでselectorを作成する必要がある。

これらの問題点は、入力の意味規則と出力の意味規則の対応関係を、前もって（コンパイル時に）決定できない事に原因がある。前もって対応関係を決定できれば 入力構造から直接（その属性値を計算せずに）出力構造を決定できるので、selectorやdecomposerも不要になる。対応関係を決定するためには、入力の意味規則と出力のdecomposerの内容をあらかじめ決定できればよい。こうすれば 入力の各構文規則の右辺の要素の属性値に対して（入力の意味規則と出力のdecomposerを解析する事により）対応する出力の構造とその属性値を 前もって決定できる。しかし一般の場合は属性や、その間の関係を表わす意味規則は十分形式化されていないので、意味規則や（その逆変換である）decomposerの内容をあらかじめ決定するのは困難である。

このため、ここでは属性を代数的仕様で表わす事を考える。代数的仕様は抽象データ型を発展させたものである。代数的仕様では各データ型に対して、それを操作する演算子と演算子間の関係が定義されている。この型の値は、これらの演算子によってのみ操作されるので演算子をノードとする木構造で表現できる。これにより属性の値や意味規則を木構造とその変換という形で形式的に扱う事ができ意味規則による属性値の間の対応関係を実行する以前に解析できる。

属性を代数的仕様によって表現した時の変換アルゴリズムの概要は次の様になる。（簡単のため属性はすべて合成属性であり、入力データはトップダウン解析が可能だとする）

1) 入出力の各構文の意味規則に対するselector, decomposerを求める。

今の場合各属性の値は木構造で表わす事ができる。ここでは、各属性値を以下に述べる代表元（その属性のソートの $\Sigma(X)$ 項）の集合で表わし、selectorは代表元と構文規則、decomposerは代表元間の対応関係として表現する。

ソートsの代表元とは次の性質を持つ $\Sigma s(X)$ 項の集合 $\{t_1(x), \dots, t_n(x)\}$ の元である。ソートsの任意の値vに対して、 $t(X)$ の σ による代入結果がvに等しい代表元 $t(x)$ と代入 σ が一意に定まる。

2) 入出力の各構造同士の対応関係を求める。
既に決定している入出力の構文記号（の属性値）間の対応関係から、その記号を左辺とする構文規則同士の対応と、それらの規則の右辺の構文記号（の属性値）間の対応関係を下図を満たす様に求める。

$$\begin{array}{ccc}
 & t r v, v' & \\
 T \Sigma(X) & \rightarrow & T \Sigma'(X) \\
 \text{入力意味規則} \uparrow & \curvearrowright & \uparrow \text{出力意味規則} \\
 T \Sigma_i(X) & \rightarrow & T \Sigma'_j(X) \\
 & t r v, v' &
 \end{array}$$

但し

- $t r v, v'$: 左辺の属性値間の対応規則
- $T \Sigma(X)$: 入力左辺属性の代表元の集合
- $T \Sigma'(X)$: 出力左辺属性の代表元の集合
- $T \Sigma_i(X)$: 入力右辺属性の代表元の集合
- $T \Sigma'_j(X)$: 出力右辺属性の代表元の集合
- $t r v, v'$: 右辺の属性値間の対応規則

図 入出力属性の対応関係

3) 2)の対応関係に基づきparserを作成する。

仮定により入力データ構造はトップダウン解析が可能だから、このparserでは入力をトップダウンに構文解析を行ない、各構文記号を認識する毎に、2)で決定した対応関係に基づき対応する出力構造を決定する。

この方法では次の点が問題になる。

a) 各意味規則のdecomposerを代表元間の対応として、常に表現できるか

これは常に成立するわけではない。これが成立するための意味規則や各ソートの操作に対する書き換え規則に関する十分条件はいくつか考えられるが、ここでは簡単のためにこの条件の成立は仮定する。

b) 入出力構造の対応から下部構造の対応関係が常に決定できるか

下部構造（構文記号）同士が常に1:1に、順序も込めて対応するわけではない。しかし対応しない場合は2)の段階で判定できる。そこでparserとしては、入出力の構造が直接対応しなくなれば それ以降は入力の解析と属性値の計算のみを行ない、入力の属性値が求まった後で その値から（出力のselectorとdecomposerによって）出力構造を求める様にする。対応関係が一意に決定できない場合も同様の処理を行なう。

6. アルゴリズム

ここでは5. で述べた変換方法を 具体的に述べる。なお代数的仕様記述に関する基本的な定義は省略する ([4]を参照)。

定義

ソート s の代表元とは次の性質を持つ $\Sigma s(X)$ 項の集合 $\{t_l(x), t_n(x)\}$ の元である。
 for all v (ソート s の値を表わす木構造))
 代表元 $t_i(x)$, 代入 σ s.t.
 $t_i(X)$ の σ による代入結果が v に等しい。

Note

$t_i(X)$ をソート s の代表元とする時、
 $t_i(X)$ から代入 σ によって得られる値を $t_i\sigma$ 、
 $t_i(X)$ から代入によって得られる s の値全体の集合を $[t_i]$ で表わす。

定義

r : 構文規則
 $Tr(X)$: r の左辺の属性値の代表元の集合
 f : r に対応する意味規則
 r_i : 構文規則の右辺の i 番目の構文記号
 $Tri(X)$: r_i の属性値の代表元の集合
 とする時

r の selector (Sel), decomposer ($Deci$)

$Sel : Tr(X) \rightarrow \{T, F\}$

$Deci : Tr(X) \rightarrow Tri(X)$

とは次の条件を満たす関数である。

for all t in $Tr(X)$

$Sel(t) = T$

iff f の結果が $[t]$ に含まれる様な r による構文構造が存在する。

$Deci(t) = t_i$

iff for all σ (代入)

$f(t_l\sigma, t_n\sigma) = t\sigma$

定義

r : 構文規則

$Deci$: r の decomposer とする時

$Var(r, i) = Deci$ 中の変数のソートの集合

定義

r : 入力構文規則

r' : 出力構文規則 とする時

$Cor(r, r', i)$

$= \{j \mid Var(r, i) \subseteq Var(r', j)\}$

$Var(r, k) \not\subseteq Var(r', j) \text{ (all } k < i\}$

$Eff(r, r', i)$

$= \{j \mid Var(r, i) \cap Var(r', j) \neq \emptyset\}$

定義

v : 入力の非終端記号

$Tv(X)$: v の属性値の代表元の集合

v' : 入力の非終端記号

$Tv'(X)$: v' の属性値の代表元の集合
 とする時

$trv, v' : Tv(X) \rightarrow Tv'(X)$ は

次の方式で定義される対応規則である。

1) $trv, v' = id$ (恒等変換)

但し s, s' は入出力の開始記号

2) trv, v' が定義されている場合に

for all t in $Tv(X)$

s.t. $Sel(t) = T$

$Sel(trv, v'(t)) = T$

を満たす規則 r, r' が存在する。

この時

$j = \min Cor(r, r', i)$ となると

trv, v' がまだ定義されていないければ

trv, v' を $Deci(t)$ に

$Deci(trv, v'(f(t)))$ を

対応させるものと定義する。

定義

parser は 以下で定義される副プログラム p を順次呼出す事により定義される。

$p(v, v', outP, valP)$

v : 入力構文記号

v' : 出力構文記号 + {UNDEF}

$outP$: v' の構造を出力するかを示す

$valP$: v の属性値を返すかを示す

{

1) v が非終端記号の場合

v の構造に対応する構文規則を r とする。

1-a) $v' \neq UNDEF$, trv, v' が定義され、

for all t in $Tv(X)$

s.t. $Sel(t) = T$

$Sel(trv, v'(t)) = T$ となる

v' の構文規則 r' が存在する時

r の右辺の記号を r_l, r_j

r' の右辺の記号を r'_l, r'_k

とおく。

```

for (i=1; i<=j; ++i)
{ P(ri, o, oP, vP);
  但し
  o = UNDEF
  (if Cor(r, r', i) != φ || oP == F)
    = r'm (m = min Cor(r, r', i))
  oP = T
  (if Cor(r, r', i) != φ &&
    r'm以前の記号はすべて出力済)
    = F (otherwise)
  vP = T (if #Eff(r, r', i) > 1)
    = F (otherwise)
  oP == Fの場合に、Cor(r, r', i) の元
  に対応する記号で、出力していないもの
  があれば規則に現われる順に出力する。
}
outP == Tの場合に、出力していない
r' の記号があればvの属性値を計算し、
trv, v'によりv'の属性値に変換し、
それから(selecter, decomposerにより)
v'に対応する出力構造を出力する。
valP == Tの場合はvの属性値を返す。
1-b) それ以外の場合
  rの右辺の記号をr1, , rj とおく。
  for (i=1; i<=j; ++i)
    P(ri, UNDEF, F, T);
  各riの属性値から、vの属性値を計算して
  返す。
2) vが終端記号の場合
  vの属性値を返す。
}

```

まとめ

属性文法で構造が記述されたデータ間の変換プログラムを生成する新しい方法を述べた。この方法では入出力データの構造を対等に記述できるので、コンパイラ（特にフロントエンド）は従来の方よりも自然に記述できる。今後はこの属性が代数的仕様で記述されている場合のアルゴリズムの改良およびこの方式の実現を行ないたい。

参考文献

- [1] P.M.Lewis, D.J.Rosenkrantz, R.E.Sterns:
"Attributed Translations",
J.Comput.Syst.Sci, Vol.9, pp279-307 (1974)
- [2] 渡辺:
意味情報の推論的照合による言語変換方式の提案,
情報処理学会ソフトウェア基礎論研究会,
16-9, (1986)
- [3] 片山: 属性文法型計算モデル,
情報処理, Vol.24, No.2, pp.147-155 (1983)
- [4] 稲垣: 抽象データ型の概念と仕様記述法
情報処理, Vol.27, No.2, pp.120-128 (1986)