

## 研究報告 2019-SE-203

※Windowsの方は[Ctrl]キーを, Macの方は[option]キーを押しながらリンク先をクリックしてください.

12月12日(木)

### ■プログラム解析 [13:00-14:00]

- (1) [プロジェクト間クローンに対する変更傾向の調査](#)  
石津 卓也, 吉田 則裕, 崔 恩瀨, 徳井 翔梧, 井上 克郎
- (2) [状態遷移モデル抽出における記号実行ツール KLEE および TRACER の比較評価](#)  
清水 貴裕, 山本 椋太, 吉田 則裕, 高田 広章

### ■アーキテクチャ・設計 [14:10-15:40]

- (3) [アーキテクチャリファクタリングのための代数的アーキテクチャモデル](#)  
太田 陽一朗, 新田 直也
- (4) [プロキシオブジェクトの導入リファクタリングの提案とその自動化](#)  
岩谷 草紀, 新田 直也
- (5) [ソフトウェア品質管理への形式的アプローチ](#)  
宮永 照二

### ■形式手法・テスト [15:50-16:50]

- (6) [Event-B に基づいた鉄道システムの実践的な形式化と検証](#)  
太田 十字光, 青木 利晃
- (7) [PfGA を用いたテストスイート自動生成機構](#)  
高橋 太郎, 高田 眞吾

### ■開発プロセス・メトリクス [17:00-18:00]

- (8) [VSM を用いたアジャイル開発の生産性指標の提案とウォーターフォール開発との比較](#)  
秦泉寺 久美, 神明夫, 夏川 勝行
- (9) [組込みシステム開発のデバッグにおける視線と熟練度の関係分析](#)  
馬場 建, 榎原 絵里奈, 米田 浩崇

12月13日(金)

### ■特別講演 [10:00-11:30]

- (10) [Intelligence-Driven Software Engineering](#)  
Mukul Prasad