

LC-013

データ圧縮・暗号化及び誤り制御符号化機能を有する統合符号化法

Joint Coding with Data Compression, Encryption, and Error Control Coding Capabilities

金子晴彦*
Haruhiko Kaneko藤原英二*
Eiji Fujiwara

1 はじめに

近年の情報通信システムや計算機システムにおいては、効率的に情報を伝送・蓄積するためのデータ圧縮技術、盗聴や改竄を排除して安全にデータを伝送するための暗号化技術、及び誤りのない高信頼な情報伝送・蓄積を行なうための誤り制御符号化技術が重要な基盤技術となっている [1]。データ圧縮、暗号化及び誤り制御符号化技術の高度化に伴い、情報の符号化・復号装置における計算量は増加する傾向にある。一方、携帯電話等の小型携帯端末、センサネットワークにおけるセンサノード、宇宙機、等においては回路規模や消費電力に制約があることから、計算量の少ない符号化方式が求められる。また、計算機システムやネットワークルータ等においては、高スループットで情報の符号化及び復号を行なう必要があるため、計算量を抑えた符号化方式が必要である。従来、線形符号を用いた計算量の少ない公開鍵暗号 [2] や、データ圧縮法 [3] が提案されているが、データ圧縮、暗号化及び誤り制御符号化の3機能をすべて有する符号化法は提案されていない。そこで、本稿ではデータの圧縮、暗号化及び誤り制御符号化が一元的に少ない演算量で実行できる統合符号化法を提案し、本手法の計算機システムへの適用を示す。

2 統合符号化法

2.1 符号化アルゴリズム

Hamming 重み t 以下を有する長さ N_S ビットの情報語を $\mathbf{m} = (m_0, \dots, m_{N_S-1})^T$ とおく。本稿で提案する統合符号化は、列ベクトルとして表現される情報語 \mathbf{m} に対して、図 1 に示す一連の線形変換を施すことにより、データ圧縮、暗号化及び誤り制御符号化を行なって、長さ N_C ビットを有する符号語 $\mathbf{c} = (c_0, \dots, c_{N_C-1})^T$ を生成する。線形変換に用いる行列 $\mathbf{H}_S, \mathbf{G}_C, \mathbf{T}, \mathbf{Q}$ 及び \mathbf{D} の定義を以下に示す。ただし、以下では行列及びベクトルはすべてガロア体 $GF(2)$ 上で表現する。

検査行列 \mathbf{H}_S : 符号長 N_S ビットを有するランダム t ビット誤り訂正符号 C_S の検査行列であり、 M_S 行 N_S 列を有する。検査行列 \mathbf{H}_S は、Hamming 重み t を有する長さ N_S ビットのベクトル $\mathbf{w} = (w_0, \dots, w_{N_S-1})^T$ を、長

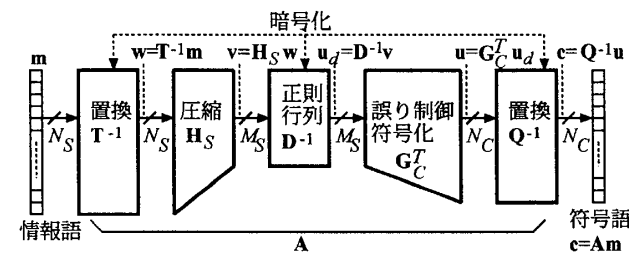


図 1 統合符号化アルゴリズム

*東京工業大学 大学院情報理工学研究所

さ $M_S \leq N_S$ ビットを有するベクトル

$$\mathbf{v} = (v_0, \dots, v_{M_S-1})^T = \mathbf{H}_S \mathbf{w}$$

へ圧縮する機能を有する。ここで、 \mathbf{H}_S は t ビット誤り訂正符号の検査行列であるから、 \mathbf{w} の Hamming 重みが t 以下であれば、 \mathbf{v} と \mathbf{w} は一対一で対応する。よって、符号 C_S においてシンドロームによる限界距離復号が可能であれば、 \mathbf{v} をシンドロームとして符号 C_S の復号法により誤りパターンを生成することにより、圧縮前のベクトル \mathbf{w} が得られる。符号 C_S としては、低密度パリティ検査 (LDPC) 符号、Goppa 符号、BCH 符号、等を用いることができる。例えば、ベクトル \mathbf{w} が長さ $N_S = 1023$ ビット、Hamming 重み $t = 20$ 以下を有する場合、 \mathbf{H}_S として (1023,823,41) BCH 符号の検査行列を用いると、長さ $M_S = 200$ ビットを有するベクトル \mathbf{v} を生成できる。

生成行列 \mathbf{G}_C : 通信路誤りを訂正するための、 (N_C, M_S) 線形符号 C_C の生成行列であり、 M_S 行 N_C 列を有する。生成行列 \mathbf{G}_C は、長さ M_S ビットを有するベクトル $\mathbf{u}_d = (u'_0, \dots, u'_{M_S-1})^T$ を C_C により符号化し、符号語

$$\mathbf{u} = (u_0, \dots, u_{N_C-1})^T = \mathbf{G}_C^T \mathbf{u}_d$$

を生成する機能を有する。符号 C_C としては任意の線形ブロック符号を用いることができ、例えば、LDPC 符号、Reed-Solomon (RS) 符号、スポットバイト誤り制御符号 [4] 等を用いることができる。

置換行列 \mathbf{T}, \mathbf{Q} 及び正則行列 \mathbf{D} : 情報語 \mathbf{m} を暗号化するための行列である。ただし、 \mathbf{T} は $N_S \times N_S$ 置換行列、 \mathbf{Q} は $N_C \times N_C$ 置換行列、 \mathbf{D} は $M_S \times M_S$ 正則行列であり、それぞれランダムに構成する。

図 1 より、情報語 \mathbf{m} と符号語 \mathbf{c} は以下の関係を有する。

$$\mathbf{c} = (\mathbf{Q}^{-1} \mathbf{G}_C^T \mathbf{D}^{-1} \mathbf{H}_S \mathbf{T}^{-1}) \mathbf{m}$$

ここで、次式で定義する符号化行列 \mathbf{A} を公開鍵として予め生成しておく。

$$\mathbf{A} = \mathbf{Q}^{-1} \mathbf{G}_C^T \mathbf{D}^{-1} \mathbf{H}_S \mathbf{T}^{-1} \quad (1)$$

行列 \mathbf{A} の構成を図 2 にまとめる。行列 \mathbf{A} 以外のすべての行列は秘密鍵とする。以上より統合符号化アルゴリズムは単純に次式で定義できる。

$$\mathbf{c} = \mathbf{A} \mathbf{m}$$

ここで、 \mathbf{A} は $GF(2)$ 上の行列であるから、符号化回路は排他的論理和 (EX-OR) ゲートを用いて容易に構成できる。

2.2 復号アルゴリズム

受信語を $\mathbf{c}' = (c'_0, \dots, c'_{N_S-1})^T = \mathbf{c} + \mathbf{n}$ とする。ただし、 \mathbf{c} は符号語、 \mathbf{n} は長さ N_S を有する誤りベクトルである。秘密鍵を有する正当な受信者が受信語 \mathbf{c}' から情報語 \mathbf{m} を求める手順を示す。受信語 \mathbf{c}' は以下の関係

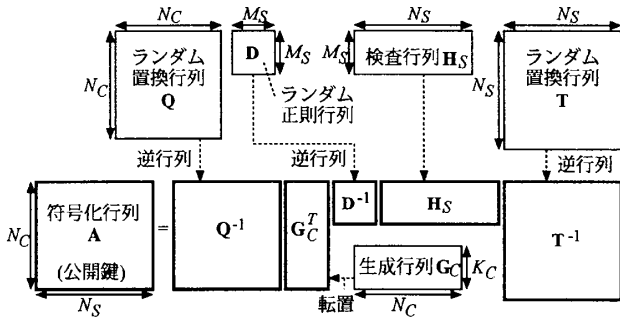


図2 符号化行列 A の構成

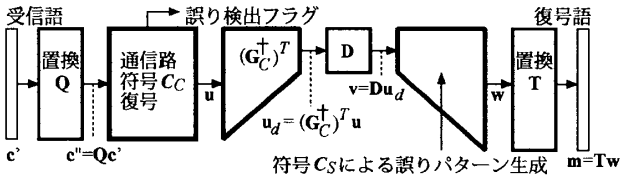


図3 統合符号化における復号手順

を満足する。

$$c' = c + n = Q^{-1}G_C^T D^{-1}H_S T^{-1}m + n$$

受信語 c' を行列 Q により行置換する。

$$c'' = Qc' = G_C^T(D^{-1}H_S T^{-1}m) + Qn$$

次に、ベクトル c'' を受信語として符号 C_C の復号を行なう。ここで、 $G_C^T(D^{-1}H_S T^{-1}m)$ は符号 C_C の符号語であり、 Qn は誤りベクトルを置換したものであるから、 n が訂正可能な誤りであれば、復号により誤りベクトル Qn を除去することができる。一方、復号において誤りを検出した場合は、誤り検出フラグを出力して復号を終了する。符号 C_C による復号結果を

$$u = G_C^T D^{-1} H_S T^{-1} m$$

とおく。ベクトル u を以下の式により変換する。

$$u_d = (G_C^T)^T u = D^{-1} H_S T^{-1} m$$

ただし、 G_C^T は、 $G_C G_C^T = I_{M_S}$ を満足する $N_C \times M_S$ 行列、 I_{M_S} は $M_S \times M_S$ 単位行列である。行列 G_C^T は文献 [5] に示す手法で生成することができる。正則行列 D と u_d の積をとり次式を得る。

$$v = D u_d = H_S T^{-1} m = H_S w$$

ただし、 $w = T^{-1}m$ である。ここで、 T^{-1} は置換行列であるから、 w の Hamming 重みは t 以下である。よって、 v をシンドロームとして符号 C_S による誤りパターン生成を行なうことにより w が得られる。最後に次式により情報語 m を得る。

$$T w = T T^{-1} m = m$$

上記の復号手順を図3に示す。なお、符号 C_C 及び C_S として LDPC 符号を用い、行列 D として低密度な正則行列を用いた場合、単一の Tanner グラフを用いた効率的な復号が可能である。

2.3 公開鍵暗号の安全性

提案した統合符号化法が有する公開鍵暗号化機能の安全性について簡単に述べる。

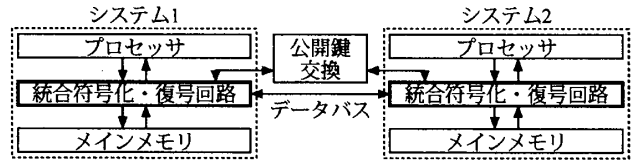


図4 統合符号化法の計算機システムへの適用

公開鍵に対する攻撃: 公開鍵 A は秘密鍵である行列 Q^{-1} , G_C^T , D^{-1} , H_S 及び T^{-1} の積として定義される。ここで、 Q , D 及び T はランダムに構成された行列であるから、 A を因数分解して秘密鍵を推定するのは困難である。

暗号文に対する攻撃: 上記の統合符号化法では、式 $c = Am$ の関係により長さ N_S の情報語 m から符号語 c を生成する。ここで、行列 A の階数は $\text{rank}(A) \leq M_S < N_S$ であるから、逆行列や連立方程式を用いて c から m を求めることはできない。よって、 c と A から m を求める問題は、ランダムな検査行列で定義される符号の復号問題と等価である。この復号問題は NP 完全問題であると推定されること [6] から符号語 c に対する効率的な攻撃法は一般に存在しない。ただし、暗号文への反復復号攻撃 [7] に対する安全性は今後評価を行なう必要がある。

暗号の脆弱性: 提案した統合符号化法の暗号化機能に関する脆弱性を以下に示す。

- 本符号は非展性 [1] を有さない。すなわち暗号文 $c = Am$ を解読することなく、 $\tilde{c} = c + a_i$ によりベクトル m の第 i ビットを反転できる。ただし、 \tilde{c} は改ざんされた暗号文であり、 a_i は符号化行列 $A = [a_0 \dots a_{N_S-1}]$ の第 i 列である。
- 本符号は選択暗号文攻撃に対して脆弱である。すなわち、攻撃対象の暗号文を c_t とすると、暗号文 $c_s = c_t + a_i$ を選択し、 c_s に対する平文 m_s を得る。ただし、 a_i は符号化行列 A の第 i 列である。得られた平文 m_s の第 i ビットを反転することにより c_t に対する平文 m_t が得られる。

上記のような脆弱性は、情報語 m に対し前処理を施すことにより回避できる [6]。

3 計算機システムへの適用

本節では、統合符号化法を図4に示すような計算機システムへ適用する方法を示す。本システムでは、メインメモリ及びデータベースに統合符号化を適用する。データベースの符号化のためにはシステム1,2間で公開鍵を交換する必要がある。プロセッサからの出力データを長さ N_K ビットを有する行ベクトル $d = (d_0, \dots, d_{N_K-1})$ で表す。ベクトル d を長さ b ビットを有する $n_k = \frac{N_K}{b}$ 個のバイトに分割したとき、この中で非零であるバイトの数をバイト重みと称し $s = w_b(d)$ で表す。ただし、 N_K は b の倍数である。符号構成においては以下の点を考慮する。データの特性: プロセッサからの出力データの例を図5に示す。ただし、値は16進表記である。図5(a)に示すように、出力データにおいてはビット値"1"が長さ $b = 8$ ビットを有するバイト内に集中して出現する場合があることから、統合符号化においてもバイトを考慮し

(a)	6C	00	00	6C	00	00	00	00	00	14	00	00	00	0A	00	00	00	00
	00	00	00	00	00	00	00	00	00	00	00	00	00	03	00	00	00	00
	F4	02	00	00	00	02	00	00	00	00	00	00	00	02	00	00	00	00
	14	03	00	00	00	04	00	00	00	1C	03	00	00	2C	00	00	00	00
	A4	00	00	00	5C	00	00	00	00	BC	00	00	00	44	00	00	00	00
	74	00	00	00	8C	00	00	00	00	D4	00	00	00	47	73	48	64	00
	28	00	00	00	01	00	00	00	01	00	00	00	00	01	00	00	00	00
	1A	00	00	00	4B	01	00	00	00	00	00	00	00	28	00	00	00	00
(b)	95	03	B2	E8	B3	C2	22	0F	3D	58	E6	E7	29	B5	EA	9D	00	00
	A3	02	77	8C	7F	4E	22	C9	70	85	2E	4B	0E	A5	A4	A9	00	00
	74	A0	49	93	E3	84	1F	70	68	3C	DC	80	C8	2B	71	92	00	00
	C1	DA	9A	A1	5B	38	83	9E	88	C4	23	12	9F	C7	DF	AD	00	00
	F7	05	5E	BC	9B	8F	36	7E	0D	BF	91	97	4D	63	AF	E7	55	00
	8D	6F	90	E2	17	F9	69	31	C0	25	B4	ED	8B	C5	56	F2	00	00
	A8	39	1E	94	98	6C	43	11	26	DE	BE	BE	97	BE	55	64	00	00
	D3	CD	E5	CE	AA	F0	2C	62	C3	6A	C6	CF	19	AB	F2	44	00	00

図5 メインメモリ内のデータの例

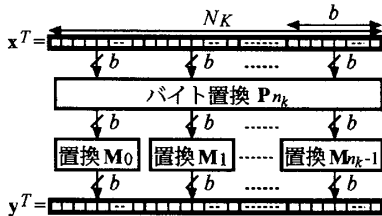


図6 行列 $B_{n_k \cdot b}$ による行置換 $y = B_{n_k \cdot b} x$

た処理を行うことにより、効率のよいデータ圧縮が行える。よって、検査行列 H_S として $GF(2^b)$ 上の RS 符号を用いるとともに、行列 T はバイトの境界を考慮して以下に示す置換行列 $B_{n_k \cdot b}$ を用いて構成する。

$$B_{n_k \cdot b} = \begin{matrix} & \begin{matrix} \xrightarrow{b} \\ \xrightarrow{b} \\ \xrightarrow{b} \end{matrix} & & & \\ \begin{matrix} \xrightarrow{b} \\ \xrightarrow{b} \\ \xrightarrow{b} \end{matrix} & \begin{matrix} M_0 & & O \\ & \ddots & \\ & & M_{n_k-1} \end{matrix} & \begin{matrix} \xrightarrow{b} \\ \xrightarrow{b} \\ \xrightarrow{b} \end{matrix} & \begin{matrix} \xrightarrow{b} \\ \xrightarrow{b} \\ \xrightarrow{b} \end{matrix} & \\ & \xrightarrow{b} & \begin{matrix} \xrightarrow{b} \\ \xrightarrow{b} \\ \xrightarrow{b} \end{matrix} & \begin{matrix} \xrightarrow{b} \\ \xrightarrow{b} \\ \xrightarrow{b} \end{matrix} & \end{matrix} \times \left(\begin{matrix} \boxed{P_{n_k}} \\ \otimes \\ \boxed{I_b} \end{matrix} \right)$$

ただし、 $N_K = n_k b$ 、 $M_i (i \in \{0, \dots, n_k - 1\})$ は $b \times b$ 置換行列、 P_{n_k} は $n_k \times n_k$ 置換行列であり、 \otimes はクロネッカー積を示す。長さ N_K ビットを有する列ベクトル x に対する行置換 $y = B_{n_k \cdot b} x$ を図6に示す。

暗号の安全性: 検査行列 H_S として前述の RS 符号をそのまま用いると H_S の構成にランダム性が失われ、暗号の安全性が損なわれる。そこで、 H_S は RS 符号と短縮化 t ビット誤り訂正符号を組み合わせる。さらに、2.3 に示す暗号の脆弱性を回避するため、ランダムベクトル r 、置換及びハッシュ関数を用いてプロセッサ出力データ d に対する前処理を行う。ただし、 r は Hamming 重み t を有する長さ N_R のベクトルである。

誤り特性: 計算機のメインメモリがバイト構成を有することを考慮し、符号 C_C としてバイト長 b を有するスポットバイト誤り制御符号 [4] 等を用いる。また、行列 Q として置換行列 $B_{n_c \cdot b'}$ を用いる。

3.1 符号化行列 A の構成

符号化行列 A は以下の行列を用いて構成する。

置換行列 T : 次式で定義する行列とする。

$$T = \begin{bmatrix} P_{N_R} & O_{N_R \times N_K} \\ O_{N_K \times N_R} & B_{n_k \cdot b} \end{bmatrix}$$

ただし、 P_{N_R} は $N_R \times N_R$ 置換行列、 $O_{p \times q}$ は $p \times q$ 零行列である

検査行列 H_S : 次式で定義する行列とする。

$$H_S = \begin{matrix} & \xrightarrow{N_R} & \xrightarrow{N_K} & \\ \begin{matrix} \xrightarrow{M_S} \\ \xrightarrow{M_S} \\ \xrightarrow{M_S} \end{matrix} & \begin{matrix} H_R & & O_{M_R \times N_K} \\ & \ddots & \\ & & H_K \end{matrix} & \begin{matrix} \xrightarrow{M_R} \\ \xrightarrow{M_R} \\ \xrightarrow{M_R} \end{matrix} \\ & \xrightarrow{N_S} & & \end{matrix}$$

ただし、 R は $M_K \times N_R$ ランダム行列、 $M_S = M_R + M_K$ 、 $N_S = N_R + N_K$ であり、部分行列 H_R 及び H_K は以下のように定義する。

H_R : 符号長 $N'_R > N_R$ を有する t ビット誤り訂正符号の検査行列から、ランダムに N_R 個の列ベクトルを選択することにより構成した短縮化 t ビット誤り訂正符号 C_{tEC} の検査行列である。

H_K : 拡大体 $GF(2^b)$ 上の s シンボル誤り訂正 RS 符号 C_{RS} の検査行列を $GF(2)$ 上で表記したものである。ただし、 $n_k = \frac{N_K}{b} \leq 2^b - 1$ であり、 $n_k < 2^b - 1$ である場合は短縮化 RS 符号とする。また、 $s \geq \frac{n_k}{2}$ である場合、 H_K は $N_K \times N_K$ 正則行列とする。

生成行列 G_C : メインメモリ及びデータバス等における誤り特性に合わせ選択した誤り制御符号の $M_S \times N_C$ 生成行列である。バイト長 b' を有するバイト誤り制御符号、スポットバイト誤り制御符号、等を用いる。

行列 D 及び Q : 行列 D を $M_S \times M_S$ 正則行列とする。行列 Q を $Q = B_{n_c \cdot b'}$ により定義する $N_C \times N_C$ 行列とする。ただし、 $N_C = n_c b'$ である。

以上の行列を用いて A を式 (1) により定義する。プロセッサからの出力データ d は任意のバイト重み $s = w_b(d) \in \{0, \dots, n_k\}$ を有することから、統合符号化における符号化行列 A もバイト重み s に合わせて構成する必要がある。以下では、バイト重み s に対する符号化行列を $A(s)$ と表す。圧縮率の観点から、すべての $s \in \{0, \dots, n_k\}$ に対して $A(s)$ を定めておくことが理想的であるが、実装上困難な場合は代表値 $\{s'_0, s'_1, \dots, s'_i, \dots\} \subset \{0, \dots, n_k\}$ に対し $A(s'_i)$ を定めておき、出力データ d は $s = w_b(d) \leq s'_i$ を満たすような $A(s'_i)$ を用いて符号化を行なうこともできる。

3.2 符号化アルゴリズム

プロセッサの出力データを d とし、 d のバイト重みを $s = w_b(d)$ とする。符号化手順を以下に示す。このうち (1) から (4) は暗号の脆弱性回避のための前処理である。

- (1) Hamming 重み t を有する長さ N_R のランダムベクトル r を生成する。
- (2) 出力データ d を置換 Π_A^r により置換し、ベクトル \tilde{d} を生成する。ただし、置換パターンは r によって決定する。また、 d において同一のバイトに含まれるビットは、 \tilde{d} においても同一のバイトに含まれるように置換 Π_A^r を定義する。
- (3) ベクトル \tilde{d} に対するハッシュ値 $\hat{d} = h(\tilde{d})$ を求める。
- (4) ランダムベクトル r を置換 $\Pi_B^{\hat{d}}$ により置換し、ベクトル \tilde{r} を生成する。ただし、置換パターンは \hat{d} により決定する。

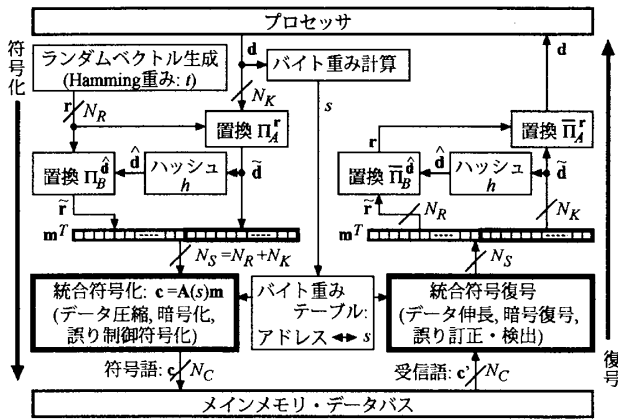


図7 統合符号化法の計算機システムへの適用

(5) 符号語 $c = A(s)m = A(s)(\tilde{r}, \tilde{d})^T$ を生成する。

上記の符号化アルゴリズムを図7中の左に示す。ここで、バイト重みテーブルは各メモリアドレスにおけるデータのバイト重みを保持する。なお、このための制御回路やアドレス変換機構 [8] 等が必要であるが、図7では省略している。他のプロセッサへデータを送信するときは、送信先の公開鍵を用いて符号化を行なう。

3.3 復号アルゴリズム

受信語 $c' = c + n$ からベクトル d を求めるための復号手順は以下のとおりである。

(1) 受信語 c' を 2.2 に示す手順により復号する。ただし、

$$v = H_S T^{-1} m = H_S T^{-1} (\tilde{r}, \tilde{d})^T$$

から \tilde{r} と \tilde{d} を求める手順は以下のとおりである。ベクトル v の先頭 M_R ビットからなるベクトルを v_R とし、それ以外の M_K ビットからなるベクトルを v_K とおく。ベクトル v_R は次の関係を満足する。

$$v_R = H_R P_{N_R}^{-1} \tilde{r}^T = H_R r'^T$$

ただし、 $r' = P_{N_R}^{-1} \tilde{r}^T$ である。ここで、 H_R はランダム t ビット誤り訂正符号 C_{tEC} の検査行列であり、 r' の Hamming 重みは t であることから、 v_R をシンドロームとして符号 C_{tEC} による誤りパターン生成を行なうことにより r' が得られる。一方、 v_K は次の関係を満足する。

$$v_K = R P_{N_R}^{-1} \tilde{r}^T + H_K B_{n_k \cdot b}^{-1} \tilde{d}^T$$

よって、次式が成立する。

$$v_K + R r' = H_K B_{n_k \cdot b}^{-1} \tilde{d}^T = H_K d'$$

ただし、 $d' = B_{n_k \cdot b}^{-1} \tilde{d}^T$ である。ここで、左辺の値は既知であり、 H_K は $GF(2^b)$ 上の s シンボル誤り訂正 RS 符号 C_{RS} の検査行列であり、かつベクトル d' のバイト重みは s であるから、 $v_K + R r'$ をシンドロームとして符号 C_{RS} による誤りパターン生成を行なうことにより、 d' が得られる。以上より、 $\tilde{d}^T = B_{n_k \cdot b} d'$ 及び $\tilde{r}^T = P_{N_R} r'$ を得る。

(2) ベクトル \tilde{d} に対するハッシュ値 $\hat{d} = h(\tilde{d})$ を求める。

(3) ベクトル \tilde{r} を $\tilde{\Pi}_B$ により置換しベクトル r を生成す

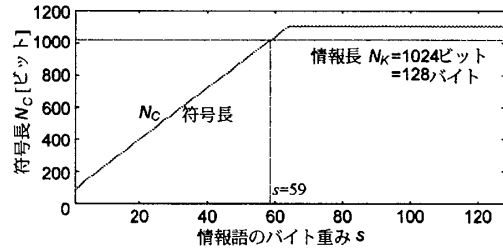


図8 情報語のバイト重み s と符号長 N_C の関係

る。ただし、 $\tilde{\Pi}_B$ は $\tilde{\Pi}_B^r$ の逆置換である。

(4) ベクトル \tilde{d} を $\tilde{\Pi}_A^r$ により置換しベクトル d を生成する。ただし、 $\tilde{\Pi}_A^r$ は $\tilde{\Pi}_A$ の逆置換である。

上記の復号アルゴリズムを図7中の右に示す。

4 評価

提案した統合符号化法のデータ圧縮機能の評価として、情報語のバイト重み s と符号長 N_C の関係を図8に示す。例として、 $N_K = 1024, N_R = 450, b = 8, t = 8, b' = 1$ とし、 C_C は短縮化 SEC-DED 符号とする。提案した統合符号化法は、 $s < 59$ であるとき情報長 $N_K = 1024$ よりも短い符号長 N_C を有する。圧縮率向上のためには、メインメモリにおけるデータ圧縮法として近年用いられている高速なパターンマッチング [8] 等を基に、バイト重み s を小さくするための前処理を行なう必要がある。

5 まとめ

本稿では、データ圧縮、暗号化及び誤り制御符号化の3機能を有する統合符号化法を提案した。線形ブロック符号の生成行列、検査行列及び3種の正則行列を基に構成した符号化行列 A を用いて、情報語 m から符号語 $c = Am$ を生成する符号化法を示した。また、本稿では提案手法の計算機システムへの適用を目的として、プロセッサからの出力データの特長、暗号の安全性及びメインメモリ等における誤り特性を考慮した符号化行列 A の構成法を示した。今後は、圧縮率の改善、符号化・復号回路量やスループットの定量的評価、暗号の安全性解析、等を行なう必要がある。

参考文献

- [1] 今井秀樹: 情報・符号・暗号の理論; コロナ社.
- [2] R. J. McEliece, "A Public-Key Cryptosystem Based on Algebraic Coding Theory," *The Deep Space Network Progress Report*, DSN PR 42-44, pp.114-116, Jan. and Feb. 1978.
- [3] D. J. C. MacKay, "Good Error-Correcting Codes Based on Very Sparse Matrices," *IEEE Trans. Information Theory*, Vol.45, No.2, pp.399-431, March 1999.
- [4] E. Fujiwara, *Code Design for Dependable Systems*, Wiley, 2006.
- [5] E. Fujiwara, et al., "Parallel Decoding for Burst Error Control Codes," *Electronics and Communications in Japan, Part III*, Vol.87, No.1, pp.38-48, Jan. 2004.
- [6] K. Kobara and H. Imai, "Semantically Secure McEliece Public-Key Cryptosystem," *IEICE Trans. Fundamentals*, Vol.E85-A, No.1, pp.74-83, Jan. 2002.
- [7] M. P. C. Fossorier, et al., "Modeling Bit Flipping Decoding Based on Nonorthogonal Check Sums With Application to Iterative Decoding Attack of McEliece Cryptosystem," *IEEE Trans. Information Theory*, Vol.53, No.1, pp.402-411, Jan. 2007.
- [8] R. B. Tremaine, et al., "IBM Memory Expansion Technology," *IBM J. Res. & Dev.*, Vol.45, No.2, pp.271-285, March 2001.