

分散データベースにおける トランザクション実行のプレアナリシス

山崎晴明 吉田 勇 松下 温
(沖電気工業株式会社)

1. はじめに

近年の通信ネットワーク技術の発展は情報処理の様々な分野に大きな影響を与えている。特にデータベース処理の分野においては、単一の大規模データベースシステムに比べて数多くの利点を持つ分散型データベースというアプローチを可能とするに到っている。しかしながら、このような分散データベースを構築するに当たっては、解決すべき技術的問題も数多く残されている。特にデータのコンシステンシー(一貫性)をいかに維持してゆくかが主要な技術課題のひとつである。

分散データベースあるいは広く分散データの処理という環境においては、このようなデータのコンシステンシーを保つためには、2つの問題を考慮する必要がある。詳細は後述するが、ひとつはトランザクションが入力されたとき、そのトランザクションをコンシステントに実行することであり、他のひとつはトランザクション群が入力されたとき、各トランザクション間の関係をコンシステントに保ちつつ実行させることである。

本稿の目的は、後者のトランザクション間コンシステンシーを分散環境下で維持するという問題に対し、トランザクションのプレアナリシスに基づくひとつの解を示そうとするものである。

一般に、多くのデータベース、ファイル処理においては、データの更新の形態(どのようなデータを読み、どのようなデータに書き込みを行うか)があらかじめ判明しているいわゆる定型

業務が対象となることが多い。このような業務では入力され得るトランザクション間のコンフリクトの形態を前もって解析しておき、同時実行可能なトランザクションの集合を決定しておくことが、処理の並列性をあげるために極めて有効な方法となる。

これまでに、このようなプレアナリシス方式はSDD-1で提案されていたが、ここで述べたようなトランザクション内とトランザクション間の2つのコンシステンシーの違いを明確に区別していないため解析の手法が複雑であり、さらにタイムスタンプを用いた更新処理をベースとしている。ここで提案するプレアナリシス方式は、より簡単な代数演算を逐次実施していくのみのより簡潔なアルゴリズムを用いるもので、アップデート処理には必ずしもタイムスタンプを必要とするものではなく、この意味をより一般化されている。

2. データのコンシステンシー維持

データのコンシステンシーを維持するには、次の2種の問題を考慮しなくてはならない。

(1) リード/ライトのアトミック性

たとえば T_a をファイル R_1, R_2 を読み込んで更新データを作成し、それをファイル W_1, W_2 に書き込むトランザクションとする。このとき T_a のリード操作はコンシステントに行われなければならない。コンシステントでないリードとは、たとえば T_b を R_1, R_2 にライトするトランザクションとしたとき、 T_b が

R_1 にライトし、次に R_2 にライトする直前で T_a による R_1, R_2 のリードが行われたとすれば、 T_a のリードはコンシステントでない。同様のことがライト操作についてもいえる。たとえば T_c をファイル W_1, W_2 にライトするトランザクションとしたとき、 T_c が W_1 にライトした後、 W_2 にライトする直前で T_a による W_1, W_2 へのライトが行われると、ライト時のコンシステンシーが失われる。明らかに、リード/ライト実行の際、対象データに対し全く同時に操作を行うか、操作対象にロックをかけるかしてリード/ライト操作をアトミックなものとする機構があれば、このコンシステンシーは保証される。このような機構を設ける方式には、対象データにロックをかける方式、データとトランザクションにタイムスタンプを用いる方式等がある。さらには、ネットワークの遅延によるリード/ライト操作の時間差を避けるため、Ethernetのようなブロードキャストタイプのネットワークを利用するという方法も有り得る。

いずれの手法を用いるにせよこれらの方式の詳細を述べるのが本稿の目的ではないため、以降ではこのアトミック性を保証する機構は上述のいずれかの方式によって実現されていると仮定する。

(2) 順序づけコンシステンシー

トランザクション群が与えられたとき、各々のトランザクションの実行は前述のアトミック性が保証されていても全体としてはコンシステントな実行とならないことがある。たとえば T_a, T_b, T_c をトランザクションとし、 T_a は F_1 をリードし、 F_2 にライトする、 T_b は F_2 をリードし、 F_3 にライトする、 T_c は F_3 をリードし、 F_1 にライトするものとする。各トランザクションのリードおよびライト対象はひとつであるから、どのような実行を行おうともリード/

ライトのアトミック性はこの場合保証される。しかしながら、たとえば3つのトランザクションのリードを一斉に行い、その後ライトを一斉に行った場合、 T_a は T_c によってライトされる前の F_1 を読んでいるため、 T_a は T_c に先行したと考えられる。同様に T_b は T_a に先行し、 T_c は T_b に先行したと考えられる。従って、 T_a, T_b, T_c の間にどれが先に実行されたかを決定する順序関係が定義できなくなってしまう。このようなトランザクション群の実行形態を順序づけコンシステンシーの失われた形態と呼び、本稿ではこの問題に焦点をあてる。

3. 用語の定義とシステムモデル

システムは、サイトと呼ばれるローカルなデータベースシステムとそれらを結合する通信チャネルよりなる。各サイトに分散配置されるデータの単位をフラグメントと呼び、必要に応じていくつかのサイトに重複して保持されるものとする。また、トランザクションは、それが参照するフラグメント集合（リードセット）と、それが更新するフラグメント集合（ライトセット）とを持つ。また、すべてのトランザクションの実行は、必要なデータを読み、それによって更新データを一時記憶域に作成するリードアクションと、その更新データを二次メモリ上に実際に書き込むライトアクションとからなる。さらに、前述のアトミック性を保証する機構をシステムが持つことを仮定する。

また、同一のリードセットおよびライトセットを持つトランザクションの集合をトランザクションクラス（または単にクラス）と呼び、記号 $a, b, \dots$ のようにあらわす。次に、クラス a のリードセットとクラス b のライトセット

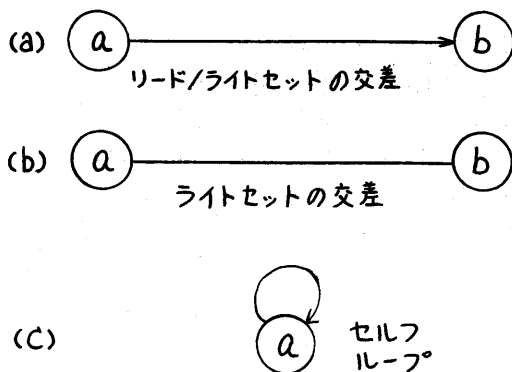


図1 クラスの交差に関する記法

とが空でない共通部分を持つとき、図1(a)のような方向付きエッジであらわし、これを a のリードエッジと呼ぶ。これは、クラス a および b に属するトランザクションが同時に実行されたとき、作り出される結果は、 a を実行後 b を実行することによって得られる結果と一致することを表わしている。また、クラス a と b のライトセットどうしが交差するときは、図1(b)のような方向を持たないエッジで表わし、これを a または b のライトエッジと呼ぶ。また、 a のリードセットと a のライトセットとが交差するときは、図1(c)のようにあらわし、このエッジを a のセルフ ループと呼ぶ。

システムが扱うすべてのクラスをノードとし、それらの間の交差関係をエッジによりあらわしたものをクラス競合グラフと呼び、例を図3に示す。

4. トランザクションクラスの解析

以降では簡単のため、セルフ ループを含まないクラス競合グラフを対象とする。

4.1 トランザクション実行記述

a をトランザクションクラスとしたとき、 a に属する任意のトランザクションのライトアクションをひとつのク

ラスのように扱い a_w と記述する。与えられたクラス競合グラフ上のクラスおよびそのライトアクションをあらわす記号の重複を許さない任意の組合せをトランザクション実行記述(または単に記述)と呼ぶ。ただし、ひとつのクラスとそのライトアクションをあらわす記号とは同一記述中には出現しないものとし、さらにライトアクションのアトミック性から同一記述中にはライトエッジを共有する2つのライトアクションは現われないものとする。

次に、ある記述 $S = a_1 a_2 \dots a_n$ と、現在すでに同時実行を行っているトランザクション集合 T とが与えられたとき、すべての i について a_i であらわされるクラスまたはアクションが T に含まれていれば、 S は真であるといい、 $T(S) = 1$ であらわす。もし T に含まれない a_i がひとつでもあれば $T(S) = 0$ であらわし、記述 S は偽であるという。同一クラス競合グラフ上の2つの記述 S, S' が与えられたとき $T(S) = 1$ ならば $T(S') = 1$ が常に成り立つとき S は S' をインプライすると呼ぶ。さらに、 $T(S) = 1$ であって、 S をインプライするどのような $S'(\text{キ}S)$ についても、 $T(S') = 0$ となるようなトランザクション集合 T の実行のことを、記述 S の実行と呼ぶ。

4.2 ラベル付グラフ

クラス競合グラフと記述 $S = a_1 a_2 \dots a_n$ とが与えられたとき、すべての a_i について次の操作を行ったものを S によりラベル付けされた競合グラフと呼ぶ。

- 1) a_i がクラス記号であれば a_i のすべてのリードエッジにラベル付けする。
- 2) a_i がライトアクション記号であれば、 a_i のライトエッジにラベル付けを行う。このとき、まだ向きの定義されていないライトエッジには a_i をソースとする向きを定義する。

このようにして、記述 S のラベル付

けされた競合グラフが与えられたとき、 S の任意の要素記号から出発して、 S でラベル付けされた各エッジの向きに従い、 S の各要素記号を1回ずつ通り、もとの要素記号に至る道が存在するとき、記述 S はループであるという。次に、記述 S の実行を行ったとき、その実行結果が S の各要素記号を(どのような順序でもかまわないが)逐次実行したときの結果に常に一致するとき、記述 S は順序付けコンシステンシーを満たす記述と呼ぶ。このとき、次の命題が成立つ。

命題1 S を与えられたクラス競合グラフ G 上の記述とする。 S が G 上のどのようなループもインプライしなければ、記述 S は順序付けコンシステンシーを満たす。

なお、アトミック性の保証されたシステムにおける順序付けコンシステンシーを満たす記述のことを同時実行可能な記述と呼ぶ。

4.3 ベーシックループ

クラス競合グラフ G が与えられたとき、 G 上のループに対応する記述のうち他のループをインプライするループをすべて取り去った記述の集合をベーシックループ集合と呼び、その各々をベーシックループと呼ぶ。

命題2 記述 S が与えられたとき、 S がどのようなベーシックループもインプライしなければ、 S は同時実行可能な記述である。

こうして、クラス競合グラフとその上のすべてのベーシックループを導くことでトランザクションクラスの解析は終了する。なお、後述するように、トランザクションの制御の目的は、このような同時実行不可能な記述の実行を阻止することにある。

4.4 クラス解析の例

ある販売会社は図2のように、営業、購入、管理/検査の3部門から成っている。各部門の業務をそれぞれクラス a, b, c としたとき、そのリードセット、ライトセットおよび処理の概要を表1に示す。

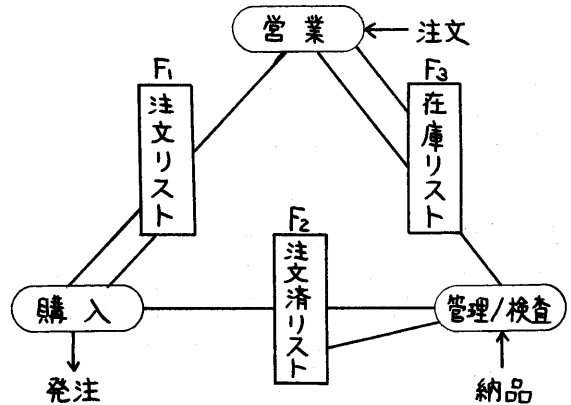


図2 注文処理システム

表1 各業務のリード/ライトセット

クラス	リードセット	ライトセット	動作
a (営業)	F_3	F_3 F_1	注文を受け付け、注文品目が F_3 中にあるば庫出し、販売する。 F_3 中になければ、その品目を注文リスト F_1 中に付け加える。
b (購入)	F_1	F_1 F_2	F_1 中の品目をメーカー側に発注する。発注の清んだ品目については、それを注文済みリスト F_2 に付け加え、 F_1 より取り除く。
c (管理/検査)	F_2	F_2 F_3	メーカー側より納品された品目の検査を行い、合格の品目について F_2 より取り除き、さらにその品目を在庫リスト F_3 に追加する。

この例におけるクラス競合グラフは図3のようになり、また各ベシッフループとその関連フラグメントとの対応は表2で与えられる。

この例では、たとえばループ ba_w が実行されると、次のような矛盾が起ることがわかる。 F_1 の内容が A、B、C、 F_2 の内容が空、 F_3 の内容が X、Y であったとする。さらにユーザから営業部門が X、D なる品目の注文を受けたとする。発注業務 T_b が F_1 を読むことと、販売業務 T_a による品目 D の F_1 への追加が同時に行われると、次に T_b のライトアクション実行後では F_1 は空となってしまう、品目 D の発注という業務が消失してしまう。従って ba_w は実行されてはならないことがわかる。

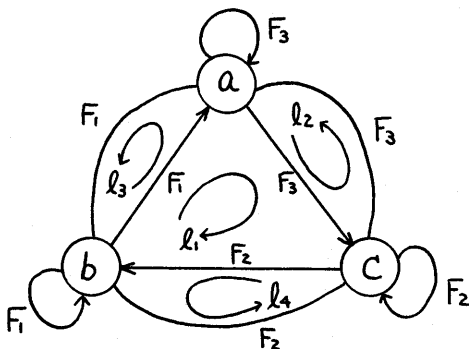


図3 クラス競合グラフ

表2 ベシッフループとその関連フラグメント

ベシッフループ	記述	関連フラグメント
l_1	acb	F_1, F_2, F_3
l_2	ac_w	F_3
l_3	ba_w	F_1
l_4	cb_w	F_2

5. 実行ステータスとその演算

5.1 実行ステータス

あるベシッフループ S を $S = a_1 a_2 \dots a_n$ とする。いまクラス a_i に属するトランザクションが m_i 個実行中であるとすれば、非負の整数を要素とする n 桁のベクトル $(m_1, m_2, \dots, m_n)$ で、 S に属する各トランザクションの実行状態をあらわすことができる。この実行状態を表現するベクトルをロックステータス (Lst) と呼ぶ。同様にして、実行終了したトランザクション数をベクトル $(m'_1, m'_2, \dots, m'_n)$ であらわすことができる。これをリリースステータス (Rst) と呼ぶ。さらにそのベクトル対 (Lst, Rst) をベシッフループ S に対する実行ステータスと呼ぶ。従ってトランザクションの実行要求は Lst における該当桁への1の加算を、実行終了は Rst の該当桁に対する加算を意味することになる。さらに、 Lst のすべての桁が非ゼロであったとき、その実行ステータスはコンフリクティングであると呼ぶ。またベシッフループの定義から、実行ステータスを巡回シフトしてもその意味は変わらない。従ってコンフリクティングでない実行ステータスはいつでも最下桁が0となるよう巡回シフトしておくものとする。

5.2 実行ステータスの変換

コンフリクティングでない実行ステータス: $Lst = (a_1, a_2, \dots, a_n)$, $Rst = (b_1, b_2, \dots, b_n)$ が与えられたとする (但し、 $a_i \geq b_i$ for $\forall i$, $a_n = b_n = 0$)。このとき変換 $\varphi: \varphi((Lst, Rst)) = (Lst', Rst')$ を次のように定義する。

$$Lst' = (a'_1, a'_2, \dots, a'_n), Rst' = (b'_1, b'_2, \dots, b'_n)$$

$$a'_1 = a_1 - b_1 \quad (1)$$

$$a'_i = \begin{cases} a_i - b_i & \text{if } a_{i-1} = 0 \\ a_i & \text{if } a_{i-1} \neq 0 \end{cases} \quad (2)$$

$$b'_i = 0 \quad (3)$$

$$b_i = \begin{cases} 0 & \text{if } a_i \neq a_i' \\ b_i & \text{if } a_i = a_i' \end{cases} \quad (4)$$

たとえば、

$Lst = (4, 5, 3, 0, 1, 2, 0, 0, 1, 3, 1, 6, 0)$

$Rst = (2, 2, 3, 0, 0, 1, 0, 0, 1, 3, 1, 5, 0)$

とすれば、

$Lst' = (2, 5, 3, 0, 1, 2, 0, 0, 0, 0, 0, 1, 0)$

$Rst' = (0, 2, 3, 0, 0, 1, 0, 0, 0, 0, 0, 0, 0)$

となる。変換 φ は、原則として Lst と Rst の対応桁ごとの減算により Lst の対応桁を生成するが、 Lst の桁に0を生成したときのみ減算作用素が下位桁にもシフトし、そうでないときはもとの Lst の桁がそのまま Lst に引き継がれると考えると理解しやすい。明らかに、 $\alpha = (Lst, Rst)$ とすると、

$\varphi(\varphi(\alpha)) = \alpha$ が成り立つ。

なお、この φ はトランザクションの実行終了通知があったとき、実行ステータスをリセットするのに用いられる。一般に、トランザクションの実行終了通知があったとき、 Lst の該当桁から1を減算するだけでは順序付けコンシステンシーが保たれない。

6. トランザクション実行時の制御

分散データベースシステムに伴う一般的問題点のひとつに、ネットワーク内の伝送遅延には、そのトポロジーに依存したばらつきがあるため、制御情報等の複数サイトへの伝送においても、その各サイトへの到着時間に、ばらつきが生じてしまうということがある（Ethernetのようなブロードキャスト伝送向きのネットワークではこの限りではない）。このため、トランザクション実行要求等の制御情報伝送時には、1対1通信を基本とする通常の通信プロトコルとは異なる（1対多通信を基本とする）プロトコルを導入する必要がある。本稿的方式では、以降に示すようにこのプロトコルは、多数決原理

に基づくものとなっている。

6.1 トランザクション実行プロトコル

(1) リードアクション実行要求の送信

ユーザからトランザクション T_a の実行要求を受け付けたプロセスは、そのクラス（たとえば α ）と、それを含むベーシックループとを判別し、関連フラグメントを持つすべてのサイトに（自分のサイトも含めて）リードリクエスト（REQ RD）を送信する。これを受信したサイトでは、 Lst の α に対応する桁に1を加算し、その結果コンフリクティングとならなければACKを、そうでなければNACKを返送する。

(2) リードアクションの実行

もしプロセスが過半数からのACKを得られなかったようなベーシックループがひとつでもあった場合、ACKを応答したサイト（もしあれば）に対しABORTを送信し、 T_a の実行を放棄する。なお、ABORT受信サイトは、 Lst の該当桁から1を減ずる。

一方、すべての関連ベーシックループに対し過半数のACKを受信したプロセスは、NACKを応答したプロセス（もしあれば）に、REQ RDを送信し続ける。すべてからACKが得られたとき、プロセスは T_a のリードアクションを実行する。

(3) ライトアクションの実行

読み込みを終了し、更新データを作成したプロセスは、次に α_w を含むベーシックループを判別し、関連フラグメントを持つすべてのサイトにREQ WTを送る。その後の処理は、(2)と同様であるが、ライトアクション実行要求時にABORTされた T_a は、実行中止とせず、一定の時間間隔をおいて再度実行が試みられる。

(4) 終了コマンドの送出

アトミック性を保証する機構により更新を終了したプロセスは、COMPLETE を、リード/ライトアクションに関与したすべてのサイトに送信する。これを受信したサイトでは Rst の該当桁に 1 を加え、変換 ψ を実行する。

こうして、このプロトコルにより、すべてのベーシックループの実行は阻止され、順序付けコンシステンシーは保たれることになる。

7. 評価

本稿で提案したプレアナリシスによるトランザクション実行制御が、従来のリソースをロックする制御方式と比較してどのくらい効率が良いかを定量的に比較する。しかし、本格的な解析は他の機会にゆずるとし、ここでは図4で示されるようなクラス競合グラフを持つ場合について、任意の時点でトランザクション実行要求が発生したとき、コンフリクトのためにその実行が阻止される確率、すなわち呼損率を求め比較する。

7.1 評価モデル

評価の対象とするのは、図4で示さ

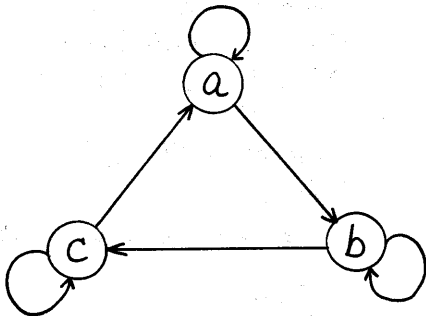


図4 評価対象のクラス競合グラフ

れるクラス競合グラフを持つシステムとする。すなわち、

(1) 3つのトランザクションクラス a, b, c がある。

(2) それぞれのクラスはセルフループを持つ。従って同一クラスに属するトランザクションはひとつずつしか実行できない。

(3) a のライトセットが c のリードセットと、 b のライトセットが a のリードセットと、 c のライトセットが b のリードセットと交差する。

さらに、以下のことを仮定する。

(4) 各トランザクションクラスにおけるトランザクション実行要求の発生分布は同一であり、平均入のポアソン分布に従う。

(5) 各トランザクションクラスにおけるひとつのトランザクションの処理に要する時間、すなわちサービス時間の分布は同一であり、それぞれ平均 μ の指数分布に従う。

7.2 リソースロック方式の呼損率

リソースをロックする方式では、ひとつでもトランザクションが発生して実行を開始すると、他のトランザクションは一切実行できなくなってしまう。従ってこの場合には、3つのトランザクションクラスのトランザクションの発生はすべて同じものとみなし、入力が平均3入のポアソン分布、サービス時間が平均 μ の指数分布の場合の $M/M/1(1)$ モデルと考えることができる。

従って、 $\lambda/\mu = \rho$ とおき、リソースロック方式の呼損率を $f_L(\rho)$ とすると、

$$f_L(\rho) = \frac{3\rho}{1+3\rho} \quad (5)$$

となる。

7.3 プレアナリシス方式の呼損率

本稿で提案したプレアナリシスによるトランザクション実行制御の方式は図5で示す $S_0 \sim S_9$ の10ヶの状態をもつ Continuous-Time Markov Chain としてモデル化できる。図5で示された各状態の上段はロックステータス(Lst)を、下段はリリースステータス(Rst)をあらわすが、前述の場合と違って、ここでは左から順に a, b, c の状態を固定的に表現しており、最下桁が0となるようなシフトは行わない。

Continuous-Time Markov Chain の理論に従い、以下の記号を定義する。

π_i : 定常状態における任意の時点でシステムの状態が S_i である確率
 $p_{ij}(t)$: 今システムが S_i にあるとして、 t 時間後に S_j となる確率

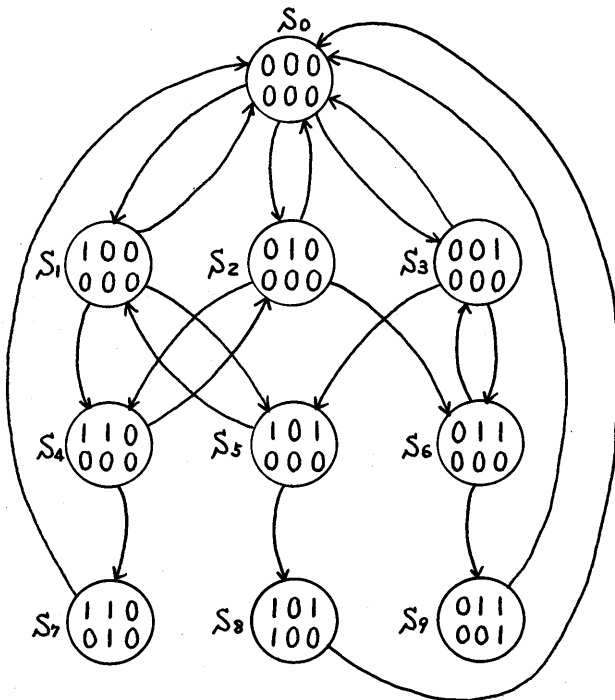


図5 システムの状態とその遷移

q_{ij} : transition rate, すなわち、

$$q_{ii} = \lim_{\Delta t \rightarrow 0} \frac{P_{ii}(\Delta t) - 1}{\Delta t} \quad (6)$$

$$q_{ij} = \lim_{\Delta t \rightarrow 0} \frac{P_{ij}(\Delta t)}{\Delta t} \quad i \neq j \quad (7)$$

π_i, q_{ij} を要素とする行列を

$$\Pi = [\pi_i]$$

$$Q = [q_{ij}]$$

とすると、

$$\Pi Q = 0 \quad (8)$$

が成り立つ。

従って、各 q_{ij} を求めればよいことになる。各 q_{ij} は例えば以下のようにして求められる。

$$q_{00} = \lim_{\Delta t \rightarrow 0} \frac{P_{00}(\Delta t) - 1}{\Delta t}$$

$P_{00}(\Delta t)$ は今システムが S_0 (アイドル状態) にあるとしたとき、 Δt 時間後も S_0 のままである確率であるから、いいかえれば、 Δt の間に a も b も c も発生しない確率である。従って、

$$P_{00}(\Delta t) = e^{-\lambda \Delta t} \cdot e^{-\lambda \Delta t} \cdot e^{-\lambda \Delta t}$$

であり、

$$q_{00} = -3\lambda \quad (9)$$

となる。

同様に、例えば $P_{22}(\Delta t)$ は Δt の間に b の処理が終了せず、かつ a も c も到着しない確率であるから、

$$P_{22}(\Delta t) = e^{-\mu \Delta t} \cdot e^{-\lambda \Delta t} \cdot e^{-\lambda \Delta t}$$

であり、

$$q_{22} = -(2\lambda + \mu) \quad (10)$$

となる。

同様にして、すべての q_{ij} が求められる。 Q は以下のようになる。

$$Q = \begin{bmatrix} -3\lambda & \lambda & \lambda & \lambda & 0 & 0 & 0 & 0 & 0 & 0 \\ \mu & -(2\lambda+\mu) & 0 & 0 & \lambda & \lambda & 0 & 0 & 0 & 0 \\ \mu & 0 & -(2\lambda+\mu) & 0 & \lambda & 0 & \lambda & 0 & 0 & 0 \\ \mu & 0 & 0 & -(2\lambda+\mu) & 0 & \lambda & \lambda & 0 & 0 & 0 \\ 0 & 0 & \mu & 0 & -2\mu & 0 & 0 & \mu & 0 & 0 \\ 0 & \mu & 0 & 0 & 0 & -2\mu & 0 & 0 & \mu & 0 \\ 0 & 0 & 0 & \mu & 0 & 0 & -2\mu & 0 & 0 & \mu \\ \mu & 0 & 0 & 0 & 0 & 0 & 0 & -\mu & 0 & 0 \\ \mu & 0 & 0 & 0 & 0 & 0 & 0 & 0 & -\mu & 0 \\ \mu & 0 & 0 & 0 & 0 & 0 & 0 & 0 & 0 & -\mu \end{bmatrix}$$

式(8)より、以下の式を得る。

$$-3\lambda\pi_0 + \mu(\pi_1 + \pi_2 + \pi_3 + \pi_7 + \pi_8 + \pi_9) = 0$$

$$\lambda\pi_0 - (2\lambda + \mu)\pi_1 + \mu\pi_5 = 0$$

$$\lambda\pi_0 - (2\lambda + \mu)\pi_2 + \mu\pi_4 = 0$$

$$\lambda\pi_0 - (2\lambda + \mu)\pi_3 + \mu\pi_6 = 0$$

$$\lambda(\pi_1 + \pi_2) - 2\mu\pi_4 = 0$$

$$\lambda(\pi_1 + \pi_3) - 2\mu\pi_5 = 0$$

$$\lambda(\pi_2 + \pi_3) - 2\mu\pi_6 = 0$$

$$\mu\pi_4 - \mu\pi_7 = 0$$

$$\mu\pi_5 - \mu\pi_8 = 0$$

$$\mu\pi_6 - \mu\pi_9 = 0$$

これらの式と

$$\sum_{i=0}^9 \pi_i = 1 \quad (11)$$

とから、

$$\pi_0 = \frac{1 + \rho}{1 + 4\rho + 6\rho^2}$$

$$\pi_1 = \pi_2 = \pi_3 = \frac{\rho}{1 + 4\rho + 6\rho^2}$$

$$\pi_i = \frac{\rho^2}{1 + 4\rho + 6\rho^2} \quad i=4 \sim 9$$

を得る。

クラスAのランザフションが呼損となるのは、状態が S_1 および $S_4 \sim S_9$ のときであるから

$$\begin{aligned} \pi_1 + \sum_{i=4}^9 \pi_i \\ = \frac{\rho + 6\rho^2}{1 + 4\rho + 6\rho^2} \end{aligned}$$

クラスb, Cについても同様であるから、結局システム全体の呼損率を $f_p(\rho)$ とすると、

$$f_p(\rho) = \frac{\rho + 6\rho^2}{1 + 4\rho + 6\rho^2} \quad (12)$$

リソースロック方式の場合の呼損率 $f_{\ell}(\rho)$ と、プレアナリシス方式の場合の呼損率 $f_p(\rho)$ とを比較したグラフを図6に示す。

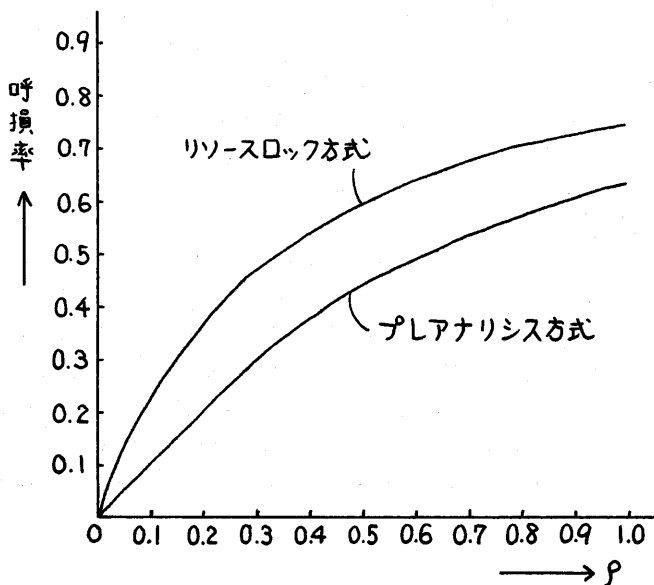


図6 呼損率の比較

8. おわりに

本稿では分散データ処理におけるデータの一貫性維持のため、入カトランザクションを事前に解析し実行を制御する手法を提案した。特に筆者らは、本方式の分散型オフィスシステムへの適用を検討しているが、もちろんこの方式は、分散データ処理のみならず、複数ユーザがデータを共有するときすべに適用可能である。なお、リソースデータをロックする従来の方式では、ロック要求を、リソースを保有するサイトにのみ送れば良いのに対し、本稿で提案したトランザクションによるトランザクションのロック方式は、ロッ

ク要求を関連するすべてのサイトにブロードキャストしなければならないため、伝送コストが増すことが考えられる。一方、リソースロックの方式では、一旦ロックを行えばそのリソースを用いるすべてのトランザクションがブロックされるのに対し、本方式では実行ステータスがコンフリクティングとならない限り、リソースを共有する多数のトランザクションが同時実行できるため、処理の並列性は向上する。このため、たとえばEthernetのように、ブロードキャスト伝送のコストが1対1通信のそれとあまり変わらないようなネットワークには、本方式は最適な方式となっている。

〔参考文献〕

- 1) Rothnie, J.B. and Goodman, N. : A Survey of Research and Development in Distributed Database Management, Proc. of Int. Conf., 3rd VLDB, pp. 48-62 (1977)
- 2) Rothnie, J.B. et. al. : Introduction to a System for Distributed Database (SD D-1), ACM Trans. on Database System, Vol. 5, No. 1, pp. 1-17 (1980)
- 3) Bernstein, P.A. et. al. : The Correctness of Concurrency Control Mechanisms in a System for Distributed Database (SDD-1), ACM Trans. on Database System, Vol. 5, No. 1, pp. 52-68 (1980)
- 4) Stonebraker, M. : Concurrency Control and Consistency of Multiple Copies of Data in Distributed INGRES, IEEE Trans. on software engineering, Vol. SE-5, No. 3 (May 1979)
- 5) Metcalfe et. al. : Ethernet : Distributed packet switching for Local Computer Networks, CACM, Vol. 19, No. 7 pp. 395-404 (July 1976)
- 6) 山崎他 : 分散データベースにおける同期制御のための階層型プロトコル, 情報処理学会、分散システム研究会2-1 (1979年9月)
- 7) Yamazaki, H. et. al. : A Graph Theoretic Approach for Fault Detection and Recovery in a Distributed Database, Proc. of ICCD, pp. 237-242 (1980)
- 8) Kleinrock, L. : Queueing Systems Volume I: Theory, John Wiley & Sons (1975)