

並行システムの代数的仕様記述法

Algebraic Specification Method for Concurrent Systems

高木雄二*

Yuji TAKAGI

坂部俊樹**

Toshiki SAKABE

稻垣康善*

Yasuyoshi INAGAKI

* 名古屋大学 工学部
Nagoya University

** 三重大学 工学部
Mie University

あらまし 並行システムを代数として定式化し記述するものにMilnerのCCSがある。CCSは互いに値の受け渡しを行う同期通信を基礎としているが、受け渡しされる値に関しては何の形式的な記述法も与えられていない。そこで、我々は値の空間を抽象データ型としてとらえ代数的に記述する並行システムの代数的仕様記述法CCS/ADTと、その意味論としてCCSのモデルである通信木を修正した状態付通信木を提案する。この方法は、プロセス内部の逐次動作を抽象データ型として記述し、他のプロセスとの通信動作をCCSの枠組で記述する直観に合った仕様記述法である。

Abstract Milner proposed CCS (Calculus of Communicating Systems) as an algebraic specification method for concurrent systems. CCS is based upon the synchronized communications, but has no specification method for value passing. So we propose an algebraic specification method for concurrent systems, named CCS/ADT, in which we grasp the domains of values as abstract data types and describe them algebraically. The semantics of the specification in CCS/ADT is given by the communication tree with states, the modified communication tree. This allows us to obtain a natural algebraic specification method, fitting our intuition, for concurrent systems.

1. はじめに

近年のハードウェア技術、ソフトウェア技術の発達によって、多彩な並行システムの開発が可能になり、並行システムの重要性が増大しつつある。しかしながら、並行システムは従来の逐次的なシステムに比べて、その本質として内在する非決定性のために非常に複雑なものとなっている。したがって、並行システムの検証や構成を目的として並行システムの形式的仕様記述法やその意味論の研究が盛んに行われている。

並行システムに対するアプローチには種々のものがある。例えば、ペトリネットのような抽象機械による方法、表示的意味論、公理的意味

論、代数的な方法がある。中でも代数的な方法は他の方法に比べて、形式性が高い割りに記述性、読解性に優れていると思われる。

並行システムを代数的に記述する方法としては、文献(4)のAstesianoらのアプローチとMilnerのCCSを源とする流れのアプローチがある。Astesianoらの方法では、並行システムを3つの推移システムの合成の推移システムとして捉え、それらを代数的に記述するというアプローチを採用しているが、定式化がこみいっており、記述性、理解性の観点から満足のいくものにはなっていない。

一方、MilnerのCCSは、互いに通信を行う独立の動作体の概念を基礎としており、比較的見

通しの良いモデルである。CCSをもとにして、Bergstraらは、ACP⁵⁾, ACP_c⁶⁾を、また、MilnerはSCCS⁹⁾, ASCCS⁹⁾を提案しているが、基本的にはCCSと同様の考えにもとづくものである。しかし、いずれにせよ、相互通信を基礎にするシステムであるが、通信によって受け渡しされる値に関しては何の形式的な記述法も与えられておらず、暗黙のうちに仮定されているとしている。また、逐次動作も動作体間の通信を介して記述しており、本来の通信動作と区別できない。そこで本報告では、受け渡しされる値の空間を抽象データ型としてとらえ、それをCCSの中に組み込んで、それを代数的に記述することによって並行システムを代数的に記述する方法 CCS/ADTを提案する。さらに、CCS/ADTの仕様に対する意味として、CCSプログラムのモデルとして提案されている通信木を修正した状態付通信木を提案する。最後に、CCS/ADTによる記述例として、バッファー付データ転送システムを記述し、その状態付通信木を与える。

2. 並行システムの代数的仕様記述法(CCS/ADT)

Milnerの提案したCCSと抽象データ型の代数的仕様記述法を合わせた並行システムの代数的仕様記述法CCS/ADTについて述べる。CCSに関する詳しい解説は文献(1)を、抽象データ型の代数的仕様記述法に関する詳しい解説は文献(2)を参照されたい。CCS/ADTの記述法は 2.1 節で与え、その意味論は 2.2 節で述べる状態付通信木で与える。仕様に対する意味として通信木の各ノードに動作体の状態を与えた状態付通信木を与えたのは、システムの内部通信動作に対する意味も陽に与えられること、および、抽象データ型の項として記述される通信動作以外のシステム内部の逐次動作が動作体の状態として重要な意味を持つからである。以下では、語句「ソート」の意味は、CCSで使われている意味とは違って、抽象データ型の代数的仕様記述法²⁾で使われている意味とする。

2. 1 CCS/ADT

並行システムの代数的仕様記述法CCS/ADT の定義は以下の通りである。

【定義 1】 並行システムの仕様SPECは、3項組 $\langle \text{ASPEC}, \text{BSPEC}, \text{SYS} \rangle$ である。ここで、ASPEC は受け渡しされる値の抽象データ型の仕様、BSPEC はシステムを構成する動作体の動作を定義する仕様、SYS は仕様SPECが表している並行システムの初期システムを表している動作体名である。また、ASPEC中のソートの集合SとBSPEC中のソートの集合S'に関して $S' \subseteq S$ の関係がある。□

文献(2)に従って、抽象データ型の仕様の定義、および、仕様が表している抽象データ型は以下のように定義する。ここで、 $\Sigma(X)$ 項は変数集合Xとシグニチャ Σ から生成される項で、 $T[\Sigma(X)]$ は $\Sigma(X)$ 項の集合である。

【定義 2】 抽象データ型の仕様ASPEC は3項組 $\langle \Sigma, X, \Gamma \rangle$ である。ここで、 Σ はシグニチャ $\langle S, F \rangle$ で、S はソートの集合、F は関数記号の集合族 $\langle F_w, s \rangle_{w \in S^*, s \in S}$ である。 X は変数集合族 $\langle X_s \rangle_{s \in S}$ 、 Γ は等式 $\xi = n$ の集合で、 ξ, n は $\Sigma(X)$ 項である。□

【定義 3】 仕様ASPEC から定まる抽象データ型 A(ASPEC) は商代数 $T[\Sigma]/\equiv$ である。ここで、 \equiv は項代数 $T[\Sigma]$ 上の合同関係 $\langle \equiv_s \rangle_{s \in S}$ で、次のように定義される。

$$\xi, n \in T[\Sigma]_s \text{ について}$$

$$\xi \equiv_s n \quad \text{iff} \quad \Gamma \vdash \xi = n$$

ここで、 $T[\Sigma]_s$ はソート s の Σ 項の集合である。□

この意味論は、 $T[\Sigma]/\equiv$ が Γ の全てのモデルの始代数となっていることから、始代数意味論と呼ばれる。次に、動作体の動作に関する仕様について述べる。

【定義 4】 動作体の動作を定義する仕様 BSPEC は6項組 $\langle S', BE, Y, AN, E, PC \rangle$ である。ここで、 S' はソートの集合、BE は動作体名の集合族 $\langle BE_w \rangle_{w \in S'^*}$ 、Y は変数集合族

$\langle Y_s \rangle_{s \in S'}$, ANsは動作名の集合族 $\langle AN_s \rangle_{s \in S'}$, Eは動作体方程式の集合, PCは動作体方程式の左辺の動作体名と右辺に現れる動作体名の引数の対応関係式の集合である。□

また、動作の集合ACはANより以下のように定義される。

$$(1) \tau \in AC$$

$$(2) a?x \in AC, a!e \in AC$$

ただし、 $a \in AN_s$, $x \in Y_s$, $e \in T[\Sigma(Y)]_s$

ここで、 τ を内部動作、 $a?x$ の形の動作を入力動作、 $a!e$ の形の動作を出力動作という。内部動作 τ は、動作体の内部で1つの入力動作とそれと対応する出力動作の間で通信が起こり、値の受け渡しが行われたことを示す動作である。

また、 e は出力動作 $a!$ で出力する値を、 x は入力動作 $a?$ で入力された値を入れる変数をいう。

次に、動作体の動作を表す基礎となっている動作式の定義を行う。

【定義5】 動作式は以下のものから作られる式である。

入力動作、出力動作、内部動作、逐次合成(・), 選択(+), 並列合成(|), 制限(\a, ただし, aは動作名), if文, ラベル変換([S]), 引数付動作体名 □

ここで、何の動作も行わない動作体を表している特別な動作体名NILは、CCSでは引数を持たないが、ここでは任意のソートの任意の個数の引数を持つことにする。また、動作式Bの自由変数xに値vを割当ることを表すのに $B\{v/x\}$ の形の記法を用いる。

動作体方程式は動作式を使って以下のように定義される。

【定義6】 動作体方程式は以下の形の方程式である。

$$b[\xi_1, \dots, \xi_n] = Bb$$

ここで、 b は定義される動作体名で、 $b \in BE_{s_1 \dots s_n}$ の時、 $\xi_i \in T[\Sigma(Y)]_{s_i}$ ($1 \leq i \leq n$) である。 Bb は動作式でBの中の自由変数の集合をFV(B)で表すと、 $FV(Bb) \subseteq FV(b[\xi_1, \dots, \xi_n])$ である。□

動作式Bの自由変数の集合FV(B)は、直観的には、Bの中にある任意の入力動作 $a?x$ に対して、

その後に実行される部分の中の変数x以外の変数をすべて集めたものである。また、CCSと違って、左辺の動作体名の引数の所に変数だけでなく抽象データ型の項が書ける。

【定義7】 動作体方程式の左辺の動作体名と右辺に現れる動作体名の引数の対応関係式は以下の式である。

$$(b1, i) \rightarrow (b2, j)$$

ここで、 $b1, b2$ は動作体名、 i, j は非負整数であり、動作体名 b の第k引数のソートをsort(b, k)で表すと、 $sort(b1, i) = sort(b2, j)$ である。また、 $b1=b2$ の時には、 $i=j$ である。□

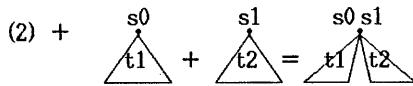
この対応関係式は、左辺の動作体名 $b1$ の第*i*引数は右辺の動作体名 $b2$ の第*j*引数と対応していることを表している。また一般に、自己対応関係式、すなわち、 $(b, i) \rightarrow (b, i)$ の形の式はPCの記述において省略される。

2.2 状態付通信木 (CTS)

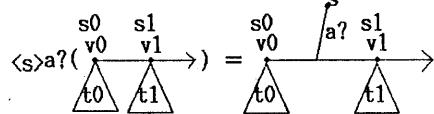
2.1節で定義した並行システムの仕様SPECに対して、その意味を状態付通信木(CTS)で定義する。この節では、この状態付通信木の構成方法について述べる。状態付通信木は、文献(1)で述べられている通信木の各ノードに動作体の状態を割当てた木である。動作体の状態は、対応番号列 w と値 v との組 $\langle w, v \rangle$ の集合である。ここで、対応番号列 w は動作体内部に記憶されている値 v が記憶されている場所を示す名前である。状態付通信木上の動作体の状態は、動作体方程式の集合Eと動作体名の引数の対応関係式の集合PCから定義される。ここでは、まず文献(1)の通信木上の演算と同様な演算を状態付通信木上に定義する。この演算は動作式と同様な演算である。

【定義8】 状態付通信木(CTS)上の演算は以下の通りである。ここで、 s, s_0, s_1 は各ノードにおける動作体の状態であり、 v, v_0, v_1 は受け渡しされる値である。

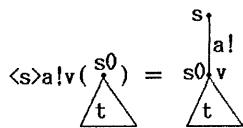
(1) $\langle s \rangle \text{NIL}$ CTS $s \cdot$ を表す。



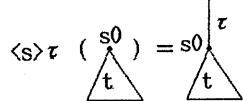
(3) $\langle s \rangle a?$



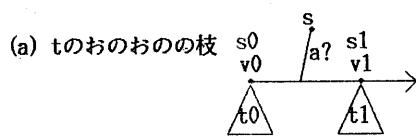
(4) $\langle s \rangle a!$



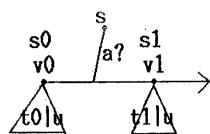
(5) $\langle s \rangle \tau$



(6) | t, u を根の状態が s であるCTSとすると
 $t|u$ は次の枝を持っている。

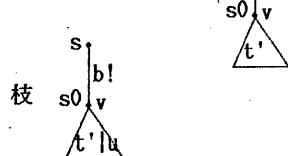


に対して，枝



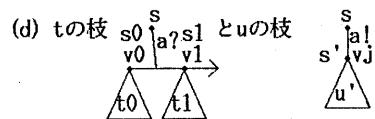
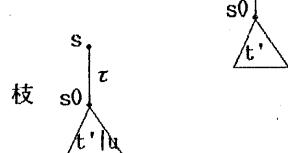
(b) t のおののの枝

に対して，枝

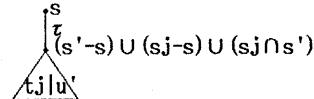


(c) t のおののの枝

に対して，枝



のおのののペアに対して，枝



(e) (a) - (d)の t と u をすべて入れ換えて得られるもの

(7) $\setminus a$ $t \setminus a$ は t のすべての $a?$, $a!$ の枝を取り去った木である。

(8) $[S]$ $t[S]$ は t のすべての枝に付けられている動作名 S を t に入れる。ただし， S はラベルの付け替え方を示している関数であるとする。□

今，動作式 B と B' の実行前の状態 s が与えられた時， s と B から定義される状態付通信木を $\llbracket s, B \rrbracket_{CTS}$ と書く。また，CTS上の演算 $\langle s \rangle a?$ に対する引数CTSの集合のための表記法として， $v \mapsto t(v)$ を用いる。これは， $\langle s \rangle a?$ で入力される可能性のあるそれぞれの値 v に対して $t(v)$ というCTSが対応することを意味している。以上の表記法を用いて，状態と動作式の対に対するCTSが次のように定義される。

以下では，引数の対応関係式の集合 PC に，動作体方程式に応じた引数の自己対応関係式も加えた対応関係式の集合を PC' とする。また，対応関係式 p の左辺を対応番号列 i に変えた対応関係式を $lc(p, i)$ ， p の左辺を $ld(p)$ と書く。動作式 B を構成している動作体名の集合を $CB(B)$ と書く。

【定義 9】 動作体名，および，状態と動作式の対に対する状態付通信木は以下のように構成される。

- (1) $\llbracket s, NIL[v_1, \dots, v_n] \rrbracket_{CTS} = \langle s \rangle \text{NIL}$
- (2) $\llbracket s, B+B' \rrbracket_{CTS} = \llbracket s, B \rrbracket_{CTS} + \llbracket s, B' \rrbracket_{CTS}$
- (3) $\llbracket s, B|B' \rrbracket_{CTS} = \llbracket s, B \rrbracket_{CTS} \mid \llbracket s, B' \rrbracket_{CTS}$

- (4) $\llbracket s, B \backslash a \rrbracket_{CTS} = \llbracket s, B \rrbracket_{CTS} \setminus a$
(5) $\llbracket s, B[S] \rrbracket_{CTS} = \llbracket s, B \rrbracket_{CTS}[S]$
(6) $\llbracket s, \text{if } \text{TRUE}() \text{ then } B \text{ else } B' \rrbracket_{CTS}$
 $= \llbracket s, B \rrbracket_{CTS}$
(7) $\llbracket s, \text{if } \text{FALSE}() \text{ then } B \text{ else } B' \rrbracket_{CTS}$
 $= \llbracket s, B' \rrbracket_{CTS}$
(8) 動作体方程式 $b[\xi_1, \dots, \xi_n] = Bb$ が存在し, $\Sigma(Y)$ 項 ξ_1, \dots, ξ_n の中の自由変数を x_1, \dots, x_m とする。この時,
 $\llbracket s, b[\xi_1, \dots, \xi_n] \{v_1/x_1, \dots, v_m/x_m\} \rrbracket_{CTS}$
 $= \llbracket s, Bb \{v_1/x_1, \dots, v_m/x_m\} \rrbracket_{CTS}$
(9) 動作体の初期状態を表している動作体名を $b[v_1, \dots, v_n]$ とすると, (8)における s は次のように定義される。
 $s = \{ \langle i, v_i \rangle \mid i \in \{1, \dots, n\} \}$
また, $PC'' = \{ \text{lc}(p, i) \mid p \in PC' \text{かつ} \text{ld}(p) = (b, i) \}$
とする。
(10) $\llbracket s, a?x \cdot B \rrbracket_{CTS}$
 $= \langle s \rangle a?(\nu \mapsto \llbracket t\{v/x\}, B[v/x] \rrbracket_{CTS})$
 $\llbracket s, a!v \cdot B \rrbracket_{CTS} = a!v \llbracket t, B \rrbracket_{CTS}$
 $\llbracket s, \tau \cdot B \rrbracket_{CTS} = \tau \cdot \llbracket t, B \rrbracket_{CTS}$
ここで, 動作体の状態 t は以下のように定義される。以下では, α で $a?x, a!v, \tau$ のどれかを表すものとし, PC'' は s を定義する時に作成されたものとする。
- (a) $B = \alpha \cdot B'$ の時, $t = s$ である。 PC'' は変化しない。
- (b) $B = b[v_1, \dots, v_n]$ の時,
 $s = \{ \langle i, v_i \rangle \mid i \in T \}$ とする。ここで,
 $T = T_1 \cup T_2 \cup T_3$ であり, PC'' の中の b の引数と対応する式に, 左辺が i であるものが 1つしかない対応番号列 i の集合を T_1 , 2つ以上ある対応番号列の集合を T_2 , 何の対応式もないものの集合を T_3 とする。
この時,
 $t = \{ \langle i, v_j \rangle \mid i \in T_1, i \rightarrow (b, j) \in PC'' \}$
 $\cup \{ \langle i \cdot j, v_j \rangle \mid i \in T_2, i \rightarrow (b, j) \in PC'' \}$
 $\cup \{ \langle i, v_i \rangle \mid i \in T_3 \}$
 $\cup \{ \langle k, v_j \rangle \mid k \text{は今までに使われていな}$

い自然数, v_j は s 内の対応番号列から対応していない。}
また,
 $PC'' = \{ \text{lc}(p, i) \mid \langle i, v_j \rangle \in t, \text{ld}(p) = (b, j), p \in PC' \}$
とする。

(c) $B = (B_1 | \dots | B_n) \backslash a_1 \backslash \dots \backslash a_m$ ($m \geq 0, n \geq 1$) の時,
 $si' = \{ \langle g, vg \rangle \mid \langle g, vg \rangle \in s, \text{ある } b \in CB(B_i) \text{ に対し}, g \rightarrow (b, h) \in PC'' \}$
 $s0 = s - (s1' \cup \dots \cup s_n')$
 $si = (si' - Usij)$
 $\cup \{ \langle g \cdot i, vg \rangle \mid \langle g, vg \rangle \in Usij \}$ とする。
ここで, $si' \cap s_j' = ssij$ であり, $Usij$ はすべての j に対する $ssij$ の和集合である。
また,
 $PCi'' = \{ g \rightarrow (b, h) \in PC'' \mid \langle g, vg \rangle \in si' \text{かつ} \langle g, vg \rangle \notin ssij \}$
 $\cup \{ g \cdot i \rightarrow (b, h) \mid g \rightarrow (b, h) \in PC'', \langle g, vg \rangle \in Usij \}$ とする。

各 si, Bi, PCi'' に対して
 $\llbracket si, \alpha \cdot Bi \rrbracket_{CTS} = \langle s \rangle \alpha \llbracket ti, Bi \rrbracket_{CTS}$
における ti と新しく作られた PCi'' を得る。
この時, $t = t_1 \cup \dots \cup t_n \cup s0$
 $PC'' = PC_1'' \cup \dots \cup PC_n''$

(d) $B = B_1 + \dots + B_n$ の時,
 $\llbracket s, \alpha \cdot B \rrbracket_{CTS} = \langle s \rangle \alpha (\llbracket t_1, B_1 \rrbracket_{CTS} + \dots + \llbracket t_n, B_n \rrbracket_{CTS})$
各 ti は
 $\llbracket s, \alpha \cdot Bi \rrbracket_{CTS} = \langle s \rangle \alpha \llbracket ti, Bi \rrbracket_{CTS}$
の ti である。

(e) $B = \text{if } E \text{ then } B_1 \text{ else } B_2$ の時, E の評価値が $\text{TRUE}()$ の場合には $B = B_1$, E の評価値が $\text{FALSE}()$ の場合には $B = B_2$ の時と同じである。

(f) $B = B'[S]$ (S はラベル付け替え演算)

の時, $B=B'$ の時と同じである。□

直観的には、動作体の状態は動作体名の引数の値であり、動作体の内部に記憶されている資源であると解釈される。そして、その値は、動作体方程式の右辺に書かれている動作体名の対応する引数の値が更新される時のみ変化する。状態付通信木の各ノードに与えられている動作体の状態において、その中の対応番号列 w は前の状態との資源の対応関係を表したもので、列の先頭から見て前の状態での対応番号列が w の部分列になっているものに対応し、資源の値がそのように変化したことを意味する。

以上のように、並行システムの仕様 SPEC に対して、その意味を表す状態付通信木が構成できる。

3. 仕様記述例

CCS/ADTでの仕様記述例として、簡単なバッファー付データ転送システムの仕様記述を示す。このシステムは、1つの送出プロセス内に記憶されているデータ系列を全くそのまま、バッファを通して別の2つの受領プロセスに送るシステムとする。バッファは送出プロセスと受領プロセスの共有資源として考えられ、バッファに対して、送出プロセスは書き込み動作を、受領プロセスは読み出し動作を行う。バッファ内に送出プロセスによって書き込まれたデータは、2つの受領プロセスによって読みだされた後にバッファ内から消去される。

このシステムは次のような考え方で記述できる。まず自然に、送出プロセス、バッファー、2つの受領プロセスをそれぞれ動作体と考える。そして、各動作体で別の動作体との必要な通信動作を考える。次に、その通信動作が起きた後に、動作体内部に記憶されている資源がどのように変化するかを考え、変化が起きる時には必要な動作体名を考える。以上をもとに、動作体方程式を作り出す。

ここでは、送出プロセスを表す動作体を表現している動作体名を W 、受領プロセスを表す動

作体を表現している動作体名を $R1, R2$ 、その間のバッファを持った制御プロセスを表す動作体を表現している動作体名を $C, C1, C2$ とする。すると、CCS/ADT における仕様は以下の通りとなる。

```
SPEC = < ASPEC, BSEC , SYS >
ASEC = <Σ, X, Γ> , Σ= <S,F>
S = { data, queue }
F = { NEWQ: -> queue ;
      ADDQ: queue,data -> queue ;
      DELETEQ: queue -> queue ;
      FRONTQ: queue -> data ;
      UNDEF: -> data
    }
X = { queue0: queue ;
      data0,data1: data
    }

Γ = { DELETEQ( NEWQ() ) == NEWQ() ;
      DELETEQ(ADDQ(NEWQ(),data0)) == NEWQ() ;
      DELETEQ( ADDQ(ADDQ(queue0,data0),data1) )
      == ADDQ(DELETEQ(ADDQ(queue0,data0)),data1)
      ;
      FRONTQ( NEWQ() ) == UNDEF() ;
      FRONTQ(ADDQ(NEWQ(),data0)) == data0 ;
      FRONTQ(ADDQ(ADDQ(queue0,data0),data1))
      == FRONTQ(ADDQ(queue0,data0))
    }

BSPEC = <S',BE,Y,AN,E,PC>

S' = { data,queue }
BE = { R1,R2,C,C1,C2,W,NIL:queue ;
        SYSTEM:queue,queue,queue,queue }
Y = { q1,q2,q3,q: queue ;
      k,y,z: data
    }
AN = { w,r1,r2: data }

E = { R1[q1]=r1?y•R1[ ADDQ(q1,y) ] ;
      R2[q2]=r2?z•R2[ ADDQ(q2,z) ] ;
      C[NEWQ()]=w?k•C[ADDQ(NEWQ(),k)] ;
    }
```

```

C[ADDQ(q3,z)]=w?k·C[ADDQ(ADDQ(q3,z),k)]
+r1!FRONTQ(ADDQ(q3,z))·C1[ADDQ(q3,z)]
+r2!FRONTQ(ADDQ(q3,z))·C2[ADDQ(q3,z)] ;
C1[q3]=w?k·C1[ADDQ(q3,k)]
+r2!FRONTQ(q3)·C[DELETEQ(q3)] ;
C2[q3]=w?k·C2[ADDQ(q3,k)]
+r1!FRONTQ(q3)·C[DELETEQ(q3)] ;

W[ADDQ(q,z)]
=w!FRONTQ(ADDQ(q,z))·W[DELETEQ(ADDQ(q,z))] ;
W[ADDQ(NEWQ(),z)]
=w!FRONTQ(ADDQ(q,z))·NIL[NEWQ()] ;

SYSTEM[q1,q2,q3,q]
=(R1[q1]|R2[q2]|C[q3]|W[q])\r1\r2\w
}

PC = { (C,1)->(C1,1), (C,1)->(C2,1),
        (C1,1)->(C,1), (C2,1)->(C,1),
        (W,1)->(NIL,1) }
SYS = SYSTEM[NEWQ(),NEWQ(),NEWQ(),
            ADDQ(ADDQ(NEWQ(),10),20)]

```

ここでは、SYSは初期状態として送出プロセスにデータ系列10,20が記憶されているとする。SYSの内容を変えることにより、送出プロセスが任意のデータ系列を持っているデータ転送システムが記述できる。また、この仕様ではデータ系列をqueueと考えて記述している。

この仕様に対する意味を与えていたる状態付通信木は次の図1のようになる。

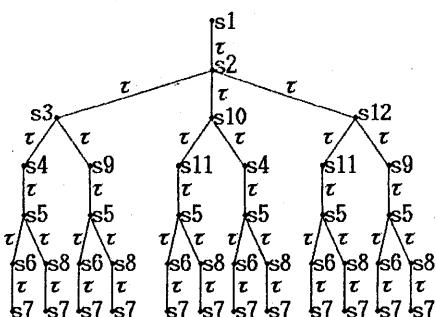


図1 状態付通信木

上図中のs1からs12はそのノードでの動作体の状態を表している。各状態は、対応番号列と値との組の集合で表されるが、この場合は対応番号列は同じものしか現れない。すなわち、

{ <1,v1>, <2,v2>, <3,v3>, <4,v4> } の代りに、[v1,v2,v3,v4] を用いる。さらに、ADDQ(...(ADDQ(NEWQ(), i)...), j) の省略記法として (i,...,j) を、NEWQ() の省略記法として NQ を用いる。すると、si (i=1,...,12) は次の通りとなる。

```

s1=[ NQ,NQ,NQ,(10,20) ]
s2=[ NQ,NQ,(10),(20) ]
s3=[ NQ,NQ,(10,20),NQ ]
s4=[ (10),NQ,(10,20),NQ ]
s5=[ (10),(10),(20),NQ ]
s6=[ (10,20),(10),(20),NQ ]
s7=[ (10,20),(10,20),NQ,NQ ]
s8=[ (10),(10,20),(20),NQ ]
s9=[ NQ,(10),(10,20),NQ ]
s10=[ (10),NQ,(10),(20) ]
s11=[ (10),(10),NQ,(20) ]
s12=[ NQ,(10),(10),(20) ]

```

以上のように簡単に、仕様は自然でかつわかりやすく記述できた。

4. CCS/ADTに対する評価

CCS/ADTでは、プロセス間の通信動作のみをCCSの記述法で記述し、プロセス内部の逐次動作は抽象データ型の項として記述すればよく、我々の直観によく合った記述法になっていると思われる。また、意味として状態付通信木を与えたために、システムの内部で起こる通信動作にも陽に意味を与えることができる。

一方、状態付通信木の構成は、通信木に比べて複雑である点が欠点である。

5. まとめ

並行システムを代数的に仕様記述する方法として、Milnerの提案したCCSと抽象データ型の代数的仕様記述法を合わせた仕様記述法CCS/ADTを提案した。また、その意味論として、CCSのモデルとして提案された通信木を修正した状態付通信木を提案した。

今後の課題としては、状態付通信木間の関係より、仕様記述された並行システムの等価性を判定すること、この枠組を使っての並行システムの性質の検証方法の開発がある。

謝辞　日頃御指導賜わる豊橋技術科学大学本多波雄学長、東北大学阿曾弘具助教授、名古屋大学福村晃夫教授、平田富夫講師、並びに研究室の諸氏に感謝する。

文献

- 1) R.Milner, A Calculus of Communicating Systems, Springer LNCS Vol.92 (1980)
- 2) 稲垣、坂部、抽象データタイプの代数的仕様記述法の基礎(1,2), 情報処理, Vol.25, No.1, 5 (1984)
- 3) R.Milner, Synthesis of Communicating behaviour, Springer LNCS Vol.64 (1978)
- 4) E.Astesiano, G.F.Mascari, G.Reggio, M.Wirsing, On the parameterized algebraic specification of concurrent systems, Springer LNCS Vol.185 (1985)
- 5) J.A.Bergstra, J.W.Klop, Process algebra for synchronous communication, Information and Control 60 (1-3) (1984)
- 6) J.A.Bergstra, J.W.Klop, Algebra of communicating processes with abstraction, TCS Vol.37, North-Holland (1985)
- 7) 北、坂部、稻垣、プログラミング言語PL/0の代数的仕様記述、信学技報, AL84-56 (1985)
- 8) 高木、北、坂部、稻垣、入出力機能およびパラメタ付手続きを付加したプログラミング言語PL/0の代数的仕様記述、信学技報, AL85-44 (1985)
- 9) R.Milner, Calculi for synchrony and asynchrony, TCS Vol.25, North-Holland (1983)