

# 論理関数を実現するのに必要な論理回路の段数について

## ON THE DEPTH OF COMBINATIONAL CIRCUITS REQUIRED TO COMPUTE SWITCHING FUNCTIONS

安浦 寛人・矢島 脩三

HIROTO YASUURA AND SHUZO YAJIMA

(京都大学 工学部)

(FACULTY OF ENGINEERING, KYOTO UNIVERSITY)

### 1. まえがき

論理関数を論理回路で計算する場合、与えられた数種類の基本的な論理演算を実現する論理素子を組み合せて、適当な組合せ論理回路を構成して論理回路を実現する。この際に必要となる論理素子の数と計算時間に関する議論は、回路の複雑さや性能を評価する規準を与える。特に、大規模な回路においては、回路構成の違いによって、その複雑さや性能に大きな差が生じる。そのため、論理関数を実現するときに必要となる論理素子の数や計算時間に関する議論は、単に理論的興味からだけでなく実用的見地からも重要である。与えられた数種の論理素子を組み合せて論理関数を実現する際に必要となる素子の数（回路の規模）の評価は、Shannon, Lupanov等の研究を始めとして古くから多くの研究がある [SAVA76]。一方、回路の計算時間は、回路の段数によって規定されると考えられるが、これに対しては、個々の算術演算回路等についての議論はなされているもの、一般的論理関数について統一的に議論したものは少ない [SPIR6905]。ここでは、 $n$ 変数論理関数を与えられた素子集合を使って実現するときに必要となる段数が、入力変数の数 $n$ にどのように関係するかを考える。特に、よく知られた関数族や、実用上重要なと思われる関数集合について詳しく議論する。

組合せ論理回路の計算時間は、回路の入力から出力へ至る各経路の最大遅延時間であり、各素子の遅延が同じであると仮定すると、回路の段数に比例すると考えられる。各種算術演算や

処理を行うのに必要な回路の段数については、いくつかの理論的な研究がある [SPIR7306]。OfmanとKaratsubaは、 $m$ ビットの $n$ 数の加算および乗算が、 $\log_2 m$ に比例する段数で計算できることを示した [OFMA62], [KARA62]。さらに、Winogradは、加算、乗算に必要な計算時間の詳細な検討を行っている [WIN6504] [WIN6710]。MullerとPreparataは、 $n$ 個の要素のSortingを、 $\log_2 n$ に比例した段数で行う回路を与え、さらにブール表現中のリテラル数とその表現を実現する回路の段数の関係を与えた [MULLP7504] [PREPM7705]。一方、Ungarは、順序回路により実現される関数を、組合せ回路で高速に計算する回路構成法を述べている [UNGE7704]。Spiraは、あらゆる $n$ 変数論理関数を実現するためには、 $n$ に比例した段数の回路が必要となることを示した [SPIR7101]。しかし、加算、乗算、パリティ関数をはじめとして、多くの実用的な関数は、 $O(\log n)$ 段の回路で実現できる。どのような関数が、 $O(\log n)$ 段の回路で実現できるかという問題は、高速の組合せ回路を構成する立場から興味ある問題である。本稿では、この問題を中心に議論する。

このような議論をする際に、変数の数と無関係に、ある性質を共有するような論理関数の集合を考えることが必要となる。閾値関数族や対称関数族のような関数族はその好例である。しかし、実用的な面を考えると、 $n$ 変数パリティ関数、 $n$ 入力 AND,  $m$ bit 加算器といった、もっと強い性質を共有する論理関数の集合が取り扱えることが望ましい。このような集合を取

り扱うために、ここでは、各々に対してちょうど1個のn変数関数を小さくむような集合、「関数列」を導入した。さらに、この関数列が $\{0,1\}^n$ 上の形式言語と1対1に対応することに注目し、言語論的記述で関数列を指定する方法を導入した。

以下、2節で論理関数の計算時間を定義し、3節で $O(\log n)$ 段で実現できる論理関数集合の一般的な性質を調べる。4節では、いろいろな関数族中の関数の計算時間について述べる。最後に、新しく導入した関数列と計算時間の関係について5節で述べる。

## 2. 論理関数の計算時間

論理関数の有限集合 $\Sigma = \{f_i \mid f_i : \{0,1\}^n \rightarrow \{0,1\}, i \in \text{正整数}\}$ を基底(basis)と呼ぶ。基底 $\Sigma$ 上の組合せ回路 $C$ とは、それが $\Sigma$ に属する関数を実現する論理素子によって、次のように構成されるものである。

1. 回路 $C$ は、外部入力と1つの外部出力を持つ。外部入力は、論理関数の入力変数か、もしくは定数(0または1)に対応する。
2. 各素子の入力は、外部入力か、もしくは回路中の他の素子の出力である。
3. 外部出力は、1つの外部入力か、もしくは回路中の1つの素子の出力である。
4. 任意の外部入力から外部出力へ至る経路の中で、同一素子を2回以上含むものは無い。ここに、経路とは、素子の列 $e_1, e_2, \dots, e_m$ で、 $e_1$ の入力の1つ以上が入力変数に対応する外部入力で、 $e_m$ の出力が $e_{m+1}$ の入力の1つになっている(左=1, 2, ..., n-1)。さらに、 $e_m$ の出力が外部出力となっているものである。

すなわち、ここで考える組合せ回路は、フードバックループを含まない1出力の回路である。

組合せ回路の段数(depth)とは、外部入力から外部出力に至るすべての経路のうち、最も多くの素子を含む経路の素子数である。論理関数 $f$ の基底 $\Sigma$ 上の計算時間 $D_{\Sigma}(f)$ とは、 $f$ を実現する基底 $\Sigma$ 上の組合せ回路のうちで、最も段数の小さな回路の段数である。

ここで $j_0 = j_l$  ( $j \neq l$ )も許される。

任意の論理関数を $\Sigma$ 上の組合せ回路で実現できるとき、基底 $\Sigma$ は完全(complete)であるといふ。すべての $n$ 変数関数の集合からなる基底 $\{f \mid f : \{0,1\}^n \rightarrow \{0,1\}\}$ を $\Sigma_r$ で表わす。 $r \geq 2$ のとき、基底 $\Sigma_r$ は完全である。

論理関数 $f$ の計算時間 $D_{\Sigma}(f)$ は、基底 $\Sigma$ の選び方によって異なる。しかし、完全基底の上では、その違いは高々定数倍程度であることが次の定理からわかる。

[定理1]  $\Sigma$ と $\Sigma'$ をともに完全基底とする。任意の論理関数 $f$ に対して、

$$D_{\Sigma'}(f) \leq D_{\Sigma}(f) \quad \text{が成立する。但し, } D_{\Sigma} = \max_{g \in \Sigma} D_{\Sigma}(g).$$

(証明)  $f$ は $\Sigma$ 上で $D_{\Sigma}(f)$ 段の回路 $C$ で実現できる。今、 $\Sigma$ 中の各関数 $g$ を、 $\Sigma'$ 上で $D_{\Sigma'}(g)$ 段の回路で構成し、 $C$ 中の各素子を対応する $\Sigma'$ 上の回路で置き換えた回路 $C'$ を考える。 $C'$ の段数は高々 $(\max_{g \in \Sigma} D_{\Sigma}(g)) D_{\Sigma}(f)$ である。□

## 3. $O(\log n)$ 段実現可能な関数集合

真に $n$ 変数に依存する関数の計算時間は、 $\Sigma$ 上で $\log n$ 以上となることは、本状に回路を構成することを考えれば容易にわかる。一方、 $F_n$  ( $n=1, 2, \dots$ ) ですべての $n$ 変数関数からなる集合を表わすと、任意の $n$ に対し、ある定数 $N_n$ があり、 $n > N_n$ はすべての $n$ に対して、

$$\lceil n \log_2 2 \rceil - \log_2 \log_2 n \leq \max_{f \in F_n} D_{\Sigma_r}(f) \leq \lceil n \log_2 2 \rceil + 2 \log_2 \log_2 n$$

となることをSpiraが示した[SPIR7101]。すなわち、 $n$ 変数関数の計算時間 $D_{\Sigma_r}(f)$ の最大値は、 $n$ に比例する程度の増え方をする。しかし、論理関数の部分集合を考えた時、その中のすべての $n$ 変数関数の計算時間の最大値が、 $\Sigma_r$ 上で $\log n$ に比例するような集合を考えることができること。

[定義] ある論理関数の集合 $A$ が $O(\log n)$ 段実現可能とは、ある正の定数 $\alpha$ と $C$ が存在して、任意の $A$ 中の $n$ 変数関数 $f$ について、

$$D_{\Sigma_r}(f) \leq \alpha \log n + C$$

がすべての自然数 $n$ に対して成立することである。(2)  $\lceil x \rceil$ は、 $x$ に等しいかより大きな最小の整数を表わす。

る。

Preparata と Muller は、1個のリテラルを持つブール表現で表わすことのできる論理関数の計算時間は、完全基底  $\Omega = \{ \bar{x}y, xy, \bar{x} \}$  上で、高々  $2.81(\log_2 k_f)$  であることを示した [PREPM 7705] これより、論理関数の集合が  $O(\log n)$  段実現可能であるための必要十分条件が得られる。

[定理 2] 論理関数の集合  $A$  が  $O(\log n)$  段実現可能であるための必要十分条件は、ある多項式  $P(x)$  が存在し、 $A$  中のすべての  $n$  変数関数が  $P(n)$  以下のリテラル数を持つブール表現で表わされることがある。

(証明) 十分性.  $A$  中の  $n$  変数論理関数は、 $P(n)$  以下のリテラルを持つブール表現で表わせるから、Preparata 等の結果より、 $2.81(\log_2 P(n))$  段以下の  $\Omega = \{ \bar{x}y, xy, \bar{x} \}$  上の回路で実現できる。 $P(n)$  は多項式であり、 $\Omega$  は完全基底であるから、定理 1 より  $A$  は  $O(\log n)$  段実現可能である。

必要性.  $A$  中の各  $n$  変数論理関数  $f$  を実現する  $\Omega$  上の  $\alpha \log_2 n + C$  段以下の論理回路  $C_f$  があるとする。ここに、 $\alpha$  と  $C$  は正の定数である。回路  $C_f$  に対し、同じ関数を実現し、しかも段数も等しく、回路中のすべての素子の出力が、ただ 1 つの素子の入力となつているような回路  $C'_f$  が存在する。(すなわち  $C'_f$  は Fan-out 1 の回路である。) この  $C'_f$  中の各素子は、 $f$  のブール表現の演算子 ( $\cdot, +, -$ ) に 1 対 1 に対応し、その個数は高々  $n^\alpha + 2^C - 1$  である。すなわち、ブール表現は高々  $n^\alpha + 2^C$  個のリテラルしか含まない。□

次に、 $O(\log n)$  段実現可能な関数集合についての性質を述べる。

[性質 1]  $A$  が  $O(\log n)$  段実現可能な関数集合とすると

$B = \{ g | \exists f \text{ s.t. } g \sim_{NPN} f, f \in A \}$   
なる集合  $B$  が  $O(\log n)$  段実現可能である。ここに、 $g \sim_{NPN} f$  とは、 $g$  が  $f$  に次のようないくつかの操作を 0 回以上施して得られることを表わす。1) 関数の否定、2) 変数の置換、3) 変数の否定。

(証明)  $NPN$  変換はブール表現クリテラル

数を変化させないから、定理 2 より明らか。□

[性質 2] ある多項式  $P(x)$  があって、関数集合  $A$  において、任意の  $f \in A \cap F_n$  なる関数  $f$  について

$|\{f^{-1}(1)\}| < P(n)$  または  $|\{f^{-1}(0)\}| < P(n)$  が成立するとき、 $A$  は  $O(\log n)$  段実現可能である。

(証明)  $A$  中の各関数の標準加法形または標準乗法形によるブール表現は、高々  $n P(n)$  個のリテラルを持つから、定理 2 より明らか。□

[性質 3]  $A$  を  $O(\log n)$  段実現可能な関数集合とする。 $P(x)$  を多項式とする。すべての自然数  $n$  について  $f \in A \cap F_n$  なる  $f$  に対し、

$|\{f^{-1}(1)\} \ominus \{g^{-1}(1)\}| < P(n)$   
なる関係をもつ関数  $f$  からなる関数集合は、 $O(\log n)$  段実現可能である。

(証明)  $h_1 = \bar{f}g$ ,  $h_2 = f\bar{g}$  とすると、 $g = h_1 + h_2 f$  と表わせる。

$|\{h_1^{-1}(1)\} \cup \{h_2^{-1}(1)\}| = |\{f^{-1}(1)\} \ominus \{g^{-1}(1)\}|$   
であるから、

$|\{h_1^{-1}(1)\}| < P(n)$ ,  
 $|\{h_2^{-1}(1)\}| < P(n)$ ,  
となる。これより、 $g = h_1 + h_2 f$  を単純に実現し、 $D_{\text{Sar}}(g) \leq \max(D_{\text{Sar}}(f), (\log_2 n) + (\log_2 P(n))) + 2$  であることがわかる。□

性質 2 は、集合中の関数の on set (off set) の数が多項式  $P(n)$  で抑えられる場合、集合は  $O(\log n)$  段実現可能であることを示している。性質 3 は、 $O(\log n)$  段実現可能な関数集合  $A$  に、 $A$  中の関数と高々  $P(n)$  個の入力に対してのみ出力値が異なるような関数  $g$  を加えても、 $O(\log n)$  実現可能であることは変わらないことを主張している。

最後に、関数集合の要素数と  $O(\log n)$  段実現可能性の関係について述べる。

[性質 4] 関数集合  $A$  が  $O(\log n)$  段実現可能であるための必要条件は、任意の自然数  $m$  に対して、正の定数  $c$  と  $D$  があって、

$$|F_m \cap A| < (m n)^{D/m}$$

が成立することである。

$m A \ominus B$  は集合  $A$  と集合  $B$  の対称差を表わす。

(証明) 今、基底  $\Sigma = \{f_i \mid f_i : \{0,1\}^{r_i} \rightarrow \{0,1\}, i = 1, 2, \dots, m\}$  上で考える。ここに、 $m = |\Sigma|$  である。 $r = \max r_i$  とすると、 $\Sigma$  上で  $\lceil \log_2 n \rceil + C$  段で構成できる関数は高々  $(nm)^{\lceil \log_2 r \rceil} / m$  個である。  $\square$

#### 4. 論理関数族の計算時間

ここでは、いろいろな論理関数族の実現に必要な計算時間を調べる。

##### 4.1 線形関数族

$f(x_1, x_2, \dots, x_n) = a_0 \oplus a_1 x_1 \oplus a_2 x_2 \oplus \dots \oplus a_n x_n$  ( $a_i = 0$  または  $1$ ,  $i = 0, 1, 2, \dots, n$ .  $\oplus$  は排他的論理和。 $n$  は自然数。) と表わされる論理関数  $f$  を線形関数とよぶ。すべての線形関数からなる集合を線形関数族とよぶ。

[定理3] 線形関数族は  $O(\log n)$  段実現可能である。

(証明)  $n$  変数線形関数は、基底  $\Sigma = \{x \oplus y\}$  上で  $\lceil \log_2 n \rceil$  段以下で構成できる [MCCO 76]。  $\square$

##### 4.2 対称関数族

関数  $f(x_1, x_2, \dots, x_n)$  が、変数  $(x_1, x_2, \dots, x_n)$  の置換に関して不变であるとき、 $f$  を対称関数という。すべての対称関数からなる集合を対称関数族という。対称関数は、ある整数の組  $a_1, a_2, \dots, a_k$  がありて、入力変数のうちその値が 1 であるものの数が  $a_i$  に等しいとき 1、等しくないとき 0 を出力する関数と考えられるから、このような対称関数を  $S_{a_1 a_2 \dots a_k}^n$  と記す。

[補題] [MULLP 7504] 入力  $(x_1, x_2, \dots, x_n)$  に対して、この中の値が 1 に等しいものの数の 2 進表示  $(y_1, y_2, \dots, y_{\lceil \log_2 n \rceil})$  を、基底  $\Sigma = \{xy + yz + zx, xy + yz, xz + yz, xy\}$  上で、 $2 \lceil \log_2 n \rceil$  段で構成できる。

この補題を用いて、対称関数族が  $O(\log n)$  段実現可能であることが示される。基底として、 $\Sigma = \{xy + yz + zx, xy + yz, xz + yz, xy\}$  を考える。任意の  $n$  変数対称関数  $S_{a_1 a_2 \dots a_k}^n$  に対して、図 1 のような回路を構成する。1 の数

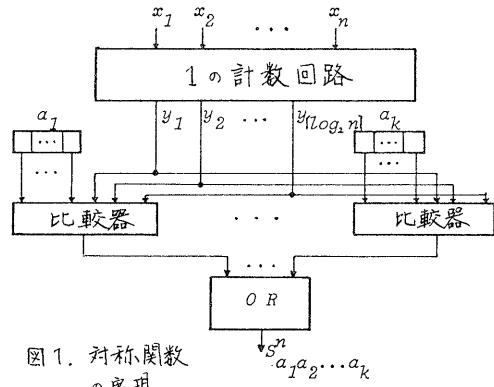


図 1. 対称関数の実現

の 2 進表現は、補題より  $2 \lceil \log_2 n \rceil$  段で計算できる。この結果を、 $a_1, a_2, \dots, a_k$  の 2 進表示と比較するには、 $1 + \lceil \log_2 (\lceil \log_2 n \rceil) \rceil$  段の AND ができる。最後に、この  $k$  個の比較の結果の OR をとるのに  $\lceil \log_2 k \rceil$  段必要であるから、全体で

$2 \lceil \log_2 n \rceil + \lceil \log_2 (\lceil \log_2 n \rceil) \rceil + \lceil \log_2 k \rceil + 1$  段で構成できる。

[定理4] 対称関数族は  $O(\log n)$  段実現可能である。

##### 4.3 関値関数族

$n+1$  個の実数  $w_1, w_2, \dots, w_n, t$  に対して、

$$f(x_1, x_2, \dots, x_n) = \begin{cases} 0 & \sum_{i=1}^n w_i x_i < t \text{ のとき} \\ 1 & \sum_{i=1}^n w_i x_i \geq t \text{ のとき} \end{cases}$$

(ここに乗算、加算は実数として行なう。)

の形で与えられる関数  $f$  を閾値関数という。

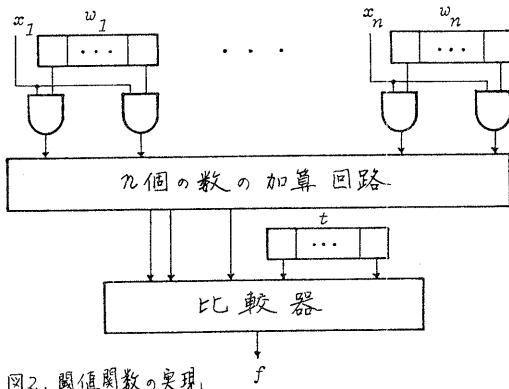
$w_i$  を重み、 $t$  を閾値とよぶ。すべての閾値関数からなる集合を閾値関数族という。

[定理5] 閾値関数族は  $O(\log n)$  段実現可能である。

(証明) 任意の閾値関数は、NPN 等価な正関数の閾値関数を持つ。任意の  $n$  変数の正関数で閾値関数であるものは、次式を満す整数重み  $w_i$  で表わすことができる [MUR01 7606]。

$$0 \leq w_i \leq 2 \left( \frac{n+1}{4} \right)^{(n+1)/2} \quad (i=1, 2, \dots, n)$$

よって重み  $w_i$  は、高々  $\left( \frac{n+1}{2} \right) \log_2 (n+1) - n$  ビットで 2 進数として表現できる。 $n$  個の  $m$  ビットの数の加算は、 $\log_2 mn$  に比例した段数



で行えることが知られている [OFMA 62]. その結果を閾値  $t$  と比較するのは、 $\log_2(\frac{n+1}{2}(n+1))$  に比例した段数で行える。すなわち、図 2 に示すような回路構成により、正関数の閾値関数は  $O(\log n)$  段実現可能であることがわかる。性質 1 より、閾値関数族は  $O(\log n)$  段実現可能である。□

#### 4.4 $O(\log n)$ 段実現可能でない関数族

(定理 6) 単調増大(減少)関数族は  $O(\log n)$  段実現可能ではない [SPIR 69/05].

これは、 $n$  变数の单調関数の数が性質 4 を満足しないことから示される。

(系) エネイト関数族は  $O(\log n)$  段実現可能ではない [SPIR 69/05].

関数  $f(x_1, x_2, \dots, x_n)$  が、  
 $f(x_1, x_2, \dots, x_n) = \overline{f}(\bar{x}_1, \bar{x}_2, \dots, \bar{x}_n)$  をみたすとき、 $f$  を自己双対関数という。すべての自己双対関数からなる集合を自己双対関数族という。

(定理 7) 自己双対関数族は  $O(\log n)$  段実現可能ではない。

(証明)  $n$  变数自己双対関数は  $2^{2^{n-1}}$  個あり、性質 4 の  $O(\log n)$  段実現可能であるための必要条件を満たさない。

#### 5. $O(\log n)$ 段実現可能な関数列

##### 5.1 関数列と形式言語 [YASUY7807][YASUY7810]

AND や OR, パリティ関数, 加算, 乘算等、多くの有用な論理関数は、任意の入力数に対して定義されるが、それらはある規則に従っており、規則的な回路構成法も知られている。このようないくつかの性質を共有する関数の集合を、より一般的に取扱うために、ここでは特に各々に対しちょうど 1 個の  $n$  变数関数を含む関数列を考える。

関数列  $\{f_n\}$  を  $\{f_n \mid f_n \text{ は } n \text{ 变数関数}, n = 1, 2, \dots\}$  と定義する。一般には、ある  $m$  に対して  $m$  变数関数を含まないような関数列も考えられるが、ここではこのようないくつかの性質を共有する関数の集合を、より一般的に取扱うために、ここでは特に各々に対しちょうど 1 個の  $n$  变数関数を含む関数列を考える。

$f_m(x_1, x_2, \dots, x_m) = 0$  なる定数関数が列中に入っていると考える。

関数列  $\{f_n\}$  に対して、形式言語  $L[\{f_n\}]$  を次のように定義する。

$L[\{f_n\}] = \{f_n^{-1}(1) \mid n = 1, 2, \dots\}$

ここで、 $f_n^{-1}(1)$  は、 $f_n(x_1, x_2, \dots, x_n) = 1$  なる入力ベクトル  $(x_1, x_2, \dots, x_n)$  を  $\{0, 1\}^*$  上の系列  $x_1 x_2 \dots x_n$  と見なしたものであるとする。

(例)  $\{f_n\} = \{x_1 \oplus x_2 \oplus \dots \oplus x_n\}$  とすると、 $L[\{f_n\}]$  は、正規表現  $0^* 1 (0^* 1 0^* 1)^* 0^*$  で表わされる正規集合である。

逆に、 $\{0, 1\}^*$  上の言語  $L$  に対して、

$$f_n(x_1, x_2, \dots, x_n) = \begin{cases} 0 & x_1 x_2 \dots x_n \in L \text{ のとき} \\ 1 & x_1 x_2 \dots x_n \notin L \text{ のとき} \end{cases}$$

によって関数列  $\{f_n\}$  を定義できる。よって、関数列  $\{f_n\}$  と  $\{0, 1\}^*$  上の形式言語は 1 対 1 に対応する。

##### 5.2 $O(\log n)$ 段実現可能な関数列

$\{f_n\}$  が、線形関数族、対称関数族、閾値関数族のいずれかの部分集合である時は、 $\{f_n\}$  は  $O(\log n)$  段実現可能であることは明らかである。さらに、正規集合に対応する関数列が  $O(\log n)$  段実現可能であることを示すことができる。

Unger は、順序回路を一次元展開して得られる組合せ回路を木構造にすることによって、回路の段数を入力数の対数に比例するようにでき

ることを示した[UNG 7704]。この手法を使うと次の定理が導かれる。

[定理8]  $L$  を  $\{0, 1\}^*$  上の正規集合とする。

$$f_n(x_1, x_2, \dots, x_n) = \begin{cases} 1 & x_1 x_2 \dots x_n \in L \text{ のとき} \\ 0 & x_1 x_2 \dots x_n \notin L \text{ のとき} \end{cases}$$

によって定義される関数列  $\{f_n\}$  は  $O(\log n)$  段実現可能である。

(証明)  $L$  を認識する有限オートマトン

$$M = (\{0, 1\}, K, \delta, q_0, F)$$

を考える。ここに  $\{0, 1\}$  は入力アルファベット,  $K = \{q_0, q_1, \dots, q_{m-1}\}$  は状態集合,  $\delta$  は  $K \times \{0, 1\}$  から  $K$  の中への写像,  $q_0$  は初期状態,  $F \subseteq K$  は最終状態の集合とする。今,  $K^m$  から  $K^m$  の中への自己写像  $\mu$  を考える。 $i = 0, 1$  に対し,

$\mu_i(q_0, q_1, \dots, q_{m-1}) = (\delta(i, q_0), \delta(i, q_1), \dots, \delta(i, q_{m-1}))$  により  $\mu_0, \mu_1$  を定義する。自己写像の全体が作るモノイドの中で,  $\mu_0, \mu_1$  から生成される有限半群を  $G$  とする。 $G$  の大きさは,  $M$  を考えれば一意に決まる。すなはち,  $\mu_i \in G$  を適当にコーディングすれば  $G$  の乗法を計算する回路  $I$  は, 入力系列長  $n$  に依存しない定数段で構成できる。また, 入力  $x_i$  から  $\mu_0, \mu_1$  を計算する回路  $I_P$  も定数段で実現できる。さらに, 初期状態  $q_0$  が  $\mu_i \in G$  を施した後に得る状態  $q_n$  を計算し,  $q_n \in F$  ならば 1 を,  $q_n \notin F$  ならば 0 を出力する回路  $I$  も定数段で作れる。半群  $G$  において

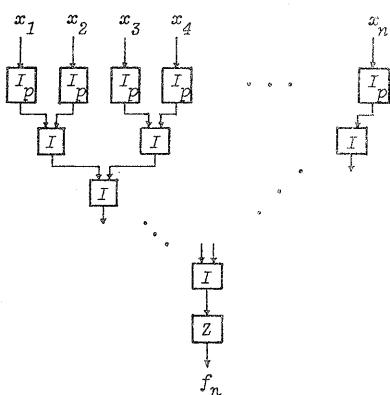


図3. 正規集合を onset とする関数の実現

では, 乗法に関する結合則が成立するので, 図3のように,  $\lceil \log_2 n \rceil - 1$  段の  $I$  回路, および  $I_P$  回路,  $I$  回路それぞれ 1 段ずつで  $f_n$  が計算できる。□

ここで,  $O(\log n)$  段実現可能な関数列に対応する言語のクラス  $\mathcal{L}_{\log}$  を次のように定義する。

$$\mathcal{L}_{\log} = \{ L \setminus \{f_n\} \mid \{f_n\} \text{ は } O(\log n) \text{ 段実現可能} \}$$

言語  $L = \{ww^R \mid w \in \{0, 1\}^*\}$ ,  $w^R$  は  $w$  の反転は, 正規集合ではないが  $\mathcal{L}_{\log}$  に含まれることが容易にわかる。これより,

[性質5] 正規集合のクラスは,  $\mathcal{L}_{\log}$  に真に含まれる。

次の定理は, 言語  $L$  が  $\mathcal{L}_{\log}$  に入るための十分条件を与える。

[定理9]  $L$  が次の3条件の1つでも満たすとき,  $L$  は  $\mathcal{L}_{\log}$  に含まれる。

(1)  $L$  は正規集合である。

(2)  $L$  は Commutative language<sup>(1)</sup>である。すなはち,  $a_1 a_2 \dots a_n \in L$  ならば,  $a_{\pi(1)} a_{\pi(2)} \dots a_{\pi(m)} \in L$  である。ここに  $\pi$  は  $(1, 2, \dots, n)$  の任意の置換とする。

(3)  $|L \cap \{0, 1\}^n| < P(n)$  または

$|L \cap \{0, 1\}^n| < P(n)$  がすべての自然数で成立するような多項式  $P(n)$  が存在する。すなはち,  $L$  は  $L$  の補集合を表わす。

(証明) (1) は定理8に示した。

(2) は, Commutative language に対応する関数列は対称関数族に含まれるから明らか。

(3) は, 関数列中の任意の関数について, その onset, すくは off set がある多項式でおさえられることを主張しているから, 性質2より, この関数列は  $O(\log n)$  段実現可能である。□

最後に,  $\mathcal{L}_{\log}$  の演算の下での閉包性について述べる。

(1) Commutative language とは,  $C_c(L) = L$  となる言語である。ここに,  $C_c$  とは Commutative Closure と呼ばれ,  $L$  中の各語の記号の置換によって得られるすべての語からなる集合を表わす[UEDA 6901]

[定理 10]  $L_{\text{log}}$  は、和集合、共通集合、補集合、連接、反転、Commutative Closure をとる各演算について閉じていい。

(証明)  $L_{\{f_n\}}, L_{\{g_n\}} \in L_{\text{log}}$  と仮定する。

(1) 和集合.

$$L_{\{f_n\}} \cup L_{\{g_n\}} = L_{\{f_n + g_n\}}$$

$\{f_n + g_n\}$  は  $O(\log n)$  段実現可能である。

(2) 共通集合

$$L_{\{f_n\}} \cap L_{\{g_n\}} = L_{\{f_n \cdot g_n\}}$$

$\{f_n \cdot g_n\}$  は  $O(\log n)$  段実現可能である。

(3) 補集合

$$L_{\{\bar{f}_n\}} = L_{\{\bar{f}_n\}}$$

$\{\bar{f}_n\}$  は  $O(\log n)$  段実現可能である。

(4) 反転

$$L^R_{\{f_n\}} = L_{\{h_n \mid h_n(x_1, x_2, \dots, x_n) = f_n(x_n, x_{n-1}, \dots, x_1)\}}$$

$\{h_n\}$  は明らかに  $O(\log n)$  段実現可能である。

(5) 連接

$$L_{\{f_n\}} L_{\{g_n\}} = L_{\{h_n\}}$$

ここで、 $\{h_n\} = \left[ \sum_{i=0}^{n-1} f_i(x_1, \dots, x_i) g_{n-i}(x_{i+1}, \dots, x_n) \right]$  と表わせる。ただし  $\Sigma$  は論理和を表わすとする。

$\{h_n\}$  は、図 4 のように構成すれば、 $O(\log n)$  段実現可能であることがわかる。

(6) Commutative Closure

$C_c(L_{\{f_n\}})$  に対応する関数列は対称関数族の部分集合である。

## 6. あとがき

論理関数の計算時間を、その関数を実現する組合せ回路の段数で評価し、計算時間と入力変数の数の関係を議論した。すなはち、論理関数の集合において、各々に対し、集合中で最大の計算時間を持つ变数関数の計算時間を考え、これによってその集合の特徴付けを試みた。特に、 $O(\log n)$  段実現可能な集合について、ブール表現中のリテラル数との関係を与え、さらに、on set や off set の大きさとの関係、集合中の  $n$  变数関数の数との関係を明らかにした。

また、よく知られた各種関数族について検討し、線形関数族、対称関数族、閾値関数族が  $O(\log n)$  段実現可能であることを示し、それぞれの構成法も与えた。一方、単調増大(減少)関数族、エネット関数族、自己双対関数族は  $O(\log n)$  段実現可能ではないことも示した。

最も基本的な関数集合として、各々に対し、 $n$  变数関数をちょうど 1 つずつ含むような関数列を導入し、その性質を調べた。関数列は  $\{0, 1\}^*$  上の形式言語と 1 対 1 に対応することを利用し、関数列を形式言語の記述法で記述し、形式言語理論の導入を試みた。特に、正規集合や Commutative language に対する関数列が  $O(\log n)$  段実現可能であることを示した。

加算や乗算は  $O(\log n)$  段で実現可能であるが除算は、 $O((\log n)^2)$  段の構成法が知られていない。

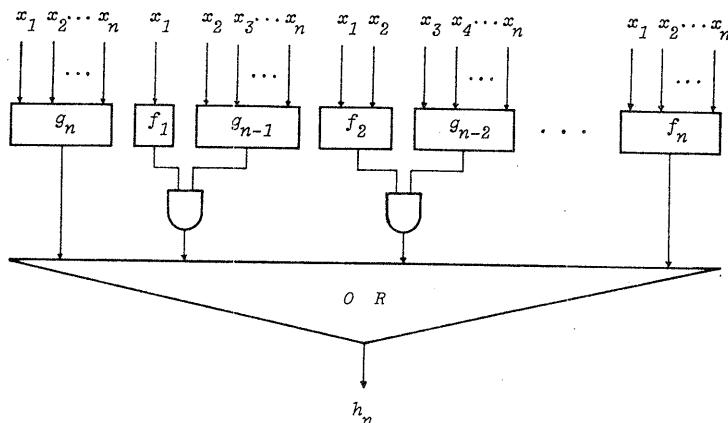


図 4. 言語の連接に対応する関数  $h_n$  の実現。

るだけで、 $O(\log n)$ 段で構成できるかどうかはわかつていな。一方、回路規模の評価では、乗算と除算は同じオーダーの素子数で構成できることが知られている[SAVA76]。今後、本稿の議論を基に、このように現実的問題の解決をも考えていくたい。

## 参考文献

- |           |   |
|-----------|---|
| KARA062   | A.Karatsuba and Y.Ofman, "Multiplication of multidigit numbers with computers," Dokl. Akad. Nauk. SSSR, vol.145, no.2, p.293, 1962.                                   |
| MCC076    | M.F.McColl, "The depth of Boolean functions," Edited by S.Michaelson and R.Milner, 'Automata Languages and Programming,' Edinburg University Press, pp.307-321, 1976. |
| MULLP7504 | D.E.Muller and F.P.Preparata, "Bounds to complexity of network for sorting and for switching," J.ACM, vol.22, no.2, pp.195-201, April, 1975.                          |
| MUROI7606 | 室賀, 茨木, 北橋, しきの論理, 産業図書, 1976年6月.   |
| OFMA62    | Y.Ofman, "On the algorithmic complexity of discrete functions," Dokl. Akad. Nauk. SSSR, vol.145, no.1, pp.48-51, 1962.  |
| PREPM7705 | F.P.Preparata and D.E.Muller, "Reduction of depth of Boolean networks with fan-in constraints," IEEE Trans Comput., vol.C-26, no.5, pp.474-479, May 1977.             |
| SAVA76    | J.E.Savage, "the complexity of computing," Wiley-Interscience, 1976.  |
| SPIR6905  | P.M.Spira, "On the computation time of certain classes of Boolean functions," Conf. Rec. ACM. Theory of Computing, may 1969.  |
| SPIR7101  | P.M.Spira, "On the time necessary to compute switching functions," IEEE Trans Comput. vol.C-20, no.1, pp.104-105, Jan. 1971.  |
| SPIR7306  | P.M.Spira, "Computation times of arithmetic and Boolean functions in (d,r) circuits," IEEE Trans Comput., vol.C-22, no.6, pp.552-555, June 1973.                      |
| UEDAK6901 | 上田, 上林, 清野, "Commutative Languageについて", 信学論, vol.52-C, no.10, pp.656-657, 1969年10月.   |
| UNGE7704  | S.H.Unger, "Tree realizations of iterative circuits," IEEE Trans Comput., vol.C-26, no.4, pp.365-383, April 1977.   |
| WINO6504  | S.Winograd, "On the time required to perform addition," J.ACM, vol.12, no.2, pp.277-285, April 1965.  |
| WINO6710  | S.Winograd, "On the time required to perform multiplication," J.ACM, vol.14, no.4, pp.793-802, Oct. 1967.   |
| YASUY7807 | 安浦, 矢島, "論理関数の計算時間について", 夏のLAシンポジウム, 1978年7月.   |
| YASUY7810 | 安浦, 矢島, "O(\log n)段実現可能な論理関数" 関西連大, G6-11, 1978年10月.  |

## 謝辞

日頃、御討論頂く、本学上林弥彦助教授、稻垣耕作博士はじめ矢島研究室の諸氏に感謝します。