5A-06

k段飛ばし MrR 法の数値特性と並列化効率の数値的検証

森下 貴康 * 董 然 * 阿部 邦美 * 生野 壮一郎 * *

東京工科大学大学院バイオ・情報メディア研究科コンピュータサイエンス専攻†

東京工科大学コンピュータサイエンス学部^{††}

岐阜聖徳学園大学経済情報学部^{†††}

1. はじめに

物理的・工学的現象を数値的に再現する際、現 象を定式化し偏微分方程式の初期値境界値問題 に帰着させ,有限要素法や有限差分法で離散化 することで, 大規模疎行列を係数行列にもつ連 立1次方程式を得る. 同方程式を数値的に解くこ とにより現象を数値的に解析することとなる. 一般に、大規模疎行列を係数行列にもつ連立1次 方程式の解法には共役勾配法(CG法)などの Krylov 部分空間解法が適用される. CG 法は行列 ベクトル積、ベクトルの内積、ベクトルの加減 算で構成されておりアルゴリズムがシンプルで あることから並列化が容易であるという利点が ある一方で, 並列化された内積演算では計算ノ ード間の物理的な通信上の制約から並列化効率 の劣化が起こることが知られている. これらの 難点を改善するために, Krylov 部分空間解法に 対する様々な通信回避技術が提案されている.

Mister R 法 (MrR 法) は共役残差法 (CR 法) と数学的に等価な解法であるが, アルゴリズムおよび実装方法が異なる手法であり, CR 法と比較して収束特性が良いことが示されている[1].

本研究の目的は、単調減少性の収束特性をもつMrR法に対して通信回避技術の一つであるk段飛ばしCG法の実装方法を適用し、その収束特性を数値的に検証することである[2]. また、k段飛ばしMrR法をメモリ分散型並列計算機に実装し、並列化効率の評価を行う.

Numerical Evaluation of Parallelization Efficiency of k-skip MrR

2. k 段飛ばし MrR 法

k 段飛ばしアルゴリズムの基本概念は、各反復 内で計算する Krylov 基底を事前に計算すること で、反復をスキップすることができることであ る. 即ち、各反復内で計算される内積演算を事 前に求めた基底を用いてスカラー値として扱う ことで、並列化による集団通信を回避するので ある.

図 1 に k 段飛ばし MrR 法のアルゴリズムを示す。 k 段飛ばし MrR 法は通常の MrR 法に現れる 3 つの 内 積 演 算 $(\boldsymbol{r}_{n+1}, A\boldsymbol{r}_{n+1})$, $(\boldsymbol{y}_{n+1}, A\boldsymbol{y}_{n+1})$ を更新式:

 $\mathbf{y}_{n+1} = \eta_n \mathbf{y}_n + \zeta_n A \mathbf{r}_n$ $\mathbf{r}_{n+1} = \mathbf{r}_n + \mathbf{y}_{n+1}$

を用いて展開し、事前に求めた Krylov 基底に置き換えることで導出することができる.

3. 評価と考察

本研究では、九州大学情報基盤研究開発センタースーパーコンピュータシステム ITO サブシステム B を 4 ノード用いて行う[3]. 各アルゴリズムの実装は Python 3.6.2 を用いている。また、スレッド並列の実装は CuPy9.6.0 を用い、CuPyより CUDA 10.1 を呼び出し実行する。またノード間のプロセス並列の実装は mpi4py3.1.3 を用いており、同実装から OpenMPI3.1.3 と Intel C++Compier 18.3、または MVAPICH2 gdr2.3 とGCC4.8.5 を呼び出し実行する。マルチプロセス実行時の総プロセス数は 16 または 8 とし、それぞれスレッドごとに 1 または 2 台の GPU を割り当てており、また、GPU 内のデータは CUDA-aware で転送される.

対象問題には、MatrixMarket から取得した有限要素法で円筒胴を離散化した次元数 N=5489 を係数行列とする連立 1 次方程式を用いる [4]. 初期解は零ベクトルとし、収束判定子を 10^{-6} 、最大

[†] T. Morishita: Tokyo University of Technology Graduate School

^{††} R. Dong, S. Ikuno: School of Computer Science, Tokyo University of Technology

^{†††} K. Abe: Faculty of Economics and Information, Gifu Shotoku University

反復回数は次元数のN回とする。また,評価に用いたスキップ数はk=0,2,4,6,8とする。ここで,k=0は通常のMrR法であることに注意されたい。

図 3、4 に k 段飛ばし MrR 法を OpenMPI と MVAPICH を用いて k ごとの収束までの実行時間を示す。同図よりわかるように、OpenMPI での実装と比較して MVAPICH の実装の方が実行時間がかかっていることがわかる。また、何の実装でも MPI プロセス数による実行時間に違いがあることがわかる。これらの結果より、アーキテクチャに則したプロセス数の選択が必須であることがわかる。加えて、k の増加とともに実行時間が増加しているが、その増加率は一定に漸近していることから、問題の大規模化及び並列分散数の増加によって、通信回避の効果は向上すると考えられる。

```
Let x_0 be an initial guess.
Set \boldsymbol{r}_0 = \boldsymbol{b} - A\boldsymbol{x}_0, \zeta_0 = \frac{(\boldsymbol{r}_0, 2\boldsymbol{x}_0)}{(A\boldsymbol{r}_0, A\boldsymbol{r}_0)}
 y_1 = \zeta_0 A r_0, z_1 = -\zeta_0 r_0, r_1 = r_0 - y_1, x_1 = x_0 - z_1
for n = 1, 2, \dots, until ||\boldsymbol{r}_n||_2 / ||\boldsymbol{b}||_2 \le \varepsilon do calculate A\boldsymbol{r}_n, A^2\boldsymbol{r}_n, \dots, A^{k+1}\boldsymbol{r}_n
     calculate A\boldsymbol{y}_n, A^2\boldsymbol{y}_n, \cdots, A^k\boldsymbol{y}_n
     \alpha_{n,0}=(\boldsymbol{r}_n,\boldsymbol{r}_n),\cdots,\alpha_{n,2k+2}=(\boldsymbol{r}_n,A^{2k+2}\boldsymbol{r}_n)
      \beta_{n,0} = 0, \cdots, \beta_{n,2k+1} = (y_n, A^{2k+1}r_n)
      \delta_{n,0} = (\boldsymbol{y}_n, \boldsymbol{y}_n), \cdots, \delta_{n,2k} = (\boldsymbol{y}_n, A^{2k} \boldsymbol{y}_n)
     for i=n,n+1,\cdots,n+k do
           \sigma_i = \alpha_{i,2} \, \delta_{i,0} - \beta_{i,1}^2,
           \zeta_i = \alpha_{i,1} \, \delta_{i,0} / \sigma, \eta_i = -\alpha_{i,1} \, \beta_{i,1} / \sigma_i
           \mathbf{y}_{i+1} = \eta_i \mathbf{y}_i + \zeta_i A \mathbf{r}_i, \ \mathbf{z}_{i+1} = \eta_i \mathbf{z}_i - \zeta_i \mathbf{r}_i
           r_{i+1} = r_i - y_{i+1}, \ x_{i+1} = x_i - z_{i+1}
           for j=0,1,\cdots,2(k-i) do
                \delta_{i+1,j} = \eta_i^2 \, \delta_{i,j} + 2\eta_i \zeta_i \beta_{i,j+1} + \zeta_i^2 \alpha_{i,j+2}
                \tau_j = \eta_i \beta_{i,j} + \zeta_i \alpha_{i,j+1}
                \beta_{i+1,j} = \tau_j - \delta_{i+1,j}
                \alpha_{i+1,j} = \alpha_{i,j} - \tau_j - \zeta_i \alpha_{i,j+1}
           end for
     end for
 end for
```

図 1:k段飛ばし MrR 法のアルゴリズム

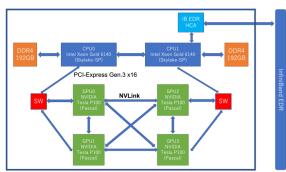


図2:ITOハードウェア構成の概念図

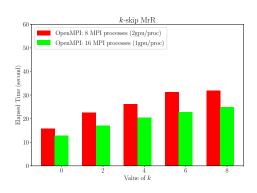


図 3: OpenMPI を用いた場合の k に対する 実行時間ただし、赤: 8MPI プロセス、緑: 16MPI プロセス.

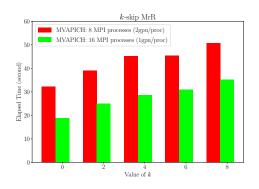


図 4: MVAPICH を用いた場合のkに対する実行時間。ただし、赤:8MPI プロセス、

参考文献

- 1. 阿部 邦美, 藤野 清次, 線型方程式を解くため の MrR(ミスター R) 法について, 情報処理学 会研究 報告, 2016.
- 2. 本谷 徹, 須田 礼二, k 段飛ばし共役勾配法:通信を 回避することで大規模並列計算で有効な対称正定 値疎行列連立 1 次方程式の反復解法, 情報処理学 会研究報告, Vol.2012-HPC-133 No.30.
- 3. 九州大学情報基盤研究開発センター, ITO 紹介, https://www.cc.kyushu-u.ac.jp/scp/system/ITO/01_intro.html
- S1RMQ4M1: Finite element analysis of cylindrical shellsCylindrical shell https://math.nist.gov/MatrixMarket/data/mi sc/cylshell/s1rmq4m1.html