

研究報告 2019-HPC-171

※Windowsの方は[Ctrl]キーを, Macの方は[option]キーを押しながらリンク先をクリックしてください.

9月20日(金)

■高性能システム [10:00-11:30]

- (1) [分散オブジェクトストレージ Ceph のための Spark ストレージコネクタの設計](#)

高橋 宗史, 建部 修見

- (2) [FPGAによる次世代メモリのエミュレーション機構の試作](#)

広瀬 崇宏, 高野 了成

- (3) [ユーザ権限における Docker オーケストレーションの構築と撤去](#)

畑中 智之, 建部 修見

■性能評価 [13:15-14:45]

- (4) [ThunderX2 Arm プロセッサにおける Fiber ミニアプリスイートの性能評価](#)

辻 美和子, Jean-christophe Weill, Jean-philippe Nominé, 佐藤 三久

- (5) [量子計算機シミュレーションの NVLink の機能を用いた性能評価](#)

土井 淳, 高橋 ひとみ, レイモンド ルディ, 今道 貴司, 堀井 洋

- (6) [再構成可能なハードウェアを用いた演算と通信を融合する手法の提案と性能評価](#)

藤田 典久, 小林 諒平, 山口 佳樹, 朴 泰祐

■数値計算とアプリケーション [15:00-17:00]

- (7) [少数のレゾルベントの線形結合の多項式をフィルタとして用いた実対称定値一般固有値問題の解法](#)

村上 弘

- (8) [バイオインフォマティクス分野における HPC 的取り組みの紹介](#)

伊東 聡, 矢留 雅亮, 宮野 悟

- (9) [量子コンピューティングシミュレータにおける最適化に関する考察](#)

高橋 ひとみ, 土井 淳, 堀井 洋

- (10) [Order/Degree 問題のための重みなしグラフにおける全点対間最短経路アルゴリズムの並列化](#)

中尾 昌広, 村井 均, 佐藤 三久