

研究報告 2019-SLDM-188

※Windowsの方は[Ctrl]キーを, Macの方は[option]キーを押しながらリンク先をクリックしてください.

5月15日(水)

[13:30~14:45]

- (1) [実行時間がばらつくタスクに対する動的スケジューリング手法](#)
土橋 亮太, 高島 康裕
- (2) [レプリカ交換イジングモデルソルバにおけるレプリカトポロジーと温度割当方法に関する検討](#)
党 璋, 佐藤 高史
- (3) [メモ化と簡略乗算を用いたアプロキシメートコンピューティング手法の検討](#)
小野 義基, 宇佐美 公良

[15:00~16:15]

- (4) [3Dフラッシュメモリの製造技術を用いた新しい積層型論理回路の研究](#)
鈴木 章矢, 渡辺 重佳
- (5) [SRAM-Based Synthesis for Multi-Output Gates](#)
Xingming Le, Amir Masoud Gharehbaghi, Masahiro Fujita
- (6) [ルネサス SOTB65nm 用 Through Chip Interface IP の実機評価](#)
天野 英晴, 茅島 秀人, 四手井 綱章, 小島 拓也

[16:30~17:30]招待講演

- (7) [\[招待講演\]高エネルギー効率コンピューティングを実現するビアスイッチ FPGA](#)
橋本 昌宜