

研究報告 2018-ARC-233

※Windowsの方は[Ctrl]キーを, Macの方は[option]キーを押しながらリンク先をクリックしてください.

12月5日(水)

■VLD 基調講演 [11:00-12:00]

- (1) [\[基調講演\]ポスト CMOS 回路技術が拓く AI ハードウェアの挑戦](#)
羽生 貴弘

■RECONF 基調講演 [13:00-14:00]

- (2) [\[基調講演\]畳込みニューラルネットワークの専用ハードウェアに関する研究動向](#)
中原 啓貴

12月6日(木)

■CPSY 招待講演 [13:00-13:45]

- (3) [\[招待講演\]AI 専用ハードを横目に見ながらやるべきこと](#)
中島 康彦

■ARC 招待講演 [15:30-16:15]

- (4) [\[招待講演\]オンライン逐次学習による教師無し異常検知とその応用](#)
松谷 宏紀

12月7日(金)

■ネットワークと画像処理 [9:00-10:15]

- (5) [高スループットな相互結合網のためのスケーラブルな複数経路選択手法](#)
河野 隆太, 安戸 僚汰, 松谷 宏紀, 鯉淵 道紘, 天野 英晴

- (6) [1Tbps 実現に向けたルータのメモリ階層の最適化](#)
田中 京介, 八巻 隼人, 三輪 忍, 本多 弘樹

- (7) [低消費エネルギー物体追跡システムにおける動的フレームレート制御法の改良](#)
井上 優良, 小野 貴継, 井上 弘士

■VLD 基調講演 [10:30-11:30]

- (8) [\[基調講演\]Google が開発したニューラルネット専用 LSI 「Tensor Processing Unit」](#)
佐藤 一憲

■IE 基調講演 [12:30-13:30]

(9) [\[基調講演\] 医用画像診断における AI](#)

藤田 広志

■回路実装 [13:45-15:00]

(10) [ユニット内フィードバックによるリニアアレイの多重ループ対応手法](#)

岩本 淳, 菊谷 雄真, 中島 康彦

(11) [高位合成用 DSL コンパイラを用いたコーナー検出処理のハードウェア実装](#)

原 凌司, 井上 優良, 谷本 輝夫, 大澤 隆志, 丸岡 晃, 飯塚 拓郎, 井上 弘士

(12) [An Efficient Multiplier Employing Time-Encoded Stochastic Computing Circuit](#)

Tati Erlina, Renyuan Zhang, Yasuhiko Nakashima

■積層デバイス [15:15-16:05]

(13) [誘導結合 Thru Chip Interface の検証方式の実チップ実装](#)

茅島 秀人, 小島 拓也, 奥原 楓, 天野 英晴

(14) [多様な積層手法のための温度モデリングツール HotSpot6.0 の拡張](#)

十時 知滉, 鯉淵 道紘, 天野 英晴