進化型ハードウェア技術のマイクロ波回路への適用

河 西 勇 二[†] 坂 無 英 徳[†] 高 橋 栄 一[†] 村 川 正 宏[†] 樋 口 哲 也[†]

携帯電話に代表される現代のマルチメディアや携帯モバイル通信にはマイクロ波回路は必要不可欠であるが,おおむね $1~{
m GHz}$ 以上というマイクロ波の周波数領域では,分布定数回路として取り扱う必要があるために回路設計が困難をきわめ,また,熟練技術者でさえも回路調整が困難である.このような問題を解消するため,我々は,遺伝的アルゴリズム(${
m GA}$)による自律調整機能を組み込んだ進化型マイクロ波回路を提唱する.この手法を適用して,進化型マイクロ波回路の具体例として進化型イメージリジェクションミキサを開発した.これにより,上記の困難な問題が解消され,技術者による調整結果(イメージ信号除去比が $55~{
m dB} {\simeq} 32~{
m The}$)よりも良い特性(同 $69.7~{
m dB} {\simeq} 930~{
m The}$)が得られた.

Application of Evolvable Hardware Technique for a Microwave Circuit

Yuji Kasai,† Hidenori Sakanashi,† Eiichi Takahashi,† Masahiro Murakawa† and Tetsuya Higuchi†

Microwave circuits are indispensable for mobile and multi-media communication. However, these circuits are very difficult to design, because of the nature of distributed-constant circuits in the microwave range (i.e., over 1 GHz). These circuits are also difficult to adjust for optimum performance, even for experienced engineers. In order to overcome these problems, we propose an EHW-based microwave circuit where performance adjustment is carried out automatically by a GA. This circuit eliminates those problems. In this paper, we present an EHW-based image-rejection mixer circuit, which we have developed with this approach, and experimental data (69.7 dB) that demonstrates that the automatically adjusting circuit is capable of outperforming a circuit adjusted by an experienced engineer (55 dB).

1. はじめに

アナログ電子回路は,一般に素子のバラツキや寄生容量/寄生インダクタンス成分により実際の回路特性が設計上期待される特性よりも低下する問題がある.この問題は,動作周波数が高くなるとより顕著になる.また,信号の周波数が1GHz以上であるマイクロ波回路では,分布定数回路の特性のために回路設計が困難をきわめ,熟練技術者でも回路調整が困難である.

このようなアナログ電子回路, とりわけマイクロ波回路の課題を解決する有効な手段として進化型ハードウェア技術 1 に注目し,本論文では,進化型ハードウェア技術 1 で3)に基づいた,遺伝的アルゴリズム($^{\circ}$ GA) $^{\circ}$

† 半導体 MIRAI プロジェクト,産業技術総合研究所次世代半導体研究センター

MIRAI Project, Advanced Semiconductor Research Center (ASRC), National Institute of Advanced Industrial Science and Technology (AIST) により自動的に調整されるマイクロ波回路を提案する.

マイクロ波回路の例として,イメージリジェクションミキサ回路を取り上げる.イメージリジェクションミキサは,次世代携帯電話や衛星放送等のマイクロ波信号を,中間周波数と呼ばれる低い周波数の信号に変換するものである.このとき,イメージ信号と呼ばれる不要信号が出力に極力現れないようにする必要があり,この性能をイメージ信号除去比という.実験で試作したイメージリジェクションミキサ回路を技術者が調整したところ,イメージ信号除去比は55 dB(32万倍)が得られたが,GAによる調整では69.7 dB(930万倍)が得られた.

本論文は,2章でイメージリジェクションミキサを概説し,3章で進化型イメージリジェクションミキサの構成を述べる.4章で GA の適用について述べ,5章で,この進化型イメージリジェクションミキサの調整実験について,GA,山登り法,技術者による調整により得られる結果の比較を行う.6章で結論を述べる.

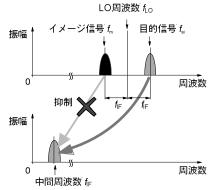


図 1 イメージ信号周波数 $f_{
m m}$,目的信号周波数 $f_{
m si}$,局部発振周波数 $f_{
m LO}$,中間周波数 $f_{
m TF}$ の関係

Fig. 1 Relation between image signal frequency f_{II} , desired signal frequency f_{SI} , local oscillator frequency f_{II} , and intermediate frequency f_{II} .

2. イメージリジェクションミキサ

イメージリジェクションミキサ $^{5)\sim 8}$ は、バランス動作により不要信号であるイメージ信号を打ち消して目的信号のみを低い周波数に変換するもので、携帯電話をはじめ無線を使う情報機器で重要な回路である。図1に信号の入出力の関係を示す、理想的にはイメージ信号($f_{\rm m}$)はミキサ回路で完全に除去されて出力には目的信号($f_{\rm si}$)以外は現れないが、実際には回路素子のバラツキや分布定数回路の特性により一部が出力される。

中間周波数 $f_{\rm IF}$ は,目的信号周波数 $f_{\rm si}$ と局部発振周波数 $f_{\rm LO}$ の差であり, $f_{\rm LO}$ を中心に $f_{\rm si}$ と鏡像(イメージ)関係にある周波数(イメージ信号周波数) $f_{\rm m}$ も同時に周波数変換されて中間周波数信号に現れてしまう.中間周波数の信号の品質を損なわないためには,イメージ信号の出力を極力抑える必要がある.ミキサのイメージ信号を除去する能力は,イメージ信号除去比と呼ばれ,同じ強度の目的信号とイメージ信号の入力に対し,中間周波数に出力される信号強度の割合である.

イメージリジェクションミキサの利点は,他の周波数変換の方式であるヘテロダイン方式と比較して,フィルタが不要であるので集積化に適し,また,信号の隣接するチャネルとの分離が容易で,中間周波数を低くできるので低消費電力化が可能である.

3. 進化型イメージリジェクションミキサ

3.1 回路構成

図 2 に進化型イメージリジェクションミキサの構成を示す.このイメージリジェクションミキサは,2

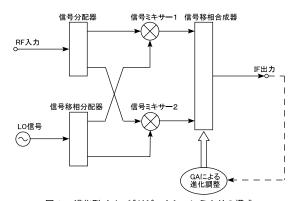


図2 進化型イメージリジェクションミキサの構成

Fig. 2 Block diagram of the EHW-based image-rejection mixer.

つの信号ミキサ,信号分配器,信号移相分配器,信号移相合成器から成る,最も単純な回路構成であり,動作原理に忠実な実装である.実験で用いる周波数は,blue tooth 等で用いられる $2.4\,\mathrm{GHz}$ 帯の周波数を選択した.具体的には,目的信号周波数 f_si を $2.441\,\mathrm{GHz}$,局部発振周波数 f_LO を $2.440\,\mathrm{GHz}$,中間周波数 f_IF を $1\,\mathrm{MHz}$ とした.また,信号の帯域は $200\,\mathrm{kHz}$ とした.

このとき,イメージ信号周波数 $f_{\rm m}$ は, $2.439\,{
m GHz}$ であり,このイメージリジェクションミキサは,できるだけイメージ信号を除去しながら目的信号を中間周波数に変換する.できるだけ高いイメージ信号除去比を得るために,このミキサの信号移相合成器の回路定数が ${
m GA}$ により進化調整される.

今回試作した進化型イメージリジェクションミキサは,GAによる調整の有効性を示すことが目的であり,一般的なディスクリートの部品によって構成されている.

3.2 回路動作

マイクロ波信号の入力(RF 入力)は,信号分配器で2つの信号ミキサに同じ位相で分配される.一方で,局部発振器(LO)の信号は,信号移相分配器により2つの信号ミキサに 90° の位相差を持って分配される.それぞれの信号ミキサは,RF 信号と LO 信号の差の周波数($f_{\rm IF}$)の信号を出力し,この信号は信号移相合成器で 90° の位相差をつけて合成される.ここで,2つの信号ミキサを通る2つの信号の経路ができるが,この2つの経路を通る信号は,信号移相合成器で合成される際に,目的信号は同位相で加算され,イメージ信号は逆位相で合成される.2 つの経路における信号の振幅と位相差が完全なものであれば,イメージ信号が完全に打ち消されて出力(IF 出力)にはまったく現れない.しかしながら,回路素子の値のばらつきや,

信号移相合成器 68pF 100.0 100pF G & \$ \frac{1}{2} \frac{ 信号ミキサ Control 1k Ω Mixer 50Ω $2.2k\Omega$ 10 信号分配器 22 R&K No.1 nF 50Ω M121L 2SK 5οΩ 1nF RF入力 1924 8 18Ω 10 μPC 100 Ω Control 2 1kΩ 3000 nF -1/4 λ 1633 IF出力 300 µH LO 68pF $50\,\Omega$ 100Ω 入力 KV1590 10 KV1590 InF 100pF C C 100pF 50 0x22 C C Contro 35 Ω-1/4 λ Mixer 50 Ω 22 R&K No.2 LT1220 50 D -1/4 \ nF M121L 50 Ω̈́x2 Control 18Ω 35 Ω L10 $1k\Omega$ -1/4 λ μPC 3000 nΕ $2.2k\Omega$ 1633 信号移相 分配器 2SK 1924 Control 4 100 Ω 300 μΗ

図3 試作した進化型イメージリジェクションミキサの回路

Fig. 3 Circuit diagram of the EHW-based image-rejection mixer.

回路の寄生容量,寄生インダクタンスのために信号の振幅や位相が完全なものとならず,幾許かのイメージ信号が出力される $^{5),8)}$.

我々の提案する進化型イメージリジェクションミキサでは,GAによって回路の伝達特性が,イメージ信号に対して2つの信号経路で同じ振幅で逆位相となるように調整され,高いイメージ信号除去比が得られる.図3に試作したイメージリジェクションミキサの回路を示す.信号分配器と信号移相分配器は,分布定数回路であるマイクロストリップ線路(信号分配器はウィルキンソンカプラ,信号移相分配器はブランチドハイブリッド回路)を用いた.信号ミキサは,ダブルバランスドミキサのモジュール(R&K 社製 M121L)を用い,信号移相合成器は複数のディスクリート素子を用いて構成した.

4. イメージリジェクションミキサの進化調整

この章では,GAによるイメージリジェクションミキサの自動的/自律的な調整について述べる.

4.1 信号移相合成器の調整回路

信号移相合成器のゲイン(増幅率)と位相差が GA によって調整される.図4に信号移相合成器の調整回路の構成を示す.それぞれ2つずつのコンデンサ,抵

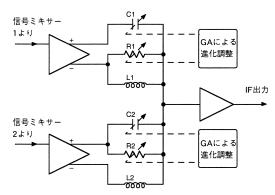


図 4 信号移相合成器の調整回路の構成

Fig. 4 Schematic representation of the adjustable phaseshifter/combiner in the image-rejection mixer.

抗,コイルにより IF 信号の移相が行われる.コイルのインダクタンス L1 と L2 を固定したままで,コンデンサ C1 と C2 の静電容量および抵抗 R1 と R2 の抵抗値の 4 つのパラメータを可変することで,2 つの信号の振幅比と位相差をイメージ信号が最小になるように調整することができる.

図 $\mathbf{5}$ (a) は 、可変容量ダイオードを用いてコンデンサ C1 と C2 の静電容量を可変にする具体的な回路を示す . 調整値に対応するバイナリービット列 (GA の

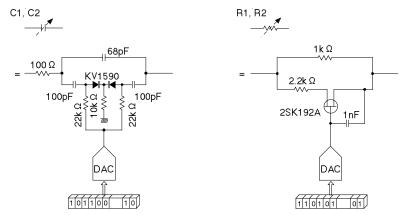


図 5 (a) 調整回路のコンデンサ C1, C2の実装回路, (b) 調整回路の抵抗 R1, R2の実装回路 Fig. 5 (a) Actual circuit for the adjustable capacitors C1 and C2, (b) Actual circuit for the adjustable resistors R1 and R2.

染色体)を DA コンバータに入力することにより C1 と C2 の静電容量が設定される. DA コンバータの出力電圧は制御電圧として可変容量ダイオードの逆バイアス電圧となる. 同様に,図5(b)は,電界効果トランジスタ(FET)を用いて抵抗 R1と R2の抵抗値を可変にする回路を示す. DA コンバータの出力電圧はFET のチャネル抵抗を変化させる. 各調整ビット列(染色体)の長さは,すべて12ビットである.調整の分解能を決定するバイナリービット列のビット数と,静電容量と抵抗値の調整範囲は,ミキサの回路設計に基づき決定した.

 GA によるコンデンサ $\mathrm{C1}$ と $\mathrm{C2}$ と抵抗 $\mathrm{R1}$ と $\mathrm{R2}$ の 調整で,マイクロストリップ線路の幅や長さの誤差,回路素子の値のバラツキや回路の寄生容量,寄生イン ダクタンスによる信号の位相のずれ,振幅のずれを補正して,イメージ信号を低減しイメージ信号除去比を 向上することができる.

4.2 遺伝的アルゴリズム

実験は定常進化型の遺伝的アルゴリズム (GA) を用いた.これは,(1) 集団からランダムに 1 個体を選択し,(2) 各世代で最も適応度の高い個体と一様交叉させ,(3) 新しく生成された個体に突然変異を加え,元の選択された個体と置換する方式である.一様交叉におけるマスクビットは,一様乱数により生成した.また,集団を構成する個体数は 30,突然変異率は 1/72 とした.

 ${
m GA}$ の評価関数を決定するために,次の3 通りの評価関数を最大化する予備実験を行った.(1) 中間周波数の帯域(バンド)の両端($f_{
m IF}$ =0.9, $1.1\,{
m MHz}$)のイメージ信号除去比の最小値,(2) バンドの両端のイメージ信号除去比の平均,(3) バンド中心($f_{
m IF}$ = $1\,{
m MHz}$)

とバンド両端 ($f_{\rm IF}$ =0.9 , $1.1\,{\rm MHz}$) における 3 つのイメージ信号除去比をバンド中心の値のみ 2 倍する加重平均 . その結果 , (3) の評価関数を採用することととした . ${\rm GA}$ では , この評価関数値が最大となるように進化調整を行う .

5. 調整比較実験

この章では,GAによるイメージリジェクションミキサの調整を評価するために,山登り法,手動調整との比較実験について述べる.

5.1 進化型イメージリジェクションミキサの実験 の構成

進化型イメージリジェクションミキサの実験の構成を図6に示す.進化調整されるイメージリジェクションミキサ回路,RF信号発生器(Agilent E4422B),LO信号発生器(HP8341B),IF信号強度を計測するスペクトラムアナライザ(HP8591E),GAを実行するPC,PCに接続するDAコンバータのインタフェースから成る.信号発生器は,イメージリジェクションミキサ入力に接続し,PCからの制御により周波数を切り替えながらイメージ信号除去比を測定するためのテスト信号(信号強度0.1 mW)を発生する.スペクトラムアナライザで計測されたIF信号強度のデータはPCに転送され,PC上でイメージ信号強度の算出とGAが実行される.GAにより求められた新しいビット列(染色体)は,インタフェースを介してイメージリジェクションミキサのDAコンバータに設定される.

5.2 実験結果と考察

イメージリジェクションミキサのイメージ信号除去 比を向上させる調整実験を, GA, 山登り法(IHC), 技術者による調整の3通りについて行い,比較した.

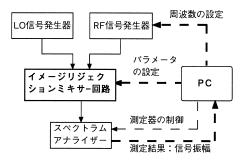


図 6 進化型イメージリジェクションミキサの実験の構成 Fig. 6 Block diagram of the setup for evolving the imagerejection mixer.

表 1 イメージリジェクションミキサの調整方法による比較実験 結果

Table 1 Results of adjustment comparison experiment by adjustment method.

調整方法	イメージ信号除去比 (dB)	
	バンド中心	バンド端
GA	69.68	38.98
IHC	41.85	35.18
技術者	55	35
無調整	23.40	23.38

表 2 IHCによる調整実験結果

Table 2 Experimental results for the IHC.

	イメージ信号除去比 (dB)	
	バンド中心	バンド 端
平均	41.85	35.18
最大	60.05	39.79
最小	27.49	25.43
σ^2	71.33	12.96

その実験結果を表1に示す。GAによる調整は,IHCおよび技術者による調整よりも良い結果が得られている。

IHC による調整は,ランダムに選んだ開始点からの 山登り法による探索を繰り返す方法で行い,この IHC を 21 回試行した.表 2 に IHC による調整で得られたイメージ信号除去比を示す.試行の平均で,IF バンドの中心では $41.9\,\mathrm{dB}$ ($1\,\mathrm{T}\,5\,\mathrm{Te}$),バンド端では $35.2\,\mathrm{dB}$ ($3,300\,\mathrm{e}$) が得られた.

技術者による調整は,調整者が RF 周波数に対する IF 信号強度をスペクトラムアナライザで観測しながら,調整設定値を手動で可変して行った.その結果,イメージ信号除去比55dB(32万倍)が得られた.

GA による調整結果を,図7に示す.個体評価数に対するイメージ信号除去比の変化を10試行の結果について平均した.IF バンド中心で69.68 dB(929万倍)のイメージ信号除去比が得られ,この値は,IHCの結

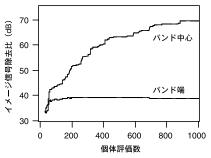


図7 GA 調整により得られたイメージ信号除去比と個体評価数 Fig. 7 Averaged image rejection ratio curve for the GA evolutions. The upper curve and the lower curve are the measured image rejection ratio at the center and at the edge of the IF band respectively.

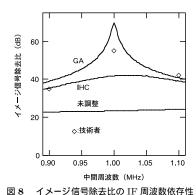


Fig. 8 Characteristics of the image rejection ratio as a function of intermediate frequency.

果の最高値よりも $9.6\,\mathrm{dB}$ ($9\,\mathrm{fe}$)高く , また , IF バンド端においても , IHC の結果の平均値よりも $3.8\,\mathrm{dB}$ ($2.4\,\mathrm{fe}$)高い結果となった . 調整に要した時間はいずれの場合も $30\,\mathrm{fe}$ 分程度であるが , このうち GA 操作に要した時間は $1\,\mathrm{fe}$ 秒未満であった . 図 $8\,\mathrm{fe}$, $3\,\mathrm{fe}$ 通りの実験結果を IF 周波数特性として示す . 以上の $3\,\mathrm{fe}$ 9の実験結果から , GA によるイメージリジェクションミキサの調整結果が , IHC による調整 , 技術者による調整の結果よりも優れていることが分かる .

したがって,自律的なイメージリジェクションミキ サの性能調整において GA はきわめて有効であること が実験結果より実証できた.

6. おわりに

マイクロ波回路の設計,製造後の調整には多大な時間とコストが必要であり,これが重要な課題となっている.携帯モバイル通信の急速な発展の状況を鑑みると,この問題の解決は急務であると考えられる.本論文では,進化型マイクロ波回路を提唱し,GAを適用した進化型イメージリジェクションミキサ回路の評価

実験を行った \cdot 実験では , GA による調整 , IHC による調整 , 技術者による調整の 3 通りの方法において比較実験を行い , GA を適用した調整の優位性 , 有用性を示した .

今後の展望として、より実用的な回路構成を用いた 実証実験、回路の LSI 化、広帯域化、調整の高速化を 進める予定である.具体的には、測定システムの改善 により 100 倍以上の高速化を見込んでいる.また、マ イクロ波回路において、本方式の調整システムを一体 化することにより回路動作中においても調整が可能と なるシステムに発展できると考えられ、このような構 成は、特に計測機器に有効であると予想される.本研 究では、マイクロ波回路の寄生効果の対策に的を絞っ た調整により回路特性を向上させたが、回路設計段階 において回路シミュレータ上でこの技術を適用すれば、 回路の周囲温度等の環境条件の変化に対しても安定し た高い特性を維持する回路を実現できると考えられる.

謝辞 本研究の一部は NEDO から委託されて実施 した.日頃ご指導いただく廣瀬全孝次世代半導体研究 センター長に感謝する.

参考文献

- Higuchi, T., Iwata, M., Keymeulen, D., Sakanashi, H., Murakawa, M., Kajitani, I., Takahashi, E., Toda, K., Salami, M., Kajihara, N. and Otsu, N.: Real-World Applications of Analog and Digital Evolvable Hardware, IEEE Trans. Evolutionary Computation, Vol.3, pp.220-235 (1999).
- Murakawa, M., Yoshizawa, S., Adachi, T., Suzuki, S., Takasuka, K., Iwata, M. and Higuchi, T.: Analogue EHW Chip for Intermediate Frequency Filters, Proc. International Conference on Evolvable Systems (ICES'98), pp.134–143 (1998).
- 3) 村川正宏,河西勇二,安達敏男,高須賀馨,吉澤修治,樋口哲也:進化型アナログLSI―遺伝的アルゴリズムによる製造誤差への適応,電気学会論文誌,Vol.C121,pp.134-141 (2001).
- 4) Holland, J.H.: Adaptation in Natural and Artificial Systems, The University of Michigan Press (1975).
- 5) Archer, J.W., Granlund, J. and Mauzy, R.E.: A Broad-Band UHF Mixer Exhibiting High Image Rejection over a Multidicade Baseband Frequency Range, *IEEE Journal of Solid-State Circuits*, Vol.SC-16, pp.385–392 (1981).
- 6) Minakawa, A. and Tokumitsu, T.: A 3–7 GHz Wide-Band Monolithic Image-Rejection Mixer on a Single-Chip, *IEICE Trans. Electron*, Vol.E-

- 76-C, pp.955-960 (1993).
- Baumberger, W.: A Single-Chip Image Rejecting Receiver for the 2.44 GHz Band Using Commercial GaAs-MESFET-Technology, *IEEE Journal of Solid-State Circuits*, Vol.29, pp.1244–1249 (1994).
- 8) Rudell, J.C., Ou, J.J., Cho, T.B., Chien, G., Rianti, F.B., Weldon, J.A. and Gray, P.R.: A 1.9 GHz Wide-Band IF Double Conversion CMOS Receiver for Cordless Applications, *IEEE Journal of Solid-State Circuits*, Vol.32, pp.2071–2088 (1997).

(平成 14 年 2 月 4 日受付) (平成 14 年 4 月 10 日再受付) (平成 14 年 5 月 15 日採録)



河西 勇二

昭和 38 年生.昭和 62 年筑波大学工学研究科にて工学修士(物質工学).同博士後期課程を経て,昭和63年電子技術総合研究所入所.現在独立行政法人産業技術総合研究所主

任研究員.高速電子デバイスの作製と評価の研究に従事.平成11年から遺伝的アルゴリズムの応用に関する研究に従事.電気学会,応用物理学会,日本太陽エネルギー学会各会員.平成13年電気学会電子・情報・システム部門ミレニアム最優秀論文賞受賞.



坂無 英徳(正会員)

昭和 44 年生. 平成8 年北海道大学大学院工学研究科情報工学専攻博士後期課程修了. 博士(工学). 平成8 年から平成10 年まで日本学術振興会特別研究員. 平成10 年工業

技術院電子技術総合研究所に入所.現在,独立行政法人産業技術総合研究所研究員.人工知能(特に進化的計算および進化型ハードウェア),データ圧縮,アナログLSIの調整技術等に関する研究に従事.



高橋 栄一(正会員)

昭和 38 年生. 平成 5 年東京大学 大学院工学系研究科情報工学専攻博 士課程修了. 同年通産省電子技術総 合研究所に入所. 実時間処理および 並列計算機アーキテクチャの研究に

従事 . 平成 12 年同研究所の組織変更にともない,独立 行政法人産業技術総合研究所主任研究員 . 同年 MIRAI プロジェクト回路システム構成グループのサブグルー プリーダとして,適応型デジタル回路構成法の研究に 従事 . 博士(工学). 電子情報通信学会,IEEE 各会員.



村川 正宏

昭和 47 年生 . 平成 11 年東京大学 大学院工学系研究科機械情報工学専 攻博士課程修了 . 同年電子技術総合 研究所入所 , 現在独立行政法人産業 技術総合研究所研究員 . 遺伝的アル

ゴリズム,ニューラルネットワーク,適応型ハードウェアの研究に従事.博士(工学).平成11年第2回進化システム国際会議最優秀論文賞,平成12年度つくば奨励賞若手研究者部門,平成13年電気学会電子・情報・システム部門ミレニアム最優秀論文賞各受賞.電気学会会員.



樋口 哲也

昭和 57 年慶應義塾大学大学院工学研究科博士課程修了.工学博士. 昭和 58 年電子技術総合研究所入所. 平成2年から3年カーネギーメロン 大客員研究員,筑波大学連携大学院

教授兼任. 進化型ハードウェア,遺伝的アルゴリズムの研究に従事. 第25回市村学術賞,電気学会ミレニアム論文賞等受賞. 現在,産業技術総合研究所次世代半導体研究センター回路システムグループ長(MIRAIプロジェクト).