

[アルゴリズムデザインコンテストとポスターセッション]

ポスターセッション

アルゴリズムデザインコンテスト

(ADC-1) 整数計画を用いたナンバーリンクの解法

○滝田潤(東京工業大学), 高橋佑典, 昆野修平, 八木祐樹, 宮内敦史, 河瀬康志, 松井知己(東京工業大学)

(ADC-2) SAT 型制約ソルバーによるナンバーリンクの求解と解の最適化

○迫龍哉(神戸大学), 川原征大, 田村直之, 番原睦則, 宋剛秀(神戸大学), 鍋島英知(山梨大学)

(ADC-3) 機械学習を用いたナンバーリンクソルバ

○寺田晃太郎(早稲田大学), 川村一志, 多和田雅師, 藤原晃一, 戸川望(早稲田大学)

(ADC-4) 配線経路と区間を用いたナンバーリンクの位相的な配線問題化

○田中雄一郎(ルネサスエレクトロニクス)

(ADC-5) SAT ソルバとグラフ探索を用いたナンバーリンクソルバ

○松永裕介(九州大学), 松永多苗子(九州産業大学)

(ADC-6) ZDD の幅を制限したフロンティア法によるナンバーリンクの解探索

○鈴木浩史, 孫浩, 湊真一(北海道大学)

(ADC-7) ヒューリスティックな経路削減に基づく深さ優先探索ナンバーリンクソルバ

○藤田雄也, 業天英範, 氏家隆之, 大石一輝, 森田俊平(京都大学)

一般

- (P-1) Single Layer Routing based on Wire Direction Determined by Region Partition
○Yang Tian(Waseda University), Takahiro Watanabe(Waseda University)
- (P-2) 教育用 FPGA マイコンシステムの開発
○岩河秀知(高知大学), 村岡道明(高知大学)
- (P-3) 全画面大腸内視鏡画像に適したリアルタイム特徴量抽出の FPGA 実装
○清水達也(広島大学), 杉幸樹, 小出哲士, 岡本拓巳, Anh-Tuan Hoang, 佐藤光, 玉木徹, Bisser Raytchev, 金田和文(広島大学), 吉田成人, 三重野寛(JR 西日本 広島鉄道病院), 田中信治(広島大学)
- (P-4) 大腸内視鏡診断支援のための高速 Visual Word 特徴量変換の FPGA 実装
○杉幸樹(広島大学), 小出哲士, 清水達也, 岡本拓巳, Anh-Tuan Hoang, 佐藤光, 玉木徹, Bisser Raytchev, 金田和文(広島大学), 吉田成人, 三重野寛(JR 西日本 広島鉄道病院), 田中信治(広島大学)
- (P-5) 大腸内視鏡画像のタイプ識別に適した SVM の FPGA 実装
岡本拓巳(広島大学), 小出哲士, 清水達也, 杉幸樹, Anh-Tuan Hoang, ○佐藤光, 玉木徹, Bisser Raytchev, 金田和文(広島大学), 吉田成人, 三重野寛(JR 西日本 広島鉄道病院), 田中信治(広島大学)
- (P-6) 遅延プログラマブル素子の製造ばらつきを考慮したクロックスキュー調整手法の提案
○室岡大二郎, 董青, 高島康裕, 中武繁寿(北九州市立大学)
- (P-7) クラスタリングによる書き込みビット数削減と誤り訂正を実現する不揮発メモリを対象とした符号の構成手法
○古城辰朗(早稲田大学), 多和田雅師, 柳澤政生, 戸川望(早稲田大学)
- (P-8) 基板バイアス制御による遅延ばらつき補償および配線遅延を考慮した低エネルギーオーバーヘッド指向の高位合成手法
○井川昂輝(早稲田大学), 史又華, 柳澤政生, 戸川望(早稲田大学)

- (P-9) ローテータベースマルチプレクサネットワークによるフィールドデータ抽出器の構成手法
○伊東光希(早稲田大学), 川村一志(早稲田大学), 田宮豊(富士通研), 柳澤政生,
戸川望(早稲田大学)
- (P-10) セレクタ論理に帰着させたアルファブレンド演算器を用いた画像間合成回路の FPGA 実装
○五十嵐啓太(早稲田大学), 柳澤政生, 戸川望(早稲田大学)
- (P-11) 低電力 IoT デバイスを対象とするノイズに強く測定の長さが制約されない小型電力解析装置の設計
○北山遼育(早稲田大学), 竹中崇(NEC), 柳澤政生, 戸川望(早稲田大学)
- (P-12) Mask Manufacturability Aware Post OPC Algorithm for Optical Lithography
○Ahmed Awad(Tokyo Institute of Technology),
Atsushi Takahashi(Tokyo Institute of Technology)
- (P-13) 28 nm UTBB FD-SOI プロセスにおける α 線照射による低電圧動作時の FF のソフトウェア耐性評価
○一二三潤(京都工芸繊維大学), 曾根崎詠二, 山口潤己, 古田潤,
小林和淑(京都工芸繊維大学)
- (P-14) Self-Aligned Quadruple Patterning のための配線パターンの効率的な生成手法
○井原岳志(東京工業大学), 高橋篤司, 本江俊幸(東京工業大学)