実対称行列のブロック鏡映変換を用いた ブロック三重対角化のOpenMPによる並列化の実験

村上 弘1,a)

受付日 2015年1月5日, 採録日 2015年4月25日

概要:ブロック鏡映変換を用いた実対称行列のブロック三重対角形への変換処理の, OpenMP による並列 化実装の計算機実験を行った.計算の大部分はブロック小行列 (タイル)間の行列積 (BLAS3 の xGEMM) になるので,メモリバンド幅を抑えて演算密度が高い計算を行える.きわめて単純な実装でも,普及品の マルチコア CPU を用いた PC 上で演算性能の理論ピーク値の 70%から 80%程度の性能が達成できること を確かめた.

キーワード:ブロックアルゴリズム、ブロック三重対角化、ブロック鏡映変換

Experiments of OpenMP Parallelization of the Block Tridiagonalization of a Real Symmetric Matrix by the Block Reflector Method

HIROSHI MURAKAMI^{1,a)}

Received: January 5, 2015, Accepted: April 25, 2015

Abstract: We made experiments of OpenMP parallelization of the block tridiagonalization of a real symmetric matrix by the block reflector method. Since the most part of the calculation is reduced to matrix multiplications (BLAS3's xGEMM) of small matrices (tiles) of the block size, the calculation is rich in arithmetic operations and the requirement of the memory bandwidth is low. By experiments, we examined that even by a very simple implementation of the method, PCs with a multi-core CPU for commodities attained about 70% to 80% of their theoretical peak performances for the calculations.

Keywords: blocked algorithm, tiled algorithm, block tridiagonalization, block reflector

1. はじめに

大規模な(数万元~)実対称密行列の固有値問題を通常 のHouseholder法を用いて三重対角形を経由して解く方法 はBLAS2であり,記憶走査量が多いことからメモリバン ド幅が計算のボトルネックとなる.そこで普通の行列算法 に現れる行列要素を通常の数(スカラ)から小行列(タイ ル)に拡張するブロック化を施せば,計算の粒度を大きく でき,さらに小行列(タイル)どうしの積の計算をBLAS3

© 2015 Information Processing Society of Japan

の xGEMM を用いて行うことで,計算のボトルネックと なりがちなメモリバンド幅への要求が低減できる.

通常の鏡映変換による実対称行列の Householder 三重対 角化法に対してブロック化拡張を施すことで,ブロック鏡 映変換によるブロック Householder 三重対角化法が自然に 得られる.

いま実対称行列の次数をNとし、ブロック Householder 三重対角化法の計算を小行列(タイル)のサイズをbとし て行うと、記憶の走査回数はbに反比例して減り、演算量 の主要項が (4/3) N^3 なので、演算密度はbに比例して向上 する.

対称密行列の固有値問題のブロック三重対角化を経由す る解法は,通常の三重対角化を経由する方法に類似したも

^{a)} mrkmhrsh@tmu.ac.jp

のになる.1)まず対称密行列Aにブロック鏡映変換を繰り返し適用してブロック三重対角行列Tに変換する.この 変換後のTは元のAと固有値の全体が一致する.2)次に Tの固有対を求める.通常は必要な固有値を持つ固有対だ けを求める.3)そうして必要なTの固有ベクトルの組に 対してブロック三重対角化する際に用いたブロック鏡映変 換を逆順に繰り返して作用させることで,元の行列Aの固 有ベクトルの組を得る.

全体行列 A はサイズ b の小行列 (タイル) に区分けし て扱い,タイル内部に対応する記憶領域はメモリ上で連続 的に確保するものとする. A の次数 N がブロックサイズ b の倍数でないときは,行と列の各方向の末尾に行あるい は列の個数が b 未満のタイルを割り当てるようにもできる が,今回の実験では記憶量が少し無駄になるが,実装を簡 単にするためにすべて同じサイズ b の正方形のタイルだけ を用いて, A の末尾の行あるいは列を含むタイルはその一 部分だけを使用した.

今回のブロック三重対角化法の実験では特に,以前の論 文[1]で記述したブロック鏡映変換の構成の中で用いてい た QR 分解を通常の HQR 法から T-S 行列用の QR 分解 (文献 [2], [3]) に置き換える改良を行った.そうして,以 前の論文の書かれた 2006 年頃のものと比べて演算性能と メモリ容量が大幅に向上している最近の計算機 (PC)を用 いて性能測定を行った.

過去の論文 [1] では,

- (1) 元の対称密行列 A にブロック鏡映変換を繰り返し適用
 してブロック三重対角行列 T にする,
- (2)対称三重ブロック対角行列 T を対称帯行列 B に変換 して帯幅を半減させる,
- (3) 村田の帯 Householder 法を用いて帯行列 B を真の対 称三重対角行列へ変換する,
- (4) Sturm の二分法を用いて真の対称三重対角行列の必要 な範囲(たとえば固有値分布の端付近)にある比較的 少数の固有値を求める,
- (5)帯行列 B の比較的少数の固有ベクトルを逆反復法の シフトに固有値を用いることで求める,
- (6)帯行列Bの固有ベクトルを三重ブロック対角行列T の固有ベクトルに逆変換する,
- (7) 三重ブロック対角行列 T の各固有ベクトルに対して, 最初のブロック三重対角化に用いたブロック鏡映変換 を逆順に適用することで,元の行列 A の固有ベクトル を求める,

という構成により対称密行列の比較的少数の固有対を求め る方法,およびその実行例を記述した.

このうち,上記(2)のステップは文献[1]に記述した方 法を用いて容易に実現できる.

また上記 (3) から (5) までの村田の帯 Householder 法 を用いて (帯内が密の) 対称帯行列の比較的少数の固有対 を求めるステップは文献 [4] の方法を,同書に掲載された プログラムに修正を加えて計算をしている.

古典的アルゴリズムにより大規模な対称帯行列の固有対 の一部を求める方法は文献 [5], [6] にも記述されている.

今回の論文は主に,上記(1)のステップであるブロック 三重対角化の操作だけについて記述する.計算で求める固 有対の個数が比較的少数である場合には,このステップが 計算全体の主要部になる.

大規模な対称行列のブロック三重対角化法には,本論文 で紹介するブロック鏡映変換に基づくもの以外にも,通常 の Householder 変換の複数個を集積して作られる WY 表 現を用いてブロック化を実現する Bischof の方法などがあ る [7], [8], [9].

本論文の新規性:

本論文では以前の論文 [1] で記述したブロック鏡映変換 の構成の中で用いていた QR 分解を,通常の HQR 法から T-S 行列用の QR 分解 (文献 [2], [3]) に置き換える改良を 行った.この点において新規性がある.さらに本論文の後 の付録の中で,T-S 行列の直交分解として QR 分解以外の ものも利用できることを実験で示した.

2. ブロック三重対角化法

この章の内容は過去の論文 [1] の復習であり, QR 分解 と特異値分解を用いてブロック鏡映変換を構成する.

2.1 ブロック鏡映変換の構成法

いま縦長の $m \times b$ 行列 U が $U^T U = I_b$ を満たせば, $H = I_m - 2UU^T$ は, $H^T = H$, $HH = I_m$ を満たす ので, H は (Uを軸とする) ブロック版の鏡映変換になる.

いま任意に与えられた縦長の $m \times b$ 行列Cに対してUを うまく決めることでHCの先頭のb行以外をすべて消去 できれば、そのUを利用してブロック三重対角化ができ る.つまり $HC = E_b\beta$ である。ここで E_b は $m \times b$ の拡 張単位行列で、 β はb次行列である。そのようなUは以下 の手順で構成できる(図 1、図 2 を参照)。

- (1) $m \times b$ 行列 C の QR 分解を $C \Rightarrow XR$ とする. $m \times b$ 行列 X の先頭の b 行を集めた b 次行列を \hat{X} と する.
- (2) \hat{X} の特異値分解を $\hat{X} \Rightarrow WDV$ とする (この特異値 はすべて1以下である).
- (3) X の先頭の b 行までが \hat{X} であったが, X のその位置 に b 次行列 WV を加えた $m \times b$ 行列を Y とする. す なわち $Y \Leftarrow X + E_b$ (WV).
- (4) $G = V^T \{2(I_b + D)\}^{(-1/2)}$ とし, Y に G を右から乗じ た U ← Y G を作ると, U は U^T U = I_b を満たす.こ の U が求めるべきブロック鏡映変換の軸になる.
- (5) $H = I_m 2UU^T$ を C に作用させると、先頭の b 行 以外がすべて消去されて、 $HC = E_b \beta$ となる.ここ



図 1 ブロック両側変換について Fig. 1 Block two sided transformation.



図 2 ブロック鏡映変換の構成法 Fig. 2 Construction of block reflector.

で b 次行列 $\beta = -(WV) R$ である. その構成から H は対称な直交行列である.

(注:今回の実験では, *C* の *QR* 分解において列ピボット 交換も有効階数の決定も行わない上記の構成法を用いた. 列ピボット交換や有効階数の決定を行う *QR* 分解を用いる 場合にも同様の構成が可能であるが,省略する.)

(注2:上記(1)では「 $C \circ QR \circ f g \in C \Rightarrow XR \lor f \circ d$ 」 とあるが、実際には分解C = XRにおいてXが列直交基 底であること($X^T X = I_b$)だけを満たせばブロック鏡映 変換を実現するのには十分であることが示せる.つまり行 列Rを上三角に限定する必要はないことが分かる.そのこ とを本論文の後の付録の章でも用いている.)

すると、上記の方法で構成されるブロック鏡映変換を繰り返し適用することで、以下のように任意の実対称行列 A は実対称のブロック三重対角行列へ変換される.

 $H^{(n-2)} \cdots H^{(3)} H^{(2)} H^{(1)} A H^{(1)} H^{(2)} H^{(3)} \cdots H^{(n-2)}$

$$= \begin{pmatrix} \alpha_{1} & \beta_{1}^{T} & 0 & \cdots & & & \\ \beta_{1} & \alpha_{2} & \beta_{2}^{T} & 0 & \cdots & & \\ 0 & \beta_{2} & \alpha_{3} & \beta_{3}^{T} & 0 & & \\ \vdots & 0 & \beta_{3} & \alpha_{4} & \beta_{4}^{T} & & \\ \vdots & & & & \\ & 0 & \ddots & \ddots & & \vdots & \\ & & & & & \ddots & \ddots & 0 & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & \\ & & & & & & \\ & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & &$$

ただし、N 次行列 A を行と列をサイズbでブロック分 割したときの(ただし最後のブロックのサイズだけはb以 下とする)、各方向のブロックの番号は 1 からnの範囲で あるとする。そうして第k 番以下のブロックに含まれる行 と列については恒等変換、第k 番よりも後のブロックに含 まれる行と列については上記の方法で第k回目に構成され るサイズm = N - kbのブロック鏡映変換 H, これら 2 つ の直和である直交変換を $H^{(k)}$ とする。

2.2 H⁽¹⁾AH⁽¹⁾の実際の計算方法

先頭のブロック列についてはその変換結果を新たに計算 して求める必要はなくて、先頭のブロック列の最初のブ ロックを α として保持する、そうしてブロック鏡映軸Uを 作るときに得られた β も保存する、軸Uは後で逆変換に 用いるためにCの部分に重ね書きして保持する.

いま、Aから最初の1ブロック分だけ行と列を取り除い たものを \tilde{A} と表すと、その部分を両側からの鏡映変換で $\tilde{A} \leftarrow H\tilde{A}H$ と更新する方法は、補助のブロックベクトルPおよび対称な小行列 γ を用いて以下の4つの式で書ける;

$$\begin{cases} P \leftarrow AU, \quad \text{(Kernel 1)} \\ \gamma \leftarrow P^T U, \\ P \leftarrow 2(U\gamma - P), \\ \widetilde{A} \leftarrow \widetilde{A} + UP^T + PU^T. \quad \text{(Kernel 2)} \end{cases}$$

この計算はサイズ b の小行列(タイル) どうしの行列積 を豊富に含むので,BLAS3 を用いて実装すれば高速であ り記憶参照の局所性も高い.実装では,ブロック行列 A は その対称性を用いることで,対角ブロックを含む下半分だ けを(たとえばブロック列ベクトルが並んだ形で)保持す る.このブロック鏡映変換を用いた実対称行列のブロック 三重対角化法の擬似コードをリスト1に示す.各段の両側 ブロック鏡映変換において,ブロック行列 A の対角ブロッ クを含む下三角部分は,上記の「ブロック鏡映を作り,カー ネル1を処理する」ステップと「カーネル2を処理する」 ステップのそれぞれで,(並列化をしない場合には)列方向 に連続的なアクセス(下図参照)による走査を2回受ける.



行列要素がスカラーの場合の「Wilkinson の技巧」[10] を行列要素がタイルであるブロック行列の場合にも同様に して適用することが可能である.それはブロック鏡映変換 の第 k 段目での「カーネル 2 を処理する」ステップを実施 する際に,同時に第 k + 1 段目での「ブロック鏡映を構成 し,カーネル 1 を処理する」ステップを重ねながら実施す るように計算処理の手順を組み替えることであり,本来個 別に行えば 2 回必要になるブロック行列 A の走査回数をま とめることで 1 回に減らす方法である.

 リスト1 ブロック版対称 Householder 三重対角化の擬似コード
 List 1 Pseudo code of blocked symmetric Householder tridiagonalization.

! NB は行あるいは列のブロック数で, IB, JB などはブロックの添字.				
! 行列やベクトルのブロック添字は 1 から NB の範囲をとる.				
! 鏡映変換の段数 KB のループの内側には 2 つの計算カーネルがある				
DO KB = 1, NB-2				
「A[KB+1:NB,KB] からブロック鏡映軸 U[KB+1:NB] を作り重ね書きし,				
同時にできる BETA[KB] を格納. ALP[KB] (=A[KB,KB]) も格納.」				
! カーネル 1(ブロック版の行列ベクトル積)				
! P ← A * U				
P[KB+1:NB] = 0.0				
DO JB = KB+1, NB				
P[JB] = P[JB] + A[JB, JB] * U[JB]				
DO IB = JB+1, NB				
P[IB] = P[IB] + A[IB, JB] * U[JB]				
P[JB] = P[JB] + A[IB, JB] * U[IB]				
ENDDO				
ENDDO				
!				
「ブロックベクトル U と P の内積である対称行列 γを作り,				
P := 2 (U γ - P) を γの対称性も利用して作る.」				
! カーネル 2(ブロック版の A の階数 2 の更新)				
$! A \leftarrow A + P * U^{T} + U * P^{T}$				
DO JB = KB+1, NB				
DO IB = JB, N				
A[IB,JB] = A[IB,JB] + P[IB] * U[JB] + U[IB] * P[JB]				
ENDDO				
ENDDO				
-				
!				
! ENDDO				
! ENDDO 「ALP[NB-1] (=A[NB-1,NB-1]) と BET[NB-1] (=A[NB,NB-1]) と				

2.3 固有ベクトルの逆変換 [BCKTRS]

この操作もまた通常の Householder 法と同様にできる.

- 必要なTの固有ベクトルを求めて、それらを逆変換により必要なAの固有ベクトルに戻す。
- Tの固有ベクトルyをAの固有ベクトルxへ逆変換 するには、yに軸がU⁽ⁱ⁾のブロック鏡映変換H⁽ⁱ⁾を 逆順に作用させる:x←H⁽¹⁾H⁽²⁾…H⁽ⁿ⁻²⁾y.
- 効率向上のためには、複数の固有ベクトルをまとめて 変換する.ベクトルの組Yに対するブロック鏡映変換 H⁽ⁱ⁾の適用は、Y←H⁽ⁱ⁾Yの形にまとめることがで きて BLAS3を適用できる行列-行列積が豊富になる. ブロック鏡映変換を逆順に適用することにより、Tの 固有ベクトルの組から対応するAの固有ベクトルの組 が得られる.

3. T-S 型行列用の *QR* 分解法(TS-QR)に ついて

ブロック鏡映変換の構成には、T-S 型である $m \times b$ 行列 ($m \gg b$)の QR 分解を必要とする. この QR 分解に BLAS2 である通常の HQR 法を用いると記憶参照の局所性がない ので、メモリバンド幅と並列処理の同期が性能上のボトル ネックとなる. ブロック鏡映変換の軸である U を構成する 手順の中で BLAS2 である通常の HQR 法を用いると、サイ ズ bが \sqrt{m} の付近もしくはそれ以上のときにブロック鏡映 変換の処理全体の性能が低下する. その理由は、各段のブ ロック鏡映変換の中で、通常の HQR 法が費やす記憶走査 量 (3/2) mb^2 が、ブロック鏡映変換の記憶走査量 (1/2) m^2 と同程度になるからである. それゆえ、bがある程度大き いときには、ブロック鏡映変換の構成に用いる T-S 型行列 用の QR 分解には、通常の HQR 法よりも記憶走査量が少 ない別の方法を用いるべきである.

今回の実験に用いた T-S 行列に対する QR分解 (TS-QR) は, Householder 直交変換全体の過程を再帰的に多段階で 行うもので,以下のような利点がある:計算の大部分が各 部分行列に対する大きい粒度の互いに独立に行える処理で 構成されていて並列化に適していること,またデータ参照 の局所性が向上するので階層型記憶システムに適してお り,また PE 間のデータ転送と同期の頻度が少ないことも 並列処理に適している.方法は文献 [11] に記述した.

ただし、今回の実験に用いた実装は、タイルを並べて構成されたブロック列ベクトルの T-S 型 QR 分解をその記憶場所の中で行うのではなくて、それに対応するタイル化されていない通常の縦長の作業用の行列にいったんコピーして、その作業用行列に T-S 行列の QR 分解(TS-QR)を適用し、得られた分解結果の Q を元の対応するブロック列ベクトルにコピーして戻している。このためブロック列ベクトルの全体と作業用領域の間を余分に 2 度走査しながら複製する手間が発生しているし、算法がタイルだけを用いて

組み立てられていないこともプログラム構成上の一貫性を 欠いていて美しくない.これは今後改善をしたい.

3.1 TS-QR 法以外の QR 分解法について

T-S 型行列 A の QR 分解を行う方法としては,再帰的な 方法で階層的な QR 分解を行う TS-QR 法以外にも,まず A からサイズの小さい対称行列 S \leftarrow A^TA を作り, Cholesky 分解 S \rightarrow R^TR を行って Q \leftarrow AR⁻¹ を作ると, Q^TQ = I, A = QR であることを用いる Cholesky QR 法などがある (A が悪条件である場合には Cholesky 分解には対角ピボッ ト選択を含める方が良い).これについてたとえば文献 [12] の第 2 章 5 節には次のように述べられている.

「まとめると, TS-QR 法は数値的には Householder QR 法と同程度に正確であるが, Householder QR 法よりも通信量が漸近的に少ない.ま た精度がはるかに低い Cholesky QR 法と比べて TS-QR 法の通信量はある小さな定数倍多いだけで ある.」

(原文: "In summary, TSQR is as numerically accurate as Householer QR but communicates asymptotically less than Householder QR. TSQR also communicates only a small constant factor more than the much less accurate Cholesky QR algorithm.")

あるいは, 文献 [13] の第9章の最初のあたりには次のように述べられている(ただし行列 A は m×n で縦長としている).

「並列の場合, Cholesky QR 法と TS-QR 法の通 信回数と通信量は同程度であるが, Cholesky QR法のクリチカルパスにともなう浮動小数演算回数 はある定数倍少ない.しかし TS-QR 法で計算した 因子 Q はつねに数値的に直交しているが,他方で Cholesky QR 法で計算した因子 Q は $\kappa_2(A)^2$ に比 例して直交性が失なわれる.グラム・シュミット 系統の方法ではこれらの 2 つの方法よりも通信回 数は少なくとも n 倍は必要で,少なくとも $\kappa_2(A)$ に比例して直交性が失なわれる.」

(原文: "In the parallel case, Cholesky QR and TSQR have comparable number of messages and communicate comparable numbers of words, but Cholesky QR requires a constant factor fewer flops along the critical path. However, the Qfactor computed by TSQR is always numerically orthogonal, whereas the Q factor computed by Cholesky QR loses orthogonality proportionally to $\kappa_2(A)^2$. The variants of Gram-Schmidt require at best a factor n more messages than these two algorithms, and lose orthogonality at best proportionally to $\kappa_2(A)$.")

このように、Cholesky QR 法あるいはグラム・シュミッ ト系統の方法の並列化版の直交分解で得られる基底 Q の直 交性は、分解する行列の条件数が大きいといくらでも悪く なりうる.するとそれにより構成されたブロック鏡映変換 の直交変換としての正確さは保証されない.そこで直交精 度の点からは Householder QR 法の並列化には TS-QR 法を 選択するのが安全で確実であると考えられる.

なお、Cholesky QR 法やグラム・シュミットの系統の方 法で得られる分解の直交性の崩れを修正する反復手法が存 在する(たとえば修正を1回加える方法を Cholesky QR2 などと呼ぶようである). さらに文献 [14] で SVQB 法とい う直交基底生成の方法、また SVQB 法と同類の方法を実 験した文献 [15] では、Cholesky QR 法に似た方法として 縦長の行列 A からまずサイズの小さい対称行列 S := A^TA を BLAS3 の演算を用いて作り、その S の(Cholesky 分解 ではなくて)固有値分解を用いて A の直交基底を得る方法 が記述されている(T-S 型の行列 A から S := A^TA を構成 する計算は、A がタイルを要素とするブロックベクトルで あれば、タイル単位の BLAS3 演算を用いて容易に組み立 てられる).

Cholesky QR 法や SVQB 法は Q の直交性の崩れを必要 に応じて後から反復処理により補正・修正することができ る.しかし, A がきわめて悪条件の場合には,正確な直交 性が1回の補正だけでは得られずに2回以上必要になる場 合もある.補正を行う反復回数が増えると記憶の参照量も 増えてしまう.通常よりも高精度の数値による演算(たと えば通常用いられている倍精度演算に対する四倍精度演算 など)を中間の作業に用いて計算すれば,修正のための反 復が省けたり減らしたりできるが,利用ができる場合にも 高精度演算はきわめて遅いことが普通なので,実際に利用 するうえで困難が予想される.

今回の実験では、とりあえず TS-QR 分解法だけを用い ており、Cholesky QR 法に直交性の補正処理を(適応的 に)入れた方法やあるいは SVQB 法で基底の直交性の補正 も入れる方法などは、採用していない(本論文の付録の章 「TS-QR 法以外の直交分解を使った例」の中に、SVQB 法 と同類の方法 [15] を用いて行った実験についての記述を追 加しておいた).

4. ソースコードの例

実験で使ったブロック三重対角化の計算に用いた Fortran90 言語と OpenMP ディレクティブによるソースコー ドの例を示す (リスト2からリスト6).

リスト2の BHSHLD は、ブロック Householder 三重対角 化のルーチンである.行列 A はブロックサイズ b の正方形 タイルを並べたものとして対角およびその下半分と対応す るタイルだけを保持する.行列 A の次数 N がタイルのサ イズの倍数でない場合には、Aの最後の行あるいは列を含 むタイルの内部はAの要素と対応する部分だけが意味を持 つ. タイル内部はメモリ上で連続領域にとっている. 今回 は簡単のため Fortran90 の3次元配列を用いていて, 配列 の第1番目の添字と第2番目の添字をタイル内部の行列要 素をアクセスする添字とし、第3番目の添字は行列 Aの下 半分部分に対応するタイルに列優先順で付けた番号として いる.

リスト3の MAKE_REFLECT は、ブロック鏡映変換の軸を 作成するルーチンとして BHSHLD から呼ばれる.

リスト4のルーチン HQR_BLOCK_TS は MAKE_REFLECT か ら呼ばれ、行列 A のブロック列を TS-QR 法により QR 分 解を行う、このルーチンの現状の実装は「とりあえず」の ものであり、まずタイルからなるブロック列ベクトルを 「通常の格納方式」の配列に複製し、「通常の格納方式」の 配列に対する TS-QR 法のルーチン (リスト5の HQRF_TS) を用いて QR 分解し,得られた正規直交ベクトルの組 Q を また再びタイルからなるブロック列ベクトルに複製して書 き戻している.

リスト 6 の MAT_SVD は, MAKE_REFLECT の中で使用する ルーチンで、タイルサイズの行列の特異値分解を行うも のである.名古屋大学数値ライブラリ NUMPAC のルーチン SVDD、あるいは LAPACK のルーチン DGESVD を呼んで処 理している.

リスト2 ブロック三重対角化:BHSHLD

List 2 Block tridiagonalization: BHSHLD.

001	
002	1
003	Block Householder Transformation routine.
004	1
005	
006	SUBROUTINE BHSHLD (N. BLKSZ, NBLK, A. P. R. RANKS)
007	IMPLICIT NONE
008	INTEGER.INTENT(IN) :: N ! The true size of matrix "A".
009	INTEGER.INTENT(IN) :: BLKSZ, NBLK
010	REAL(8), INTENT(INOUT) :: A(BLKSZ, BLKSZ, (NBLK+1)*NBLK/2)
011	! Matrix "A" will keep the block Householder vectors.
012	REAL(8).INTENT(OUT) :: P(BLKSZ,BLKSZ,NBLK) ! Stores ALP(:.:.).
013	REAL(8).INTENT(OUT) :: R(BLKSZ,BLKSZ,NBLK) ! Stores BET(:.:.).
014	INTEGER, INTENT(OUT) :: RANKS(NBLK-2) ! Stores ranks of transformations.
015	
016	EXTERNAL DSYMM, DGEMM, DSYR2K ! Level-3 BLAS routines.
017	INTEGER BS(NBLK) ! True sizes of the blocks.
018	INTEGER LAST_BS
019	INTEGER KK, RANK
020	REAL(8) R_JB(BLKSZ,BLKSZ), C(BLKSZ,BLKSZ), C_PART(BLKSZ,BLKSZ)
021	INTEGER IB, JB, INDX; INDX(IB, JB) = IB+(JB-1)*(2*NBLK-JB)/2
022	! Statement function "INDX" gives the index to (IB, JE)-th block element of
023	! the symmetric block matrix stored using the symmetry. IB>=JB is assumed.
024	
025	BS(:NBLK-1) = BLKSZ: BS(NBLK) = N-(NBLK-1)*BLKSZ ! Set block sizes.
026	LAST BS = BS(NBLK)
027	!
028	LOOP KK: DO KK = 1. NBLK-2
029	
030	! Save ALP(KK).
031	P(:BS(KK),:BS(KK),KK) = A(:BS(KK),:BS(KK),INDX(KK,KK))
032	!
033	! Make the block reflector vector into KK-th block column of "A"
034	! and also BETA(KK).
035	CALL MAKE_REFLECT (KK, BLKSZ, NBLK, A(1,1,INDX(1,KK)), RANK, R(1,1,KK))
036	! To be secure, unused place of the block vector is zero-filled.
037	A(LAST_BS+1:,:,INDX(NBLK,KK)) = 0.D0
038	·
039	! Save the rank of transformation for the later use.
040	RANKS(KK) = RANK
041	
042	! Skip the transform when the rank of block reflector is nil.
043	IF (RANK == 0) CYCLE LOOP_KK
044	
045	! Compute, "R := A * Q"; where "Q" is in the KK-th block column of "A".
046	!\$OMP PARALLEL PRIVATE(R_JB,JB,C_PART)
047	!\$OMP DO
048	DO JB = KK+1, NBLK
049	R(:BS(JB),:RANK,JB) = 0.D0
050	ENDDO
051	DO JB = KK+1, NBLK ! This DO-loop is sequential
052	$R_JB(:BS(JB), :RANK) = 0.D0$
053	!\$OMP DO

D0 IB = JB, NBLK IF (IB == JB) THEN ! Diagonal block. CALL DSYMM ('L', 'L', BS(JB), RANK, 1.D0, & A(1,1,INDX(IB,JB)), SIZE(A,1), & A(1,1,INDX(JB,JK)), SIZE(A,1), & 1.D0, R_JB, SIZE(R,JB,1)) ELSE ! Off-diagonal block (IB > JB). CALL DGEMM ('N', 'N', BS(IB), RANK, BS(JB), 1.D0, & A(1,1,INDX(JB,JE)), SIZE(A,1), & A(1,1,INDX(JB,JK)), SIZE(A,1), & 1.D0, R(1,1,1B), SIZE(A,1)) 054 055 056 057 058 059 060 061 062 A (1,1,1NBX(JB,KK)), SIZE(A,1), & A(1,1,1NBX(JB,KK)), SIZE(A,1), & 1.DO, R(1,1,E), SIZE(A,1), & A(1,1,NBX(IB,JE)), SIZE(A,1), & A(1,1,INBX(IB,JE)), SIZE(A,1), & A(1,1,INDX(IB,KK)), SIZE(A,1), & 1.DO, R_JB, SIZE(R_JB,1)) ENDIF 063 064 065 066 067 068 069 070 071 ENDDO SOMP END DO NOWAIT 072 \$0MP CRITICAL 073 R(:BS(JB),:RANK,JB) = R(:BS(JB),:RANK,JB) + R_JB(:BS(JB),:RANK) 073 074 075 076 077 ENDDO 078 !----079 ! Compute, "C := (Q^{T}*R)"; Note, "C" is symmetric since "C=Q^{T}AQ". 080 \$0MP SINGLE 080 081 082 083 084 C(:RANK,:RANK) = 0.DO \$0MP EDD SINGLE \$! Every thread sets "C_PART" to zero. C_PART(:RANK,:RANK) = 0.DO !\$OMP DO 085 DO JB = KK+1, NBLK 086 CALL DGEMM ('T', 'N', RANK, RANK,BS(JE), 1.DO, & A(1,1,INDX(JE,KK)), SIZE(A,1), & R(1,1,JE), SIZE(R,1), & 1.DO, C_PART, SIZE(C_PART,1)) 087 088 089 090 091 092 ENDDO !\$OMP END DO NOWAIT !\$OMP CRITICAL 093 094 C(:RANK,:RANK) = C(:RANK,:RANK) + C_PART(:RANK,:RANK) !\$OMP END CRITICAL !\$! Wait for "C" to complete. 095 096 097 098 099 100 \$0MP BARRIER Compute, "P:=2*(Q*C-R)"; Note, the symmetry of "C" is used !\$OMP DO DO IB = KK+1, NBLK 101 CALL DSYMM ('R', 'L', BS(IB), RANK, 1.DO, & 102 103 104 105 106 107 108 ENDDO !----! Compute, "A := A + P * Q^{T} + Q * P^{T}". 109 110 !\$OMP DO SCHEDULE(DYNAMIC) 111 111 112 113 114 115 116 117 1.DO, A(1,1,TNDX(UB,JB), SIZE(A,1)) ELSE ! 0ff-diagonal block (IB > IB), CALL DGEMM ('N', 'T', BS(IB), BS(JB), RANK, 1.DO, & P(1,1,IB), SIZE(P,1), & A(1,1,IDDX(JB,KK)), SIZE(A,1), & 1.DO, A(1,1,IDDX(IB,JB)), SIZE(A,1), CALL DGEMM ('N', 'T', SS(IB), RANK, 1.DO, & A(1,1,INDX(IB,KK)), SIZE(A,1), & P(1,1,IB), SIZE(P,1), & & P(1,1,IB), SIZE(A,1), SIZE(A,1), & NUT 118 119 120 121 122 123 124 125 126 120 127 128 129 130 ENDIF ENDIF ENDDO ENDDO !\$OMP END DO NOWAIT !\$OMP END PARALLEL 131 132 ENDDO LOOP_KK 133 ENDU LOUP_KK
IF (NBLK = 2) THEN
! Save ALP(NBLK-1).
P(:,:,NBLK-1) = A(:,:,INDX(NBLK-1,NBLK-1))
! Save BET(NBLK-1).
R(:LAST_BS,:,NBLK-1) = A(:LAST_BS,:,INDX(NBLK,NBLK-1))
R(LAST_BS+1:,:,NBLK-1) = 0.D0 ! Note: current code requires this.
PUNCT 134 135 136 137 138 139 140 ENDIF IF (NBLK >= 1) THEN 141 r (NDLA >= 1) InLM ! Save ALP(NBLK). P(:;,;NBLK) = 0.D0 ! Fill zeros to clear unused places. P(:LAST_BS,:LAST_BS,NBLK) = A(:LAST_BS,:LAST_BS,INDX(NBLK,NBLK)) 142 143 143 144 145 146 ENDIF END SUBROUTINE BHSHLD

リスト3 ブロック鏡映軸の作成:MAKE_REFLECT

List 3 Construction of axis of block reflector: MAKE_REFLECT.

001	#define USE_BLAS3				
002					
003	! From the given block column vector U(:,:,KK+1:NBLK),				
004	! the block reflector vector is formed				
005	<pre>! and U(:,:RANK,KK+1:NBLK) is overwritten.</pre>				
006	! (The upper blocks U(:,:,1:KK) are never changed.)				
007	1				
008	!				
009	SUBROUTINE MAKE_REFLECT (KK, BLKSZ, NBLK, U, RANK, BET)				

- INTEGER, INTENT(IN) :: KK ! The step of Householder transform.
 :: BLKSZ ! Size of block.
 :: NBLK ! Size of matrix in block. 012
- INTEGER, INTENT(IN) 013 014 INTEGER.INTENT(IN)

015	REAL(8),INTENT(INOUT):: U(BLKSZ,BLKSZ,NBLK) ! Block column vector.				
016	INTEGER,INTENT(OUT) :: RANK ! Determined rank of the block reflector.				
017	REAL(8),INTENT(OUT) :: BET(BLKSZ,BLKSZ) !				
018	! H * U = E_rank * BET; where BET * PERMU = (-QV)*(R)				
019 020 021 022 023 024 025 026 027	INTEGER PERMU(BLKSZ) ! PERMU(1:BLKSZ) is a permutation array. REAL(8) QV(BLKSZ, BLKSZ) ! QV(1:RANK,1:RANK) is an orthogonal matrix. REAL(8) RQ(BLKSZ, BLKSZ) ! QV(1:RANK,1:RANK) is an upper triangle matrix. REAL(8) Q(BLKSZ, BLKSZ) ! R(1:RANK,1:BLKSZ) is an upper triangle matrix. REAL(8) Q(BLKSZ, BLKSZ), LAMEDA(BLKSZ), W(BLKSZ, BLKSZ) REAL(8) W2(BLKSZ, BLKSZ), TMP(BLKSZ, BLKSZ) INTEGER 1B 				
028	M = (NBLK-KK) * BLKSZ				
029	N = BLKSZ				
030	!				
031 032 033	! Apply TS-HQR for block column vector (without column pivoting). ! For without pivoting, "RANK" will be "N", and "PERMU" will be identity. CALL HQR_BLOCK_TS (M, N, &				
034	U(1,1,KK+1), BLKSZ, NBLK-KK, &				
035	R, SIZE(R,1), &				
036	RANK, PERNU)				
037	!				
038	IF (RANK == 0) RETURN ! Prevent error for null sized matrix.				
039	!				
040	<pre>! SVD : "U[Kk+1]> Q LAMEDA w^{T}"; (or "Q LAMEDA V", where "V=w^{T}".)</pre>				
041	CALL MAT_SVD (RANK, RANK, &				
042	U(1,1,Kk+1), SIZE(U,1), &				
043	Q, SIZE(Q,1), &				
044	LAMEDA, &				
045	W, SIZE(W,1))				
046	!				
047	! Compute, U[KK+1] := U[KK+1] + Q * ₩~{T}.				
048	! we first compute "QV := Q * ₩~{T}" which is also used later.				
049	<pre>#ifndef USE_BLAS3</pre>				
050	QV(:RANK,:RANK) = MATMUL(Q(:RANK,:RANK), TRANSPOSE(W(:RANK,:RANK)))				
051	#else				
052 053 054	 CALL DGEMM ('N', 'T', RANK, RANK, RANK, 1.DO, & Q, SIZE(Q,1), W, SIZE(W,1), & O.DO, QV, SIZE(QV,1)) 				
055	<pre>#endif</pre>				
056	U(:RANK,:RANK,KK+1) = U(:RANK,:RANK,KK+1) + QV(:RANK,:RANK)				
057	!				
058	! Compute, W2 := V ⁺ {T} * (2(1+LAMBDA))^(-1/2).				
059	D0 J = 1, RANK				
060	W2(:RANK,J) = W(:RANK,J) / SQRT(2.D0*(1.D0+LAMBDA(J)))				
061	ENDDO				
062	!				
063	! Compute, U := U * W2.				
064	<pre>!SUMP FARALLEL DU FRIVATE(IMP)</pre>				
065	DD IB = KK+1, NELK				
066	TMP(:ELKSZ,:RANK) = U(:ELKSZ,:RANK,IB)				
067 068 069	<pre>#IITAGET USE_BLASS U(:BLKSZ,:RANK,IE) = MATMUL(TMP(:BLKSZ,:RANK), W2(:RANK,:RANK)) #else Hold Deptw(JNL, JNL, DIFFERE DANK, DANK, 1 Do b</pre>				
070	<pre>CALL DUPHM (''', ''', 'DLASL, RARA, RARA, 1.DU, &</pre>				
071	TMP, SIZE(TMP,1), W2, SIZE(W2,1), &				
072	0.D0, U(1,1,IB), SIZE(U,1))				
074 075	TEURIAL ENDDO I				
077	BET(RANK; LENSZ;) = "TRIPOLYV(LARD, ARD, ALARD, ALARD, ALARD, ALARD,				
078	BET(RANK; LENSZ;) = 0.D0 ! Note: current code requires this.				
079	!				

リスト4 ブロック列ベクトルの H-QR 分解(TS-QR)

001	
002	! HOR method for block column vector "A"
003	! to factorize as "A P = Q R".
004	! The effective rank of matirx "A" is returned.
005	! The store pattern of matrix "A" is blocked.
006	! Note: with this code, "Q" is overwritten to "A".
007	
008	SUBROUTINE HQR_BLOCK_TS (M, N, ABLK, BLKSZ, NBLK, R, LDR, RANK, PERMU)
009	IMPLICIT NONE
010	INTEGER, INTENT(IN) :: M. N ! Matrix "A" is "M" by "N", where "M >= N".
011	INTEGER, INTENT(IN) :: BLKSZ ! Size of tile blocking.
012	REAL(8).INTENT(INOUT):: ABLK(BLKSZ.N.NBLK) ! "A" is stored in blocked.
013	INTEGER, INTENT(IN) :: NBLK ! Number of blocks.
014	REAL(8), INTENT(OUT) :: R(LDR,N) ! R(N,N)
015	INTEGER, INTENT(IN) :: LDR ! Leading dimension of "R".
016	INTEGER, INTENT(OUT) :: RANK ! Determined effective rank.
017	INTEGER, INTENT(OUT) :: PERMU(N) ! Permutation array.
018	
019	INTEGER J
020	REAL(8),ALLOCATABLE:: A(:,:)
021	INTEGER IFLAG
022	! Note: The value of "BLKSZ_A" must be by some factor larger than "N".
023	#if 0
024	INTEGER, PARAMETER:: BLKSZ_A = 300
025	#else
026	INTEGER, PARAMETER:: BLKSZ_A = 500
027	#endif
028	
029	IF (BLKSZ_A < N) STOP 'HQR_BLOCK_TS: ERROR BLKSZ_A < N.'
030	ALLOCATE (A(M,N), STAT=IFLAG)
031	IF (IFLAG /= 0) STOP 'HQR_BLOCK_TS: FAILED TO ALLOCATE "A".'
032	! Copy the block column to the plain matrix "A".
033	CALL BLKCOL_TO_MAT (M, N, A, SIZE(A,1), ABLK, BLKSZ, NBLK)
034	! The T-S matrix "A" is QR decomposed by the TS-QR decomposition.
035	CALL HQRF_TS (M, N, A, SIZE(A,1), R, SIZE(R,1), BLKSZ_A)
036	! Copy the calculated orthonormal basis "Q" to the block column.
037	CALL MAT_TO_BLKCOL (M, N, A, SIZE(A,1), ABLK, BLKSZ, NBLK)
038	RANK = N
039	DO J = 1, N
040	PERMU(J) = J
041	ENDDO
042	DEALLUCATE (A)
043	END SUBRUUTINE HUR_BLUCK_TS
044	!

		•		•	
List 4	H-QR decomposition	of block	column	vector	(TS-QR).

045	1
046	! Copy from the block column vector "ABLK" to the matrix "A"
047	which stores elements in the usual manner.
048	
049	-
050	SIRRADITTNE RIKCAI TO MAT (M. N. A. IDA. ARIK. RIKS7. NRIK)
050	THE TOTAL DEROD_TO_TRI (T, W, K, EDK, EDK, DEROE, NDER)
051	INTEGED INTENT(IN) M N I M >= N
052	$\begin{bmatrix} 1 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 0 $
000	INTECCED INTENTIONI, I DA L Londing dimension of "A"
054	INTEGER INTENT(IN) EDR : Ledding dimension of R .
055	INIEGEA, INIENI(IN) DEROZ : IIIE SIZE.
050	REAL(G), INTENT(IN) ADLR(DLROZ,N, NDLR) : ADLR(DLROZ,N, NDLR)
057	INIEGER, INIENI(IN) :: NDLK ! NUMBER OF BIOCKS IN THE BIOCK COF VEC.
050	
059	INIEGER ID, IS, IE
060	
061	IF (NDLK * DLKSZ < M) SIUF 'DLKUL_IU_MAI: NDLK*DLKSZ < M.
062	SOMP PARALLEL DU PRIVAIE (15,1E)
063	DU 1D = 1, NDLA
004	$15 = (15^{-1}) + 51 \times 52 \times 1$
065	$iE = \min(15T DLR52^{-1}, m)$ $A(TO, TE, 1, m) = ADLV(1, TE, TO, 1, 1, m, TE)$
066	A(15:1E,1:N) = ADLK(1:1E-15+1,1:N,1D)
067	ENDOUTINE DIVICUL TO MAT
060	END SUBRUUTINE BLCCUL_TU_MAT
069	
070	! . Conv from the matrix "A" in the yourd manner of store
071	: Copy from the matrix "A" in the usual manner of store
072	Into the row-partitioned block matrix "ABLK".
073	1
074	CURRENT TO DIVICUL (N. N. A. LEA. ADIV. DIVICT. NDIV.)
075	INDITET NONE
070	INTEGED INTENT(IN) M N I M >= N
070	$\frac{1}{1} \frac{1}{1} \frac{1}$
070	INTECED INTENT(IN) ALDA, N/ : Stores A(H,N)
075	INTEGER INTENT(IN) EDR : Ledding dimension of R .
081	REAL(8) INTENT(OUT) ··· ARIK(RIKS7 N NRIK) ARIK(RIKS7 N NRIK)
082	INTEGER INTENT(UN) NELK _ L Number of blocks in block col vec
083	Integration (in , , , , , , , , , , , , , , , , , , ,
084	INTEGER TR IS IF
085	Initedia 15, 15, 15
086	TE (NRIK * RIKSZ < M) STOD /MAT TO RIKCOL · NRIK*RIKSZ < M /
087	IN (NEER & BEREE ON FIGHT INTERSEDENCED FIELDENCED ON THE
088	DO TE = 1 NELK
080	TS = (TR-1)*RIKSZ+1
090	TE = MIN(TS+RLKSZ-1 M)
091	$ARLK(1 \cdot TF - TS + 1 \cdot TR) = A(TS \cdot TF \cdot)$
092	TE (TR == NRLK) THEN
093	$ABLK(TE-TS+2)BLKSZ \cdot NBLK) = 0 D0 Fill zeros$
094	FNDIF
094	ENDIG
006	END SUBBOUTINE MAT TO BIKCOL

リスト5 通常格納の行列の TS-HQR (列交換なし): HQRF_TS

List 5 TS-HQR for matrix without tiled (without pivoting): HQRF_TS.

001					
002	! T-S Householder QR-decomposition without column exchange: "A = Q R".				
003	! The place of "A" is overwritten by "Q".				
004	! (Note: this version does not make use the property				
005	! that the intermediate matrix "B" has many zeros.)				
006	!				
007	RECURSIVE SUBROUTINE HQRF_TS (M, N, A, LDA, R, LDR, BLKSZ_A)				
008	IMPLICIT NONE				
009	INTEGER.INTENT(IN) :: M. N ! M >= N.				
010	REAL(8), INTENT(INOUT):: A(LDA,N) ! For A(M,N).				
011	INTEGER, INTENT(IN) :: LDA				
012	REAL(8), INTENT(OUT) :: R(LDR,N) ! For R(N,N).				
013	INTEGER, INTENT(IN) :: LDR				
014	INTEGER, INTENT(IN) :: BLKSZ_A ! Size of row block.				
015					
016	REAL(8),ALLOCATABLE:: B(:,:), PIV(:,:), C(:,:)				
017	INTEGER IFLAG				
018	INTEGER MB				
019	INTEGER NBLK, IB				
020	INTEGER NROW ! Number of rows in the block.				
021	NROW(IB) = MIN(BLKSZ_A, M-(IB-1)*BLKSZ_A) ! Statement function.				
022					
023	NBLK = (M+BLKSZ_A-1)/BLKSZ_A				
024	IF (M < 4*BLKSZ_A) THEN ! The stop criteria for recursion (to be tuned).				
025	CALL HQRF (M, N, A, SIZE(A,1), R, SIZE(R,1)) ! Traditional HQR.				
026	RETURN				
027	ENDIF				
028					
029	! Allocation of work arrays.				
029 030	! Allocation of work arrays. MB = (NBLK-1)*N + MIN(NROW(NBLK), N)				
029 030 031	! Allocation of work arrays. MB = (NBLK-1)*N + MIN(NROW(NBLK), N) ALLOCATE (B(MB,N), FIV(N,NBLK), STAT=IFLAG)				
029 030 031 032	<pre>! Allocation of work arrays. MB = (NBLK-1)*# + MIN(NRGW(NBLK), N) ALLOCATE (B(MB,N), PIV(N,NBLK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQAF_TS: FAILED TO ALLOCATE B AND PIV.'</pre>				
029 030 031 032 033	! Allocation of work arrays. MB = (NBLK-1)*W + MIW(NGW(NBLK), N) ALLOCATE (B(ME,N), PIV(N,NBLK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' !				
029 030 031 032 033 034	! Allocation of work arrays. MB = (NELK-1)*N + MIN(NEOW(NELK), N) ALLOCATE (B(ME,N), PTV(N,NELK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !SOMP PARALLEL DO				
029 030 031 032 033 034 035	<pre>! Allocation of work arrays. MB = (NBLK-1)*W + MIN(NGRU(NBLK), N) ALLOCATE (B(MB,N), PIV(N,NBLK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !SOMP PARALLEL DO DO IB = 1, NBLK</pre>				
029 030 031 032 033 034 035 036	<pre>! Allocation of work arrays. MB = (NBLK-1)*W + MIN(NROW(NBLK), N) ALLOCATE (B(ME,N), PTV(N,NBLK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !\$OMP PARALLEL DO DO IB = 1, NBLK CALL FWD_TRANS (NROW(IB), N, &</pre>				
029 030 031 032 033 034 035 036 037	<pre>! Allocation of work arrays. MB = (NELK-1)*N + MIN(NEOW(NELK), N) ALLOCATE (B(ME,N), PTV(N,NELK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !SOMP PARALLEL DO DO IB = 1, NELK CALL FWD_TRANS (NROW(IB), N, & A(1+(IB-1)*ELKSZ_A,1), SIZE(A,1), &</pre>				
029 030 031 032 033 034 035 036 037 038	<pre>! Allocation of work arrays. MB = (NBLK-1)*# + HIWIRGW(NBLK), N) ALLOCATE (B(MB,N), PIV(N,NBLK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !SOMP PARALLEL DO DO IB = 1. NBLK CALL FWD_TRANS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IB), &</pre>				
029 030 031 032 033 034 035 036 037 038 039	<pre>! Allocation of work arrays. MB = (NBLK-1)*N + MIN(NROW(NBLK), N) ALLOCATE (B(ME,N), PIV(N,NBLK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !\$OMP PARALLEL DO DO IB = 1, NBLK CALL FWD_TRANS (NROW(IB), N, & A(1+(IB-1)*DLKSZ_A,1), SIZE(A,1), & PIV(1,IB), & B(1+(IB-1)*N,1), SIZE(B,1))</pre>				
029 030 031 032 033 034 035 036 037 038 039 040	<pre>! Allocation of work arrays. MB = (NBLK-1)*# + MIW(NERDW(NBLK), N) ALLOCATE (B(ME,N), PIV(N,NBLK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !SOMP PARALLEL DO DO IB = 1, NBLK CALL FWD_TRANS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IB), & B(1+(IB-1)*N,1), SIZE(B,1)) ENDDO</pre>				
029 030 031 032 033 034 035 036 037 038 039 040 041	<pre>! Allocation of work arrays. MB = (NBLK-1)*W + MIW(NEOW(NBLK), N) ALLOCATE (B(ME,N), PIV(N,NELK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !\$OMP PARALLEL DO DO IB = 1, NBLK CALL FWD_TRAMS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IB), & B(1+(IB-1)*N,1), SIZE(B,1)) ENDDO !</pre>				
029 030 031 032 033 034 035 036 037 038 039 040 041 042	<pre>! Allocation of work arrays. MB = (NBLK-1)*N + MIN(NROW(NBLK), N) ALLOCATE (B(ME,N), PIV(N,NBLK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !\$OMP PARALLEL DO DO IB = 1, NBLK CALL FWD_TRANS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IB), & B(1+(IB-1)*N,1), SIZE(B,1)) ENDDO ! ! RECURSIVE CALL.</pre>				
029 030 031 032 033 034 035 036 037 038 039 040 041 042 043	<pre>! Allocation of work arrays. MB = (NBLK-1)** + HIWINGROW(NELK), N) ALLOCATE (B(ME,N), PIV(N,NELK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !SOMP PARALLEL DO DO IB = 1, NELK CALL FWD_TRANS (NROW(IB), N, & A(1+(IE-1)*BLKSZ_A,1), SIZE(A,1), & FIV(1,IB), & B(1+(IB-1)*N,1), SIZE(B,1)) ENDDO ! ! RECURSIVE CALL. CALL HQRF_TS (ME, N, B, SIZE(B,1), R, SIZE(R,1), BLKSZ_A)</pre>				
029 030 031 032 033 034 035 036 037 038 039 040 041 042 043 044	<pre>! Allocation of work arrays. MB = (MELK-1)*W + MIW(MEGW(NELK), W) ALLOCATE (B(ME,N), PIV(N,NELK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !\$OMP PARALLEL DO DO IB = 1, NELK CALL FWD_TRAMS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IE), & B(1+(IB-1)*N,1), SIZE(B,1)) ENDDO ! ! RECUMSIVE CALL. CALL HQRF_TS (ME, N, B, SIZE(B,1), R, SIZE(A,1), BLKSZ_A) !</pre>				
029 030 031 032 033 034 035 036 037 038 039 040 041 042 043 044 045	<pre>! Allocation of work arrays. MB = (NBLK-1)*# + MIW(NERDW(NBLK), N) ALLOCATE (B(ME,N), PIV(N,NBLK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ' 'SOMP PARALLEL DO DO IB = 1, NBLK CALL FWD_TRANS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IB), & B(1+(IB-1)*N,1), SIZE(B,1)) ENDDO ! ! RECONSTVE CALL. CALL HQRF_TS (ME, N, B, SIZE(E,1), R, SIZE(R,1), BLKSZ_A) ! !SOMP PARALLEL PRIVATE(C,IFLAG)</pre>				
029 030 031 032 033 034 035 036 037 038 039 040 041 042 043 044 045 046	<pre>! Allocation of work arrays. MB = (NBLK-1)*# + HIWIRGU(NERUK), N) ALLOCATE (B(ME,N), PIV(N,NELK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !SOMP PARALLEL DO DO IB = 1, NELK CALL FWD_TRANS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IE), & B(1+(IB-1)*N,1), SIZE(B,1)) ENDDO ! ! RECURSIVE CALL. CALL HQRF_TS (ME, N, B, SIZE(B,1), R, SIZE(R,1), BLKSZ_A) ! !SOMP PARALLEL PRIVATE(C,IFLAG) ALLOCATE (C(ELKSZ_A,N), STAT=IFLAG)</pre>				
029 030 031 032 033 034 035 036 037 038 039 040 041 042 043 044 045 046 047	<pre>! Allocation of work arrays. MB = (NBLK-1)*# + MIW(NERDW(NBLK), N) ALLOCATE (B(ME,N), PIV(N,NBLK), STAT=TFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !SOMP PARALLEL DO DO IB = 1, NBLK CALL FWD_TRANS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IE), & B(1+(IB-1)*N,1), SIZE(A,1), & PIV(1,IE), & ENDDO ! ! RECURSIVE CALL. CALL HQRF_TS (ME, N, B, SIZE(B,1), R, SIZE(A,1), BLKSZ_A) ! !SOMP PARALLEL PRIVATE(C,FLAG) IF ((IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE C.'</pre>				
029 030 031 032 033 034 035 036 037 038 039 040 041 042 043 044 045 046 047 048	<pre>! Allocation of work arrays. MB = (NBLK-1)*# + HIWIRGDW(NEDK), N) ALLOCATE (B(ME,N), PIV(N,NELK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !SOMP PARALLEL DO DO IB = 1, NELK CALL FWD_TRANS (NROW(IB), N, & A(1+(IE-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IB), & B(1+(IB-1)*N,1), SIZE(B,1)) ENDDO ! ! RECURSIVE CALL. CALL HQRF_TS (ME, N, B, SIZE(B,1), R, SIZE(R,1), BLKSZ_A) ! !SOMP PARALLEL PRIVATE(C,IFLAG) ALLOCATE (C(BLKSZ_A,N), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE C.' !SOMP DA</pre>				
029 030 031 032 033 034 035 036 036 036 037 038 039 040 041 042 043 044 045 046 046 046 046	<pre>! Allocation of work arrays. MB = (NBLK-1)*W + MIW(NEOW(NBLK), N) ALLOCATE (B(ME,N), PIV(N,NELK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !\$OMP PARALLEL D0 D0 IB = 1, NBLK CALL FWD_TRAMS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IB), & B(1+(IB-1)*N,1), SIZE(B,1)) ENDD0 ! ! RECURSIVE CALL. CALL HGR_TS (MB, N, B, SIZE(B,1), R, SIZE(A,1), BLKSZ_A) ! !SOMP PARALLEL PRIVATE(C,IFLAG) ALLOCATE (C(BLKSZ_A,N), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE C.' !\$OMP D0 D0 IB = 1, NBLK</pre>				
029 030 031 032 033 034 035 036 037 038 040 041 042 043 044 045 046 047 047 048 049 050	<pre>! Allocation of work arrays. MB = (NBLK-1)** + MIW(NERDY(NBLK), N) ALLOCATE (B(ME,N), PIV(N,NBLK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ' 'SOMP PARALLEL DO DO IB = 1, NBLK CALL FWD_TRANS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IB), & B(1+(IB-1)*N,1), SIZE(B,1)) ENDDO ! ! RECONSTVE CALL. CALL HQRF_TS (ME, N, B, SIZE(E,1), R, SIZE(R,1), BLKSZ_A) ! !SOMP PARALLEL PRIVATE(C,IFLAG) ALLOCATE (C(BLKSZ_A,N), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE C.' !\$OMP D0 D0 IB = 1, NBLK CALL BWD_TRAMS (NROW(IB), N, &</pre>				
029 030 031 032 033 034 035 036 037 038 039 040 041 042 043 044 0445 044 0445 044 0445 044 045 044 045 046 049 050 050	<pre>! Allocation of work arrays. MB = (NBLK-1)*# + HNURGU(NERUK), N) ALLOCATE (B(ME,N), PIV(N,NELK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !\$000P PARALLEL DO DO IB = 1, NELK CALL FWD_TRANS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IB), & B(1+(IB-1)*N,1), SIZE(B,1)) ENDDO ! ! RECURSIVE CALL. CALL HQRF_TS (ME, N, B, SIZE(B,1), R, SIZE(R,1), BLKSZ_A) ! !\$0MP PARALLEL PRIVATE(C,IFLAG) ALLOCATE (C(BLKSZ_A,N), STAT=IFLAG) IF (IFLAG/=0) STOP 'HORF_TS: FAILED TO ALLOCATE C.' !\$OMP DO DO IB = 1, NBLK CALL BWD_TRANS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), &</pre>				
029 030 031 032 033 034 035 036 037 038 039 040 041 042 043 044 044 045 044 044 045 044 045 046 047 048 049 050	<pre>! Allocation of work arrays. MB = (NBLK-1)** + MIW(NERDW(NELK), N) ALLOCATE (B(ME,N), PIV(N,NELK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !SOMP PARALLEL DO DO IB = 1, NELK CALL FWD_TRANS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IE), & B(1+(IB-1)*N,1), SIZE(B,1)) ENDDO ! ! RECORSIVE CALL. CALL HQRF_TS (ME, N, B, SIZE(B,1), R, SIZE(A,1), BLKSZ_A) ! !SOMP PARALLEL PRIVATE(C,IFLAG) ALLOCATE (C(BLKSZ_A,N), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE C.' !SOMP DO DO IB = 1, NELK CALL BWD_TRANS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & FIU(1,IE), & DO IB = 1, NELK</pre>				
029 030 031 032 033 034 035 036 037 038 039 040 041 042 043 044 045 046 047 048 049 050 051 052 053	<pre>! Allocation of work arrays. MB = (NBLK-1)*# + HNIW(RDW(NENK), N) ALLOCATE (B(ME,N), PIV(N,NELK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ' 'sOMP PARALLEL DO DO IB = 1, NELK CALL FWD_TRANS (NROW(IB), N, & A(1+(IE-1)*BLKSZ_A,1), SIZE(A,1), & FIV(1,IB), & B(1+(IB-1)*N,1), SIZE(B,1)) ENDDO ! ! RECURSIVE CALL. CALL HQRF_TS (ME,N, B, SIZE(B,1), R, SIZE(R,1), BLKSZ_A) ! !SOMP PARALLEL PRIVATE(C,IFLAG) ALLOCATE (C(BLKSZ_A,N), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE C.' ISOMP DI D IB = 1, NELK CALL BWD_TRANS (NROW(IB), N, & A(1+(IB-1)*ELKSZ_A,1), SIZE(A,1), & PIV(1,IE), & B(1+(IB-1)*ELKSZ_A,1), SIZE(A,1), & PIV(1,IE), & B(1+(IB-1)*EL,), SIZE(B,1), &</pre>				
029 030 031 032 033 034 035 036 037 038 039 040 041 042 042 042 043 044 045 044 045 046 047 048 049 050 051 052 053 054	<pre>! Allocation of work arrays. MB = (NBLK-1)*# + MIW(NERDW(NELK), N) ALLOCATE (B(ME,N), PIV(N,NELK), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE B AND PIV.' ! !SOMP PARALLEL DO DO IB = 1, NELK CALL FWD_TRANS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IB), & B(1+(IB-1)*N,1), SIZE(B,1)) ENDDO ! ! RECURSIVE CALL. CALL HQRF_TS (MB, N, B, SIZE(B,1), R, SIZE(A,1), BLKSZ_A) ! !SOMP PARALLEL PRIVATE(C,IFLAG) ALLOCATE (CBLKSZ_A,N), STAT=IFLAG) IF (IFLAG/=0) STOP 'HQRF_TS: FAILED TO ALLOCATE C.' !SOMP DO DO IB = 1, NBLK CALL BWD_TRANS (NROW(IB), N, & A(1+(IB-1)*BLKSZ_A,1), SIZE(A,1), & PIV(1,IB), & B(1+(IB-1)*N,1), SIZE(B,1), & C, SIZE(C,1))</pre>				

056	DEALLOCATE (C)
057	SOMP END PARALLEL
059	END SUBROUTINE HQRF_TS
060	
061	! Householder forward decomposition in the block. ! This is level-2 BLAS.
063	
064	IMPLICIT NONE
066	INTEGER, INTENT(IN) :: M, N
067	REAL(8),INTENT(INUUT):: A(LDA,N) ! A(M,N) INTEGER.INTENT(IN) :: LDA
069	REAL(8), INTENT(OUT) :: PIV(N)
070	REAL(8), INTENT(UUT) :: U(LDU,N) ! U(N,N) INTEGER.INTENT(IN) :: LDU
072	!
073 074	REAL(8) AMX, S, ALPHA, T INTEGER K, J
075	I = (M <= N) TUPN
077	! Possible case for the last fragment block.
078	U(1:M,1:N) = A(1:M,1:N)
080	ENDIF
081	DO $K = 1, N$ W(1, K-1, K) = A(1, K-1, K)
083	! Renormalize vector using max-norm.
084	AMX = MAXVAL(ABS(A(K:M,K)))
086	A(K:M,K) = A(K:M,K) / AMX
087	ENDIF
089	S = SIGN(SQRT(SUM(A(K:M,K)**2)), A(K,K))
090	A(K,K) = A(K,K) + S $DTV(K) = -S$
092	U(K,K) = PIV(K) * AMX
093	U(K+1:N,K) = 0.D0 IF (K == N) FYIT
095	IF $(K = N)$ EXIT IF $(PIV(K) \neq 0.D0)$ THEN
096	ALPHA = 1.DO / (PIV(K) * A(K,K))
098	$T = DOT_PRODUCT(A(K:M,K), A(K:M,J)) * ALPHA$
099 100	A(K:M,J) = A(K:M,J) + A(K:M,K) * T ENDDO
101	ENDIF
102	ENDDU END SUBROUTINE FWD_TRANS
104	Householder backward transformation in the block
106	! This is level-2 BLAS.
107 108	SUBROUTINE BWD_TRANS (M, N, A, LDA, PIV, U, LDU, C, LDC)
109	IMPLICIT NONE
111	REAL(8), INTENT(INOUT):: A(LDA,N) ! A(M,N)
112	INTEGER, INTENT(IN) :: LDA REAL(R) INTENT(IN) DIV(N)
114	REAL(8), INTENT(IN) :: U(LDU,N) ! U(N,N)
115 116	INTEGER, INTENT(IN) :: LDU REAL(8) C(LDC.N) ! work area.
117	INTEGER, INTENT(IN) :: LDC
118 119	! REAL(8) ALPHA, T
120	INTEGER K, J
122	IF (M <= N) THEN
123 124	<pre>! Possible case for the last fragment block. A(1:M.1:N) = U(1:M.1:N)</pre>
125	RETURN
126 127	ENDIF DO J = 1, N
128	C(1:N,J) = U(1:N,J)
129	ENDDO
131	DO K = N, 1, -1 TE (PIV(K) /= 0 DO) THEN
133	ALPHA = 1.DO / (PIV(K) * A(K,K))
134	DO $J = 1$, N T = DOT PRODUCT(A(K·M K) C(K·M I)) * ALPHA
136	C(K:M,J) = C(K:M,J) + A(K:M,K) * T
137 138	ENDDO
139	ENDDO
140 141	A(1:M,1:N) = C(1:M,1:N) END SUBROUTINE BWD TRANS
142	!
143 144	<pre>! Iraditional Householder QK factorization ! "without" column exchange as "A = Q R".</pre>
145	! Note: the place of "A" is overwritten by "Q".
147	SUBROUTINE HQRF (M, N, A, LDA, R, LDR)
148 149	IMPLICIT NONE INTEGER INTENT(IN) ··· M N / M >= N
150	REAL(8), INTENT(INOUT):: A(LDA,N) ! For A(M,N).
151 152	INTEGER, INTENT(IN) :: LDA ! Leading dimension of A. REAL(8), INTENT(OUT) :: R(LDR.N) ! For R(N.N).
153	INTEGER, INTENT(IN) :: LDR ! Leading dimension of R.
154 155	REAL(8) AMX, S, PIV(N), ALPHA, T
156 157	INTEGER J, K
158	IF (M < N) STOP 'HQRF: ERROR M < N.'
159 160	<pre>!\$OMP PARALLEL PRIVATE(K,ALPHA) !</pre>
161	! Forward-transformations to form "R", and implicitly "Q".
162 163	DU K = 1, MIN(N,M) !\$OMP SINGLE
164	R(1:K-1,K) = A(1:K-1,K)
166	! Renormalize vector to avoid underflow.
167 168	AMX = MAXVAL(ABS(A(K:M,K))) IF (AMX /= 0.DO) THEN
169	A(K:M,K) = A(K:M,K) / AMX
170 171	i
172	! Determine the Householder vector.
173	S = SIGN(SURI(SUR(A(K:N,K) + 2)), A(K,K))

174	A(K,K) = A(K,K) + S
175	PIV(K) = -S
176	\$0MP END SINGLE
177	!\$OMP BARRIER
178	
179	IF (PIV(K) /= 0.DO) THEN
180	ALPHA = 1.DO / (PIV(K) * A(K,K))
181	!\$OMP DO PRIVATE(T)
182	DO = K+1, N
183	$T = DOT_PRODUCT(A(K:M,K), A(K:M,J)) * ALPHA$
184	A(K:M,J) = A(K:M,J) + A(K:M,K) * T
185	ENDDO
186	ENDIF
187	!\$OMP SINGLE
188	R(K,K) = PIV(K) * AMX
189	R(K+1:N,K) = 0.D0
190	\$0MP END SINGLE
191	\$0MP BARRIER
192	ENDDO
193	
194	! Back-transform to make the explicit "Q".
195	DO $K = MIN(N,M), 1, -1$
196	IF (PIV(K) /= 0.DO) THEN
197	ALPHA = 1.DO / (PIV(K) * A(K,K))
198	!\$OMP DO PRIVATE(T)
199	DO = K+1, N
200	$T = DOT_PRODUCT(A(K:M,K), A(K:M,J)) * ALPHA$
201	A(K:M,J) = A(K:M,J) + A(K:M,K) * T
202	ENDDO
203	!\$OMP SINGLE
204	A(1:K-1,K) = 0.D0
205	T = A(K,K) * ALPHA
206	A(K,K) = 1.D0 + A(K,K) * T
207	A(K+1:M,K) = A(K+1:M,K) * T
208	!\$OMP END SINGLE
209	ELSE
210	!\$OMP SINGLE
211	A(1:K-1,K) = 0.D0
212	A(K,K) = 1.D0
213	A(K+1:M,K) = 0.D0
214	!\$OMP END SINGLE
215	ENDIF
216	!\$OMP BARRIER
217	ENDDO
218	\$0MP END PARALLEL
219	END SUBROUTINE HQRF

リスト6 特異値分解作成:MAT_SVD

```
List 6 Construction of SVD: MAT_SVD.
```

```
001
002
      .
! Compute SVD : "A --> U D V^{T}".
003
004
      .

Note: this routine will not change the array "A"

unless array "A" is equivalenced to either "U" or "V".
005
006
006
007
008
009
010
011
      SUBROUTINE MAT_SVD (M1, M2, A, LDA, U, LDU, D, V, LDV)
     USE IO_UNIT
IMPLICIT NONE
021
022
023
024
025
026
027
     !--
        IF (M1 < M2) STOP 'ERROR MAT SVD: ARGUMENTS ERROR. (M1 < M2)'
028
029
030
031
032
033
034
       035
036
037
        ENDIE
038
039
040
041
042
043
044
045
046
047
048
049
050
051
      #else /* USE_LAPACK */
        EXTERNAL DGESVD ! LAPACK ROUTINE.
REAL(8) A1(M1,M2), VT(M2,M2)
INTEGER LWORK
        REAL(8), ALLOCATABLE:: WORK(:)
        INTEGER INFO
        LWORK = MAX(3*MIN(M1,M2)+MAX(M1,M2), 5*MIN(M1,M2))
ALLOCATE (WORK(LWORK))
A1(:M1,:M2) = A(:M1,:M2) ! COPY "A" TO "A1".
       052
053
054
055
056
057
       ENDIF
V(:M2,:M2) = TRANSPOSE(VT)
DEALLOCATE (WORK)
058
059
060 !-----
061 #endif /* USE_LAPACK */
062 END SUBROUTINE MAT_SVD
```

5. 計算機実験

以下では「換算性能」とは、N次の実対称行列をブロッ ク三重対角化する演算量が(4/3)N³であると見なして計算 された演算速度のことであるとする(ブロック三重対角化 の算法は、ブロック化を行わない通常の三重対角化の算法 と比べて若干余分の演算を行っているが、他方では最後に 得られるのはブロック三重対角形であって真の三重対角形 には到達していないから楽になっている、という両面があ るので比較は簡単ではない).

プログラムは Fortran90 言語で書き, OpenMP による簡 単な並列化をしている. xGEMM などの BLAS3 のルーチ ンには Intel MKL を用いた. BLAS3 の性能をさらに引き 出すには,小規模行列(タイル)に用いる実際のサイズ b に対して高い性能が出るように高度に調整された専用の行 列乗算ルーチンを準備して使うべきであろう.

最近の CPU には内部回路の温度が低くて余裕がある場 合にはクロック周波数をシステムの基準値よりも上げて動 作させ、温度が閾値を超えるとクロックの周波数を下げる 機能(インテル社の製品では Turbo Boost と呼称)を有 するものがあり、その機能を利用すると CPU の演算性能 を上げられる可能性があるが、その反面として外部環境で ある温度やシステムの冷却能力などによって CPU の演算 性能が変化することになり,実験結果の解釈や異なる環境 に置かれた計算機システムとの間の公平な比較が困難にな る. そこで今回のすべての実験は、そのような機能を無効 に設定して行い, CPU が本来の標準クロック周波数を超 えた動作をしないようにして測定を行った(なおそのよう にしても、CPUを効率良く動作させてその結果 CPU の温 度が閾値を超えると、過熱による障害を防ぐためにシステ ムが CPU のクロック周波数を自動で下げる保護機構があ るので、システムの冷却能力や設置環境の違いにより性能 測定の結果が変化する可能性は依然として残る).

また、CPUの各コアについてコアあたり複数のスレッ ドをハードウェアレベルで自動的に実行できる機能(イン テル製品では Hyper Thread と呼称し、たとえば今回使用 した CPU で機能を有するものはコアあたり2スレッドま で)もまた、それを有効に設定した場合にはメモリの読み 書きより浮動小数点演算が中心の計算ではむしろ性能が落 ちることがあるので、今回の実験ではこの機能もまた無効 に設定して測定を行った。今回用いたそのシステムの CPU についても、Hyper Thread 機能は浮動小数点演算の理論 ピーク性能値には影響しない.

以下の(本論文の付録の章を除く)すべての実験において、ブロック鏡映変換の軸の構成に用いた QR 分解法は T-S 型行列用の階層的な方法であり、並列化には OpenMP を用いている.

5.1 Intel Core2 Quad Q6600 のシステムの場合

このシステムはシングル CPU で、CPU は Intel Core2 Quad Q6600 (コア数4, クロック 2.4 GHz, L1 (I/D ど ちらも)は32KB/コア,共有L2は8MB(4MBx2ダ イ)) である. この CPU には Hyper Thread 機能や Turbo Boost 機能はない. 主記憶の容量は 16 Gbyte (デュアル チャネル動作, DDR3-1600 MHz (PC3-12800) の4Gbyte の DIMM が 4 本, しかし実際の動作は DDR3-1067 MHz で, PC3-8500 であろう) である. OS は CentOS 6.5 for x86_64で、コンパイラと BLAS ライブラリは Intel Parallel Studio XE 2015 for 64 bit Linux (Intel Fortran コンパイ ラ version 15.0.0, MKL ライブラリ version 11.2) で, 並列 化には Intel Fortran の OpenMP の機能のみを利用した. 用いたコンパイラオプションは "-fast -openmp" である. この CPU は SSSE3 命令により、1 コアあたりクロックご とに倍精度演算が最大で4個実行できるので、CPUの理 論ピーク演算性能は 38.4 GFLOPS (倍精度演算, SSE3, SSSE3) である. MKL の BLAS3 ルーチンはリンクのオプ ション "-mkl=sequential" により、シングルスレッド版だ けを使用した.

容量 16 Gbyte の主記憶上で対称性を用いてブロック三 重対角化の計算が行える行列のサイズ N は,1万の倍数 であれば6万までである.図3は行列サイズ Nを1万か ら6万まで刻み1万で変えながら横軸にはブロックサイ ズbを16から296まで刻み8でとり,縦軸には換算性能 (GFLOPS)の値をとってプロットしたグラフである.図4 は同じ測定結果を,縦軸を理論ピーク演算性能に対する換 算性能の比率をパーセントで表した値に変更してプロッ トしたグラフである.図5はブロックサイズbを16から 160まで16刻みでとったそれぞれの場合について,横軸に 行列サイズ Nをとり,縦軸に換算性能(GFLOPS)をとっ てプロットしたグラフである.すべての計算はOpenMP を用いて並列化し,CPUのコア数と同じ4スレッドで実 行した.

5.2 AMD Phenom II X4 940 BE の場合

このシステムはシングル CPUで, CPUは AMD Phenom II X4 940BE(コア数 4, クロック 3 GHz, L1 (D/I どちら も)は 64 KB/コア, L2 は 512 KB/コア, 共有 L3 は 6 MB, Socket AM2+)である. 主記憶の容量は 8 Gbyte(デュア ルチャネル動作, DDR2 PC-6400 ECC の 2 Gbyte DIMM を 4 本)である. OS は CentOS 6.5 for x86_64 で, コンパ イラと BLAS ライブラリは Intel Parallel Studio XE 2015 for 64 bit Linux(Intel Fortran コンパイラ version 15.0.0, MKL ライブラリ version 11.2)を使用した. 用いたコンパ イラオプションは "-fast -openmp"である. この CPU は MSSE3 命令を持ち, 1 コアあたり CPU クロックごとに倍精 度の演算を最大4 個実行できるので, CPU の理論ピーク演



図 3 ブロック三重対角化の換算性能 (Core2 Quad Q6600 (4 ス レッド))

Fig. 3 Equivalent speed of block tridiagonalization (Core2 Quad Q6600 (4 thread)).



 図 4 換算性能の理論ピーク性能に対する比率 (Core2 Quad Q6600 (4 スレッド))

Fig. 4 Ratio of equivalent speed to theoretical peak performance (Core2 Quad Q6600 (4 thread)).



図 5 ブロック三重対角化の換算性能 (Core2 Quad Q6600 (4 ス レッド))

Fig. 5 Equivalent speed of block tridiagonalization (Core2 Quad Q6600 (4 thread)).



図 6 ブロック三重対角化の換算性能 (Phenom II-X4-940BE (4 スレッド))

Fig. 6 Equivalent speed of block tridiagonalization (Phenom II-X4-940BE (4 thread)).



図 7 換算性能の理論ピーク性能に対する比率 (Phenom II-X4-940BE (4 スレッド))





- 図 8 ブロック三重対角化の換算性能 (Phenom II-X4-940BE (4 ス レッド))
- Fig. 8 Equivalent speed of block tridiagonalization (Phenom II-X4-940BE (4 thread)).

算性能は48 GFLOPS (倍精度演算) である. MKLのBLAS ルーチンはリンクのオプションとして "-mkl=sequential" を指定してシングルスレッドのものを使用している.

容量 8 Gbyte の主記憶上で対称性を用いてブロック三重 対角化の計算が行える行列のサイズ N は,1万の倍数であ れば4万までである.図6は行列サイズ N が5千および 1万から4万までの刻み1万のそれぞれの場合について, 横軸はブロックサイズbの値を16から296まで刻み8で とり,縦軸は換算性能(GFLOPS)の値をとってプロット したグラフである.図7は同じ測定結果を縦軸を理論ピー ク演算性能に対する換算性能の比率をパーセントで表した 値に変更してプロットしたグラフである.また図8はブ ロックサイズbの値を16から160まで刻み16のそれぞ れの場合について,横軸に行列 A の次数 N が5千および 1万から4万までの刻み1万のそれぞれの場合について, 縦軸に換算性能(GFLOPS)の値をとってプロットしたグ ラフである.すべての計算は OpenMPを用いて並列化し, CPUのコア数と同じ4スレッドで実行した.

5.3 Intel Core i7-920 のシステムの場合

このシステムはシングル CPU で, CPU は Intel Core i7-920 (コア数4、クロック 2.67 GHz、L1 は (D/I とも) は 32 KB/コア, L2 は 256 KB/コア, 共有 L3 は 8 MB) である. CPUの Hyper Thread 機能と Turbo Boost 機能は BIOS の設定でオフにした. 主記憶の容量は48 Gbyte(トリプル チャネル動作, DDR3-1333 MHz (PC3-10600) の8Gbyte の DIMM を 6本. 実際の動作は DDR3-1067 MHz, PC3-8500) である. OS は CentOS 6.5 for x86_64 で, コンパ イラと BLAS ライブラリは Intel Parallel Studio XE 2015 for 64 bit Linux (Intel Fortran コンパイラ version 15.0.0, MKL ライブラリ version 11.2) を用いた. 並列化には Intel Fortran の OpenMP の機能だけを利用し、使用したコン パイラオプションは "-fast -openmp" である. この CPU は Nehalem アーキテクチャで SSE4.2 命令を持ち, 1 コ アあたり CPU クロックごとに倍精度の演算が最大4個 実行できるので、TB 機能がオフの場合には CPU の理論 ピーク演算性能は 42.72 GFLOPS (倍精度演算, SSE4.2) である. MKL の BLAS ルーチンはリンクのオプション "-mkl=sequential"を指定してシングルスレッド版だけを 使用した.

対称性を用いてブロック三重対角化の計算を容量 48 Gbyte の主記憶上で行える行列のサイズ N は 1 万の 倍数であれば 11 万までであるが、今回の計算では 9 万ま でを扱った. 図 9 は行列サイズ N を 1 万から 9 万まで刻 み 1 万で変えながら横軸にはブロックサイズ b を 16 から 304 まで刻み 8 でとり、縦軸には換算性能(GFLOPS)の 値をとってプロットしたグラフである. 図 10 は同じ測定 結果を、縦軸を変更して理論ピーク演算性能に対する換算







図 10 換算性能の理論ピーク性能に対する比率 (Core i7-920 (4 ス レッド))





図 11 ブロック三重対角化の換算性能 (Core i7-920 (4 スレッド)) Fig. 11 Equivalent speed of block tridiagonalization (Core i7-920 (4 thread)).

性能の比率をパーセントで表した値にしてプロットしたグ ラフである.図 11 はブロックサイズ b を 16 から 160 ま で刻み 16 で変えたそれぞれの場合について,横軸に行列 サイズを1万から9万まで刻み1万でとり,横軸に換算性 能(GFLOPS)をとってプロットしたグラフである.すべ ての計算は OpenMP を用いて並列化し,CPU のコア数と 同じ4 スレッドで実行した.

5.4 AMD Phenom II X6 1090T のシステムの場合

このシステムはシングル CPU で, CPU は AMD Phenom II X6 1090T B.E. (コア数 6, クロック 3.2 GHz, L1 (D/Iともに)は64KB/コア,L2は512KB/コア,共有L3 は6MB, Socket AM3) である. 主記憶の容量は32Gbyte (デュアルチャネル動作, DDR3-1333 MHz (PC3-10600) CL9の8Gbyte DIMM を4本) である. OS は CentOS 6.5for x86_64 であり、コンパイラと BLAS ライブラリは Intel Parallel Studio XE 2015 for 64 bit Linux (Intel Fortran コンパイラ version 15.0.0, MKL ライブラリ version 11.2) である. 並列化には Intel Fortran の OpenMP の機能のみ を利用し, 用いたコンパイラオプションは "-fast -openmp" である.この CPU は SSE4a 命令を持ち、1 コアあたり CPU クロックごとに倍精度の演算が最大4 個実行できる ので、Tubo Core Technology がオフの場合の CPU の理 論ピーク演算性能は 76.8 GFLOPS (倍精度演算, SSE3, SSE4a) である. MKL の BLAS ルーチンはリンクのオプ ションに "-mkl=sequential" を指定してシングルスレッド 版だけを使用している.

容量 32 Gbyte の主記憶上で対称性を用いてブロック三 重対角化の計算が行える行列のサイズ N は,1 万の倍数で あれば9万までである.図12 は行列サイズ N を 1 万か ら9万まで刻み1万で変えながら,横軸にブロックサイズ bを16から296まで刻み8でとり,縦軸に換算性能の値を とりプロットしたグラフである.図13 は同じ測定結果を, 縦軸を理論ピーク演算性能に対する換算性能の比率をパー セントで表した値に変更してプロットしたグラフである. 図14 はブロックサイズ bを16から160まで刻み16で変 えたそれぞれの場合について,横軸に行列サイズを1万か ら9万まで刻み1万でとり,縦軸に換算性能をとりプロッ トしたグラフである.すべての計算はOpenMPを用いて 並列化し,CPUのコア数と同じ6スレッドで実行した.

5.5 Intel Core i7-2600K のシステムの場合

このシステムはシングル CPU で, CPU は Intel Core i7-2600K (コア数4, クロック 3.4 GHz, L1 (D/I ともに) は 32 KB/コア, L2 は 256 KB/コア, 共有 L3 は 8 MB) で ある. CPU の Hyper Thread 機能と Turbo Boost 機能は BIOS の設定でオフにした. 主記憶の容量は 32 Gbyte (デュ アルチャネル動作, DDR3-1600 MHz (PC3-10600 動作),



図 12 ブロック三重対角化の換算性能 (Phenom II X6 1090T (6 スレッド))





図 13 換算性能の理論ピーク性能に対する比率 (Phenom II X6 1090T (6 スレッド))





図 14 ブロック三重対角化の換算性能 (Phenom II X6 1090T (6 スレッド))

Fig. 14 Equivalent speed of block tridiagonalization (Phenom II X6 1090T (6 thread)).

CL10 の 8 Gbyte DIMM を 4 本) である. OS は CentOS 6.5 for x86_64 で, コンパイラと BLAS ライブラリは Intel Parallel Studio XE 2015 for 64 bit Linux (Intel Fortran コンパイラ version 15.0.0, MKL ライブラリ version 11.2) で,用いたコンパイラオプションは "-fast -openmp"であ る. この CPU は Sandy Bridge アーキテクチャの AVX 命 令を持ち,1コアあたり CPU クロックごとに倍精度の演 算を最大 8 個実行できるので,TB 機能がオフの場合の CPU の理論ピーク演算性能は 108.8 GFLOPS (倍精度演 算,AVX 命令) である.MKL の BLAS ルーチンはリン クのオプション "-mkl=sequential" を指定し、シングルス レッド版だけを使用した.

容量 32 Gbyte の主記憶上で対称性を用いてブロック三 重対角化の計算が行える行列のサイズ N は,1万の倍数で あれば9万までである.図 15 は行列サイズ N が1万か ら9万まで刻み1万のそれぞれの場合について,横軸にブ ロックサイズ b の値を16から288まで刻み16でとり,縦 軸に換算性能(GFLOPS)の値をとってプロットしたグラ フであり,図 16 は同じ測定結果を縦軸を変更して,理論 ピーク演算性能に対する換算性能の比率をパーセントで表 した値にしてプロットしたグラフである.また図 17 はブ ロックサイズ b の値を16から160まで刻み16で変えたそ れぞれの場合について,横軸に行列 A の次数 N を1万か ら9万まで刻み1万でとり,縦軸に換算性能(GFLOPS) の値をとってプロットしたグラフである.すべての計算 は OpenMPを用いて並列化し,CPUのコア数と同じ4ス レッドで実行した.

5.6 Intel Core i7-3770K のシステムの場合

このシステムはシングル CPU で, CPU は Intel Core i7-3770K (コア数4, クロック 3.5 GHz, L1 (I/D とも に)は32KB/コア,L2は256KB/コア,共有L3は8MB) である. CPUの Hyper Thread 機能と Turbo Boost 機能 は BIOS の設定でオフにした. 主記憶の容量は 32 Gbyte (デュアルチャネル, DDR3-1600 MHz (PC3-12800 動作) の 8 Gbyte DIMM を 4 本) である. OS は CentOS 6.5 for x86_64 で、コンパイラと BLAS ライブラリは Intel Parallel Studio XE 2015 for 64 bit Linux (Intel Fortran コンパイ ラ version 15.0.0, MKL ライブラリ version 11.2) である. 用いたコンパイラオプションは "-fast -openmp" である. この CPU は Ivy-Bridge アーキテクチャの AVX 命令を持 ち、1コアあたり CPU クロックごとに倍精度の演算を最 大8個実行できるので,TB機能がオフの場合のCPUの理 論ピーク演算性能は 112.0 GFLOPS (倍精度演算, AVX 命 令) である. MKL の BLAS ルーチンはリンクのオプショ ン "-mkl=sequential" によりシングルスレッド版だけを使 用した.





図 15 ブロック三重対角化の換算性能 (Core i7-2600K (4スレッド)) Fig. 15 Equivalent speed of block tridiagonalization (Core i7-2600K (4 thread)).



図 16 換算性能の理論ピーク性能に対する比率 (Core i7-2600K (4 スレッド))





図 17 ブロック三重対角化の換算性能 (Core i7-2600K (4スレッド)) Fig. 17 Equivalent speed of block tridiagonalization (Core i7-2600K (4 thread)).

重対角化の計算が行える行列のサイズ N は,1万の倍数で あれば9万までである.図18は行列サイズ N を1万から 9万まで刻み1万で変えながら,横軸にブロックサイズ b を 16から288まで刻み16で,縦軸に換算性能(GFLOPS) の値をとってプロットしたグラフである.図19は同じ測 定結果を,縦軸を理論ピーク演算性能に対する換算性能の 比率をパーセントで表した値に変更してプロットしたグラ フである.図20は、ブロックサイズ b を 16から160ま で刻み16で変えたそれぞれの場合について、横軸に行列 サイズを1万から9万まで刻み1万でとり、縦軸には換算 性能(GFLOPS)をとりプロットしたグラフである.すべ ての計算は OpenMPを用いて並列化し、CPUのコア数と 同じ4 スレッドで実行した.

5.7 Intel Core i7-3930K のシステムの場合

このシステムはシングル CPU で、CPU は Intel Core i7-3930K (コア数6, クロック 3.2 GHz, L1 (I/D ともに) は 32 KB/コア, L2 は 256 KB/コア, 共有 L3 は 12 MB) で ある. CPUの Hyper Thread 機能と Turbo Boost 機能は BIOS の設定でオフにした. 主記憶の容量は 64 Gbyte (ク アドチャネル, DDR3-1600 (PC3-12800), CL10の8Gbyte DIMM を 8 本) である. OS は CentOS 6.5 for x86_64 で, コンパイラと BLAS ライブラリは Intel Parallel Studio XE 2015 for 64 bit Linux (Intel Fortran コンパイラ version 15.0.0, MKL ライブラリ version 11.2) で, 用いたコンパ イラオプションは "-fast -openmp" である. この CPU は Ivy-Bridge アーキテクチャの AVX 命令により、1 コアあ たり CPU クロックごとに倍精度の演算を最大で8個実 行できるので、TB 機能がオフの場合には CPU の理論 ピーク演算性能は 153.6 GFLOPS (倍精度演算, AVX 命 令)である. MKL の BLAS ルーチンはリンクオプション "-mkl=sequentual" によりシングルスレッド版だけを使用 した.

容量 64 Gbyte の主記憶上で対称性を用いてブロック三 重対角化の計算が行える行列のサイズ N は,1 万の倍数で あれば 12 万までである. 図 21 は行列サイズ N を 1 万,2 万,3 万,5 万,7 万,9 万,12 万と変えたそれぞれの場合 について,横軸にブロックサイズ b を 16 から 288 まで刻 み 16 でとり,縦軸には得られた換算性能(GFLOPS)を とってプロットしたグラフであり,図 22 は同じ測定結果 を縦軸を変更して,CPUの理論ピーク演算性能に対する 換算性能の比率をパーセント値でプロットしたグラフであ る.図 23)ではブロックサイズ b を 16 から 160 まで刻み 16 で変えたそれぞれの場合について,横軸には行列サイズ N を 1 万から 12 万まで刻み 1 万でとり,縦軸には換算性 能(GFLOPS)をとりプロットしたグラフである.図 21 から図 23 はいずれも OpenMP により並列化し,CPUの コア数と等しい 6 スレッドで実行した結果である.



図 18 ブロック三重対角化の換算性能 (Core i7-3770K (4スレッド)) Fig. 18 Equivalent speed of block tridiagonalization (Core i7-3770K (4 thread)).



図 19 換算性能の理論ピーク性能に対する比率 (Core i7-3770K (4 スレッド))





図 20 プロック三重対角化の換算性能 (Core i7-3770K (4スレッド)) Fig. 20 Equivalent speed of block tridiagonalization (Core i7-3770K (4 thread)).



図 21 ブロック三重対角化の換算性能 (Core i7-3930K (6スレッド)) Fig. 21 Equivalent speed of block tridiagonalization (Core i7-3930K (6 thread)).



図 22 換算性能の理論ピーク性能に対する比率 (Core i7-3930K (6 スレッド))

Fig. 22 Ratio of equivalent speed to theoretical peak performance (Core i7-3930K (6 thread)).



図 23 ブロック三重対角化の換算性能 (Core i7-3930K (6スレッド)) Fig. 23 Equivalent speed of block tridiagonalization (Core i7-3930K (6 thread)).



図 24 ブロック三重対角化の換算性能(Core i7-3930K)(使用スレッド数と性能の直線性, b = 160)

Fig. 24 Equivalent Performance of block tridiagonalization (Core i7-3930K) (Linearity of performance to the number of threads, for b = 160).

図 24 ではブロックサイズ b を 160 に固定して, 行列サ イズ N を 1 万から 5 万まで刻み 1 万で変えたそれぞれの 場合に対して, 横軸には並列計算に用いたコア数 (スレッ ド数)を1から6まで1ずつ増やしてとり, 縦軸には得ら れた換算性能の値をとってプロットしたグラフである.こ のグラフから, この実験では換算性能が使用スレッド数に ほぼ比例していることが分かる.

5.8 Intel Core i7-4770 のシステムの場合

このシステムはシングル CPU で、CPU は Intel Core i7-4770 (コア数4, クロック 3.4 GHz, L1 (I/D ともに) は 32 KB/コア, L2 は 256 KB/コア, 共有 L3 は 8 MB) である. CPU の Hyper Thread 機能と Turbo Boost 機能は BIOS の設定でオフにした. 主記憶の容量は 32 Gbyte (デュアル チャネル, DDR3-1600 MHz (PC3-12800 動作)の8 Gbyte DIMM を 4 本) である. この CPU の内蔵 GPU の機能は 使わないように BIOS で設定した. OS は CentOS 6.5 for x86_64 で、コンパイラと BLAS ライブラリは Intel Parallel Studio XE 2015 for 64 bit Linux (Intel Fortran コンパイラ version 15.0.0, MKL ライブラリ version 11.2) で, 用いたコ ンパイラオプションは "-fast -openmp" である. この CPU は Haswell アーキテクチャの AVX2 命令を持ち, 1 コアあ たり CPU クロックごとに倍精度演算を最大 16 個実行でき るので、TB機能がオフの場合には CPU の理論ピーク演算 性能は 217.6 GFLOPS (倍精度演算, AVX2 命令) である. MKL の BLAS はリンクのオプション "-mkl=sequential" によりシングルスレッド版だけを使用した.

容量 32 Gbyte の主記憶上で対称性を用いてブロック三 重対角化の計算が行える行列のサイズ N は,1万の倍数で あれば9万までである.図 25 は行列サイズ N を1万か ら9万まで刻み1万で変えながら横軸にブロックサイズ b を 16 から 296 まで刻み 8 で,縦軸に換算性能 (GFLOPS) の値をとってプロットしたグラフである.図 26 は同じ測 定結果を,縦軸を理論ピーク演算性能に対する換算性能の 比率をパーセントで表した値に変更してプロットしたグラ フである.図 27 は,ブロックサイズ b をそれぞれ 16 か ら 160 まで刻み 16 で変えた場合について,横軸に行列サ イズを 1 万から 9 万まで刻み 1 万でとり,縦軸に換算性能 (GFLOPS)をとりプロットしたグラフである.すべての 計算は OpenMP を用いて並列化し,CPU のコア数と同じ 4 スレッドで実行した.

5.9 Intel Core i7-4770R のシステムの場合

このシステム (Gigabyte BRIX Pro GB-BXi7-4770R) は シングル CPU で、CPU は Intel Core i7-4770R (コア数 4, クロック 3.2 GHz, L1 (I/D ともに) は 32 KB/コア, L2 は 256 KB/コア, 共有 L3 は 6 MB, 共有 L4 は 128 MB) である. このシステムは BIOS からでは CPU の Hyper Thread 機能がオフにできず, OS の起動時パラメータの設 定で "maxcpus=4" とすることにより, Hyper Thread 機 能が動作しない状態にして作動させた.また Turbo Boost 機能もオフにしている. このシステムの CPU の Core i7-4770 との違いは、CPU の標準クロックが 3.4 GHz から 3.2 GHz に下がっていること,共有 L3 のサイズが 8 Mbyte から 6 Mbyte に減っていること、本来はグラフィックメ モリである Iris Pro Graphics 5200 機能用の 128 Mbyte の eDRAM が CPU のパッケージ内に含まれ、それを CPU 側からは大きな容量の共有 L4 キャッシュとして利用でき ることである.また主記憶の容量は CPU では 32 Gbyte ま でサポートできる仕様になっているが、このシステムのマ ザーボード上にはメモリのソケットが2個しかないので 16 Gbyte (デュアルチャネル, DDR3L-1600 MHz (PC3-12800 動作)の8 Gbyte SO-DIMM を2本)に制限される. OS は CentOS 6.5 for x86_64 で、コンパイラと BLAS ラ イブラリは Intel Parallel Studio XE 2015 for 64 bit Linux (Intel Fortran コンパイラ version 15.0.0, MKL ライブラ リ version 11.2) で,用いたコンパイラオプションは "-fast -openmp"である. この CPU は (Corei7-4700 と同様に) Haswell アーキテクチャの AVX2 命令を持ち, 1コアあた り CPU クロックごとに倍精度演算を最大 16 個実行できる ので、TB機能がオフの場合には CPU の理論ピーク演算 性能は 204.8 GFLOPS (倍精度演算, AVX2 命令) である. MKL の BLAS はリンクのオプション "-mkl=sequential" によりシングルスレッド版だけを使用した.

容量 16 Gbyte の主記憶上で対称性を用いてブロック三 重対角化の計算が行える行列のサイズ N は,1万の倍数で あれば6万までである.図 28 は行列サイズ N を1万か ら6万まで刻み1万で変えながら横軸にブロックサイズ b を16から296まで刻み8で,縦軸に換算性能(GFLOPS)



図 25 ブロック三重対角化の換算性能 (Core i7-4770 (4スレッド)) Fig. 25 Equivalent speed of block tridiagonalization (Core i7-4770 (4 thread)).



図 26 換算性能の理論ピーク性能に対する比率 (Core i7-4770 (4 スレッド))

Fig. 26 Ratio of equivalent speed to theoretical peak performance (Core i7-4770 (4 thread)).



図 27 ブロック三重対角化の換算性能 (Core i7-4770 (4スレッド)) Fig. 27 Equivalent speed of block tridiagonalization (Core i7-4770 (4 thread)).



図 28 ブロック三重対角化の換算性能 (Core i7-4770R (4スレッド)) Fig. 28 Equivalent speed of block tridiagonalization (Core i7-4770R (4 thread)).



図 29 換算性能の理論ピーク性能に対する比率 (Core i7-4770R (4 スレッド))

Fig. 29 Ratio of equivalent speed to theoretical peak performance (Core i7-4770R (4 thread)).



図 30 ブロック三重対角化の換算性能 (Core i7-4770R (4スレッド)) Fig. 30 Equivalent speed of block tridiagonalization (Core i7-4770R (4 thread)).

の値をとってプロットしたグラフである. 図 29 は同じ測 定結果を,縦軸を理論ピーク演算性能に対する換算性能の 比率をパーセントで表した値に変更してプロットしたグラ フである. 図 30 は,ブロックサイズ b をそれぞれ 16 か ら 160 まで刻み 16 で変えた場合について,横軸に行列サ イズを 1 万から 6 万まで刻み 1 万でとり,縦軸に換算性能 (GFLOPS)をとりプロットしたグラフである. すべての 計算は OpenMPを用いて並列化し,CPU のコア数と同じ 4 スレッドで実行した.

5.10 AMD A10-7850K のシステムの場合

このシステムはシングル CPU で, CPU は AMD A10-7850K (コア数は4 (Steamroller モジュールが2個),ク ロックは 3.7 GHz, データ L1 は 64 KB (16 KB/コア), L2 は 4 MB (2 MB/モジュール)) である. TURBO 機能は BIOS の設定でオフにした.主記憶の容量は32Gbyte(デュア ルチャネル, DDR3-2133 (PC3-17000), CL10の8Gbyte DIMM を 4 本) である. OS は CentOS 7.0 for x86_64 で, コンパイラと BLAS ライブラリは Intel Parallel Studio XE 2015 for 64 bit Linux (Intel Fortran コンパイラ version 15.0.0, MKL ライブラリ version 11.2) で, 用いたコンパイ ラオプションは "-fast -openmp" である. この CPU は内 蔵する Steamroller モジュールごとに倍精度演算を CPU ク ロックごとに最大8個実行できるので、TURBO機能がオフ の場合の CPU 機能の理論ピーク演算性能は 59.2 GFLOPS (倍精度演算)である.この CPU の特徴である HSA 機能 による内蔵 GPU 機能の演算能力は使用していない.この システムでは、ブロックサイズ bの値が 12の倍数のとき にその前後の値と比べて性能がかなり良いことが実験の結 果および MKL の xGEMM による行列乗算単独の試験か ら分かったので、計算は b が 12 の倍数の場合についてだ け行った.

ブロック三重対角化の計算を対称性を用いて容量 32 Gbyte の主記憶上で行える行列のサイズ N は, 1 万 の倍数であれば9万までである. 図 31 は行列サイズ N を1万から9万まで刻み1万で変えたそれぞれの場合につ いて、横軸にブロックサイズ b を 12 から 300 まで刻み 12 でとり、縦軸に得られた換算性能(GFLOPS)をとってプ ロットしたグラフであり、図 32 は同じ測定結果を縦軸を 変更して, CPU 機能の理論ピーク演算性能に対する換算 性能の比率をパーセント値でプロットしたグラフである. 図 33 はブロックサイズ b を 12 から 300 まで刻み 12 で変 えたそれぞれの場合について、横軸に行列サイズ N を1万 から9万まで刻み1万でとり、縦軸に換算性能 (GFLOPS) をとりプロットしたグラフである.図 31 から図 33 はい ずれも OpenMP による並列化で CPU 機能のコア数と等 しい4スレッド (Steamroller モジュールあたり2スレッ ド)で実行した結果である.



図 31 ブロック三重対角化の換算性能 (A10-7850K (4スレッド)) Fig. 31 Equivalent speed of block tridiagonalization (A10-7850K (4 thread)).



図 32 換算性能の理論ピーク性能に対する比率(A10-7850K(4スレッド))

Fig. 32 Ratio of equivalent speed to theoretical peak performance (A10-7850K (4 thread)).



図 33 ブロック三重対角化の換算性能 (A10-7850K (4スレッド)) Fig. 33 Equivalent speed of block tridiagonalization (A10-7850K (4 thread)).



 図 34 b 次の正方行列の DGEMM による積和の演算速度(A10-7850K(1スレッド)), b は 12 の倍数の場合



性能のピークが他の CPU の場合よりも小さい b = 120 の付近にあり、しかも明瞭であるのは、このシステムの最 外側のL2キャッシュの容量が4MBであり他のCPUに 比べて小さいためであろう. これについて調査するため に小さい正方行列どうしの積和(DGEMM)の演算性能を 測ってみた. 図 34 は、横軸に行列の次数 b の値を 12 から 300 まで12 刻みで、縦軸に MKL で1 コア (1 スレッド) を用いた場合の行列の積和 S := S + X * Y (DGEMM) の演算速度(GFLOPS, 倍精度)をそれぞれグラフにプ ロットしたものである.1コアでの理論ピーク演算性能は 29.6 GFLOPS(倍精度)である. すでに b = 120 付近で演 算速度が飽和している傾向が見え, b = 170 付近から上で は b を 増すと 演算速度が減少している. このことからも, この CPU では行列積を MKL を用いて計算する場合には, キャッシュを奪い合うことのない1コア(1スレッド)の 場合であっても行列の次数 b = 200 を超えるぐらいで、演 算器へのデータの供給能力が少し不足するようである.

5.11 Intel Atom c2570 のシステムの場合

このシステムはシングル CPU で, CPU は Intel Atom C2570 (コア数8 = 4 モジュール, クロック 2.4 GHz, L1 (I) は 32 KB/コア, L1 (D) は 24 KB/コア, L2 は 1 MB/ モジュール, L3 はなし) である. この CPU には Hyper Thread 機能がなく, Turbo Boost 機能は BIOS の設定でオ フにした. この CPU はたとえば 2 コア単位でモジュールと なっていて L2 キャッシュを共有しているほか, L1 (D) の サイズが 32 KB/コアから 24 KB/コアに減少していること など, これまでの Intel Core アーキテクチャとはかなり異 なっている. システムの主記憶の容量は 32 Gbyte (デュア ルチャネル, DDR3-1600 MHz (PC3-12800), CL9, 8 Gbyte DIMM を 4 本) である. OS は CentOS 6.5 for x86-64 で, コンパイラと BLAS ライブラリは Intel Parallel Studio XE 2015 for 64 bit Linux (Intel Fortran コンパイラ version 15.0.0, MKL ライブラリ version 11.2) で, 用いたコンパ イラオプションは "-fast -openmp" である. この Silvermont アーキテクチャの CPU には SSE4.2 演算のできる 128 bit 演算機がコアあたり1 個あるとされる. この CPU の理論上の浮動小数点数演算の最大性能値については資 料を探したが, 現時点では明確に述べている資料を見つ けることができなかった. 次数が千~数千の大きな行列 に対して MKL version 11.2の SGEMM, DGEMM を用い て行列乗算 $(S := S + A * B \diamond S := S + A^T * B)$ を行っ て得られた演算性能の最高値は 62 GFLOPS (単精度), 18.1 GFLOPS (倍精度) であり, 両者の違いは 3.4 倍で ある. 仮に CPU コアあたりで可能な倍精度演算の速度を 1FP/CLK であるとすれば、クロックが 2.4 GHz で 8 コア のときには19.2 GFLOPSとなるので、今回はとりあえず この値を(真の値は現時点では不明であるが)理論上の最 大演算性能値であると仮定する(これはあくまでも推定 値である). MKL の BLAS ルーチンはリンクオプション "-mkl=sequentual" によりシングルスレッド版だけを使用 した.

容量 32 Gbyte の主記憶上で対称性を用いてブロック三 重対角化の計算が行える行列のサイズ N は、1 万の倍数 であれば9万までである. 図 35 は行列サイズ N を1万 から9万まで1万刻みで変えたそれぞれの場合について, 横軸にブロックサイズ bを16から200まで刻み8でとり、 縦軸には得られた換算性能(GFLOPS)をとってプロット したグラフであり、図 36 は同じ測定結果を縦軸を変更し て、CPUの理論ピーク演算性能(あくまでも仮定した値 19.2 GFLOP) に対する換算性能の比率をパーセント値で プロットしたグラフである.図 37) ではブロックサイズ b を16から160まで刻み16で変えたそれぞれの場合につい て、横軸には行列サイズ N を1万から9万まで刻み1万 でとり、縦軸には換算性能 (GFLOPS) をとりプロットし たグラフである.図 35 から図 37 はいずれも OpenMP に より並列化し、CPU のコア数と等しい8スレッドで実行 した結果である.

5.12 Intel Core i7-5960X のシステムの場合

このシステムはシングル CPU で, CPU は Intel Core i7-5960X (コア数8, クロック3.0 GHz, L1 (I/Dともに) は 32 KB/コア, L2 は 256 KB/コア, 共有 L3 は 20 MB) で あり, CPU の Hyper Thread 機能と Turbo Boost 機能は BIOS の設定でオフにした. 主記憶の容量は 64 Gbyte (ク アドチャネル, DDR4-2133 MHz (PC4-17000) の 8 Gbyte DIMM を 8本) である. OS は CentOS 7.0 for x86_64 で, コンパイラと BLAS ライブラリは Intel Parallel Studio XE 2015 for 64 bit Linux (Intel Fortran コンパイラ version 15.0.0, MKL ライブラリ version 11.2) で, 用いたコンパ



図 35 ブロック三重対角化の換算性能 (Atom C2570 (8スレッド)) Fig. 35 Equivalent speed of block tridiagonalization (Atom C2570 (8 thread)).



図 36 換算性能の理論ピーク性能(仮定した値)に対する比率(Atom C2570 (8 スレッド))





図 37 ブロック三重対角化の換算性能 (Atom C2570 (8 スレッド)) Fig. 37 Equivalent speed of block tridiagonalization (Atom C2570 (8 thread)).

イラオプションは "-fast -openmp"である. この CPU は Haswell-E アーキテクチャで AVX2 命令により,1コア あたり CPU クロックごとに倍精度の演算を最大で16 個 実行できるので,TB 機能がオフの場合の CPU の理論 ピーク演算性能は384.0 GFLOPS (倍精度演算,AVX2 命 令)である.MKL の BLAS ルーチンはリンクオプション "-mkl=sequentual" によりシングルスレッド版だけを使用 した.

容量 64 Gbyte の主記憶上で対称性を用いてブロック三 重対角化の計算が行える行列のサイズ N は,1 万の倍数で あれば 12 万までである.図 38 は行列サイズ N を 1 万, 2 万,3 万,5 万,7 万,9 万,12 万と変えたそれぞれの場 合について,横軸にブロックサイズ b を 16 から 296 まで 刻み8 でとり,縦軸には得られた換算性能(GFLOPS)を とってプロットしたグラフであり,図 39 は同じ測定結果 を縦軸を変更して,CPUの理論ピーク演算性能に対する 換算性能の比率をパーセント値でプロットしたグラフであ る.図 40 はブロックサイズ b を 16 から 160 まで刻み 16 で変えたそれぞれの場合について,横軸には行列サイズ N を 1 万から 12 万まで刻み 1 万でとり,縦軸には換算性能 (GFLOPS)をとりプロットしたグラフである.図 38 か ら図 40 はいずれも OpenMP により並列化し,CPUのコ ア数と等しい8 スレッドで実行した結果である.

図 41 はブロックサイズ b を 160 に固定して, 行列サイズ N を 1 万から 5 万まで刻み 1 万で変えたそれぞれの場合に対して, 横軸には並列計算に用いたコア数 (スレッド数)を 1 から 8 まで 1 ずつ増やしてとり, 縦軸には得られた換算性能の値をとってプロットしたグラフである. このグラフから, この実験では換算性能が使用スレッド数にほぼ比例していることが分かる. また, 図 42 は, 経過時間から TS-QR 分解に費やした部分を引き去ったことに相当する「仮想的な場合」の換算性能を, 図 41 と同様にプロットしたグラフである.

5.13 得られた近似固有対の検証例

N 次の実対称な Frank 行列の行列要素は $a_{i,j} = N + 1 - \max(i,j)$ で与えられる.このテスト行列の厳密な固有値 は昇順に,簡単な数式 $\lambda_k = 0.25 / \sin^2 \left\{ \frac{(N-k+0.5)\pi}{2N+1} \right\}$, $k=1,2,\ldots,N$ となることを用いて計算できて,次数 N が 大きいほど最小側の固有値が下界 0.25 の近くに密集する 性質がある.

表1に,次数N = 10,000のFrank行列のブロック三重 対角化(ブロックサイズb = 100)を経由することで求めた 最小側100個の近似固有値(Solved Value)とそれに対応す る厳密値(Exact Value),近似固有値の誤差(Error:計算値 から厳密値を引いた値)を掲げる.ブロック三重対角行列の 固有値は,帯化の後に村田の帯 Householder 法を用いて真



図 38 ブロック三重対角化の換算性能 (Core i7-5960X (8スレッド)) Fig. 38 Equivalent speed of block tridiagonalization (Core i7-5960X (8 thread)).



図 39 換算性能に対する理論ピーク性能の比率 (Core i7-5960X (8 スレッド))

Fig. 39 Ratio of equivalent speed to theoretical peak performance (Core i7-5960X (8 thread)).



図 40 ブロック三重対角化の換算性能 (Core i7-5960X (8スレッド)) Fig. 40 Equivalent speed of block tridiagonalization (Core i7-5960X (8 thread)).



図 41 ブロック三重対角化の換算性能(Core i7-5960X)(使用スレッド数と性能の直線性, b = 160)





 図 42 TS-QR 分解の処理を仮想的に除いた場合のブロック三重対 角化の換算性能(Core i7-5960X) (使用スレッド数と性能の直線性, b = 160)

Fig. 42 Equivalent Performance of block tridiagonalization when TS-QR decomposition is virtually removed (Core i7-5960X) (Linearity of performance to the number of threads, for b = 160).

の三重対角行列へ変換して,Sturm 二分法により求めてい る(使用した計算システムは CPU が Corei7-3930K で,コ ンパイラは Intel Fortran version 14.0.2, BLAS3 には Intel MKL versio 11.1 (update2) を用いた.OpenMP による 6 スレッド並列の実行結果である.MKL の BLAS ルーチン はライブラリのリンク時の指定 "-mkl=sequential" により シングルスレッド動作のものだけを利用している).表か ら 100 個の近似固有値の誤差は 10⁻¹² 程度であることが分 かる.Frank 行列の要素の絶対値の最大値は N で,今の場 合それは 10⁴ であるから,固有値の精度は倍精度演算によ る計算結果としては十分良いといえる.また,これら 100 個の固有対のベクトルの間の正規直交性の精度の崩れの大 きさである $\max_{i,j} |\mathbf{v}_i^T \mathbf{v}_j - \delta_{i,j}|$ は 10⁻¹² から 10⁻¹¹ の程度 であった.

同様に次数 N = 10,000の Frank 行列のブロック三重対角 化 (ブロックサイズ b = 100)を経由して近似固有対 (λ_k , \mathbf{v}_k) を固有値の最大側から 100 個 (N-k+1 = 1, 2, ..., 100) 求 めた. これら 100 個の固有対のベクトルに対する正規直交 性の精度の崩れの大きさ $\max_{i,j} |\mathbf{v}_i^T \mathbf{v}_j - \delta_{i,j}|$ は 2.7×10⁻¹⁵ であった. 近似対に対する残差ベクトル $\mathbf{r}_k = (A - \lambda_k I)\mathbf{v}_k$ の最大ノルムを残差の大きさ μ_k とし, そうして相対残差 の大きさ ρ_k を残差の大きさの固有値の大きさに対する比 $\mu_k/|\lambda_k|$ と定義して近似固有対の誤差の目安とする. **表 2** にそれらの値 (N-k+1, λ_k , μ_k , ρ_k)を掲げる. これら 100 個の近似対は相対残差の大きさ ρ_k が 10⁻¹² 程度以下 で求まっていることが分かる.

5.14 実験で見られたブロックサイズ b の増大に対する性 能低下についての考察

今回の実験では、ブロックサイズbを増していく場合に 性能の低下傾向が,特に行列の次数 N が1万のように小 さい場合には、顕著になる. その主な原因は、ブロック鏡 映軸を構成するために今回用いた T-S 型行列の QR 分解 (TS-QR 分解)の算法が、その再帰的な構成の内側で用い ている HQR 分解法が単純な BLAS2 だからである.その ため,列数 b が大きくなると内側の HQR 分解法で扱う行 列が CPU の最外側の共有キャッシュ (スレッド並列処理の 場合はスレッド間で共有もしている)の容量に収まらなく なり、キャッシュと主記憶の間で記憶の転送の頻繁なやり とり(スラッシング)が生じて計算性能が低下する(HQR 分解が扱う小さい行列の行の数は列の数bよりもある程度 の比率で大きくなければ、再帰処理が有効にはならないの で、bを増やすときには行の数もbに比例する程度には増や す必要がある).そのため今回の実験で使用した(BLAS2) のHQR 分解を再帰的に用いている)TS-QR 分解は、列の 数bが大きくなって HQR 分解の処理がキャッシュに収ま らなくなると処理速度が低下する.

実際に今回の実装による TS-QR 分解がブロック三重対 角化の処理の(換算)性能の低下を起こしていることを確 かめる簡単な方法は,計算時間に TS-QR 分解を含めて求 めた「換算性能」と,含めずに求めた「換算性能」とを比較 してみることである.経過時間に含めない場合の測定は, TS-QR 分解のルーチンをダミーのルーチンで差し替えて (特別な関係を持たない)適当な「偽の値」の Q や R を処 理をしたふりをして時間をほとんどかけずに返すことで実 現できる(もちろんこれは単に経過時間を計測し比較する ためだけの計算であって,計算で得られるブロック三重対 角行列の固有対などは意味がないものになる).

以下では例として, Core2 Quad Q6600 のシステムだけ を取り上げて示すが,他のシステムについても TS-QR 分 解を省いた場合の「換算性能」のグラフは同じような傾

表 1 100 個の最小側固有値と厳密値(Frank 行列, N=10,000, ブ ロックサイズ 100)

Table 1Solved smallest 100 eigenvalues and exact ones (Frank
Matrix, N=10,000, block size 100).

k	Solved Value	Exact Value	Error	k	Solve
1	0.2500000061692609	0.2500000061678860	1.4E-12	51	0.250016
2	0.2500000246721549	0.2500000246715454	6.1E-13	52	0.250016
3	0.2500000555132418	0.2500000555109818	2.3E-12	53	0.250017
4	0.2500000986905135	0.2500000986862011	4.3E-12	54	0.250017
5	0.2500001541989320	0.2500001541972121	1.7E-12	55	0.250018
6	0.2500002220444571	0.2500002220440256	4.3E-13	56	0.250019
7	0.25000 03022 290092	0.25000 03022 266549	2.4E-12	57	0.250020
8	0.25000 03947 441301	0.25000 03947 451161	-9.9E-13	58	0.250020
9	0.2500004996021814	0.2500004995994273	2.8E-12	59	0.250021
10	0.2500006167884255	0.2500006167896092	-1.2E-12	60	0.250022
11	0.2500007463165081	0.2500007463156849	8.2E-13	61	0.250022
12	0.2500008881791201	0.25000 08881 776799	1.4E-12	62	0.250023
13	0.2500010423764134	0.2500010423756224	7.9E-13	63	0.250024
14	0.25000 12089 063146	0.25000 12089 095428	-3.2E-12	64	0.250025
15	0.25000 13877 770408	0.25000 13877 794738	-2.4E-12	65	0.250026
16	0.25000 15789 824589	0.25000 15789 854508	-3.0E-12	66	0.250026
17	0.25000 17825 280318	0.25000 17825 275116	5.2E-13	67	0.250027
18	0.25000 19984 057043	0.25000 19984 056963	8.0E-15	68	0.250028
19	0.25000 22266 200470	0.25000 22266 200475	-5.0E-16	69	0.250029
20	0.2500024671729524	0.2500024671706103	2.3E-12	70	0.250030
21	0.2500027200588683	0.2500027200574322	1.4E-12	71	0.250031
22	0.25000 29852 819131	0.25000 29852 805630	1.4E-12	72	0.250031
23	0.25000 32628 404925	0.25000 32628 400551	4.4E-13	73	0.250032
24	0.25000 35527 378547	0.25000 35527 359634	1.9E-12	74	0.250033
25	0.25000 38549 697088	0.25000 38549 683450	1.4E-12	75	0.250034
26	0.25000 41695 399557	0.25000 41695 372595	2.7E-12	76	0.250035
27	0.25000 44964 473930	0.25000 44964 427691	4.6E-12	77	0.250036
28	0.25000 48356 853263	0.25000 48356 849382	3.9E-13	78	0.250037
29	0.25000 51872 643527	0.25000 51872 638339	5.2E-13	79	0.250038
30	0.25000 55511 832225	0.25000 55511 795255	3.7E-12	80	0.250039
31	0.25000 59274 322725	0.25000 59274 320849	1.9E-13	81	0.250040
32	0.25000 63160 221058	0.2500063160215864	5.2E-13	82	0.250041
33	0.2500067169468336	0.2500067169481064	-1.3E-12	83	0.250042
34	0.2500071302158542	0.2500071302117245	4.1E-12	84	0.250043
35	0.2500075558102203	0.2500075558125220	-2.3E-12	85	0.250044
36	0.2500079937549007	0.2500079937505829	4.3E-12	86	0.250045
37	0.25000 84440 284490	0.2500084440259936	2.5E-12	87	0.250046
38	0.25000 89066 405657	0.25000 89066 388431	1.7E-12	88	0.250047
39	0.2500093815878193	0.2500093815892227	-1.4E-12	89	0.250048
40	0.2500098688822437	0.2500098688772261	5.0E-12	90	0.250049
41	0.25001 03685 030822	0.25001 03685 029495	1.3E-13	91	0.250051
42	0.25001 08804 676391	0.25001 08804 664915	1.1E-12	92	0.250052
43	0.25001 14047 699116	0.25001 14047 679532	2.0E-12	93	0.250053
44	0.25001 19414 100316	0.25001 19414 074380	2.6E-12	94	0.250054
45	0.25001 24903 856389	0.2500124903850520	5.9E-13	95	0.250055
46	0.25001 30517 019147	0.25001 30517 009033	1.0E-12	96	0.250056
47	0.25001 36253 589020	0.25001 36253 551030	3.8E-12	97	0.250058
48	0.25001 42113 536196	0.25001 42113 477641	5.9E-12	98	0.250059
49	0.25001 48097 043577	0.25001 48096 790023	2.5E-11	99	0.250060
50	0.25001 54203 761025	0.25001 54203 489358	2.7E-11	100	0.250061

表 1	(続き)
Tabl	le 1 (Continued)

	= (= =================================		
k	Solved Value	Exact Value	Error
51	0.25001 60433 710860	0.2500160433576851	1.3E-11
52	0.25001 66787 257477	0.2500166787053731	2.0E-11
53	0.2500173264049605	0.2500173263921253	1.3E-11
54	0.2500179864334650	0.2500179864180695	1.5E-11
55	0.25001 86588 059163	0.2500186587833361	2.3E-11
56	0.2500193435134211	0.2500193434880576	2.5E-11
57	0.2500200405486602	0.2500200405323694	1.6E-11
58	0.2500207499358710	0.2500207499164090	1.9E-11
59	0.25002 14716 552093	0.2500214716403163	1.5E-11
60	0.2500222057175627	0.2500222057042339	1.3E-11
61	0.2500229521257237	0.2500229521083067	1.7E-11
62	0.2500237108651452	0.2500237108526820	1.2E-11
63	0.2500244819662585	0.2500244819375097	2.9E-11
64	0.2500252653860216	0.2500252653629418	2.3E-11
65	0.2500260611508857	0.2500260611291332	2.2E-11
66	0.2500268692494254	0.2500268692362407	1.3E-11
67	0.2500276896852398	0.2500276896844240	8.2E-13
68	0.2500285224789599	0.2500285224738450	5.1E-12
69	0.2500293676084182	0.2500293676046682	3.7E-12
70	0.25003 02250 767262	0.2500302250770603	-3.3E-13
71	0.25003 10948 944987	0.25003 10948 911907	3.3E-12
72	0.25003 19770 510064	0.25003 19770 472310	3.8E-12
73	0.25003 28715 520827	0.2500328715453553	6.7E-12
74	0.2500337783943115	0.2500337783857404	8.6E-12
75	0.2500346975843832	0.2500346975685651	1.6E-11
76	0.25003 56291 090212	0.2500356290940110	1.5E-11
77	0.2500365729755171	0.2500365729622619	1.3E-11
78	0.2500375291948525	0.2500375291735042	2.1E-11
79	0.2500384977508733	0.2500384977279267	2.3E-11
80	0.25003 94786 374807	0.2500394786257206	1.2E-11
81	0.2500404718757659	0.2500404718670795	8.7E-12
82	0.25004 14774 571303	0.25004 14774 521993	4.9E-12
83	0.25004 24953 878226	0.2500424953812789	6.5E-12
84	0.25004 35256 615556	0.2500435256545190	7.0E-12
85	0.25004 45682 727088	0.2500445682721232	5.9E-13
86	0.2500456232330044	0.25004 56232 342971	-1.3E-12
87	0.2500466905392238	0.2500466905412491	-2.0E-12
88	0.2500477701939974	0.2500477701931900	8.1E-13
89	0.2500488621908222	0.2500488621903327	4.9E-13
90	0.25004 99665 318268	0.2500499665328931	-1.1E-12
91	0.25005 10832 233701	0.25005 10832 210890	2.3E-12
92	0.25005 22122 552830	0.25005 22122 551410	1.4E-13
93	0.25005 33536 365788	0.25005 33536 352720	1.3E-12
94	0.2500545073630800	0.2500545073617073	1.4E-12
95	0.25005 56734 353283	0.25005 56734 346747	6.5E-13
96	0.25005 68518 546985	0.2500568518544043	2.9E-13
97	0.25005 80426 251668	0.25005 80426 211290	4.0E-12
98	0 25005 92457 398557	0 25005 92457 350838	4 8F-10
99	0.25006 04612 046286	0.25006 04611 965063	8.1E-12
100	0 25006 16890 080611	0 25006 16890 056364	2.15 12 2 4F-12
100	v.20000 10090 000011	0.20000 10090 000004	2.45-12

表 2 最大側固有値を持つ近似対 100 個の絶対残差と相対列

Table 2 Absolute and relative residuals of 100 eigenpairs whose values are largest.

_

				-			
$N{-}k{+}1$	λ_k	μ_k	$ ho_k$		$N\!-\!k\!+\!1$	λ_k	μ_k
1	4.0532526488935396E+07	2.2E-07	5.5E-15		51	3.9734708851715050E+03	2.0E-09
2	4.5036141284002308E+06	3.4E-08	7.5E-15		52	3.8206626921016536E+03	1.7E-09
3	1.6213011395574124E+06	1.2E-08	7.4E-15		53	3.6765029630928557E+03	2.1E-09
4	8.2719449977419653E+05	6.6E-09	7.9E-15		54	3.5403511662514038E+03	1.8E-09
5	5.0040164389632968E+05	5.4E-09	1.1E-14		55	3.4116249897691750E+03	1.6E-09
6	3.3497964040443662E+05	4.2E-09	1.2E-14		56	3.2897941052843739E+03	1.4E-09
7	2.3983751768602489E+05	2.9E-09	1.2E-14		57	3.1743746969769036E+03	1.6E-09
8	1.8014464513603126E+05	3.6E-09	2.0E-14		58	3.0649246508065244E+03	2.6E-09
9	1.4025103975413094E+05	7.7E-09	5.5E-14		59	2.9610393144032769E+03	2.9E-09
10	1.1227854983088264E+05	3.7E-09	3.3E-14		60	2.8623477515395366E+03	1.4E-09
11	9.1910574049029630E+04	2.9E-09	3.1E-14		61	2.7685094263351393E+03	1.7E-09
12	7.6621116236226851E+04	3.3E-09	4.3E-14		62	2.6792112617577386E+03	1.6E-09
13	6.4852125582360895E+04	2.2E-09	3.4E-14		63	2.5941650248981687E+03	1.4E-09
14	5.5600256729296132E+04	3.4E-09	6.1E-14		64	2.5131049981821443E+03	1.5E-09
15	4.8195715206906170E+04	2.3E-09	4.8E-14		65	2.4357859013323059E+03	1.9E-09
16	4.2177530165484219E+04	2.1E-09	5.0E-14		66	2.3619810336933147E+03	1.7E-09
17	3.7220034119122211E+04	1.9E-09	5.2E-14		67	2.2914806106113010E+03	1.6E-09
18	3.3087859991093588E+04	2.8E-09	8.4E-14		68	2.2240902710424343E+03	1.4E-09
19	2.9607480269633375E+04	2.1E-09	7.0E-14		69	2.1596297365416558E+03	1.3E-09
20	2.6648687150453530E+04	1.9E-09	7.1E-14		70	2.0979316043327135E+03	1.8E-09
21	2.4112234675327774E+04	1.7E-09	7.1E-14		71	2.0388402593549113E+03	2.2E-09
22	2.1921406430117248E+04	1.6E-09	7.3E-14		72	1.9822108920692190E+03	1.7E-09
23	2.0016145756060945E+04	4.1E-09	2.0E-13		73	1.9279086104342036E+03	1.5E-09
24	1.8348895649360369E+04	2.3E-09	1.3E-13		74	1.8758076358741819E+03	1.1E-09
25	1.6881602036454911E+04	4.4E-09	2.6E-13		75	1.8257905742806647E+03	1.2E-09
26	1.5583522935908295E+04	1.6E-09	1.0E-13		76	1.7777477541502963E+03	1.4E-09
27	1.4429605015929694E+04	2.5E-09	1.7E-13		77	1.7315766248851319E+03	1.2E-09
28	1.3399265616488077E+04	2.7E-09	2.0E-13		78	1.6871812090852377E+03	1.7E-09
29	1.2475468500057621E+04	2.6E-09	2.1E-13		79	1.6444716033670684E+03	1.5E-09
30	1.1644015079052420E+04	3.1E-09	2.6E-13		80	1.6033635228553430E+03	3.4E-09
31	1.0892995563117307E+04	2.9E-09	2.7E-13		81	1.5637778850356249E+03	1.1E-09
32	1.0212360079924802E+04	1.7E-09	1.7E-13		82	1.5256404291280896E+03	1.4E-09
33	9.5935807078746639E+03	2.1E-09	2.2E-13		83	1.4888813675591850E+03	1.5E-09
34	9.0293830454460149E+03	1.5E-09	1.7E-13		84	1.4534350664740343E+03	1.6E-09
35	8.5135314341383128E+03	1.6E-09	1.9E-13		85	1.4192397525574786E+03	1.0E-09
36	8.0406559197674669E+03	1.6E-09	2.0E-13		86	1.3862372437160718E+03	1.0E-09
37	7.6061119331684968E+03	3.3E-09	4.4E-13		87	1.3543727014273538E+03	9.6E-10
38	7.2058658060186426E+03	1.7E-09	2.3E-13		88	1.3235944027870164E+03	9.8E-10
39	6.8364008251896448E+03	1.4E-09	2.0E-13		89	1.2938535304830154E+03	9.9E-10
40	6.4946397200672791E+03	1.8E-09	2.8E-13		90	1.2651039791041233E+03	2.1E-09
41	6.1778803779953414E+03	1.7E-09	2.7E-13		91	1.2373021763460129E+03	1.0E-09
42	5 8837422693880308E+03	2 2E-09	3 7E-13		92	1 2104069178206403E+03	1 1E-09
43	5 6101215909068696E+03	2.2E 00	5 2E-13		93	1 1843792142980869E+03	8 7E-10
44	5 3551535422766410E+03	2.0E 00	3 9E-13		94	1 1591821503229867E+03	8 1E-10
45	5 1171804690551435F+03	1 4F-09	2 8F-13		95	1.1347807532481079F+03	1 OF-09
46	4.8947248515862102F+03	1.7E-09	3.4E-13		96	1.1111418718168457F+03	8.6E-10
47	4 6864663155616363F+03	1 7F-00	3 5F-13		97	1 0882340635069797F+03	9 8F-10
48	4 4912219941616759F+03	1 7F-00	3 7F-13		98	1 0660274899209364F+03	1 1F-09
49	4 3079296947642233F+03	1 6F-09	3 6F-13		99	1 0444938195719944F+03	1 8F-09
50	4.1356334216384039E+03	1.6E-09	3.9E-13		100	1.0236061374751637E+03	1.5E-09
	1.10000012100010001100	1.01 00	0.01 10		100	1. 120000101 11010010100	1.00 00

表2(続き) Table 2 (Continued)

 ρ_k

5.0E-13

4.4E-13

5.6E-13

5.1E-13 4.8E-13

4.3E-13

4.9E-13

8.6E-13

9.7E-13

4.9E-13 6.2E-13

5.9E-13

5.5E-13

6.0E-13 7.7E-13

7.1E-13

7.1E-13

6.5E-13

5.9E-13

8.5E-13

1.1E-12

8.6E-13

7.9E-13 5.7E-13

6.3E-13 8.0E-13

7.1E-13

1.0E-12

9.1E-13

2.1E-12

7.1E-13

9.5E-13

9.8E-13

1.1E-12

7.1E-13

7.5E-13

7.1E-13

7.4E-13

7.6E-13

1.7E-12

8.4E-13

9.0E-13 7.3E-13

7.0E-13

9.0E-13 7.7E-13

9.0E-13

1.0E-12

1.7E-12 1.4E-12



図 43 TS-QR 分解を計算する場合の、ブロック三重対角化の換算
 性能(Core2 Quad Q6600 (4 スレッド))



向を示した.計算システムはシングル CPU で, CPU は Intel Core2 Quad Q6600 (コア数4, クロック 2.4 GHz, L1(I/D): 32 KB, 共有 L2:8 MB (4 MB x 2 ダイ)) であり, 主 記憶は16 Gbyte (デュアルチャネル動作, DDR3-1600 MHz (PC3-12800) の4GbvteのDIMMが4本,しかし実際の 動作は DDR3-1067 MHz で, PC3-8500 であろう) である. OS は CentOS 6.5 for x86_64 で、コンパイラと BLAS ラ イブラリは(本論文執筆時の最新バージョンであった) Intel Parallel Studio XE 2015 for 64 bit Linux (Intel Fortran コンパイラ version 15.0.0, MKL ライブラリ version 11.2) である. 並列化には Intel Fortran の OpenMP の機 能のみを利用した.用いたコンパイラオプションは "-fast -openmp"である. MKLの BLAS ルーチンはリンクのオ プション "-mkl=sequential" により、シングルスレッド版 だけを使用した.この CPU の4コアでの理論ピーク演算 性能は 38.4 GFLOPS (倍精度演算) である.

容量 16 Gbyte の主記憶上で対称性を用いてブロック三 重対角化の計算が行える最大の行列のサイズ N は,1万の 倍数であれば6万である. 図 43 は TS-QR 分解を行った 場合の計算であり,図 44 は TS-QR 分解を省略した場合 の計算である. どちらも行列サイズ N を1万から6万まで 刻み1万で変えながら横軸にはブロックサイズ b を 16 か ら 296 まで刻み8でとり,縦軸には換算性能(GFLOPS) の値をとってプロットしたグラフである.すべての計算は OpenMP で並列化し,CPU のコア数と同じ4スレッドで 実行した.

TS-QR 分解を含めた計算の場合には、bの増加に対す る換算性能の劣化が N が小さいほどより顕著に現れて いる.たとえば、N = 10,000の場合にb = 80では換 算性能が 26.5 GFLOPS であるのに対してb = 200では 24.8 GFLOPS, b = 240では 22.5 GFLOPS, b = 280では 21.1 GFLOPS などと低下している.TS-QR 分解を省略し



図 44 TS-QR 分解を省略した場合の、ブロック三重対角化の換算
 性能(Core2 Quad Q6600 (4 スレッド))



た計算の場合には, bの増加に対する換算性能の劣化傾向は 見られない. N = 10,000 の場合には b = 80 では換算性能 は 28.5 GFLOPS, b = 200 では 30.8 GFLOPS, b = 240 で は 30.1 GFLOPS, b = 280 では 30.3 GFLOPS とほぼ一定 値を保っている. つまり、N = 10,000の場合にはTS-QR 分解を含めない場合に比べて換算性能の低下が b = 80 で 7%, b = 200 では 20%程度, b = 240 では 25%程度, b = 280 では30%程度となっている.その理由は、現在使用してい る TS-QR 分解の方法では、その内部で用いている BLAS2 のHQR 分解の性能は列の数(今の場合はbである)が大 きくなるとかなり低下してしまうからである.これに対す る最も簡単な改善法は HQR 分解のワーキングセットサイ ズを減らしてキャッシュとメモリの間の記憶の入れ替えの 転送量をなるべく減らすことである.たとえば HQR 分解 の内部で毎回の Householder 変換のたびにピボット列以降 の列を最後まで追いかけて更新するのをやめて,列方向を ブロックに分割して扱い,変換による更新範囲をその列ブ ロック内にとどめて蓄積し,変換が進んで新しい列ブロッ クに移ったときにそれまで当該ブロックへの適用を延期 していた過去の変換をブロック単位で適用する「蓄積型 の HQR 分解」を採用するか、あるいは列ブロック内部の Householder 変換を束ねてブロック Householder 変換を作 り、BLAS3の行列積を用いてそれ以降の列ブロックに適 用していく方式の(ブロック)HQR 分解がさらに効率的 であろう.このような改善の追加は今後の課題である.

6. 今後に改良すべきこと

現状のブロック三重対角化の計算には性能を向上させる 余地がまだ残っている.たとえば、ブロック鏡映変換の軸 の構成において T-S 行列の *QR* 分解に用いた今回の算法 は、適切なサイズによる行分割により階層的再帰的に処理 しているが、分割されたローカルな行列に対する *QR* 分 解は(ブロックサイズ b があまり大きくないことを仮定し て)BLAS2の算法だけで組み立てられているので,行列の 列幅であるブロックサイズ b がある程度大きくなるとロー カルな行列が CPU のキャッシュに収まらなくなり,ロー カルな行列に対する QR 分解の計算速度が低下する.よっ て T-S 行列の QR 分解全体の速度も落ちる.この問題に対 処するには,列方向についてもまたブロッキングを行い, ローカルな行列の QR 分解の内部で BLAS3 を用いる処理 に置き換える必要がある.

今回のブロック三重対角化のカーネル部分(2.2節のリ スト1)では、対称性から下三角部分だけを保持したブロッ ク行列に対する鏡映変換1段階分の処理は、「ブロック版 の行列ベクトル積」(カーネル1)の箇所では列方向には 逐次的とし,対象とする列を複数スレッドで行方向に分割 して並列化を行った.また,「ブロック版の階数2の更新」 (カーネル2)の計算では各スレッドがそれぞれ相異なる列 を前から後に向かって1つずつ処理していくように並列化 を行った (Fortran+OpenMP によるソースコードの例は リスト2のBHSHLDである).いずれも各スレッドに割 り当てる作業量を完全に均等にはできなかったり、変換が 進んだ終盤では行列サイズが小さくなり作業の割当てを受 けないスレッドが生じたりする. 元の行列のサイズが最初 から小さい場合や,計算に使用できるスレッド数が多いと きには特に影響が大きくなる. そのような影響を減らすた めには、単純に行あるいは列に基づいてスレッドを割り当 てるのではなくて、たとえば表を用いて作業の割当てを管 理するなどにより, なるべく各スレッドの待ち状態が生じ ないようにする改良が必要であろう.

サイズ b の行列積を行う BLAS3 のルーチン xGEMM の 性能は,その実装内部でのブロッキング処理やハードウェ アの性質などに依存し,性能は必ずしも b の増加につれて 単調には増加せず (たとえば b がある特定の値や特定の値 の倍数のときに性能が非常に良いというような)複雑な挙 動を示す.もしも実際の計算に用いるブロックサイズ b の 値が固定あるいは数通りしかなければ,その値に対して チューニングした専用の行列乗算系のルーチンを作成して 用いれば,汎用のルーチン xGEMM よりも高い性能が出 せるであろう.

なお、仮にブロック三重対角化の処理単独ではブロック サイズ b により大きい値を採用すれば処理の経過時間を短 縮できる場合であっても、それに続いて行うブロック三重 対角行列 T に対する固有値問題解法の処理の経過時間は長 くなる.そのため固有値問題の計算全体としての性能を最 適にするブロックサイズ b の値は、問題の行列のサイズ N や必要な固有対の個数にも依存する.

7. まとめ

今回の実験では,実対称密行列のブロック三重対角化を

行う際に, ブロックサイズ b を適切な範囲である程度大き く選ぶことにより, 行列の次数 N が大きい場合に, コア 数が4から8程度の小規模なマルチコア型の CPU1 個で 構成された計算機 (PC)上では, CPUの浮動小数点数演 算性能の理論ピーク値の70%から80%程度の「換算性能」 を達成できることを確認した.

以前の報告 [10] で紹介したいわゆる「Wilkinson の技巧」 は、通常の Householder 変換に基づく三重対角化に適用 すると CPU とメモリとの間のメモリ転送量を 2/3 倍程度 に減らせる. その方法はブロック化 (タイル化) された Householder 変換に基づくブロック三重対角化の算法にも まったく同様に適用できるので、マルチコアの CPU 上に 実装して OpenMP で並列化して実験をしてみたところ, 行 列が主記憶に収まる場合については、ブロックサイズ bが 非常に小さいところでは「Wilkinson の技巧」を採用する と性能がごくわずかに向上する場合もあるが、ブロックサ イズ b が少し大きくなると,むしろ性能が少し落ちるとい う結果が得られたので、今回の報告には含めていない. そ の理由として考えられることは、まずブロックサイズbが ある程度大きくなると行列積の BLAS3 ルーチン xGEMM の記憶参照の局所性が十分に高まるので「行列を走査する ためのメモリバンド幅|のボトルネックが解消されてしま うこと、さらに「Wilkinsonの技巧」を採用すると作業用 のブロックベクトルの個数が増えるのでそれによりむしろ キャッシュとメモリ間のデータの入れ替えの転送量が増え るデメリットが生じるためであろうと思われるが、今後に より詳しい考察や分析をすべきである.

今回の実験で用いた計算システムの CPU は(比較的高 価な Intel Corei7-5960X を別とすれば) どれも日用品レベ ルの安価なものであり、CPU 内部のコア数(使用スレッド 数)は4から6あるいは8で比較的少ないものである.こ のため、行列要素がスカラーである場合の算法をほぼ忠実 にタイルに置き換えた形の算法のプログラムをあまり書き 換えずに OpenMP の指示行を挿入する比較的簡単な並列 化の方法だけで、CPU の持つ演算性能の理論ピーク値と の比で 70%から 80%程度のかなり良い(換算)性能値を得 ることができたのであろうと思われる。そこで今後はさら に,最近のより高価な計算サーバ用のコア数が多いマルチ コア CPU (たとえばコア数が 10 から 18 など) や,特に メニーコア(たとえばコア数が数十から数百)の CPU や GPU についても、同様のブロック化(タイル化)算法を用 いて高いピーク性能比を出せるかについての調査研究を行 うつもりである.

参考文献

 Murakami, H.: An Implementation of the Block Householder Method, 情報処理学会論文誌: コンピューティン グシステム, Vol.47, No.SIG 7 (ACS 14), pp.61-80 (2006).

- [2] Langou, J.: Allreduce Householder factorizations, Proc. 2007 International Conference on Preconditioning Techniques for Large Sparse Matrix Problems in Scientific and Industrial Applications, Météopole Toulouse, France: ENSEEIHT-IRIT RT/AP0/07/10, pp.103–106 (July 2007).
- [3] Langou, J.: All Reduce Algorithms: Application to Householder QR Factorization, Sparse Days at CER-FACS Meeting, Toulouse, France (Aug. 2007).
- [4] 村田健朗,小国 力,唐木幸比古:スーパーコンピュー タ科学技術計算への適用,丸善(1985).
- [5] 長谷川秀彦:古典的アルゴリズムによる大規模対称帯行 列の固有値計算,計算工学講演会論文集, Vol.10, No.1, pp.247-248 (2005).
- [6] 長谷川秀彦:古典的アルゴリズムによる大規模対称帯行 列の固有値計算,計算工学講演会論文集, Vol.14, No.1, pp.205-206 (2009).
- [7] 山本有作:キャッシュマシン向け対称帯行列固有値解法の 性能・精度評価,情報処理学会論文誌:コンピューティン グシステム, Vol.46, No.SIG 3 (ACS 8), pp.81–91 (2005).
- [8] Yamamoto, Y.: Performance modeling and optimal block size selection for a BLAS-3 based tridiagonalization algorithm, Proc. 8th International Conference on High-Performance Computing in Asia-Pacific Region (HPCASIA'05) (2005).
- [9] Bai, Y. and Ward, R.C.: Parallel block tridiagonalization of real symmetric matrices, J. Parallel Distrib. Comput., Vol.68, No.5, pp.703–715 (2008).
- [10] 村上 弘:両側ハウスホルダ変換に対する Wilkinson の 著書の AEP 中の『技巧』について,情報処理学会研究報 告, Vol.2008-HPC-118, No.12, pp.67-72 (2008).
- [11] 村上 弘:マルチコア CPU システムおよび小規模 SMP 並列システム上での Tall Skinny 型 QR 分解法の実験,情 報処理学会論文誌:コンピューティングシステム, Vol.2, No.SIG 2 (ACS 26), pp.19–29 (2009).
- [12] Demmel, J., Grigori, L., Hoemmen, M. and Langou, J.: Communication-optimal parallel and sequential QR and LU factorizations, SIAM J. Sci. Comput., Vol.34, No.1, pp.A206–A239 (2012).
- [13] Demmel, J.W., Grigori, L., Hoemmen, M.F. and Langou,
 J.: Communication-optimal parallel and sequential QR and LU factorizations, Tech. Report UCB/EECS-2008-89 (Also, LAPACK Working Note #204), Univ. California at Berkeley (Aug. 2008).
- [14] Stathopoulos, A. and Wu, K.: A block orthogonalization procedure with constant synchronization requirements, SIAM J. Sci. Comput., Vol.23, No.6, pp.2165– 2182 (2002).
- [15] 村上 弘:非常に細長い大規模行列に対する記憶参照局 所性が高い正規直交化法の実験,日本応用数理学会論文 誌, Vol.17, No.4, pp.399-454 (2007).

付 録

A.1 TS-QR 法以外の直交分解を使用した例

今回の実験に用いた TS-QR 法の実装は BLAS2 だけで 構成されているので,列数の多くなった場合には性能が悪 化すること,およびそれを今後改良する方法については, すでに本論文中に述べた.本付録ではその改良とは別の新 たな試みとして,BLAS3 で構成された T-S 行列用の簡単な (列) 直交分解の方法により TS-QR 法を置き換えてみる.

- リスト7 固有値分解を用いる列直交分解法
- List 7 Orthogonal decomposition method using eigendecomposition.

 $V \leftarrow I$; /* n 次単位行列 */ $k \leftarrow 0$; /* ループカウンタ */ BEGIN LOOP: $S \leftarrow A^T A$;/* 行列 S は n 次対称 */ $k \leftarrow k+1$; /* カウントを増す */ もしも k > 1 且つ「S が十分に対角行列とみなせる」 または k が kmx (例:3回)に達したら EXIT LOOP; $S \rightarrow U D U^T$; /* 固有値が降順の固有値分解 */ $A \leftarrow A U$, $V \leftarrow V U$; END LOOP $D \leftarrow \sqrt{\text{diag}(S)}$; /* S の対角の平方根を D に */ $r \leftarrow \text{rank}_{\varepsilon}(D)$; /* 対角行列 D の有効階数を r に */ $R \leftarrow D V^T$;

BLAS3 を使って T-S 行列の直交分解を行う Cholesky *QR* 法に類似した文献 [14] の SVQB 法があり,それと同類の 方法として,我々が以前の文献 [15] ですでに記述したもの がある.それは $m \times n$ の T-S 行列 *A* の直交分解 *A* = *QR* を行うのに,まず *S* = $A^T A$ を作り,*S* の (Cholesky 分解 ではなくて)固有値分解を用いて (反復改良を適応的に入 れて)行うものである.その算法を (リスト 7) に簡単に 示す.

行列 A は上書きで変更されることに注意する. 元の A の場所に Q を上書きして格納することもできる. この計 算は本来は T-S 行列 A の (近似) 特異値分解 $A = QDV^T$ であって,分解を A = QR としたときの行列 Q は列直交 で,右側の行列 $R = DV^T$ は上三角ではないことに注意す る.得られた(列) 階数 r の Q と(行) 階数 r の R が,元 の A の (近似) 直交分解 $A \rightarrow QR$ を与える(なお,アン ダフローによる精度低下のリスクをなるべく避けるために は,直交分解の構成の最初に A の各列をその絶対値の最大 値に近い値で割ってスケーリングする前処理を加えた方が 望ましいが,今回は省略している).

リスト 7 の算法中の $S \leftarrow A^T A \ge A \leftarrow AU$ の計算が演 算量について主要部分であり、それぞれ BLAS3 を用いて 計算ができる. T-S 行列 A が行方向にブロック分割ある いはタイル分割されていれば、その各分割ごとに独立した BLAS3 の演算を行って構成すると並列化も容易にできる.

ループの脱出条件「Sが十分に対角行列とみな せる」の判定には「すべてのi < jに対して, $|s_{i,j}| < 10 \varepsilon_{MAC} \max(s_{i,i}, s_{j,j})$ 」を用いた(不等式は $s_{i,j}^2 < 10 \varepsilon_{MAC} s_{i,i} s_{j,j}$ とする方が自然であると思われるが,Sが 悪条件の場合には二乗の大きさの値を作るのでアンダフ ローを起こすリスクが高くなりそうである).

リスト 7 の算法で用いる小規模な n 次対称行列 S の固 有値分解 $S \rightarrow UDU^T$ には、分解の直交性の品質を重視 して(Rutishauserの) Jacobi 法を用いた. Jacobi 法の系 統以外の算法を用いることも考えられるが,その場合に固 有値に縮退があるときやSが悪条件である場合に得られる Uの直交精度が悪化している可能性がある(固有値が降順 に並ぶ分解としているのは,階数が落ちている場合の処理 の利便性や悪条件の場合の精度上の利点による).

算法中の対角行列 D の有効階数 r の決定は, D の対角 要素の最大値が 0 のときは r = 0 とし, そうでないときは D の最大要素の ε 倍よりも大きい値を持つ対角要素の個 数とする.ここで相対比 ε は丸め誤差の単位程度の正数と した.D の一般逆行列 D^{\dagger} は,D の各対角要素に対して, 有効階数のカウントに含めた要素にはその逆数を,含めな かった微小な要素には 0 をそれぞれ対応させた対角行列で ある.

A.1.1 リスト 7 の直交分解の算法を用いた実験例

ブロック Householder 三重対角化法のブロック鏡映軸の 構成に直交分解の算法(リスト 7)を用いて行った実験の 例を示す.ブロックサイズb = 100でN = 10,000次の Frank 行列をブロック三重対角化し,それにより得られた ブロック三重対角行列 Tの固有値を通常の Householder 変 換とそれに続く QR 反復法で求めた.その最小側の固有値 100 個について,得られた近似値と,厳密値,厳密値から の誤差を表 A·1 に示す.これら 100 個の固有値が絶対誤 差 10^{-11} 程度以下で求まっていることが分かる.

A.1.2 直交分解に Jacobi 法を利用した結果とその考察

N 次対称行列のブロック三重対角化の計算において(ブ ロック三重対角化のタイルのサイズ b がここでの n であ る),ブロック鏡映軸をリスト 7 の算法による直交分解を 用いて構成するとき,N がたとえば1万程度であまり大 きくない場合にはブロックのサイズ b を大きくすると「換 算性能」がかなり劣化することが分かった.その原因は S の固有値分解を行うために現在採用している Jacobi 法の 経過時間が全体に占める割合の増大である.これは Jacobi 法のルーチンを S の偽の固有値分解を素早く返すダミーの ルーチンに置き換えて比較することで確認できた(その場 合には,正しい Jacobi 法のルーチンを用いる場合とダミー ルーチンを用いた場合をそれ以外の条件を揃えて比較する ために,リスト 7 の直交分解の算法中での適応的な動作は 止めて Jacobi 法がつねに 1 回だけ呼び出されるようにし て計測をした).

その方針による比較を(すでに紹介した)CPU が Core i7-5960X のシステムを用いて行った. 図 A·1 は, リス ト 7 の直交分解の算法で Jacobi 法を 1 回だけ用いた場合, 図 A·2 はその直交化の中の Jacobi 法をダミーのルーチン で置き換えて計算した場合の「換算性能」である. どちら も行列サイズ N を 1 万から 4 万まで刻み 1 万で変えなが



図 A·1 直交分解で利用する固有値分解に Jacobi 法を用いた場合の,プロック三重対角化の換算性能(Core i7-5960x (8 スレッド))

Fig. A·1 Equivalent speed of block tridiagonalization with Jacobi orthogonalization (Core i7-5960x (8 thread)).



- 図 A·2 直交分解で利用する固有値分解に Jacobi 法を省略した場合の,ブロック三重対角化の換算性能(Core i7-5960x (8 スレッド))
 - Fig. A·2 Equivalent speed of block tridiagonalization with dummy Jacobi orthogonalization (Core i7-5960x (8 thread)).

ら横軸にはブロックサイズ b を 16 から 296 まで刻み 8 で とり,縦軸には換算性能 (GFLOPS)の値をとってプロッ トしたグラフである.計算は OpenMP で並列化し, CPU のコア数と同じ8 スレッドで実行しているが, Jacobi 法は 並列化されていない.

Jacobi 法の記憶参照の特性

Jacobi 法の算法は記憶参照の局所性がなく,計算の最内 側でつねに行列要素を行および列の両方向に順番に参照す るので不連続なパターンのアクセスを多く含むことが欠点 の1つである.そのため計算機の階層記憶システムの転 送能力を十分有効に利用できない.特に今の場合,次数 n (サイズ b)が大きくなり S (の上半分) と U が CPU の コアのキャッシュに収まらなくなり,さらに CPU の共有

表 A·1 100 個の最小側固有値と厳密値(Frank 行列, N=10,000, ブロックサイズ 100)

Table A·1Solved smallest 100 eigenvalues and exact ones
(Frank Matrix, N=10,000, block size 100).

k	Solved Value	Exact Value	Error	k	Solved Val
1	0.2500000061678717	0.2500000061678860	-1.4E-14	51	0.25001 60433 6
2	0.2500000246714834	0.2500000246715454	-6.2E-14	52	0.25001 66787 1
3	0.2500000555120093	0.2500000555109818	1.0E-12	53	0.25001732639
4	0.2500000986862653	0.2500000986862011	6.4E-14	54	0.25001798641
5	0.2500001541998539	0.2500001541972121	2.6E-12	55	0.25001 86587 8
6	0.25000 02220 447211	0.25000 02220 440256	7.0E-13	56	0.25001 93434 9
7	0.2500003022272930	0.25000 03022 266549	6.4E-13	57	0.25002004053
8	0.25000 03947 494641	0.25000 03947 451161	4.3E-12	58	0.25002074992
9	0.25000 04996 048852	0.25000 04995 994273	5.5E-12	59	0.25002147165
10	0.2500006167952559	0.2500006167896092	5.6E-12	60	0.25002220570
11	0.2500007463210125	0.2500007463156849	5.3E-12	61	0.25002295211
12	0.25000 08881 784622	0.25000 08881 776799	7.8E-13	62	0.25002371086
13	0.25000 10423 750802	0.25000 10423 756224	-5.4E-13	63	0.25002448194
14	0.25000 12089 109597	0.25000 12089 095428	1.4E-12	64	0.25002526536
15	0.25000 13877 833264	0.25000 13877 794738	3.9E-12	65	0.25002606113
16	0.25000 15789 887558	0.25000 15789 854508	3.3E-12	66	0.25002686923
17	0.25000 17825 282186	0.25000 17825 275116	7.1E-13	67	0.25002768968
18	0.25000 19984 077923	0.25000 19984 056963	2.1E-12	68	0.25002852247
19	0.25000 22266 208392	0.25000 22266 200475	7.9E-13	69	0.25002936760
20	0.25000 24671 718042	0.25000 24671 706103	1.2E-12	70	0.25003 02250 7
21	0.2500027200595542	0.2500027200574322	2.1E-12	71	0.25003 10948 9
22	0.25000 29852 816623	0.25000 29852 805630	1.1E-12	72	0.25003 19770 5
23	0.25000 32628 445963	0.25000 32628 400551	4.5E-12	73	0.25003287155
24	0.25000 35527 478340	0.25000 35527 359634	1.2E-11	74	0.25003377838
25	0.25000 38549 690873	0.25000 38549 683450	7.4E-13	75	0.25003469756
26	0.25000 41695 376900	0.25000 41695 372595	4.3E-13	76	0.25003 56290 9
27	0.25000 44964 455708	0.25000 44964 427691	2.8E-12	77	0.25003657298
28	0.25000 48356 849328	0.25000 48356 849382	-5.4E-15	78	0.25003752917
29	0.25000 51872 652864	0.25000 51872 638339	1.5E-12	79	0.25003849773
30	0.25000 55511 812118	0.25000 55511 795255	1.7E-12	80	0.25003947863
31	0.25000 59274 335225	0.25000 59274 320849	1.4E-12	81	0.25004047186
32	0.2500063160381665	0.2500063160215864	1.7E-11	82	0.25004 14774 5
33	0.2500067169556885	0.2500067169481064	7.6E-12	83	0.25004 24953 8
34	0.2500071302166688	0.2500071302117245	4.9E-12	84	0.25004352566
35	0.2500075558297759	0.2500075558125220	1.7E-11	85	0.25004456828
36	0.2500079937598631	0.2500079937505829	9.3E-12	86	0.25004 56232 3
37	0.25000 84440 287738	0.25000 84440 259936	2.8E-12	87	0.25004669054
38	0.25000 89066 472155	0.25000 89066 388431	8.4E-12	88	0.25004777019
39	0.2500093816023525	0.2500093815892227	1.3E-11	89	0.25004886219
40	0.2500098688930077	0.2500098688772261	1.6E-11	90	0.25004 99665 3
41	0.25001 03685 093724	0.25001 03685 029495	6.4E-12	91	0.25005 10832 2
42	0.25001 08804 725206	0.2500108804664915	6.0E-12	92	0.25005 22122 6
43	0.25001 14047 856077	0.25001 14047 679532	1.8E-11	93	0.25005 33536 5
44	0.25001 19414 136809	0.25001 19414 074380	6.2E-12	94	0.25005 45073 7
45	0.2500124904018721	0.25001 24903 850520	1.7E-11	95	0.25005 56734 4
46	0.25001 30517 205062	0.25001 30517 009033	2.0E-11	96	0.25005685186
47	0.25001 36253 640908	0.25001 36253 551030	9.0E-12	97	0.25005 80426 2
48	0.25001 42113 493542	0.25001 42113 477641	1.6E-12	98	0.25005 92457 3
49	0.25001 48096 806339	0.25001 48096 790023	1.6E-12	99	0.25006046119
50	0.25001 54203 635464	0.25001 54203 489358	1.5E-11	100	0.25006 16890 0

表 A·1 (続き) Table A·1 (Continued)

br k Solved Value Exact Value Error 14 51 0.25001 60433 67192 0.25001 60433 576851 6.5E-12 14 52 0.25001 73263 95038 0.25001 73263 921253 2.9E-12 14 54 0.25001 73263 95038 0.25001 8587 83361 5.1E-12 13 56 0.25001 0405 39272 0.25001 0503 23694 6.6E-12 13 57 0.25002 0405 39272 0.25002 0405 32274 6.4E-12 14 61 0.25002 2057 044851 0.25002 02767 042392 2.EE-13 12 61 0.25002 2057 044851 0.25002 2057 04239 2.EE-13 13 63 0.25002 37108 52682 1.2E-11 1.4E-11 13 63 0.25002 37108 52682 1.2E-12 14 0.25002 37108 52682 0.25002 36611 291332 7.4E-12 15 0.25002 66613 36569 0.25002 366427 2.0E-12 16 0.25002 66613 36569 0.25002 366427 2.0E-12 17 0.25003 2057 64686 2.0E-12 3.6E-13					
14 51 0.25001 60433 641792 0.25001 64787 14857 6.1E-12 14 52 0.25001 7363 960383 0.25001 7363 921253 2.9E-12 14 54 0.25001 7864 196052 0.25001 7864 186055 1.6E-12 15 0.25001 93434 914174 0.25001 79864 186057 3.4E-12 13 56 0.25002 0405 392726 0.25002 04043 32864 6.9E-12 12 58 0.25002 14716 52639 0.25002 2057 042339 2.5E-13 12 61 0.25002 2057 044851 0.25002 2057 042339 2.5E-13 13 62 0.25002 2057 044851 0.25002 2057 042339 2.5E-13 14 64 0.25002 25653 67777 0.25002 25653 672777 0.25002 25653 672777 0.25002 25653 672777 0.25002 25653 672777 0.25002 25653 672777 0.25002 3676 045808 0.25002 3676 045808 0.25002 3676 045808 0.25002 3676 045808 0.25002 3676 045808 0.25002 3676 045808 0.25003 2524 738450 2.0E-12 13 67 0.25003 362715 505636 0.25003 3676 045805 1.6E-12 14 14 0.2500	or	k	Solved Value	Exact Value	Error
14 52 0.25001 66787 114957 0.25001 7363 950383 0.25001 7363 950383 0.25001 7363 950383 0.25001 7363 950383 0.25001 7363 950383 0.25001 7363 950383 0.25001 86587 834782 0.25001 86587 834381 5.1E-12 13 56 0.25001 93434 914174 0.25001 9453 28694 6.3E-12 13 57 0.25002 07499 228533 0.25002 14716 4003163 1.2E-11 12 59 0.25002 2957 444851 0.25002 2957 042339 2.5E-13 12 61 0.25002 29521 130842 0.25002 2957 042339 2.5E-13 13 62 0.25002 29521 130842 0.25002 29521 083067 4.8E-12 13 63 0.25002 26653 67737 0.25002 66611 291332 7.4E-12 14 64 0.25002 66613 85468 0.25002 66612 91332 7.4E-12 15 65 0.25002 66613 85468 0.25002 66612 91332 7.4E-12 15 0.25002 66613 85468 0.25002 86672 362407 2.0E-12 16 0.25002 66671 365468 0.25002 96670 45686 2.0E-12 16 0.25003 1977 640356 <	·14	51	0.25001 60433 641792	0.25001 60433 576851	6.5E-12
12 53 0.2500173263950383 0.2500173263921253 2.9E-12 14 54 0.2500179864196922 0.2500186587833361 5.1E-12 13 56 0.2500193434914174 0.2500193434888076 3.4E-12 13 57 0.250020405392726 0.2500214716403163 1.2E-11 12 58 0.250022057044851 0.250022057042339 2.5E-13 12 61 0.250022057044851 0.2500237108502820 1.4E-11 13 63 0.2500244819427389 0.2500237108502820 1.4E-11 13 63 0.2500266611365469 0.25002666119332 7.4E-12 14 64 0.2500266692362624 0.250027689684420 3.0E-12 12 66 0.250026852475808 0.25002768968420 2.0E-12 13 67 0.250027689674625 0.25003265707663 1.6E-12 14 70 0.2500328217580556 0.250032871545355 5.2E-12 13 67 0.250032871545355 5.2E-12 14 74 0.2500	14	52	0.25001 66787 114957	0.2500166787053731	6.1E-12
14 54 0.2500179864196922 0.2500179864180695 1.6E-12 12 55 0.2500193434914174 0.250019343480576 3.4E-12 13 57 0.250020749922833 0.2500207499164090 6.4E-12 12 59 0.2500214716526296 0.2500207499164090 6.4E-12 12 59 0.250022057044851 0.250022057042339 2.5E-13 12 61 0.2500229521130842 0.250022057042339 2.5E-13 13 62 0.250024619427389 0.250024619375097 5.2E-12 13 63 0.2500252653677777 0.2500252653629448 4.8E-12 14 64 0.2500266692382620 0.2500246692362407 2.0E-12 13 67 0.250027686874526 0.2500293676046682 -8.2E-14 12 66 0.2500293676045680 0.250029367604682 -8.2E-14 12 70 0.250033977634642 0.25003497604682 -8.2E-12 13 67 0.25003497569447 0.25003497604682 -8.2E-12 14	12	53	0.2500173263950383	0.2500173263921253	2.9E-12
12 55 0.2500186587864782 0.2500186587833361 5.1E-12 13 56 0.2500193434914174 0.2500193434880576 3.4E-12 13 57 0.250020405392726 0.2500204045323694 6.9E-12 12 58 0.250021471652629 0.250021471640313 1.2E-11 12 60 0.2500229521130842 0.250022057042339 2.5E-13 12 61 0.250022952130842 0.2500230710852620 1.4E-11 13 62 0.250024819427389 0.250026661291327 7.4E-12 14 0.2500266613654649 0.250026661293327 7.4E-12 15 0.250026661365469 0.250026661293324 2.0E-12 13 67 0.250027689687462 0.250028264764240 3.0E-12 14 6 0.25002967644580 0.25002976764682 2.0E-12 13 69 0.250039287158086 0.2500392871645853 5.2E-12 14 70 0.2500392871580863 0.25003978387404 3.6E-12 14 0.250034672980653	·14	54	0.2500179864196922	0.2500179864180695	1.6E-12
13 56 0.2500193434914174 0.2500193434880576 3.4E-12 13 57 0.25002040532272 0.2500240405322644 6.9E-12 12 58 0.2500214716526296 0.2500214716403163 1.2E-11 12 60 0.250022057044851 0.250022057042339 2.5E-13 12 61 0.2500225251308420 0.250022057042339 2.5E-12 13 62 0.25002265744851 0.2500225653629418 4.8E-12 13 63 0.250026661365469 0.2500276896844240 3.0E-12 14 66 0.2500268923622475808 0.250027689684420 3.0E-12 13 67 0.250032871560553 0.250031970470430 3.6E-12 14 70 0.250032871560553 0.25003197047047310 6.8E-14 12 70 0.250032871560553 0.2500319710472310 6.8E-12 13 75 0.250033778386100 0.2500337783857404 3.6E-13 14 74 0.25003497769267 1.8E-112 15 78 0.	·12	55	0.2500186587884782	0.2500186587833361	5.1E-12
13 57 0.25002 00405 392726 0.25002 00405 323694 6.9E-12 12 58 0.25002 14716 526290 0.25002 14716 403163 1.2E-11 12 60 0.25002 2057 044851 0.25002 2057 042339 2.5E-13 13 62 0.25002 32057 0114 0.25002 2057 04851 4.8E-12 13 63 0.25002 44819 427389 0.25002 46819 375097 5.2E-12 14 0.25002 6661 365469 0.25002 6661 291332 7.4E-12 12 66 0.25002 6669 382862 0.25002 6692 382862 2.0E-12 13 67 0.25002 6869 382863 0.25002 93676 046682 -8.2E-14 12 68 0.25002 93676 045860 0.25002 93676 046682 -8.2E-14 12 70 0.25003 30250 786462 0.25003 30250 77663 1.6E-12 13 69 0.25003 32715 55556 0.25003 31970 472310 6.8E-132 14 74 0.25003 37783 861002 0.25003 36779 62651 1.3E-12 13 76 0.25003 46975 698637 0.25003 46975 685651 1.3E-12 <	13	56	0.2500193434914174	0.2500193434880576	3.4E-12
12 58 0.25002 07499 22853 0.25002 14716 526296 0.25002 14716 403163 1.2E-11 12 60 0.25002 22057 044851 0.25002 22057 042339 2.5E-13 12 61 0.25002 23521 130842 0.25002 23057 042339 2.5E-12 13 62 0.25002 37108 670114 0.25002 23708 526820 1.4E-11 14 64 0.25002 26553 677377 0.25002 26563 629418 4.8E-12 12 64 0.25002 66692 382862 0.25002 66692 362407 2.0E-12 13 67 0.25002 66524 75808 0.25002 66692 438240 3.0E-12 12 70 0.25002 30267 64686 0.25003 29367 64668 0.25003 29367 64668 -8.2E-14 13 69 0.25003 2871 56556 0.25003 1948 911907 1.9E-12 14 70 0.25003 2871 56556 0.25003 3773 857404 3.6E-13 14 74 0.25003 36729 80637 0.25003 36779 628611 1.3E-12 15 76 0.25003 65729 806537 0.25003 34697 568561 1.3E-12 14 76 <t< td=""><td>13</td><td>57</td><td>0.2500200405392726</td><td>0.2500200405323694</td><td>6.9E-12</td></t<>	13	57	0.2500200405392726	0.2500200405323694	6.9E-12
12 59 0.25002 14716 526296 0.25002 22057 044851 0.25002 22057 042339 2.5E-13 12 61 0.25002 2957 130842 0.25002 2957 042339 2.5E-13 13 62 0.25002 2957 130842 0.25002 2957 042339 1.4E-11 13 63 0.25002 24819 375097 5.2E-12 14 64 0.25002 68692 382862 0.25002 68692 362407 2.0E-12 13 67 0.25002 68692 475808 0.25002 08524 738460 2.0E-12 13 67 0.25002 68692 475808 0.25002 08567 046882 -8.2E-14 12 70 0.25003 02507 68642 0.25003 02507 76803 1.6E-12 13 69 0.25003 28715 50556 0.25003 19770 472310 6.8E-12 12 71 0.25003 36778 361002 0.25003 36778 365740 3.6E-13 13 76 0.25003 46975 698470 0.25003 46975 685651 1.3E-12 13 76 0.25003 75291 751306 0.25003 36729 62619 1.8E-11 14 74 0.25003 46975 698470 0.25003 34785 655651	·12	58	0.2500207499228533	0.2500207499164090	6.4E-12
12 60 0.25002 22057 044851 0.25002 29521 083067 4.8E-12 13 62 0.25002 37108 670114 0.25002 37108 526820 1.4E-11 13 63 0.25002 44619 427389 0.25002 24619 375097 5.2E-12 12 64 0.25002 56653 667737 0.25002 66612 3629448 4.8E-12 12 65 0.25002 66613 365469 0.25002 66622 362407 2.0E-12 13 67 0.25002 68692 382662 0.25002 68692 38247 3.0E-12 13 69 0.25002 93676 045860 0.25002 93676 046682 -8.2E-14 12 70 0.25003 1970 540345 0.25003 31970 472310 6.8E-12 14 74 0.25003 34775 585650 0.25003 34783 587404 3.6E-13 13 75 0.25003 346975 698470 0.25003 346975 685651 1.3E-12 14 74 0.25003 34783 3661002 0.25003 34783 587404 3.6E-12 14 74 0.25003 34783 586102 0.25003 34783 587404 3.6E-12 15 78 0.25003 34783 586102 0.25003 34783 587404 </td <td>·12</td> <td>59</td> <td>0.2500214716526296</td> <td>0.2500214716403163</td> <td>1.2E-11</td>	·12	59	0.2500214716526296	0.2500214716403163	1.2E-11
11 61 0.25002 29521 130842 0.25002 37108 526320 1.4E-11 13 63 0.25002 44819 427389 0.25002 44819 375097 5.2E-12 12 64 0.25002 52653 677377 0.25002 66612 291332 7.4E-12 12 66 0.25002 66692 382862 0.25002 66692 362407 2.0E-12 13 67 0.25002 68692 382862 0.25002 68692 362407 2.0E-12 13 68 0.25002 87664586 0.25002 93676 04586 2.0E-12 13 69 0.25002 3976 045860 0.25002 93676 04586 2.0E-12 14 68 0.25002 39776 46386 0.25003 19770 47301 6.8E-12 12 70 0.25003 28715 50556 0.25003 19770 472310 6.8E-12 13 75 0.25003 36778 366102 0.25003 36778 357404 3.6E-13 13 76 0.25003 46975 698470 0.25003 46975 685651 1.3E-12 14 74 0.25003 56299 970864 0.25003 367529 622619 1.8E-12 15 78 0.25003 46975 698470 0.25003 46975 685651	·12	60	0.2500222057044851	0.2500222057042339	2.5E-13
13 62 0.25002 37108 670114 0.25002 37108 526820 1.4E-11 13 63 0.25002 44819 427389 0.25002 44819 375097 5.2E-12 12 64 0.25002 52653 677377 0.25002 60611 291332 7.4E-12 12 65 0.25002 60611 365469 0.25002 6662 362407 2.0E-12 13 67 0.25002 76896 874625 0.25002 85224 738450 2.0E-12 13 69 0.25002 30250 766462 0.25002 93676 046822 -8.2E-14 12 70 0.25003 02250 78642 0.25003 02250 776033 1.6E-12 14 71 0.25003 19770 540345 0.25003 19770 472310 6.8E-12 12 71 0.25003 37783 861002 0.25003 37783 857404 3.6E-13 13 75 0.25003 46975 698470 0.25003 65729 622619 1.8E-11 14 0.25003 45975 698470 0.25003 65729 622619 1.8E-11 15 78 0.25003 45975 698470 0.25003 65729 622619 1.8E-12 14 0.25003 45975 698470 0.25003 65729 627206 8.9E-12 <	·12	61	0.2500229521130842	0.2500229521083067	4.8E-12
13 63 0.2500244819427389 0.2500244819375097 5.2E-12 12 64 0.2500252653677377 0.2500252653629418 4.8E-12 12 65 0.250026689238262 0.2500266892362477 2.0E-12 13 67 0.2500276896874625 0.2500285224738450 2.0E-12 13 67 0.2500236224758088 0.2500285224738450 2.0E-12 13 69 0.250023676045800 0.250030250770603 1.6E-12 12 70 0.2500310225078642 0.2500310948911097 1.9E-12 12 71 0.2500332871550536 0.25003328715455555 5.2E-12 11 74 0.2500337783861002 0.2500337783857404 3.6E-13 13 75 0.2500346975698470 0.2500346975685651 1.3E-12 13 76 0.2500337783861002 0.25003469756980242 1.6E-12 14 74 0.2500346975698470 0.2500346975698024 1.6E-12 15 78 0.25003478730399 0.2500346975698042 1.6E-12 <t< td=""><td>·13</td><td>62</td><td>0.2500237108670114</td><td>0.2500237108526820</td><td>1.4E-11</td></t<>	·13	62	0.2500237108670114	0.2500237108526820	1.4E-11
12 64 0.25002 52653 677377 0.25002 52653 629418 4.8E-12 12 65 0.25002 60611 365469 0.25002 60611 291332 7.4E-12 13 67 0.25002 68692 382862 0.25002 68692 362407 2.0E-12 13 67 0.25002 76896 874625 0.25002 85224 738450 2.0E-12 13 69 0.25002 93676 045860 0.25002 93676 046682 -8.2E-14 12 70 0.25003 02250 786462 0.25003 02507 7070633 1.6E-12 12 71 0.25003 19770 540345 0.25003 19770 472310 6.8E-12 13 75 0.25003 37783 861002 0.25003 37783 857404 3.6E-13 13 75 0.25003 37783 86102 0.25003 37529 175103 3.2E-12 14 74 0.25003 65729 806537 0.25003 46975 685651 1.3E-12 13 76 0.25003 75291 751306 0.25003 46977 69262619 1.8E-11 15 78 0.25003 4773 0399 0.25003 46977 625726 8.9E-12 12 79 0.25004 44975 8383931 0.25004 44774 521933 <td>13</td> <td>63</td> <td>0.2500244819427389</td> <td>0.2500244819375097</td> <td>5.2E-12</td>	13	63	0.2500244819427389	0.2500244819375097	5.2E-12
12 65 0.25002 60611 365469 0.25002 60611 291332 7.4E-12 12 66 0.25002 68692 382862 0.25002 68692 362407 2.0E-12 13 67 0.25002 76896 874625 0.25002 85224 738450 2.0E-12 13 69 0.25002 93676 045860 0.25002 93676 046682 -8.2E-14 12 70 0.25003 02250 786462 0.25003 02250 770603 1.6E-12 14 70 0.25003 19770 540345 0.25003 19770 472310 6.8E-12 12 71 0.25003 37783 861002 0.25003 37783 857404 3.6E-13 13 75 0.25003 46975 698470 0.25003 3783 85290 97084 0.25003 36729 622619 1.8E-11 15 78 0.25003 46975 698470 0.25003 84977 379267 2.1E-12 14 70 0.25003 46975 698470 0.25003 84977 379267 2.1E-12 15 78 0.25003 49778 345906 0.25003 94786 257206 8.9E-12 15 78 0.25004 4718 677925 6.4E-13 11 82 0.25004 45632 369917 0.25004 45632 342971<	·12	64	0.25002 52653 677377	0.2500252653629418	4.8E-12
12 66 0.25002 68692 38282 0.25002 68692 362407 2.0E-12 13 67 0.25002 76896 874625 0.25002 76896 844240 3.0E-12 13 69 0.25002 85224 758088 0.25002 93676 046682 -8.2E-14 12 70 0.25003 02250 786462 0.25003 02250 770603 1.6E-12 14 70 0.25003 19770 540345 0.25003 19770 472310 6.8E-12 12 71 0.25003 19770 540345 0.25003 28715 453553 5.2E-12 11 74 0.25003 36975 98470 0.25003 37783 857404 3.6E-13 13 75 0.25003 65299 970647 0.25003 375291 751306 0.25003 75291 735042 1.6E-12 14 76 0.25003 75291 751306 0.25003 94786 257206 8.9E-12 1.8E-11 15 78 0.25004 94718 677232 0.25004 94786 257206 8.9E-12 1.8E-11 14 82 0.25004 45623 234971 2.1E-12 1.8E 1.2E 12 81 0.25004 45623 2369917 0.25004 45623 2342971 2.1E-12 15	·12	65	0.2500260611365469	0.2500260611291332	7.4E-12
13 67 0.2500276896874625 0.2500276896844240 3.0E-12 12 68 0.2500285224758088 0.2500285224738450 2.0E-12 13 69 0.2500293676045860 0.250029367604682 -8.2E-14 12 70 0.2500302250786422 0.2500302250770603 1.6E-12 12 71 0.2500319770540345 0.2500319770472310 6.8E-12 12 72 0.2500337783861002 0.2500337783857404 3.6E-13 13 75 0.2500346975698470 0.2500346975685651 1.3E-12 13 76 0.250035529970864 0.2500365729622619 1.8E-11 15 78 0.2500375291735042 1.6E-12 12 77 0.2500384977300399 0.2500384977379267 2.1E-12 14 0.250044718677232 0.25004471867795 6.4E-13 11 82 0.250044562304991 0.25004456232342971 2.1E-12 12 83 0.2500445623236997 0.25004456232342971 2.7E-12 12 84 0.250044562323	·12	66	0.2500268692382862	0.2500268692362407	2.0E-12
12 68 0.25002 85224 758088 0.25002 85224 738450 2.0E-12 13 69 0.25002 93676 045860 0.25002 93676 046682 -8.2E-14 12 70 0.25003 02250 786462 0.25003 02250 770603 1.6E-12 12 71 0.25003 19770 540345 0.25003 19770 472310 6.8E-12 12 72 0.25003 37783 861002 0.25003 37783 857404 3.6E-13 13 75 0.25003 46975 698470 0.25003 46975 685651 1.3E-12 13 76 0.25003 65729 806537 0.25003 65729 622619 1.8E-11 15 78 0.25003 75291 751306 0.25003 6729 622619 1.8E-11 15 78 0.25003 94786 345906 0.25003 94786 257206 8.9E-12 12 79 0.25003 4977 838391 0.25004 4718 67729 2.1E-12 12 80 0.25004 44718 677232 0.25004 4718 677795 6.4E-13 11 82 0.25004 46823 804635 0.25004 45623 242971 2.1E-12 12 83 0.25004 45623 2369917 0.25004 45623 2342971	·13	67	0.2500276896874625	0.2500276896844240	3.0E-12
13 69 0.2500293676045860 0.2500293676046682 -8.2E-14 12 70 0.2500302250786462 0.2500302250770603 1.6E-12 12 71 0.2500310948930536 0.2500310948911907 1.9E-12 12 72 0.2500328715505536 0.2500328715453553 5.2E-12 11 74 0.2500337783861002 0.2500337783857404 3.6E-13 13 75 0.2500346975698470 0.2500346975685651 1.3E-12 14 74 0.2500356290970864 0.2500365729622619 1.8E-11 15 78 0.2500375291751306 0.2500375291735042 1.6E-12 12 79 0.2500394786345906 0.2500394786257206 8.9E-12 14 82 0.2500404718677232 0.2500404718670795 6.4E-13 11 82 0.250044718677232 0.250044718670795 6.4E-13 11 82 0.2500445622364944 0.250044562272102 8.3E-12 12 83 0.25004456232369917 0.25004456232342971 2.7E-12	·12	68	0.2500285224758088	0.2500285224738450	2.0E-12
112 70 0.25003 02250 786462 0.25003 02250 770603 1.6E-12 112 71 0.25003 10948 930536 0.25003 10948 911907 1.9E-12 112 72 0.25003 19770 540345 0.25003 19770 472310 6.8E-12 112 73 0.25003 28715 505536 0.25003 28715 453553 5.2E-12 11 74 0.25003 37783 861002 0.25003 37783 857404 3.6E-13 13 75 0.25003 46975 698470 0.25003 46975 685651 1.3E-12 13 76 0.25003 65729 806537 0.25003 65729 622619 1.8E-11 15 78 0.25003 75291 751306 0.25003 75291 735042 1.6E-12 12 79 0.25003 94786 345906 0.25003 94786 257206 8.9E-12 11 82 0.25004 04718 677232 0.25004 04718 670795 6.4E-13 11 82 0.25004 4774 580111 0.25004 4778 50190 8.0E-12 12 83 0.25004 45622 34943 0.25004 45623 242971 2.7E-12 13 0.25004 66905 451133 0.25004 456932 4293327 2.7E-	·13	69	0.2500293676045860	0.2500293676046682	-8.2E-14
112 71 0.25003 10948 930536 0.25003 10948 911907 1.9E-12 112 72 0.25003 19770 540345 0.25003 28715 453553 5.2E-12 11 74 0.25003 37783 861002 0.25003 37783 857404 3.6E-13 13 75 0.25003 46975 698470 0.25003 46975 685651 1.3E-12 13 76 0.25003 65729 806537 0.25003 65729 622619 1.8E-11 15 78 0.25003 4977 300399 0.25003 84977 279267 2.1E-12 12 79 0.25003 44975 638470 0.25004 44718 677232 0.25004 44718 677232 0.25004 44718 677955 6.4E-13 11 82 0.25004 44718 677232 0.25004 44718 67795 6.4E-13 12 81 0.25004 44718 677232 0.25004 44774 521993 5.8E-12 12 83 0.25004 44774 580111 0.25004 44774 521993 5.8E-12 12 84 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 12 84 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 14 95 0.25004 45682 804635 0.25004 45682 721232 8.3E-12	·12	70	0.25003 02250 786462	0.25003 02250 770603	1.6E-12
12 72 0.25003 19770 540345 0.25003 19770 472310 6.8E-12 11 73 0.25003 28715 505536 0.25003 28715 453553 5.2E-12 11 74 0.25003 37783 861002 0.25003 37783 857404 3.6E-13 13 75 0.25003 46975 698470 0.25003 46975 685651 1.3E-12 13 76 0.25003 65729 806537 0.25003 65729 622619 1.8E-11 15 78 0.25003 65729 806537 0.25003 64977 29267 2.1E-12 12 79 0.25003 4977 300399 0.25003 84977 279267 2.1E-12 12 80 0.25004 4718 677232 0.25004 44774 521993 5.8E-12 12 81 0.25004 44774 580111 0.25004 44774 521993 5.8E-12 12 83 0.25004 45623 2369917 0.25004 42953 812789 2.1E-12 12 84 0.25004 45623 2369917 0.25004 45623 2342971 2.7E-12 12 84 0.25004 45623 2369917 0.25004 66905 412491 3.9E-12 12 87 0.25004 66905 451133 0.25004 66905 412491 <td>·12</td> <td>71</td> <td>0.25003 10948 930536</td> <td>0.25003 10948 911907</td> <td>1.9E-12</td>	·12	71	0.25003 10948 930536	0.25003 10948 911907	1.9E-12
112 73 0.25003 28715 505536 0.25003 28715 453553 5.2E-12 11 74 0.25003 37783 861002 0.25003 37783 857404 3.6E-13 13 75 0.25003 46975 698470 0.25003 46975 685651 1.3E-12 13 76 0.25003 56290 970864 0.25003 56290 940110 3.1E-12 12 77 0.25003 65729 806537 0.25003 65729 622619 1.8E-11 15 78 0.25003 75291 751306 0.25003 84977 279267 2.1E-12 12 79 0.25003 94786 345906 0.25003 94786 257206 8.9E-12 12 80 0.25004 94718 677232 0.25004 94786 257206 8.9E-12 12 81 0.25004 94718 677232 0.25004 94786 257206 8.9E-12 14 82 0.25004 4474 580111 0.25004 44774 521993 5.8E-12 12 83 0.25004 35256 624944 0.25004 35256 545190 8.0E-12 11 85 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 12 84 0.25004 56232 369917 0.25004 45682 721232 8.3E-12 12 87 0.25004 56232 369917	·12	72	0.25003 19770 540345	0.25003 19770 472310	6.8E-12
11 74 0.25003 37783 861002 0.25003 37783 857404 3.6E-13 13 75 0.25003 46975 698470 0.25003 46975 685651 1.3E-12 13 76 0.25003 56290 970864 0.25003 56290 940110 3.1E-12 12 77 0.25003 65729 806537 0.25003 65729 622619 1.8E-11 15 78 0.25003 75291 751306 0.25003 75291 735042 1.6E-12 12 79 0.25003 94786 345906 0.25003 94786 257206 8.9E-12 12 80 0.25004 04718 677232 0.25004 04718 670795 6.4E-13 11 82 0.25004 44774 580111 0.25004 14774 521993 5.8E-12 12 83 0.25004 35256 624944 0.25004 35256 545190 8.0E-12 12 84 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 12 84 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 12 86 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 12 86 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 12 87 0.25004 66905 451133	·12	73	0.2500328715505536	0.2500328715453553	5.2E-12
113 75 0.25003 46975 698470 0.25003 46975 688651 1.3E-12 113 76 0.25003 56290 970864 0.25003 56290 940110 3.1E-12 112 77 0.25003 65729 806537 0.25003 65729 622619 1.8E-11 115 78 0.25003 75291 751306 0.25003 75291 735042 1.6E-12 112 79 0.25003 84977 300399 0.25003 84977 279267 2.1E-12 12 80 0.25004 04718 677232 0.25004 04718 670795 6.4E-13 11 82 0.25004 14774 580111 0.25004 24953 812789 2.1E-12 12 83 0.25004 35256 624944 0.25004 35256 545190 8.0E-12 11 85 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 12 84 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 11 85 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 12 84 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 12 86 0.25004 45632 369017 0.25004 45632 342971 2.7E-12 12 87 0.25004 86621 930450 <td>·11</td> <td>74</td> <td>0.2500337783861002</td> <td>0.2500337783857404</td> <td>3.6E-13</td>	·11	74	0.2500337783861002	0.2500337783857404	3.6E-13
113 76 0.25003 56290 970864 0.25003 56290 940110 3.1E-12 112 77 0.25003 65729 806537 0.25003 65729 622619 1.8E-11 115 78 0.25003 75291 751306 0.25003 75291 735042 1.6E-12 112 79 0.25003 84977 300399 0.25003 84977 279267 2.1E-12 112 80 0.25004 04718 677232 0.25004 04718 670795 6.4E-13 11 82 0.25004 14774 580111 0.25004 14774 521993 5.8E-12 12 83 0.25004 24953 833931 0.25004 24953 812789 2.1E-12 12 84 0.25004 35256 624944 0.25004 35256 545190 8.0E-12 11 85 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 12 84 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 11 85 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 12 86 0.25004 46905 451133 0.25004 66905 412491 3.9E-12 12 87 0.25004 88621 930450 0.25004 9865 328931 8.0E-13 11 99 0.25005 10832 207199	·13	75	0.2500346975698470	0.2500346975685651	1.3E-12
112 77 0.25003 65729 806537 0.25003 65729 622619 1.8E-11 115 78 0.25003 75291 751306 0.25003 75291 735042 1.6E-12 112 79 0.25003 84977 300399 0.25003 84977 279267 2.1E-12 112 80 0.25003 94786 345906 0.25003 94786 257206 8.9E-12 112 80 0.25004 04718 677232 0.25004 04718 670795 6.4E-13 111 82 0.25004 14774 580111 0.25004 14774 521993 5.8E-12 12 83 0.25004 24953 833931 0.25004 24953 812789 2.1E-12 12 84 0.25004 35256 624944 0.25004 35256 545190 8.0E-12 11 85 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 12 86 0.25004 56232 369917 0.25004 56232 342971 2.7E-12 12 87 0.25004 66905 451133 0.25004 77701 931900 4.6E-13 11 89 0.25004 9665 336900 0.25004 98653 28931 8.0E-13 11 90 0.25005 10832 207199 0.25005 10832 210890 -3.7E-13 12 91 0.25005 56734 485253 <td>·13</td> <td>76</td> <td>0.25003 56290 970864</td> <td>0.25003 56290 940110</td> <td>3.1E-12</td>	·13	76	0.25003 56290 970864	0.25003 56290 940110	3.1E-12
15 78 0.2500375291751306 0.2500375291735042 1.6E-12 12 79 0.2500384977300399 0.2500394786257206 8.9E-12 12 80 0.2500394786345906 0.2500394786257206 8.9E-12 12 81 0.2500404718677232 0.2500404718670795 6.4E-13 11 82 0.2500414774580111 0.2500414774521993 5.8E-12 12 83 0.2500424953833931 0.2500424953812789 2.1E-12 12 84 0.2500435256624944 0.2500435256545190 8.0E-12 11 85 0.2500445682804635 0.2500445682721232 8.3E-12 12 86 0.25004456232369917 0.2500445682721232 8.3E-12 12 87 0.2500466905451133 0.2500446905412491 3.9E-12 12 87 0.250044669054512 0.2500477701931900 4.6E-13 11 89 0.25004966536900 0.2500499665328931 8.0E-13 11 90 0.2500510832207199 0.2500510832210890 -3.7E-13 12 91 0.2500510832207199 0.25005535356352720 1.6E-11	·12	77	0.2500365729806537	0.2500365729622619	1.8E-11
12790.25003 84977 3003990.25003 84977 2792672.1E-1212800.25003 94786 3459060.25003 94786 2572068.9E-1212810.25004 04718 6772320.25004 04718 6707956.4E-1311820.25004 14774 5801110.25004 14774 5219935.8E-1212830.25004 24953 8339310.25004 24953 8127892.1E-1212840.25004 35256 6249440.25004 35256 5451908.0E-1211850.25004 45682 8046350.25004 45682 7212328.3E-1212860.25004 56232 3699170.25004 66905 4124913.9E-1212860.25004 66905 4511330.25004 66905 4124913.9E-1212870.25004 66905 4511330.25004 66905 4124913.9E-1211890.25004 88621 9304500.25004 88621 9033272.7E-1211900.25005 10832 2071990.25005 10832 210890-3.7E-1312910.25005 33536 5147090.25005 33536 3527201.6E-1111930.25005 33536 5147090.25005 45073 6170731.2E-1111950.25005 56734 4852530.25005 68518 5440439.8E-1212940.25005 80426 214240.25005 80426 2112903.1E-1312940.25005 80426 2144240.25005 80426 2112903.1E-1312970.25005 80426 2144240.25005 80426 2112903.1E-1312980.25005 92457 3884080.25005 92457 3508383.8E-1212990.25006 04611	·15	78	0.2500375291751306	0.2500375291735042	1.6E-12
12800.25003 94786 3459060.25003 94786 2572068.9E-1212810.25004 04718 6772320.25004 04718 6707956.4E-1311820.25004 14774 5801110.25004 14774 5219935.8E-1212830.25004 24953 8339310.25004 24953 8127892.1E-1212840.25004 35256 6249440.25004 35256 5451908.0E-1211850.25004 45682 8046350.25004 45682 7212328.3E-1212860.25004 56232 3699170.25004 56232 3429712.7E-1212870.25004 66905 4511330.25004 66905 4124913.9E-1212880.25004 77701 9365120.25004 88621 9033272.7E-1211890.25004 88621 9304500.25004 99665 3289318.0E-1311900.25005 10832 2071990.25005 10832 210890-3.7E-1312910.25005 22122 6058210.25005 45073 6170731.2E-1111930.25005 56734 4852530.25005 45073 6170731.2E-1111950.25005 68518 6424300.25005 68518 5440439.8E-1212940.25005 80426 2142440.25005 80426 2112903.1E-1312940.25005 92457 3884080.25005 92457 3508383.8E-1212980.25005 92457 3884080.25006 04611 9650633.9E-1312980.25006 04611 9689360.25006 04611 9650633.9E-13141000.25006 16890 0564430.25006 16890 0563647.9E-15	·12	79	0.25003 84977 300399	0.2500384977279267	2.1E-12
12810.25004047186772320.25004047186707956.4E-1311820.25004147745801110.25004147745219935.8E-1212830.25004249538339310.25004249538127892.1E-1212840.25004352566249440.25004352565451908.0E-1211850.25004456828046350.25004456827212328.3E-1212860.25004562323699170.25004562323429712.7E-1212870.25004669054511330.25004669054124913.9E-1212880.25004777019365120.25004777019319004.6E-1311890.25004996653369000.25004996653289318.0E-1311900.25005108322071990.2500510832210890-3.7E-1312910.25005335365147090.25005450736170731.2E-1111950.25005450737331360.25005450736170731.2E-1111960.25005685186424300.25005804262112903.1E-1312940.25005924573884080.25005924573508383.8E-1212980.25005924573884080.25005924573508383.8E-1212990.25006046119689360.25006046119650633.9E-13111000.25006168900564430.25006168900563647.9E-15	·12	80	0.2500394786345906	0.2500394786257206	8.9E-12
11820.25004 14774 5801110.25004 14774 5219935.8E-1212830.25004 24953 8339310.25004 24953 8127892.1E-1212840.25004 35256 6249440.25004 35256 5451908.0E-1211850.25004 45682 8046350.25004 45682 7212328.3E-1212860.25004 56232 3699170.25004 56232 3429712.7E-1212870.25004 66905 4511330.25004 66905 4124913.9E-1212880.25004 77701 9365120.25004 77701 9319004.6E-1311890.25004 88621 9304500.25004 99665 3289318.0E-1311900.25005 10832 2071990.25005 10832 210890-3.7E-1312910.25005 33536 5147090.25005 45073 6170731.2E-1111930.25005 56734 4852530.25005 56734 3467471.4E-1111960.25005 80426 2142400.25005 80426 2112903.1E-1312940.25005 80426 2144240.25005 80426 2112903.1E-1312980.25005 92457 3884080.25005 92457 3508383.8E-1212990.25006 04611 9689360.25006 04611 9650633.9E-13	12	81	0.2500404718677232	0.2500404718670795	6.4E-13
12 83 0.2500424953833931 0.2500424953812789 2.1E-12 12 84 0.2500435256624944 0.2500435256545190 8.0E-12 11 85 0.2500445682804635 0.2500445682721232 8.3E-12 12 86 0.2500466905451133 0.2500466905412491 3.9E-12 12 87 0.2500466905451133 0.2500466905412491 3.9E-12 12 88 0.2500477701936512 0.2500477701931900 4.6E-13 11 89 0.250049966536900 0.2500499665328931 8.0E-13 11 90 0.2500510832207199 0.2500510832210890 -3.7E-13 12 91 0.2500522122605821 0.2500533536352720 1.6E-11 12 92 0.2500545073733136 0.2500545073617073 1.2E-11 11 95 0.25005568518642430 0.25005568518544043 9.8E-12 12 94 0.2500592457388408 0.2500592457350838 3.8E-12 12 94 0.2500592457388408 0.2500592457350838 3.8E-12 12 97 0.2500592457388408 0.2500592457350838 3.8E-12 <td>·11</td> <td>82</td> <td>0.25004 14774 580111</td> <td>0.25004 14774 521993</td> <td>5.8E-12</td>	·11	82	0.25004 14774 580111	0.25004 14774 521993	5.8E-12
112 84 0.25004 35256 624944 0.25004 35256 545190 8.0E-12 11 85 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 12 86 0.25004 56232 369917 0.25004 56232 342971 2.7E-12 12 87 0.25004 66905 451133 0.25004 66905 412491 3.9E-12 12 88 0.25004 77701 936512 0.25004 77701 931900 4.6E-13 11 89 0.25004 88621 930450 0.25004 88621 903327 2.7E-12 11 90 0.25004 99665 336900 0.25004 99665 328931 8.0E-13 11 90 0.25005 10832 207199 0.25005 10832 210890 -3.7E-13 12 91 0.25005 22122 605821 0.25005 22122 551410 5.4E-12 11 93 0.25005 33536 514709 0.25005 33536 352720 1.6E-11 12 94 0.25005 45073 733136 0.25005 56734 346747 1.4E-11 11 95 0.25005 68518 642430 0.25005 68518 544043 9.8E-12 12 94 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 12 98 0.25005 92457 388408	12	83	0.25004 24953 833931	0.2500424953812789	2.1E-12
11 85 0.25004 45682 804635 0.25004 45682 721232 8.3E-12 12 86 0.25004 56232 369917 0.25004 56232 342971 2.7E-12 12 87 0.25004 66905 451133 0.25004 66905 412491 3.9E-12 12 88 0.25004 77701 936512 0.25004 77701 931900 4.6E-13 11 89 0.25004 88621 930450 0.25004 99665 328931 8.0E-13 11 90 0.25005 10832 207199 0.25005 10832 210890 -3.7E-13 12 91 0.25005 22122 605821 0.25005 22122 551410 5.4E-12 11 93 0.25005 33536 514709 0.25005 45073 617073 1.2E-11 12 94 0.25005 45073 733136 0.25005 56734 485253 0.25005 56734 346747 1.4E-11 11 95 0.25005 68518 642430 0.25005 68518 544043 9.8E-12 12 94 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 12 98 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 12 98 0.25006 04611 968936 0.25006 04611 965063 3.9E-13 12 99	12	84	0.25004 35256 624944	0.25004 35256 545190	8.0E-12
112 86 0.25004 56232 369917 0.25004 56232 342971 2.7E-12 12 87 0.25004 66905 451133 0.25004 66905 412491 3.9E-12 12 88 0.25004 77701 936512 0.25004 77701 931900 4.6E-13 11 89 0.25004 88621 930450 0.25004 88621 903327 2.7E-12 11 90 0.25004 99665 336900 0.25004 99665 328931 8.0E-13 12 91 0.25005 10832 207199 0.25005 10832 210890 -3.7E-13 12 91 0.25005 22122 605821 0.25005 22122 551410 5.4E-12 11 93 0.25005 33536 514709 0.25005 33536 352720 1.6E-11 12 94 0.25005 56734 485253 0.25005 56734 346747 1.4E-11 11 95 0.25005 68518 642430 0.25005 68518 544043 9.8E-12 12 94 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 12 98 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 12 98 0.25006 04611 968936 0.25006 04611 965063 3.9E-13 12 99 0.25006 16890 056443	·11	85	0.2500445682804635	0.2500445682721232	8.3E-12
112 87 0.25004 66905 451133 0.25004 66905 412491 3.9E-12 112 88 0.25004 77701 936512 0.25004 77701 931900 4.6E-13 111 89 0.25004 88621 930450 0.25004 88621 903327 2.7E-12 111 90 0.25004 99665 336900 0.25004 99665 328931 8.0E-13 12 91 0.25005 10832 207199 0.25005 10832 210890 -3.7E-13 12 92 0.25005 22122 605821 0.25005 22122 551410 5.4E-12 11 93 0.25005 45073 733136 0.25005 45073 617073 1.2E-11 12 94 0.25005 56734 485253 0.25005 56734 346747 1.4E-11 11 95 0.25005 80426 214240 0.25005 80426 211290 3.1E-13 12 97 0.25005 80426 214424 0.25005 80426 211290 3.1E-13 12 98 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 12 99 0.25006 04611 968936 0.25006 04611 965063 3.9E-13 12 99 0.25006 16890 056443 0.25006 16890 056364 7.9E-15	·12	86	0.25004 56232 369917	0.25004 56232 342971	2.7E-12
112 88 0.2500477701936512 0.2500477701931900 4.6E-13 11 89 0.2500488621930450 0.2500488621903327 2.7E-12 11 90 0.2500499665336900 0.2500499665328931 8.0E-13 12 91 0.2500510832207199 0.2500510832210890 -3.7E-13 12 92 0.2500522122605821 0.2500522122551410 5.4E-12 11 93 0.2500545073733136 0.2500545073617073 1.2E-11 11 94 0.250056851864230 0.2500556734346747 1.4E-11 11 95 0.2500580426214424 0.2500580426211290 3.1E-13 12 97 0.2500580426214424 0.2500580426211290 3.1E-13 12 98 0.2500592457388408 0.2500592457350838 3.8E-12 12 98 0.2500604611968936 0.2500604611965063 3.9E-13 12 99 0.2500616890056443 0.2500616890056364 7.9E-15	·12	87	0.25004 66905 451133	0.2500466905412491	3.9E-12
11 89 0.2500488621930450 0.2500488621903327 2.7E-12 11 90 0.2500499665336900 0.2500499665328931 8.0E-13 12 91 0.2500510832207199 0.2500510832210890 -3.7E-13 12 92 0.2500522122605821 0.2500522122551410 5.4E-12 11 93 0.2500533536514709 0.2500533536352720 1.6E-11 12 94 0.2500545073733136 0.2500545073617073 1.2E-11 11 95 0.250056851864230 0.2500556734346747 1.4E-11 11 96 0.250058042621424 0.2500580426211290 3.1E-13 12 97 0.2500592457388408 0.2500592457350838 3.8E-12 12 98 0.2500604611968936 0.2500604611965063 3.9E-13 12 99 0.2500616890056443 0.2500616890056364 7.9E-15	·12	88	0.2500477701936512	0.2500477701931900	4.6E-13
90 0.25004 99665 336900 0.25004 99665 328931 8.0E-13 91 0.25005 10832 207199 0.25005 10832 210890 -3.7E-13 92 0.25005 22122 605821 0.25005 22122 551410 5.4E-12 91 9.25005 33536 514709 0.25005 33536 352720 1.6E-11 94 0.25005 45073 733136 0.25005 45073 617073 1.2E-11 94 0.25005 56734 485253 0.25005 56734 346747 1.4E-11 95 0.25005 68518 642430 0.25005 68518 544043 9.8E-12 97 0.25005 80426 214424 0.25005 80426 211290 3.1E-13 98 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 99 0.25006 04611 968936 0.25006 04611 965063 3.9E-13 11 100 0.25006 16890 056443 0.25006 16890 056364 7.9E-15	·11	89	0.25004 88621 930450	0.2500488621903327	2.7E-12
91 0.25005 10832 207199 0.25005 10832 210890 -3.7E-13 92 0.25005 22122 605821 0.25005 22122 551410 5.4E-12 93 0.25005 33536 514709 0.25005 33536 352720 1.6E-11 94 0.25005 45073 733136 0.25005 45073 617073 1.2E-11 95 0.25005 56734 485253 0.25005 56734 346747 1.4E-11 96 0.25005 68518 642430 0.25005 68518 544043 9.8E-12 97 0.25005 80426 214424 0.25005 80426 211290 3.1E-13 98 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 99 0.25006 04611 968936 0.25006 04611 965063 3.9E-13 11 100 0.25006 16890 056443 0.25006 16890 056364 7.9E-15	·11	90	0.2500499665336900	0.2500499665328931	8.0E-13
92 0.25005 22122 605821 0.25005 22122 551410 5.4E-12 93 0.25005 33536 514709 0.25005 33536 352720 1.6E-11 94 0.25005 45073 733136 0.25005 45073 617073 1.2E-11 95 0.25005 56734 485253 0.25005 56734 346747 1.4E-11 96 0.25005 68518 642430 0.25005 68518 544043 9.8E-12 97 0.25005 80426 214424 0.25005 80426 211290 3.1E-13 98 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 99 0.25006 04611 968936 0.25006 04611 965063 3.9E-13 11 100 0.25006 16890 056443 0.25006 16890 056364 7.9E-15	·12	91	0.25005 10832 207199	0.25005 10832 210890	-3.7E-13
93 0.25005 33536 514709 0.25005 33536 352720 1.6E-11 94 0.25005 45073 733136 0.25005 45073 617073 1.2E-11 95 0.25005 56734 485253 0.25005 56734 346747 1.4E-11 96 0.25005 68518 642430 0.25005 68518 544043 9.8E-12 97 0.25005 80426 214424 0.25005 80426 211290 3.1E-13 98 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 99 0.25006 04611 968936 0.25006 04611 965063 3.9E-13 11 100 0.25006 16890 056443 0.25006 16890 056364 7.9E-15	·12	92	0.25005 22122 605821	0.25005 22122 551410	5.4E-12
94 0.25005 45073 733136 0.25005 45073 617073 1.2E-11 11 95 0.25005 56734 485253 0.25005 56734 346747 1.4E-11 11 96 0.25005 68518 642430 0.25005 68518 544043 9.8E-12 12 97 0.25005 80426 21424 0.25005 80426 211290 3.1E-13 12 98 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 12 99 0.25006 04611 968936 0.25006 04611 965063 3.9E-13 11 100 0.25006 16890 056443 0.25006 16890 056364 7.9E-15	·11	93	0.25005 33536 514709	0.25005 33536 352720	1.6E-11
95 0.25005 56734 485253 0.25005 56734 346747 1.4E-11 96 0.25005 68518 642430 0.25005 68518 544043 9.8E-12 97 0.25005 80426 214424 0.25005 80426 211290 3.1E-13 98 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 99 0.25006 04611 968936 0.25006 04611 965063 3.9E-13 11 100 0.25006 16890 056443 0.25006 16890 056364 7.9E-15	·12	94	0.25005 45073 733136	0.2500545073617073	1.2E-11
96 0.25005 68518 642430 0.25005 68518 544043 9.8E-12 97 0.25005 80426 214424 0.25005 80426 211290 3.1E-13 98 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 99 0.25006 04611 968936 0.25006 04611 965063 3.9E-13 11 100 0.25006 16890 056443 0.25006 16890 056364 7.9E-15	·11	95	0.25005 56734 485253	0.25005 56734 346747	1.4E-11
12 97 0.25005 80426 214424 0.25005 80426 211290 3.1E-13 12 98 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 12 99 0.25006 04611 968936 0.25006 04611 965063 3.9E-13 11 100 0.25006 16890 056443 0.25006 16890 056364 7.9E-15	·11	96	0.2500568518642430	0.2500568518544043	9.8E-12
12 98 0.25005 92457 388408 0.25005 92457 350838 3.8E-12 12 99 0.25006 04611 968936 0.25006 04611 965063 3.9E-13 11 100 0.25006 16890 056443 0.25006 16890 056364 7.9E-15	12	97	0.25005 80426 214424	0.2500580426211290	3.1E-13
12 99 0.25006 04611 968936 0.25006 04611 965063 3.9E-13 11 100 0.25006 16890 056443 0.25006 16890 056364 7.9E-15	12	98	0.2500592457388408	0.2500592457350838	3.8E-12
11 100 0.2500616890056443 0.2500616890056364 7.9E-15	·12	99	0.2500604611968936	0.2500604611965063	3.9E-13
	11	100	0.25006 16890 056443	0.25006 16890 056364	7.9E-15

キャッシュにも収まらなくなると主記憶とキャッシュの間 で入れ替えが頻発して計算が遅くなる. nが大きい場合は, Jacobi 法にブロック化を施し,さらに並列化した「並列化 ブロック Jacobi 法」を採用すれば性能の劣化を軽減でき るはずであるが,その実装はあまり簡単ではないので今後 の課題にして,並列化やブロック化は施していない普通の Jacobi 法を今回は用いた.



村上 弘 (正会員)

1960年生.1992年北海道大学大学院 理学博士号(化学第二学専攻)取得. 現在,首都大学東京数理情報科学専攻 の准教授.数理的な問題の数値的ある いは記号的方法による効率あるいは精 度の良い解法やその並列化手法の研究

に従事.日本応用数理学会,日本数式処理学会,SIAM, AMS,ACM,IEEE 各会員.