

FMMのホスト同期機能を用いたタスクの複数並列実行とその性能予測

1L-7

定家 健治 岩根 雅彦 中嶋 保幸
(九州工業大学) (東芝 北九州工場)

1.はじめに

FMM (Flexible Mesh-network Multi-microprocessors) では、ホスト制御での均一処理処理が可能であり、また、PUをいくつかのグループに分け、それぞれのグループを独立に動作させることができ。このとき、計算機上の全ての要素プロセッサを使用して処理を行うのが最適とは限らず問題の粒度や並列性、PU間のデータ転送などのオーバーヘッドを考えると最適なPUの数が決まる。本稿では、このグループ機能を用いて、単一タスク（最適グレインサイズ）の順次実行と、複数タスクグループ（非最適グレインサイズ）の並列実行とのスループットを偏微分方程式を例にとり比較、予測する。

2.ホスト同期SPMD型処理

PUは図1のようにホストのHSYNC割込み機能を使用するためにINTUに対して要求を出す。要求が受け付けられるとPUはINTバスを介して割込み識別と自分のPUNOを送る。INTUは、送られてきたPU NOをもとに要求レジスタのPUパターン部を更新する。そして、この更新された要求レジスタのPUパターン部に含まれるグループの情報の検索を行い、グループ内の全てのPUが同期割込みを行っていれば、INTUはCAMUからグループ情報を引き出すことができ、CAMU読みだしレジスタに格納する。そして、引き出されたグループ情報のPUパターン部を要求レジスタのPUパターン部から削除し、INTUはHCに対して割込みをかけグループ内の処理の同期がとれたことをHCに知らせる。

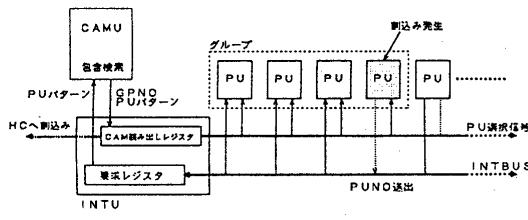


図1 ホスト同期機能

3.ラプラス方程式と並列解法

2次元平面上で次のラプラス方程式を反復法を用いて解く。
正方領域 $0 < x < 1, 0 < y < 1$ において

$$\frac{\partial^2 u}{\partial x^2} + \frac{\partial^2 u}{\partial y^2} = 0 \quad (1)$$

を満足する以下のディリクレ条件下における解とする。

$$u(x, 0) = f_1(x), u(x, 1) = f_2(x)$$

$$u(0, y) = f_3(y), u(1, y) = f_4(y)$$

式(1)をx軸、y軸ともhの間隔でN-1等分し、差分化すると $N \times N$ の格子点を持つ。

Parallel Execution of Tasks with Host Synchronization and its Performance Evaluation

Kenji SADAIE¹, Masahiko IWANE¹, Ysuyuki NAKASHIMA²

¹Kyushu Institute of Technology, ²Toshiba

各格子点を $u_{i,j}$ ($i, j = 1 \dots N$) とすると次のような $N \times N$ 元の線形方程式になる。

$$u_{i,j} = (u_{i-1,j} + u_{i+1,j} + u_{i,j-1} + u_{i,j+1}) / 4 \quad (2)$$

この線形方程式をチャビシェフSORによって解く場合にはk回目の繰り返し解 $u_{i,j}^{(k)}$ を次の漸化式によって計算する。

$$u_{i,j}^{(k+1)} = (u_{i-1,j}^{(k)} + u_{i+1,j}^{(k)} + u_{i,j-1}^{(k)} + u_{i,j+1}^{(k)}) \omega / 4 + (1-\omega) u_{i,j}^{(k)} \quad (3)$$

ここに ω は緩和因子である。

図2, 3にホストとPUでの処理のプログラムを示す。

```

1: GetGroup('pu_exc');
2: TransHostPu();
3: while (1) {
4:   EventWait(HSync);
5:   if (HSync == HSync(PUEND)) TransPullHost();
6:   else TransNews();
7:   StartGroup();
8: }
```

図2 ホストプログラム

図2は、ホストプログラムで、<1>行で、グループ内のPUにプログラムをロードする。

<2>は各PUにそれぞれの格子点のデータを転送する。
<4>はイベント待ちのサーブルで割込みがかかるまで待ち続ける。
<5><6>で割込みの種別を判定して、同期割込みならば、外周点の交換のためのNEWS転送を行い、<7>でグループのスタートを開始する。そして、PUENDの割込みならば結果を回収して処理を終了する。

```

1: while (flag_pu == OFF) {
2: kanwa();
3: flag_even = ON;
4:   for (j = 1; j <= m; j++) {
5:     for (i = 1; i <= m; i++) {
6:       if ((i+j) % 2) == EVEN) {
7:         Tnew = (T[i+1][j] + T[i-1][j] + T[i][j+1] + T[i][j-1]) / 4;
8:         dif = Tnew - T[i][j];
9:         T[i][j] = w * Tnew + (1-w) * T[i][j];
10:        if (abs(dif) > e) flag_even = OFF; } }
11: WrtGSMFlag[my_PUno] = flag_pu;
12:   for (i = 0; i = all_PUno; i++) {
13:     RedGMSFlag[i] = Flag[i];
14:     flag_all = flag_all && Flag[i];
15:   if (flag_all == ON) {
16:     HSync( PUEND );
17:     puend; }
18:   else {
19:     flag_pu = OFF;
20:     move_to_buff();
21:     HSync(SYNC);
22:     move_from_buff(); }
```

図3 PUのプログラム

図3は、PUのプログラムで、<1>はflag_{pu}がOFFの間、処理をする。<2>は緩和因子の計算の関数である。<3>～<9>で格子点の更新の計算を行う。<10>は収束判定を行い、全ての格子点が収束していれば flag_{even} = ON となる。<11>はGMSの自分の領域に収束フラグを書き込む。<12>～<13>で他のPUの収束フラグを読み込み、<14>～<16>で全ての収束フラグがONならPUENDのllSync割込みを出し、<17>で処理を終了する。全てのPUが収束していないければ、<20>で外周点のデータをNEWS転送用のバッファに移す。<21>はホスト同期のためのllSyncの割込みである。<22>はホストがNEWS転送を行った後に、NEWS転送用バッファから外周点のデータを格子点のデータ領域に移すための関数である。

4. 性能評価

格子点の数は普通、 10^3 ～ 10^6 のオーダーであり、PUの数には制限があるので問題を分割して1つのPUに複数の格子点を持たせる必要がある。その際、PU間のデータ転送や同期のための割込み処理などのオーバーヘッドを考慮すると処理時間を最小にする最適のグレインサイズが存在する。ここで、格子点の数を $N \times N$ 、PUの数を $P \times P$ の2次元の正方格子とし、タスクの数を q とするとき、1つのタスクを全てのPUを用いて順次処理する場合、2次元の N^2 の格子点を P^2 台のPUに割り当てる所以 1つのPUが処理する格子点の数 : m_1 は $m_1 = \lceil N/P \rceil$ であり、この処理を q 回行う。また、 q のタスクを並列に実行する場合には、 $N \times N$ の1つのタスクを一辺 s ($= \lfloor \sqrt{(P^2/q)} \rfloor$) 台の正方格子のPUに割り当て並列に処理するので、1つのPUが処理する格子点の一辺の数 : m_2 は $m_2 = \lceil N/s \rceil$ となる。

ラプラス方程式をFMMで並列処理するには、次のような処理時間がかかる。

ホストからPUへのデータ転送時間 : T_{HP}

$$T_{HP}(m) = T_{setup} + T_{trans} \times m^2$$

PUでの処理時間 : T_{PU}

$$T_{PU}(m) = T_{PU} \times m^2$$

llSyncの処理時間 : T_{llSync}

$$T_{llSync}(P) = T_{HOST} + T_{INT} \times P^2$$

NEWS転送時間 : T_{NEWS}

$$T_{NEWS}(m) = (T_{setup} + T_{trans} \times m) \times 4$$

収束判定のためのGMSへのアクセス時間 : T_{GMS}

$$T_{GMS}(P) = T_{wrt} \times P^2 + T_{read} \times P^2$$

PUからホストへのデータ回収時間 : T_{PH}

$$T_{PH}(m) = T_{setup} + T_{trans} \times m^2$$

T_{setup} : DMAのセットアップ時間

T_{trans} : 1つの格子点の転送時間

T_{PU} : 一つの格子点の処理時間

T_{HOST} : ホストの処理時間

T_{INT} : INTUでの処理時間

T_{wrt} : GMSへの書き込み時間

T_{read} : GMSからの読み込み時間

m : 1つのPUが処理する格子点の一辺の数

となる。

q のタスクを順次処理する場合、 N^2 の格子点を P^2 台のPUを用いて処理し、その処理を q 回繰り返すので、総実行時間 T_s は

$$T_s = \{T_{HP}(m_1) \times P^2 + (T_{PU}(m_1) + T_{NEWS}(m_1) + T_{llSync}(P) + T_{GMS}(P)) \times r + T_{PH}(m_1) \times P^2\} \times q \quad (4)$$

r : 反復回数

となる。

また、並列処理に処理する場合、1つのタスクに割り当てられるPUの数は s^2 となり、グループごとにNEWS転送、llSyncの割込みをかけるので、総実行時間 T_p は

$$T_p = T_{HP}(m_2) \times s^2 + (T_{PU}(m_2) + T_{NEWS}(m_2) \times q + T_{llSync}(s) \times q + T_{GMS}(s)) \times r + T_{PH}(m_2) \times s^2 \quad (5)$$

となる。

ここで、反復回数 r が大きいとデータ転送時間 T_{PH} と T_{PU} は無視することができる。

図2は、FMMにおいて、 $T_{setup} = 1000$, $T_{trans} = 32$, $T_{PU} = 1500$, $T_{HOST} = 1000$, $T_{wrt} = 48$, $T_{read} = 32$, 格子点の数 $N \times N$ を 64×64 , タスクの数 q を 4, 反復回数 r を 2000 とし、PUの数を変化させた時の順次処理と並列処理の実行時間のグラフであり、横軸は PU の一辺の台数、縦軸はマシンサイクルを表す。

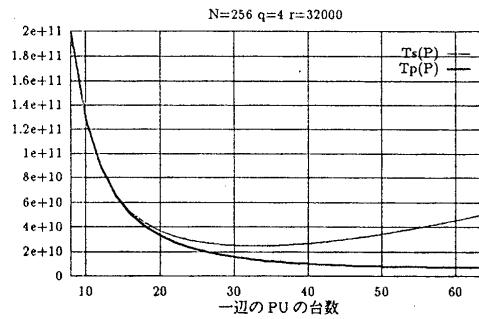


図4 順次処理と並列処理の比較

この結果、FMMでは順次処理の場合、 256×256 個の格子点を処理するとき最適のPUの数は 32×32 台であり、最適グレインサイズは 8×8 となる。そして、並列処理で同じPUの数の場合は最適グレインサイズではないが約200%処理速度が向上する。また、さらにPUの台数を増やして 63×63 台の最適グレインサイズで並列処理を行なうと順次処理の最適値と比べて約300%処理速度が向上する。これは、NEWS転送や、同期処理などのオーバーヘッドのために1つのPUが処理する格子点の数が2倍に増えても処理時間は2倍にはならないためである。

5. 結び

偏微分方程式の解法やスムージングなどの均一の処理をホスト制御SPMD型処理で行う場合、単一のタスクを処理する場合、最適のグレインサイズで処理するのが最も効率がよいが、複数のタスクを処理する場合は、FMMのグループ処理機能を用いて複数のタスクを同時に並列処理すると同じPUの台数ではグレインサイズは非最適になるが全体として処理速度は向上する。さらに、PUの数を増やしてグレインサイズを最適にすると最も処理速度が速くなる。今後の課題としては、この予測結果をもとに実際のシステムでの実測値との比較、検討を行う必要がある。

参考文献

- [1] H. J. Siegel, J. B. Armstrong, D. W. Watson, :Mapping Computer-Vision-Related Tasks onto Reconfigurable Parallel-Processing System, COMPUTER, 1992-2, pp. 54-63
- [2] C. Siva Ram Muirthy, V. Rajaraman, :A MULTI MICRO-PROCESSOR ARCHITECTURE FOR SOLVING PARTIAL DIFFERENTIAL EQUATIONS, Microprocessing and Microprogramming, 20, (1987), pp113 -118
- [3] 塚原他: グループ共有メモリを持つ柔軟な格子結合型並列計算機, SWOPP'92, 1992