

FMMにおける融合型処理とソフトウェア構成

1 L-4

渡壁 健 岩根雅彦
(九州工業大学)

阿部 賢治
(東芝 北九州工場)

1. はじめに

FMM(Flexible Mesh-network Multi-microprocessors)では、PU(Processing Unit)を必要な数ずつ使用することで複数のグループを構成し、それぞれ独立にアプリケーションを実行させることができる。また、それぞれについて、アプリケーションに適した処理方式をMIMD型処理、ホスト制御SPMD(Single Program Multiple Data)型処理、PU制御SPMD型処理、更にMIMD型とPU制御SPMD型の融合型処理から選べる。本稿では、FMMのソフトウェアの全体像を明らかにすると共に、融合型処理について述べる。

2. ソフトウェア構成

FMMにおけるソフトウェア構成を図1に示す。

ホスト側は、イベントドリブン型のマルチタスクで動作するホストOSと、ホスト側アプリケーションプログラム(AP)からなり、ホストOSは、周辺装置の制御やメモリ管理をするMS-DOSと、FMMのための拡張部に分けることができる。

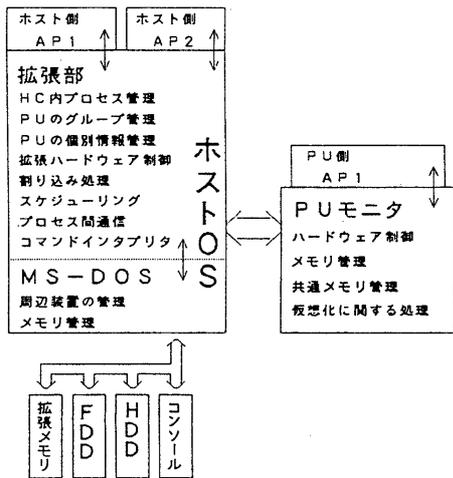


図1 FMMのソフトウェア構成

拡張部には、その機能をAPから利用するためのAPI(Application Program Interface)がある。PUの個別情報はPUCB(PU Control Block)によって管理する。PUCBは仮想PUと1対1に対応しており、仮想PUと物理PUの変換に必要な情報や、実行中のAPの環境情報等が入っている。このPUCBをリストにして、グループ情報を管理する。各グループにはグループ内共通の情報を持っているグループヘッ

ダがあり、PUの取得、開放の要求がある度に書き換える。またこのグループ情報はハードウェアで物理PUを管理しているCAMのデータ読みだし/書き換えが必要になったときにも参照する。例えば、PUへのデータ転送要求が発生したときは、グループ情報を用いてPU番号からグループ番号の変換を行いDTU(Data Transfer Unit)を制御し、ホストからPUへのデータ転送を行う。

プロセス間通信は各々独立に動作しているアプリケーション間で、ホストOS内に作成されるメールボックスによって行う。あらかじめ両者で決めておいたメールボックスネームによりホストOS内にメールボックスを作成し、そこにメッセージを送るか、またはそこからメッセージを取り出すことによって通信する。

HC内プロセス管理は、HC内のAPやMS-DOSファンクション等が割り込みにより中断した場合の情報の保存等の管理を行う。HC内のタスクの切り替えを行うスケジューラは、ラウンドロビン法を用いた、優先順位なしのものを使用する。スケジューリングは割り込みが発生するか、現在の処理が終了した時に行う。

ユーザからの入力、拡張部内のコマンドインタプリタを通して行う。入力された実行ファイル名は、ロードに引き渡されて、ローディングを行う。まず、プログラムをHC内に読み込みヘッダ部分に格納されている処理方式、使用するPUの数や形の情報、共通メモリのベースアドレス、アドレス指定変数の情報を取り出す。必要な数のPUを確保し、リロケート情報を元にプログラムをリロケートし、環境情報としてグループ番号等の情報やコマンドライン引き数を付加してPUに転送する。PUの実行開始にはPU Start信号を送る。

PU側は、PUモニタがハードウェア制御、メモリ管理、仮想化に関する処理を行っている。これらもPUモニタが提供するAPIによって使用する。PUは、待機状態ではPU Start信号を監視しループしている。ホストOSからのPU Start信号により転送されてきた環境情報をもとにPUを初期化し、APの実行を開始する。

メモリ管理は、PUにローディングされたAPの先頭/最終アドレスや実行開始アドレス等の情報を管理している。初期化時に設定された後は、APからのメモリ獲得や開放によって参照、更新する。仮想化に関する処理の一部もここでやっている。AP中で使用するアドレス指定変数は、APの先頭アドレスからのオフセットアドレスとして指定する。モニタではこれを先頭アドレスとオフセットアドレスから計算した実効アドレスに変換する。

3. 融合型処理

融合型処理は、MIMD型PUからPU制御SPMD型サブグループを生成することで実現するもので、一つのア

Fusion mode and Software Organization on FMM
Takeshi WATAKABE¹, Masahiko IWANE¹, Kenji ABE²
¹Kyushu Institute of Technology, ²Toshiba

アプリケーション内でMIMD型に適した部分、SPMD型に適した部分を適切な処理方式で実行することができる。融合型処理を実現するためには、サブグループからの割り込みと、MIMD型PUからの割り込みを区別する必要がある。ホストOSは、サブグループ作成時にCAMU (CAM Unit)のPUマスケジスタを操作することで、サブグループからのBarrier割り込みやグループ転送の対象からMIMD型PUを外すことができる。

融合型のアプリケーション例を図3～5に示す。これらのプログラムは図3のMIMD型AP1と、図4のPU制御SPMD型AP2を2×2個使って1000個の整数データの最大値を求め、図5のMIMD型AP3で同じデータの合計を計算する(図2)。

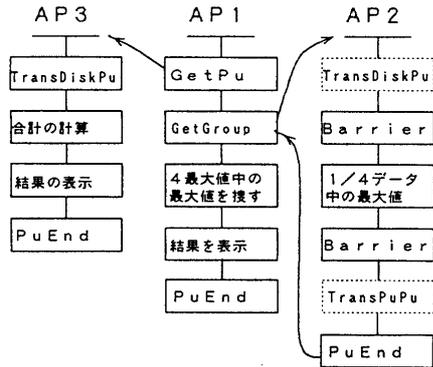


図2 融合型アプリケーション例の動作

まず、AP1からAP3を起動する。このSVCを受け取ったPUモニタはホストOSに対し、MIMD型のPU起動のSVCを発行する。また、AP1は、AP3の実行終了を待たないで直ちに次の命令を実行する。SVCを受けたホストOSは未使用のPUリストから一つPUを確保し、MIMD3.EXEを実行させる。

AP1は、次にサブ・グループの起動を行う。2×2のSPMD型PUを確保し、PU SPMD2.EXEを実行させる。マスタPU用とスレーブPU用のプログラムは同じものを使用する。if (IsMaster())の部分によってPUモニタが持っている。マスタかどうかの情報参照して制御を行う。プログラムを共通にすることによって開発コストは下がり、実行時のローディングも一度のプロードキャストですむので、SVCの発行回数、実行時間が少なくなる。

APからのSVCは、PUモニタが受けサービスを行うがデータ読み込み等、必要があればホストOSにSVCを発行する。その際、仮想PUから物理PUへのアドレス変換や、データの一時転送等は前もってPUモニタが行う。

APが終了するときは、PuEndを実行する。引数によって、同一グループの他のPUと同期を取って終了するか、直ちに終了するかの2種類の方法がある。MIMD型のPUの場合、常に同期を取らずに終了する。PU制御SPMD型の場合、全てのPUが同期を取って終了する指定なら、PuEndを受け付けたPUモニタ内部でPuEndのためのHsync同期が実行され終了する。直ちに終了する場合は、マスタPUからのみホストOSへPuEnd SVCを発行する。スレーブPUは何もせず次の実行待機状態となる。これによりSVC割り込みの回

数を少なくしている。ホストOSはサブグループの終了を検出すると、それを起動したPUへStartGroup SVCが終了したことを知らせる。このとき起動したPUが終了を待っていれば次の処理を実行することになる。

```

/* MIMD1.C */
void main(int argc, char *argv[])
{
    ABS int    *iPuMax = (int*)0x02000000UL;
    char       szMsg[100];
    char       szArgs[3][20];

    strcpy(szArgs[0], ""); /*--引数なし--*/
    GetPu("MIMD2.EXE", szArgs);
    GetGroup("SUSPMD.EXE", szArgs, NO_WAIT, WAIT);
    StartGroup(WAIT);
    { (4つのPUの最大値中の最大値を選ぶ)
      PuEnd();
    }
}

```

図3 MIMD型処理用プログラムAP1

```

/* PUSPMD2.C */
void main()
{
    COMMON      0x20000; /*共通変数領域の指定*/
    ABS int     *iPuMax = (int*)0x02000000UL;
    int         iBuff[1000];
    int         *Shared = (int*)0x20000000;

    if (IsMaster()) {
        TransDiskPu(iBuff, "DATAFILE", sizeof(int), 1000);
        for (i = 0; i < 1000; i++) {
            Shared[i] = iBuff[i];
        }
    }
    Barrier();
    { (1000/4 個のデータの最大値を探す)
    }
    if (IsMaster()) {
        TransPuPu(Info.PaPuNo, iPuMax, &Shared[1000], sizeof(int), 4);
    }
    PuEnd(SYNC);
}

```

図4 PU制御SPMD処理用プログラムAP2

```

/* MIMD3.C */
void main()
{
    int         iData[1000];
    TransDiskPu(iData, "DATAFILE", sizeof(*iData), 1000);
    { (合計を計算する)
    }
    PuEnd();
}

```

図5 MIMD型処理用プログラムAP3

4. むすび

本稿では、FMMにおける基本ソフトウェアとアプリケーションの全体像を述べた上でアプリケーションの具体例を示しながら、融合型処理の動作について説明した。FMMは、現在ホストOSおよびPUモニタの設計を終え、コーディングに入っている。

今後はユーザインターフェイス等の部分について、より検討していく必要がある。

参考文献

- [1] 高橋義造編, 並列処理機構, 丸善, 1989