

## マッチングアルゴリズム RETE と TREAT の比較

6J-1

稻葉 浩人 中村 明

(株) 東芝

### 1. 初めに

プロダクションシステムにおいてのマッチングアルゴリズムの重要性は既に多くの人々によって指摘されてきている。これまでもっとも多く使われ、またもっとも高速であるとされてきたアルゴリズムはForgyによって示された RETE アルゴリズムである[1]。しかし近年 RETE がプロダクションシステムにとって最適であるということは必ずしも言えないという主張が指摘され始めている。その様な主張の中でもっとも有望な RETE の代案として Miranker による TREAT アルゴリズムがある[2]。この報告では RETE アルゴリズムとの比較において、TREAT アルゴリズムの性能、問題点等について検討する。

### 2. プロダクションシステム

プロダクションシステムは人間の思考過程の 1 モデルとして提案された、認知行動サイクルを繰り返すことをその根幹としている。

認知行動サイクルは、

- (1) プロダクションメモリ (PM) と呼ばれる if-then 型のルールとワーキングメモリ (WM) と呼ばれるデータとのマッチングを行う条件照合フェーズ
  - (2) 条件が成立したルールのうちどのルールを実行するかを決定する競合解消フェーズ
  - (3) そのルールの実行を行う行動フェーズ
- の 3 つのフェーズに分けられる。この内条件照合フェーズを高速に行うために考えられたのが RETE アルゴリズムである。まずこの RETE アルゴリズムについて簡単に説明する。

### 3. RETE アルゴリズム

RETE アルゴリズムではルール間で同じ照合を行っている部分をマージして RETE 木と呼ばれるネットワークを作る。そこに WM の変化をその追加、削除にともない +, - のトーケンとして流すことにより条件照合を行うアルゴリズムである。トーケンに対し、まずそのルール中の 1 条件要素内だけで判定できる条件要素内照合 (intra-condition test) が行われる。これに成功すると、そのトーケンは  $\alpha$  メモリと呼ばれるネットワーク内メモリに蓄えられる。次にそのトーケンに対し同じルール中の他の条件要素との間で条件要素間照合 (inter-condition test) が行われる。この照合に成功したトーケンの組は  $\beta$  メモリと呼ばれるネットワーク内メモリに蓄えられる。各照合はこの  $\alpha$  メモリ、 $\beta$  メモリを活用して一度行った照合を極力無駄にしないように行う。

### 4. TREAT アルゴリズムの概要

TREAT アルゴリズムは単純に言えば RETE から  $\beta$  メモリとルール間のマージを取り去ったものと言える。これらの二つのテクニックには次のような問題点があるからである。

まず  $\beta$  メモリを用いた場合の問題点としてそのメンテナンスにかなりのオーバーヘッドが必要なことがあげられる。 $\beta$  メモリの役目は部分的なマッチングの結果を取っておくことに有るのだが、実際には  $\beta$  メモリによるマッチングの保存は余り使われず、かえって無駄な情報を保存していることが多い。特に WM の削除の場合、いちいちマイナストーケンとして  $\beta$  メモリをメンテナンスしなければならないのが大きな無駄となっている。

また、もう一つの問題点として動的に必要なメモリが非常に多量となる場合があることがあげられる。 $\beta$  メモリは  $\alpha$  メモリの組合せを記憶するものであるから、 $\alpha$  メモリの平均的な量が  $n$  で抑えられるときでも条件要素間の照合条件が厳しくない場合にはルール中の条件要素数を  $m$  として  $n^m$  に比例する量の  $\beta$  メモリが必要となる可能性がある。

次にルールのマージについてであるがまず、この手法は手間が掛かる割に余り効果をあげないことが報告されている。実際ある種のエキスパートシステムではマージを行った場合と行わない場合とでほとんど差がない。このルールのマージはルールに冗長性があるときに効果があるものだが、OPS5 のような比較的記述力のないプロダクションシステムの場合に比べ、OPS83 や我々の ARCH2 のように手続き型言語を使用できる場合、ルールの冗長度は減るものと思われる。また条件要素間照合の順序がコンパイル時に静的に決定されてしまうことも欠点の一つである。

TREAT アルゴリズムではこの二つを RETE アルゴリズムから取り去り、代わりに

- (1) ルールのアクティブ性

- (2) 照合順序の動的な変更

の二つを取り入れている。ルールがアクティブであるとはそのルールの全ての肯定条件要素の  $\alpha$  メモリが空

でない時をいう。もしルールがアクティブでなかったらそれ以後の照合は行わずに済ますことが出来る。RETEアルゴリズムではたとえばルールの最後の条件要素にマッチするワーキングメモリがない時でも、途中の $\beta$ メモリを更新するため照合を行う必要がある。照合順序の動的な変更とは条件要素間照合の順序を例えば $\alpha$ メモリの少ない順にする等、実行中に最適化することをいう。これはTREATアルゴリズムにおいてはルールのマージを行わないため可能なことで、RETEアルゴリズムでは不可能である。

### 5. TREATアルゴリズムの問題点

TREATは多くのプロダクションシステムにおいて有効であるがいくつかの問題点も存在する。

まず全くルール間のマージを行わないことによる冗長な $\alpha$ メモリの存在がある。 $\beta$ メモリの節約分で補えるとはいえ、やはり動的なメモリを多く使うことになるし、メンテナンスの手間もそれだけかかることになる。

もう一つの問題点として否定条件要素が存在するときに、高速化を図ることが困難であるということがあげられる。ForgyによるオリジナルのRETEアルゴリズムと比較すれば、それほどの差はつかない。しかしRETEアルゴリズムの場合 $\beta$ メモリ中に情報を取つておくことにより否定条件要素の処理に高速化が図れたのが、TREATアルゴリズムでは $\beta$ メモリが存在しないのでこの手法は使えない。

### 6. 改良TREATアルゴリズム

TREATアルゴリズムとRETEアルゴリズムを各要素に分解すると次のようになる。

$$\text{RETE} = \alpha\text{メモリ} + \beta\text{メモリ} + \text{ルールのマージ}$$

$$\text{TREAT} = \alpha\text{メモリ} + \text{ルールのアクティブ性} \\ + \text{動的照合順序}$$

我々は上に述べたようなTREATアルゴリズムの問題点に対する改良として、RETEアルゴリズムを組み合わせた次のようなアルゴリズムを現在我々の開発したプロダクションシステムARCH-2に実装中である。

$\alpha$ メモリ+ルールのアクティブ性+ルールのマージルールのマージを行うことにより冗長な $\alpha$ メモリを減らすことが可能となり、TREATアルゴリズムの問題点の一つは解決される。ただしルールのアクティブ性を用いるためには2input-nodeのマージは行えない。また動的に照合順序を変更することはARCH-2のようにルールを直接手続きにコンパイルして実行する方式では実現が困難であり、取り入れられない。

TREATアルゴリズムのもう一つの弱点である否定条件要素の処理の高速化については最良の方式と言えるものはまだ見つかっていない。wmeの追加に対

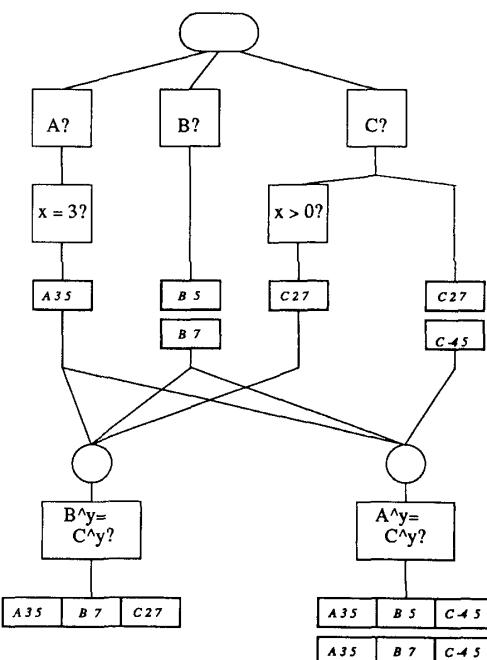
してはTREATアルゴリズムの方針であるconflict set support、即ち直接に競合集合をメンテナンスすることが可能であるが、削除に関してはオリジナルのTREATと同様に、インスタンシエーションを再構成する方法を取るしかないようである。従って、TREATアルゴリズムを採用した場合でも、否定条件要素にマッチするwmeが大きく変化するような場合、余り速度の改善がなされない。しかし一般にその様なプロダクションシステムは多くないと思われ、ほとんどの場合、TREATはRETEを速度、メモリ効率の両者において上回ることが予想される。

### 7. 終わりに

プロダクションシステムのための新しいマッチングアルゴリズムTREATに対し、そのRETEアルゴリズムに対する利点とそれ自身の持つ問題点、及びその一部の解決案を示した。今後、ARCH-2においてこの改良アルゴリズムについてその速度、動的メモリ使用量、コードサイズ等の性能を順次評価する予定である。

### 参考文献

- [1]Forgy, C. L. : RETE:A Fast Algorithm for Many Pattern/Many Object Pattern Match Problem, Artificial Intelligence, Vol.19, pp.17-37
- [2]Miranker, D. P. : TREAT:A Better Match Algorithm for AI Production System, AAAI'87 pp.42-47
- [3]中村 明 : プロダクションシステムARCH-2の処理系概要と性能評価, 第一回人工知能学会全国大会, pp.193-196



改良TREATのマッチングフロー