

A I P - d b x の実現法

4K-6

今井 徹 斎藤 光男
(株)東芝 総合研究所

1. はじめに

A I P (A I プロセッサ) [1],[2] は, P r o l o g, L I S P を高速に実行するために開発されたプロセッサであるが, 汎用言語である C をサポートすることにより, 統合的な言語環境を提供することを目指している。

A I P は, A S 3 0 0 0 と V M E バスにより結合された, アタッチドプロセッサとして実現されており, A S 3 0 0 0 と同等の環境でのソフトウェアの開発, 実行が可能のため, デバッガも A S 3 0 0 0 同様に d b x をサポートすることとした。

この A I P - d b x はアタッチドプロセッサにおける OS 開発用デバッガという側面を持っている。

本稿では, A I P における C のデバッガである A I P - d b x の実現法について述べる。

2. 実現形態

A I P はアタッチドプロセッサとして実現されており, I / O は A S 3 0 0 0 上のサーバプロセスに対して要求を発生するが, それ以外は A I P 内部で処理するという形態で, プログラムを実行する。

また, 専用のメモリを持ったプロセッサであり, A S 3 0 0 0 の管理を受けることなくメモリ等のリソースを使用することができる。

そこで, A I P 上に OS を実現することにより, A I P でのマルチプロセスやリソースの管理を, 自立的に行なうことができる。

A I P - d b x は, アプリケーションの開発のみならず, アタッチドプロセッサにおける OS 開発用のデバッガという位置づけをすることができ, この側面を考慮して実現形態を決定した。

まず, A I P にデバッガをロードし, セルフで動作させる方式ではなく, A S 3 0 0 0 上で動作し, A I P 上のプログラムをデバッグする, クロスデバッガとした。(図 1)

これは,

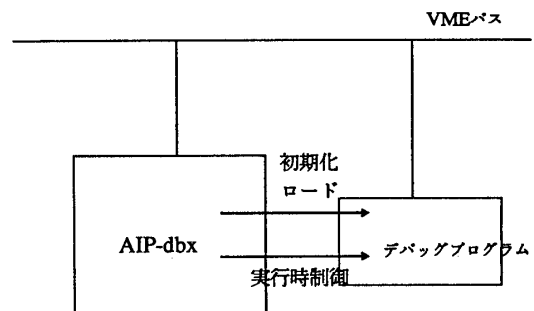
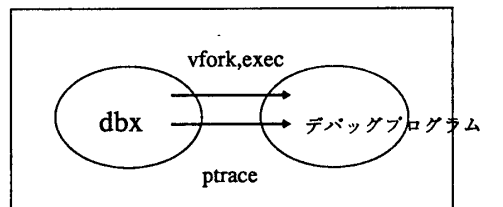
- A I P 上の OS のメモリ管理に対して制約を与えない
- デバッグ対象のプログラムの暴走によりデバッガが破壊されることがない
- デバッガ開発に, A S 3 0 0 0 の開発環境を使用できる
- A S 3 0 0 0 からインタラプトをかけることにより, デバッグプロセスだけでなく, A I P 自体の実行を中断することができる

からである。

また, デバッガから A I P の持つ任意のリソースに対するアクセスを可能とした。

特にメモリに関しては, 物理アドレスでの指定を可能とした。

これらの機能により, M M U 等のモニタリングを可能とし, 開発の自由度を高めた。



AS3000

AIP

図 1 A I P - d b x の実現形態

3. 主な改造点

dbxは、同じOSの下で子プロセスを生成してデバッグ対象のプログラムを実行し、プロセス間通信により制御を行なうが、AIP-dbxは、前項に述べるように、異なるプロセッサにデバッガとデバッグ対象のプログラムを割り当てるため、システムコールを発生することによるOSのサポートを受けることができない。

そのため、以下のような改造が必要となった。

デバッグプログラムの実行の開始

dbxは、fork.execによりデバッグプログラムの実行を開始するが、AIP-dbxでは、MMUのセット、レジスタ、メモリのクリア、マイクロプログラムおよびユーザプログラムのロード、スタックの設定を、デバッガから直接行った。

デバッグプログラムの制御

dbxは、デバッグプログラムのレジスタ、メモリのread.write、ブレークポイントの設定、プログラムの続行、ステップ実行等の制御をptraceを呼ぶことにより行なうが、AIPはコピーバック方式のキャッシュを採用しており、またパイプライン処理をしているため、ブレークポイント設定によるデバッグプログラムの中断、再開時にキャッシュのフラッシュや、パイプクリアが必要である。

(例) ブレークポイントを設定し、そこで止まった後、再開する場合

- ・ ブレークアドレスを計算し、該当命令を退避した後、ブレーク命令と置き換える。
- ・ AIPに起動をかけると、bkpで止まる。
- ・ キャッシュをフラッシュする。
- ・ 命令を復帰し、パイプをクリアし、pcを戻す。
- ・ AIPに再起動をかける。

デバッグプログラムからのI/O要求の処理

AIPは直接I/Oの手段を持たないため、AIP-dbxは、I/Oサーバプロセスとしての機能も包含することにした。(図2)

AIPメモリの特定期域をI/Oバッファとし、I/O要求がおこると、その種類と引数をAIPがセットし、AIP-dbxに対し割り込みを掛ける。

これをAS3000で処理した後、リターン値をI/Oバッファにセットして、AIPに対し制御を渡す。

メモリ書き込み検出機能の高速化

dbxには、ある変数の値が変わった場合や、ある条件が成立した場合に実行を中断する機能があり、実行時のデータの破壊の検出に有効である。

ところが、1命令ごとに調べるため、実行速度が著しく遅く、実用的でない。

AIP-dbxでは、ハードウェアのサポートにより、実行速度を落とすことなく検出することができる。

4. おわりに

本稿では、OS開発を意識したデバッガの実現法を示した。

OSのような制御構造の複雑なソフトウェアを開発する際には、開発環境の整備が効率の向上につながる。

AIP-dbxを用いることにより、AS3000の環境を生かしつつ、シンボリックデバッガによるOSのブートストラップのモニタリングが可能となった。

参考文献

- [1] 斎藤他 : AIワークステーション(WINE)の開発 I-VII 情報処理学会第35回全国大会(1987)
- [2] 斎藤他 : AIワークステーションの開発思想 人工知能学会第1回全国大会(1987)

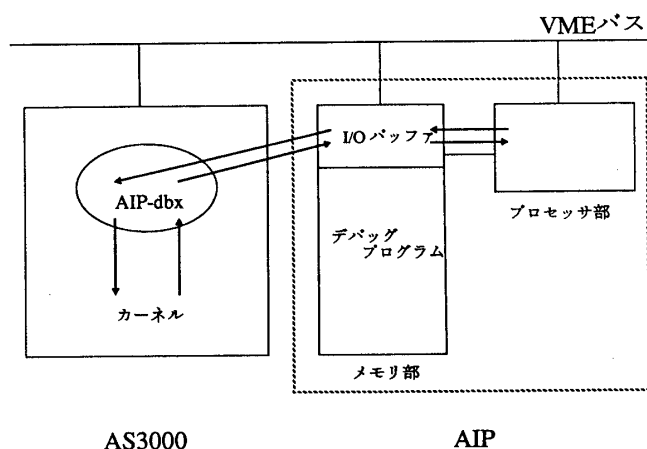


図2. I/O要求の処理