

[SWEST/DAS 合同 ポスターセッション]

- (2D-1) **Simpath** 法に基づいたナンバーリンクソルバ
篠原明日香, 野村孔明, 手嶋一夫, 高島康裕 (北九州市大)
- (2D-2) **SAT** を用いたナンバーリンクソルバーの高速化
池田祐一, 津島雅俊, **Trung Anh Dinh**, 山下茂 (立命館大学)
- (2D-3) 発見的アルゴリズムによるナンバーリンクソルバ
多和田雅師, 阿部晋矢, 川村一志, 藤代美佳 (早大)
- (2D-4) **ZDD** に基づくグラフ列挙ツール **Graphillion** を用いたナンバーリンクの解法
安田宜仁 (**JST ERATO**), 鈴木浩史 (北大), 岩下洋哲 (富士通研),
中澤吉男 (アマチュアプログラマ), 湊真一 (北大/**JST ERATO**)
- (2D-5) 接続性を考慮したナンバーリンクソルバ
川口純樹, 増子駿, 本多孝広, 小平行秀 (会津大)
- (2D-6) **SAT** 型制約ソルバーを用いたナンバーリンクの解法
田村直之, 宋剛秀, 番原睦則 (神戸大), 鍋島英知 (山梨大)
- (2D-7) 領域分割を用いた **CHORD-LAST** 法に基づくナンバーリンク解法
田中雄一郎, 高橋篤司 (東工大)

(2D-8) 要因別誤差追跡に基づく安全な数値演算論理の自動設計
瀬尾雄三 (シグナル・プロセス・ロジック)

(2D-9) Mask Optimization With Minimal Number of Convolutions Using Intensity
Difference Map
Ahmed Awad, Atsushi Takahashi (Tokyo Institute of Technology) ,
Satoshi Tanaka, Chikaaki Kodama (Toshiba)

(2D-10) ブロック融合レイアウト方式に基づく計装アンプ開発及びその製造性評価手法
の検討
平田拓哉, 西埜竜太, 中武繁寿 (北九州市大), 宮川昌士, 下山正家, 淡野公一 (宮
崎大学),
山田明宏 (A.LSI デザイン株式会社)

(2D-11) 連立一次方程式に対する共役勾配法の GPU 実装と実験的評価
浅野翔太郎, 稲木雅人, 永山忍, 若林真一 (広島市大)