

情報処理

Vol. 21, No. 4 (1980年4月)

目次

—特集: 記憶階層—

大特集「記憶階層」を編集するにあたって	鍛治 勝三・斎藤 久太・高井 啓	303
総論		
メモリと計算機アーキテクチャ	相磯 秀夫	304
記憶階層のためのハードウェア技術	石井 治	308
記憶階層のためのソフトウェア技術	新井 克彦・高木 明啓	314
ハードウェア技術と方式		
記憶素子	大表 良一	322
キャッシュ記憶	長島 重夫・堀越 彌	332
主記憶装置	加藤 隆二	341
外部記憶装置	伊藤 陽之助	350
仮想記憶		
仮想記憶方式	武井 欣二	358
仮想記憶の制御方式	益田 隆司	369
仮想記憶向きのプログラム作成方法	小美濃 友夫	378
応用事例		
仮想記憶方式の下での大形行列計算技法	村田 健郎・二村 良彦・門間 三尚	382
SSOPTRAN プリコンパイラ		
—記憶階層を考慮した FORTRAN ソースプログラムの最適化—	三橋 鎮雄・庄野 英二	386
アーカイバル・ファイル管理システム	坂 和磨・前田 幸介・加藤 文夫	391
電子交換機における記憶階層	山本 公一	396
LISP システムにおける記憶管理	山口 喜教・元吉 文男	400
仮想記憶を利用したシステムファイル	登家 正夫・辻 雄介・鈴木 泰次	405
欧文誌アブストラクト		410
会議案内		411
筆者紹介		412
研究会報告		415
本会記事		417
会告		会告(i~v)