

リレー解説「海外の並列処理研究動向」の編集にあたって

後 藤 厚 宏[†] 笠 原 博 徳^{††}

今月号より、リレー解説「海外の並列処理研究動向」の掲載を開始いたします。

本リレー解説では、海外の主要大学、研究所で行われている並列処理の研究状況・動向などを、それらの機関を長期訪問し研究を行われた方々に、論文等では紹介されていないような事項も含めて平易に解説していただくことを目標にしております。

掲載は、各号1件ずつとし、状況に応じ、現時点では計画されていない研究機関の解説もタイミングに掲載していきたいと考えております。

また、本リレー解説では、従来の解説論文と異なり、技術的な内容だけでなく、読み易さ及び面白さも重視し、

- (1) 各研究プロジェクトの歴史、研究費、構成メンバー、現状、問題点、将来計画
- (2) 研究内容の紹介のみに捉らわれず、研究機関周辺の環境紹介、研究所などで起きたトピックス、主要な教授あるいは研究員の人柄の紹介、訪問先として選んだ理由
- (3) 研究所あるいは教授、研究員を紹介するような写真

等を含め、自由な形式でお書きいただけるように執筆者の皆さまにお願いしております。

現時点で掲載予定の解説は、本号で掲載いたします

1. 慶應大学 天野英晴氏による「スタンフォード大学における並列処理研究」
 2. 早稲田大学 笠原博徳氏による「イリノイ大CSRDにおける並列処理研究」
 3. 日電 C&C 研究所 土肥俊氏による「フランス INRIAにおける並列処理研究」
 4. 電総研 坂井修一氏による「MITにおける並列処理研究」
 5. スウェーデン SISC M. Nilsson 氏による「スウェーデンにおける並列処理研究」
 6. 東芝 前田賢一氏による「エジンバラ大学における並列処理研究」
- を予定しております。

上述いたしましたように、現在予定されていない諸機関に関する解説も、その時々の読者の皆さまの興味、ご要望に応じ掲載できるように努力していきたいと考えております。

並列処理に関連して興味深い研究を行っている海外の大学、研究所等がありましたら、できれば最近その機関をご訪問された研究者の方の連絡と共に、編集担当までお知らせいただきたいと存じます。

また、編集担当へのご要望、ご意見等は、学会誌各号に挿み込まれておりますアンケート用紙を用い学会にお寄せいただければ幸いです。

(平成3年9月30日)

[†] NTT
^{††} 早稲田大学