

YN-COREのインプリメント

今宮淳美, 坂本忠明, 好澤一穂, 今田正卓
(山梨大学 工学部 計算機科学科)

1. はじめに

1.1 標準グラフィックス・パッケージ

グラフィックス・パッケージの標準化に関して、当研究会に於いても既に紹介され、関連した報告も種々あるので¹⁾ここでは簡単にグラフィックス・パッケージの標準化の流れと、その目的についてふれる。

グラフィックス・パッケージの標準化の動きは、1974年ACM/SigGraph-GSPCが設立されたことに始まり、1976年にSeillac(仏)に於いてコンピュータ・グラフィックスに関する基本的合意がなされ、1977年には、このSeillac-Sprintを基にアメリカではGSPC-COREシステム、西ドイツを中心としたヨーロッパではGKSが提案された。そして1979年COREでラスター拡張を含む改訂版が提案された。又、同年からANSIに於いて5年計画でCOREとGKSの融合が計られている。

こういったグラフィックス・パッケージ標準化の動きはグラフィックス装置の低廉化やCAD/CAMを始めとするコンピュータ・グラフィックスの利用の増加等とあいまって「応用プログラムの可搬性」²⁾プログラムの可搬性を確保することにより広汎なグラフィックス利用を目指している。そしてその目的達成の為、以下の方法論が考えられた。

(1) 装置独立…グラフィックス装置の機能とは独立してグラフィックス機能を定義しておくことで応用プログラムの可搬性が確保される。

(2) グラフィックス・システムとモデリングの分離…応用プログラムに依存しないグラフィックス・システムの確立をはかる。

又、グラフィックス・パッケージ自体の可搬性を考慮するようANSIからVirtual Device Interface(VDI)の機能集合が提案されている。

1.2 研究の目的とアプローチ

以上のような状況をふまえて、ANSIのVDIを考慮した形で、YN-COREシステムを実現する。以下でその構成・特徴等を述べる。

システム実現には大きく3つのステップから成る。

(1) システム全体の仕様決定、

(2) ソフトウェア・デザイン、

(3) 実際のインプリメント。

(1)はACM-COREを基本にしており、COREレポート³⁾の解析に多くの時間が割かれた。(2)及び(3)は後述される。

2. YN-COREの特徴

YN-COREシステムを作成する上で考慮した特徴点を列挙し各々に説明を加える。

(A) ACM/SigGraphが提案するCOREシステムの諸機能をサポートする。

但し、第1版では出力レベル3、入力レベル2、次元レベル2Dである。ラスター拡張は除く。従ってYN-COREは、出力ではイメージ変換属性や可視属性といったセグメント属性をもつ保持型セグメントの使用が可能であり、入力はsynchronousである。前述したようにCOREをサポートすることで応用プログラムの可搬性

を目指している。

(B) ANSI(X3H33)が提案するVDI functionsをDevice Independent/Device Dependent Interfaceとして用いる。

これにより、システム自体の可搬性も着しく向上するものと期待される。しかし現在提案中のANSI VDIはCOREのみに着目して作られたものでない為、いくつかの奥でCOREになじまない機能が存在するので、YN-COREではいくつか変更している。

(C) Multi Devices をサポートする。

これは山梨大学計算機科に複数のグラフィックス装置があり、しかもその各々が特徴をもっている(例えば、D.SCANは高度なインテリジェント機能をもつが線分のカラー表示は7色であり、M303はRGB各8レベル512色表示可能である。)ために、上手くmulti devices を用いることで、よりよいman-machine interactionを期待できる。

(D) 各グラフィックス装置のインテリジェント機能を最大限活用する。

COREのESCAPE function を用いて、COREには定義されていない各グラフィックス装置固有機能の利用を可能にしておく。

(E) 既存のdevice driverを利用する。

既にdevice driverのインプリメントが終わっていたので、そのまま手を加えず利用することにした。

(F) システムの可搬性・拡張性を充分考慮した基本設計。

3. YN-COREシステムのソフトウェア構成

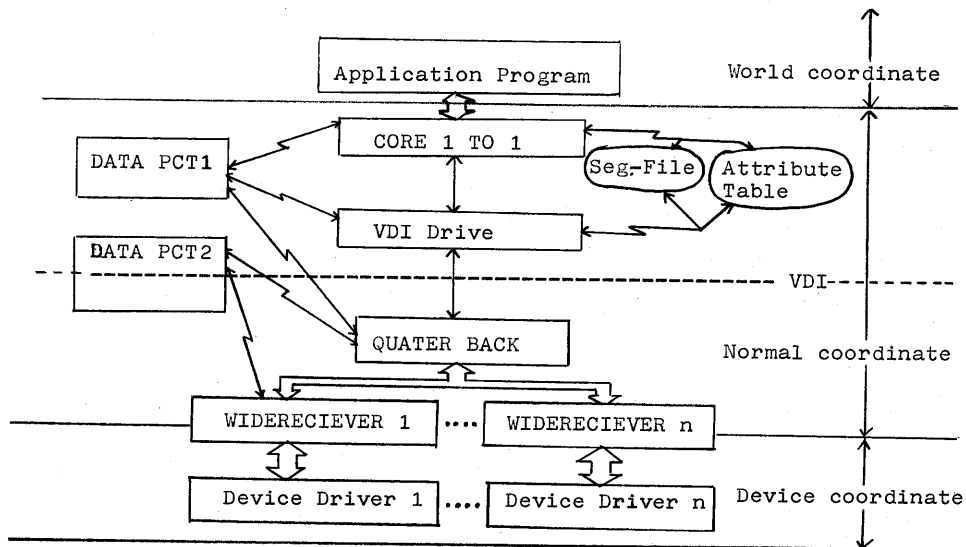


Fig.1 YN-COREシステムのソフトウェア構成

- 応用プログラム
- ユーザの作成するCORE機能列

- CORE 1加1
---主にattributesの変更とユーザの向い合わせに答える。DATAPCT1にCORE function codeと引数を置き、VDI Driveに操作を受け渡す。
- VDI Drive
---セグメントディレクトリを作り、unbuffered typeのグラフィックス装置の為セグメント内容を保持する。又、CORE functionを適時VDI functionに変換する。DATAPCT2にVDI function codeと引数を置き、Q.B.に操作を受け渡す。
- QUATER BACK (Q.B.)
---VDI functionをselect surface情報に従ってデバイスソフトウェアへ出力する分配器の働きをする。
- WIDE RECIEVER
---DATAPCT2に置かれたVDI function codeを解釈し、各デバイスに対応した機能に変換しデバイスドライバを呼ぶ。
- Device Driver (D.D.1, ..., D.D.n)
---各々、D.SCAN, MB03, MB501, T4010, XYプロットを実際に駆動するルーチン群。

4. Virtual Device Interface³⁾

4.1 目的

CORE, GKS等はいわばtop-down的グラフィックス標準へのアプローチであり、VDIはbottomup的アプローチである。VDIを導入することにより、VDIより上位部分の可搬性を計る。

4.2 VDI Model

VDI functionsはRequired FunctionsとNon-Required Functionsに分類できる。

- (1) Required Functions --- D.D.がその機能をもっており、D.D.に向い合わせることなく利用可能なfunctionである。
- (2) Non-Required Functions --- D.D.がその機能を必ずしも持つ必要がなく、上位ブロックからD.D.へ向い合わせし、もしD.D.がNon-Supportedであった場合VDIの上でその機能をシミュレートする。

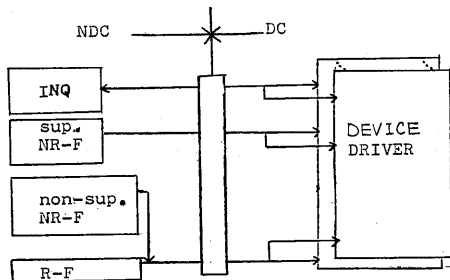


fig. 2 VDI model

VDI func. / D.D. func.	required	non required
supported	callable	callable
non supported	emulate on D.D.	emulate on VDI drive

table 1 relation of VDI functions to D.D. functions

5. YN CORE OUTPUT/CONTROL

5.1 TEXT

- (1) TEXTルーチンの引数

引数は文字列であるが、文字列を1文字毎に分離・解釈するには、

- ア) 文字列以外に文字数を表わす引数を導入する。(ex.) TEXT (n, 'string')
 - イ) 文字列の前後に特殊記号を付加する。(ex.) TEXT ('*string*')
- YN-COREでは、CORE提案書にある引数の形に変更を加えることを避ける為、イ)の方法を採用し、文字列を/でくくることにした。

(2) TEXTのセグメント保持

TEXT function code
character 1
character 2
⋮
character n

fig. 3(a)

MOVE(x ₀ , y ₀)
LINE(x ₁ , y ₁)
⋮
LINE(x _n , y _n)

fig. 3(b)

ア) 図3(a)のような形でセグメントにTEXTコマンドを保持する場合、char-up等の変換情報も同時にセグメントに保持せねばならない。

イ) 図3(b)のようにTEXTコマンドをMOVE, DRAWのコマンド列に変換し、線図形としてセグメントに保持する場合、前述のようなchar-up等の情報は保持する必要がない。しかしもしVDIの上にセグメント・ファイルがあるとするともVDI枝能にあるTEXT関係の枝能は不要となる。又、データ量が多くなる欠点をもつ。

YN-COREでは、ソフトウェアでTEXTコマンドをサポートしている関係上、イ)の方法を採用している。

注 YN-COREで用意されている文字データは、

図4のような33×41ドットの矩形中に於いて定義されている。

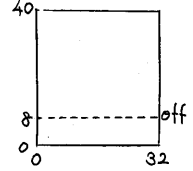


fig. 4

5.2 ビューイング変換

- ユーザはデバイス座標を意識することなく、W.C.上でモデルを構築・操作出来る。
- セグメント情報はN.D.C.で保持される。
- 一般的に2nd変換は図5のように行なわれる。ESCAPE functionによりセグメント内容表示をデバイス側でも変更出来る。

Device coordinate

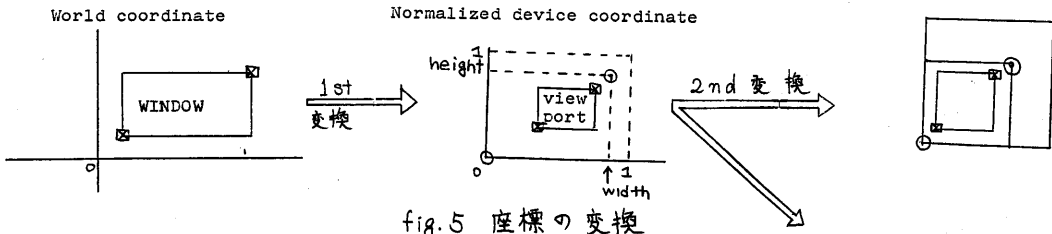


fig. 5 座標の変換

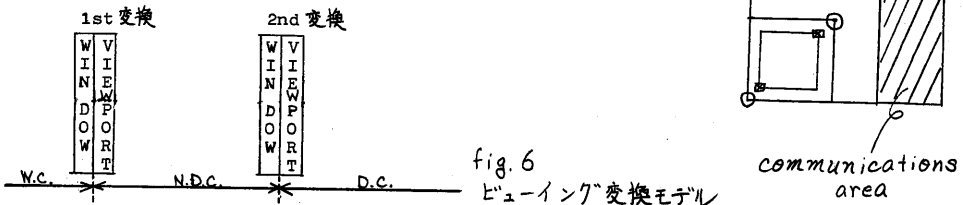


fig. 6 ビューイング変換モデル

5.3 セグメント

(1) VDI の上に設置するか. 下に設置するか.

後述する.

(2) 主記憶上に配列としてとるか. ディスク上に外部ファイルとしてとるか. データの操作性から試作段階では主記憶上に配列でとるか. 実用段階では大量のデータが予想されるので外部ファイルを必要とすることが予想される.

(3) 構造

セグメントの属性等を保持するセグメント・ディレクトリ用配列と実際の function 列を保持するセグメント内容用配列の 2 つがとられている. 前者は各セグメント毎に属性を与えるのに容易なように 2 次元配列になっている. 属性は表 2 のように保持される.

SEG-ARY1(1,I)----	Segment name	SEG-ARY1(7,I)----	Sy
(2,I)----	Surface name	(8,I)----	a
(3,I)----	Visibility	(9,I)----	Tx
(4,I)----	Highlighting	(10,I)----	Ty
(5,I)----	Detectability	(11,I)----	Head pointer
(6,I)----	Sx	(12,I)----	Tail pointer

Table 2 Segment information

後者は 1 次元配列でありシーケンシャルに用いている.

6. YN CORE INPUT

入力機能は, 応用プログラムのグラフィック・コマンドを解釈し, 実行することが出来るインタラクティブ・ルーチンの集まりである. このコマンドは応用プログラム中で生成され, 入力イベントを発生させる. 応用プログラムはグラフィック・デバイスからデータを受けとる.

6.1 CORE 入力の概要

論理入力デバイスは 2 つに分けられる.

- EVENT device: PICK, KEYBOARD, BUTTON, STROKE
- SAMPLED device: LOCATOR, VALUATOR

Table 3 Logical devices

EVENT device は応用プログラムにイベントが発生したことを知らせる. SAMPLED device は応用プログラムが情報を読み取ることが出来るデバイスである. EVENT device は SAMPLED device にはならないし, またその逆もありえない.

logical device	physical device(DSCAN 接続)
PICK	Tablet
STROKE	"
LOCATOR	"
VALUATOR	"
KEYBOARD	Keyboard
BUTTON	Button

Table 4 logical device and physical device

6.2 入力システム

応用プログラムが使える機能には以下のようなものがある.

- % 1 Initialize and Enable
- 2 Reading SAMPLED device
- 3 EVENT Handling
- 4 Associating device
- 5 Accessing event report data
- % 6 Synchronous input function
- % 7 Device echoing
- % 8 Setting input device characteristics
- % 9 Inquiry

YN_COREは同期入力であるので、%印が機能となる。合計36個のルーチンである。

6.3 論理入力デバイス用データ構造

これは3つの部分から成る。

- (1) Input Capability Table ---入力全体の特徴を決定。
- (2) Input Device Characteristics ---各デバイスの特徴を指定。
- (3) Event Report Buffer ---入力情報を格納する。

これらはQ.B.より上部でアクセス出来る。

6.4 物理入力デバイス用データ構造

- (1) Event Report Buffer
- (2) Datapacket

Datapacketは物理入力デバイスからの情報を受け取り、物理入力デバイスに必要な情報を送る為使用される。Q.B.以下でアクセスできる。

6.5 YN_COREに於ける制限事項

- (1) タブレットについている Pen SwitchとBUTTON NO.1は同一とする。
- (2) 論理デバイス番号は整数とし、1から始まる。
- (3) イベントが起きるまで応用プログラムが待つ時間(Wall Clock)は現在考えていない。

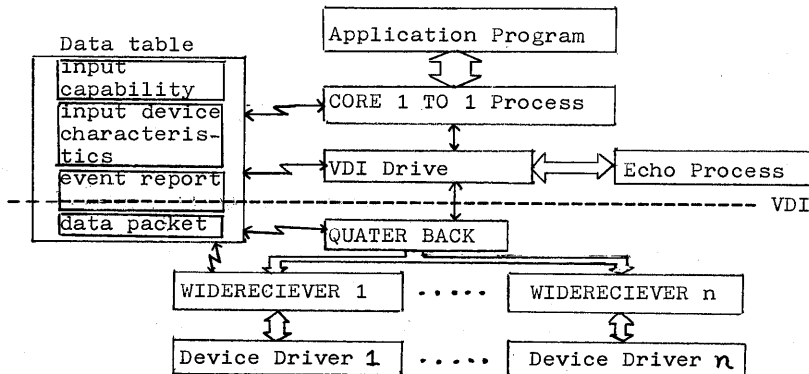


fig.7 入力機構

7. 向題桌

7.1 Quarter Back は概念上 above VDI とするか。(観桌 1.)
below VDI とするか。(観桌 2.)

- (1) デバイスが増設された際 above VDI に対してシステム自体に変更を加えたくない。---観桌 2.
- (2) ANSI に於いて、まだ VDI 提案が流動的。---観桌 2.
- (3) 論理デバイスと物理デバイスの対応。---観桌 2.
- (4) VDI の入口・出口を各々 1 つにすると構造がすっきりする。---観桌 1.

解決 以上の観桌から Q.B. は below VDI とする。

7.2 セグメント・ファイルの位置をどこにするか。

----- above VDI / below VDI.

解決 VDI 機能からみてもセグメントの保持は below VDI すべきであるし、本来 Device Driver が持つべきものであるが、メモリー・のオーバーヘッド減らし、システムのバランスを良くする意味から above VDI に設定する。但し、buffered type のディスプレイに対しては、その本来的意味からも、応答性を良くする為にも、その装置固有のセグメントを用いる。

7.3 入力機能にあらわれる TIME の処理。

解決 below VDI で行なう。

8. デバイス・ドライバ、コンピュータ環境

8.1 資源

YN-CORE を使用し応用プログラムを実行するには、TSS モードと BATCH モードの 2 種類があり、それぞれ FORTRAN で 16MB までの (YN-CORE システムを含む) メモリを使用することができる。

また、入出力装置として複数の入出力装置、汎用入出力装置、TSS 回線装置を複数使用し、グラフィック・ディスプレイ、プロッタのそれぞれのもっている機能特性を十分にいかした Multi surface 構成になっている。

8.2 ハードウェア構成

(1) グラフィック・ディスプレイ

表 5 に使用されるグラフィック装置の機能を示す。

デバイス	回線装置	型式	解像度	色数	全インテリジ外	利用インテリ外
グラフィカ MBS01	TSS回線	ラスター スキャン	768×512	モノクロ	35	31
テクトロ 4010	"	ストレージ タイプ	1024×768	モノクロ	49	49
D.SCAN G2401	"	ラスター スキャン	1024×1024	7色	96	65
グラフィカ M303	汎用 入出力装置	ラスター スキャン	512×320	512色	21	21
若通 XY-プロッタ	外置 入出力装置	プロック	∞×270%	3色	10	10

Table 5.

(2) データの通信型式

各デバイスは、2,3 種類のデータ送受信型式をもち、YN-CORE に用いているデバイス・ドライバはそのうち 1 種類をサポートしている。

データ通信型式には大別して、文字列コードとエスケープコードを利用した

擬似ASCIIコード、特殊コードがあり、TSS回線につながるデバイスにはホスト計算機とのレスポンスを考慮し、擬似ASCIIコード方式を採用した。他のデバイスには特殊コードを送出する方法をとっている。

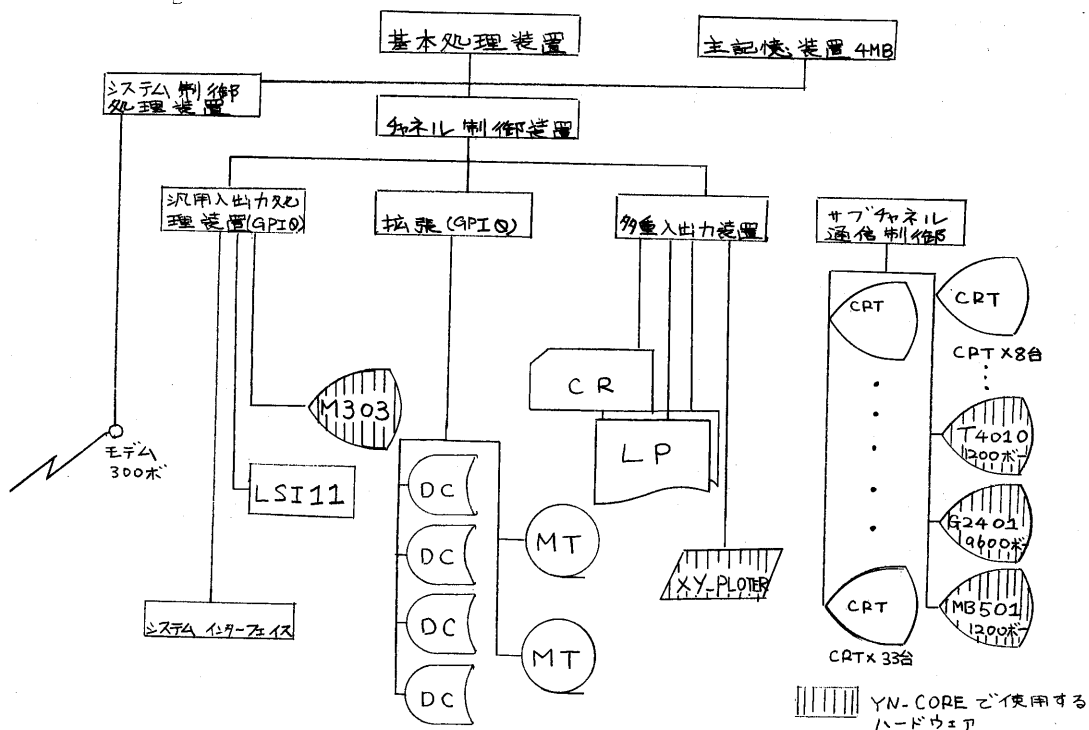


fig. 8 YN-CORE ハードウェア構成図

9. 謝辞

日本電気共通ソフトウェア開発部、及びオニ精工舎の本研究への様々な支援に感謝します。

10. 参考文献

- 1) 穂坂 衛・木村 文彦, グラフィックスの標準化について, コンピュータ・グラフィックス研究会資料1, 1981年6月
- 2) Status Report of the Graphic Standards Planning Committee, Computer Graphics, SIGGRAPH-ACM, Vol. 13, no. 3, Aug. 1979
- 3) ANSI X3H33 Task Group POSITION PAPER, VIRTUAL DEVICE INTERFACE and VIRTUAL DEVICE METAFILE, X3H33 81-27R5, Dec. 28, 1981
- 4) Patricia Wenner, Design Document for the George Washington University Implementation of the 1979 GSPC CORE System, May 1980
- 5) Harold L. Curling, U.S. Air Force Institute of technology, Design of an Interactive Input Graphics System Based on the ACM CORE Standard, 1980