

## 荒めに手書きされた論理回路図面の認識

Pattern Recognition for logical circuits diagrams written by freehand.

中嶋 正之      安居院 猛      飯塚 久登

東京工業大学情報工学研究施設

Masayuki NAKAJIMA Takeshi AGUI Hisato IITSUKA

(Tokyo Institute of Technology)

A pattern recognition system for logical circuit diagrams using parallel vector tracers and argument differential functions is proposed.

An intersection tracer for the extraction of intersection of lines and an edge tracer for that of wiring lines are defined, and the argument differential function for the recognition of symbols are used.

Recognition results of logical circuits written by freehand and that written using a template are shown.

This system is also efficient to extract circuit structures from logical diagrams.

### 1. はじめに

筆者らは、現在各種の図面に対する計算機処理に関する研究を行なっている。地図図面の解析処理としては、山岳地図を対象として、等高線成分と文字記号成分の分離<sup>1)</sup>、等高線パターンのグラフ表現<sup>2)</sup>、効率的な高度付与などの解析処理を試みた。また、市街化地図に対しては、ピラミッド構成を利用した建築物領域の抽出<sup>3)</sup>、グラフ構造解析による道路情報の抽出<sup>4)</sup>などの解析処理を行なった。また、簡単な3面図の自動認識の試行実験を行なった<sup>5)</sup>。そこで本報告では、主として市街化地図の処理において使用したグラフ構造の解析の手法<sup>6)</sup>を、手書きの論理回路図面に適用した実験結果について述べる。

手書きされた論理回路の自動的な認識は、これまでに、格子基準を設定する方式<sup>7)</sup>、配置を水平、垂直に限定する方式<sup>8)</sup>、補助マークを付与する方式<sup>9)</sup>等が提案されている。これらの方式は、認識率を向上させるため記入の際に制約を与えたものであり、自由に描かれた図面を必ずしも対象とする方式ではなかった。そこで筆者らは、多少荒めに手書きされた論理回路図面に対しても認識を行う図面認識システムを設計した。

対象とする論理回路図は、図1に示すような各種の論理ゲートとその結線関係が表現されたものである。本システムは、この論理回路の図面を入力画像とし、入出力に対応する線にラベルを与えることにより、結果として入出力関係の論理式を決定することを目的としている。

### 2. 対象とする論理回路図面について

ここで、まず対象となる入力画像としての論理回路図を明確に規定しておく。

- (1) 入力画像は2値デジタル画像である。
- (2) 入力画像は図2に示す各種論理ゲート、即ち、AND, OR, NOT, NAND, NOR, および XORゲートとその結線関係を示す線、連結点、交差点だけで構成されているものとする。

ここでいう連結点とは、図3中のC1, C2, C3のような領域で実際に線が連結している点のことであり、交差点とは、図3中のX1のような領域で交差しているだけで実際には連結していない点のことである。

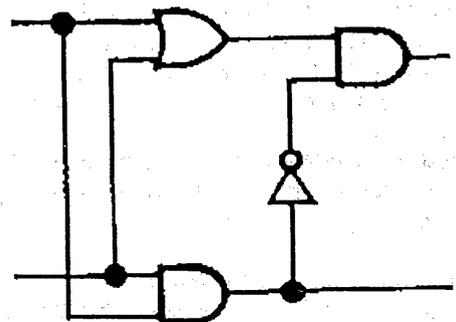


図1 対象となる論理回路図

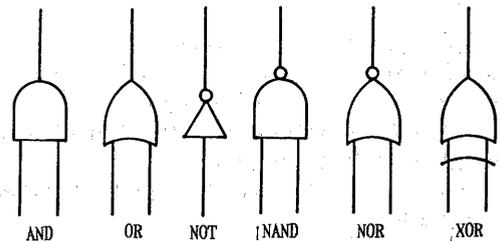


図2 各種論理ゲート

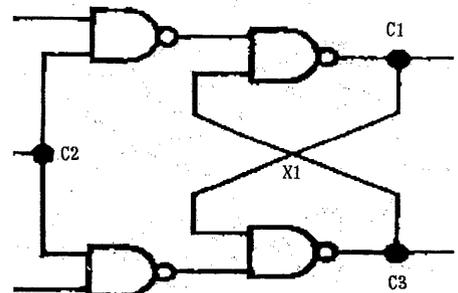


図3 連結点と交差点

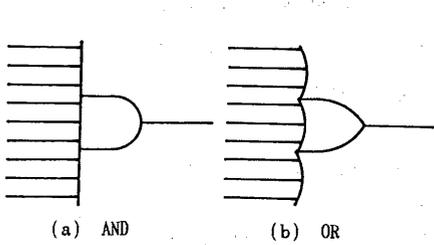


図4 多入力論理ゲート

(3) 入力画像に表現されている交差点は、枝数4以外のもは存在しないものとする。実際に論理回路を書く場合や現在用いられている論理回路図について考えてみると、交差点は交差する点は2本即ち枝数4のものが大部分である。これは3本以上の線が一点で交差する回路図は判読する際に誤解を招く恐れがあるためである。

- (4) 連結点に流入する枝は何本でも良いものとする。
- (5) 論理ゲートを示す領域は、2値化される際に4連結白画素領域の閉領域になっている必要がある。
- (6) 各論理ゲートに流入する入力線は何本あっても良いが、図4に示すように、入力側の辺を延長して入力線を記入したゲートは対象としない。ただし、図4のようなゲートを許すようにアルゴリズムを変更するのは容易である。
- (7) 図面は、論理ゲートが切断されないように切り出され、どの線がその図への入出力線が解かっているものとする。

なお、実験で用いた論理回路図は、テンプレートをを用いて書いた比較的きれいな図面と、多少荒めに手書きされた論理回路図面の2種類である。

### 3. 論理図面認識アルゴリズム

- 論理回路図認識システムのアルゴリズムは大別すると次の4つのステップに区分できる。
- 第一ステップ 連結点の抽出、連結点に出入りする線の識別および連結点の削除。
- 第二ステップ 論理ゲートの抽出、認識および論理ゲートの削除。
- 第三ステップ 結線関係の認識。
- 第四ステップ 各情報の統合および認識結果の出力。

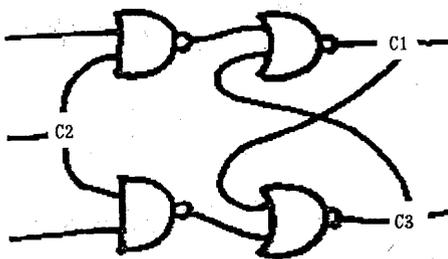


図7 連結点を消去した画像1

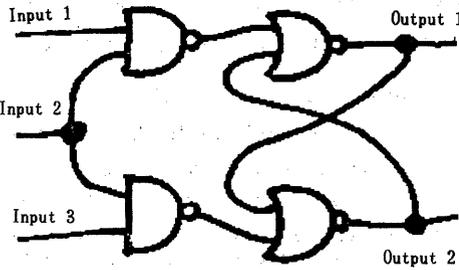


図5 対象とする論理回路図の例

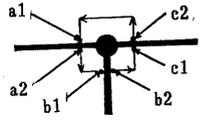


図6 連結点情報の抽出

つぎに、各ステップにおける処理および認識方法などについて詳しく述べる。

#### 3.1 連結点の抽出

図5は入力画像として用いられた画像の一例であるが、連結点は他の部分に比べてまとまった広さをもった黒領域としている。そこで連結点の抽出は、明記されている連結点よりもやや小さめの正方形のマスクを用意し、このマスクによって画面全体を走査し、マスク内が全て黒画素である付近に連結点が存在するものとして行なう。

連結点が発見された場合には、図6に示すように、連結点を中心に連結点を含む正方形の縁を走査し、その連結点に流入する線の端点を記憶する。ここでいう端点とは、実際には、図6のa1, a2, b1, b2, c1, c2のように、端点付近の線を表現している領域をはさむ左右の輪郭画素である2点のことを意味する。将来、ここに記憶された端点に対応する枝には同じラベルを与える。

連結点の抽出が終了したならば、入力画像に対して連結点の部分を消去した画像を作成し、第二ステップの処理に移る。図7の画像は、図5の画像に対して、連結点を消去した画像である。

#### 3.2 論理ゲートの認識

論理ゲートの認識を行なう場合、まず図面のどの領域が論理ゲートを表わしているかを知る必要がある。そこで、図8のように、連結点を消去した画像に対して4連結白領域のラベル付けを行なう。ラベル付けによって得られる情報は、図9に示すように、領域の「もつラベル」L”、領域の「もつ画素数」Area[L]”、領域の輪郭の1点のX-Y座標'(SX[L], SY[L])'、領域のおよぶ範囲' XMAX[L], XMIN[L], YMAX[L], YMIN[L]' である。これにより、図面内にどのように白領域が分

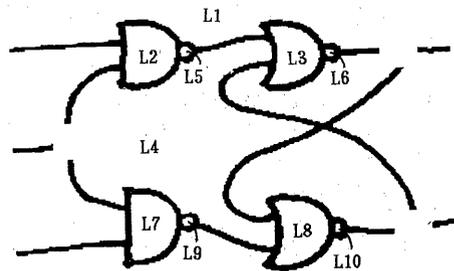


図8 4連結白領域のラベル付けをした画像1

布しているかを知ることができる。入力画像に対してラベル付けを行わずに、連結点を消去した画像に対してラベル付けを実行する理由は、図10のL8,L10の領域のように、入力画像には論理ゲートのもつ領域、即ち、L2,L3,L12,L13の領域に近い大きさの領域が存在する場合があります、連結点の消去により、そのような領域が他の領域と合併する可能性が大きいためである。実際に、図10のL1,L8,L9,L10,L15の領域は、図8のL1領域に統合されており、図10のL4,L5,L11の領域は、図8のL4領域に統合されていることがわかる。

得られたラベル情報から、論理ゲートを表わしている領域を選び出す条件として、前章の(5)で規定したように閉領域になっていなくてはならない。そこで、ラベル情報のうち、領域のおよぶ範囲'  $XMAX[L], XMIN[L], YMAX[L], YMIN[L]$  'を参照して、その範囲が画面の端におよぶ領域は、論理ゲート領域ではないとする。また、あまり大きな領域も論理ゲートとは考えにくい。そこで画素数を参照して、その値がある定められたいき値よりも大きい場合には、その領域も論理ゲート領域ではないとする。以上の条件により、選ばれた領域を論理ゲート候補領域とよぶ。

論理ゲート候補領域は白領域であるから、図11に示すように、NOT,NAND,NOR,XORの各論理ゲートは、複数の論理ゲート候補領域で構成されることになる。そこであらかじめ、同一の論理ゲートを構成している論理ゲート候補領域どうしをグループ分けしておく。これにもラベル情報が用いられる。

まず、全ての論理ゲート候補領域を、負論理を意味する丸' Negative circle 'とその他の領域に分類する。負論理の丸とその他の領域では明らかに大きさが異なるため、適当ないき値を設定しておき、画素数とそのいき値よりも小さな領域を全て負論理の丸とする。負論理の丸は、論理ゲートの入出力部に出現し、必ず他の領域と共に論理ゲートを構成するため、近傍に必ずグループを組むべき領域が存在する。そこで、領域のおよぶ範囲を参照して、ある定められたいき値  $Thn$  よりも近くに存在する領域とグループを組ませる。

次にXORのOR形と方形を組ませる必要がある。本システムではゲートレベルの論理式の決定を目的とするため、XORゲートには負論理の丸を付けることを禁止する。そこで負論理の丸とグループを組んだ領域を除く論理ゲート候補領域に対して、領域のおよぶ範囲を参照して、いき値  $Thn$  よりも近くにある領域どうしにグループを組ませる。

論理ゲート候補領域のグループ分けが終了したならそのゲートへの入出力線の端点を認識する。これは連結点への流入線の出線への認識の場合と同様に、図12に示すように、ラベル情報の領域のおよぶ範囲'  $XMAX[L], XMIN[L], YMAX[L], YMIN[L]$  'の値から、ゲートを含むような長方形を求めて、その長方形の縁を走査することにより得る。この時に、どの線が入力線で、どの線が出力線かを知る必要がある。これは、対象ゲートがAND,OR,NAND,NOR,XORの場合には、入出力線が複数

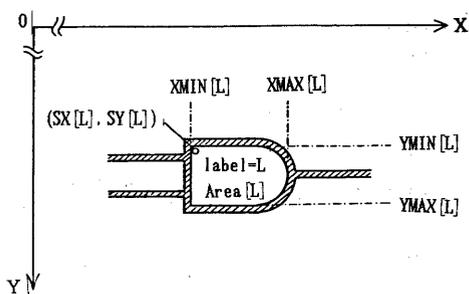


図9 4連結白領域ラベル付け情報

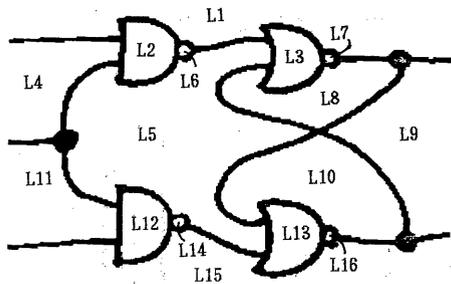


図10 4連結白領域のラベル付けをした画像2

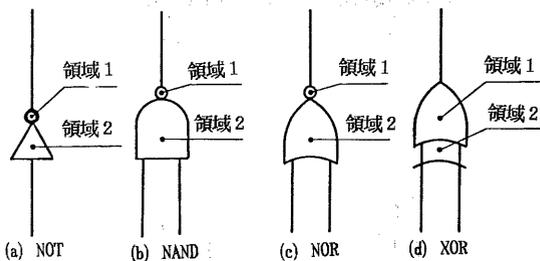


図11 複数の白領域で構成される論理ゲート

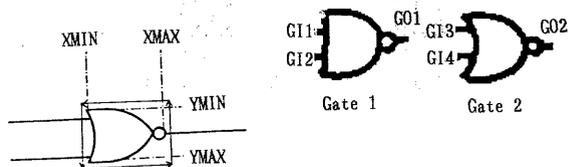


図12 論理ゲートへの入出力情報の抽出

図13 論理ゲート領域を抽出した画像1

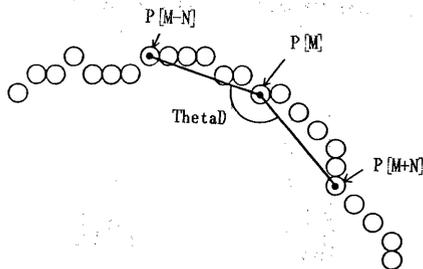


図14 偏角差分関数の定義

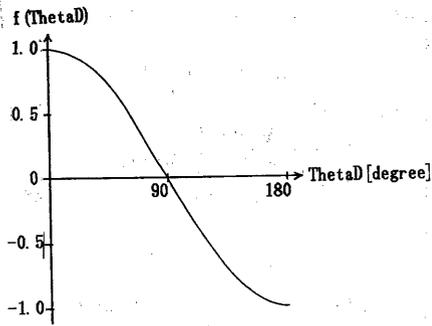


図15 偏角差分関数の特性

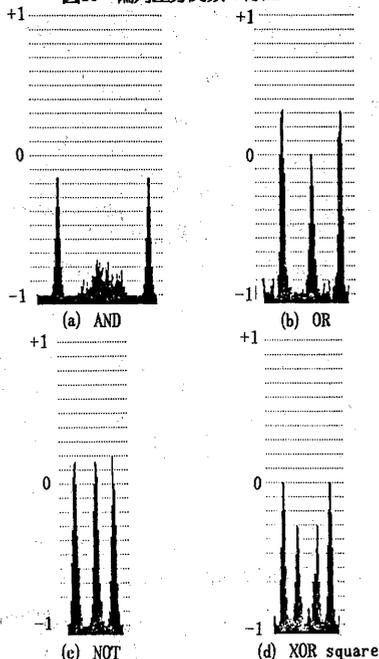


図16 各種論理ゲート領域の輪郭線に対する偏角差分関数1

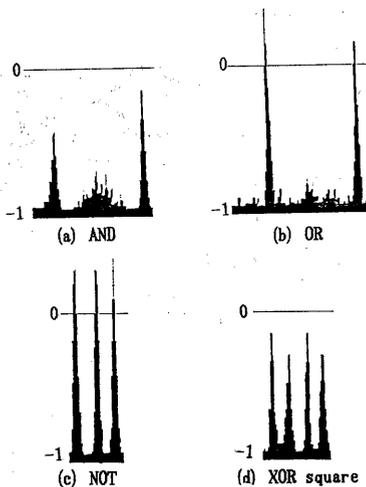


図17 各論理ゲート領域の輪郭線に対する偏角差分関数2

本あるため、互いに近くにある複数本と孤立している1本を区別し、前者を入力線、後者を出力線とすればよい。また、対象ゲートはNOTの場合には、入力線、出力線、共に1本であるが、目的が論理式の決定であるため、この2本の線が互いに否定の関係にあるという情報が得られれば、厳密に、どちらが出力線かを決める必要はない。このため、NOTゲートについては、入出力線の決定は行なわない。ただし、もし入出力線を決定する必要性が生じた場合には、後で、論理ゲートの形の認識の際に用いる偏角差分から、論理ゲートの向きが解かるため、決定することは可能である。図5の画像に対して論理ゲートを抽出したものが、図13である。

得られた各ゲートの形は、論理ゲート領域の輪郭線の偏角差分関数に対するパターンマッチングにより、AND形、OR形、NOT形、XORの方形に区別される。ここで用いる偏角差分関数 $F[M]$ は、図14に示すように、ゲート領域の輪郭線のある画素 $P[M]$ に対し、その画素自身と前後 $N$ 画素離れた点を結ぶ2本の直線のなす角度を $\text{ThetaD}(M)$ とすると、式1に示すように偏角差分関数の値 $f(\text{ThetaD}(M))$ を輪郭点列の順序に並べたものとする。

$$F[M] = f(\text{ThetaD}(M)) = \cos(\text{ThetaD}(M))$$

但し、 $F[M]$ は、 $M$ 番めの輪郭画素における偏角差分関数の値を意味する。(1)

$0[\text{度}] \leq \text{ThetaD} < 180[\text{度}]$ の範囲における $f(\text{ThetaD})$ の値を示したグラフが、図15である。 $f(\text{ThetaD})$ はもともと三角関数の余弦をもとにしているため、90度付近が0度あるいは180度付近に比べて感度が高くなっている。これが論理ゲートに出現する形状の認識には、非常に都合がよい。図16、図17に各論理ゲートに対する偏角差分関数の形を示す。図16(a),(b),(c),(d)は、それぞれテンプレートを用いて書いたAND形、OR形、NOT形、XORの方形である。図17(a),(b),(c),(d)は手書きによるAND形、OR形、NOT形、XORの方形である。

XORの方形は、他の図形のピーク数が3以下であるのに対し、テンプレート、手書きともに明確なピークが4つ出る。このためXORの方形の認識は容易である。

NOT形は、大きなピーク、すなわち関数値が0.0をこえるようなピークが3つ出るので、これも容易に認識できる。

AND形とOR形の区別は、必ずしも容易ではない。テンプレートを用いて書いたOR形は、0.0をこえるピークが2つ、-0.5をこえるピークが1つである。テンプレートを用いて書いたAND形は-0.5をこえるピークが2つである。このため、テンプレートを用いて書いたAND形、OR形の区別は容易である。微妙なのは、手書きによるAND形、OR形の区別である。手書きの場合、OR形の先端をとがらせて書かないことがよくあるため、AND形、OR形ともにピーク数が2つになってしまうのである。こうなると、残された特徴は、入力側の角が鋭角か否か、入力側の辺が直線か曲線かという2つに限定され

る。ここで、前に述べた「偏角差分関数が90度付近で高感度である。」という特徴が生かされる。残された特徴のうち入力側の角が鋭角か否かという情報がこの偏角差分関数では、重み付けされていない偏角差分関数に比べて明確に表われるためである。OR形のもつ角のほうがAND形のもつ角に比べてより鋭角であるためピークの頂点のしきい値を-0.2付近に設けることにより区別する。以上から、論理ゲートの形の認識が行なわれる。

#### 4. 結線関係の認識

結線関係の認識は、パラレル・ベクトル・トレーサで論理回路図面の結線を示す領域を追跡し、そのグラフ構造を明らかにすることにより実行する。

##### 4.1 パラレル・ベクトル・トレーサについて

パラレル・ベクトル・トレーサは、主に直線や曲線が交差・分岐して構成されている図形の構造を自動解析するトレーサであり、次の機能を有している。

- (1) 枝の部分の追跡が行なえること。枝を示している細長い領域を追跡し、図面の結線情報を抽出する。
- (2) 枝の追跡中、前方にある交差点あるいは端点が存在する場合には、それを認識できる。
- (3) 交差点が存在する場合には、探索を行なうことにより、その構造を明らかにできる。

パラレル・ベクトル・トレーサは、2種類のトレーサからなる。1つは(1),(2)の機能を実現するためのトレーサであり、図18に示すように4本のベクトルPLV,PRV,FLV,FRVが2本ずつ連結し平行に配置されたもので、主に枝の部分を追跡するのに用いられる。これを枝追跡子とよぶことにする。もう1つは機能(3)を実現するためのトレーサであり、図19に示すように2本のベクトルPISV,FISVが連結されたものと交差状態を探索するベクトルBSSVから成る。これを交差点探索子とよぶことにする。

##### 4.1.1 枝追跡子の動作

枝追跡子は、追跡すべき細長い領域をはさむ2点を与えることにより設定される。通常この2点は、交差点の探索の際に得られる枝追跡待ち行列リスト"BranchiQ"の先頭の2点を用いる。2点追跡法とは、細長い領域の左右の輪郭線に対して、ひとつずつ、計2つの追跡点を設定して、一方の輪郭線は時計回りに、他方の輪郭線は反時計回りに追跡していく方法である。図20に示すように、いったん枝追跡子が設定されると、PLV,PRVの先端の2点から2点追跡法によって次の輪郭点を決定し、各ベクトルが現在の輪郭点からひとつ先行する輪郭点に頭尾を移動させることにより1ステップの追跡が実行される。

【交差点が存在する場合】

枝追跡子は、前方に、交差点が存在する場合、それを確実に認知し対応する必要がある。そこで枝追跡子

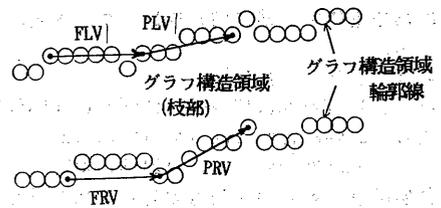


図18 枝追跡子の構造

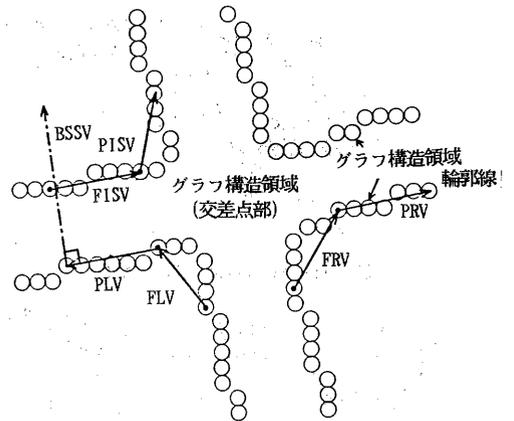


図19 交差点探索子の構造

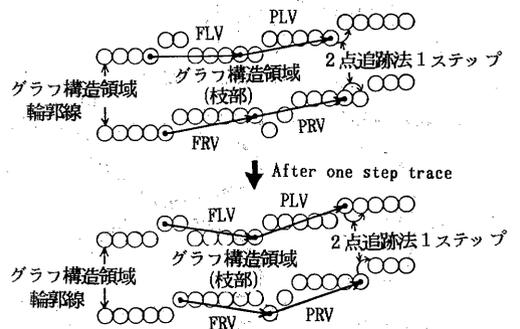


図20 枝追跡子の追跡動作 (1ステップ)

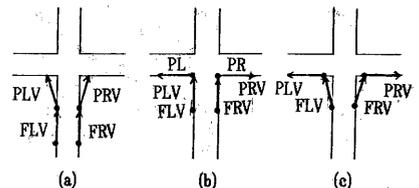


図21 枝追跡子の交差点における動作

は輪郭線を追跡中、常に(2)式に示す内積値DTを計算している。

$$DT = (PLV, PRV) = (PLV_x * PRV_x + PLV_y * PRV_y) / \{ \text{abs}(PLV) * \text{abs}(PRV) \}$$

ただし  $\text{abs}(PLV) = \sqrt{PLV_x^2 + PLV_y^2}$   
 $\text{abs}(PRV) = \sqrt{PRV_x^2 + PRV_y^2}$  (2)

内積値DTは、前方の交差点の有無を調べるために計算される。図21(a)に示すように、枝追跡子が交差点にさしかかると、PLV, PRV, それぞれのベクトルの示す方向がずれてくるため、内積値DTは減少しはじめる。そこで、ある一定のいき値Thを設定しておき、DT < Thとなった時点で(3)式, (4)式, (5)式に示す内積値DL, DR,

DFを計算し、その値を記憶しつつ追跡をつづける。

$$DL = (PLV, FLV) = (PLV_x * FLV_x + PLV_y * FLV_y) / \{ \text{abs}(PLV) * \text{abs}(FLV) \}$$

ただし  $\text{abs}(PLV) = \sqrt{PLV_x^2 + PLV_y^2}$   
 $\text{abs}(FLV) = \sqrt{FLV_x^2 + FLV_y^2}$  (3)

$$DR = (PRV, FRV) = (PRV_x * FRV_x + PRV_y * FRV_y) / \{ \text{abs}(PRV) * \text{abs}(FRV) \}$$

ただし  $\text{abs}(PRV) = \sqrt{PRV_x^2 + PRV_y^2}$   
 $\text{abs}(FRV) = \sqrt{FRV_x^2 + FRV_y^2}$  (4)

$$DF = (FLV, FRV) = (FLV_x * FRV_x + FLV_y * FRV_y) / \{ \text{abs}(FRV) \}$$

ただし  $\text{abs}(FLV) = \sqrt{FLV_x^2 + FLV_y^2}$   
 $\text{abs}(FRV) = \sqrt{FRV_x^2 + FRV_y^2}$  (5)

そのまま追跡をつづけると図21(c)に示すように、DF < Thとなる時点がくる。この時点で記憶されている内積値DL, DRの最小値を見つけ、その時点におけるベクトルの連結点、即ち図21(b)の点PL, PRを得る。このことにより、現在追跡中の得たの枝の先端で発見された交差点において、その枝が両隣の枝とどのくらいの角度で交わっているかが、内積DLとDRから分かる。枝追跡子は、ここで追跡を終了する。

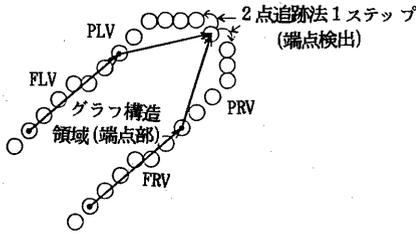


図22 枝追跡子の端点における動作

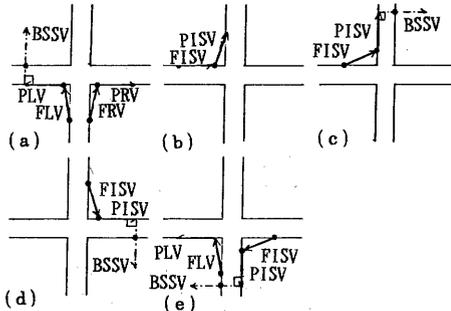


図23 交差点探索子の動作

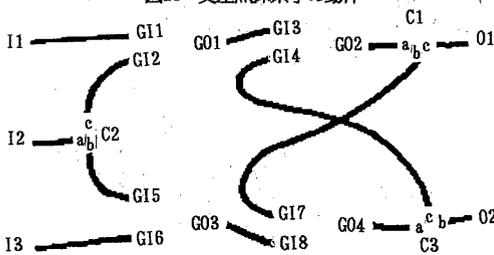


図24 初期設定時に枝追跡待ち行列に記憶される節

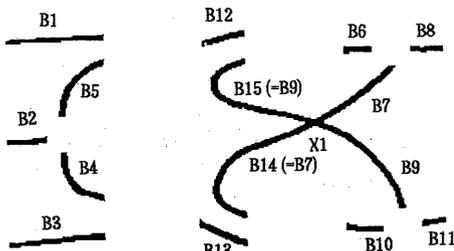


図25 グラフ構造情報の抽出結果1

[端点の場合]

現在追跡中の枝の先端が、図22のように交差点ではなく、端点になっている場合には、2点追跡法により確認できるため、端点であるとして追跡を終了する。

#### 4.1.2 交差点探索子の動作

枝追跡子が追跡を終了時に、前方に交差点があると判断され、かつその交差点が未探索であった場合には交差点探索子が設定される。図23を例に、交差点探索子の動作を説明する。

交差点探索子は、まず図23(a)に示すように、PLVの先端から反時計回りに90度方向にBSSVを設定し、反対側の輪郭点を見つける。反対側の輪郭点が見つからない場合には、交差点探索不可能として処理される。輪郭点が見つかった場合には、同図(b)に示すように、その輪郭点から時計回り8連結で、輪郭線を2N+1ステップ追跡し、PISV, FISVを設定し角点を検出する。さらに今度は、図23(c)に示すように、PISVの先端から時計回り90度方向にBSSVを設定し、反対側の輪郭点を見つける。以下同様に、この操作を繰り返し、図23(e)に示すようにFLVが見つかるまで行う。

#### 4.2 回路結線の認識

図24に示すように、先に求めた連結点Dataの点対とゲート認識DataのInputLine, OutputLineの点対、および画面への入出力線の点対を、枝追跡待ち行列"BranchQ"の初期データとして設定しておき、原画像に対して、procedure Graphsearchを動作することにより、グラフ構造を抽出する。ここで注意しなくてはならないことがある。それは、交差点探索子が動作中に、"BranchQ"に記憶されている節点対が発見された場合の処理の問題である。4.1.2の交差点探索子の動作では、角を決定した後、反対側の輪郭点を見出すべく、BSSVが設定される。しかし、連結点の抽出

表1 枝抽出情報

| Branch label | Intersection of both end points | label |
|--------------|---------------------------------|-------|
| B1           | I1                              | G11   |
| B2           | I2                              | C2a   |
| B3           | I3                              | G16   |
| B4           | C2b                             | G15   |
| B5           | C2c                             | G12   |
| B6           | C1a                             | GO2   |
| B7           | C1b                             | X1    |
| B8           | C1c                             | O1    |
| B9           | C3a                             | X1    |
| B10          | C3b                             | GO4   |
| B11          | C3b                             | O2    |
| B12          | GO1                             | G13   |
| B13          | GO3                             | G18   |
| B14          | G17                             | X1    |
| B15          | G14                             | X1    |

Label X1 means new intersection

表2 節連結情報

| Node label | Number of branches | Branch label of the node |
|------------|--------------------|--------------------------|
| I1         | 1                  | B1                       |
| I2         | 1                  | B2                       |
| I3         | 1                  | B3                       |
| C1a        | 1                  | B6                       |
| C1b        | 1                  | B7                       |
| C1c        | 1                  | B8                       |
| C2a        | 1                  | B2                       |
| C2b        | 1                  | B4                       |
| C2c        | 1                  | B5                       |
| C3a        | 1                  | B10                      |
| C3b        | 1                  | B11                      |
| C3c        | 1                  | B9                       |
| G11        | 1                  | B1                       |
| G12        | 1                  | B5                       |
| G13        | 1                  | B12                      |
| G14        | 1                  | B15                      |
| G15        | 1                  | B4                       |
| G16        | 1                  | B3                       |
| G17        | 1                  | B14                      |
| G18        | 1                  | B13                      |
| GO1        | 1                  | B12                      |
| GO2        | 1                  | B6                       |
| GO3        | 1                  | B13                      |
| GO4        | 1                  | B10                      |
| O1         | 1                  | B8                       |
| O2         | 1                  | B11                      |
| X1         | 4                  | B7 B9 B14 B15            |

を行なった場合には "Branch0" に記憶されている節点対により、対応点が分かっているため、交差点探索子は、BSSVを設定せずに、発見された節点対を結ぶベクトルを、BSSVの代わりに用いることにより、探索を続けることが可能となる。

図24の初期データに対して、グラフ構造を抽出したものが表1、表2、および、図25である。

第2章の(3)で述べたように、結線を示す領域に出現する交差点の枝数は4つである。そこで、グラフ構造情報から、交差点では、第1枝と第3枝、第2枝と第4枝がそれぞれ同じ線を示していることがわかる。そこで、第1枝と第3枝、第2枝と第4枝にそれぞれ同じ枝ラベルを与える。表2の交差点ラベルX1には、時計回りにB7,B9,B14,B15の順に、枝が流れ込んでいるが、B7とB14,B9とB15が同じ線だと認識できる。

#### 4.3 論理式の決定

表1、表2のグラフ構造から、与えられた図面の論理式が決定される。図面に対する入出力線には、あらかじめラベルを与えておく。そこで、図面への入出力ラベルが与えられている枝と同一の結線を表わしている節・枝には、入出力ラベルを与える。また、各論理ゲートの出力線に対応している節・枝で、かつ、入出力ラベルが付かなかったものには、最も古い枝ラベルを、結線のラベルとする。以上の手続きに従って、入力した論理回路図に対応する論理式を決定する。

図5に示す論理回路図に対応する出力された論理式

を、式6に示す。

$$\begin{aligned} \text{Output1} &= \text{B12 NOR Output2} \\ \text{Output2} &= \text{B13 NOR Output1} \\ \text{B12} &= \text{Input1 NAND Input2} \\ \text{B13} &= \text{Input2 NAND Input3} \end{aligned} \quad (6)$$

式6から、B12,B13を消去した式7のような論理式の導出は、リスト処理を行なうことにより、可能であるが、論理回路が複雑になると、かなり複雑なリスト処理が必要になるため、本実験では、このような処理は行なっていない。

$$\begin{aligned} \text{Output1} &= (\text{Input1 NAND Input2}) \text{ NOR Output2} \\ \text{Output2} &= (\text{Input2 NAND Input3}) \text{ NOR Output1} \end{aligned} \quad (7)$$

#### 5. 論理回路図の認識実験

以上述べたアルゴリズムに従って論理図面の認識実験を行なった。始めにテンプレートを用いて描かれた図26の図面に対して適用した結果が図27~29である。すなわち、連結点を消去した画像が図27、論理ゲートを抽出した画像が図28、結線関係の認識を行なった画像が図29である。これらの情報を統合した結果を式8に示す。

$$\begin{aligned} \text{Output1} &= \text{B8 NAND Output2} \\ \text{Output2} &= \text{B9 NAND Output1} \\ \text{B8} &= \text{Input1 NAND Input2} \\ \text{B9} &= \text{Input2 NAND Input3} \end{aligned} \quad (8)$$

図26はテンプレートを用いて描かれた論理図面であるが、荒めに描かれた図面に対しても、図30の画像に対して、連結点を消去した画像が図31、論理ゲートを抽出した画像が図32、結線関係の認識を行なった画像が図33である。これらの情報を統合した結果を式9に示す。

$$\begin{aligned} \text{Output1} &= \text{B11 AND B12} \\ \text{Output2} &= \text{Input1 AND Input2} \\ \text{B11} &= \text{Input1 OR Input2} \\ \text{B12} &= \text{NOT Output2} \end{aligned} \quad (9)$$

この認識実験の結果より、本システムがきれいに書かれた図面のみならず多少荒めに手書きされた図面に対しても有効であることが分かる。

#### 6. おわりに

本報告は、バラレル・ベクトル・トレーサによるグラフ構造の抽出アルゴリズムを適用した簡単な論理図面の認識について述べた。

ここで提案した方式は、枝道跡子と交差点探索子という2つのトレーサを使用し、連結関係を忠実に抽出する手法を用いたことにより、多少荒めに手書きされた論理図面のパターン認識へも応用可能であることは明らかとなった。

今後、各種の図面に対する計算機自動解析処理手法として適用することを行う予定である。

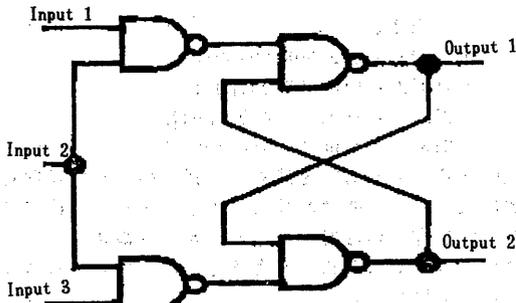


図26 実験で用いた論理回路図

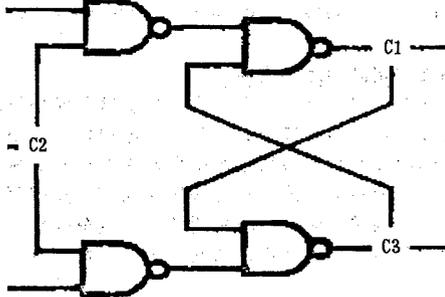


図27 連結点を消去した画像

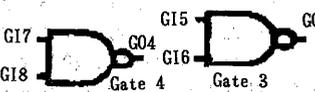
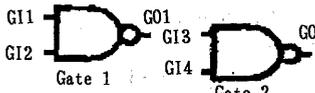


図28 論理ゲート領域を抽出した画像

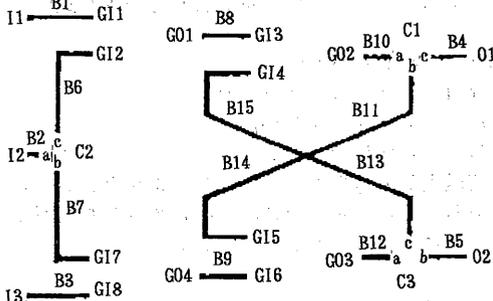


図29 グラフ構造情報の抽出結果

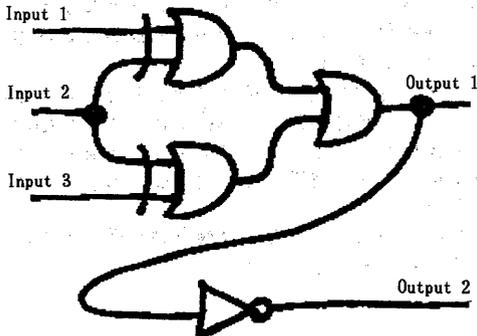


図30 実験で用いた論理回路図

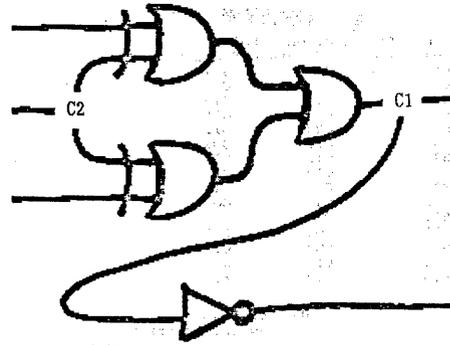


図31 連結点を消去した画像

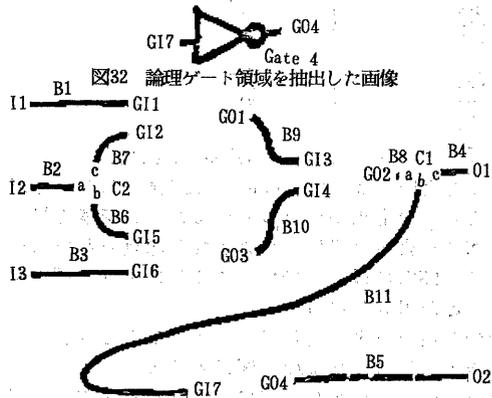
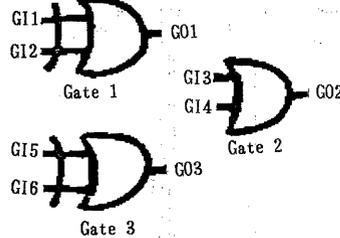


図32 論理ゲート領域を抽出した画像

図33 グラフ構造情報の抽出結果

引用文献

- (1) T. Agui, T. Furukawa: A method for extracting and restoring of contour lines on a contour map, IECCE of Japan; E63, 8, p.581(1980)
- (2) T. Agui, K. Matsubara and M. Nakajima: Sequential computer processing of a collection of closed curves and its application to pattern recognition, IECCE of Japan, E64, 10, p.661(1981)
- (3) T. Agui, K. Matsubara and M. Nakajima: An automatic generation algorithm of closed curves in contour map processing, ECE of Japan, E64, 9, p.610 (1981)
- (4) 安居院、伊藤、中嶋: 等高線群に対する効率的な高度付与方法、信学論、J64-D, 12, P.1507(1982)
- (5) 安居院、飯塚、中嶋: ピラミッド階層構造データの位相変化情報を利用した市街化地図の処理、信学論、J64-D, 10, P.1243(1982)
- (6) 中嶋、安居院、飯塚: 市街化地図情報処理に関する研究、第2報、信学技報、PAL84-20
- (7) S. Kimura, T. Agui and N. Hoshina: An algorithm for extracting a solid object from three views, IECCE of Japan, J66-E, 1, p.51 (1983)
- (8) 吉田他: 手書き図面の自動認識、T V誌、vol135, No11
- (9) 久保田他: 線順次アルゴリズムを用いた論理回路図面入力法、信学技報 PAL82-17(10) 名倉他: 文字認識機能を導入したファクシミリベースの手書き図面清書法、信学技報、IE82-12