

ミニコンピュータ複合体のオペレーティング・システム

酒元登志克⁺ 松浦敏雄⁺ 前村義明⁺ 矢野秀一郎⁺⁺
藤井護⁺⁺⁺ 都倉信樹⁺ 岡本卓爾⁺⁺⁺

⁺大阪大学基礎工学部 ⁺⁺富士通 ⁺⁺⁺大阪大学大型計算機センター ⁺⁺⁺岡山大学工学部

1. まえがき

ミニコンピュータ複合体については、これまでいくつかの試みがなされてきている。これらは、大型機なみの性能を持たせることを目的としたものと、各種の資源を共有して各ミニコン・システムの持つ長所を相互に享受し、かつその弱点を相互に補完することを目的としたものに大別できよう。^{1), 2)} 筆者らは先に後者の目的で既製のインタフェイス装置を用いたミニコン2台よりなる複合体のオペレーティング・システムを開発した³⁾。今回、これとは全く独立に、実験研究用のシステムとして、より柔軟な拡張性に富んだリソース・シェアリング・システムを、結合方式インタフェイス装置の設計、製作を含めて開発した。本システムは、機器構成上の相異が比較的顕著な既設の PDP-11 3セットを対象としたもので、各システムはマイクロプロセッサ*を内蔵して融通性に富んだインタフェイス装置を介して共通バスに結合されており、ミニコンの増設にも容易に応じられる等、拡張性の高いものである。

本稿では、この複合体のリソースを共有するために開発した OS について述べる。これは、使い勝手が良く利用者の多い単一ユーザ用の既設の OS (DOS) を改造したもので、外部仕様としては DOS を完全に含み、他のミ

ニコンの持つリソースをあたかも自システムが持つているかのように使用できるという意味で使い易いリソース・シェアリングの機能をもったものである。

2. 設計方針

複合体のソフトウェアは、ミニコンのそれと、マイクロプロセッサのそれとに大別される。ミニコンのソフトウェアはメーカー提供の DOS^{8), 9)} を基盤として下記の 1)~5) の設計方針で、マイクロプロセッサのソフトウェアは 6)~8) の設計方針で作製した。

- 1) 複合体全体の管理は、集中的には行わず、それぞれのサブシステム*の OS が行うという分散制御の方式により実現すること。
- 2) 各サブシステムにいるユーザ各々が、CPU, 主記憶, コンソールを兼ね全システムのリソースを従来の DOS と全く同じ手続きで使用できること。
- 3) DOS の下で動作する各種のユーティリティ・プログラムが修正しなくとも実行できること。
- 4) DOS の内部仕様の変更を極力少なくすること。
- 5) 新しくサブシステムが追加されてもソフトウェアは一切変更しなくともよいこと。

* マイクロプロセッサとしては、設計当初に望み得た最高の INTEL 8080 を用いている。

* CPU にユニバス上のインタフェイス装置以外のすべてのデバイスを含めたサブシステムと呼ぶ。

6) ミニコン間の通信に於いて、それらのオーバーヘッドがなるべく小さく、すむようなマイクロプロセッサの通信機能を実現すること。

7) 通信路が動的に開設、閉鎖とき、各サブシステム対に於いて、複数個の独立な通信路を設けることができること。

8) RAMの節約のため、リエントラント・ルーチンで構成すること。

上記の他に、ラインプリンタ等の低速デバイスに対しては、スプーリング処理を行い、複数のユーザが見かけ上同時に使用できるようにすること等があげられる。

の他に任意の装置を接続することもできる。CBの制御は、UBの制御とは異なり、アービタと呼ばれる機構が簡単かつ高速に分散制御している⁶⁾。CBはこの機構を除いてUBと全く同じ構造である。これにより、 I_i からみたUB $_i$ とCBは基本的に同じとなり、 I_i のハードウェア、ソフトウェア共に単純化を図ることが出来る。

CMには通信のためのμのプログラムやデータが格納される。このメモリには競合防止のための1ビットのハードウェア・セマフォが設けられている。

I_i には図2では省略してあるが、単体のデバッグやモニタリングに必要

3. ハードウェア構成とその機能

図1にシステム全体の構成を示す。各ミニコン(PDP-11)⁴⁾ M_i^* ($i=1,2,3$)のユニバスUB $_i$ は、インタフェイス装置 I_i を介して共通バスCBに接続されている。

I_i はマイクロプロセッサ(INTEL 8080⁵⁾) μ_i を内蔵している。 I_i は M_i から見たとき、UB $_i$ 上の単なる一つのデバイスとなっている。 I_i はUB $_i$ 上の任意のアドレス(M_i の主記憶の各セルとデバイスのレジスタ類)に直接アクセスでき、CB上の任意のアドレスも又、アクセスできる。

CB上には、RAMを用いた共有メモリCMと、システム全体の保守とデバッグのための共通コントロールCCが置かれているが、こ

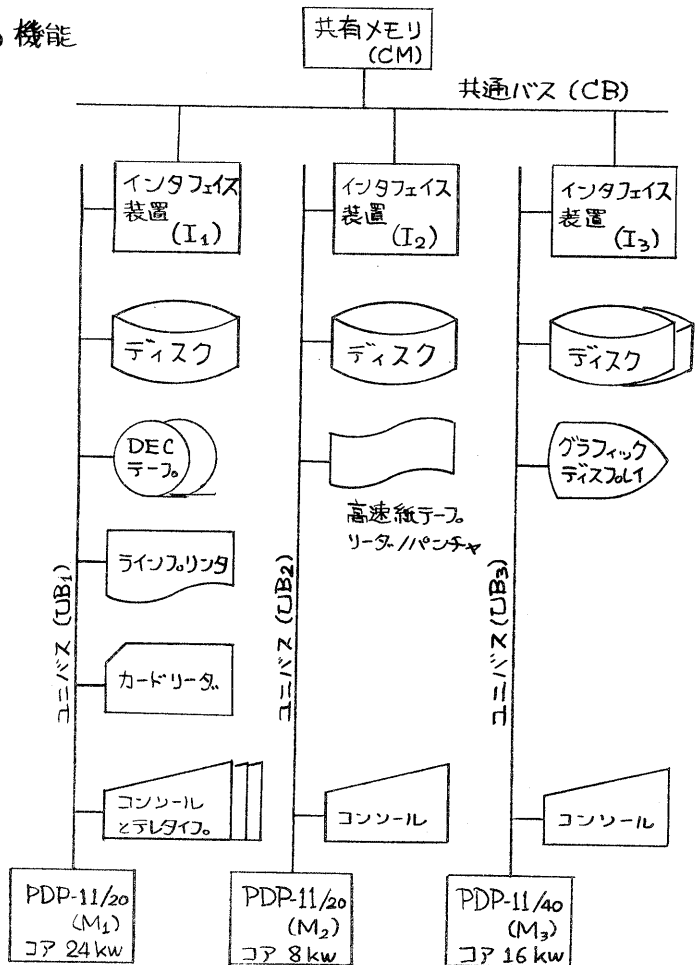


図1 システム構成

* 時に必要がなければ赤字を省く

な機能を備えたコンソール μC_i がある。

以下、インタフェイス装置内の通信のために重要な役割をはたす二つの機構について述べる。

アドレス変換機構: μ_i から出力される16ビットのアドレスは、アドレス変換機構ACによってUB_i またはCB上のアドレスに変換される。UB_i 及びCB上のアドレス空間は4K語 (2^{13} バイト) 単位のページに分割されている。ACは8コの4ビットレジスタを内蔵しており、 μ_i から出力された16ビットのアドレスは、その上位3ビットがそれぞれ指定したアドレス変換レジスタの内容4ビットで置き換えられ、17ビットに変換される。この17ビットの最上位ビットは、残りの16ビットがUB_i 上のアドレスかCB上のアドレスかを示す。

アドレス変換レジスタの内容は、 μ_i が入出力命令によって読み書きできるほか、特定のレジスタはインジカルロードのため、 μC_i から手動で書き込めるようになっている。
割り込み処理機構:

① M_i から μ_i への割り込み

M_i が I_i 内のレジスタUIR_i にデータ(16ビット)を書込むと μ_i への割り込みが生ずる。このとき、前回の割り込みが μ_i によって受け付けられていない場合には、UIR_i への二重書き込みとなるので、書込む前にUIR_i が空かどうかを示すステータスビットをソフトウェアで確かめねばならない。UIR_i にデータが入るとステータスビットはセットされ、CB側からの割り込みとの競合を先着順で処理する割り込み制御機構ICを経て μ_i に割り込み要求が送られる。 μ_i は割り込みを受け付けると、特

定のアドレスから始まる割り込み処理ルーチンを実行し、UIR_i の内容を読み込み(このとき、ステータスビットは自動的にリセットされる)それを解読して所定の処理を行えばよい。

② μ_j から μ_i への割り込み

基本的には①の場合と同様である。異なるのは、複数個のマイクロプロセッサから μ_i への割り込み要求が同時に発生する点である。これらの要求はすべて、同一のレジスタCIR_i にデータを書き込むことによって満たされるが、①の場合のように、CIR_i が空かどうかを各 μ_i がソフトウェアでテストするとすれば、その間、 μ_j がCBの使用権を確保しなければならず、そのためのハードウェアが必要となり、時間のロスも大きい。そこで本システムでは、CB

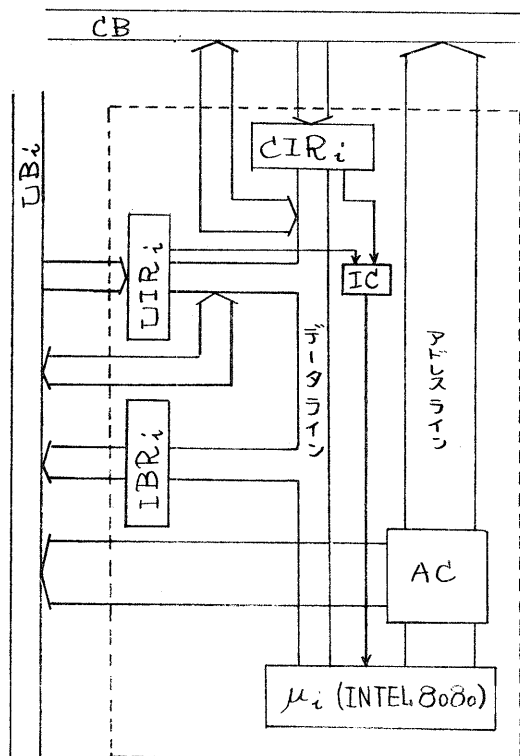


図2 インタフェイス装置

からのCIRiの使用は、ハードウェアで実現した“テスト・アンド・セット”の機構を用いている。

③ μ_i から M_i への割込み

M_i の割込み機構をそのまま用いている。 μ_i が出力命令でレジスタIBRiにデータ(16ビット)を書込むと、 M_i に割込み要求が送られ、 M_i の割込み処理ルーチンが実行される。 μ_i がIBRiにデータを二重書き込みしないように、ここにも“テスト・アンド・セット”機構を用いている。

4. ソフトウェア

4.1 I/O要求処理

DOSはユーザがコンソールを通じてファイル管理プログラム、コンパイラ、実行制御ルーチンなどと通信を行いながら、インタラクティブにプログラムの作製、実行を行うのに適したOSである。しかし、単一ユーザ用OSであるためマルチプログラミングの機能は持っていない。

4.1.1 従来のI/O要求処理

ユーザは表1に示すようなI/Oマクロを発することによりデバイスを利用することが出来る。デバイスは表2 a欄に示す2文字のデバイス名によって指定される。

ユーザの発したI/OマクロはI/Oマクロ解析ルーチン(EMTH: EMTハンドラ)で解析され、各々のロジカルI/Oルーチン(LIO)で処理され、さらに必要ならば、フィジカルI/Oルーチン(PIO)の処理を受ける(図3参照)。LIOは一般に主記憶上に常駐がなく、EMTHによって主記憶上の特定の領域(MSB: モニタ・スワップ・バッファ)にロードされ、ファイルの登録と管理、オープン中のファイルをロックする作業、ニ

次記憶装置に於ける記憶領域の使用状態を示すビットマップの管理等を行う。PIOは各デバイスに対して用意されており、LIOからの要求により、デバイスの制御装置を直接操作し、データの転送、デバイスからの割込みの処理を行う。

.INIT	目的のデバイスに対するPIOをロードする。
.OPEN	ファイルを“開く”
.READ	ファイルから1レコード読む
.WRITE	ファイルに1レコード書込む
.CLOSE	ファイルを“閉じる”
.RLSE	目的のデバイスに対するPIOをはずす
.RENAME	ファイルの名前をかえる
など	

表1 I/Oマクロとその処理

デバイス	a	b
ディスク	DK	DKx
デックテープ	DT	DTx
ラインプリンタ	LP	LPx
カードリーダー	CR	CRx
キーボード	KB	—
など		

xは1文字のサブシステム名

表2 デバイス名

4.1.2 複合体でのI/O要求処理の方式

上述のようなDOSのI/O処理機能を基盤としてリソース・シェアリングを行うには、これらのI/Oマクロをいかに処理するかが問題となる。これには次の2つの方法が考えられる*。

*このほか、ユーザが他のサブシステムにあるファイルを使うに先だってそのファイルを自サブシステムの二次記憶装置にコピーするというファイルレベルでの方法もあるが、これは二次記憶装置の使用効率が低下するだけでなく、ファイル管理プログラムの大幅な変更を必要とする。

① P I O レベルで処理を行う方法
 他のサブシステムに属すデバイスに対しても自システム内に P I O (擬似 P I O) を用意し、この擬似 P I O がそのデバイスを持つサブシステムの P I O と通信を行って目的の処理を遂行する。

② M I O レベルで処理を行う方法
 ユーザが他のサブシステムに属するデバイスに対する I/O マクロを発すると、O S は相手の O S にそれを送信する。相手の O S はその I/O マクロの処理を行い、結果を返す。
 以上の方法を比較すると、①の方法では、ファイルとビットマップの管理は M I O が行うので、1つのファイルと1つのデバイスのビットマップの管理を同時に多数のサブシステム内にある M I O が行うことになり、それらの間で非常に多くの通信を行う必要がある。又、デバイスが追加されるごとに擬似 P I O を作製しなければならない。
 ②の方法では、①の方法に比べ、I/O 処理依頼を受けた側の O S のオーバーヘッドは大きい。ファイルとビットマップの管理は単一の M I O のみが行うので通信の回数は少なくて済む。又、デバイスが新しく追加されても手を加

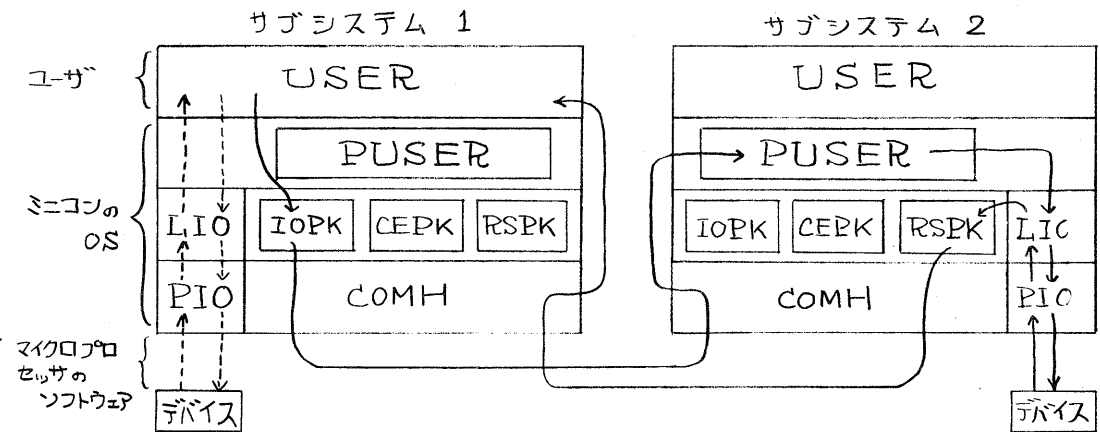
える必要はない。以上の理由から②の方法を採用することとした。

4.1.3 外部仕様

本システムを利用するユーザは空いているコンソールを探し、従来と同じようにログイン操作を行う。以後はすべてのリソースが自分の確保したサブシステムに属しているものとみなして以下の点を除き従来の D O S と全く同じ手続きでシステムを利用できる。他サブシステムに属するデバイスを使用する場合には、従来のデバイス名にサブシステム名を表わす1文字を付け加えた3文字のデバイス名(表2b欄)を用いる。デバイス名はコンソールからアサイン・コマンドで簡単に指定、変更できるので、D O S の下で既に開発されたプログラムで他のサブシステムのリソースを使用することも容易である。

4.1.4 内部仕様の概要

ユーザが発した I/O マクロは E M T H で解析され、自サブシステム内のデバイスに対するものであれば従来と同じ処理が行われ、そうでなければ、即ち、他のサブシステムのデバイスに



←←← リソースが自サブシステム内にあるとき
 ← リソースが他サブシステムに属するとき

図3 I/O 要求処理の流れ

対する I/O 要求があれば、それは I/O 要求パックレーション (IOBK) により 16 ワードのメッセージ・コントロール・ブロック (MCB, 図4) にパックされ通信ハンドラ (COMH) に渡される。COMH はこれをユーザが指定したサブシステムに転送するために μ に割込みをかける。割込みを受けた μ は転送ルーチンを実行し、MCB を相手サブシステムに送る。この MCB を受け取ったサブシステムは、擬似ユーザルーチン (PUSER) に制御を渡し、実際の I/O 処理を実行し、その結果を依頼サブシステムに返す (図3参照)。

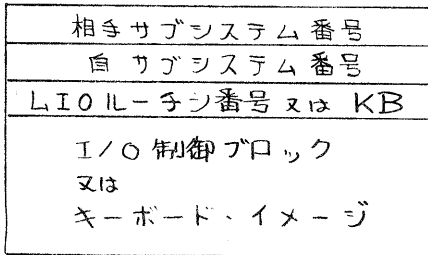


図4 MCB

4.2 マイクロプロセッサのソフトウェア

2つのプロセス P, Q 間の情報授受は、あらかじめ開設されたルートを紹介して行われる。ルートは全二重の通信路に対応するもので、P, Q は同じロジカルなルート名を指定して μ に要求することによってフィジカルなルート番号を与えられ、ルートの開設が行われる。

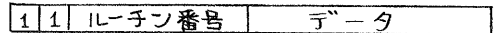
$\mu_i - \mu_i$ 間、 $\mu_i - \mu_j$ 間の通信はすべて 16 ビットデータを伴う割込みによって行われる。以後、この 16 ビットデータを割込みパラメータと呼ぶ。この割込みパラメータには、図5に示す3つのモードがある。

Aモードは、 μ に 1 バイト以下のデータで完結する仕事を依頼するためのものである。

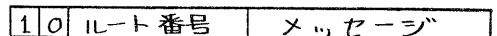
Bモードは、ミニコン間で 1 バイトのメッセージの授受を容易に行うためのものである。割込みパラメータのうち 8 ビットがメッセージのために使用されるので、残りの 6 ビットで送り手と受け手を指定しなければならないが、ルート方式によると 64 組 (最大 128 プロセス) の通信が可能である (両者をあらかじめ指定する方式では、最大でも 8 プロセスしか通信に参加できない)。

Cモードは、1 バイトを越えるデータを μ に与えて仕事を依頼するのに用いられる。

Aモード



Bモード



Cモード

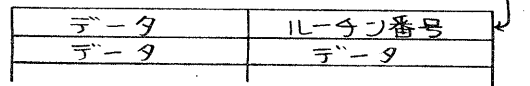
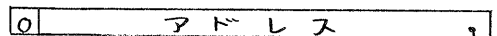


図5 割込みパラメータのモード

ルートの開設

互いに通信を希望する 2 つのプロセス P_1, P_2 (それぞれ M_1, M_2 上にある) は、ロジカルルート名等の通信に必要な情報を書いたテーブル (Uテーブルと呼ぶ、図6-(a)参照) を準備し、このテーブルアドレスを記した Cモードのパラメータを送って μ に割込むことによってルート開設要求を出す。この要求は P_1 と P_2 が非同期に発せられるか、以下、 P_1 が先にルートの開設要求を出したものととして μ の動作を述べる。

まず、 P_1 からの割込みによって μ_1 はルート登録ルーチンを実行し、相手のプロセスのルート開設要求がすでに登録済みかどうかを調べる。この場合まだ登録されていないので、C

M内にロジカルルート名でマッチングをとるためのランデブーテーブル^(*)の要素(シテーブルと呼ぶ)を作り、登録を完了する。次に、P₂が要求を出したとき、今度はP₁が登録したシテーブルがすでにできているので、このシテーブル上でマッチングがとれる。従ってルート登録ルーチンは使われていないルート番号を、シテーブル及びP₁とP₂のUテーブルに書き込み、ルートの開設を完了する。

Uテーブル・リンク・ポインタ	
*1	ルート登録ルーチンのルーチン番号
*1	パラメータ
*2	ルート番号
*2	ルートステータス
*1	ロジカルルート名
*1	ユーザコード
*1	通信相手のユーザコード

(a) ルート開設時

Uテーブル・リンク・ポインタ	
*3,*4	ブロック転送ルーチンのルーチン番号
	パラメータ
	ルートステータス
*3	送り手側バッファポインタ
*3	送り手側データサイズ
*4	受け手側バッファポインタ
*4	受け手側バッファサイズ
	転送されたデータ数

(b) ブロック転送時

- *1---ルート開設前にM_iがセットすべきところ
- *2---ルート開設時にμ_iがセットするとき
- *3---送り手側がセットすべきところ
- *4---受け手側がセットすべきところ

図6 Uテーブル

ルートの閉鎖

P₂と通信を行っていたP₁は、ルート閉鎖ルーチンのルーチン番号とルート番号よりなるAモードのパラメータを送ってμ₁に割込みをかけることによりルートを閉鎖できる。

この割込みにより、μ₁はルート閉

鎖ルーチンを実行して、μ₂を介してP₂のUテーブル内のルートが開設されていることを示すビットをたおす。さらにCM内の対応するシテーブルを消去し、使用していたルート番号を解放する。以上でルートの閉鎖が完了する。

バイト転送

P₁, P₂間にルートが開設されているとき、P₁からP₂に1バイトのデータを転送するのは次のように行われる。

P₁はルート番号と転送したい1バイトのデータを1ワードにパックしたBモードのパラメータを送ってμ₁に割込みをかける。

この割込みを受けたμ₁はパラメータ中のルート番号とシテーブルから割込むべき相手を知り、μ₂に割込みをかける。μ₂は割込まれたときと同じパラメータを用いてM₂に割込みをかける。このようにして、プロセスP₁からP₂へのバイト転送が実現される*。

ブロック転送

P₁, P₂間にルートが開設されているとき、P₁からP₂にnバイトのデータを転送するのは次のように行われる。

P₁は図6-(b)で示すようにUテーブルをセットし、Uテーブルのアドレスを含むシモードのパラメータを送ってμ₁に割込みをかける。

この割込みによりμ₁はUテーブル内のルーチン番号で示されるブロック転送ルーチンを起動し、CM内にバッファを確保して、転送すべきデータをコピーし、μ₂に割込みでブロック転

*転送が終ると、データを受け取ったことを送り手側のプロセスに知らせるには返答ルーチン番号とルート番号よりなるAモードのパラメータを用いてμ₁に割込みをかける。これによって、送り手側のUテーブル内の転送終了を示すステータス・ビットがセットされる。

*ランデブーテーブルはリスト構造になっている。

送のルーチンを起動する。このルーチンは、 P_2 のテーブルをみて、大きさが9バイト以上のバッファが用意されているかを調べる。バッファが用意されていないとき、あるいはバッファの大きさが小さいときは、転送したいデータの大きさをテーブルに書き込み、 M_2 に割込む。すでに十分な大きさのバッファが用意されているときは、そのバッファにデータを書き、さらに転送したデータの大きさをテーブルに書き込んで M_2 に割込む。前者の状態を割込まれた場合、 P_2 が十分な大きさのバッファを用意して μ_2 に割込めば、 μ_2 はもう一度同じルーチンを起動してデータを転送する*。

4.3. ミニコンのソフトウェア

4.3.1 修正されたソフトウェア

リソース・シェアリングを実現するOSを作製するにあたり、従来のDOSを構成するモジュールのいくつかに修正が加えられたが、以下に、4.3.2に関連のある機能を追加されたものについて述べる。

イニシャライズ・ルーチン

- ① 新たに作製されたモジュールのためのワーキング・エリア（テーブル、MCBのリンク・スタートやサブシステムのアイデンティファイヤ等）の確保と初期設定をする機能が追加された。
- ② 下記の用件に関しOS間通信を行う必要がある。
 - 1) I/Oマクロの処理を依頼する。
 - 2) I/Oマクロの処理の結果を返す。
 - 3) 依頼主にエラー・メッセージを伝える。
 - 4) 依頼したI/Oマクロ処理に関するコントロールからの指示（中止や再開など）を伝える。

5) 1)~4) に対する返事を伝える。

これらの通信はOS間に開設されたルートを用いて行われる。そこで、各 M_i のシステム・イニシャライズ時に M_j ($j \neq i$) のOSとのルートを開設するように μ_i に要求を出す機能が追加された。

このような要求を出したOSのすべての組合せに対してルートが開設される。 M_i のOSは M_j のOSとのルートが開設されれば、 M_j のリソースを共有できると判断する。

- ③ 従来のDOSはシステム・イニシャライズ時に自システムに属するデバイスについて、そのPIOのサイズや開始番地等が記入されたリスト(DDM)を生成する。このDDM(図7-(a)参照)だけでは他のサブシステムに属するデバイスに関する情報は与えられないので、複合体のOSにはこれらの情報(そのデバイスが属するサブシステム名等)をもつたDDMの要素(図7-(b)参照)を生成する機能が付け加えられた。

2文字のデバイス名(表2a欄参照)
開始番地
割込みベクトルアドレス
二次記憶内の格納場所

(a) 従来のDDMの要素

3文字のデバイス名(表2b欄参照)
未使用
デバイスが属するサブシステム名
2文字のデバイス名

(b) 追加されたDDMの要素

図7 DDMの構成要素

EMTH

他のサブシステムに属するデバイスに対するI/Oマクロは自サブシステム内では処理できず、指定されたデバイをもつサブシステムに依頼する必要がある。このために、EMTHに以下の機能が付け加えられた。

*前頁右下の脚注に同じ。

DDLを調べ、I/Oマクロで指定されたデバイスが他のサブシステムに属するから、それを管理するOSに対し、I/Oマクロ処理の依頼をするためにIOPKをコールする。

4.3.2 追加されたソフトウェア

以下にリソース・シェアリングを実現するOSのために新たに作製されたルーチンとその機能を示す。

PUSER

他のサブシステムから送られてきたMCBを解析し、依頼されたマクロを自システムのEMTHに発するルーチンである。

PUSERは他サブシステムからの割込みによって起動されるため、直ちにMCBを調べてI/Oマクロを発した場合、他のLIOが処理中であると下に述べるようにデッドロックが生じる。そこでPUSERはMCBを一旦待ち行列につなぎ、他のLIOの処理が終ってからMCBの処理を始める。デッドロックの生じる理由：DOSは単一ユーザ用OSであるため、一時に一つのI/Oマクロを処理するようにしか設計されていないので、MSBの使用に関してデッドロックが起こりうる。即ち、MSB中にあるLIOが実行中であるときに、割込みによりPUSERに制御が移ると、このLIOは未終了でありMSBを専有し続ける。PUSERがI/Oマクロをその状態で発すると、MSBが使えずI/Oマクロの処理は待ち状態に入り、進行しない。MSBを2つ設ける方法も考えられるが、これは、モニタ領域が大きくなるばかりでなく、LIOの大幅な改造を必要とする。

IOPK

他サブシステムへのI/O要求に必要な各種のパラメータを16ワードのMCB(図4参照)にまとめ、COMHに渡す(この中にはI/O要求の

詳細なパラメータが記されたユーザが用意したI/O制御ブロックが含まれている)。データの転送を必要とするI/O要求(例えば.WRITE)では、MCBに先立ち、DTB(データ転送ブロック:相手サブシステム番号、自サブシステム番号、データバッファへのポインタ等からなる)を作成し、COMHに渡す。

RSPK

他サブシステムからのI/O要求が処理されたとき、依頼したサブシステムへその処理結果を返すルーチンである。そのためのDTBをつくり、COMHに渡す。

CEPK

依頼されたI/O要求を処理中に発生したエラーに関するメッセージは依頼したサブシステムのコンソールに出力した方がよい。また、依頼したI/O要求の中止、再開等を指示するコンソール・コマンドは相手のサブシステムに伝える必要がある。このルーチンはこれらのメッセージとコマンドを相手のサブシステムに伝えるためのものであり、MCBをつくり、COMHに渡す。

COMH

これはOSルートを使ってデータの授受を直接行うルーチンである。

MCBの処理： M_1 から M_2 に転送する場合を例として述べる。この場合、IOPK又はCEPKから渡されたMCBには相手サブシステム名として $[M_2]$ が書かれているので、 M_2 との間に開設されたOSルートの転送待ち行列にそれをつなぎ、このとき、待ち行列が空なら直ちに μ_1 にブロック転送の要求を出す。 M_2 からMCB受け取りの通知を受けた M_1 のCOMHは M_1 - M_2 間のOSルートの転送待ち行列を調べ、空であれば、再び μ_1 にブロック転送の要求を出す。

MCBを受け取った M_2 のCOMH

は、そのことをバイト転送で M1 に知らせる。

DTB の処理: MCB の場合とは同じであるが、DTB 側のバッファポインタで示されるデータを転送する点が変わる。

4.4 エラー処理

他のサブシステムから依頼された I/O 要求の処理中に起こりうるエラーの種類は大きく分けて 2 つである。それぞれのエラーの特徴及び処理について述べる。

フェイタル・エラー: これは必要な領域が確保できなかったとか、システムにないデバイスへ要求を出したときなどに生じ、回復は不可能である。この種のエラーが生じたときは、依頼主にエラー・メッセージを送り、待ち行列内の次の要求を処理する。エラーが生じた要求は放棄される。

アクション・エラー: 使用するデバイスがオフラインになっていたりするときなどに生じ、ある動作（デバイスをオンラインにする等）を行った後、処理の続行が可能なおものである。この種のエラーが生じたときには、依頼主にエラー・メッセージを送り、依頼主から処理再開の要求が来れば続行できるようにエラー発生時の状態を記憶しておいて、

次の要求の処理に移る。

サブシステム間のブロック転送に関しては、受け手側の μ がチェックサムでエラーの検出を行い、エラーを検出したときは送り手側の M に知らせる。

5. むすび

複合体のソフトウェアの開発に際して苦心した点は、DOS が単一ユーザ用 OS であるのどその制約をいかに吸収するかということ、DOS のモニター変更時の「デバッグ」、マイクロプロセッサの少ないレジスタでのリエントラントルーチンの作製等があげられる。

マイクロプロセッサの OS のサイズは 3K バイトであり、ミニコンの OS は 2K バイト増加し 49K バイトとなり、常駐部は 1.0K バイト増加し 4.7K バイトとなった。また、他サブシステムに子タスクを発生させる機能を設計製中である。これにより、システムの有用性が更に向上すると思われる。

日頃御指導頂く大阪大学嵩忠雄教授、熱心に御討論頂いた嵩研究室の諸氏および御協力頂いた岡山大学電子回路研究室の諸氏に深く感謝します。とくに、谷口健一、故細見輝政、奥井順、葛山善基、本藤勉の諸氏に厚く感謝します。

— 参考文献 —

- 1) 小特集: コンピュータ・コンプレックス, 情報処理, Vol. 15, No. 7, pp. 524 ~ 546 (1974)
- 2) 徳田他: KOCOS のアーキテクチャ, 情報処理学会計算機アーキテクチャ研究会資料 (1975)
- 3) 本田他: PDP-11/20 デュアルシステムにおけるデバイスシェアリングシステムの製作, 情報処理, Vol. 14, No. 10, pp. 794 ~ 801 (1973)
- 4) PDP-11 Processor Handbook, Digital Equipment Corp. (1971)
- 5) Programming Manual for the 8080 Microcomputer System, パナソニック株式会社 (1974)
- 6) 岡本他: 非同同期リングアービタの一式, 信学論 D, Vol. J59-D, No. 8, pp. 582 ~ 583 (1976)
- 7) D.C. Walden: A System for Inter-process Communication in a Resource Sharing Computer Network, Comm. ACM, Vol. 15, No. 4 pp. 221 ~ 230 (1972)
- 8) PDP-11 DOS/BATCH Software Support Manual, Digital Equipment Corp. (1974)
- 9) PDP-11 Disk Operating System Monitor Programmer's Handbook, Digital Equipment Corp. (1972)
- 10) 松浦他: ミニコンピュータ複合体とそのオペレーティングシステム, 情報処理採録決定