

教育・研究用マイクロコンピュータネットワーク

HOLENET

重松保弘、柴田芳樹、小出真

(九州工業大学情報工学科)

1. まえがき

HOLENET(HDLC Oriented Local Area Experimental Microcomputer Network)は、筆者らによって開発された、ハイレベル伝送手順に基づく実験用マイクロコンピュータネットワークであり、その主な目的は以下に挙げる5点である。

- (1) 情報工学科の学生に対して、標準的なネットワークソフトウェア技法を教育し、実習させるための設備を提供する。
- (2) 従来の集中型教育用計算機システムでは困難であった並行プロセスモニタシステム等に関する実験、実習のための設備を提供する。
- (3) ローカルコンピュータネットワークにおける通信規約(Communication Protocol)の研究、実験のための設備を提供する。
- (4) コンピュータネットワークに基づく分散処理(機能分散、ファイル分散等)システムの研究、実験のための設備を提供する。
- (5) 大学キャンパス内の中型コンピュータやマイクロコンピュータ等をネットワーク化することにより、これらのコンピュータ間でのリソースの有効利用をはかる。¹⁾

HOLENETは、これらの目的システムの核を構成するシステムであり、これらの目的システムに適應できる柔軟性を持っている。本稿では、HOLENETの構成、ネットワークソフトウェアの開発支援システムについて述べる。

2. HOLENETの構成

HOLENETは、図1に示すように、5台のホスト・マイクロコンピュータシステム(以後、ホストと呼ぶ)と5台のCCP(Communication Control Processor)から構成される。

各ホストは、Z-80マイクロプロセッサ、IPL用ROM(2KB)、RAM(64KB)、DMAコントローラ、インタバルタイマ、及び周辺入出力装置(コンソールディスプレイ、標準フロッピーディスク、ドットプリンタまたはディジーホールプリンタ、PROMライター)等で構成される。また、各CCPは、図2に示すように、Z-80マイクロプロセッサ、ROM(2KB)、RAM(64KB)、DMAコントローラ、インタバルタイマ、SDLC/HDLCプロトコルコントローラ、割込コントローラ等で構成される。

HOLENETのシステム構成上の特徴は、ホストとCCPがハードウェア的に相互に独立している点である。すなわち、各ホストは、TSSマルチプロセスモニタ(ディジタルリサーチ社MP/Mシステム²⁾)を基本とするマルチプロセスシステムとして独立に動作し、環状に結合されたCCPはホストと独立に、HOLENETのサブネットとして動作することが出来る。従って、学生実験等において、いくつかのグループはホストを使ってモニタシステムの作成を行い、これと並行して他のグループはCCPを使って通信制御プログラムの作成を行う、といった実験形態が実現できる。またMP/Mでは、ユーザプロセスの組込みが容易であり、プロセス間通信やプロセ

空間同期の手段も与えられているので、これらを利用してホスト-ホスト間でプロセス間通信も比較的容易に実現できる。

3. ホスト-CCP間インタフェース

ホストとCCPは、インタフェースレジスタ(1バイト×4)を介して相互に通信を行うことができる。ただし、ホストもCCPもインタフェースレジスタを任意の時点でアクセスできるために、ホストとCCP間の通信方法によっては、アクセスの競合が発生する可能性がある。そこで、インタフェースレジスタには図3に示すように相互排斥回路を付加して、アクセスの競合を防いでいる。

相互排斥の制御は、CCPアクセスサイクルかホストアクセスサイクルのいずれかを選択することによって行われる。CCP(またはホスト)アクセスサイクルは、CCP(またはホスト)に対して、インタフェースレジスタのアクセスを許すサイクルである。各状態、及び各状態の)か出力の符号化を表1に示す。

相互排斥制御回路は、8ビット長の水平型マイクロプログラムによって制御される。マイクロプログラムの上位6ビットはオペレーション部であり、下位3ビット(最上位部はオペレーション部と兼用)は優先番地部である。優先番地部には現在の状態符号が、またオペレーション部には現在の出力符号が、それぞれ埋められている。また、マイクロ命令を格納するROMの番地は、遷移直前の状態符号と入力符号から決定される。従って、ROMの番地とその内容(マイクロ

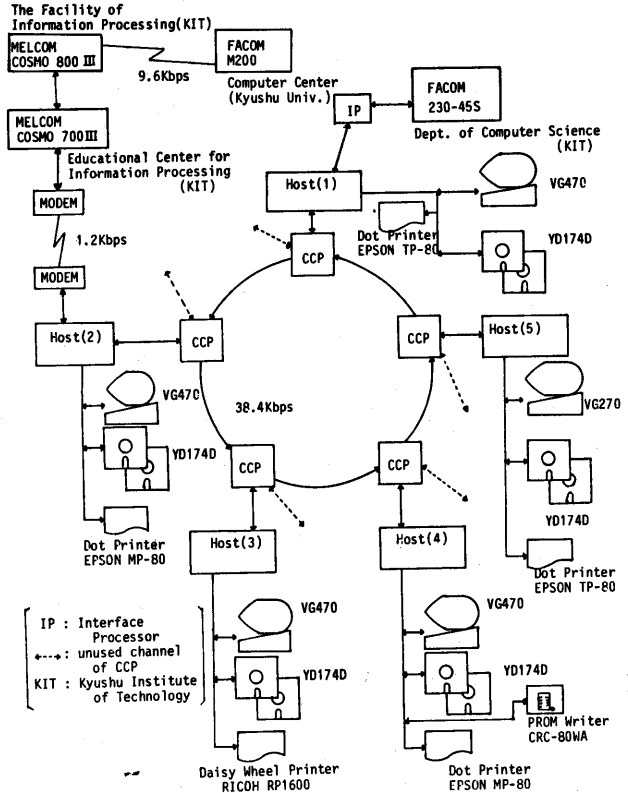


図1 HOLENETのシステム構成

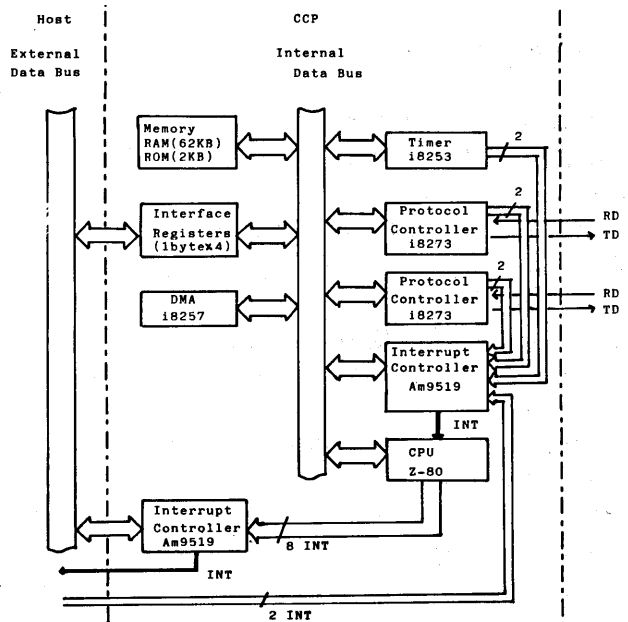


図2 CCPのブロックダイアグラム

タフェースレジスタの相互排斥、割込も使用したハンドシェイク手法の実現等を含む複雑なインタフェースソフトウェアを作成しなければならない。

(3) ネットワークを介したプロセス間通信を行うとき、あるホストのプロセスが他のホストのプロセスの生成を指示し、通信を行い、通信終了後消滅させる必要がある。これを可能にするためには、CCPのプログラムからホストのプロセスの生成・消滅を指示できることが要求されるが、そのためには複雑なインタフェースソフトウェアを作成しなければならない。

インタフェースファンクションは、これらの問題点を解決し、ネットワークソフトウェアの実現に要する非本質的な労力を軽減するために、HOLENETに用意されたサービス機能である。インタフェースファンクションの一覧を表3に示す。

インタフェースファンクションとしては、高レベルファンクションと低レベルファンクションの2種類が用意されている。前者は、CCPをマスター、ホストをスレーブとするものであり、ホストのコンソールアクセス、キューアクセス、プロセスの生成・消滅、フラグ待ち等の機能(詳細については文献2を参照のこと)をCCP上のプログラムに提供するものである。(図10) 後者は、ホストをマスター、CCPをスレーブとするものであり、ホストからCCPのメモリ及びレジスタの内容を監視する目的で使用される。(図11)

高レベルファンクションは、CCP上の通信制御プログラム(通常はユーザプログラム)から呼び出される。この時必要なパラメータは、定められたパラメータ形式に従って構成され、レジスタを経由してインタフェースルーチンに渡される。

低レベルファンクションは、コンソールから入力され、インタフェースプロセスによって、CCPのインタフェースルーチンに送られる。インタフェースルーチンは、割込によって駆動され、割込発生直前のレジスタの内容または指定された番地のメモリ内容をインタフェースプロセスに返送する。この結果はコンソールに表示される。

高レベルファンクションの典型的な使用例とその手順を以下に挙げる。

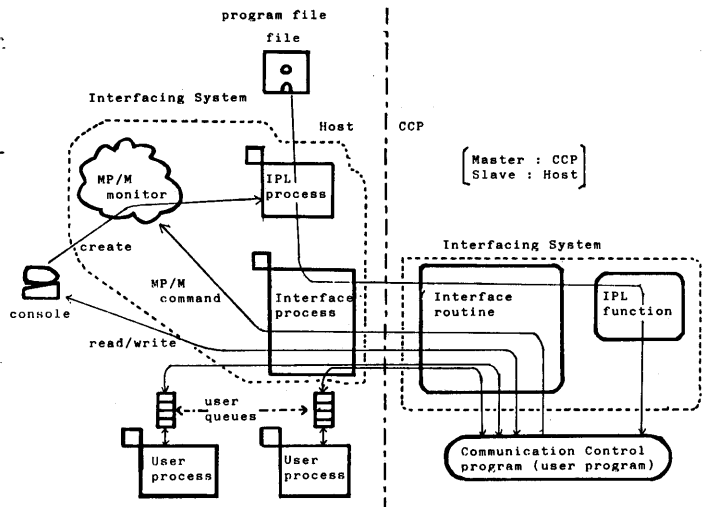


図10 高レベルファンクションシステム

表3 インタフェースファンクション

Higher Level function	
1. System Reset	9. Assign Console
2. Open Queue	10. Detach Console
3. Conditional Write Queue	11. Console Input
4. Conditional Read Queue	12. Console Output
5. Send CLI Command	13. Raw Console Input
6. Read Queue	14. Raw Console Output
7. Write Queue	15. Print String
8. Flag Wait	16. Read Console Buffer
Lower Level function	
1. Display Registers	2. Display Memory

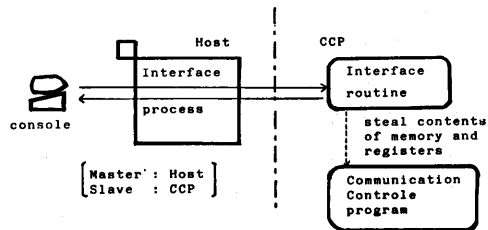


図11 低レベルファンクションシステム

- (1) コンソールのアクセス
 - (i) コンソールの使用権を獲得する。(Assign Console)
 - (ii) コンソールをアクセスする。
(Console Input/Output, Print String, Read Console Buffer)
 - (iii) コンソール権を手放す。(Detach Console)

*ただし、Raw Console Input/Output はコンソール権を持たなくても使用可能である。
- (2) ユーザプロセスとキューを介して通信する。
 - (i) キューをオープンする。(Open Queue)
 - (ii) キューをアクセスする。(Conditional Read/Write Queue)
- (3) CCPへ新しい通信制御プログラムをロードする。
 - (i) IPLプロセスの生成を指示する。(Send CLI Command)

* Send CLI Commandをもって、ホストのプロセスの生成・消滅を指示する。

より詳細な、ホスト側のインタフェースファンクション処理システムを図12に示す。

ファンクションプロセスは、CCPからのコマンド割込によって高レベルファンクションコードを受取り、Hキューに書き込んだ後品に対してV操作を行う。

(図13)

インタフェースプロセスには、コンソールモードと非コンソールモードとあり、CCPからのコンソール権獲得要求によってコンソール権を獲得するとコンソールモードになる。コンソールモードになると、コンソールタイムプロセスは、定期的品に対してV操作を行って、インタフェースプロセスに低レベルファンクションの入力の検査を、要求する。

IPLプロセスは、IPL時にインタフェースレジスタを直接使用するために、インタフェースレジスタを管理するインタフェースプロセスとの間に競合が起る。従って、次の順序でインタフェースレジスタの相互排斥を行って、CCPへのIPLを行う。

(1) IPLプロセスは、コンソールまたはCCPより生成されると、RキューにIPL(開始通知)コマンドを書込み品に対してV操作を行う。(2) インタフェースプロセスは、そのコマンドを受諾すると、Hキューを空にした後、IPL許可セマフォ品にV操作を行いブロック状態になる。(3) IPLプロセスは、インタフェースレジスタを介してIPLコマンドをCCPへ送り、IPLを行う。(4) IPL終了後、IPLプロセスはIPL終了セマ

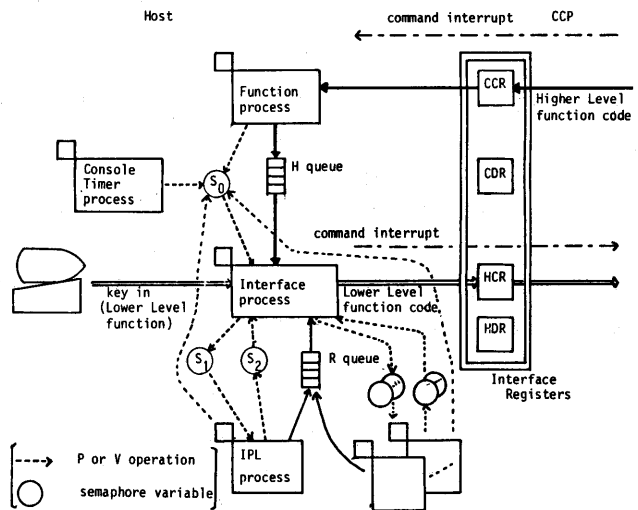


図12 インタフェースファンクション処理システム

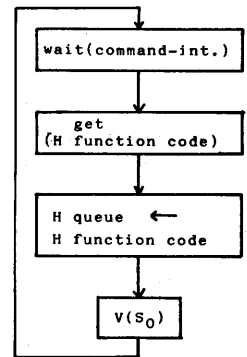


図13 ファンクションプロセスの処理手順

フォロに対してV操作を行いインタフェースプロセスのブロック状態を解く。

IPLプロセスとインタフェースプロセスの処理手順を、各々図14、図15に示す。また、インタフェースプロセスの処理手順においてRコマンドが、IPL(開始通知)コマンドの場合の処理手順を図16に示す。

6. あとがき

HOLENETは、自立した通信サービス機能を持つサブネットとホスト計算機群から構成されるネットワークの教育・研究用モデルシステムを目標に開発された。通信機能もCCPに、データ処理機能もホストに各々分担させ、リモートIPL機能を付加することにより、この目標はほぼ達成されたと思われる。また、CCPの通信制御用LSIにはSDLC/HDLCプロトコルコントローラを用いているので、HOLENET上でHDLC手順に基づくデータリンクレベル通信プロトコルの実験、実習が可能である。

ホストのモニタとしてMP/Mマルチプロセスモニタを採用し、MP/Mの下で動作するインタフェースファンクションを用意したことにより、高度なネットワークソフトウェア(プロセス間通信ファイル転送等)も短期間に開発し、実験、実習を行うことが容易になった。なお、インタフェースプロセス、IPLプロセスの大きさは各々4KB、3KBであり、CCPのインタフェースルーチンとIPLファンクションは、共に約1KBである。現在、簡易通信プロトコルを用いたいくつかの応用プログラム(ファイル転送、ジョブ転送、ネットワークゲーム等)が、HOLENET上で動作している。

謝辞 本研究に御協力いただいた磯泰行教授、安在弘幸助教授、及び石田博明、一ノ宮弘の両氏に感謝します。

参考文献

- 1) 重松、小出: "マルチプロセスモニタに基づくインテリジェント端末システム", 情報学会マイクロコンピュータ研究会 (1982)
- 2) Digital Research: "MP/M User's Guide"
- 3) "Data Communication - High Level Data Link Control Procedure", ISO/TC 97/SC 6
- 4) 日本電信電話公社: "DCNAデータリンクレベルプロトコル", DCNA PS020-1980
- 5) "Recommendation X-25", CCITT
- 6) Tannenbaum, A. S. "Network Protocols," Computing Surveys Vol. 13, No. 4 (Dec. 1981)

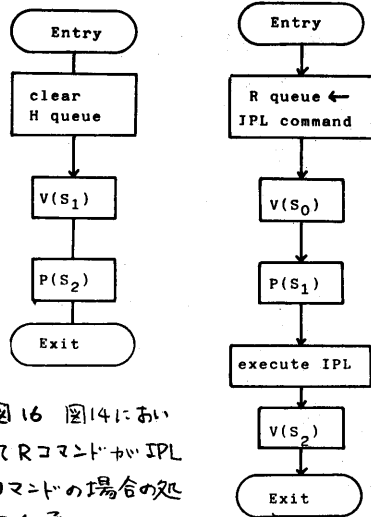


図16 図14においてRコマンドがIPLコマンドの場合の処理手順

図15 IPLプロセスの処理手順

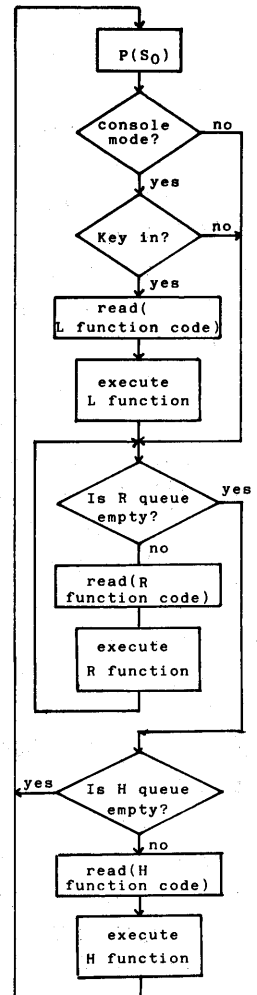


図14 インタフェースプロセスの処理手順