

(1988. 5. 26)

無限プロセスを含む並列論理型プログラム

の宣言的意味論

A Declarative Semantics of Parallel Logic Programs with Perpetual Processes

村上 昌己

Masaki MURAKAMI

(財) 新世代コンピュータ技術開発機構研究所

Institute for New Generation Computer Technology,

概要：flat GHCのようなHorn論理に基づく並列言語の宣言的意味論について述べる。本論文では通常の純Horn論理型プログラムの宣言的セマンティクスにおけるHerbrand基底に代わって、入出力履歴(I/O history:I/O履歴)の領域を導入し、プログラムの表示(denotation)は、I/O履歴の集合により与えられる。ゴール節及びコミット・オペレーターを含むHorn節の集合について真／偽の概念を導入し、プログラムの意味はその節の集合を真とするI/O履歴の集合として定義される。さらにこのように定義されたセマンティクスが、プログラムの構文から定まる関数の最大不動点によって特徴づけられることを示す。このアプローチによりガード／コミット機構によって制御されながら無限に計算を続けるプロセスを含むプログラムの性質の議論が可能となる。

ABSTRACT: A declarative semantics of a parallel programming language based on Horn logic such as flat GHC is presented. The domain of input/output histories (I/O histories) is presented. The denotation of a program is defined as a set of I/O histories. The notion of truth is re-defined for goal clauses and sets of guarded clauses. The semantics of a program is defined as the maximum model of the program. We also show that the semantics is characterized as greatest fixedpoint of the function obtained from the program. The properties of programs which contain perpetual computation controlled by guard/commit mechanisms can be discussed using the semantics.

1.はじめに

近年、Horn論理に基づく並列プログラミング言語として PARLOG [Clark 86]、Concurrent Prolog [Shapiro 86]、GHC [Ueda 88]などが提案されている。これらの言語では、入出力用のストリームを用いて通信を行なうながら無限に計算を続けるプロセスを自然に表現することができる。このようなプログラム言語のセマンティクスについての形式的な議論の方法については、いくつかの結果が報告されている。[Takeuchi 86, Saraswat 85, 87, Ueda 86, Shibayama 87] これらの結果は、いずれも操作的アプロ-

チに基づいたものである。ゆえにこれらの結果はどちらかといえば、処理系の形式的な仕様といった趣のものである。実際プログラムの検証、変換などの手法の論理的な基礎としては何らかの宣言的な手法によるセマンティクスが与えられることが求められる。

純Horn論理型プログラミング言語の場合、[Apt 82, Lloyd 84]による宣言的なセマンティクスが既に報告されている。このアプローチではプログラムのセマンティクスはそのプログラムを記述する節集合の最小モデル、すなわちプログラム自身と‘等価’な単位節の集合によって与え

られる。また、このような単位節の集合はプログラム節の集合から定まる関数の最小不動点によって与えられる。このアプローチによってプログラムの実行メカニズムとは独立に、プログラムの論理的帰結として導かれるものを解の集合として特徴づけることができる。したがって、このようなアプローチは論理プログラムの明解さを生かすにはもっとも適したアプローチといえる。また領域を完備Herbrand空間に拡張することにより、有限時間で停止しないような計算の定式化への拡張なども試みられてる。

[Lloyd 84, Sakakibara 85]

しかしながらこれら結果は純Horn論理型プログラムについてのものであり、このままではガード／コミット機構をもつのような並列プログラミング言語に適用することはできない。すなわち、ガード／コミット機構を用いてのゴールの反駁において、（コミット記号を論理積とみなした場合）解としてえられるものは節集合の論理的帰結になつてはいるが、論理的帰結となるものがすべて得られる可能性があるわけではない。すなわちコミット記号を含む節集合のセマンティクスとしては、最小モデルはその手続き的な解集合に比べて大き過ぎる。また[Falaschi 87]で指摘された通り、全て基底原子式で特徴づけるという方法も適切ではない。したがって、プログラムの計算結果を論理的帰結として議論するためには、flat G H C の計算規則のようなコミット記号を含む節を用いたゴールの反駁が証明手続きとしてある意味で完全かつ無矛盾とするようなモデル理論を再構築することが必要となる。

そこでこのアプローチの並列言語への拡張が[Levi 87, Falaschi 88]等で試みられた。[Levi 88]ではflat G H Cプログラムのセマンティクスを、G H Cにおける単位節にあたるガード付原子式の集合によって議論する方法が報告されている。ガード付原子式とは例えば次のような形をしたガード付節である。

$p(X, Y) :- X = \tau \mid Y = \tau'$

この意味は直観的には、G H Cプログラムのガード付節としての意味に等しい。すなわち、 $p(\tau, Y)$ という形をしたゴールが実行されると、 $Y = \tau'$ という解代入が得られる事を意味する。これによって従来の純Horn論理型プログラムで用いられた宣言的意味論がコミット機構を含むプログラムの変数を含むゴールについての動作を議論する事が可能になった。例えば次のようなプログラムについて：

```

p(X, Y) :- X = [X1|Y1] | q(X1, Y1, Y).
q(X, Y, Z) :- true | Z = [X|X1], r(Y, X1).
r(X, Y) :- X = [X1|Y1] | Y = [X1].
s(X, Y) :- X = [X1|Y1] | Y = [Yb|Y2], h(Yb).
h(Y) :- true | Y = b.
t(X, Y) :- true | p([A|X], Y), h1(A), s(Y, X)

```

$h1(A) :- true \mid A = a.$

このプログラムのdenotationのうち、q, p, tに関するものは次のようなものとなる。

```

q(X, Y, Z) :- Y = [X1|Y1] | Z = [X|X1].
p(X, Y) :- X = [X1, X2|Y1] | Y = [X1|X2].
t(X, Y) :- true | Y = [a|b], X = [b|Y1]

```

しかしながら、ここではガード付原子式はゴールが成功した時に得られる出力代入と入力代入の関係を記述しているのみである。[Takeuchi 86]に報告されているように、このような関係のみを用いて入出力関係だけでは動作を記述することが困難であり、計算の中間結果をも用いることが必要となる例が存在する。例えば、この方法では依然として次のような二つのプログラムp1, p2を区別することはできない。

```

p1 : p(X, Y) :- X = [A|X] |
                  Y = [A|Z1], pp(X1, Z1)
pp(X, Y) :- X = [A|X1] |
                  Y = [A|N], nil(N).

```

```

p2 : p(X, Y) :- X = [A|X1] | p2(X1, Y, A),
p2(X, Y, A) :- X = [B|X1] |
                  Y = [A|Y1], p22(B, Y1),
p22(B1, Y1) :- true | Y1 = [B1|N], nil(N).

```

$nil(N) :- true \mid N = nil.$

この二つのプログラムは、pについてガード付原子式を用いてdenotationを与える限り同じものである。しかし、両者は出力を具体化するタイミングが異なる。このようなプログラムが非決定的なプログラムと並列に実行された場合に、どちらのプログラムを用いるかによって全体の動作が異なるものになる可能性があることは、[Brock, 81, Takeuchi 86]等によって指摘されている。このようにflat G H Cプログラムの動作を十分に記述するためにはプログラムの実行途中の振舞について必要にして十分な情報を記述しうるような記法を用いたセマンティクスが必要となる。さらに、無限に計算が続くプロセスの動作を議論するのは、ゴールが成功したときの得られる代入によって議論するのは不可能である。無限に計算が続くプロセスを含むようなプログラム（例えば素数をつぎつぎとあるストリームに出力するようなプログラム）の場合には、実行によって外部からなんらかの計算結果が観測できるのは、正に計算の途中の振舞からであり、この意味においてはプログラムの実行途中の（外部から観測できる）振舞を記述できるセマンティクスこそが望むべきものである。

本論文では、flat G H C 風の言語で記述された無限プロセスを含むようなプログラムに対して宣言的な、すなわち純Horn節におけるモデル論的セマンティクスの拡張としてのセマンティクスを与える。すなわち通常の単位節の概念に代わって、入出力履歴 (input /output history: I/O 履歴) の概念を導入する。I/O 履歴の集合はHerbrand基底に対応する。またI/O 履歴はガード付原子式の拡張である。すなわち、I/O 履歴はあるプログラムがデッドロックも失敗もせずに計算が進んだときにたどるpath (または木) を外側から観測したものになっている。ここではさらにゴールまたはプログラムが(宣言的に) 真であるということをI/O 履歴の概念をもとに再定義する。プログラムのセマンティクスはそのプログラムを真とするI/O 履歴の最大の集合として与えられる。ここで導入するゴール節の真/偽の概念は、即反駁の成功/不成功には対応しない。例えば、無限に実行を続けるプロセスを起動するゴール節は正常な動作を続けるものであるかぎり真とされる。また始めからゴールが十分に具体化されて起動されるのではなく、実行途中に外部から(例えば他のプロセス) から入力を受け取って実行を継続するようなプロセスを表わすゴールは、途中でサスペンドするものであっても、その原因が入力待ちである場合には真とみなされる。

さらにここではこのように定義されたプログラムのdenotationが、プログラムの構文から定まる関数の最大不動点によって特徴付けられることがしめされる。

2. ガード付ストリーム

本節では、I/O 履歴を構成する基本的な成分であるガード付ストリームについて述べる。まず準備として幾つかの基本的な定義を示す。本稿では議論を簡単にするために、{a, b} という領域の上のリストを扱うプログラムに对象を限定する。

[定義 1] Var を可算無限個の変数の集合、Fun = {a, b, nil, cons} を関数記号の集合とする。Funの各要素に対してarityを a, b, nil/0, cons/2のように定める。

ここではVarの元を大文字で始まる文字列 (X, Y, Z, X1, X2, ...) であらわすこととする。

[定義 2] Term を次のように定まる項の集合とする。

- (i) $\tau \in \text{Var}$ または τ が a, b, nil の場合、 $\tau \in \text{Term}$.
- (ii) $\tau_1, \tau_2 \in \text{Term}$ のとき、

$$\text{cons}(\tau_1, \tau_2) \in \text{Term}$$

[定義 3] 項 τ が単純であるとは、 τ が a, b, nil のいずれかであるか、 $\text{cons}(X, Y)$ の形をしていて X, Y が異なる変数である場合をいう。

[定義 4] 写像 $\sigma : \text{Var} \rightarrow \text{Terms}$ が次の条件を充たすと

き代入と呼ばれる。

$$\Sigma = \{X \mid \sigma X \neq X, X \in \text{Var}\}$$

とするとき、 Σ は有限集合。

ここで、代入の定義域をVarからTermへ拡張する。

[定義 5] $\tau \in \text{Term}$ について $\sigma \tau$ は次のように定義される。

$$\begin{aligned} \sigma \tau &= \text{if } \tau = X \in \text{Var} \text{ then } \sigma X \\ &\quad \text{else if } \tau \in \{a, b, \text{nil}\} \text{ then } \tau \\ &\quad \text{else if } \tau = \text{cons}(\tau_1, \tau_2) \wedge \\ &\quad \tau_1, \tau_2 \in \text{Term} \\ &\quad \text{then } \text{cons}(\sigma \tau_1, \sigma \tau_2) \end{aligned}$$

[定義 6] V を変数の集合、 Σ を写像 σ から[定義 4]の通りに定まる集合とする。 $\Sigma \subset V$ であるとき σ は V に制限されているという。また $\Sigma \cap V = \emptyset$ のとき、 σ は V について不变であるという。

[定義 7] $\tau, \tau' \in \text{Term}$ とする。 τ が τ' の呼び換えであるとは次のような代入 σ および σ' が存在し、 $\tau = \sigma \tau'$ かつ $\tau' = \sigma' \tau$ となることをいう。

[定義 8] 単純な代入式

$X \in \text{Var}$, τ を単純な項とするとき、次のような式を単純な代入式という。

$$X = \tau$$

特に $X = X$ という式は true と表記する。単純な代入式の有限集合を用いて代入を表現することができる。しかしながら一般に単純な代入式の有限集合が常に代入を定めるわけではない。

例 1) $\{X = \text{cons}(Y, Z), Y = a\}$ は代入を定義する。一方 $\{X = a, X = b\}$ は代入を定義しない。//

以下、代入式の集合とそれが定める代入とを同一視する。また以下では慣習にしたがい $\text{cons}(X, Y)$ は $[X \mid Y]$ で、nil は [] で表わす。

本稿で提案するI/O 履歴は、純Horn論理型プログラムの単位節の概念にあたるものであり、[Levi 88]のガード付原子式の概念の拡張である。また、[Takeuchi 86]のderivation tree からプロセスの内部変数についての情報をとりのぞいたものとも考えられる。すなわちI/O履歴はプロセスの呼ばれたときの形を表わすヘッド H とフロセスのある実行における入出力の関係を示すボディ部 G U を用いて次のように表わされる。

H :- GU

ここでHは互いに異なる変数に述語記号を適用したもの、GUは単純な代入式の集合で表現された代入 σ とボディ部での单一化の実行を表わす式 Ub の対 $\langle \sigma \mid Ub \rangle$ の集合である。直観的にはHという形のゴールの引数が σ によって具体化されると Ub という单一化が行われることを意味する。たとえば次のプログラムについて、

```
p1(X, Y) :- X = [A|X1] |  
          Y = [B|Y1], p(A, B), p1(X1, Y1).  
p(A, B) :- A = a | B = b.  
p(B, A) :- B = b | A = a.
```

次のI/O履歴はp1の入力ストリームXにaが入力され（すなわちXの第1要素が aに具体化され）出力ストリームYに b が出力され続いてbが入力されると a が出力される様子を記述している。

```
p1(X, Y) :- <(X = [a|X1]) | Y = [b|Y1]>, <(X = [a|X1],  
          X1 = [b|X2]) | Y1 = [a|Y2]>, ...>
```

Hの一つのI/O履歴はプロセスHの可能な実行の一つを表わす。したがって、実行中に異なる節にコミットする可能性がある場合は、異なるI/O履歴が存在する。また、同じ節にコミットした実行でも、並列に走っているプロセスと異なるスケジューリングの違いによって異なるI/O履歴が存在する可能性がある。

実際に考えられるGHCのプログラムの正常な実行を考えた場合、I/O履歴のボディ部は幾つかの特徴を備えている。例えばこの例からわかるように、 $\langle \sigma_1 \mid Ub_1 \rangle$, $\langle \sigma_2 \mid Ub_2 \rangle \in GU$ について、 Ub_2 は Ub_1 より先に実行可能となるならば $\sigma_1 \subset \sigma_2$ のような関係がある。一般にGUの上で、このような実行順序について半整列順序が定義される。

さらにGHCプログラムの正常な実行には次のような特徴がある。すなわち、GHCにおける変数は論理的な変数であり、ある変数への単純な具体化はプロセスの実行中には高々一度しかおこなわれず（実行が正常に続く限り）2度目以降はテスト・ユニフィケーションとなり、異なる項との单一化は成功しない。また、あるプロセスが変数Xを τ に具体化する場合、他のプロセスがその変数と同じ項に具体化するのを待つ必要はない。またある変数が異なる項に具体化されるのを待つことはない。

本節の残りの部分ではではこのような特徴を反映した集合、ガード付ストリームについて述べる。

[定義 9] $X \in \text{Var}$, τ を単純な項とするとき、次のような式を単純な判定式といふ。

$X ?= \tau$

$\text{uni}(X, \tau)$ は $X = \tau$ という代入式または $X ?= \tau$ という判定式を表す。

[定義 10] 代入 σ , 変数X, 単純な項 τ について、 $\langle \sigma \mid \text{uni}(X, \tau) \rangle$ をガード付代入とよぶ。このとき σ を $\langle \sigma \mid \text{uni}(X, \tau) \rangle$ のガード部、 $\text{uni}(X, \tau)$ を能動部とよぶ。

直観的には $\text{uni}(X, \tau)$ が代入式であったときは実際にXを具体化する单一化を、判定式であった場合はテスト・ユニフィケーションをあらわす。

[定義 11] 与えられたガード付代入の集合GUの上に次のような関係 $<$ を定義する。 $\langle \sigma_1 \mid u_1 \rangle$, $\langle \sigma_2 \mid u_2 \rangle \in GU$ とする。ある代入 θ が存在し $\theta \sigma_1 = \sigma_2$ となりかつ $\sigma_1 = \theta' \sigma_2$ となる θ' が存在しないとき、

$\langle \sigma_1 \mid u_1 \rangle < \langle \sigma_2 \mid u_2 \rangle$

とする。このように定義された関係 $<$ が半整列順序となることは容易に示せる。

[定義 12] ガード付代入の集合GUが次の条件をみたすとき、GUをガード付ストリームとよぶ。

1) $\langle \sigma_1 \mid u_1 \rangle$, $\langle \sigma_2 \mid u_2 \rangle \in GU$,
 $\langle \sigma_1 \mid u_1 \rangle \neq \langle \sigma_2 \mid u_2 \rangle$ かつ u_1 と u_2 が同じ左辺をもつならば少なくとも一方は判定式であり、右辺は互いに等しい。また u_1 が代入式で u_2 が判定式であったとき

$\langle \sigma_2 \mid u_2 \rangle < \langle \sigma_1 \mid u_1 \rangle$
でない。

2) $\langle \sigma \mid u \rangle \in GU$ ならば σ は、どんな $\langle \sigma' \mid X = \tau \rangle \in GU$ についてもXを具体化せず、かつどんな $\langle \sigma' \mid X ?= \tau \rangle \in GU$ についても $\tau \neq \tau'$ について $X = \tau' \in \sigma$ とはならない。

3) $\langle \sigma \mid u \rangle$, $\langle \sigma' \mid u' \rangle \in GU$, $X = \tau \in \sigma$,
 $X = \tau' \in \sigma'$ ならば $\tau = \tau'$ 。

例 2) 次のような集合GU1, GU2について、GU1はZにaの列を次々と読みこんでbの列をYに出力するプロセスの、GU2はXにaの列を、Yにbの列を読みこんで両者をマージし、Zに出力するプロセスの動作載1例をそれぞれあらわしている。

$GU1 = \{ g u1i \ (1 \leq i) \} ,$
 $GU2 = \{ g u2j \ (1 \leq j) \}$

```

g u11 = <{Z = [A|Z1], A = a} | Y = [B|Y1]>,
g u12 = <{Z = [A|Z1], A = a} | B = b>,
g u13 = <{Z = [A|Z1], A = a},
Z1 = [A1|Z2], A1 = a} | Y1 = [B1|Y2]>
g u14 = <{Z = [A|Z1], A = a,
Z1 = [A1|Z2], A1 = a} | B1 = b>
. . . . .

```

```

g u21 = <{X = [A0|X1], A0 = a} | Z = [A|Z1]>
g u22 = <{X = [A0|X1], A0 = a} | A = a>
g u23 = <{X = [A0|X1], A0 = a,
Y = [B|Y1], B = b} | Z1 = [A1|Z2]>
g u24 = <{X = [A0|X1], A0 = a,
Y = [B|Y1], B = b} | A1 = b>
g u25 = <{X = [A0|X1], A0 = a, Y = [B|Y1],
B = b, Y1 = [B1|Y2], B1 = b} |
Z2 = [B2|Z3]>
g u26 = <{X = [A0|X1], A0 = a, Y = [B|Y1],
B = b, Y1 = [B1|Y2], B1 = b} |
B2 = b>
. . . . .

```

Fun. Varから定まるすべてのガード付ストリームの集合をStrで表わす。並列に走る複数のゴールを含む節の真／偽を議論するには次の概念が重要である。

[定義 13] $1 \leq i \leq n$ について $GUi \in Str$ とするとき

```

Gu1 = {< $\sigma$  |  $u$ > |
 $\exists <\sigma$  |  $u$ >  $\in Gu_i$  for some
 $\forall X = \tau \in \sigma,$ 
 $\forall j <\sigma' | X = \tau> \in Gu_j}$ 

```

```

Gu $k+1$  = Gu $k$   $\cup$ 
{< $\sigma$  |  $u$ > |  $\exists <\sigma'$  |  $u$ >  $\in Gu_i$  for some  $i$ ,
 $\forall X = \tau \in \sigma'$ 
( $(\exists j <\sigma' | X = \tau> \in Gu_j) \vee$ 
 $<\sigma' | X = \tau> \in Gu_k)$   $\wedge$ 
 $\sigma = (\sigma' - \{X = \tau | <\sigma' | X = \tau> \in Gu_k\})$ 
 $\cup \{<\sigma' | X = \tau> \in Gu_k\})$ 

```

とおくとき、

```

GU =  $\cup_{i \rightarrow \infty} Gu_i$ 

```

とする。このGUがガード付ストリームになり、かつ次のU1とU2が一致するとき、

```

U1 = { $u$  | < $\sigma$  |  $u$ >  $\in GU$ }
U2 = { $u$  | < $\sigma$  |  $u$ >  $\in Gu_i$  for some  $i$ }

```

このGUを GU_1, GU_2, \dots, GU_n の同期付マージとよび、 $GU_1 \parallel GU_2 \parallel \dots \parallel GU_n$ と表わす。

$n = 1$ の場合同期付マージは常に定義でき結果は GU_1 自身と等しくなる。

例 3) $\{\langle X = a | Y = b \rangle\}$ と $\{\langle Y = b | X = a \rangle\}$ は同期付マージ不可能であるが、 $\{\langle X = a | Y = b \rangle\}$ と $\{\langle Y = b | X = a \rangle\}$ はマージ可能であり結果は $\{\langle X = a | Y = b \rangle, \langle X = a | X = a \rangle\}$ となる。また $\{\langle true | X = a \rangle\}$ と $\{\langle X = a | Y = b \rangle, \langle X = a | X = a \rangle\}$ とのマージの結果は $\{\langle true | Y = b \rangle, \langle true | X = a \rangle, \langle true | X = a \rangle\}$ となる。

//

例 4) 先の例 2)に述べたガード付ストリーム GU_1, GU_2 は同期付マージできない。すなわち、

```

Gu1 = {gu21, gu22},
Gu2 = Gu1  $\cup$ 
{<{X = [A0|X1], A0 = a} | Y = [B|Y1]>,
<{X = [A0|X1], A0 = a} | B = b>}
Gu3 = Gu2  $\cup$ 
{<{X = [A0|X1], A0 = a, A1 = a} | Y1 = [B1|Y2]>,
<{X = [A0|X1], A0 = a, A1 = a} | B1 = b>,
<{X = [A0|X1], A0 = a, A1 = a} | Z1 = [A1|Z2]>,
<{X = [A0|X1], A0 = a, A1 = a} | A1 = b>}
. . . . .

```

ここで $Gu1 \cup Gu2 \cup Gu3 (= Gu3)$ はガード付ストリームとはならない。すなわち $A1$ は能動部で b に具体化されているにもかかわらずガード部分で a に具体化されているので、[定義 12] の 2) に反する。

//

3. モデル論的セマンティクス

本節では先に述べた入出力履歴の概念をもとに、純Horn論理型プログラムにおける Herbrand 基底、単位節等の概念に相当するものを並列論理型言語にたいして導入する。この節では GHC の計算規則にそって実行される簡単な並列プログラミング言語を示す。この言語は議論を単純にするために GHC の極端に簡単なサブセットを採用している。しかし、この制限が一般性を失うものではないことは容易に示される。本質的には [Levi 88] の strong normal form への変換アルゴリズムの拡張によって示される。

述語記号の集合を Pred で表わす。Pred の元にはそれぞれ arity が定められているものとする。ここでは Pred は有限

集合であるとし、小文字の並びでその元を表わす。Predの元(n-ary)をn個の項に適用したものを原子式という。

[定義 14] H, B_1, B_2, \dots, B_n を原子式、かつHの引数部に出現するのは全て異なる変数、また各 $B_i (1 \leq i \leq n)$ は原子式、 Ug, Ub を単純な代入式ととき、

$$H := Ug \mid Ub, B_1, B_2, \dots, B_n$$

をガード付節とよぶ。ガード付節の集合をプログラムとよぶ。

以下では、 H が $p(X_1, X_2, \dots, X_k)$ のとき、 $\text{Var}(H) = \{X_1, X_2, \dots, X_k\}$ とする。

[定義 15] 与えられた Var, Fun, Pred について、擬I/O履歴 t とは次のようなものである。

$$p(X_1, X_2, \dots, X_k) := GU$$

ここで $p \in \text{Pred}$, X_1, X_2, \dots, X_k はすべて互いに異なるVarの元、また $GU \in \text{Str}$ でありかつ、 GU の各元の能動部に出現する代入式および判定式の左辺およびガード部の代入によって具体化される変数は、以下のように定まる変数の集合 $\cup V_i$ に含まれる。

$$i \rightarrow \infty$$

$$\begin{aligned} V_0 &= \text{Var}(p(X_1, X_2, \dots, X_k)) \\ V_{i+1} &= \{X \mid \exists Y \in V_i, \langle \sigma | U \rangle \in GU, \\ &\quad \text{かつ } U = \text{uni}(Y, \tau) \text{ または} \\ &\quad Y = \tau \in \sigma \text{ であり, } X \text{ は } \tau \text{ に出} \\ &\quad \text{現する.}\} \end{aligned}$$

ここで、 $p(X_1, X_2, \dots, X_k)$ を t のヘッド部分、 GU をボディ部分とよぶ。

直観的には GU にはヘッド部分から”見える”変数しか出現しない。したがって、プロセスの内部変数についての情報は棄てられている。すなわち、ボディ部のガード付ストリームが表わしているのは「このプロセスが何をするか」であり、「このプロセスはどのように計算を行うか」ではない。この意味では計算木[Takeuchi 86]によるアプローチより、抽象化されたセマンティクスを定義している。

擬I/O履歴は並列言語における単位節の概念に相当する。しかしながら擬I/O履歴では本質的に同じ計算に対して複数の記法が可能となる。すなわちヘッドに出現する変数以外の変数については、いかなる変数が用いられようと外から観測する限りにおいては同じ計算を表現しているものみなすことができる。そこで擬I/O履歴の領域に適当な同値関係を導入し、その同値類でHerbrand基底にあたるもの

を定義する。

[定義 16] 与えられた n 個の擬I/O履歴: t_1, \dots, t_n が変数互換であるとは、いかなる t_i, t_j についても t_i と t_j に共通に出現する変数の集合は、次に定義される変数の変数の集合: $\text{Common}(t_i, t_j)$ と等しいことをいう。

H_i, H_j をそれぞれ t_i, t_j のヘッド部、 GU_i, GU_j をボディ部とするとき、

$$\text{COM } 1(t_i, t_j) = \text{Var}(H_i) \cap \text{Var}(H_j)$$

$$\text{COM } k+1(t_i, t_j) = \text{COM } k \cup$$

$$\{X \mid \exists g u_i \in GU_i \text{ かつ } \exists g u_j \in GU_j$$

であり $g u_i, g u_j$ のいずれもガード部または能動部に $\text{uni}(Y, \tau)$ という形の式を含む極小の元であり、 $Y \in \text{COM } k(t_i, t_j)$ 、かつ τ は X 、 $[X|Z]$ または $[Z|X]$ の形をしている。}

$$\text{Common}(t_i, t_j) = \bigcup_{k \rightarrow \infty} \text{COM } k$$

明らかに $n = 1$ の場合、 t_1 は変数互換である。

[定義 17] 写像 $\sigma : \text{Var} \rightarrow \text{Var}$ (必ずしも代入になつては限らない) について、 $\sigma \sigma' = \sigma' \sigma$ が恒等写像となる σ' が存在するとき、 σ (および σ') を呼び変え写像とよぶ。

入出力履歴 GU と呼び換え写像 σ から定まる入出力履歴 σGU を次のように定義する。

$$\sigma GU = \{\sigma g u \mid g u \in GU\}$$

ここで、 $g u = \langle \theta \mid \text{uni}(Y, \tau') \rangle$ のとき $\sigma g u = \langle \sigma * \theta \mid \text{uni}(\sigma Y, \sigma \tau') \rangle$ 、ただし $\sigma * \theta$ は次のような集合定義される代入。

$$\sigma * \theta = \{\sigma X = \sigma \tau \mid X = \tau \in \theta\}$$

GU が入出力履歴であったとき、 σGU も入出力履歴となることは容易に示せる。

[定義 18] 擬I/O履歴 t_1, t_2 について、 $t_1 : p(X_1, X_2, \dots, X_k) :- GU_1, t_2 : p(X_1, X_2, \dots, X_k) :- GU_2$ すなわち、 t_1, t_2 はおなじ原子式をヘッドにもち、かつ GU_1 に出現する変数の集合から GU_2 に出現する変数の集合への $\text{Var}(p(X_1, X_2, \dots, X_k))$ について不変な呼び換え写像 σ が存在し、 $\sigma GU_1 = GU_2$ となるとき

$$t_1 \sim t_2$$

とする。

関係 \sim が同値関係となることは容易に示せる。以下では FUN, VAR, PRED から定まるすべての擬 I/O 履歴の集合の \sim による商集合を $I/O-hist$ と表記しその元を I/O 履歴とよぶ。以下では $I/O-hist$ は Herbrand 基底に代わるものとしての役割を果たす。

[定義 19] $I/O-hist$ の任意の部分集合を解釈と呼ぶ。

[定義 20] Fun, VAR, PRED が定められているものとする。 t をこれから得られる I/O 履歴, g をゴールとするとき, t が g のトレースであるとは, t のインスタンスは $H := GU$ という形をしており, ある σ について $\sigma H = g$ かつ, 任意の $\langle \theta | U \rangle \in GU$ について $\sigma' \theta = \sigma' \sigma$ となる σ' が存在し, かつ U が判定式 $X ?= \tau$ ならば $\sigma X = \sigma \tau$, U が代入式ならば σ は X を具体化しないことである。

ここで代入 σ が変数 X を具体化しないとは, $\sigma X = Y \in VAR$ であり, かつ X 以外に $\sigma Z = Y$ となる変数 Z が存在しないことをいう。

[定義 21] Fun, VAR, PRED が定められているものとする。 I をこれから得られる解釈, g をゴールとするとき, g が I で真であるとは I/O 履歴: $t \in I$ が存在し, t が g のトレースとなることである。

例 5) $I = \{r(X) :- \langle \{\text{true}\} | X ?= a \rangle\}, r(X) :- \langle \{\text{true}\} | X = a \rangle\}$ とするとき $r(a)$, $r(X)$ は I で真であり, $r(b)$, $r([a|Y])$ は真でない。

//

[定義 22] FUN, VAR, PRED, I を上の通りとする。 g_1, \dots, g_n を FUN, VAR, PRED から得られるゴール節とするとき, g_1, \dots, g_n が I で真であるとは, 各 g_i ($1 \leq i \leq n$) のトレース t_i が I に含まれ, t_i の変数互換なインスタンスのボディ部分の同期付マージが定義できることである。また空 (すなわち $n = 0$ の場合) なゴール節は常に真であるとする。

この定義が well defined であるためには, g_1, \dots, g_n のそれぞれのトレースのインスタンスのボディ部分の同期付マージが定義できるか否かが, インスタンスの選び方に依存しないことである。これは次の命題より容易に示すことができる。

[命題] 入出力履歴 GU_1, \dots, GU_n と呼び換え写像 σ について, GU_1, \dots, GU_n の同期付マージが定義できるならば $\sigma GU_1, \dots, \sigma GU_n$ についても定義できる。

証明は同期付マージの定義より straight forward である。

例 6) $I = \{p(X, Y) :- \langle \{X = a\} | Y = b \rangle, q(X, Y) :- \langle \{Y = b\} | X = a \rangle\}$

とするとき, $p(X, Y)$, $q(X, Y)$ というゴール節は真とならない。一方,

$I' = \{p(X, Y) :- \langle \{X = a\} | Y = b \rangle, p(X, Y) :- \langle \{X = a\} | Y ?= b \rangle, q(X, Y) :- \langle \{Y = b\} | X = a \rangle, q(X, Y) :- \langle \{Y = b\} | X ?= a \rangle\}$

では $p(X, Y)$, $q(X, Y)$ というゴール節は真である。// あるゴール g が真であることと, g のみからなる長さ 1 のゴール節が真であることは同値なことは容易に示せる。

次にプログラムが解釈 I で真であるということを定義する。これによってプログラムを真とする解釈すなわちプログラムのモデルの概念が導入される。

[定義 23] GU をガード付ストリーム, V を変数の有限集合とする。ここで GU の V による制限 $GU \downarrow V$ とは次のような集合である。

$V_0 = V$,
 $V_{i+1} = \{X | \exists Y \in V_i, \langle \sigma | U \rangle \in GU, U = \text{uni}(Y, \tau) \text{ または } Y = \tau \in \sigma \text{ であり, } X \text{ は } \tau \text{ に出現する.}\}$

とするとき,

$GU \downarrow V = \langle \sigma | U \rangle | \langle \sigma | U \rangle \in GU, \text{ かつ } U \text{ の左辺は } U \in V_i \text{ に含まれる.}$

$i \rightarrow \infty$

GU がガード付ストリームのとき, $GU \downarrow V$ もガード付ストリームとなる。

[定義 24] GU をガード付ストリーム, U を単純な代入式とするとき, U と GU から定まる次の集合がやはりガード付ストリームとなるとき,

$\langle \langle \sigma | U b \rangle | \langle \sigma' | U b \rangle \in GU, \sigma = \{U\} \cup \sigma' \rangle$

これを $GU \uparrow U$ で表わす。

[定義 25] ガード付節の集合 D について, 解釈 I が D のモデルであるとは, I の任意の元 t についてある節 $H := Ug | X = \tau, B_1, \dots, B_k$ が存在して, ある代入 σ について, t のインスタンスが次のような形をしていることである。

$H := \langle \{Ug\} | \text{uni}(X, \tau) \rangle \cup ((GU_1 \parallel \dots \parallel GU_k) \uparrow Var(H))$

ここで GUi は σ Bi というゴールのトレース ($\in I$) のインスタンスのボディ部, σ は $\sigma = \{Ug, X = \tau\} \cup \sigma'$ という形でありかつ, $V = \text{Var}(H) \cup \{X\}$ とおくとき σ は V に制限された代入であり, 任意の $\theta \mid U$ $\in (GU_1 \parallel \dots \parallel GU_k) \$ Ug$ について $\theta < \sigma$ または $\theta = \sigma$ となる。

例 7) D を次のようなガード付節の集合とする。

```
p(X, Y) :- X = a | Y = b.
q(X, Y) :- Y = b | X = a.
t(X, Y) :- X = a | true, p(X, Y), q(X, Y).
```

このとき次の I は D のモデルである。

```
I = {t(X, Y) :- <(X = a) | true>, <(X = a) | Y = b>,
     <(X = a) | X ?= a>} p(X, Y) :- <(X = a) | Y =
     b>, p(X, Y) :- <(X = a) | Y ?= b>, q(X, Y)
     :- <(Y = b) | X = a>, q(X, Y) :- <(Y = b)
     | X ?= a>} //
```

[定義 25]によれば, D のモデルは複数存在しうる。明らかに空集合は任意の D についてモデルとなる。また次の命題はモデルの定義より明らかに成り立つ。

[命題] 添え字の集合 Ind について, 節集合 D のモデルの族 $M_i (i \in \text{Ind})$ を考える。このとき

$$\bigcup_{i \in \text{Ind}} M_i$$

はやはり D のモデルである。

上の命題より D の全てのモデルの集合和をとったものはやはり D のモデルであり, これは D の最大のモデルとなる。節集合 D のセマンティクスとは D の最大モデルによって定義される。直観的には最大モデルとは D の上で実行したすべての正常な計算のパスを集めたものと考えられる。

例 8) 次のプログラム P を考える。

```
merge(X, Y, Z) :- X = [A1|X1] |
                  Z = [A1|Z1], merge(X1, Y, Z1).
merge(X, Y, Z) :- Y = [B1|Y1] |
                  Z = [B1|Z1], merge(X, Y1, Z1).
inva(Z, Y) :- Z = [A|Z1] |
                  Y = [B|Y1], inva(A, B, Z1, Y1, Y).
inva(A, B, Z1, Y1, Y) :-
                  A = a | B = b, inva(Z1, Y1).
inva(A, B, Z1, Y1, Y) :-
```

$A = b \mid \text{true}, \text{inva}(Z1, Y)$.

P の最大モデルは例 3) の GU1, GU2 について,

```
inva(Z, Y) :- GU1
merge(X, Y, Z) :- GU2
```

という形の元を含む。すなわちこれらのゴールは単独に実行した場合, GU1, GU2 に示されるような動作をする可能性がある。しかしながら次のようなゴール節として同時に実行した場合, それぞれのゴールが上のような動作をすることはない。

inva(Z, Y), merge(X, Y, Z)

一般に上の様なゴール節において X に a の列を無限に与え実行を続けた場合, Z の具体化された部分では b の数は a の数を決して上回ることはない。このことは, このセマンティクスにおいてそれぞれのゴールの任意のトレースの同期付マージの結果について b が a より先行するような結果がありえないことを示すことによって議論できる。このような議論は [Levi 88] の方法や, 純 Horn 論理型プログラムを完備 Herbrand 空間を導入したアプローチ [Sakakibara 85] では不可能なものである。//

与えられたプログラム節の集合 D のモデルで真となるゴール節は, [Ueda 85] に述べられた GHC の計算規則のようなガード / コミットを考慮した並列入力反駁の規則もとで “正常に動作する” ゴール節を定めることを目的としている。しかしながらここでいう “正常な動作” は必ずしも有限時間で成功するゴールを意味しない。すなわち先に述べたように, 無限に結果を出力しながら計算を続けるプロセスはここでは正常な動作をするものと見做し, そのようなプロセスを表わすゴール節は真となる。

また, サスペンドするようなゴール (またはゴール節) についても場合によっては真となる。すなわち次のようなプログラムについて,

```
p(X, Y) :- X = a | Y = b.
q(X, Y) :- Y = b | X = a.
t(X, Y) :- X = a | true, p(X, Y), q(X, Y).
```

このプログラムのもとでは $t(X, Y)$ というゴールはサスペンドするが, X が a に具体化されることにより実行がさらに進む。この場合, D の最大モデルには

```
t(X, Y) :- <(X = a) | true>,
           <(X = a) | Y = b>, <(X = a) | X ?= a>
```

という元が含まれ、したがってこのようなゴールは真となる。しかしながら、プログラムの3行目のtの定義を次のように変更した場合を考える。

$t := \text{true} \mid \text{true}, p(X, Y), q(X, Y).$

この場合ゴール t を実行すると $p(X, Y)$, $q(X, Y)$ というゴール節が呼び出されたのちサスペンドし、以後実行が進む可能性はない。このようなゴールは先の定義では偽となる。

4. 不動点的セマンティクス

本節では先に定義したモデル論的セマンティクスが D から定義される関数の最大不動点によって特徴づけられることをします。

$I/O-hist$ が与えられたとき、全ての解釈の集合 I_P は集合の包含関係のもとで完備束となり、最大元は $I/O-hist$ 、最小限は空集合 \emptyset である。

[定義 26] ガード付節の有限集合 D から定まる関数 $\Phi_D : I_P \rightarrow I_P$ を次のように定義する。

$\Phi_D(S) = S \cap \{t \mid t \text{ のインスタンスは、}$

$H := \langle \{Ug\} \mid \text{uni}(X, \tau) \rangle \cup ((GU_1 \parallel \dots \parallel GU_k) \$ Ug) \downarrow \text{Var}(H)$

という形をしており、

$\exists H : U_g \mid X = \tau, B_1, \dots, B_k \in D,$

GU_i は σBi というゴールのトレース ($\in S$) のインスタンスのボディ部、 σ は $\sigma = \{Ug, X = \tau\} \cup \sigma'$ という形でかつ、 $V = \text{Var}(H) \cup \{X\}$ とおくとき σ は V に制限された代入であり、任意の $\langle \theta \mid U \rangle \in (GU_1 \parallel \dots \parallel GU_k) \$ Ug$ について $\theta < \sigma$ または $\theta = \sigma$

鎖 $s_i : s_1 \supseteq s_2 \supseteq \dots \supseteq$ について、 s_i の最大下界を $\cap s_i$ で表わすこととする。

[定義 27] L を完備束とする。関数 $f : L \rightarrow L$ が、任意の鎖 $s_i : s_1 \supseteq s_2 \supseteq \dots$ について

$$\cap \{f(s_i) \mid 0 \leq i\} = f(\cap \{s_i \mid 0 \leq i\})$$

となるとき、 f は下向きに連続であるといふ。

よく知られているように、関数 f が連続ならば f は単調である。すなはち $S_1 \supseteq S_2$ ならば $f(S_1) \supseteq f(S_2)$

である。また次の2つの命題はよく知られたものである。

[命題] 完備束 L の最大元と T とするとき、 f が下向きに連続であるならば f の最大不動点 $\text{gfp } f$ は次のような式で特徴づけられる。

$$\text{gfp } f = \cap \{f^n(T) \mid n > 0\}$$

ここで $f^0(T) = T$, $f^{n+1}(T) = f(f^n(T))$ とする。

[命題] f が単調な関数のとき、 f の最大不動点は次の集合の上限に等しい。

$$\{x \mid f(x) \supseteq x\}$$

以下に、 Φ_D の性質を幾つか示す。証明は省略する。

[命題] Φ_D は下向きに連続である。

[命題] $\Phi_D(I) \supseteq I$ iff T は I のモデル。

以上により次の定理が得られる。

[定理]

節集合 D の最大モデル MD は Φ_D の最大不動点であり、次の式で表わされる。

$$MD = \cap \{\Phi_D^n(I/O-hist) \mid n > 0\}$$

5. 結び

本稿では、flat GHC のサブセットについてその最大モデルによる宣言的セマンティクスを与え、さらに最大不動点による特徴付けを行った。ここで導入されたセマンティクスによって、従来の方法では不可能であった、ガード／コミット機構によって制御される無限計算の途中結果として得られる解をプログラム節の集合の論理的帰結としての特徴付けることが可能となった。

謝辞：本研究をすすめるにあたり、有益な議論をして下さった I C O T 古川次長、第1研究室の皆様、およびPisa 大学 Levi 教授に感謝します。

参考文献：

- [Apt 82] K. Apt, and M. H. Van Emden, Contributions to the theory of logic programming, J. Assoc. Comput. Mach. 29, (1982)
- [Brock 81] J. D. Brock, W. B. Ackermann, Scenarios: A Model of Non-determinate Computation, Lecture Notes in Computer Science, No. 107 Springer, 1981
- [Clark 86] K. L. Clark and S. Gregory, PARLOG: Parallel programming in logic, ACM Trans. on Programming Language and Systems 86, 1986

- [Falaschi 87] M. Falaschi, G. Levi, M. Martelli,
and C. Palamidessi, A more general Declarative
Semantics for Logic Programming Languages,
submitted to Theoret. Comp. Sci.
- [Falaschi 88] M. Falaschi, and G. Levi, Operational
and fixpoint semantics of a class of
committed-choice logic languages, unpublished memo.
- [Levi 87] G. Levi and C. Palamidessi, An Approach
to the Declarative Semantics of Synchronization in
Logic Language, Proc. of International Conf. on
Logic Programming 87, 1987
- [Levi 88] G. Levi, A new declarative semantics of
Flat Guarded Horn Clauses, Tech. Rep. of ICOT, to
appear, 1988
- [Lloyd 84] J. W. Lloyd, Foundations of logic
programming, Springer-Verlag, 1984
- [Maher 87] M. J. Maher, Logic Semantics for a Class
of Committed-Choice Programs, Proc. of International
Conf. on Logic Programming 87, 1987
- [Park 69] D. Park, Fixpoint induction and proofs of
program properties, Machine Intelligence 5,
Edinburgh University Press, Edinburgh, 1969
- [Sakakibara 85] Y. Sakakibara, A Fixpoint
Characterization of Stream Parallelism in Logic
Programs, Proc. of 2nd Cof. JSSST, in Japanese,
1985
- [Saraswat 85] V. A. Saraswat, Partial Correctness
Semantics for CP [\downarrow , |, &]. Lecture Notes in Comp.
Sci., No. 206, 1985
- [Saraswat 87] V. A. Saraswat, The Concurrent logic
programming CP: definition and operational
semantics, Proc. of ACM Symp. on Principles of
Programming Languages, 1987
- [Shapiro 86] E. Y. Shapiro, Concurrent Prolog: A
progress report, Lecture Notes in Comp. Sci. No.
232, 1986
- [Shibayama 87] E. Shibayama, A Compositional
Semantics of GHC, Proc. of 4th Cof. JSSST, 1987
- [Takeuchi 86] A. Takeuchi, Towards a Semantic
Model of GHC, Tech. Rep. of IECE, COMP86-59, 1986
- [Ueda 88] K. Ueda, Guarded Horn Clauses, MIT Press,
1988
- [Ueda 86] K. Ueda, On Operational Semantics of
Guarded Horn Clauses, Tech. Memo of ICOT, TM-0160,
1986