

## PaiLisp を用いたペトリネットの解析と実行

川本 真一 伊藤 貴康

東北大学 情報科学研究科

ペトリネットの解析と実行を行う SATPN(Simulation and Analysis Tool for Petri Net) というペトリネットツールを並列 Lisp 言語 PaiLisp を用いて試作した。SATPN は、ペトリネットのビジュアルエディット、シミュレーション、可達グラフの自動生成の各機能を持つ。可達グラフの自動生成及びペトリネットの実行は PaiLisp の並列構文を用いて並列化されている。ツール全体としては、PaiLisp の子プロセスとして wish を動作させることによって、GUI(Graphical User Interface) を実現している。本稿では、試作したシステムとその使用例について述べる。

## Analysis and Execution of Petri net using PaiLisp

Shinichi KAWAMOTO Takayasu ITO

Department of Computer and Mathematical Sciences  
Graduate School of Information Sciences  
Tohoku University

We implemented Petri net tool named SATPN (Simulation and Analysis Tool for Petri Net) using PaiLisp. SATPN support to edit and execute Petri nets and generate reachability graphs. Generation of reachability graphs are parallelized using PaiLisp parallel construct. Execution of Petri nets are achieved by executing PaiLisp processes associated with transitions in parallel. GUI(Graphical User Interface) is also implemented with using wish(window shell) from PaiLisp. This paper reports how SATPN is implemented using PaiLisp.

## 1 はじめに

並列モデルの1つであるペトリネットは、同時進行性の表現が可能、視覚的でわかりやすい、解析手法があるなどの優れた特徴があり、並列システムのモデル化や解析に使用されている<sup>1)</sup>。しかし、対象とするシステムの規模が大きくなると、手作業によるペトリネットの実行や解析は困難となる。そこで、ペトリネットの解析や実行を計算機上で行うペトリネットツールと呼ばれるサポートシステムが試作されている<sup>2)3)</sup>。並列 Lisp 言語 PaiLisp<sup>4)</sup> を用いて SATPN(Simulation and Analysis Tool for Petri Net) と呼ばれるペトリネットツールを試作したので、その概要と使用例について報告する。

## 2 SATPN の概要

SATPN は、Net Editor、Net Analyzer、Net Simulator の3つのサブシステムから構成される。

**Net Editor** グラフィカルなペトリネットを見たままの形で対話的に入力、修正する機能を提供する。

**Net Simulator** トランジションを次々と発火させトークンを移動し、その様子を観測し、それをウィンドウ上に描かれたペトリネット上でアニメーションする。

**Net Analyzer** ペトリネットの可達グラフを生成し、それをグラフィカルに表示する。

### 2.1 SATPN の構成

ペトリネットは図的なモデルであり、その入力や表示などはグラフィカルに行う必要がある。PaiLisp から直接 X Window を扱うことができないので、Tcl/Tk<sup>5)</sup> インタプリタ wish 上で入力や表示プログラムを動作させ、PaiLisp と wish が通信することによって GUI(Graphical User Interface) を実現している。SATPN のシステム構成は図1のとうりである。

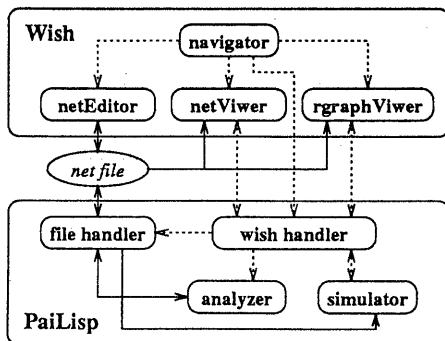


図1: SATPN の構成

図の実線はデータの流れを示しており、点線は命令の流れを示している。

**netEditor** ペトリネットの入力や修正のためのビジュアルエディタ。

**netViwer** ペトリネットをウィンドウ上に表示し発火動作をアニメーションする。

**rgraphViwer** 可達グラフをウィンドウ上に表示する。

**navigator** SATPN の操作をボタンやメニューによって行うための GUI。

**simulator** ペトリネットの実行を行う。各トランジションを1つの PaiLisp プロセスとして並列に動作させ、その様子を別のプロセスで監視する。

**analyzer** 可達グラフを生成する。並列化によって処理を高速化している。

**wish handler** PaiLisp と wish との通信を制御。

**file handler** ファイルの入出力を行う。

Net Editor の機能は、netEditor により実現されており、Net Simulator の機能は、simulator と netViwer によって実現されている。また、Net Analyzer の機能は analyzer と rgraphViwer によって実現されている。

## 3 PaiLisp とペトリネット

SATPN は PaiLisp を用いたペトリネットの解析と実行を行うツールであるので、PaiLisp とペトリネットの解析と実行について簡単に説明しておく。

### 3.1 PaiLisp

PaiLisp は、共有メモリアーキテクチャを前提として Scheme に様々な並列構文を導入して設計された並列 Lisp 言語で、現在その処理系は8台のプロセッサを持つ Alliant FX/80 上で稼働している<sup>4)</sup>。PaiLisp の主な並列構文を以下に示す。

(spawn *e*) 式 *e* を評価する子プロセスを生成し、親プロセスはそれと並列に実行を続ける。

(suspend) 適用したプロセスの実行を停止させる。

(exlambda ( $x_1 \dots x_m$ )  $e_1 \dots e_n$ ) 排他的関数クロージャを作る。PaiLisp プロセス間の相互排除を行う。

(call/cc *proc*) Scheme の continuation を並列拡張した P-continuation を生成し、それを引数にして関数 *proc* の適用を行う。

(par  $e_1 \dots e_n$ ) 式  $e_1, \dots, e_n$  の評価を並列に行う。

(pcall *f*  $e_1 \dots e_n$ ) 式  $e_1, \dots, e_n$  の評価を並列に行った後、関数 *f* を適用する。

(future *e*) future 値と呼ばれる式 *e* の仮の値を即座に返し、*e* の値を計算する子プロセスを生成する。

### 3.2 ペトリネットの解析と実行

ペトリネットによるシステムのモデル化、解析及び実行について例を用いて説明しておく。

次のような簡単な通信システムを考える。

「データの送受信を行うシステムで、送信側はデータの送信 (sd) とそのデータに対する ACK の受信 (sa) を繰り返す。受信側は、データの受信 (rd)、そのデータに対する ACK の送信 (ra)、受信準備処理 (pro) を繰り返す。伝送路はデータは消失 (drop) する可能性があるが、ACK は消失しない。」

ペトリネットは、システムを条件 (ブレース、○) と事象 (トランジション、|) によって表し、関係のある条件と事象をアーク (→) で結ぶ。現在成立している条件はブレースの中にトークン (●) を入れる。システムの状態はトークンの分布によって表され、マーキングと呼ばれる。データの送信 (sd)、ACK の受信 (sa)、データの受信 (rd)、ACK の送信 (ra)、受信準備処理 (pro) 及びデータ消失 (drop) はトランジションとして表され、それらの動作の起る前提条件と後提条件をブレースとして表現する。初期マーキングを送信可能かつ受信可能であるとすれば、この通信システムを表すペトリネットモデルは図2となる。このようにモデル化されたペトリネットの解析や実行を行う事によってシステムの解析やシミュレーションが行える。

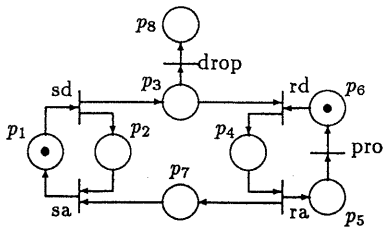


図 2: 簡単な通信システムのペトリネットモデル

マーキングを、 $p_1 \sim p_8$  のトークン数をこの順に並べたベクトル  $(t_{01}, t_{02}, \dots, t_{08})$  として表せば、図 2 の初期マーキングは  $(1, 0, 0, 0, 0, 1, 0, 0)$  となる。事象の生起は、アクションを表すトランジションの発火によって表される。トランジションはその入力ブレースにトークンが存在すれば発火でき、発火すると入力ブレースからトークンが取り去られ出力ブレースにトークンが入られる。図 2 の場合、初期マーキングから発火可能なのは sd で、sd が発火すると  $(0, 1, 1, 0, 0, 1, 0, 0)$  という新しいマーキングに移移する。これは、送信側からデータが送信されたことを示す。

初期マーキングからマーキングの遷移を求め、それを描いたグラフが可達グラフである。図 2 のペトリネットの可達グラフは図 3 となる。

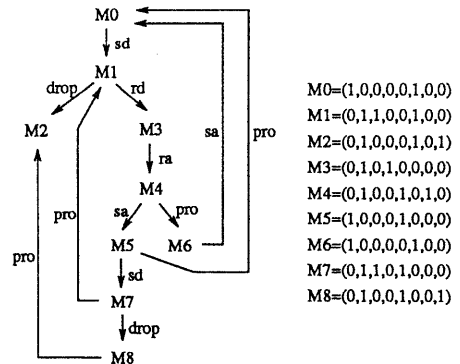


図 3: 図 2 のペトリネットの可達グラフ

可達グラフにおいて、そのノードから遷移のないノードは終端ノードと呼ばれ、ペトリネットの動作がそのノードの示すマーキングでデッドロックになることを表している。図 3 の場合は  $M_2$  が終端ノードで、このノードに至る系列には必ず drop 動作が含まれており、データが消失すればこの通信システムがデッドロックになることを示している。

ペトリネットではアクションの並列動作 (すなわちトランジションの同時発火) が可能である。Net Simulator はペトリネットのトランジションを次々と自動的に発火させてマーキングを更新すると共に、その振舞いを観測し動作の様子をアニメーションとして表示させることにより、システムの並列動作をユーザが知る事ができるようにするツールである。Net Analyzer は、図 3 のような可達グラフを生成するもので、これを見る事によってユーザがデッドロックの有無やそれを引き起こすアクション系列などを視覚的に解析できるようにするツールである。

### 4 Net Analyzer

可達グラフを逐次的に求める方法を図 3 を用いながら述べる。まず、初期マーキング  $M_0$  からどのトランジションが発火可能か調べる。sd, drop, rd, ... について順次発火判定し、最終的に sd のみ発火可能と判る。そこで sd を発火させ新しいマーキング  $M_1$  を得る。 $M_1$  に対して同様に発火判定を行い、発火可能トランジションが drop と rd であることが判るので、これらを発火させて  $M_2$ 、 $M_3$  を得る。新しいノードが複数できた場合は、その中

の1つを選んで処理を続け、もうこれ以上新しいノードが生成されなくなったら、べつの未処理ノードを選んで処理を続ける。 $M_2, M_3$ という2つのノードの対して、まず $M_2$ を選ぶ。 $M_2$ からは発火可能なトランジションが存在しないので、 $M_2$ は終了し $M_3$ に移る。 $M_3$ に対して処理を続け $M_5$ まで進んだとする。新しいマーキングは $M_0, M_7$ であり、まず $M_0$ を選ぶが、これは既に初期ノードとしてグラフ中に存在するので $M_0$ に関する処理はそこで終了、 $M_7$ について続ける。以上のような操作を行い、処理すべき新しいノードが生成されなくなった時点で図3のような可達グラフが生成され完了する。

#### 4.1 可達グラフの生成の並列化

可達グラフの生成コストは、ブレースやトランジションの数に比例して指数関数的に増大するので、生成時間の短縮を行うために並列化を考える。最も簡単なのは、ノードの枝分れが生じたらそれぞれを並列に処理することである。図3の例では、 $M_1$ から $M_2$ 以降の処理(図4A)と $M_3$ 以降の処理(図4B)を並列に行う。 $M_3$ はさらに、 $M_4$ から $M_5$ 以降の処理(図4C)と $M_6$ 以降の処理(図4D)を並列に行う。

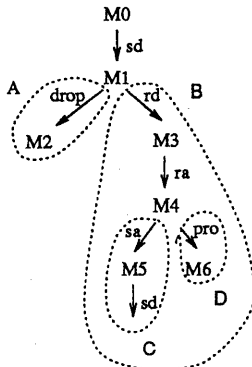


図4: 可達グラフの生成の並列化

#### 4.2 可達グラフ生成のPaiLispによる実現

並列化された可達グラフ生成アルゴリズムのPaiLispによる実現について述べる。

あるペトリネットにおいてマーキングが $M$ であるときトランジション $t$ が発火しマーキングが $M'$ に変化したことを $M \xrightarrow{t} M'$ と表しマーキングのプリミティブ遷移と呼ぶ。可達グラフは、初期マーキング $M_0$ から始まるすべてのマーキングのプリミティブ遷移 $M_0 \xrightarrow{t_1} M_1, M_1 \xrightarrow{t_2} M_2, \dots$ を求めそれをビジュアルに表示し

たものである。このすべてのプリミティブ遷移を先の並列アルゴリズムに従って求める関数を`pmake-trans`とすると、それは初期マーキングを引数として取り、プリミティブ遷移 $M_i \xrightarrow{t_k} M_j$ を $((M_i, M_j), t_k)$ として表現したものを要素とするリストを返す。

先に示したとおり、可達グラフの並列化はあるマーキング $M$ から枝分れがあると、そのそれぞれを並列に実行する。あるマーキングのプリミティブ遷移をすべての発火可能トランジションに対し並列に求める処理を1ステップの並列処理と呼べば、それを初期マーキングから生成されるすべてのマーキングに対し再帰的かつ並列に適用することによって実現される。そこで、まず1ステップの並列処理を実現する。

##### 4.2.1 1ステップの並列処理

1ステップの並列処理は、与えられたマーキングに対し発火可能なトランジションをそれぞれ並列に発火させて新しいマーキングを生成し、それを値として返す。例えば、図3の例でマーキング $M_4$ に1ステップの並列処理を適用すると図5のように処理され、 $M_5$ と $M_6$ が並列に生成される。ただし、図のFは発火可能性の判定、Nは次段マーキングの計算処理である。

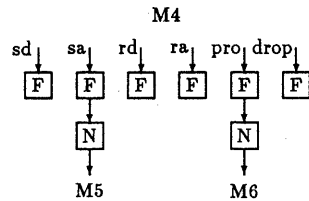


図5: 1ステップの並列処理の実現法

1ステップの並列処理は、その計算結果としてマーキングのリストを返す。しかし、本来求めるべきものはプリミティブ遷移の集合である。そこで、1ステップの並列処理を実行することによって並列に得られるプリミティブ遷移は、排他キューに入れるものとする。

1ステップの並列処理はPaiLispの関数`pmake-a-trans`として実現されている。

```

1: (define (pmake-a-trans M trl)
2:   (map
3:     (lambda (tr)
4:       (future
5:         (if (firable? tr)
6:             (let ((Mn (next_marking M)))

```

```

7:      (add ans (cons (cons M Mn)tr))
8:      (if (noexist? Mn que2) Mn))))
9:  trl))

```

図5のような、トランジション毎の処理の並列化はmapとfuture構文によって表されている。futureを用いた理由は、発火判定などの一連の処理(5-8行目)の結果として得られるマーキングを値として返す必要があり、またpmake-a-transの終了時にすべての結果が求まっている必要はないからである。さて5-8行目の処理の結果としては、もしそのトランジションが発火不能であったり可能であっても得られたマーキングが既にグラフ中に存在するものであった場合は、そのマーキングを値として返す必要がないためダミー(#f)を返すようにして並列実行している。

#### 4.2.2 pmake-trans 関数の実現

pmake-trans 関数すなわち初期マーキングから始まるすべてのプリミティブ遷移を求める手続きは、pmake-a-trans を初期マーキングから得られるすべてのマーキングに対して、再帰的かつ並列に適用すれば良い。これは次のように実現されている。

```

1: (define (pmake-trans M)
2:   (apply-trans (pmake-a-trans M trl)))
3: (define (apply-trans Ms)
4:   (cond ((null? Ms) #t)
5:         ((eq? (car Ms) #f)
6:          (pmake-trans (cdr Ms)))
7:         (else
8:          (par (pmake-trans (car Ms))
9:               (apply-trans (cdr Ms))))))

```

pmake-trans は、マーキング  $M$  に対し1ステップの並列処理 pmake-a-trans を適用し、その結果に、apply-trans を適用する。apply-trans は、pmake-a-trans の返したダミー(#f)ではない要素つまり新しいマーキングの各々に対して pmake-trans を並列に適用する。並列適用は par によって表現している (PaiLisp の par 構文が有効に使える)。apply-trans は再帰によって実現されているが、例えば、マーキング  $M_i$  に pmake-a-trans を適用した結果が  $(M_j, M_k, M_l)$  であったとすれば、実質的に実行されるのは

```

1: (par (pmake-trans Mj)
2:       (par (pmake-trans Mk)
3:             (pmake-trans Ml)))

```

という式である。

#### 4.3 並列化の評価

並列化の評価として、図6の3人の哲学者を表すペトリネットをシステムに入力しその可達木グラフ(図7)を生成し、pmake-connection 関数の実行時間を計測した。

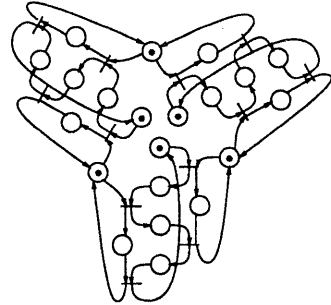


図6: 3人の哲学者のペトリネットモデル

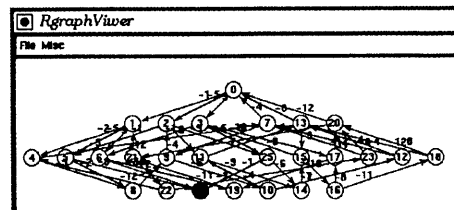


図7: 図6のペトリネットの可达木グラフ

実験は、並列化を行わない場合(A)、pmake-a-transのみ並列化(B)、apply-transのみ並列化(C)、両方とも並列化した場合(D)の4通りについて行った。Aはプロセッサ数を2台に、B,C,Dは1台から8台にして行った。結果は表1のとうりである。単位はsecである。

表1: 実行結果

PN	A	B	C	D
1		10.29	9.28	10.41
2	9.22	6.21	4.91	5.29
4		5.08	3.10	2.83
6		5.23	3.36	2.23
8		5.38	3.34	2.14

BやCは余り高速化されないが、Dの場合は最高で約5倍と良い結果が得られている。

## 5 Net Simulator

Net Simulatorはペトリネットのトランジションを次々と自動的に発火させマーキングを更新すると共に、その振舞いを監視し動作の様子をアニメーションとして表示する。本稿ではトランジションを発火させるだけでなく、動作の様子をユーザに提供することも含めてペトリネットの実行またはシミュレーションと呼ぶ。Net Simulatorは図1の simulator と netViwer から構成される。simulatorはPaiLisp関数 `simulate` として実現されている。

(`simulate net n`)

`net` のトランジションを発火させマーキングを更新すると共に、その振舞いを監視し変化があればその情報を netViwer に送る。トランジションの発火回数が  $n$  になると停止する。netViwer 上の実行開始ボタンが押されるとこの関数が呼び出される。実際にペトリネットを実行することから、これを実行エンジンと呼ぶ。

netViwer

ペトリネットを表示するためのウィンドウを生成し、PaiLisp からの次のコマンドを受け取って動作する。  
`<load filename>` ペトリネットファイル `filename` を読み込みウィンドウに表示する。

`<token pid mode>` プレース `pid` の中に `mode` に従ってトークン(正の整数)を表示する。

`<fire tid>` 発火動作のアニメーションとして、トランジション `tid` を一瞬反転させる。

以下ではペトリネットの実行エンジンについて述べる。

### 5.1 ペトリネットの実行モデル

従来のペトリネットの実行を自動的に行うシステムの多くは、実行を制御するシステムがペトリネットとは完全に分離して存在し、それがペトリネット全体を見て次に発火可能なトランジションを判別し、その中からいくつかをランダムに選んで発火したものとしみなし、マーキングを更新するという処理の繰返しによって実現されていた<sup>5)</sup>。

実行エンジンは、ペトリネットのプレース及びそのプレースにおけるトークンの個数を PaiLisp の大域環境に、トランジションを、条件を満たせばその入力及び出力プレースに相当する大域環境を書き換えるという PaiLisp プロセスにそれぞれ対応させる。

例えば、図8(a)のペトリネットは、同図(b)のように表される。プレース  $p_i$  はその識別子  $i$  とトークン数とのペアを要素とする大域環境上のリストに、トランジション  $t_j$  は PaiLisp プロセス  $T_j$  に対応する。PaiLisp プロ

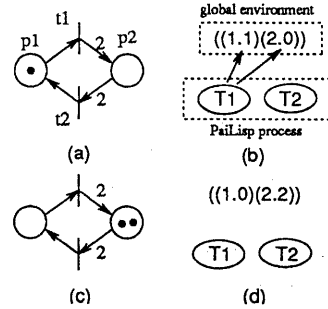


図8: ペトリネットのPaiLisp上での実行モデル

セス  $T_1, T_2$  は並列に実行され、発火可能条件が満足されている  $T_1$  が図8(b)の矢印のように大域環境にアクセスし、その結果として図(d)のようになる。これは図(a)のペトリネットのトランジション  $t_1$  が発火して、図(c)のようになったことを示している。

### 5.2 実行エンジンの構成

実行エンジンは、ペトリネットのトランジションを発火させトークンを移動すると共にその様子を見守る。トランジションの発火はそれに対応した PaiLisp が scheduler の制御の下に行く。一方、トランジションの発火の監視は、トランジションに対応した PaiLisp プロセスと並列に動作する inspector によって行われる。実行エンジンの構成は図9のとうりである。

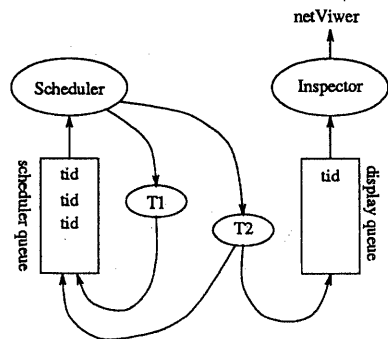


図9: 実行エンジンの構成

scheduler は scheduler キューからトランジション `tid` を取り出し、それに対応した PaiLisp プロセスを生成する。生成された PaiLisp プロセスは発火判定を行い、発火可能であればその `tid` を display キューに入れ、環境を更新する。発火不可能であるか、発火の処理が終了

した場合には、*tid* を scheduler キューに入れ終了する。inspector は display キューに *tid* が入って来れば、その *tid* と現在のマーキングを netViwer に送る。

トランジション *tid* に対応した PaiLisp プロセスは、引数としてその *tid* などを取る関数 *transition* として実現されており、入力ブレースに相当する大域環境を見て発火可能かどうか判定し、可能であれば発火して入力及び出力ブレースに相当する大域環境を書き換える。*transition* 関数はトランジションの数だけ並列に実行されるので、大域環境に対する同時アクセスを禁止するため、各ブレース毎にバイナリセマフォを用意し、これを確保してから処理を行っている。

## 6 Net Editor とユーザインタフェース

wish 上に実現された Net Editor や GUI について述べる。

### 6.1 Net Editor

Net Editor は、ビジュアルなベトリネットを見たままの形で対話的に入力修正するための機能を提供する。マウスによって、ブレース、トランジション、アーク、トークンの配置、修正及び削除が行える。入力、修正したベトリネットはファイルにセーブされ、Net Simulator や Net Analyzer がこれを利用する。このようなシステムを実現するには、X Window のプログラムを作成する機能が必要であるが、現在のところ PaiLisp にはまだこの機能はない。しかし、PaiLisp は UNIX OS 上で動作するプログラムを子プロセスとして生成し、標準入出力を用いてそのプロセスと通信する機能を持つ。SATPN はこの機能を利用し、OS 上で Tcl/Tk<sup>6)</sup> インタプリタ wish を動作させ、それと PaiLisp とが通信することによって GUI を実現している。Net Editor は、wish プログラム netEditor によって実現されている。

SATPN を構成する wish プログラムは、Net Editor を実現する netEditor、ベトリネットの表示を行う netViwer、可達グラフを表示する rgraphViwer および navigator の 4 つである (図 1)。navigator は、システムへのベトリネットの読み込みや実行の開始などの SATPN 上の操作を、PaiLisp インタプリタのトップレベルにおける関数実行の代わりに、メニューやボタン操作によってできるようにするものである。

### 6.2 PaiLisp と wish との通信

PaiLisp から wish の起動は次の式を評価する。

```
1: (*sys:exec '/usr/bin/wish' eventh)
```

値として wish の標準入出力に継ったポート (\*Wish-

Port) が返る。PaiLisp から wish へコマンドを送る場合は、\*WishPort に対し write 関数を適用する。一方、navigator や netViwer 上のボタンやメニューの呼び出し (イベント) に伴って、wish から PaiLisp へコマンドが送られるが、これは \*sys:exec の第 2 引数に指定された引数無し関数 eventh によって処理される。eventh は送られてきたコマンドを判別し、コマンドそれぞれに対応した PaiLisp の処理関数を呼び出す。コマンドはベトリネットファイルを読み込む Load、ベトリネットの実行を始める SimS などである。Load コマンドに対する処理は PaiLisp の load 関数を用いるため、トップレベルプロセスで実行されなければならない。これは、システムの起動時にトップレベルプロセスで次のプログラムを実行し、load を実行する P-Continuation を topload に取っておく。

```
1: (define topload '())
2: (let ((filename '#f))
3:   (set! fn (call/cc
4:             (lambda (c)
5:               (set! topload c) #f)))
6:   (if fn
7:       (load fn)))
```

PaiLisp の P-continuation はそれを生成したプロセスが実行を行うので、eventh がどのプロセッサで実行されていても、topload の適用によりトップレベルで load が実行される。

以上のように、子プロセスとして wish を用いることによって C 言語などで作成したものと同等の機能を有する GUI を実現している。

## 7 SATPN の使用例

SATPN の使用例を示す。対象を図 2 のベトリネットとする。まず、システムを起動すると Navigator ウィンドウが表れる (図 11 右上)。Navigator ウィンドウから Editor ボタンを押して、Net Editor を起動する (図 10)。画面の左上のボタンは左から、ブレース (○)、トランジション (□)、アーク (→)、トークン (●) をそれぞれ入力するモードに入るためのものである。まず ○ ボタンを押してブレース入力モードにし、 $p_1 \sim p_8$  を描く。次にトランジションとアークを書き、最後にトークンを入れる (図 10)。

セーブは File メニューから Save を選びファイル名を指定する。Net Editor を終了し Navigator の Simulator と Analyzer ボタンを押して NetViwer と RgraphViwer を起動する。Navigator の File メニューからセーブし

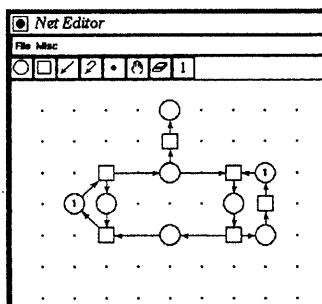


図 10: Net Editor によってペトリネットを入力

たファイル名を選択すると、そのペトリネットがシステムに読み込まれ、可達グラフが生成され、ペトリネットと可達グラフがそれぞれ NetViwer と RgraphViwer 上に表示される (図 11)。

図 11 の上のウィンドウが Navigator、右が RgraphViwer、左が NetViwer、下が PaiLisp のトップレベルである。表示された可達グラフのノードのうち、縞模様のノードは終端ノードを表している。ユーザはこのグラフを用いて可達性や活性を調べる。可達グラフの各ノードの表示位置は自動的に計算されるため、図 3 のような判りやすいグラフが得られるとは限らない。自動的に判りやすい配置を計算することは非常に困難なので、得られた可達グラフをユーザが手作業で修正するためのエディタが必要であろう。

ペトリネットの実行は、Net Simulator の右上にある start ボタンを押すことによって始まり、stop を押すと停止する。reset ボタンはマーキングを初期マーキングに戻す。トランジション  $\square$  が一瞬反転し、そのトランジションが発火したことが判る。

## 8 おわりに

PaiLisp を用いてペトリネットツールを試作した。Net Analyzer は可達グラフの枝分れをそれぞれ並列に処理することによって高速化されているが、システムの状態に関する知識を用いた投機的実行などによる高度並列化・高速化の試みは今後の課題である。Net Simulator はトランジション 1 つずつの処理を PaiLisp プロセスとして並列に実行する。ペトリネットの実行に関してはペトリネットをそれに対応する PaiLisp プロセスに変換し実行する方法など様々なモジュールが考えられるが、実行モジュールに応じたペトリネットの実行とアニメーションの実現は今後の課題である。システム全体としては、PaiLisp が wish と通信を行うことによって GUI を実現した。今回 SATPN の試作を通して、GUI をも含めた

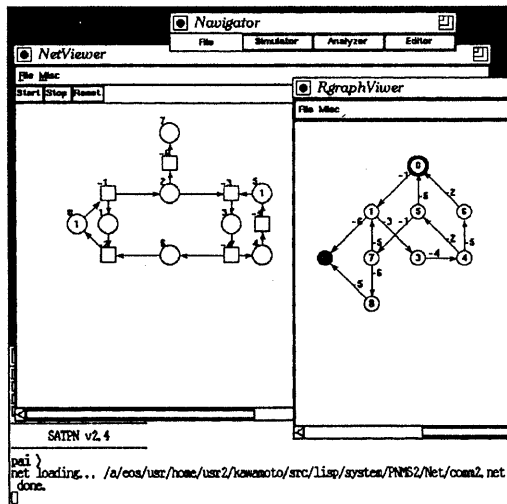


図 11: Net Analyzer と Net Simulator の画面

アプリケーションの作成に対し、PaiLisp が十分適用可能であると考えられる。

## 謝辞

本研究を進めるにあたり、PaiLisp の処理系の整備、PaiLisp のプログラミングに関し討論頂いた東北大学情報科学研究科伊藤研究室の小柳 明氏と田村清朗氏に感謝します。

## 参考文献

- 1) J.L. ビータースン: ペトリネット入門 - 情報システムのモデル化 -, p.293, 共立出版, (1980).
- 2) Kurt Jensen: *Computer tools for construction, modification and analysis of Petri nets.*, LNCS, Vol.255, pp.4-19, (1986).
- 3) 熊谷 貞俊: ペトリネットツール, 計測と制御, Vol.28, No.9, pp.26-30, (1989).
- 4) 清野 智弘 伊藤 貴康: Pailisp の並列構文の実現法と評価, 情報処理学会論文誌, Vol.34, No.12, (1993).
- 5) Kurt Jensen and Frits Feldbrugge: *Petri net tool overview 1986*, LNCS, Vol.255, pp.20-61, (1986).
- 6) John K. Ousterhout: *An Introduction To Tcl and Tk*, Addison-Wesley Publishing, (1993).