

AND-EXOR 論理式最小化アルゴリズム

平山 貴司[†] 西谷 泰昭[†]

[†] 岩手大学 工学部
〒 020-8551 岩手県盛岡市上田 4-3-5

E-mail: †{hirayama,nisitani}@cis.iwate-u.ac.jp

あらまし 本論文では、従来よりも高速な AND-EXOR 論理式の最小化アルゴリズムを提案する。これまで、6 変数関数の AND-EXOR 論理式について現実的な計算時間で最小化することは困難とされてきたが、本手法は、任意の 6 変数関数および一部の 7 変数関数について現実的な計算時間で最小解を求めることができる。本手法の高速化のポイントは、解の探索を効率化したことにある。解の最小性を保証しつつ探索を効率化するために、枝刈りによる無駄な探索の省略や、探索範囲の動的評価を議論する。最後に実験結果により本手法の有効性を示す。

キーワード AND-EXOR 二段論理回路, AND-EXOR 論理式, ESOP, 論理最小化アルゴリズム

An Algorithm of Minimizing AND-EXOR Expressions

Takashi HIRAYAMA[†] and Yasuaki NISHITANI[†]

[†] Faculty of Engineering, Iwate University
Ueda 4-3-5, Morioka-shi, Iwate, 020-8551 Japan

E-mail: †{hirayama,nisitani}@cis.iwate-u.ac.jp

Abstract We propose a faster algorithm of minimizing AND-EXOR expressions. While it has been considered difficult to obtain the minimum AND-EXOR expression of a given function with 6 variables in a practical computing time, our algorithm can compute the minimum AND-EXOR expressions of any 6-variable and some 7-variable functions practically. In this paper, how to prune the branches in the search process and how to evaluate the search area for the minimum solutions are discussed as the key point of reduction of the computing time. Experimental results to demonstrate the efficiency are also presented.

Key words AND-EXOR two-level circuit, AND-EXOR expression, exclusive-or sum-of-products expression, logic minimization algorithm

できる。また、7変数関数についても、 $\tau(f) \leq 9$ 程度の関数については、現実的な計算時間で最小化できることを確認した。

今回の実験に用いたプログラミング言語はLISPであるので、その計算速度はあまり期待できないはずであるが、十分に高速である。C言語など、より動作が高速なプログラミング言語で実装すればさらに高速化できることが期待できる。

6. む す び

本論文では、従来よりも高速なESOP最小化アルゴリズムを示した。本アルゴリズムでは、解の探索における枝刈りおよび計算すべき k の上界の評価の2つの手法により高速化を達成した。実験結果より、2つの手法を組み合わせることで効果的に解の探索を減らせることが確かめられた。また、6変数以下の任意の関数と一部の7変数関数について、現実的な計算時間で最小化できることを確かめられた。

文 献

- [1] Chattopadhyay, S., Roy, S., and Chaudhuri, P. P., "KGPMIN: an efficient multilevel multioutput AND-OR-XOR minimizer," *IEEE Trans. on Computer-Aided Design of Integrated Circuits and Systems*, vol. 16, no. 3, pp. 257-265, Mar. 1997.
- [2] Debnath, D. and Sasao, T., "Minimization of AND-OR-EXOR three-level networks with AND gate sharing," *IEICE Trans. Information and Systems*, vol. E80-D, no. 10, pp. 1001-1008, Oct. 1997.
- [3] 平山貴司, 西谷泰昭, "論理関数のあるクラスについて最小性を保証するAND-EXOR論理式の簡単化アルゴリズム", 電子情報通信学会論文誌 D-I, vol. J78-D-I, no. 4, pp. 409-415, Apr. 1995.
- [4] Luccio, F. and Pagli, L., "On a new boolean function with applications," *IEEE Trans. Comput.*, vol. 48, no. 3, pp. 296-310, Mar. 1999.
- [5] Nishitani, Y. and Shimizu, K., "Lower bounds on size of periodic functions in exclusive-OR sum-of-products expressions," *IEICE Trans. Fundamentals of Electronics, Information and Communication Engineers*, vol. E77-A, no. 3, pp. 475-482, Mar. 1994.
- [6] Perkowski, M. and Chrzanowska-Jeske, M., "An exact algorithm to minimize mixed-radix exclusive sums of products for incompletely specified Boolean functions," *Proc. of International Symposium on Circuits and Systems '90*, pp. 1652-1655, 1990.
- [7] Sasao, T. and Besslich, P., "On the complexity of mod-2 sum PLA's," *IEEE Trans. Comput.*, vol. 39, no. 2, pp. 262-266, Feb. 1990.
- [8] Sasao, T., "EXMIN2: A simplification algorithm for exclusive-OR-sum-of-products expressions for multiple-valued input two-valued output functions," *IEEE Trans. on Computer-Aided Design of Integrated Circuits and Systems*, vol. 12, no. 5, pp. 621-632, May 1993.
- [9] Sasao, T., "An exact minimization of AND-EXOR expressions using BDD's," *IFIP WG 10.5 Reed-Muller'93*, pp. 91-98, Germany, 1993.
- [10] Sasao, T., "Representations of logic functions using EXOR operators," in (Sasao and Fujita eds.) *Representations of Discrete Functions*, pp. 29-54, Kluwer Academic Publishers, 1996.
- [11] Song, N. and Perkowski, M. A., "Minimization of exclusive sum-of-products expressions for multiple-valued input, incompletely specified functions," *IEEE Trans. on Computer-Aided Design of Integrated Circuits and Systems*, vol. 15, no. 4, pp. 385-395, Apr. 1996.