

Linux と ITRON によるハイブリッド OS の設計と実装

保田 信長[†] 飯山 真一[†] 富山 宏之^{††} 高田 広章^{††} 中島 浩^{†††}

^{†,†††}豊橋技術科学大学 情報工学系 〒441-8580 愛知県豊橋市雲雀ヶ丘 1-1
^{††}名古屋大学大学院 情報科学研究科 〒464-8603 愛知県名古屋市中種区不老町
E-mail: ^{†,††}{nobunaga,shin,hiro,tomiyaama}@ertl.jp,^{††}†nakasima@tutics.tut.ac.jp

あらまし 本稿では一時的に Linux の割込み処理を優先することが可能であるハイブリッド OS の設計および実装について述べる。本手法では Linux の割込み処理を ITRON のタスク例外処理機能として仮想化することで、ITRON のリアルタイム性を保っている。実装を行ったシステムに対し、割込み禁止区間の比較、ハイブリッド化による割込みおよびディスパッチ時間のオーバヘッド、ITRON カーネルの起動時間、Linux の割込み遅延、カーネル改造量について評価した。

キーワード Linux, ITRON, ハイブリッド OS, タスク例外処理

Design and implementation of a Linux/ITRON hybrid operating system

Nobunaga YASUDA[†], Shinichi IYAMA[†], Hiroyuki TOMIYAMA^{††}, Hiroaki TAKADA^{††}, and
Hiroshi NAKASHIMA^{†††}

^{†,†††} Department of Information and Computer Sciences, Toyohashi University of Technology
Hibarigaoka 1-1, Tempaku-cho, Toyohashi-shi, Aichi, 441-8580 Japan
^{††} Graduate School of Information Science, Nagoya University
Furo-cho, Chikusa-ku, Nagoya, Aichi, 464-8603 Japan
E-mail: ^{†,††}{nobunaga,shin,hiro,tomiyaama}@ertl.jp,^{††}†nakasima@tutics.tut.ac.jp

Abstract This paper describes design and implementation of a hybrid Linux/ITRON operating system. An interesting feature of the hybrid OS is that it can temporarily change priorities of certain Linux interrupts higher than those of ITRON tasks with maintaining the real-time constraints of ITRON. This is done by treating the Linux interrupts as *Task Exception Handling Functions* on ITRON. The hybrid OS has been evaluated in terms of interrupt and dispatch time, interrupt disable region size, and so on.

Key words Linux, ITRON, hybrid OS, *Task Exception Handling Functions*

1. はじめに

近年、組込みシステムは高い付加価値が求められており、多機能化・複雑化している。また、他社よりもいち早く競争力の高い製品を投入するため開発期間の短縮化が求められる一方で、高い信頼性、安定性は必要不可欠である。このような状況において、ソフトウェアの開発効率の向上が求められる。

一般的に、高機能な組込みシステムには OS が使用される。日本における組込みシステム用 OS としては、 μ ITRON 仕様 OS (以下、ITRON) が事実上の標準となっている [1]。ITRON は高いリアルタイム性を重視した OS であり、その上で動作するリアルタイム処理を行うソフトウェア資産は豊富に存在する。その反面、ミドルウェアが充実しているとは言い難い。一方、

最近では、PC 用途として開発され広く普及している Linux を組込みシステム用 OS として採用する例も増えている [2]。この主な理由は、Linux の持つ豊富なミドルウェア資産を利用して、効率的なソフトウェア開発を行うためである。しかし、Linux は高いスループットを重視した OS であり、組込みシステムで求められるレベルのリアルタイム性を持ち合わせていない。そこで、双方の特長を生かすことのできる、ITRON と Linux とのハイブリッド OS を実現することで、信頼性の高いシステムを、より効率的に開発することが可能となる。

既存のハイブリッド OS では、ITRON のリアルタイム性を保つために、ITRON タスク実行中は Linux への割込みを全て禁止している。しかしながら、アプリケーションによっては、ITRON タスクよりも優先される Linux への割込みが存在する

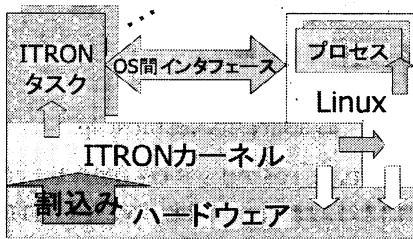
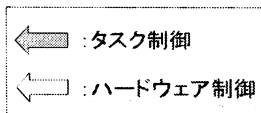


図1 システム構成
Fig. 1 System construction

ことも考えられる。

そこで我々は、ITRON の高いリアルタイム性を保ちながら、一時的にでも、ITRON タスクより Linux への割り込み処理を優先して実行可能な構造を持つハイブリッド OS の設計および実装手法を提案する。本手法では、Linux の割り込みを ITRON の持つタスク例外処理機能により仮想化する。これにより、システムの要件に合わせてより柔軟に対応可能なハイブリッド OS が実現され、その適用範囲が広がり、ソフトウェア開発の効率をより高めることができる。

本稿では、2章においてハイブリッド化のアプローチを述べる。3章において実装手法を述べ、4章で実現したシステムについて評価を行う。

2. ハイブリッド化のアプローチ

本章ではハイブリッド化のアプローチを示す。なお、設計および実装を行ううえで、Linux カーネルのバージョンアップに追従するため、Linux カーネルへの改造を最小限に抑えることを目標とする。

2.1 システムの構成

システムの構成を図1に示す。

本システムにおいて、Linux は ITRON の1つのタスクである Linux タスクとして動作し、基本的に最低優先度でスケジューリングされる。これにより、Linux の処理が ITRON のタスクを中断することを防ぎ、リアルタイム性を保つ。また、Linux と ITRON とで、独立したデバイスを制御対象とするシステムモデルを想定することから、OS 間でのデバイスの共有は行わないこととする。本稿では、Linux が制御対象とするデバイスからの割り込みを Linux 割り込み、ITRON が制御対象とするデバイスからの割り込みを ITRON 割り込みと呼ぶ。全ての割り込みは一旦 ITRON 側で受け取り、Linux 割り込みであれば Linux 側へ回送し処理する。システムの起動順序は、Linux が起動し、その初期化処理の中で ITRON を起動することとする。ITRON タスクと Linux プロセス間のデータ通信は OS 間インタフェースにより行う。なお、Linux タスクは、Linux カーネル内ののみ

で ITRON のシステムコールを発行可能とする。

2.2 処理の優先順位

ITRON の処理を Linux の処理より優先して実行することでリアルタイム性を保つことが可能となる。優先順位の実現のためには、ITRON タスク実行中に Linux 割り込み処理を行わない構造が必要となる。基本の優先順位は以下に示す順である。

- (1) ITRON 割り込み処理
- (2) ITRON タスク処理
- (3) Linux 割り込み処理
- (4) Linux プロセス処理

従来のハイブリッド OS は基本の優先順位に固定され、動作していた。しかしながら、この優先順位では、例えリアルタイム制約の厳しくない ITRON タスクが存在する場合でも、Linux 割り込み処理を優先することができない。そこで、一部の Linux 割り込み処理を優先して実行可能とするための優先順位を以下に示す。ここで、リアルタイム制約の厳しくない ITRON タスクを ITRON 低優先度タスク、それより優先して処理したい Linux 割り込みを Linux 高優先度割り込み、それ以外の ITRON タスクと Linux 割り込みとを、それぞれ ITRON 高優先度タスク、Linux 低優先度割り込みとする。

- (1) ITRON 割り込み処理
- (2) ITRON 高優先度タスク処理
- (3) Linux 高優先度割り込み処理
- (4) ITRON 低優先度タスク処理
- (5) Linux 低優先度割り込み処理
- (6) Linux プロセス処理

上記の優先順位は、Linux タスクの動的な優先度変更のみで実現可能である。この優先順位の実現により、従来は不可能であった、Linux 割り込み処理の優先が可能となる。

2.3 Linux 割り込みの取り扱い

Linux 割り込み処理は、ITRON タスク実行中には行わない構造とするため、ITRON のタスク例外処理機能により仮想化し、Linux を ITRON の1つのタスクとして実現する。タスク例外処理はタスクに対して例外を発生させる機能である [1] [3]。Linux 割り込みの発生により、Linux タスクに対してタスク例外処理を要求し、その処理ルーチンで Linux 割り込み処理を行う。これにより、Linux タスクの視点からは割り込み処理と同等の機能を提供していると言える。

また、通常、Linux の割り込み処理は割り込み禁止状態で行われることから、その間は他の割り込み処理を行うことができない。これは、割り込み即応性を低下させ、リアルタイム性を損なう原因となる。しかし Linux 割り込み処理をタスク例外処理として仮想化することで、Linux 割り込み禁止/許可を、タスク例外処理禁止/許可に変更可能となり、Linux 割り込み処理中であっても ITRON 割り込み処理が可能となる。これにより、割り込み即応性が向上し、リアルタイム性を保つことができる。

3. 実装

本章では、ハイブリッド OS の実装手法について示す。実装は、ターゲットハードウェアに日立 SH-3 を搭載した Solu-

tion Engine, Linux カーネルに kernel-2.4.18, ITRON カーネルに TOPPERS/JSP Release1.3 を用いて行った [4] [5] [6] [7]. ここで示す実装手法において、割り込みおよびディスパッチはプロセッサに依存する処理であるため、SH-3 に限定した処理である。他のプロセッサに適用する場合、少なくとも割り込み要因ごとにマスク可能である必要がある。

3.1 OS 間切替え

本節では ITRON と Linux との OS 間切替えについて述べる。

3.1.1 Linux 実行状態の判定

本稿では、システムにおける Linux の実行状態を示すため、Linux 割り込み処理および Linux プロセス処理実行時を Linux 実行状態とし、それ以外を Linux 停止状態とする。

3.1.2 割り込み発生時の切替え

Linux 実行状態時に割り込みが発生すると、ITRON 割り込み処理へと移行するため、Linux 停止状態とする。

SH-3 では、割り込みハンドラ起動直後の状態において、仮想メモリ空間にアクセスすることができない。TOPPERS/JSP は物理メモリ空間上での動作を前提としており、全てのタスクスタック領域はカーネルコンフィギュレーション時に物理メモリ空間上に確保される。そのため、TOPPERS/JSP は割り込みハンドラ起動直後に、実行中タスクのスタックにコンテキストの保存を行うことが可能である。しかし、Linux プロセスは仮想メモリ空間上で動作し、使用するユーザスタックも仮想メモリ空間上に存在する。よって、Linux プロセス実行時に割り込みが発生した場合、本システムでは最初に物理メモリ空間上に存在するスタックへ変更する必要がある。このためのスタックとして、ITRON 側で用意した Linux タスク用のスタック（以下、Linux タスクスタック）を使用する。

割り込み発生時のスタックポインタとプロセッサモードを表すレジスタは、タスク例外処理による Linux 割り込み処理時に必要となる。これらを、Linux 割り込み処理用コンテキストと呼ぶ。プロセッサモードを表すレジスタが必要となるのは、Linux の割り込みハンドラ内で、Linux ユーザスタックから Linux カーネルスタックへの変更を行うためである。このコンテキストを、Linux タスクスタックへ保存すると、タスク例外処理時にスタック内のどの位置にあるか判別が困難であるため、これとは異なるスタックへ保存する必要がある。これを Linux 割り込みスタックと呼ぶ。

以上を元に、割り込み発生時における OS 間切替えを図 2 に示す。

割り込み出口処理において、Linux 停止状態から Linux 実行状態へ移行する場合、保存していたコンテキストを復帰して Linux の処理を再開する。

3.1.3 ディスパッチ時の切替え

ITRON のシステムコールを Linux カーネル内で発行しディスパッチが発生すると、ITRON タスク処理へと移行するため、Linux 停止状態とする。

TOPPERS/JSP ではディスパッチが要求されると、タスクスタックにコンテキストを保存し、そのスタックポインタをタスクのタスクコントロールブロック（以下、TCB）に保存す

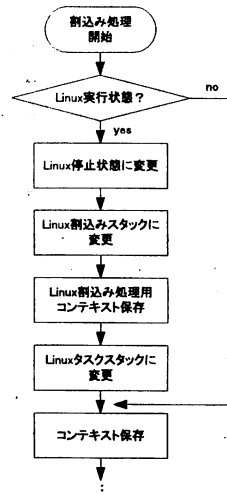


図 2 割り込み発生時における OS 間切替え
Fig. 2 OS switch at the occurrence of interrupts

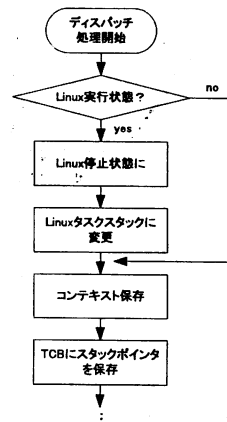


図 3 ディスパッチ時における OS 間切替え
Fig. 3 OS switch at the occurrence of dispatch

る。Linux カーネル内からディスパッチが発生した場合に Linux カーネルスタックのスタックポインタが Linux タスクの TCB に保存されると、今後、Linux タスクスタックが使用不可能となる。よって、一度 Linux タスクスタックに変更することで、スタックポインタの上書きを防ぐ。

以上を元に、ディスパッチ時の OS 間切替えを図 3 に示す。

ディスパッチによって Linux 停止状態から Linux 実行状態へ移行する場合、保存していたコンテキストを復帰し、Linux カーネルスタックへ変更して処理を再開する。

3.2 タスク例外処理による Linux 割り込みの仮想化

本節ではタスク例外処理による Linux 割り込みの仮想化について示す。

3.2.1 割り込み発生時

ITRON 仕様では、タスク例外要因パターンはビット毎の論理和で管理されるため、図 4 に示すように、1 つの割り込み要因と

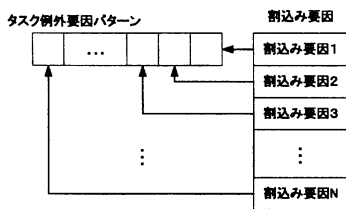


図 4 割り込み要因とタスク例外要因との対応

Fig. 4 Correspondence between a interrupt factor and a task exception factor

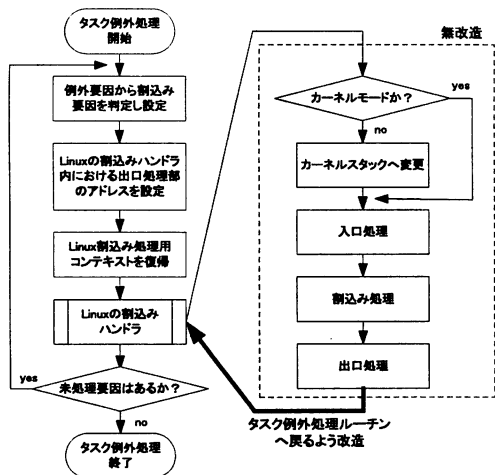


図 5 タスク例外処理としての Linux 割り込み処理

Fig. 5 Linux interrupt processing as task exception handling

タスク例外要因パターンの 1 ビットとを対応させる。Linux 割り込み発生時、割り込み要因に対応するタスク例外要因をパラメータとして、タスク例外処理を要求する。

3.2.2 割り込み処理

通常、Linux の割り込みハンドラでは、割り込み発生直後に、割り込み要因と割り込み処理ルーチン終了後に行う割り込み出口処理への戻り番地を、汎用レジスタに設定する。そこで、タスク例外処理ルーチンにおいてこれらの値を予め設定してから、関数呼出しによって Linux の割り込みハンドラを起動し、処理する。割り込み要因は、要求されたタスク例外要因ビットから判定する。

また、通常の Linux の割り込みハンドラの出口は割り込み処理終了命令となっていることから、これを関数の呼出し元へのリターン命令とする。これにより、Linux の割り込みハンドラの出口のみの改造で実現可能となる。

Linux の割り込みハンドラ起動前に、Linux 割り込み発生直後に Linux 割り込みスタックに保存したコンテキストを復帰し、Linux 実行状態としてから、ハンドラを起動する。タスク例外処理としての Linux 割り込み処理を図 5 に示す。

3.2.3 割り込み禁止/許可

Linux 割り込み禁止は cli, 許可は sti によって行われる。これらを、タスク例外処理禁止状態とする dis.tex および許可状態とする ena.tex へと変更する。

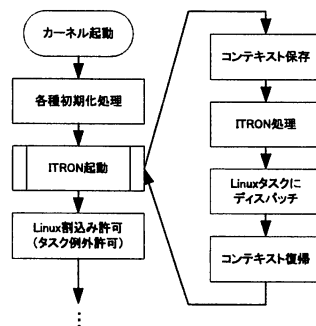


図 6 ハイブリッド OS の起動手順

Fig. 6 The starting procedure of hybrid OS

3.3 起動方法

本節ではハイブリッド OS の起動方法について説明する。ハイブリッド OS の起動には、ITRON カーネルの起動と Linux タスクの起動とが含まれる。

3.3.1 ITRON カーネルの起動

ITRON カーネルの起動方法としては、Linux から ITRON を起動する方法と、ITRON から Linux を起動する方法の 2 通りが考えられる。ITRON から Linux を起動する場合、ITRON で初期化を行ったデバイスに関しては Linux で初期化を行わないよう、Linux カーネル内への改造が必要になる。よって、本システムでは、ITRON カーネルは Linux カーネルの初期化処理の中で起動されることとする。ITRON カーネルが起動されると割り込み許可状態となるため、Linux カーネルが割り込み処理に関する初期化処理をすべて終了し割り込み受付可能となつてから、割り込み禁止状態で ITRON カーネルを起動すべきである。

3.3.2 Linux タスクの起動

通常の ITRON タスクと異なり、Linux タスクは起動後、中断されていた Linux カーネルの初期化処理を再開する。そのため、中断する際のコンテキストを保存し、Linux タスク起動時にこのコンテキストを復帰することで Linux タスクの起動を行う。

ITRON カーネルの起動と Linux タスクの起動とを含めたハイブリッド OS の起動手順を図 6 に示す。

3.4 OS 間インタフェース

本節では OS 間インタフェースの実装について示す。OS 間インタフェースは、日本エンベデッドリナックスコンソーシアムによって策定された仕様に従った実装例を元に、FIFO 方式の実装を行った [8] [9]。OS 間インタフェースによる通信は、ITRON 側では新規に定義したシステムコールにより行われ、Linux 側では OS 間インタフェース用のキャラクタ型デバイスを作成し、そのデバイスドライバにより行われる。

Linux は ITRON の 1 タスクであるため、Linux カーネル内で ITRON のシステムコールを発行可能である。よって、FIFO バッファの確保には ITRON のメモリアル管理機能に含まれる固定長メモリアルを、データの送受信には ITRON の同期・通信機能に含まれるメールボックスを利用する。実装手法を図

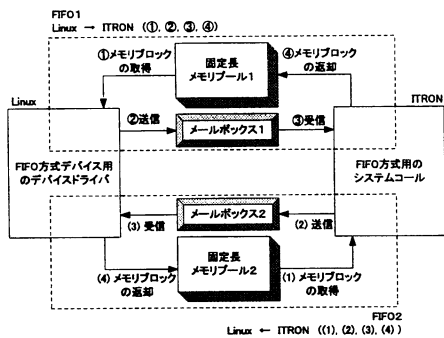


図7 FIFO方式によるOS間インタフェース

Fig.7 The interface between two OS by the FIFO system

7に示す。

3.4.1 Linux から ITRON への送信

Linux から ITRON への通信を行う場合、Linux 側では、まず送信用 FIFO デバイスを open し、そのデバイスに対して write システムコールを発行する。デバイスドライバにおいて、固定長メモリアルから送信バッファ用のメモリブロックを確保し、バッファに送信データを書き込み、そのアドレスをメールボックスへ送信する。

ITRON 側では受信用システムコールによって、メールボックスから受信したアドレスを元にデータを読み出し、FIFO バッファとして利用したメモリブロックを固定長メモリアルへ返却する。

3.4.2 ITRON から Linux への送信

ITRON から Linux への送信を行う場合、ITRON 側では送信用システムコールによって、固定長メモリアルから送信バッファ用のメモリブロックを確保し、バッファに送信データを書き込み、そのアドレスをメールボックスへ送信する。

Linux 側では、受信用 FIFO デバイスを open し、そのデバイスに対して read システムコールを発行する。デバイスドライバにおいて、メールボックスから受信したアドレスを元にデータを読み出し、FIFO バッファとして利用したメモリブロックを固定長メモリアルへ返却する。

4. 評価

本章では実装を行ったハイブリッド OS についての評価を示す。

4.1 割り込み禁止区間の比較

各 OS での割り込み禁止区間を命令数により比較した。比較対象とした区間について、TOPPERS/JSP とハイブリッド OS ではカーネル内の割り込み禁止状態の比較的長い区間とし、Linux については一例としてタイマ割り込み処理時の割り込み禁止区間とした。算出した割り込み禁止区間命令数およびハイブリッド OS を基準とした割り込み禁止区間の削減率を表 1 に示す。

結果から、ハイブリッド化によって Linux の割り込み禁止区間を 18% にまで削減できていることが分かる。これは、Linux を使用したシステムでも割り込みに対して高い即応性があることを

表 1 割り込み禁止区間命令数

Table 1 Interrupt disable region size

	命令数 [命令]	削減率 [%]
TOPPERS/JSP	88	113
ハイブリッド OS	99	100
Linux	548	18

表 2 割り込みハンドラ起動時のオーバーヘッド

Table 2 The overhead of interrupt handler starting

	命令数 [命令]	キャッシュ有効時		キャッシュ無効時	
		平均時間 [μsec]	最悪時間 [μsec]	平均時間 [μsec]	最悪時間 [μsec]
TOPPERS/JSP	32	0.94	2.89	6.47	6.72
ハイブリッド OS	54	1.21	10.60	11.34	11.52
オーバーヘッド [%]	169	129	367	175	171

表 3 タスクディスパッチ時のオーバーヘッド

Table 3 The overhead of task dispatch

	命令数 [命令]	キャッシュ有効時		キャッシュ無効時	
		平均時間 [μsec]	最悪時間 [μsec]	平均時間 [μsec]	最悪時間 [μsec]
TOPPERS/JSP	25	0.67	1.92	5.69	6.24
ハイブリッド OS	38	1.59	5.30	6.74	8.64
オーバーヘッド [%]	152	237	276	118	138

示している。

4.2 割り込みおよびディスパッチオーバーヘッドの計測

ハイブリッド化に伴う、割り込みハンドラ起動時とタスクディスパッチ時のオーバーヘッドを計測した。計測はプロセッサのタイムモジュールを使用し、割り込みハンドラ起動後、要因ごとの割り込み処理ルーチンの実行が開始するまでの区間およびタスクディスパッチを行う関数起動後、タスクディスパッチが完了するまでの区間で行った。割り込みハンドラ起動時のオーバーヘッドを表 2 に、タスクディスパッチ時のオーバーヘッドを表 3 に示す。それぞれ試行数 1000 回の結果である。

平均時間で比較すると、キャッシュ有効時における割り込みハンドラ起動時のオーバーヘッドは 129% である。仮に毎秒 10000 回の割り込み発生時であっても負荷の増加率は 0.3% と低い。また、キャッシュ有効時のタスクディスパッチ時におけるオーバーヘッドは 237% と高いが、毎秒 1000 回のタスクディスパッチと仮定すると、負荷の増加率は 0.092% と僅かである。このことから、平均性能を重視するシステムにおいて実用可能であると言える。

一方、最悪時間で比較すると、キャッシュ有効時において、割り込みハンドラ起動時で 367%、タスクディスパッチ時で 276% とオーバーヘッドが大きい。キャッシュ無効時の時間の増加率が命令数の増加率と同程度であることから、Linux タスク実行時にキャッシュのエントリが書き換わることによるキャッシュミスヒットが原因であると考えられる。よって、最悪時間を重視するシステムにおいては、許容範囲が異なるため一概には言えないことから、使用者の判断に委ねられる。

表4 Linux 割込み処理遅延の最短命令数
Table 4 The shortest delay of Linux interrupt

	割込み 入口	割込み処理 ルーチン	割込み 出口	タスク例外処理 ルーチン	合計
命令数 [命令]	54	181	35	94	364

表5 ハイブリッド化に伴う改造コード量
Table 5 The number of reconstruction code lines

	プロセッサ 非依存部 [行]	プロセッサ 依存部 [行]	合計 [行]
TOPPERS/JSP	19	713(423)	732(423)
Linux	3	113(89)	116(89)

4.3 ITRON カーネル起動時間の計測

ITRON カーネルの起動時間を計測した。計測区間は、Linux カーネルの初期化処理の中で ITRON カーネルの初期化ルーチンが呼び出されてから、ITRON において最初のタスクが実行される直前までとする。計測は京都マイクロコンピュータ株式会社の PARTNER-J に内蔵されたリアルタイムカウンタ機能により行う。ITRON カーネル内で初期化を行うオブジェクトの数により結果は変化するため、ここでは ITRON が 4 つのタスクとタイマモジュールを持つこととした。

10 回実行した結果は、平均 91 μ sec であった。数秒要する Linux カーネルの起動時間と比較すると、ITRON カーネルの起動時間はごく僅かであり、ハイブリッド化に伴う起動のオーバーヘッドは無視できる。しかし、この結果はあくまで ITRON タスクが起動される直前までの計測結果であり、ITRON カーネル後に長時間実行される ITRON タスクが起動されると、Linux カーネルの初期化処理の完了は遅れるため、注意が必要である。

4.3.1 Linux 割込み処理最短遅延命令数の算出

Linux 割込みはタスク例外処理によって仮想化されるため、発生から処理の開始までに遅延が生じる。命令数で求めた最短遅延を表 4 に示している。

結果から、Linux 割込み処理は最短でも 364 命令発行する時間の遅延が生じる。ITRON タスクの実行により、この遅延はさらに長くなることから、優先して処理したい割込みについては Linux 高優先度割込みとするか、もしくは即座に処理したい割込みであれば ITRON 割込みとすべきである。

4.4 改造コード量の算出

ハイブリッド化に要した各カーネルのコード量を求めた。改造コード量は、変更、追加ともに 1 行とし、C 言語ソースコードおよびアセンブラソースコードの行数とした。結果を表 5 に示す。ここ括弧内は数値に含まれるアセンブラソースコードの行数である。

TOPPERS/JSP には 732 行の改造を必要とした。これは、割込みハンドラやディスパッチ関数を始め、タスク例外処理機能による割込みの仮想化、OS 間インタフェースなど、ハイブリッド化を行うにあたり主要な機能の実装を行ったためである。

一方、Linux の改造コード量は 116 行であり、少量であると言える。これは、ハイブリッド化に伴う変更が、Linux の割込

みハンドラの入口部分と出口部分のみでよく、残りの部分に関しては再利用可能であったことが主な原因である。

100 行程度の改造でハイブリッド化を実現することが可能であることから、Linux カーネルの早い周期でのバージョンアップにも、十分に追従することが可能であると言える。

5. 今後の課題

本稿で実装を行った FIFO 方式による OS 間インタフェースは動作が不安定であり、改良が必要である。また、送受信を行う機能のみであり、[8] では他に、ITRON 側では FIFO のリセットや参照を行うシステムコール、Linux 側では close、select、ioctl、fcntl システムコールが定義されているため、これらの実装を行う必要がある。加えて、共有メモリ方式による OS 間インタフェースの実装も行う必要がある。

また、本稿では実装を行うターゲットプロセッサとして SH-3 を使用した。汎用 PC とは異なり、組込みシステムには多種多様なプロセッサが存在するため、その他のプロセッサにも実装を行うことで、ハイブリッド OS の適用範囲を広げる。

さらに、メモリ資源を効率的に使用するため、ITRON カーネルをローダブルモジュールとして実装する手法についても今後の課題とする。

6. まとめ

本稿では、Linux 割込み処理を ITRON のタスク例外処理機能によって仮想化し、Linux を完全に ITRON の 1 タスクとして扱うことで、動的な優先度の変更によって一部の Linux 割込み処理を優先して実行可能な、Linux と ITRON とのハイブリッド OS を実現した。評価結果より、平均時間を重要視するシステムにおいては実用可能な範囲であることを示した。また、Linux カーネルの改造を 116 行に抑えたことから、Linux カーネルの改造を最小限に抑えるという目標を達成し、バージョンアップにも十分に追従可能であると言える。

文 献

- [1] 坂村健監修、高田広章編、“ μ ITRON4.0 仕様 Ver.4.00.10”, 社団法人トロン協会 (2001)
- [2] 社団法人トロン協会、“TRON プロジェクトホームページ (<http://www.tron.org/>)”
- [3] 本田晋也、高田広章、“ μ ITRON4.0 仕様の例外処理のための機能とその評価”, 情報処理学会論文誌, vol.42, no.6, pp.1514-1524, Jun. 2001.
- [4] 日立製作所、“SH7709 ハードウェアマニュアル”, 日立製作所半導体グループ電子統括営業本部, 4th edition(1998).
- [5] 日立超 LSI システムズ, “SH7709S Solution Engine (MS7709SSE01) 概説書”, 日立超 LSI システムズシステム本部プラットフォーム設計部, 4th edition(2002)
- [6] “The Linux Kernel Archives(<http://www.kernel.org/>)”
- [7] “TOPPERS プロジェクト (<http://www.toppers.jp/>)”
- [8] 日本エンベデッドリナックスコンソーシアムハイブリッドアーキテクチャワーキンググループ, “Linux による RTOS とのハイブリッド構成に関する仕様 (第 1 版)”, 日本エンベデッドリナックスコンソーシアム (2002)
- [9] 日本エンベデッドリナックスコンソーシアム監修: “TECHI 組込み Linux 入門”, CQ 出版社 (2003).