

## コンピュータ・システム・シミュレーション (システム・シミュレーター)

水谷 喬二（日本アイ・ビー・エム株式会社）

### 1. はじめに

コンピュータ・システムの性能を評価する方法、あるいは、デザインに対するパフォーマンス資料の作成方法を分類すると、

- (1) ベンチマークング（実システム測定）
- (2) シミュレーション
- (3) モニタリング（ソフトウェア、あるいは、ハードウェアによるもの）
- (4) 解析モデル（例えば、物理理論を基礎としたもの）

などになる。

上記、各々の方法は、対象とするシステムの複雑性、及びそのシステムのおかれている段階（例えば、設計中なのか、すでに本番稼働しているかなど）、目的としているシステムの性能評価の重要度、詳細要求度、期間、コストに応じ、方法の選択、あるいは、組合せを行うのが一般的である。

本稿では、上記のうち、シミュレーション技法の一例として、NASA のアポロ計画に付随するシステム開発の際に用いられたコンピュータ・シミュレーションを基礎として汎用化され、OS/MFT/MVTから OS/VS1, VS2、及び DB/DC パッケージとしての IMS/CICS のシミュレーション用プログラムとして開発されたにいたってシステム・シミュレーターについて紹介する。

### 2. システム・シミュレーターとは

システム・シミュレーター（以下 SS と略す）は、CSDS（注）をシミュレーション言語として使用した汎用シミュレーション・プログラムといえる。

ベースとなる CSDS は、S/360, S/370 のアーキテクチャがそうである様に、インターフェーション・ストラクチャーを備えたコンピュータ・システム専用のシミュレーション言語で、一般的な事象だけでなく、コンピュータ・システムを対象事象として開発されている。即ち、コンピュータ・システムのハードウェア構成要素々々を代表するマクロ言語が定義され、内部ロジック及び、ハードウェアの基礎的特性を言語機能として備えている。従って、使用者は、ハードウェアに相等するモデリングが必要ない。

（後述「CSDSについて」参照）

しかしながら、CSDS によるシミュレーションを行う場合、ソフトウェア機能（即ち、OS, DB/DC パッケージ、使用者アプリケーション・プログラム）に拘束され、使用者がそのロジックに基づきモデルを作らなければならぬ。近年の OS の機能拡大

アプリケーション プログラム:		アプリケーション モデリング:		システム シミュレーター
DB/DC		CSDS コーディング (モデリング)		
論理 DB 物理 DB アクセス OS	論理 DB 物理 DB アクセス OS	CSDS コーディング (モデリング)		
ハードウェア		OS 機能		

（注）CSDS とは、

COMPUTER SYSTEM SIMULATION 言語

図1. 広システム モデラ構成とシステムシミュレーターの対比

復何、新しいアクセスメソッド、DB/DC パッケージの機能の増加、とオシライン・システムに代表されるトータルシステムを想定してのシミュレーションを行う場合、使用者にとって、正確なモデルリングは不可能に近い状況になるとさう。一方、トータルシステムを想定してのシステム・ラミニューラヨンの必要性が高まれば、高まるほど、このソフトウェア機能のモデルリングに対する問題は注目をあつめ、現実の OS や、DB/DC パッケージがそうである様に、ソフトウェア・モデルングに対しても、共通システムのモジュール化、オンラインシステム・シミュレーションを想定して、使用者の立場に立ってマクロ・インターフェイスをもつハイ・レベルのシミュレーション・プログラムが要望されてきた。その結果として、プリ・プロセッサー、ポスト・プロセッサーを備え、C 以下の言語を知らずにモデルングができるシステム・ラミニューラターが生まれてきた。

システム・ラミニューラター（SS）の実行ステップの概念図は下図の様になる。本稿では、この SS について、IBM OS/VSE のモデルを中心的に扱う。（注）

### 3. SS の構成

前述の様に、SS は、ハードウェア・モデル、システム・コントロール・プログラム（SCP）、DB/DC パッケージ、に対応するソフトウェア・モデルを提供する。

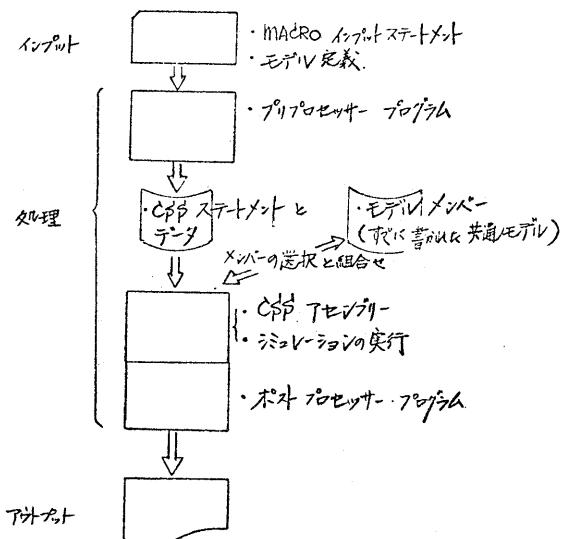
使用者は、シミュレートしようとしたいるシステムに従つて、各機能に対応するマクロの指定、必要なモデルの定義、アプライケーション・プログラムのロジックをモデルングすることになる。これらは、SS に対してはインプットとなる。

SS の構成は図-3 の様に大きくモジュール化されている。

各モジュールは、さらに、機能別にマニメント化されたり、SS の実行の際に、使用者の指定に従い、必要なセグメント・モデルを OS のライブラリーアメンバーとして選択できるので、部分的な変更に対しても、効率よい実行が可能である。

以下、実際のシステム（Real World）と比較しながら SS のインプット機能についてのべる。

図2 システム・ラミニューラー 実行ステップ



(注) SS には現在、OS/VSE SS, OS/VSE2 SS, IMS SS, CICS SS がある。

SS モデル		ユーユーザー モデル(定義)		
ハードウェア	ソフトウェア	アプリケーション	システム 負荷定義	環境定義
CPU	システム コントロール プログラム (注)	トレス モデル	バッテ モデル	ターミナル動作
チャネル & 周辺入出力装置	DB/DC モデル • プログラム • データセット • データマネジメント • タスクマネジメント • SVC	ユーユーザー モデル • プログラム • データセット • データマネジメント定義 • タスクマネジメント定義 • ジョブ定義	ネットワーク 負荷 TPメッセージ	
ネットワーク, TPデバイス				

図3. SSの構成

実システムとしての ハードウェア構成 (コンフィギュレーション) は、例えば  
図4の構成を想定していいとさう。

#### 4. SSのインプット

実システムで、必要なハードウェア構成、使用されるソフトウェア (S/OS CP コンボネント) の選択、機能の指定をシステム デザインレーション時にに行う様に、SSの場合も、実システムに合わせて、選択、指定するのが原則である。基本的なものがいい。ラミュレーラヨンが要求されている時 (例えば、オンライン ピーク時) に必要なシステム構成のみを指定する事である。

#### 4.1 CPUの定義

CPUの定義は、大きく分けて、  
ハードウェア、ソフトウェアの定義  
になる。(前述の様に、ハードウェ  
アの各装置の基本的特性は、モデルの中に組み込まれている。  
CPUステートメント例。

CPU TYPE = 158  
CORESIZE = 1024K  
NUCLEUS = 100K  
SYSQUE = 16K  
LPA =  
SYSRES = (3330, 160)

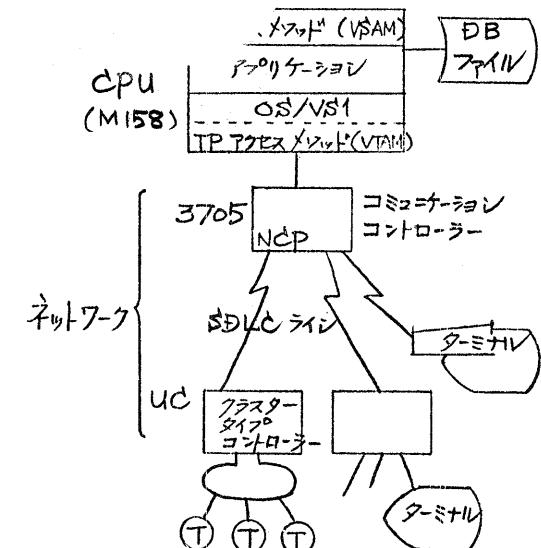


図4. コンフィギュレーション例

CPU タイプ メインストレージ サイズ = クリアス サイズ SQA サイズ R-ジョブアブル リンク パック エリア ユニット・タイプ・アドレス	ストレージ
---	-------

(注)、OS、SCPのモデル作成の際には、実際の OSに対する、ソフトウェアのリンクをかけ、タイミング抽出を行い、その結果をモデルに組み込んでいく。

CPU	SYSPAGE = (3330, 161, 162)	ページングデータセット
OS	= VS1.	オペレーティングシステム
TP	= VTAM, BTAM	TP アクセスマップト
DBDC	= CICS 1.1	ソフトウェア パッケージの使用の場合
VTAMBUF	= VTAM ベッファーサイズの指定	

上記以外の 3330 (DASD) や周辺入出力装置は、ラミコレー ションに必要な  
ものだけ、JOB ステートメント (後述) の データセット定義時に指定する。

#### 4.2. ネットワークの定義:

ネットワークの構成も、CPU の外側 (即ち、使用されるコミュニケーション・  
コントローラー、ライセンス・クラスター・コントローラー、ターミナル) の順に從つ  
て指定していくべき良し。ただし VTAM を使用するネットワークでは、論理  
的な接続である SCS (リモート・リソースと接続) について指定する。

基本的に、これらの  
エア上の、パフォーマンス

以下、ネットワーク定義ステートメントの例を概略記述する。

3705 CONPROG =	: 3705 のコントロールプログラム定義 (NCP ヘルル)
CH DELAY =	: アクション インタラクション遅延指定
BUFSPACE =	: バッファー・スペース / 1転送 (MAX CHARACTERS)
ADAPTER =	: ハードウェア アダプター・タイプの指定 (TYPE 1/TYPE 2)
CHANNEL =	: 接続チャネル・タイプの指定
SCANNER =	: 回線走査機構の指定

LINE NUMBER =	: ライン数の指定 (もし同一タイプのラインが複数個の場合などは、 指定可能)
CHARASEC =	: ラインスピード (C.P.S.)
LINTYPE =	: ライン・タイプの指定
PROPTIME =	: 伝播遅延時間の指定
TATIMES =	: ライン・タムアンド・タイムの指定
CONNECT =	: ラインから接続される相手方の指定 (比如 3705 の?)

TERMINAL TYPE =	: ターミナル・タイプ
APPL =	: ターミナルが会話するアプリケーションの指定
RESPONSE =	: リスポンスに対する統計の必要性 (EACH か GROUP)
CLUSTER =	: クラスター・タイプの指定
CHANNEL =	: 3705 を経由でなくチャネル間接続される場合のタイプ
CONNECT =	: ターミナルが接続される相手方の指定 (ライン)
MSGRATE =	: M X-E メッセージ到着/HOUR, (到着率) の分布指定 (注)
INTERARR =	: 到着間隔の指定
MSGMIX =	: 全体のメッセージ発生に対する比率

(注) FUNCTION もしくは 次ページ 参照

VTAM におけるネットワークでは、クラスター タイプのターミナルは、複数個の論理ユニット（複数個の END USER）を備え、各々は、独立してアプロケーションプログラムとメッセージのやりとりができる。したがって、この機能を UC マクロと SESSION マクロで行う。

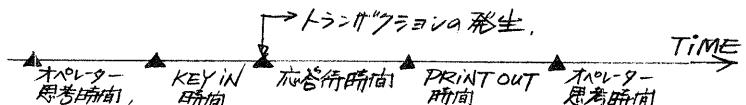
UC TYPE =	: UC タイプ (3601, 3651, 3791)
FRAMENUM =	: リストボックスを待合する (SOLIC) アクションを用意数 (NCP=MAXOUT)
PASSCNT =	: リモートドロップラインに於けるトランザクションコール数 (PASSLIMIT)
RESPONSE =	: リストボックスに対する統計の必要性、メッセージ単位の統計
CONNECT =	: UC 単位に統計をとる、全体として統計をとる、などの機能ができる。

SESSION TYPE =	: セッションタイプ (セッションタイプは UC のアクティビティに依存)
APPL =	: アプロケーション名
CONNECT =	: 接続先
MSGRATE =	: メッセージの発生量、発生分布 (指數、一定、ユーザー指定など)
INTERARR =	: 到着間隔
MSGMIX =	: 全体に於けるメッセージの発生比率
SESSQ =	: ユーザーがこのセッションでは連続的に出すか否か?

#### 4.3 ネットワーク負荷定義 / ターミナル動作定義

TPシステムにおけるインパットメッセージ及びアウトプットメッセージの属性の定義、ターミナルに於けるオペレータの動作を定義する。メッセージの発生は、MSGIN, MSGOUT ステートメントにより、メッセージタイプ別にランダムに発生する事ができる。ターミナル動作の指定には、ハードウェアの I/O 速度の代入、応答時間、キーイン時間のオペレーター思考時間、(例えば、伝票確認時間)、キーイン時間、などのオペレーティヨシ順序に従う、またオペレーションタイプ (デタエンタリー、照会型、会話型)、を考慮して指定する。

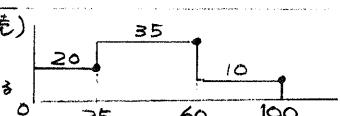
ターミナルに於ける動作例、



MSGIN LENGTH =	: 固定長、もしくは可変長のインパットメッセージの数を指定する (FUNCTION ステートメント)
NLENGTH =	: セグメントの長さを指定する。(UC タイプの場合 256) (注)
TYPE =	: メッセージタイプの指定。
PERCENT =	: 複数個のメッセージタイプがあり、全体の MSGIN における割合を指定する。
BATCH =	: バッチタイプのメッセージである事を指定。
INQUIRY =	: インクワリーティプのメッセージである事を指定 (次のメッセージは必ずリストボックスの後)
THINK =	: キーインタイムとオペレーター思考時間、(人差し指)
APPL =	: 管理用に対応するアプロケーションを指定する。
MSGRATE =	: メッセージの発生が指數分布、一定分布、あるいはユーザー指定分布に従うかを指定

(注) FUNCTION ステートメント: DISCRETE (不連続分布) CONTINUOUS (連続) の 2種がある。

右図例では、FUNCTION D3, 25/20, 60/35, 100/10 となる



MSGIN      INTERARR = メッセージの発生間隔が、指数分布、一定分布、ユーザー指定分布の指定 (FUNCTION)  
 RESP = : 実況システムが VTAM である場合、レスポンスの要求の選択可。

MSGOUT LENGTH = : 固定長、もしくは可変長のアウトプットメッセージを指定。  
 SLENGTH = : セグメントの長さを指定。  
 TYPE = : メッセージタイプの指定  
 REPLY = : インクライアントのメッセージイオットに対応。

#### 4.4. アプリケーションプログラム モデリング

SSにおいて、アプリケーション・プログラムをモデル化するには、トレース方法とセルフ方法の二種類があるが、本稿では、セルフ方法について記述する。(注) 実際のアプリケーション・プログラムは、アプリケーション・ロジックと、コントロールプログラムに対する機能要求（即ち、I/O 要求など）、及び、使用データ・セットの定義から構成される。モデルと、これらを対応させると次の様になつた。

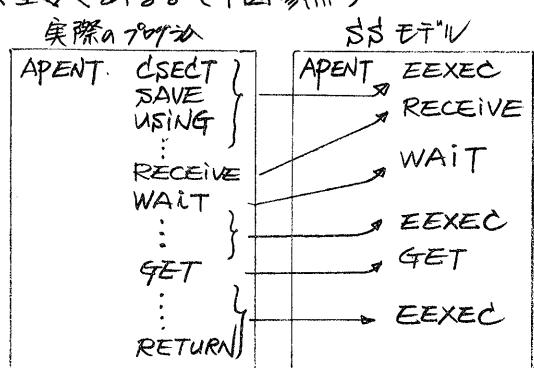
実況システム	SS モデル (CSS)
・アプリケーション・ロジック	CSS 命令
・アプリケーション・実行時間 (インストラクション数)	EEXEC 命令 (EXECI 命令)
・データ・マネジメント・マクロ	SS・データマネジメント・マクロ (SVC)
・タスク・マネジメント・マクロ	SS・タスクマネジメント・マクロ (SVC)
・データ・セット 定義 (DCB, ACB)	SS・DD ステートメント
・コード・モジュール 定義	SS・プログラム・ステートメント

基本的に、アプリケーション・プログラムのモデル化においては、どの様な機能を行うかではなく、どの様な処理形態で実行されるかが重要である事は言うまでもない。（即ち、アプリケーション・プログラムのステップ数とその間にに入る入出力要求の順序、アクセス回数など）が重要である。（下図参照）

##### (1). EEXEC 命令 (注)

EEXEC 命令には、実行時間を指定する方法と、インストラクションステップ数を指定する方法がある。（EXECI 命令）

どちらも、I/O 要求や、SVC マクロの間にあるインストラクション数、もしくは、平均実行時間を算出し指定する。



(注1), トレース方式というものは、SPAというソフトウェアモードで実際のプログラムをトレースし、データに記録していくものをインポート直荷とするもの。

(注2), EXEC とは Enable な状態より CPU 実行時間である。DISABLE 状態（スーパーバイザーモード）での CPU 実行時間は、DEXEC 命令でミニマートする。

EXEC I	INSTRUCTIONS,	{ PAGE/NOPAGE PFUNC/ PCONT/PNOTE PREF./PLIST }	アプロセシングロジック ステップ数 あるいは、実行時間、レジンダ 有無、レジンダヘッタージなど指定。
EXEC	TIME,		

EXEC命令では、また、どの様なページ参照ヘッタージで、実行されるかを指定し、(FUNCTIONステートメントなど)ページングオペレーションをコミットする事も可能である。この機能は、ユーザーが指定することは、まだまつぱりを用いる事もできる。(OS/VSIの場合には、2K単位にページ番号を付けて、コントロールされる。)

### (2). タスク・マネージメント・マクロ

タスク・マネージメントに関するスーパーバイザ機能のうち、まだ提供するものは、右図の様なものである。

実際のアプロセシングで使用する主な、SVCをモデル化している。これらの機能をシミュレートする際に実システムで、これらのSVCマクロを出すときに必要なとされるオペランドとして必要な情報をSSでも必要なとされる。

タスク	ATTACH, DETATCH, CHAP ENQ, DEQ, POST, WAIT, LINK, LOAD, DELETE, XCTL, EXIT
ストレージ	GETMAIN, FREEMAIN
タイマー	STIMER, TIME, TTIMER
%	EXCP

SS スーパーバイザマクロ(VSI) 図5

### (3). データ・マネージメント・マクロ。

#### データセットの OPEN/CLOSE

I/Oオペレーションの実行など、実システムでおこなわれるのと同じ機能。ユーザーインターフェイスがまだの場合にも提供される。従って、データセットのDASD上の配置、プログラムの中で必ずI/Oマクロの種類、順序など、実際のデータセット(データベース)の設計や詳細な情報の指定が可能である。(まだでは、実システムにあけるエラー処理機能は備えていない。)

図6. は、VSAMにおける、データセットの定義と、I/Oマクロの例である。

### 4.5. JOBストリームの定義

実システムにおける、JCLに対する応じて、また、データマネジメントマクロ等同時に定義する。

DCB/ACB/DDに対応して、まだかも、この指定を行ふ事は、より初期設定(イニシャリゼーション)が行なわれる。指定すべき、ステートメントは次の4つである。

ESDS1 ACB ACSM=VSAM, UNIT=(3330,130) SPACE=, STTRACK= CISZ=, BUFDN=
RECSZ=, SIZE=
DSTYPE=ESDS
*
OPEN    OPEN ESDS1
:
POINT ESDS1
GET    ESDS1, SVRPL
:
PUT    ESDS1, SVRPL
:
SVRPL EQU SV

図6. VSAM ESDSの例。

- |                 |  |
|-----------------|--|
| • SYSDS ステートメント | • システムデータセットの定義<br>SVC LIB/LINKLIB/JOBQE/SYSPAGE |
| • JOB ステートメント   | • ジョブ名、クラス、ペーティションなどの定義。                         |
| • EXEC ステートメント  | • ジョブスナップの定義。<br>エントリーオペレート、ストレージサイズ             |
| • DD ステートメント    | • アクセスマップド、サイズ、配置などの指定。<br>(各々のデータセットに必要)        |

DCB と DD ステートメントの関係は、実際の OS と同じ考え方で良い。

#### 4.6. モデルコントロール(シミュレーション・コントロール)の定義。

最後に、実際のシステムにはないが、MDLを実行するに必要なパラメーター定義のステートメントの説明をする。MDLのプリプロセッサーではなく、ポストプロセッサーに対するオプションの指定を行う。

イニシエイゼーション時間、モデル実行時間、シミュレーション結果のオプションの選択(ポスト・プロセッサーに対するアウトプットの選択)  
例文は下記の様なものである。

```
MDLCTL MODTIME=300 .... 5分間実行。
INITTIME=30 .... 30秒前 イニシエイゼーション(累積リセット)
REALTIME=30 .... 30分間、実時間とすぎれば終了
PRINTIME=60 .... 1分間くポストプロセッサーへコントロールがわり統計
PRINTRSP=GRAPH .. をとる。応答時間はグラフで OUTPUT する。
TRACE=100 .... 最後から100回のブランチポイントをトレースアカウトする
```

#### 5. OSS について。

以上のべてきだが、MDL のインпутである。このインпут指定へ従い、CSS のプリ・プロセッサーは、CSS のステートメントへ翻訳し、CSS の実行を行う。(1) 実システムと CSS との対応。

前にものべたが、MDL はハードウェア機能(即ち、ディスク装置のメカニズム、転送速度、回転速度等の基礎的特性)を備え、その他に、インタラクションメカニズム、タイミングをもつ特殊な言語である。一般的なラミュレーション機能としては、クロック、Queue、乱数発生、統計用テーブルをもつ。オペレーティングシステムとの比較の上で重要なものは、一時的属性物(トランジエント

実システムの属性 : CSS の属性	
エンティティ	ハードウェア
として、コンピュータ	RESOURCE
システム特有な、メモリ、タスク	TASK
コマンド、ノードを備え、コーサーク	COMMAND
提供しまくる。	TASK QUEUE
実システムとの属性としての比較は右の様になる。	SVC
	DOUBLET.
	NOTE
	iTIMER

## (2) OSプログラム構造、(OSの動きの例)

OSヒューバー・プログラムの動きをラミコレートする例を記述する。OSの例として、インタラプトハンドラーと、スケジューラーが、ユーザ・プログラムをコントロールする例である。

### ・インターフェット・ハンドラー

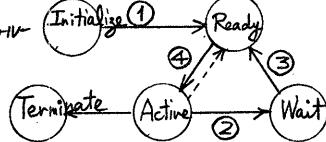
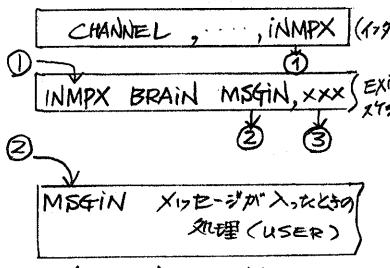
主に、I/Oインタラプトとタイマー・インターフェットをラミコレートする部分である。OSでは

は、%Oインターフェットに対し BRAIN (Branch on Interrupt Type) といふ命令を提供し、インターフェットジョブ種類を解析し、各々のユーザ・インターフェットをコントロールをわけしてくれる。

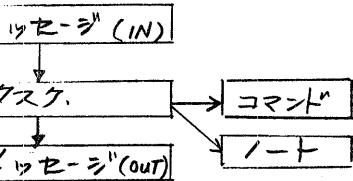
このBRAIN命令は、ディスク、テープのI/Oにもコミュニケーション・コントローラのI/Oに対しても使用できる。タイマー・インターフェットは、ITIMER命令で、インターフェットが生じる時刻とEXITルーチンを指定する事ができ、時刻に達すると指定 EXITへコントロールを渡してくれる。

### ・スケジューラー

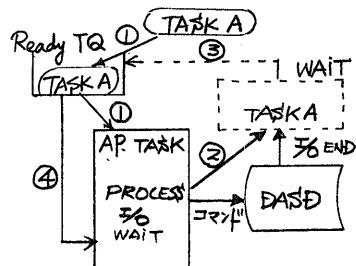
OSのタスク・ディスペクチャに相当する部分で、インターフェットジョブ処理終了後、あるいは、WAITマクロが実行されると、このスケジューラールーチンにコントロールが渡される。スケジューラーだけ、Ready Taskの有無、優先順位をチェックし、その高い順にコントロールを渡す。



OSにおけるタスク・ステータス



OS トランザクション・エンティティ



OSにおけるタスク・ステータス

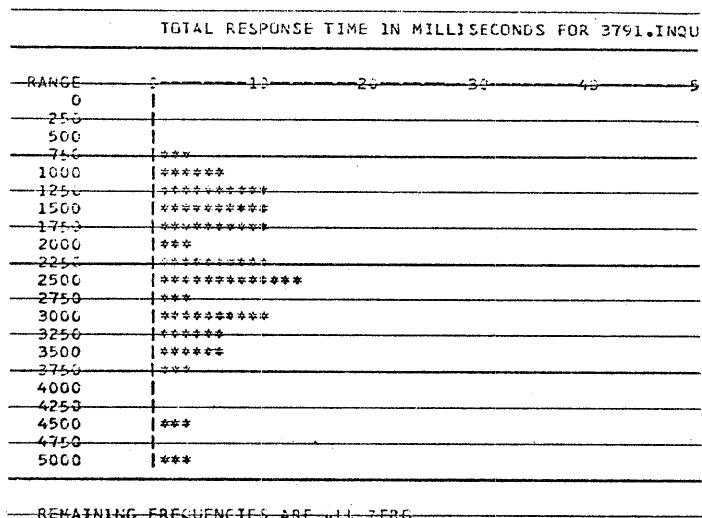
## 6. PSのアウトプット。

最も大切な事であるが、PSだけ、その大量のアウトプットを使用者の指定に従って、アウトプットする。使用者にとって、重要な事は、何をとる統計の選択と、要求する測定点を指定する事である。

ホスト・プロセッサーは、要求された統計を選択しアウトプットする。

### (1) ハードス使用率。

CPU、入出力装置、コントロールユニット、チャネル、アドリバーラヨンプログラム、SVCロードモジュール



などの使用率、使用回数などを各々アウトプットする。

(2). CPU タイム分析。

ロード・モジュール毎、ユーザー・タスク毎、プログラム機能別に DISABLE/ENABLE に分け、CPU タイムを分析アウトプットする。

(3). Queue 統計。

コマンド、タスク、メッセージ、各々の Queue に対して、平均、最大のキューの状況、待時間、をアウトプットする。

(4). 応答時間

ターミナル、ライシ、コントロールプログラム、等々の指定（ネットワークの指定）に従って、平均、パーセンタイル、標準偏差、及び分布を、使用者の指定に基づきアウトプットする。（グラフもアウトプットも可能である……詳ページ図参照）

## 7. おわりに。

以上おべてきだ様に、たゞは、その使用者が、ラミニュレーションの専門家である必要がないという前提にたち、汎用性のあるプリ・プロセッサー、ポスト・プロセッサーを備え、使用可能になつている。

たゞの開発時の精度目標は、±10% の誤差範囲をめざし、またその範囲内の検証例も報告されていふ。しかしながら、シミュレーションを行ふ必要のある時点は、システム設計の初期段階が多く、たゞへのインプットと詳細設計後、あるいは、完成後とは、異なるのが通例で、検証例はまだ数多くない。

また、実際のシステムのシステム・ライフの検証においては、その実システムをハードウェア・モニタ、及び、ソフトウェア・モニタ、データをとり、これをシミュレーションの中に組み込み、予測する事も多い。この場合には、かなりの作業量を要し、たゞとのものの精度だけではなく、ユーザーのモデルの精度を、現実のプログラムに即し、上げる必要があり、やはり相当の作業量となる。この分野では、最近は、ソフトウェアによる、ネットワーク・アクティビティ、シミュレーターにより、コミュニケーション・コントローラーの外から、メッセージを発生させる方法が本格化してきた。

システム性能評価本来の目的である

- ・システムオペレータの発見、
- ・システム限界の予測（確認）
- ・エネルギー消費の定量化

等々の方法は、その目的意識を明確化する事、システムのいかれいな環境を理解し、コストを考慮した上で、シミュレーションが、実測か、あるいは代の方針かを判断する事が重要である。

なお、本稿で、紹介してシステム・シミュレータ・プログラム。および、関連マニアリは、IBM 社外には、提供されないなど、ユーザーのシステム設計に利用する場合に、IBM 社員によって使用され、その結果のみをユーザーへ提供する事を、巧断り申し上げておく。本稿の内容については、コンピュータ・シミュレーションの一つの考え方と実際例として、ご理解いただければ幸いである。（今回の記述は、VSSP Version 2 に従って記述して。また既往の都合上、DB/DC パッケージに関する記述は省略して。）