

## データベースマシンのアーキテクチャ水準

## On Architectural Levels for Database Machine

南部 明 相磯 秀夫

Akira Nambu Hideo Aiso

慶應義塾大学 工学部

Faculty of Engineering KEIO Univ.

## 1. まえがき

近年、計算機に関する技術革新は著しく、その機能は急速に増大し、大規模で高速なシステムが利用可能となってきた。一方、社会機構も多様化・複雑化しており、情報処理に対する計算機への期待は高まるばかりである。このような背景からデータベースの概念が生まれ came といえる。計算機の応用分野の拡大は大規模な統合システムの構築を促しており、多目的利用の統合ファイルが必要となってきた。

システムが巨大化すれば、ソフトウェアの生産負荷は大きくなる上、ハードウェアに対する柔軟性は小さくなる。また、システムに対する要求は適用範囲が広がれば広がる程、変化が大きくなり、アプリケーション毎のシステム構成

をとる必要も出てきている。したがって、幅広い要求に対応できる柔軟なシステムを設計する必要があり、データベース管理システムはこの柔軟性を与える道具といえよう。しかし、現在のソフトウェアによるデータベース管理システムでは全体のシステムの柔軟性を改善するには不十分であった。データベースマシンは一面ではこの柔軟性を増すこと狙ったものであるといえよう。

Fig. 1 に従来の情報処理システムと機能分散化の例を示した。

データベースマシンは機能分散処理の一方式であり、通信制御プロセッサが前置プロセッサと呼ばれているのに従い、後置プロセッサと呼ばれている。

データベースマシンは、Fig. 1. に示された構

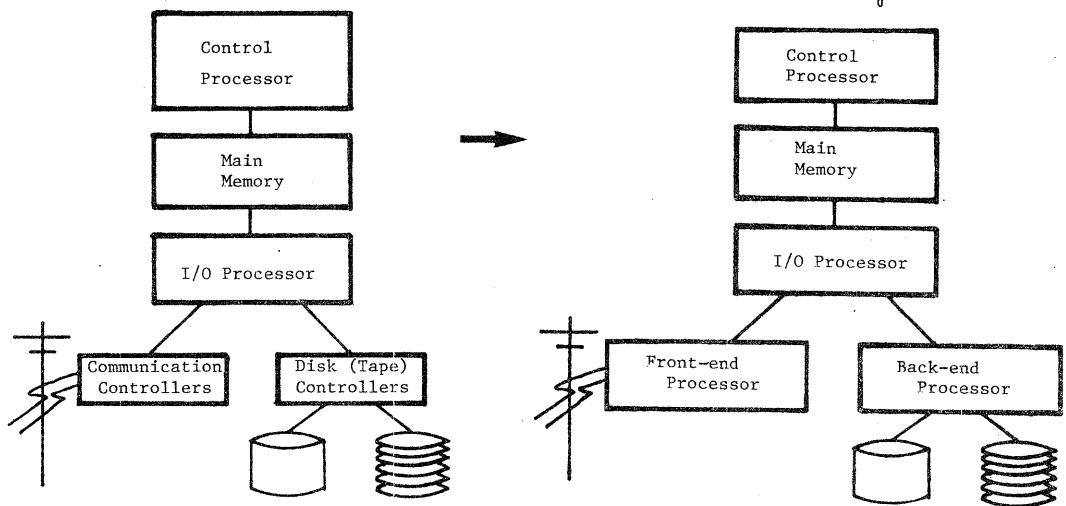


Fig. 1. 情報処理システムにおける機能分散化の例。

成の他にも様々な構成がみられるが、ほとんどホスト計算機に対し、スレーブプロセッサとして動作するものである。したがって、ホストとのプロトコル水準は重要な意味を持つといえる。本稿ではこのプロトコル水準に注目し、データベースマシンのアーキテクチャを考察することにする。

## 2. 情報処理の抽象化とデータベース管理機能の階層構造

データモデルはデータベースを設計する指針となる論理データ構造のわく紐を提供するとともに、データベースを処理する上で基本となる操作群を抽象化している。

この操作群はデータベースマシンを設計する上で重要な要素となる。データベースマシンはこの操作群に基づいてデータベースを処理する。そして操作群の水準でホストとのプロトコルを設定しているものが多い。しかし、データモデルが提供する操作群とはギャップがあることは否めない。

ここでは、データモデルの操作群を大きく2つの水準に分け、いくつか例を紹介する。さらに、データベースを管理する上での機能を抽出し、操作の面から見た階層構造を考察する。

### 2.1 データベース操作群の水準

データモデルが提供する操作群は大きく2つに分けられる。1つはレコード操作レベルのもので、データベースの構造に従って作用する演算とみることができる。この水準の操作群を提供するデータモデルはデータベースの論理構造のわく紐として、かなり物理構造を省略するものが与えられる。したがって構造を巡航する操作群が必要となってくる。この水準のデータベース操作群をL1水準演算と定義する。

他の1つは集合演算レベルの操作群であり、データベースへの操作を集合演算で抽象化する。この水準の操作群を提供するデータモデルでは、データベースの構造が多項関係あるいは2項関係で抽象化され、物理構造とは直接関連しない。この水準のデータベース操作群をL2水準演算と定義する。

[L1水準演算] L1水準演算の例として、DBTGモデル[1]Cネットワークが提供するDML階層構造をサポートするIMS[2]のDL/I等が挙げられる。いずれもKEY値による条件検索と構造に沿った条件検索(巡航検索)が基本演算となる。

DL/Iの演算をTable 1に示す。

GU	Direct Retrieval
GN	Sequential Retrieval
GNP	Sequential Retrieval under Current Parent
GH	As above but allow subsequent DLET/REPL
ISRT	Add New Segment
DLET	Delete Existing Segment
REPL	Replace Existing Segment

Table 1 DL/I operations (summary)

[L2水準演算] E.F. Coddの提案した関係モデル[3]における $n$ 項関係演算、E. F. Coddの提案した構空間モデル[4]における $n$ 項関係演算と2項関係演算、およびJ. Minkerの二項関係演算[5]を取上げ、議論する。

### 1) 関係モデルにおける関係論理に基づく演算

(Coddの提唱したALPHAサブラゲージ[6]による)

- GET  $W(\beta) : \lambda$
- HOLD  $W(\beta')$
- PUT  $W(\beta')$
- UPDATE  $W$
- DELETE  $W$
- RANGE relation-name variable

ただし、 $\lambda$ : 関係論理,  $\beta$ : ターゲットリスト  
 $\beta'$ : 単-リレーション内のターゲットリスト  
 $W$ : 作業領域

関係論理に基づく演算は述語表現の条件により対象リレーション群からデータを取り出し、作業領域へ格納するGET操作が基本となる。他はデータベースの更新処理を抽象化している。

### 2) 関係モデルにおける関係代数 [7]

- UNION, INTERSECTION, DIFFERENCE
- EXTENDED CARTESIAN PRODUCT
- RESTRICTION, PROJECTION, JOIN, DIVISION

古典的な集合演算とn項関係への新しく定義した演算からなる。

関係代数は全ての演算が2項演算である。そして、論理操作が明確であるため、1)に比べ処理が簡明でアルゴリズムを記述しやすい。

### 3) 情報空間モデルにおける情報代数 [4]

- $b[\lambda, \beta] (A_1, A_2, \dots, A_m)$   
 $= \beta(\{ \rho \mid \rho \in A_1 \times A_2 \times \dots \times A_m \wedge \lambda(\rho) = \text{'true'} \})$
- $g[\rho, \gamma](A) = \gamma(A/\rho)$
- $S_1(A, B) = \{ y \mid 0(y) \in A \wedge y \in B \}$
- $S_2(A, B) = \{ y \mid \delta(y) \in A \wedge y \in B \}$
- $S_3(A, B) = \{ \delta(y) \mid 0(y) \in A \wedge y \in B \}$
- $S_4(A, B) = \{ 0(y) \mid \delta(y) \in A \wedge y \in B \}$
- $S_5(A, B) = \{ x \mid x \in A \wedge \forall y \in B(\delta(y)+x) \}$
- $S_6(A, B) = \{ x \mid x \in A \wedge \forall y \in B(0(y)+x) \}$

ただし、 $\lambda$ : 検索条件 ( $A_1 \times A_2 \times \dots \times A_m$  上の論理関数),  
 $\beta$ : 点生成関数,  
 $\gamma$ : 点生成関数,  
 $\rho$ : 点関数,  
 $\delta(y)$ : 2項関係の終点,  
 $0(y)$ : 2項関係の始点,  
 $A$ : ファイル,  $B$ :  $A$ 上で定義された構造

情報空間モデルではデータベースの論理構造のわく紐として、属性空間(データ単位間のn項関係)と事象関連(2項関係)を投影する関連空間を提供し、関係集合の分類を行う。ている

最初のコントロール操作  $b[\lambda, \beta](A_1, A_2, \dots, A_m)$  は 1) の GET W ( $\beta$ ):  $\lambda$  と同様の操作である。グラフニング操作  $g[\rho, \gamma](A)$  は集計操作を抽象化した演算である。1) では image 関数として、 $\lambda$  や  $\beta$  中に現れる。  $S_1$  から  $S_4$  までの操作は事象間関連に沿って巡航を行う演算である。

### 4) Minker の 2項関係演算 [5]

- $R_1(a_1, a_2) \cup R_2(a_1, a_2) \rightarrow R_3(a_1, a_2)$
- $R_1(a_1, a_2) \cap R_2(a_2, a_2) \rightarrow R_3(a_2, a_2)$
- $R_1(a_1, a_2) / R_2(a_2, a_3) \rightarrow R_3(a_2, a_3)$
- $R_1(a_1, a_2) \setminus R_2(a_3, a_2) \rightarrow R_3(a_2, a_3)$
- $R_1(a_1, a_2) \wedge R_2(a_2, a_3) \rightarrow R_3(a_2, a_3)$
- $R_1^T(a_2, a_1) \rightarrow R_2(a_2, a_1)$

以上の6つの演算は2項関係に対しての操作

である。Minker は2項関係と単位行列を用いて表現し、6つの演算を行列演算に置き換えている。さらに推論機構をこれらの演算の上で展開している。

### — 1)~4) の比較検討 —

特徴を列挙する。

- 2) と 4) は論理操作が明確で、1) と 3) に比べ、プログラム言語に近い。
- 1) と 3) は述語論理表現で検索条件を示すため、自然言語とのインタフェースが良い。
- 3) はデータ構造を操作する演算を備えており、注目される。
- 4) は転置インテックスなどの補助的なデータ構造を操作する演算として期待できる。
- 1) と 4) に共通する特徴として、データベース処理を集合演算で抽象化しており、非手続的な高水準汎用データ操作言語をユーザに提供することができるといえる。

(L2水準の演算をデータベースマシンのホスト計算機とのプロトコルとして設定する場合、大きな負荷がデータベースマシン側にかかることが予想される。したがって、現在提案されているデータベースマシンの中ではL2水準の命令を完全に用意しているものはほとんどない。)

### 2.2 データベース管理機能の階層構造

データベースを構築し、管理・維持してゆくために提供されるユーティリティがデータベース管理システム(DBMS)である。

DBMSの役割として

- 複雑なデータ構造の表現を可能とする。
  - 多様なアクセス方式を提供する。
  - データとプログラムの独立性を保証する。
  - 種々の目的を持ったユーザに容易に使用できる言語を提供する。
  - 機密保護・障害回復機能を有する。
- が挙げられる。

DBMSの構造としてはFig.2の構造が一般的であろう。ただし、ユーザとのインタフェースとしてはL2水準で提供しているDBMSよりも、L1水準のデータ操作言語を提供するものが多い。

Fig.3は計算機システムにおいて、他のリフ

トウェア資源との関係を示した図である。

Fig. 2 と Fig. 3 から DBMS がオペレーティングシステム (OS) の基本システムの外にあることがわかる。つまり、記憶管理のわく外で、しかも、基本ハードウェアとは何階層も離れたところで構築されているのである。これは磁気テープ時代にその形が定まった旧式のファイル管理アーキテクチャと同等であり、技術革新の成果を取入れることが難しい原因となっている。

したが、現在のソフトウェアによる DBMS ではアプリケーションが要求する性能を得られない場合が多い。Fig. 5 に DBMS が適用可能なアプリケーションを図示した。座席予約システムや銀行業務システムなどのオペレーションシステムではリアルタイムでの高速応答や更新処理が要求される。さらに、データベースへの処理要求はパターン化しており、アプリケーション毎にシステム構築をした方がコストの点で有利なことが多い。一方、文献・特許・経済・企業等の情報を蓄積し、その情報に対する検索をサービスするデータバンクや企業・学校等の組織体情報と管理するインフォメーションシステムでは汎用の DBMS を適用し得る。

データベースマシンの導入はデータベース処理の効率を上げ、さらに汎用 DBMS の適用領域の拡大が期待できる。

### 3. データベースマシンのアーキテクチャ水準

データベースマシンはデータベース管理の一部を専用のプロセッサに委ねることにより処理効率および性能価格比を向上させようとするものである。2.2 で述べたように、DBMS は基本システムの外側で構築されていることから、データベースマシンを周辺装置側に置くことが一般的になってきている。これはデータベース管理機能の一部を 2 次記憶装置側に移行させても基本システムにはほとんど影響を与えないからである。したが、データベースマシンはあくまでスレーブ・プロセッサであり、周辺装置の 1 つとして見る事ができる。

データベースマシンの導入により、ホスト計算機側の負荷は減少することが期待できる。さ

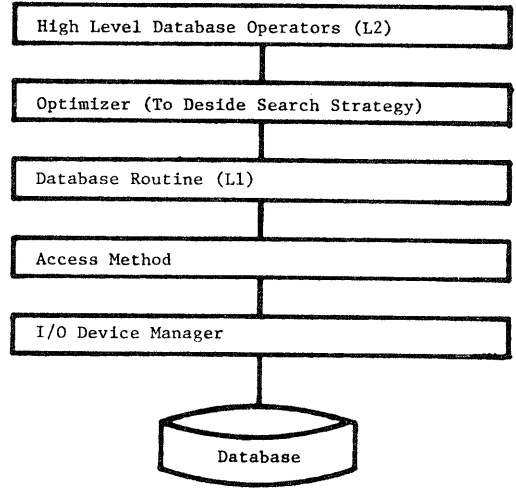


Fig. 2 DBMS の階層的モデル

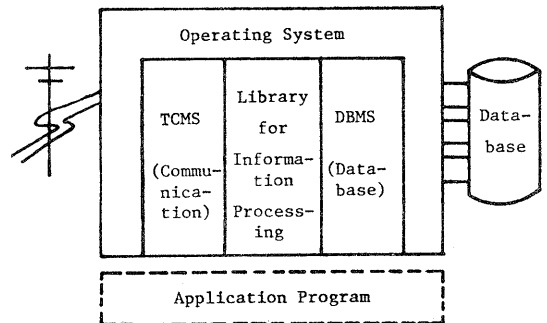


Fig. 3 ソフトウェア・リソースの構成

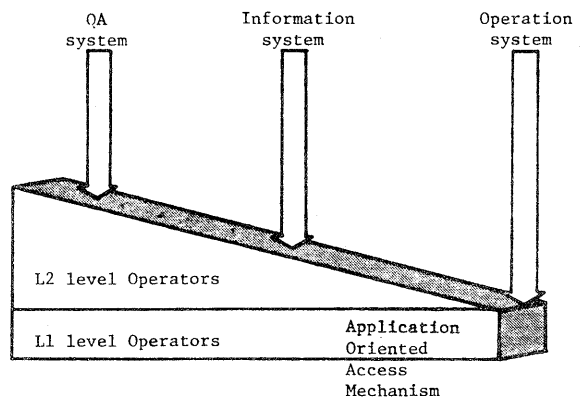


Fig. 4 DBMS の適用領域

らに、その利点として

- ・データベース管理のハードウェアサポートが可能となる。
- ・OS および アプリケーション・システムに対しデータベースの独立性が増す。

ここではデータベースマシンのホストとのプロトコル水準を比較することにより、アーキテクチャの問題点を考察する。

### 3.1 ホスト-データベースマシン間プロトコル水準

ホスト計算機とデータベースマシン間のプロトコル水準はデータベースマシンの処理能力のバロメータとなる。つまり、ホスト計算機での処理負担やホスト-データベースマシン間の通信量は、このプロトコル水準から予測ができる。

Table 2 ではちっのデータベースマシンについて、そのホストとのプロトコル水準で分類し、ホスト側の負荷と送信回数も簡単に評価した。

L1水準のプロトコルを設定した場合、レコ

ード単位の処理が基本となり、目的のデータ集合を得るまで、処理命令がかなり繰返されるのが予想される。Table 2 を見ると、L1水準のプロトコルが設定されている XDMS や DASD プロセッサは検索するレコードの数に比例して多くなる。また、XDMS が DBTG モデルのデータベースの管理をするのに比べ、DASD プロセッサは物理レコード(ブロック)から論理レコードを生成するための機能しかない。しかし、送信回数を比べると大差がない。したがって、L1水準のプロトコルを設定する場合、データベースマシンの機能を高めても送信オーバーヘッドのため処理効率は上らないと考えられる。解決法としてはホスト-データベースマシン間の通信手段に高速な回線を使用することである。

L2水準の場合、レコード集合の処理が基本であり、検索条件に合致した目的レコードの集合がデータベースマシンの応答となる。したがって複雑な検索条件で目的レコードを指定しても、ホストとの送信回数は2回ですむことが多

プロトコル水準		L1 (レコード操作)			L2 (レコード集合操作)	
データベースマシン名		DASDプロセッサ[10]	XDMS [11]	Hsia's DBC [12]	CASSM [13]	RAP [14]
単純検索	ホスト側処理量	$O(\lg N) \sim O(N)$	$c \sim O(N)$	c	c	c
	ホストとの送信回数	$4 \sim 2N$	$4 \sim 2N$	2	2	2
巡回検索	ホスト側処理量	$O(N')$	c	c	c	c
	ホストとの送信回数	$2N'$	$2N'$	$2 \sim 2N'$	2	2
プロセッサ量		d	w	$ddst + td + 5w$	dSt	dSt + w
プロセッサ量 具体値*		8	100	2180	16000	16100
データベースの構造		レコード	DBTG モデル	属性形データベース 散置インデックス	階層構造	関係データベース
備考		物理レコード(70,7)を論理レコードに加工 ・バツラング	DBTG の DML コマンドを実行する	属性形データベースは属性名とその特定の値を対にし、この対を複数個並べたものをレコードとする。念属値に内し、高速インデックスを持つ	L2水準の処理量ホスト側で、CASSMの検索論に翻訳し、ホストにして転送	Virtual RAPの場合、2次記憶上のデータ転送はRAP側のプロセッサ(w)で管理する
送信オーバーヘッド				データベースマシン処理オーバーヘッド		

N: 目的ファイルのレコード数  
N': 目的構造のレコード数  
d: ディスク装置数  
S: シリンダ数 (ディスク毎)  
t: トラック数 (シリンダ毎)  
w: 高性能プロセッサ  
α: インデックス (比率)

\* d=8, S=200  
t=10, w=100  
α=0.1

Table 2 データベースマシンのプロトコル水準による簡易的性能評価

い。

しかし、データベースマシン側に負荷の大部分がかかることを注意せねばならない。Table 2 を見てもわかるように L2 水準のデータベースマシンのプロセッサ量(ハードウェア規模の一定の目安)は、L1 水準のデータベースマシンに比べ、大きい。

また、L2 水準のデータベースマシンが提供するプロトコルで、2. で示したデータモデルが与える L2 水準の演算を包含するものはほとんどない。プロセッサの処理能力や作業領域の制限により、各データベースマシン毎にプロトコル水準は異なる。

L2 水準の演算を提供するデータモデルは極めて論理性の高いデータ構造をデータベースの論理構造のわく紐としている。データベースマシンが L2 水準の命令をハードウェアレベルで持つ場合、操作対象の物理構造がこの論理構造と同等になることが多い。例えば、関係モデルでは論理構造としてはフラット・テーブル形のリレーションしか与えていないから、関係データベースマシンではフラット・テーブルへの操作を連想処理により実行せねばならない。

一般に、L2 水準の演算を提供するデータベースモデルでは、論理データ構造として、ある定義に従った情報空間を与えている。したがって、ハードウェアで L2 水準の演算を実行しようとする時、連想処理方式を採用するが多い。しかし、連想処理方式によるデータベースは、性能価格比と融通性の点で問題がある。

最近では、連想処理方式の論理的実現の容易性を失わず、性能価格比を上げることが目標に転置インデックスなどの補助アクセス構造を取入れる試みが出てきた。Hsiao の DBC などはその代表例であろう。

Hsiao の DBC ではデータベースの全属性値に因り、転置インデックスを持っている。したがって、データベースマシン側で検索方法を選択(最適化問題)する必要はなく、ある一定のアルゴリズムで検索を実行すれば良い。しかし、全属性値に因る転置インデックスを持つことは、その量と管理のオーバーヘッドを考えた場合、妥当ではない。(DBC では hashing の徹底を利用し転置インデ

の大きさを小さくしている) そこで、データベースマシンへの要求パターンに沿った転置インデックスを構成する方式が考えられる。

全属性値に因り転置インデックスをもたない場合問題となる点は以下の2点である。

- ・検索方法をデータベースマシン側で決定する必要がある。
- ・どの属性値に因り転置インデックスを持つと効果があるか、要求パターンとモニターリングしながら、決定する必要がある。

L2 水準のプロトコルが設定されているデータベースマシンでは転置インデックスの管理のため、かなりの負荷がかかることが予想される。したがって、ホストとのプロトコルに補助アクセス構造を操作する命令を加える必要がある。

#### 4. データベースマシン REAM HVφ のアーキテクチャと今後の展開

ここでは著者らが設計した REAM HVφ [15] のアーキテクチャの概要を述べ、今後の展開について議論する。

##### 4.1 REAM HVφ のアーキテクチャ

全体のシステム構成を Fig. 5 に示す。

REAM HVφ は関係代数を包含する命令をホストとのプロトコルとして設定している。このプロトコル (REAM MACRO) を Table 3 にまと

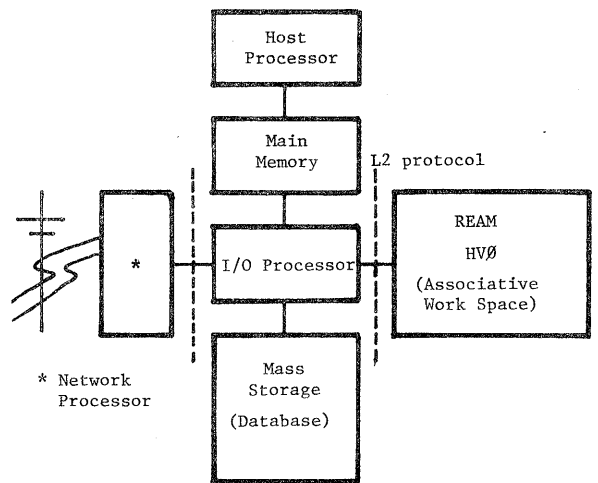


Fig. 5 REAM HVφ システムの全体構成

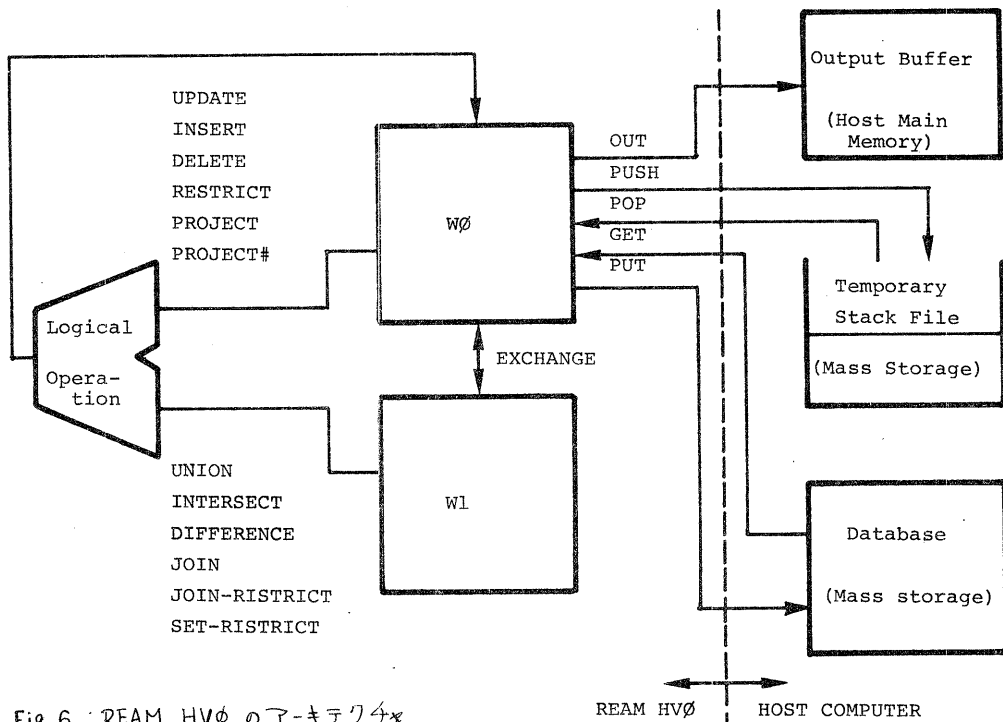


Fig. 6 REAM HVφ のアキテクトヤ

TYPE	REAM MACRO INSTRUCTION	OPERATION
RELATIONAL ALGEBRA	UNION	$W0 + R \cup S$
	INTERSECTION	$W0 + R \cap S$
	DIFFERENCE	$W0 + R - S$
	RESTRICTION	$W0 + R[A \theta B] = \{r:rcR \wedge (r[A] \theta r[B])\}$
	PROJECTION #	$W0 + R[A] = \{r[A]:rcR\}$ <i>duplicate</i>
	PROJECTION	$W0 + R[A] = \{r[A]:rcR\}$ <i>non-duplicate</i>
	SET RESTRICTION	$W0 + R[A \theta B]S = \{r:rcR \wedge (R[A] \theta S[B])\}$
	JOIN RESTRICTION	$W0 + R[A \theta B]S = \{r:rcR \wedge scS \wedge (r[A] \theta s[B])\}$
	JOIN	$W0 + R[A \theta B]S = \{(r s):rcR \wedge scS \wedge (r[A] \theta s[B])\}$
STORAGE I/O	SET RELATION	$W0 + T$
	GET	$W0 \leftarrow \text{DATABASE STORAGE}$
	PUT	$\text{DATABASE STORAGE} \leftarrow W0$
	OUT	$\text{OUTPUT FILE} \leftarrow W0$
*	PUSH	$\text{TEMPORARY STACK FILE} \leftarrow W0, \text{TSFP} \leftarrow \text{TSFP} + 1$
	POP	$W0 \leftarrow \text{TEMPORARY STACK FILE}, \text{TSFP} \leftarrow \text{TSFP} - 1$
	EXCHANGE	$W0 \leftrightarrow W1 \text{ and } W1 \leftrightarrow W0$
**	INSERT	$W0 + R \cap T$
	DELETE	$W0 + R - T$
	UPDATE	$W0 \leftarrow (R[A] \leftarrow \{t[C]:tcT\})$
OTHERS	MODIFY	ARITHMETIC OPERATION
	SORT	SORT OPERATION
	CONTROL	STATUS CONTROL

W0 : working buffer 0  
 W1 : working buffer 1  
 R : a relation in W0  
 S : a relation in W1  
 T : a relation given from an instruction operand  
 r, s, t : tuple  
 A, B, C : attribute  
 $\theta$  : =, =, <, <=, >, >=, >  
 $\theta$  : =, =, <, <=, >, >=

\* WORKING BUFFER CONTROL  
 \*\* DATABASE MANIPULATION

Table 3 REAM MACRO Instructions (summary)

めた。

REAM HVφではL2水準の演算を直接実行するアーキテクチャが設定されている。Fig.6にREAM HVφにおけるデータの流しと命令の作用個所を示した。

さて、REAM HVφのアーキテクチャ上の特徴を列挙する。

- REAM HVφは連想処理による集合演算プロセッサであり、その記憶領域は作業領域として利用される。
- データベースの蓄積場所はホスト側の管理するマス・ストレージである。
- マス・ストレージとREAM HVφとのデータ転送単位は、フラット・テーブル(リレーション)のコラム(ドメイン)単値である。
- ホスト側での物理データベース管理は基本ファイルシステムで行う。
- ジョブ毎にREAM MACRO命令列をバケットにして転送するため、ホストとの通信は少ない。
- REAM HVφは関係代数に基づく命令をハードウェアで実行する関係データベースマシンである。

REAM HVφのアーキテクチャは情報処理システムの拡張性を損うことなく、データベースの高速処理を図ることを目的としている。

REAM HVφのハードウェアはCCDを記憶素子とし、その特徴を生かした連想プロセッサにより設計されている。ハードウェアの詳細は本稿では述べないが、処理方式の特徴を以下に述べる。

- 4つのフラグ(データ・アイテム毎)の状態を制御することにより、複雑な連想機能を実現。
- 制御用フラグをデータに付けて記憶するタグマシン(RAP [14]方式)ではなく、制御用フラグは専用レジスタに置かれる。
- ロジックはマイクロプログラムで制御される。

REAM HVφは現在ハードウェアの設計まで行ったが、実装はしていない。これは設計段階(ハードウェアの設計、同時に進めた関係データベース管理システムSVφの開発)で生じた問題点により、アーキテクチャ上の変更が避け

られなくなったからである。

なお、関係データベース管理システムSVφはREAM HVφのソフトウェアを開発すること、REAM MACROレベルでのHVφのシミュレータとして機能することを目的とした実験システムである。現在、UNIVAC 1106上で実行しており、TSSモードでSEQUELの向合せができる。[16]

最後に、REAM HVφの問題点を列挙する。

#### 1) アーキテクチャ上の問題点

- 物理構造としてはフラット・テーブル(リレーション)のコラム(ドメイン)単値でブロックに割当てた構造しか持たない。したがって、各命令はコラム内アイテム値の全数探索を基本に実行される。
- 作業領域の大きさがハードウェア上の制限から決ってくる。したがって、処理対象のデータが作業領域を越える場合に備え、記憶管理機構をREAM HVφ専用にする必要がある。
- REAM HVφではファイル管理をしないので、二次記憶とのアクセス時間、およびデータ転送のオーバーヘッドは解決されない。
- REAM HVφでは単一ジョブしか処理できないため、応答特性が悪くなる可能性が高い。

#### 2) ハードウェア設計上生じた問題点

- ハードウェアで処理する命令の水準が高く、ロジック量、および制御記憶が大きくなる。

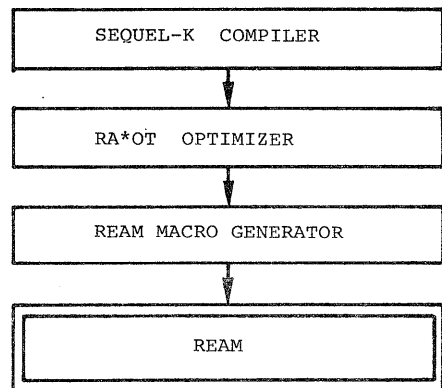


Fig.7 System Structure of Relational Database Management System 'SVφ'



- ロジックのタイミングが非常にクリティカルで、マイクロプログラムを書くのが難しい。
- ビット直列で演算処理を行うため、速度が遅い。

#### 4.2 今後の方向

REAM HVφで生じた問題点を考慮し、アーキテクチャの改善を提案する。

1) 分散データベース指向 分散データベースはデータ資源の共有をアクセスの局所性を生かしながら実現できる。将来、分散データベースが実現されるであろうアプリケーションは多数あり、データベースマシンも分散データベースに対処したアーキテクチャを必要とあろう。ここでは Fig. 9 に示される分散データベースシステムをモデルとし、ネットワーク上での標準プロトコルをL2水準で設計する。

2) Storage Processors 階層記憶システム上にセグメンテーションによる垂直記憶空間を形成する。本システムの核となるマスターアプロセッサである。

セグメンテーションはデータベース向きにアレンジされるが、特に次の点に注目する。

- セキュリティ機能のサポート

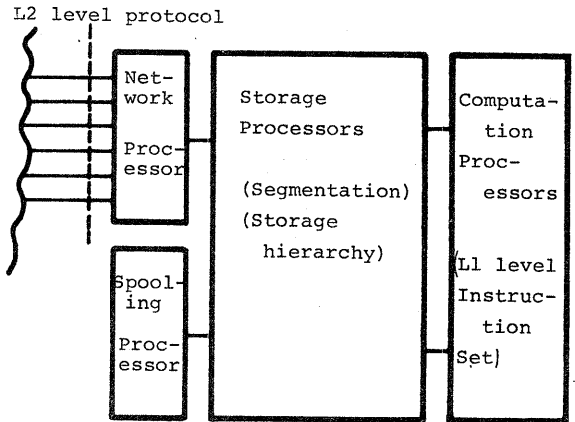


Fig. 8 New Architecture of Database Machine

operator	condition	result
product	$a_1=a_3 \ a_2=a_4$	$(a_1, a_2) \rightarrow W2$
sum	$a_1=a_3 \ a_2=a_4$	$(a_1, a_2), (a_3, a_4) \rightarrow W2$
compose	$a_2=a_3$	$(a_2, (a_1, a_4)) \rightarrow W2$
adiacency	$a_2=a_4$	$(a_2, (a_1, a_3)) \rightarrow W2$
merge	$a_1=a_3$	$(a_1, (a_2, a_4)) \rightarrow W2$
converse	$(a_1, a_2) \in W0$	$(a_2, a_1) \rightarrow W2$

$(a_1, a_2) \in W0, (a_3, a_4) \in W1$

Table 4 Binary operators for 2-tuples

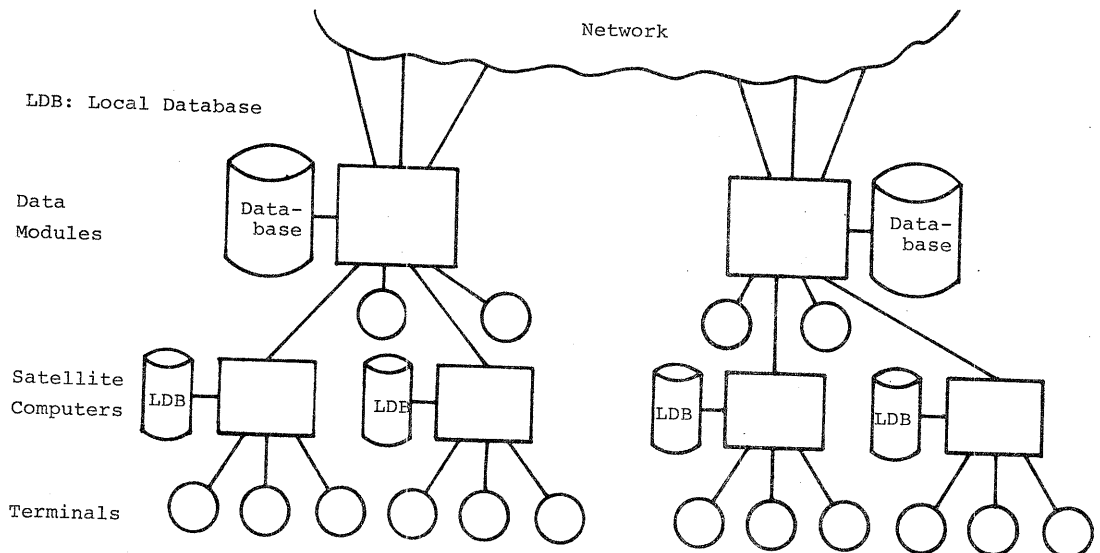


Fig. 9 分散データベースシステム

・多重処理，および分散データベースの際，  
向題となる同時アクセス，デッドロックの回  
避，更新処理の制御。

・データベースへのアクセスパターンによ  
ってセグメントを最適配置する。

### 3) Computation Processors 2項関係

の組を操作する L1 水準の命令，およびデー  
タベース処理向にチューニングされた命令  
セットを有するプロセッサ群。その特徴とし  
ては次の 2 点が挙げられる。

・プロセッサは Storage Processor が提供  
する記憶空間上で復算と実行する。

・2項関係は，転置インデックスなどの補助  
アクセス機構を抽象化する。そこで 2項関  
係復算を L1 水準で取り入れることによ  
って複雑な検索条件の処理を効果的に実行する  
(Table 4 に 2項関係復算に基づく 2項組  
への操作命令をまとめた。)

## 5. おわりに

本稿では，データベースマシンのアーキテクチャを  
木スト計算機との向うのプロトコル水準の観点か  
ら考察した。さらに，著者らが設計したデー  
タベースマシン REAM HVφ のアーキテク  
チャについて述べ，その問題点を列挙した。最  
後に，将来のデータベースマシンの方向を探る  
目的で研究を進めているシステムについて，そ  
の概要を述べた。

今後，情報ユーティリティの利用形態の変化  
とともに，データベースマシンへの要求が高ま  
るであろう。さらに研究を進め実用化を考ふる  
時期に来たようである。

[謝辞] 日頃から御指導，御助力頂いている  
産業能率短大，小林 功武教授，ならびに，  
本誌，所 真理雄助手に深謝いたします。  
また，関係データベース管理システム SVφ  
を実装した以下の諸氏に深謝いたします。

上林 寛行，小松 貞夫，龍塚 博志  
山形 久雄，清水 康，小沢 裕之  
加藤 洋 ( 慶應義塾大学工学部 )

## 参考文献

- [ 1 ] Data Base Task Group of CODASYL Programming Language Committee. Report, Apr. 1971.
- [ 2 ] C.J.Date, An Introduction to Database Systems second edition, p.205-p.306, Addison-Wesley, 1977.
- [ 3 ] E.F.Codd, "A Relational Model of Data for Large Shared Data Banks," Comm. ACM, vol 13, No.6, Jun. 1970.
- [ 4 ] I.Kobayashi, "Information and Information Processing Structure," Information Systems, vol.1, No.2, 1975.
- [ 5 ] J.Minker, "Binary Relations, Matrices and Inference Developments," Information Systems, vol.3, pp. 37-47, 1978.
- [ 6 ] E.F.Codd, "A Data Base Sublanguage Founded on the Relational Calculus," Proc. 1971 ACM SIGFIDET Workshop on Data Description, Access and Control.
- [ 7 ] E.F.Codd, "Relational Completeness of Data Base Sublanguages," In Data Base Systems, Courant Computer Science Symposia Series, vol.6, Englewood Cliffs, N.J. : Prentice-Hall, 1972
- [ 8 ] G.D.Held, M.R.Stonebaker, and E.Wong, "INGRES—A Relational Data Base System," Proc. NCC 44, 1975.
- [ 9 ] M.M.Astrahan, et al, "System R : A Relational Approach to Data Base Management," ACM Tran. on Database Systems, vol.1, No.2, Jun. 1976.
- [10] T.Lang, E.Nahouraii, K.Kasuga, E.B.Fernandez "An Architectural Extension for a Large Database System Incorporating a Processor for Disk Search," 3rd Int. Conf. on VLDB, Tokyo, Oct. 1977.
- [11] R.H.Canaday, et al, "A Back-end Computer for Data Base Management," Comm. ACM, vol.17, No. 10, Oct. 1974.
- [12] R.I.Baum and D.K.Hsiao, "Database Computers — A Step Towards Data Utilities," IEEE Trans. on Computers, vol.C-25. No.12, pp. 1254-1259, Dec. 1976.
- [13] G.P.Copeland, G.P.Lipovski, and S.Y.W.Su, "The Architecture of CASSM : A Cellular System for Non-Numeric Processing," Proc. 1st Annual Symposium on Computer Architecture, pp. 121-128, Dec. 1973.
- [14] E.A.Ozkarahan, S.A.Schuster, and K.C.Smith, "RAP—An Associative Processor for Database Management," AFIPS Conf. Proc. , vol.44, pp. 379-388, 1975.
- [15] A.Nambu, "The Architecture of REAM HV0," Internal Report, Keio Univ. , 1977.
- [16] 上林他, "実験リレーショナルデータベース管理システム SVφ," 他 3 編, 昭 57 通信学会全国大会, 1958-1961. March, 1978.