

並列型プロセス。仕様を記述するための言語とその実現

瀬川 清(早稲田大学), 坂東 浩之, 野田 晴義,
土居 篤久(慶應義塾大学)

1. はじめに

仕様記述のための言語及び方法論は多数提案されている。PDR — Process Data Representation [5,7] は並列処理の仕様記述の一手法である。PDRでは、並列処理を二つの面 — プロセス(能動的方面)及びデータ(運動的方面)から捕え、その仕様を記述する。また、隠れ演算(critical operation)を記述するため、強制論理(forcing logic) [6] を用いる。

PDRを使って記述した仕様を計算機により処理しようとすると、そのための言語(一般にPDR言語と呼ぶ)が必要になる。すなわち、PDRによる仕様をPDR言語により、計算機で処理できる形 — 算譜 — にする。PDRの概念に沿ったものならば、PDR言語は一つへ固定する必要はない。むしろ使用環境に応じたPDR言語が多数あるべきだとさえ言える。

今回PDR言語(の一つ)をDEC20上で実現した。以下、仕様記述法PDR、強制論理及び実現したPDR言語について述べる。

2. 仕様記述法 PDR

個々に実行される単位をプロセス、相互に強く関連したプロセスの集まりをクラスタと呼ぶ。一つの並列処理はクラスタの集まりからなる。

PDRではクラスタは次のようく記述される:

TC [PC (prelude, interlude, postlude | data)]

TC: このクラスタに対する制約の記述。クラスタ総合条件と呼ぶ。

PC: このクラスタのプロセスに対する制約の記述。プロセス総合条件と呼ぶ。

prelude, interlude, postlude: PDRではプロセスは3種類ある。このクラスタのプロセスとの起動条件の記述。

data: このクラスタの共用データの記述。

クラスタ総合条件はプロセス側及びデータ側から記述した条件で、強制論理により記述する。一方、プロセス総合条件はプロセス側からのみ記述した条件である。

PDRでは、このようにプロセスを中心とする記述とデータを中心とする記述を同等に扱う。また、プロセス側からの記述で充分ならば、データ側からの記述は省略してよい。逆に、データ側からの記述で充分ならば、プロセス側からの記述は省略してよい。もちろん省略できる場合であっても、そのままで残しておいても本まわりない。このような冗長性はPDRの一つの特徴である。

3種類のプロセス prelude, interlude, postludeは、それぞれ、いつ起動されるかを表す起動条件を持つ。

クラスタの実行は3種類のプロセスを順に実行することであり、クラスタの状態はそれによって以下の三通りの状態となる。

フレリード状態

リストを起動されると、すべてのフレリード・プロセスの起動条件が評価される。そして、起動条件が真であるプロセスが起動される。この状態は起動されたプロセスがすべて終了すると終まる。

イニターラード状態

各インターラード・プロセスの起動条件が真になると繰り返し評価される。起動条件が真になると対応するプロセスが起動される。そして、終了すると、互に起動条件が評価されるようになる。この状態は、起動されたすべてのプロセスが終了し、すべてのインターラード・プロセスの起動条件が偽のときに終まる。

ポストラード状態

各ポストラード・プロセスの起動条件が真になると繰り返し評価される。起動条件が真になると対応するプロセスが起動される。この状態はすべてのポストラード・プロセスが終了すると終まる。そしてリストの実行が終了する。

プロセスは、その種類により起動される回数が異なる：

フレリード・プロセス	0又は1回
イニターラード・プロセス	任意回
ポストラード・プロセス	1回

リスト間には順序関係の計を規定する。共用データの有無についても特に定めない。仕様記述法 PDR では、このような「定めない」という点がある（もちろん後で述べる PDR 言語では、きちんと定めている）。PDR では仕様記述の中核だけを定めており、他は定めない。これも一つの特徴である。

3. 強制論理

強制論理 (forcing logic) は演算の性質を、行なうもの — プロセス — と受け取るもの — データ — の数により記述する。強制論理、形式的定義は [6, 7] にあるので、ここでは簡単な定義する。

強制演算子 (forcing operator)

次々 = つ強制演算子を用いる：

- (1) $[x_1, \dots, x_n]:\alpha$ $\{x_1, \dots, x_n\}$ の部分集合で、要素の数（濃度）が α 以下のもの全体。
- (2) $\langle x_1, \dots, x_n \rangle:\alpha$ $\{x_1, \dots, x_n\}$ の部分集合で、要素の数が α 以上のもの全体。

例えば、 $[x, y]:2$ は

$$\{\emptyset, \{x\}, \{y\}, \{x, y\}, \{y, x\}, \{\emptyset, x\}\}$$

を表わす。

二つの強制演算子を特に区別する必要がない場合は記号 $\langle \cdot \rangle$ を用いる。

強制演算子は入れ子にして用いることができる。例えば、次のようになる：

$$\begin{aligned} [[x, y]:2, z]:1 &= \{\emptyset, [x, y]:2, \{z\}\} = \{\emptyset, \{\emptyset, \{x\}, \{y\}, \{x, y\}, \{y, x\}\}, \{z\}\} \\ &= \{\emptyset, \{x\}, \{y\}, \{x, y\}, \{y, x\}, \{z\}\} \end{aligned}$$

強制式(forcing expression)

強制式は次のようなものである：

(3) $\ll A \gg \xrightarrow{OP} \ll B \gg$

これは $\ll A \gg$ の要素の一つ($\ll A \gg$ は巾集合の部分集合である)が, 演算 OP を $\ll B \gg$ の要素の一つに行なうことを表わす。

(3) の $\ll A \gg$ として $[x_1, \dots, x_m]$:是を用いた場合, するうち強制式
(4) $[x_1, \dots, x_m]:n \xrightarrow{OP} \ll B \gg$

を考える。強制演算子の定義(1)より, (4)の左辺は

$\{\emptyset, \{x_1\}, \dots, \{x_m\}, \{x_1, x_2\}, \dots, \{x_1, \dots, x_m\}\}$

となる。強制式の定義から, この要素の一つが演算 OP を行なう。以上から, (4)は $[x_1, \dots, x_m]$ のうち「高々1個」が演算 OP を $\ll B \gg$ の要素一つに行なうことを表わす。

同様に, 強制式の左辺は $\langle x_1, \dots, x_m \rangle$:是を用いた強制式
(5) $\langle x_1, \dots, x_m \rangle:n \xrightarrow{OP} \ll B \gg$

は, $\{x_1, \dots, x_m\}$ のうち「少なくとも1個」が演算 OP を $\ll B \gg$ の要素一つに行なうことを表わす。

このことから, 強制演算子 $[]$ を「高々演算子(at most operator)」, $\langle \rangle$ を「少なくとも演算子(at least operator)」とも呼ぶ。また, 強制演算子を括弧演算子(bracket operator)と呼ぶこともある。

強制式の右辺に強制演算子を用いる場合も同様に定義できる。

強制式の左辺に高々演算子を用いた場合と少なくとも演算子で規制子(添字のことで)の値からの場合は, $\{\emptyset\}$ が演算を行なう場合も含んでいます。これは意味がないので, 以後, 考えないことにします($\{\emptyset\}$ が演算を行なうことは, 演算が行なわれてないなりことであると考えてもよい)。したし, 強制式の右辺の場合には必ずしも意味がないとは言え石川(実際には, ほとんどの場合, 意味がないと言える)。

さらに, 規制子が特別な値を持つ強制演算子を含む強制式を考えると次のようになります:

$[x_1, \dots, x_m]:1 \xrightarrow{OP} x_1, \dots, x_m$ のうちの一つだけが演算 OP を行なう。これは相互排除(mutual exclusion)を表わす。

$[x_1, \dots, x_m]:m \xrightarrow{OP} x_1, \dots, x_m$ のうちの高々 m 個が演算 OP を行なう。これは演算 OP を行なうことを禁じてないことを表わす。

$\langle x_1, \dots, x_m \rangle:m \xrightarrow{OP} x_1, \dots, x_m$ が演算 OP を行なう。これは協同(co-operation)を表わす。

強制式を用いた同期問題の記述例を示す。これはPDRによる簡単な仕様記述の例である。

例. 1 読み書き問題 (Readers'-Writer's Problem).

R_1, R_2 を二つの読み手, W を書き手, FILE を共用資源とする。この問題は次のよう に記述できる。

$\llbracket [R_1, R_2] : 2, W \rrbracket : 1 \xrightarrow{\text{USE}} \langle \text{FILE} \rangle : 1$

例. 2 喫煙者問題 (Cigarette-Smokers' Problem).

S_1 をマッチを持った喫煙者, S_2 を紙を持った喫煙者, S_3 をタバコを持つ喫煙者, M をマッチ, P を紙, T をタバコとする。この問題は次のよう に記述できる。

$$\begin{aligned} \llbracket S_1, S_2, S_3 \rrbracket : 1 &\xrightarrow{\text{SMOKE}} \llbracket \langle P, T \rangle : 2, \langle T, M \rangle : 2, \langle M, P \rangle : 2 \rrbracket : 1 \\ \llbracket S_1 \rrbracket : 1 &\xrightarrow{\text{SMOKE}} \langle P, T \rangle : 2 \\ \llbracket S_2 \rrbracket : 1 &\xrightarrow{\text{SMOKE}} \langle T, M \rangle : 2 \\ \llbracket S_3 \rrbracket : 1 &\xrightarrow{\text{SMOKE}} \langle M, P \rangle : 2 \\ \llbracket S_1, S_2 \rrbracket : 1 &\xrightarrow{\text{SMOKE}} \langle T \rangle : 1 \\ \llbracket S_2, S_3 \rrbracket : 1 &\xrightarrow{\text{SMOKE}} \langle M \rangle : 1 \\ \llbracket S_3, S_1 \rrbracket : 1 &\xrightarrow{\text{SMOKE}} \langle P \rangle : 1 \end{aligned}$$

各強制式が輪理繩 (and) で結ばれていますので、最初の強制式はなくてよい。

強制輪理を同期基本命令とみなすとき、従来のものと異なり、作用者 / 被作用者の数という高級な概念を用いています。PDRによる仕様記述は、このような高級概念を用いた、冗長度 (二面記述) を含むものである。このことから、仕様の記述及び検証が容易になりますことが期待される。

4. PDR 言語

PDR 言語 (仕様記述言語であるとも言える) を設計するときには次のことを考慮しなければならない。

1. 中核を生み出す。

2. 冗長性をある程度、殺すことはやむをえないとしても、冗長性が PDR の大きな特徴であることを忘れてはならない。

これらのことを見て考慮すれば、「見てくれ」とは関係がなくなる。すなわち、PDR 言語と呼ぶものが多數あってもよい。その結果、PDRによる仕様 (これは一つ) から、PDR 言語ごとに同じ機能を持つ算縦ができることがある。このことは、ソフトウェア移植性 (Portability) を高めることにもなる。

今回、実現した PDR 言語 (以後、單に PDR 言語と呼ぶ) は SIMPL [1] を基礎として設計したものである。すなわち、SIMPLを拡張した言語になつていい。

図.4-1 は PDR 言語による算縦の一般形を示す。

* cluster path expression — クラスタ順路式

クラスタの実行順序を順路式 [3] の記法により表わす。ここで順路式といふ術語を用いたが、正確にはプロセス式 [6] である。

* cluster total condition — クラスタ総合条件

強制式により、クラスタ内のプロセスと共有データの関係を表わす。

* declaration for shared data
— 共用データ宣言

クラスタ内の共用データを宣言する。同時に強制式により、どのプロセスから参照されるかと合わせて表わす。

* process total condition
— プロセス総合条件

順路式記法により、プロセスの実行順序を表わす。この条件はプロセスの起動条件の一部となります。

* activation condition —
起動条件

論理式により、プロセスが実行された時点を表わす。

* data requirement — データ要求

強制式により、プロセス内で参照する共用データを表わす。

3箇所で強制式を使用しているが、すべて記述した必要ある。

隣との演算は、"演算名:(実行文の並び)"と表わし、強制式"A $\xrightarrow{ap} B$ "は" $OP(A, B)$ "と表わす。

クラスタ間の共用データはない。

必要なならば外部ファイルを用いる。
このファイルに対する参照は使用者の責任で行なうこととする。

PDR言語に入り、「五人の哲学者の食事問題」の算譜を図.4-1に示す。

5. PDR言語の実現

実行時支援系として、PDR算譜全体を管理するものとクラスタごとにクラスタを管理するモジュ用意する。これらが、条件の評価を行なう。
共用領域はクラスタ管理算譜中に確保し、クラスタ内のプロセスはTA
PS-20 [4] の PMAPシステム呼出し上り、この領域を使用する。

次に典型的な強制式の実現方法を述べる。今回の実現では、強制式の右辺(データ側)は $\langle d_1 \dots d_m \rangle : m$ の形のものに制限した。この制限の下

```

program program_name
cluster path expression /* specify the relation
among clusters using
path expression notation */

/* specification of a cluster */
cluster cluster_name
cluster total condition /* using forcing logic */

/** data specification */
declaration for shared data /* using forcing logic */

/** process specification */
process total condition /* specify the relation
among processes using
path expression notation */

/* process declaration */
prelude_process process_name
(or interlude_process or postlude_process)
activation condition /* Boolean expression */

data requirement /* reference declaration
for shared data using
forcing logic */

program body /* a complete SIMPL program
corresponding to
this process */

```

図.4-1 PDR算譜の一例

```

program Dining_Philosophers
cluster Main
data_specification
INT FORK1 : eat ( [PH5,PH1]:1 , )
INT FORK2 : eat ( [PH1,PH2]:1 , )
INT FORK3 : eat ( [PH2,PH3]:1 , )
INT FORK4 : eat ( [PH3,PH4]:1 , )
INT FORK5 : eat ( [PH4,PH5]:1 , )
end data specification

process_specification
interlude_process PH1
forcing eat ( , <FORK1,FORK2>:2 )
PROC PH1_MAIN
INT TIME
WHILE true DO
WRITE ('PH1 THINKING')
TIME:=RANDOM
WHILE TIME > 0 DO TIME:=TIME-1 END
WRITE ('PH1 HUNGRY')
TIME:=RANDOM
eat :: ( WRITE ('PH1 EATING')
WHILE TIME > 0
DO TIME:=TIME-1 END )
END
START PH1_MAIN
end_process PH1

/* same specifications for
processes PH2,...,PH5 */
.
.
.

end_process_specification
end_cluster Main
end_program Dining_Philosophers

```

図.4-2 PDR算譜例

では、 $\pi - \delta$ を確保することと並び、演算を実行することも同一視できます。そこで、強制式の左辺(プロセス側)のみを実現すればよい。

$[x_1, \dots, x_n] : e \xrightarrow{op}$ は図.5-1 のよろに実現する。ここで、S が強制演算子が与えられた初期値を含む場合、op は演算 O P に対する操作を並せマフォとします。ここで用いられている cause/await 命令は Brinch Hansen のもの([2])を拡張したものである。

$\langle x_1, \dots, x_n \rangle : e \xrightarrow{op}$ は並せマフォ系により実現できます([7])。

強制演算子が入れ子になっていた場合、内側から順次展開していくければよい。

6. まとめ

PDR は強制論理による高級概念と冗長性による人間向きの仕様記述法である。計算機上で PDR 仕様を処理するための PDR 言語を実現した現在、PDR は並列処理の記述系であると言えることができる。

参考文献

- [1]. Basili, V.R. and Turner, A.J., "SIMPL-T: A Structured Programming Language", University of Maryland, Computer Science Center, CN14.2, 1975.
- [2]. Brinch Hansen, P., "Operating System Principles", Prentice-Hall, 1973.
- [3]. Campbell, R.H. and Hahmann, A.V., "The Specification of Process Synchronization by Path Expressions", Lecture Notes in Computer Science, Vol. 16, Springer-Verlag, 1974, p. 89-102.
- [4]. DEC, "TOPS-20 Monitor Calls Reference Manual", AA-4166D-TM, Digital Equipment Corporation, 1980.
- [5]. Hirai, K., Saito, N., Doi, N., Segama, K. et al., "Process - Data Representation", Proc. of 3rd UICC, 1978, p. 225-230.
- [6]. Hirai, K., Saito, N., Doi, N., Segama, K. et al., "Forcing Logic in Process - Data Representation", Technical Report KIIIS-79-01, Institute of Information Science, Keio University, March 1979.
- [7]. Hirai, K., Saito, N., Doi, N., Segama, K. et al., "Specification technique for parallel processing: Process - Data Representation", Proc. of AFIPS 1981 National Computer Conference, Vol. 50, May 1981, p. 407-413.
- [8]. Lauer, P.E. and Campbell, R.H., "Formal Semantics of a Class of High - Level Primitives for Coordinating Concurrent Processes", Acta Informatica 5, 1975, p. 297-332.

```

type extended_binary_semaphore =
record
  counter : integer;
  wait_queue : queue;
  event_queue : queue
end;

prologue
  P(op);
  if s > 0 then s := s - 1
  else await(op)
  fi;
  v(op);

code for the critical operation OP

epilogue
  P(op);
  s := s + 1;
  cause(op);
  v(op);

```

図.5-1 強制式の実現