

要求仕様に基づくプロトコル仕様の完全化について

田倉 昭 市川 晴久
NTTソフトウェア研究所

要求仕様にはない動作をする可能性のある不完全なプロトコル仕様を完全化する手法を提案した。要求をメッセージシーケンス、その実現仕様であるプロトコル仕様を状態遷移機械で表現したとき、システムがプロトコル仕様上で要求外動作に伴う異常状態に陥らないように必要なイベントを付加することにより、完全化を行う。イベントの付加による完全化は、次の二種類に分類される。

- (1) 要求仕様を変更しない範囲で、プロトコル仕様を完全化する。
- (2) 要求仕様、プロトコル仕様ともに変更して、すべての要求外動作に対してプロトコル仕様を完全化する。

本手法を通信ソフトウェア作成支援環境SDEに組み込み、実用性の高い設計支援を行うことができる。

Completing Protocol according to Requirements

Akira TAKURA Haruhisa ICHIKAWA
NTT Software Laboratories

3-9-11, Midori-cho, Musashino-shi, Tokyo, 180 Japan

This paper presents a method to complete protocol specifications which may behave beyond requirements specifications. The method supports the insertion of events in a given protocol specification necessary to recover the specified system from undesired states, where protocol and requirements specifications are described as a set of state transition machines and as a set of message sequences between the machines, respectively. The event insertion is categorized into two types:

- (1) The protocol specifications modified, but the requirements specifications not modified.
- (2) Both the protocol and requirements specifications modified.

The method can be incorporated into the communications software development support system called "SDE (Systems Design Environment)".

1. まえがき

交換ソフトウェア、通信端末ソフトウェアなどの通信ソフトウェアにおけるサービス実現部は、複数の並行動作するプロセスを用いてモデル化されることが多く、その設計において、プロセス間の通信手順（プロトコル）は重要な設計項目である。

プロトコル設計に関し、Zafiropulo等はプロトコル合成法を提案している[1]。この手法では、デッドロックなどを含む不完全なプロトコル仕様を与えられたとき、適当なメッセージ送受信イベントを挿入し、過不足のないメッセージ通信を行うプロトコル仕様を合成する。これをプロトコル仕様の完全化と呼んでいる。イベントの自動挿入は、初期仕様の意図と矛盾する可能性もあるため、Zafiropulo等は合成アルゴリズムのインタラクティブな適用を想定している。

通信サービスソフトウェアの設計は次の手順を踏むことが多い。

- (1) システムを、並行動作するプロセスでモデル化する。
- (2) システムが実現すべき機能、状況毎にプロセスの動作をメッセージシーケンス（MSQ）と呼ばれる形式で記述する。
- (3) 列挙されたメッセージシーケンスを実現するように、プロセスの動作を状態遷移機械（STM）として記述する。
- (4) プログラムを開発する。

通信ソフトウェア開発環境SDE（Systems Design Environment）では、MSQを“サービス要求”，STMを“実現仕様”と捉える。SDEはサービス要求の集合（要求）の実現仕様への統合変換、プロセスプログラムの生成を自動化支援する[2]。この支援は、新サービスの追加に際して、MSQで記述した新サービスと既存サービスの両方を実現するように既存STMを自動更新する。このとき、要求の実現性、既存仕様との両立性、要求外動作の有無を検証する。ここで、要求外動作とは、変換後のSTMでは起り得るが、要求されたMSQの集合には規定されていない動作のことである。

SDEが検出する要求外動作には、チャンネルにメッセージが残ったり、プロセスがデッドロック状態になったりするものがある。このため、上記のZafiropulo等のプロトコル合成を適用することにより、要求外動作の自動排除の可能性が考えられる[3]。SDEでは、

STMのいわば意味を表わすMSQがあるために、Zafiropulo等が考えたよりもより踏み込んだ自動化が可能である。本稿では、要求外動作によりシステムが異常状態に陥ることがないように自動的にSTMを変換する方法を論じる（以下では、この変換もSTMの完全化という）。

MSQとSTMを通信ソフトウェア仕様の対等な2表現形式とし、相互変換法が検討されている[4]。STM形式の仕様に対し、Zafiropulo等の完全化手法が適用されている。この方法では、MSQとSTMの間に要求仕様と実現仕様の関係がないため、プロトコル完全化についてZafiropulo等の手法と同じ問題点を持っている。また、ここで用いられているSTM形式で記述されたプロセスは、通常、そのままでは、プログラムにならない。SDEでは、プログラム生成を可能にするため、STM形式に制限をつけている[2,5]。

以下では、要求を変更せずにSTMを完全化できるための要求外動作の性質及び要求の変更も含むSTM完全化手法（要求外動作排除アルゴリズム）を示す。本手法のSDEへの具体的適用についても考察する。

2. 要求仕様と要求外動作

2.1. 要求仕様

通信ソフトウェアに対する要求仕様をMSQで書くことができる。図1は、二つのプロセスp, qからなるcommunicateという名前のシステムを、通信ソフトウェア作成環境SDEが支援する仕様記述言語SALで記述している。

```
object communicate() {
    p = { +(tel:) .voice()
         | +(fax:) .image() }; }
macro voice() {
    p = -q() { q = +p() -p() .talk(); }
         +q() .talk() +(onhk:) .rel_path()
         -q() { q = +p(); }; }
macro image() {
    p = -q() { q = +p() .recv(); } .send()
         +(over:) .rel_chnl() -q() { q = +p(); }; }
```

図1. SALによる仕様記述例

図1において、“object communicate()”は、シス

テムの名前がcommunicateであること，“macro voice()”は，voice()がマクロであることを宣言している．図2は，MSQ表現である図1から得られるSTM表現の実現仕様である．図1及び図2で，-p(m)はプロセスpへの信号mの送信，+p(m)はプロセスpからの信号mの受信を表わすイベントである．イベント+(tel:)のようにシステムの外部との通信には，pなどのプロセス名指定をつけない．また，.talk()は，p，q間の通話を可能にする手続きの呼出しを表わすイベントである．実現仕様から最終的にプログラムを得るために，どのプロセスも決定的に動作すると仮定する．すなわち，送信イベント，手続きの呼出しイベントは一つの状態に単独で存在しなければならない．図2において，状態①は初期状態を表わす．また，“数字:”の形の信号は，SDEが自動的に割り付ける同期信号である．

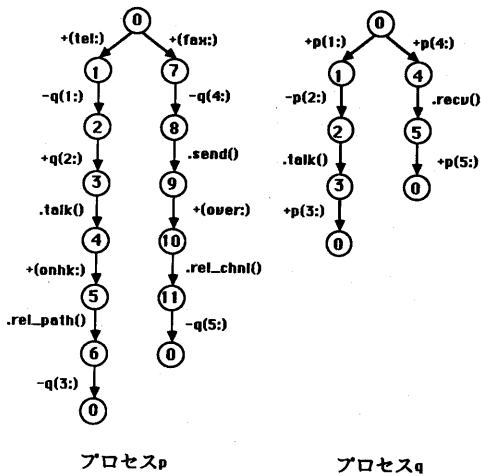


図2. communicateの実現仕様

2.2. 要求外動作

システム内の各プロセスにおいて，そのプロセスの動作を，初期状態から再び初期状態に戻るまでに実行するイベント系列の任意の接頭列として定義する．システムの動作を実現仕様上で起り得る各プロセスの動作の組合せとして定義する．図2の実現仕様では，次の二つの動作 b_1 ， b_2 が起り得る．

$b_1 = \{ p = +(tel:) -q(1:) +q(2:) .talk() \\ + (onhk:) .rel_path() -q(3:); \\ q = +p(1:) -p(2:) .talk() +p(3:); \}$

$b_2 = \{ p = +(fax:) -q(4:) .send() + (over:) \\ .rel_chnl() -q(5:); \\ q = +(copy:) -p(7:); \}$

```
.rel_chnl() -q(5:);
q = +p(4:) .recv() +p(5:); }
```

communicate に，新たに次のサービスを追加する．

```
object communicate() {
  q = +(copy:) -p() { p = +q() -q(); }
  +p() .loop() { +(start:) .copy() }
  +(end:) -p() { p = +q(); }; }
```

そのときのcommunicateの実現仕様を図3に示す．

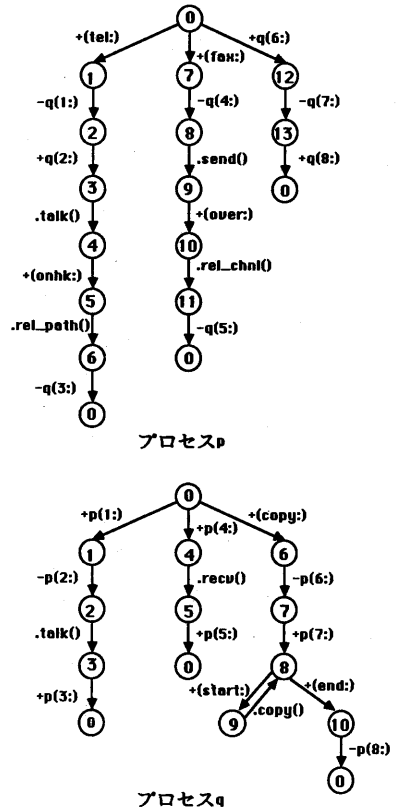


図3. 更新後のcommunicateの実現仕様

新サービス追加後のcommunicateの実現仕様において，要求にはない動作 b_3 ， b_4 が起り得る．

$b_3 = \{ p = +(tel:) -q(1:); \\ q = +(copy:) -p(7:); \}$

$b_4 = \{ p = +(fax:) -q(4:) .send() \\ + (over:) .rel_chnl() -q(5:); \\ q = +(copy:) -p(7:); \}$

例えば， b_3 はプロセスpにtel:，プロセスqにcopy:が同時に入力された場合に起る動作である．このよう

な、要求にはないが実現仕様では起り得る動作を要求外動作と呼ぶ。

要求外動作に陥った場合、システムは正常に動作を終了しない場合がある。例えば、要求外動作 b_3 の場合には、プロセス p は状態②で、プロセス q は状態⑦でデッドロック状態になる。要求外動作 b_4 では、プロセス p は初期状態①に戻るができるが、プロセス q は状態⑦でデッドロック状態になる。

2. 3. 要求外動作の完全化

要求外動作 b_3 によるデッドロック状態については、プロセス p に $+q(6): ② \rightarrow ①$,

プロセス q に $+p(1): ⑦ \rightarrow ①$

という遷移を実現仕様に付け加えることにより回避できる。このような初期状態に戻らない動作に対して、その動作に関わる各プロセスがチャンネル上に信号を残さず初期状態に戻るようにすることを動作の完全化と呼ぶ。ところが、要求外動作に陥ったことを検出できなければ、要求外動作に対する処理を行うことができない。そこで、要求外動作の完全化を以下のように定義する。

[定義] ある要求外動作に対して、その動作に関わるすべてのプロセスがチャンネル上に信号を残さず、初期状態に戻るようにし、かつどのプロセスも要求外動作に陥ったことを検出するように遷移を付加することを要求外動作の完全化と定義する。更に、実現仕様で起り得るすべての要求外動作を完全化することをプロトコル仕様の完全化と定義する。また、完全化は一つの動作の範囲で行うこととする。 □

3. プロトコル仕様の完全化

3. 1. 要求に基づく完全化

要求外動作の完全化を行うとき、不足イベントを各プロセスのSTMに追加する必要がある。ところが、STMは決定的に動作するという假定があるので、必ずしも不足イベントを付加できるとは限らない。不足イベントを付加するためには、既存サービスの変更が必要となることがある。はじめに、要求に変更を加えずに、完全化が可能な要求外動作が満たす性質を明らかにし、完全化する方法を述べる。

[E⁺完全化手続き]

(1) 要求外動作を、実現仕様上でトレースしていき、プロセスが初期状態に戻るか、それ以上イベントの実

行ができなくなる状態を求める。この求められた状態により、要求外動作を三種類に分類する。

E⁺: 初期状態①に戻ったプロセスがなく、かつどのプロセスもチャンネルが空でない。

E⁰: どのプロセスも初期状態にもどり、チャンネルが空である。

E⁻: E⁺, E⁰のどちらにも入らない。

(2) E⁺の要求外動作に対しては、各プロセスに受信チャンネルを空にする受信イベントを付加する。 □

上の手続きにおいて、一つの要求外動作を完全化したときに新たに要求外動作が生じることはないから、この完全化手続きは必ず停止する。

図3の実現仕様で起り得る要求外動作 b_3 はE⁺に属する要求外動作であるから、上記のE⁺完全化手続きにより、完全化することができる。完全化するに当たり、各プロセスが要求外動作に陥ったことを検出したときに行う処理を $.ex_i(i=1,2)$ とすると、図4に示すように b_3 は完全化できる。

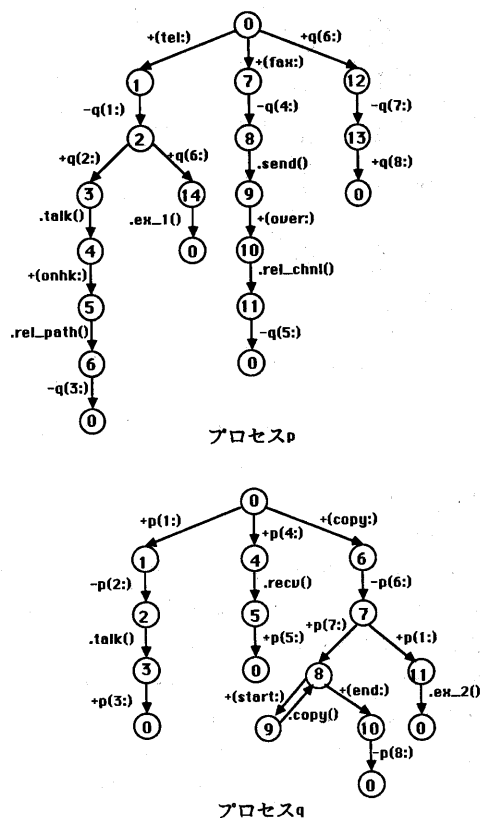


図4. E⁺完全化手続きの適用例

E^+ の要素は、上の手続きで完全化できる。 E^0 の要素は、チャンネル上に信号が残ったりデッドロック状態に陥ることはないが、どのプロセスも要求外動作に陥ったことを検出できない。 E^- の要素は、初期状態に戻ったプロセスのなかにチャンネルが空でないプロセスがあるか、デッドロック状態にあるどのプロセスもチャンネルが空であるかのいずれかである。従って、要求外動作に新たに遷移を付加する方法では、完全化することはできない。

3. 2. 要求の変更を伴う完全化

E^0 , E^- に属する要求外動作の完全化を考える。二つのプロセス p , q からなるオブジェクト example において、 E^0 , E^- に含まれる要求外動作の完全化を考察する。オブジェクト example に対する要求 $R = \{ r_1, r_2, r_3 \}$ を次に示す。

$$\begin{aligned} r_1 &= \{ p = +(a:) -q(a1:) +q(a2:); \\ &\quad q = +(a:) +p(a1:) -p(a2:); \} \\ r_2 &= \{ p = +(b:) +q(b1:) -q(b2:); \\ &\quad q = +(b:) -p(b1:) +p(b2:); \} \\ r_3 &= \{ p = +(c:) -q(b2:) +q(b1:); \\ &\quad q = +p(b2:) -p(b1:); \} \end{aligned}$$

要求 R に対する実現仕様を図5に示す。

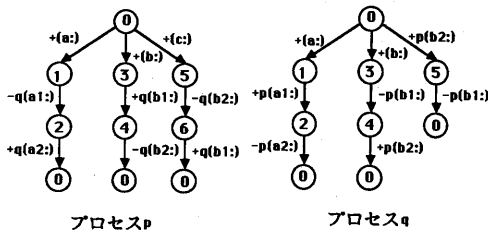


図5. example の実現仕様

この実現仕様には、次の4要求外動作が起り得る。

$$\begin{aligned} e_1 &= \{ p = +(a:) -q(a1:); \\ &\quad q = +(b:) -p(b1:); \} \\ e_2 &= \{ p = +(c:) -q(b2:); \\ &\quad q = +(a:); \} \\ e_3 &= \{ p = +(c:) -q(b2:) +q(b1:); \\ &\quad q = +(b:) -p(b1:) +p(b2:); \} \\ e_4 &= \{ p = +(b:); \\ &\quad q = +(a:); \} \end{aligned}$$

これらを E^+ 完全化手続きにより分類すると、

$$\begin{aligned} E^+ &= \{ e_1, e_2 \}, \\ E^0 &= \{ e_3 \}, \\ E^- &= \{ e_4 \}, \end{aligned}$$

となる。

E^0 に属する e_3 の完全化を考える。 e_3 は、二つの要求 r_2 , r_3 から生じる要求外動作である。要求 r_2 , r_3 に関わる各プロセスの動作を変更することにより、 e_3 の完全化を行う。これはプロセス p の r_3 の動作と e_3 の動作を分離し、プロセス q の r_2 の動作と e_3 の動作を分離することにより可能となる。すなわち、新しい信号 $n1:$, $n2:$, $n3:$, $n4:$ を用意し、 r_2 , r_3 , e_3 の動作の最後尾にイベントを次の順で付加する。① r_3 の p に $+q(n1:)$, r_3 の q に $-p(n1:)$, ② e_3 の p に $+q(n2:)$, e_3 の q に $-p(n2:)$, r_2 の q に $-p(n2:)$, ③ r_2 の p に $-q(n3:)$, r_2 の q に $+p(n3:)$, ④ e_3 の p に $-q(n4:)$, e_3 の q に $+p(n4:)$, ⑤ p , q が要求外動作を検出したときに行う処理を、 $.ex_i$ ($i=1, 2$) とすると、 e_3 の p に $.ex_1()$, e_3 の q に $.ex_2()$ 。

$$\begin{aligned} r_2 &= \{ \\ &\quad p = +(b:) +q(b1:) -q(b2:) -q(n3:); \\ &\quad q = +(b:) -p(b1:) +p(b2:) -p(n2:) +p(n3:); \} \\ r_3 &= \{ \\ &\quad p = +(c:) -q(b2:) +q(b1:) +q(n1:); \\ &\quad q = +p(b2:) -p(b1:) -p(n1:); \} \\ e_3 &= \{ \\ &\quad p = +(c:) -q(b2:) +q(b1:) +q(n2:) \\ &\quad \quad -q(n4:).ex_1(); \\ &\quad q = +(b:) -p(b1:) +p(b2:) -p(n2:) \\ &\quad \quad +p(n4:).ex_2(); \} \end{aligned}$$

上の手続きは、次の E^0 完全化手続きとして一般化できる。ところで、各プロセスのイベント列において要求外動作を検出後に行うべき処理 $.ex_i()$ 等の挿入を記述するのは冗長であるから、以降の完全化手続きにおいては省略する。

[E^0 完全化手続き]

(1) 要求の集合 $R = \{ r_1, \dots, r_m \}$ から得られる実現仕様で起り得る要求外動作 $e \in E^0$ を、

$$e = \{ p_i = b_i \mid i = 1, \dots, n \}$$

とする。各 $(p_i = b_i) \in e$ に対して、

$$\text{inc}(b_i) = \{ r_j \mid b_i \text{ は、} r_j \text{ におけるプロセス } p_i \text{ の動作の接頭列である} \}$$

と定義すると、どの $(p_i = b_i) \in e$, $r_j \in \text{inc}(b_i)$ に対しても、 $r_j \notin \text{inc}(b_k)$ であるような $(p_k = b_k) \in e$ が存在する。添字 i, j に対するこのような k の任意の一

つ (例えば, 最小の k) を, $\langle i, j \rangle$ とおき, すべての $(p_i = b_i) \in e, r_j \in \text{inc}(b_i)$ に対して求める.

(2) 各 b_i ($i=1, \dots, n$) に対して, 以下の処理を行い, プロセス p_i において, b_i と $\text{inc}(b_i)$ に含まれる要求の動作とを分離する. 動作 b_1, \dots, b_{i-1} に対する処理が終了した時点で, 要求 r_1, \dots, r_m , 要求外動作 e が

$$r_j = \{ \dots; p_k = a_{kj}; \dots \}, j=1, \dots, m$$

$$e = \{ \dots, p_k = c_k; \dots \}$$

となったとする. このとき, $g_{ij}:$, $h_{ij}:$ ($i=1, \dots, n$; $j=1, \dots, \#(\text{inc}(c_i))$) を新しい信号として, 要求及び要求外動作に以下のようにイベントを付加する. ここで, $\#(\text{inc}(c_i))$ は $\text{inc}(c_i)$ の要素数を表わす. $r_j \in \text{inc}(c_i)$, $r_k \in \text{inc}(c_{\langle i, j \rangle})$ とすると,

$$r_j = \{ \dots; p_i = a_{ij} + p_{\langle i, j \rangle}(g_{ij}); \dots; \\ p_{\langle i, j \rangle} = a_{\langle i, j \rangle} - p_i(g_{ij}); \dots \},$$

$$r_k = \{ \dots; p_i = a_{ik} + p_{\langle i, j \rangle}(h_{ij}); \dots; \\ p_{\langle i, j \rangle} = a_{\langle i, j \rangle} - p_i(h_{ij}); \dots \}$$

$$e = \{ \dots; p_i = c_i + p_{\langle i, j \rangle}(h_{ij}); \dots; \\ p_{\langle i, j \rangle} = c_{\langle i, j \rangle} - p_i(h_{ij}); \dots \}$$

この結果, 図6に示すようにプロセス p_i において要求外動作が検出できる.

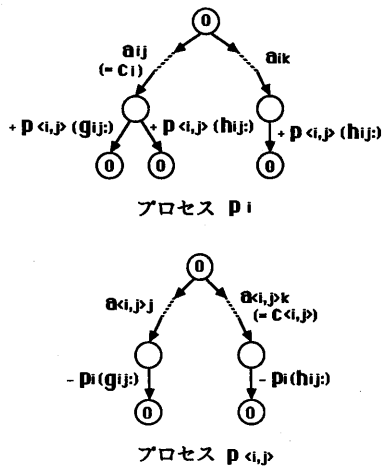


図6. 要求外動作の完全化 □

次に E^- に属する要求外動作の完全化を考える. E^0 と同様に, 要求の変更が必要となる. E^- に属する要求外動作において, プロセス p_i ($i=1, \dots, n$) の動作がたどり着いた状態を st_i , そのときのプロセス p_j からの受信チャンネルの状態を ch_{ij} とおくと, ① $st_i = \textcircled{0}$, $ch_{ij} = \phi$ ($j=1, \dots, n$), ② $st_i = \textcircled{0}$, $ch_{ij} \neq \phi$ である ch_{ij}

がある, ③ $st_i \neq \textcircled{0}$, $ch_{ij} = \phi$ ($j=1, \dots, n$), ④ $st_i \neq \textcircled{0}$, $ch_{ij} \neq \phi$ である ch_{ij} があるのいずれかであり, しかも②または③に属するプロセスが少なくとも一つはある. ①のプロセスは, ②または③のプロセスが要求外動作であることを検出すれば, そのプロセスを E^0 完全化手続きにおける $p_{\langle i, j \rangle}$ として, E^0 完全化手続きが適用できる. ④のプロセスは, E^+ 完全化手続きがそのまま適用できる. 従って, ②または③のプロセスを要求外動作が検出可能な形で $ch_{ij} = \phi$ である初期状態に戻すことができればよい.

[E^- 完全化手続き]

(1) はじめに, ②及び③のプロセスの完全化を行う. 要求の集合 $R = \{ r_1, \dots, r_m \}$ から得られる実現仕様に含まれる要求外動作 e ($e \in E^-$) を,

$$e = \{ p_i = b_i \mid i=1, \dots, n \}$$

とする. E^0 完全化手続きと同様に, ②, ③のプロセスに関して, すべての $(p_i = b_i) \in e, r_j \in \text{inc}(b_i)$ に対して, $\langle i, j \rangle$ を求める.

(2) (1) で $\langle i, j \rangle$ を求めた b_i ($i=1, \dots, n$) に対して以下の処理を行い, b_i と $\text{inc}(b_i)$ の要求とを分離する. 動作 b_1, \dots, b_{i-1} に対する処理が終了した時点で, 要求 r_1, \dots, r_m , 要求外動作 e が

$$r_j = \{ \dots; p_k = a_{kj}; \dots \}, j=1, \dots, m$$

$$e = \{ \dots; p_k = c_k; \dots \},$$

となったとする. このとき, 要求及び要求外動作に対して, $g_{ij}:$ ($i=1, \dots, n$; $j=1, \dots, \#(\text{inc}(c_i))$) を新しい信号として以下に示すようにイベントを付加する.

(i) p_i が②に属するとき, チャンネルに入っている信号をすべて受取るイベント列を, $d_i (= +q_1(h_{i1}) \dots + q_r(h_{ir}))$ とすると,

$$e = \{ \dots; p_i = c_i d_i; \dots \}.$$

各 $r_j \in \text{inc}(c_i)$ に対して, r_j を実行したときに, プロセス p_i の動作が c_i になったときのプロセス $p_{\langle i, j \rangle}$ の動作を $\text{pred}(p_{\langle i, j \rangle}, p_i, c_i; r_j)$, プロセス $p_{\langle i, j \rangle}$ の残りの動作を $\text{succ}(p_{\langle i, j \rangle}, p_i, c_i; r_j)$ と書けば,

$$r_j = \{ \dots; p_i = c_i + p_{\langle i, j \rangle}(g_{ij}); \dots; \\ p_{\langle i, j \rangle} = \text{pred}(p_{\langle i, j \rangle}, p_i, c_i; r_j) - p_i(g_{ij}); \\ \text{succ}(p_{\langle i, j \rangle}, p_i, c_i; r_j); \dots \}.$$

(ii) p_i が③に属するとき, $r_j \in \text{inc}(c_i)$ とすると,

$$e = \{ \dots; p_i = c_i + p_{\langle i, j \rangle}(g_{ij}); \dots; \\ p_{\langle i, j \rangle} = \text{pred}(p_{\langle i, j \rangle}, p_i, c_i; r_j) - p_i(g_{ij}); \\ \text{succ}(p_{\langle i, j \rangle}, p_i, c_i; r_j); \dots \}.$$

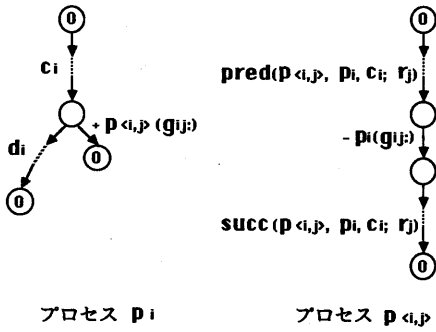


図7. $st_i = \emptyset, ch_{i,j} \neq \emptyset$ の動作の完全化

$r_k \in inc(c_{<i,j>})$ に対して、
 $r_k = \{ \dots; p_i = pred(p_i, p_{<i,j>}, c_{<i,j>}; r_k) + p_{<i,j>}(g_{i,j}:); succ(p_i, p_{<i,j>}, c_{<i,j>}; r_k); \dots; p_{<i,j>} = pred(p_{<i,j>}, p_i, c_i; r_k) - p_i(g_{i,j}:) succ(p_{<i,j>}, p_i, c_i; r_k); \dots \}$.

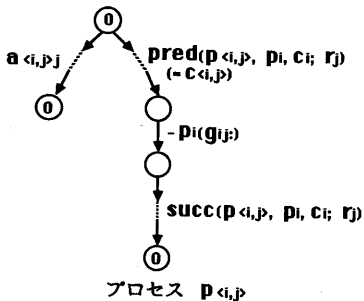
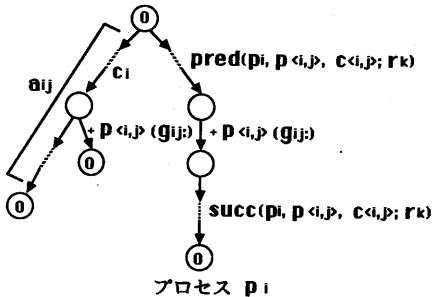


図8. $st_i \neq \emptyset, ch_{i,j} = \emptyset$ の完全化

(3) ①のプロセス p_i に関して、(1),(2)で完全化したプロセスを E^0 完全化手続きにおける $p_{<i,j>}$ と対応させることにより、 E^0 完全化手続きを適用する。

(4) ④のプロセスは E^+ 完全化手続きを適用する。

□

上記の E^0, E^+ 完全化手続きとともに、一つの要求外動作を完全化したときに新しい要求外動作が生じることはない。従って、どちらの手続きも停止する。

4. 通信ソフトウェア作成環境 SDE への適用

4.1. 通信ソフトウェア作成環境 SDE

通信ソフトウェア作成環境 SDE はメッセージシーケンスを書く仕様記述言語 SAL で書かれた要求を自動的にプログラムに変換する。この過程で既存の実現仕様を、既存要求、新規要求の両方を実現するように更新する。仕様の追加に当り仕様検証を行う。検証項目は、①追加仕様の実現性、②追加仕様と既存仕様の両立性、③追加仕様と既存仕様の組合せで生じる要求外動作の有無である。図9に SDE における処理の流れを示す。

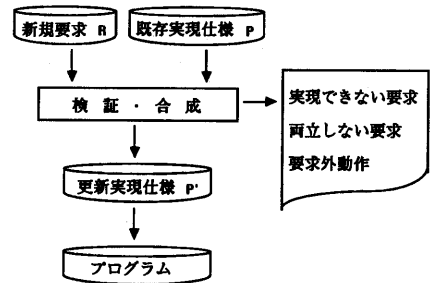


図9. SDE における処理の流れ

4.2. SDE における完全化

本稿では、実現可能で、かつ既存仕様と両立する要求を既存実現仕様に追加したときに起る要求外動作を完全化の対象とする。SDE に完全化手続きを組込むには、要求外動作を含む実現仕様を直接変換する方法と、完全化した要求外動作を再び要求として SDE に与える方法がある。SDE では、すべての仕様を SAL で管理している。従って SDE に完全化手続きを組込むには、後者の完全化した要求外動作を SAL による記述で出力し、SDE に入力するほうが望ましい。この方法では、完全化した要求外動作の既存の実現仕様への追加処理が余計にかかるが、これは完全化した要求外動作の長さ按比例する時間で行えるので、時間計算量のオーダは変わらない。SDE に完全化手続きを

組込んだときの処理を図10に示す。

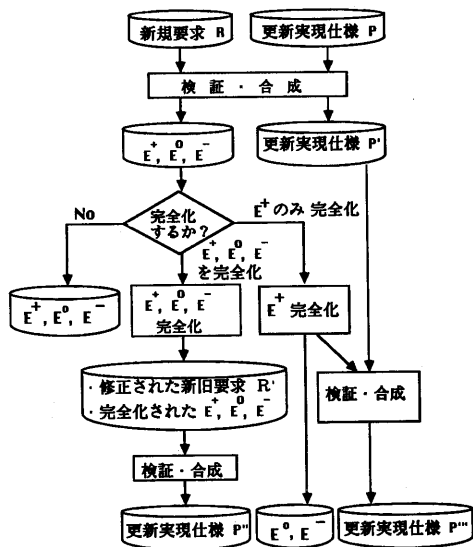


図10. SDEにおける完全化

SDEにおける完全化の適用例を示す。二つのプロセス p , q からなる `except` に対する要求を次に示す。

```
object except () {
    p = +(tel:) -q() .talk() +q();
    q = +p() .talk() +(ofhk:) -p();
```

```
p = +q() .recv() -q();
q = +(pc:) -p() .send() +p(); }
```

オブジェクト `except` には、 E^+ に含まれる要求外動作 e が含まれる。完全化した結果が e' である。

```
e = { p = +(tel:) -q() .talk() +q();
      q = +(pc:) -p() .send() +p(); }
e' = { p = +(tel:) -q() .talk() +q() .ex_1();
      q = +(pc:) -p() .send() +p() .ex_2(); }
```

e' を SDE に入力した結果が図11であり、完全化後のプロセス p の実現仕様である。

5. あとがき

プロトコル仕様を完全化する手法を提案した。本手法は、要求を与え、これの範囲でプロトコル仕様を完全化する方法と要求の変更を伴う範囲で完全化する方法とからなり、どちらの場合にもプロトコル仕様をプログラム生成できる範囲に制限することを特徴とする。完全化の通信ソフトウェア作成環境 SDE への具

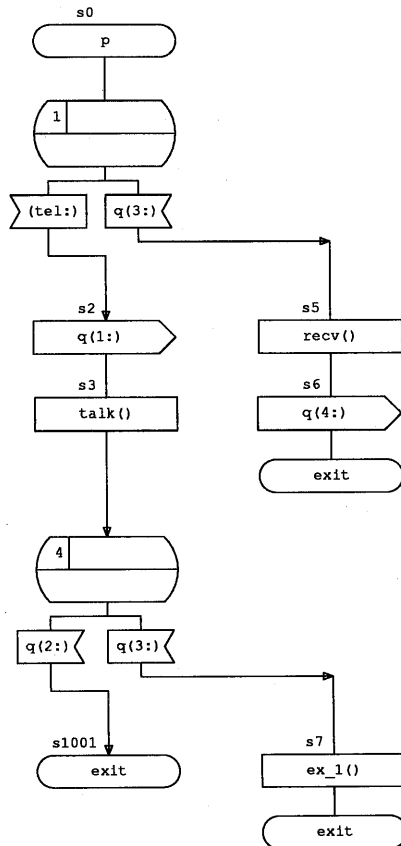


図11. SDEにおける完全化の適用例

体的適用法も示した。この適用例からも分るように実用性の高い設計支援ができる。

[参考文献]

- [1] P.Zafiropulo, C.H.West他: Towards Analyzing and Synthesizing Protocols, IEEE Trans Commun., Vol.COM-28,1980
- [2] 市川, 伊藤, 柴崎: Protocol-Oriented Service Specifications and their Transformation into CCITT Specification and Description Language, Trans. IECE E69, 1986
- [3] 田倉, 市川: 要求仕様に基づくプロトコル仕様の完全化, 情報学会第36回全国大会2M-5, 1988
- [4] 角田, 若原: プロトコル仕様の時系列表現と状態遷移表現の相互変換, 昭和62年信学会情シ部門全国大会526,1987
- [5] CCITT: Recommendation Z.100(Specification and Description Language), 1986