

J S P法を用いた設計プロセスの記録と分析

中島 毅、 田村 直樹、 上原 憲二
三菱電機(株) 情報電子研究所

J S P法を用いた実設計プロセスを記録し分析を行なった。設計プロセスの記録と分析には、我々が提案してきているP P K法(Problem-Product-Knowledge)を用いた。本手法は、記録の方法とインタビューによる記録の補充と記録を整理する枠組からなっている。

分析では、実プロセスとJ S P法との間の溝を明らかにすることに重点をおき、さらに、実プロセスに現れる様々な知識を分類した。本報告では、その分析結果を報告する。

Recoding and Analyzing a JSP Design Process

Tsuyoshi NAKAJIMA, Naoki TAMURA, Kenji UEHARA
Information Systems and Electronics Development Laboratory
Mitsubishi Electric Corporation
5-1-1 Ofuna, Kamakura, Kanagawa, 247 Japan

We recorded and analyzed an actual process, which a designer designed an example with JSP method. To record and analyze the process, we use Problem-Product-Knowledge method (PPK method), which we have proposed. Our method consists of a method for recording activities, interview technique, and a framework for organizing the record.

In this paper, we turned out several problems which lay between JSP method and an actual process. Furthermore, we classified Knowledges in the PPK description.

1. はじめに

近年、ソフトウェアプロセスに関する議論が盛んであり [1] [2] [3]、多くのプロセス記述言語が提案されている。しかし多くの場合、それらの記述言語の支援対象や記述力に対する評価は曖昧である。

実プロセスを記録し分析することは、プロセスに共通する多くの有用な仮説を生み出し、一方でそれらの仮説を評価するための例題を提供してくれる効果をもっている。しかし、今までのところ数少ない例しか報告されていない。この理由は、第一に、実プロセスの記録をとる行為自体が多大な労力を要すること、第二に、膨大な実プロセス記録をまとめる統一的な枠組がないことである。

我々は、このような問題点を克服すべく、設計プロセスの記録法として、P P K (Problem-Product-Knowledge) 法を提案してきており [4] [5]、さらにそれに基づき、プロセスの記録と直接の支援を狙ったツールを構築中である [6]。

一方、J S P 法 [7] などの設計手法は、最近支援ツールの普及もあって、現場においても徐々に脚光を浴びつつある。しかし、設計手法は、習得が難しく、必ずしも良い設計結果にならないという批判もある。設計手法と実プロセスの間にある溝の正体を明らかにしていく必要がある。

今回、J S P 法を用いて簡単な課題を解く実験を行なった。その際 P P K 法によって設計プロセスを記録してもらい、その記録を種々の視点から分析した。本論文は、その分析結果について報告するものである。

2. 設計プロセスの記録法

P P K 法は、設計者が記録を行ない、その記録を基に分析者が一つの実プロセスとして記述するものである。P P K 法は次の3つの部分から成っている。

- (1) 記録の方法
- (2) インタビューによる記録の補充
- (3) プロセス記述の枠組 (P P K モデル)

ここでは、(1)と(2)に関する説明を省き、プロセス記述の枠組のみを簡単に説明する(詳細は [5])。

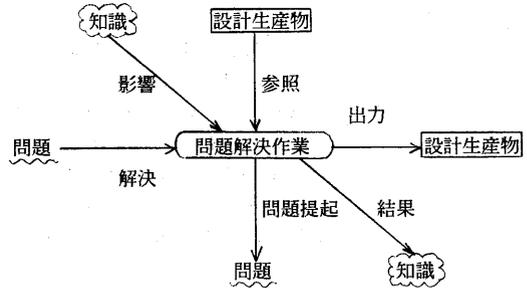
・ P P K モデル

P P K 法の前半部分(記録(1)とインタビュー(2))を行うと、問題と設計生産物と知識の三つの情報が生じる。P P K モデルは、これらの記録された情報を、「問題解決作業」(以後「作業」とする)で関連付けて連鎖を作るものである(図1)。

一つの作業は、三つの情報を入力し新たな三つの

情報を入力する。三種類の出力は、それぞれ他の作業への入力となることができるので、P P K モデルで記述された実プロセスは、ネットワーク図となる。

P P K モデルは、概念的には、問題解決プロセス(問題-作業-問題)と生産物作成プロセス(生産物-作業-生産物)の二つの軸を融合させたものである。P P K モデルの特徴的なところは、この二軸で捉えきれない作業の意味づけを「知識」という枠組によって表現することである。



入力	問題	解決すべき問題・動機
	設計生産物	作業で参照が必要なもの
	知識	作業に影響を与えた頭の中の考え
出力	問題	作業中に生じた問題点・動機
	設計生産物	作業で作成された生産物
	知識	作業で得た頭の中の考え

例：
 ・設計手法、前の設計のときの経験
 ・大まかな予想、実現イメージ
 ・実現イメージ、達成感

図1. P P K モデル

3. 記録実験

3.1 実験の条件

(1) 課題

設計課題は、文献 [8] のものを用いた。この課題は、簡単ではあるが再帰的処理を含んでおり、単純に J S P 法では解けないものを選んだ。さらに、仕様の曖昧さが実プロセスに与える影響を調べるために、課題の仕様を故意に曖昧した。

語の直接的な親子関係を示す行を次のように示す。
 parent : child1 child2 child3 ...
 ここで、' :' で区切られた最左の語が親を表し、右の語群がその子どもを表す。子ども間は空白文字で区切られているものとする。この形式の行からなるファイルが与えられたとき、次の3つの解析結果を出力するプログラムを作れ。
 課題1 指定された語の子孫となるすべての語
 課題2 指定された語の子孫でないすべての語
 課題3 親として定義されていない語

これらの作業は次の3つのカテゴリに分類できる。

- (1) 実設計プロセスに必要なステップ
 - 仕様を決定する
 - テストをする（*をまとめた）
- (2) 手法の生成・検索
 - 手順を決定する
 - 解き方を決定する
 - 似た例題を探す
- (3) 一連の作業の中で意味をもつ具体的な活動
 - 質問する
 - 複写する・修正する（JSP法ステップ3）
 - 選択する
 - 結果をまとめる
 - 名詞を抜き出す

次に、○がついた作業について、実プロセスにどのような影響を与えているかを見ていく。

○仕様を決定する
 課題は故意に仕様を曖昧にしておいた。これに対して「仕様を決定する」作業がS2～S7の割合広い範囲にわたって7回行なわれている（図4の仕様決定1～7）。作業の出現の仕方には、その緊急度によって二つのパターンがあった。

- ・割り込み的（仕様決定57）
 - 気がついたその場で仕様決定が行なわれ、終了後元の作業に戻ってくる。
- ・作業の区切りで（仕様決定12346）
 - 前の作業が一段落したところで行なわれる。

○手順を決定する
 実プロセス中では四箇所が生じている（図4手順決定1～4）。これらの「手順を決定する」作業は、その時点での状態を反映し、動的に手順を生成する。以後の作業はこの手順に従って行なわれている。内容的には、次の二つの場合があった。

- ・作業の整理（手順決定1）
 - 手順決定1は、JSPステップ0が一段落しJSPステップ1への準備段階に生じている。やるべきことが多く、やり残しと手順前後が不安になったので、やるべきことを整理している。
- ・JSP法で曖昧な順序の決定（手順決定234）
 - 実プロセスのS4は、JSPステップ1～3に相当する。設計すべきプロセスが五つあって、その作成順序を決めるための記述はJSP法にはない。手順決定2では、「難しい順に作成する」という基準で順番を決めている。手順決定3についても同様である。

手順決定4は、JSPステップ1から2の前半を終わった時点で、ステップ2の後半へ進むか、次のプロセスの設計へ進むかを決定している。

○複写する・修正する
 この二つの作業は、図4の「P7の設計」で連続した作業として現れている。同じJSPステップを行なうときでも、異なる実作業となって現れる一例である。

4.3 生産物
 PPKモデルで記述された実プロセス（図4）の生産物を、JSP法に指定された生産物とそうでないものに分けてその数を数えたのが表2である。

JSP法で指定されていない生産物は、全生産物の約2割程度であり、そのすべてがJSP法で指定されていない作業（4.2節）の出力である。また、これらの内、明確な形式をもった生産物は、テストケース表・テストデータ・トレース結果・エラー表の四つにすぎずで、残りの多くは、簡単な絵もしくはメモ書きである。

表2. 生産物と出現個数

生産物	出現個数
JSP法で指定されている生産物	66
課題	3
ベン図	3
SND	14
入出力データ構造図	18
プログラム構造図	7
オペレーションリスト	7
オペレーション付きプログラム構造図	7
ソースコード	7
shellスクリプト	3
JSP法で指定されていない生産物	15
コマンド形式	5
作業手順	2
テストケース表	1
テストデータ	1
トレース結果	1
エラー表	1
表現図	1
場合分け結果	1
他の解法	1
名詞リスト	1

5. 知識の分類

PPKモデルで「知識」をさらに細分化しなかった理由は、設計プロセスを構成する知識の構造が今だ明確でないことと、要素数をいたずらに増やせば、モデルの単純さが失われ、記述上の制約になると判断したからであった。

しかし、実プロセスの分析という視野に立てば、知識の分類はどうしても必要である。この章では、実プロセスの記述データを用いて「知識」の分類を行なった結果を示す。

図4から抜きだした「知識」は、次の5つのパターンに分類できる。

- (1) 作業の進め方・・・現在の状況を判断して、以後の作業の進め方を決めるための情報。
- (2) 発見・見通し・・・作業中に発見したアイデアや事実や見通し。後の作業に強い影響を与える。
- (3) 達成感・・・(設計者にとって)作業が意味的に一段落したときに感じる主観的な達成度。
- (4) 確認・・・設計結果の正しさを確認した結果。
- (5) 決定事項・・・仕様や実現方式に関する決定。本来仕様書等の生産物に記述されるべき性質のものである。

この分類に従い、図4の「知識」を分類したものが図3である。

(1)(2)は「なぜそうしたのか」、(3)～(5)は「その結果どうなったか」を説明する。(1)～(5)は他人の設計プロセスを理解する際、有用な情報である。

(2)～(5)が実プロセスに付随したものであるのに

- (1) 作業の進め方
 - ・設計手法 (JSP解説書)
 - ・基本ステップ0～4
 - ・生産物の形式と書き方
 - ・手戻りの指定
 - ・構造の不一致を扱う例題
 - ・経験的にもっているもの
 - ・経験的結果に自信がなくなる
 - ・先から先にレビューする
 - ・先すべてのプロセスについて見通しを立てた方がよい
 - ・小さなプログラムから作っていくとテストが容易になる
 - ・獲得したもの
 - ・構造の不一致を持つプログラムの解はSNDで表現し検討すべきだ
 - ・照合問題であり入力が分割されていない場合、入力ファイルの条件に従って中間ファイルに分割するプロセスを考える
 - ・照合問題であり入力がソートされていない場合、sortプログラムを挿入すればよい
- (2) 発見・見通し
 - ・他の課題も同様のステップで解けるだろう
 - ・再帰処理はスタック的に実現できそう
 - ・プログラム全体の構造の概略が分かる
 - ・課題1は再帰的な処理を含むアルゴリズムだ
 - ・課題1と2は似ている
 - ・照合問題に似ている
 - ・照合問題である
 - ・二重の照合問題である
 - ・課題3が簡単そう
 - ・P1と似ている
 - ・P1の中に埋め込むことができる
 - ・課題2 = 全体 - 課題1で解ける
 - ・構造の不一致が起きている
 - ・子どもを新たなキーとする処理となる
- (3) 達成感
 - ・課題3はJSP法で解けた
 - ・個々のプログラムと中間ファイルが明確になる
 - ・shellプログラミングが可能と確信する
- (4) 確認
 - ・構造の不一致はない
 - ・JSPステップ3まで終了
 - ・共通SND-V2に誤りはない
- (5) 決定事項
 - ・仕様
 - ・出力は一行80文字
 - ・語は8文字認識
 - ・プログラム名が決まる
 - ・出力は一回だけでよい
 - ・課題2 = 全体 - 課題1がよい
 - ・実現方式
 - ・案1がよい
 - ・キューも子孫になれる
 - ・キューを用いるアルゴリズムで解こう

図3. 実プロセス中に現れた全「知識」

対して、(1)は実プロセスから独立しており、直接再利用可能な「知識」と言える。(1)には、設計手法が示す基本ステップ、生産物の形式と書き方、例題の他に、設計者が経験的にもっているルールや、実プロセスで獲得していくルールがある。興味深いのは、(ともにインタビューで直接引き出したのであるが)経験的にもっているルールが、獲得したルールよりも抽象度が高いことである。

もちろん、経験的なルールは、図3の(1)のような形式では、設計者の高度な解釈がどうしても必要である。これらの知識を適用する際、次の二つの情報を推測しなければならないからである。

適用条件 どんな場面で適用できるか？
 具体的な活動 どのように適用するのか？

6. おわりに

実プロセスとJSP法との対比を通じて、JSP法がカバーし切れていない部分を明らかにし、さらに、実プロセスにおける様々な知識を分類した。これらの結果は、直接的には、設計手法を支援するツールを構築する際に有用な情報であるとともに、設計プロセスの再利用可能な記述形態(記述モデル)の研究に役立つものと信じている。

今後は、他の設計手法による設計などの記述実験を通して、PPK法とその分析法を充実させていく予定である。

参考文献

- [1] 1st-5th ISPW, ACM SigSoft
- [2] L. Osterweil, "Software Processes Are Software Too," ICSE 9, IEEE, 1987, pp14-16
- [3] K. Kishida and others, "SDA: A Novel Approach to Software Environment Design and Construction," ICSE 10, 1988, pp69-79
- [4] 中島他, ソフトウェア設計における実プロセスの記述法, ソフトウェアシンポジウム'89, pp187-196
- [5] 中島他, PPK法: ソフトウェア設計プロセスの記録と分析の手法, SE研究会67-2(1989-7)
- [6] 田村他, ハイパテキストを用いた設計プロセス支援ツールの試作, SE研究会68-(1989-9)
- [7] J. Cameron, "JSP&JSD: The Jackson Approach to Software Development," IEEE Computer Society Press
- [8] B. Cox, "Object Oriented Programming" (邦訳)「オブジェクト指向のプログラミング」トッパン

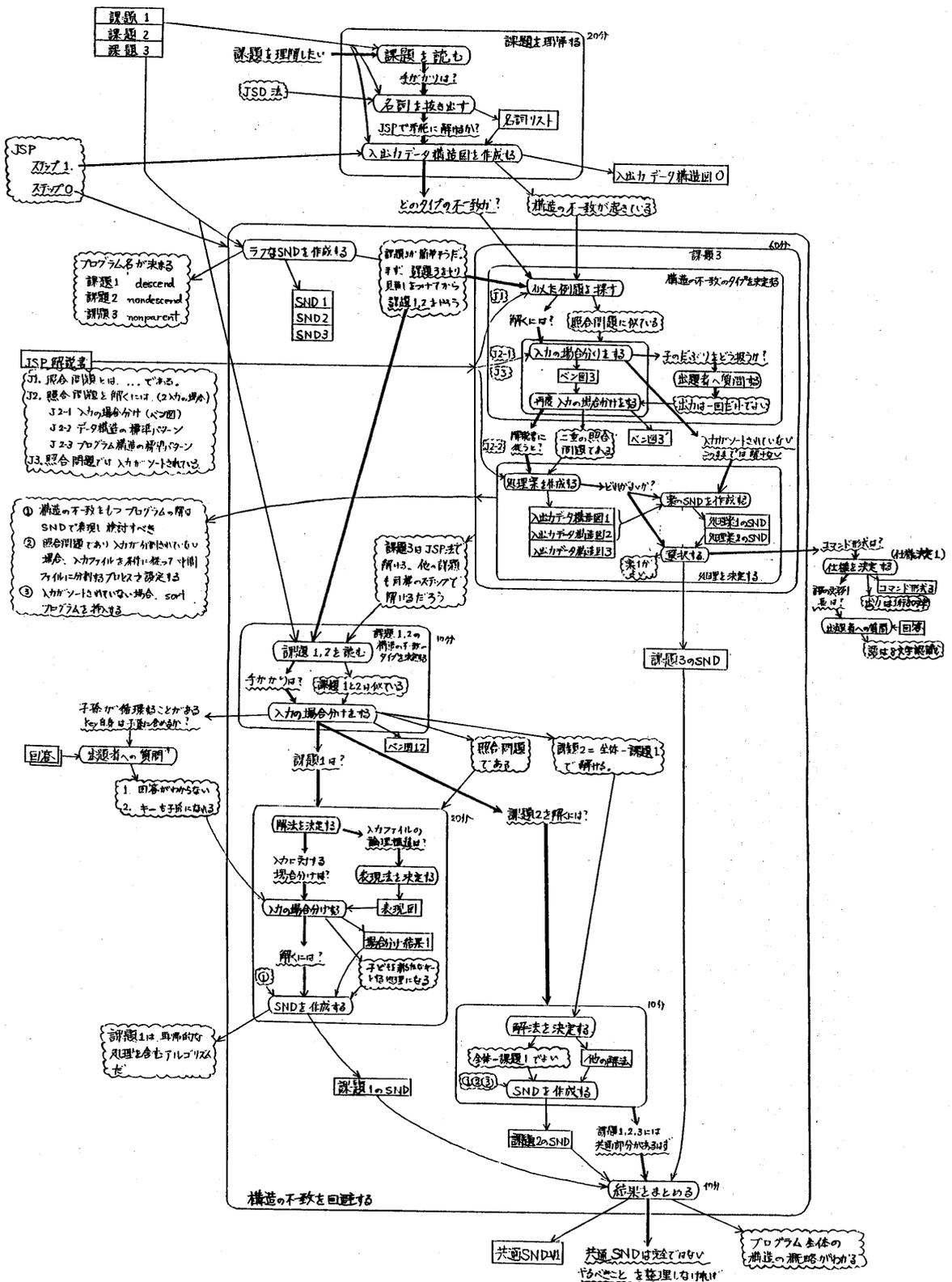


図4. PPKモデルによる全設計プロセスの記述 (1 / 3)

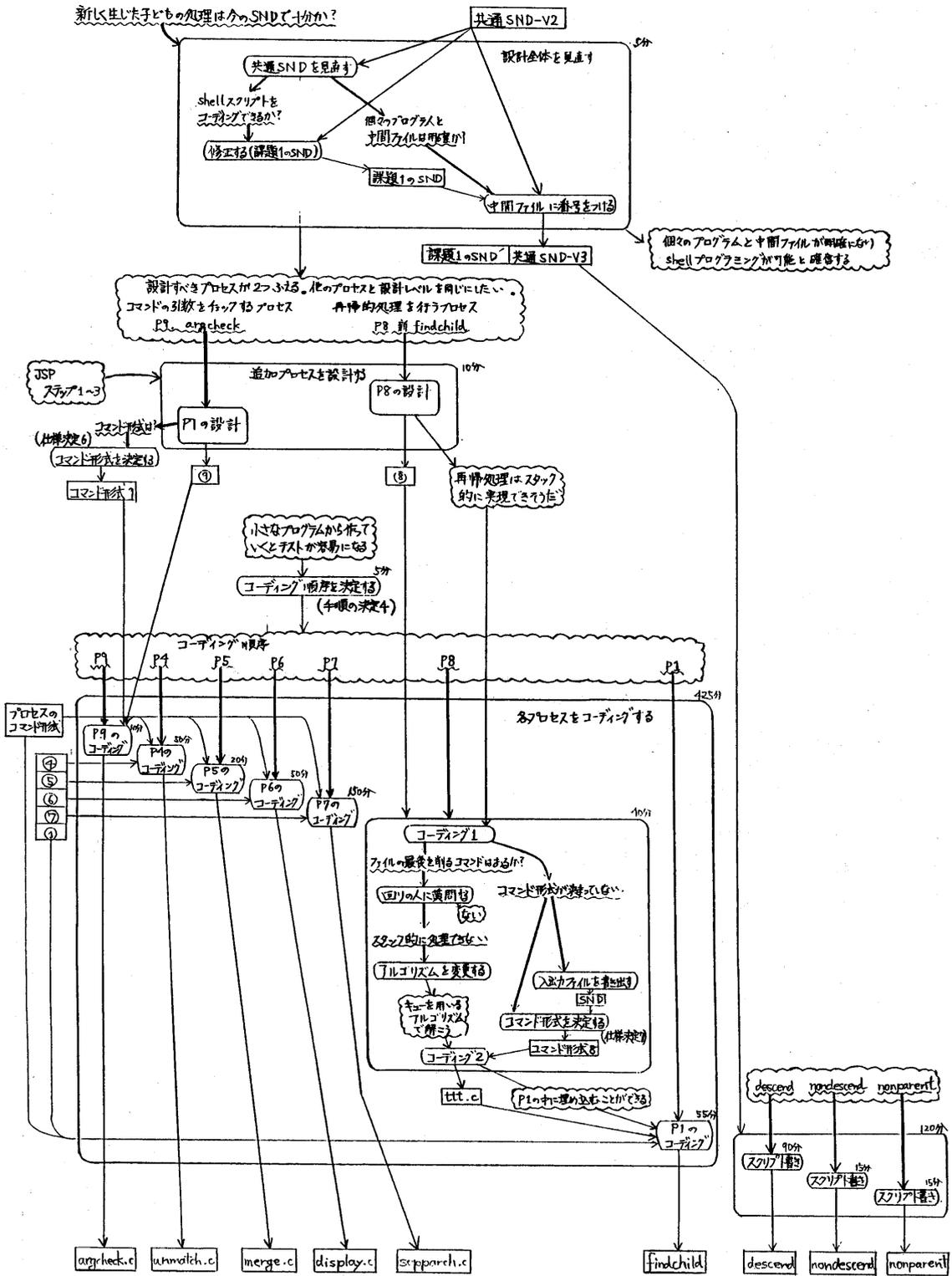


図4. PPKモデルによる全設計プロセスの記述 (3 / 3)