

研究報告 2021-SLDM-195

※Windows の方は[Ctrl]キーを, Mac の方は[option]キーを押しながらリンク先をクリックしてください.

10月15日(金)

■ポスターセッション 1 (13:50~14:50)

- (1) [モンテカルロ木探索と整数線形計画法の組み合わせによる最適スケジューリング](#)
松岡 尚典, 瀬戸 謙修
- (2) [連想メモリベース超並列 SIMD 型演算コアを用いた乗算手法の実装と評価](#)
蔭山 享佑, 荒井 聡太, 濱野 甫, 濱井 彰光, 孔 祥博, 小出 哲士, 熊木 武志
- (3) [人物の動きベクトルを検出することによる盗撮防止手法の提案](#)
井上 裕介, 孔 祥博, 熊木 武志
- (4) [アクアポニックス用自動観測システムの構築](#)
山岸 樹, 安部 泰雅, モハマド アナス ビン ノリザン, 斎藤 偲勇棋, 孔 祥博, 熊木 武志
- (5) [近似コンピューティング回路の品質検証を高速化するファジングテスト法](#)
本多 佑成, 増田 豊, 石原 亨

■ポスターセッション 2 (15:00~16:00)

- (6) [琵琶湖の水質調査を目的とした漂流型データロガーの開発](#)
丸谷 佑, 孔 祥博, 熊木 武志
- (7) [連想メモリベース超並列 SIMD 型演算コアの FPGA による動作検証](#)
濱野 甫, 荒井 聡太, 濱井 彰光, 蔭山 享佑, 孔 祥博, 小出 哲士, 熊木 武志
- (8) [ファジングと高位合成を用いた近似コンピューティング回路のタイミング検証手法](#)
熊谷 僚太, 増田 豊, 石原 亨
- (9) [近似コンピューティング回路の設計最適化に向けた計算重要度評価技術](#)
陸 佳萱, 増田 豊, 石原 亨
- (10) [SoC 設計プラットフォーム ESP を用いたプロセッサ開発環境の検討](#)
四之宮 直輝, 土居 拓矢, 田中 知成, 廖 望, 密山 幸男
- (11) [高位合成を用いたハードウェア設計における三角ループ向けスカラープレイス](#)
坂部 光, 瀬戸 謙修