

## 研究報告 2020-EMB-55

※Windowsの方は[Ctrl]キーを, Macの方は[option]キーを押しながらリンク先をクリックしてください.

12月11日(水)

### ■招待講演 [11:00-11:45]

- ・ AIを組み込みシステムで安全に使用するための一提案  
金川 信康

### ■セッション1: テスト [13:15-14:15]

- (1) [車載向け統合テストケースのコードクローン解析に基づくテストケース効率生成技術の開発](#)  
加藤 有真, 溝口 将史, 吉村 健太郎, 石郷岡 祐, 池田 暁, 佐藤 陽春
- (2) [自然言語仕様書からのテストケースの自動生成—機能試験への品質試験ケースの追加試験ツール](#)  
吉井 亮介, 青山 裕介, 久代 紀之

### ■セッション2: シミュレーション・高位合成 [14:30-15:45]

- (3) [IoT時代の仮想シミュレーション環境「箱庭」の実現に向けた検討および初期実装](#)  
高瀬 英希, 細合 晋太郎, 高田 光隆, 庭野 正義, 辻 悠斗, 森 崇
- (4) [A DNN implementation on FPGAs from the existing DNN framework using HLS](#)  
Hyunjae Kim, Ryota Yamamoto, Shinya Honda, Masato Edahiro
- (5) [高位合成によるFPGA向けDNN推論器に対する前処理の検討](#)  
田中 彬義, 山本 椋太, 伊藤 慎治, 本田 晋也, 枝廣 正人

### ■セッション3: リアルタイムシステム・並列化 [16:00-17:15]

- (6) [時間パーティショニング機構を持つリアルタイムOSの性能評価手法](#)  
手塚 湧太郎, 本田 晋也, 大谷 寿賀子, 枝廣 正人
- (7) [関数型言語 Elixir の IoT フレームワーク Nerves に関するリアルタイム性の評価およびその改善の試み](#)  
高瀬 英希, 河上 晃治, 菊池 豊
- (8) [モデルベース並列化ツールを用いたモデルレベルブロック分割手法の検討](#)  
山田 亜汰朗, 生沼 正博, 木村 一臣, 山本 椋太, 枝廣 正人