

## 研究報告 2020-ARC-242

※Windowsの方は[Ctrl]キーを, Macの方は[option]キーを押しながらリンク先をクリックしてください.

10月12日(月)

### ■セッション1 [9:45-10:45]

- (1) [実用プログラムの STRAIGHT アーキテクチャにおける特性の解析](#)  
小泉 透, 杉田 脩, 塩谷 亮太, 入江 英嗣, 坂井 修一
- (2) [Trace Buffer を用いた Embedded Non-stop OS におけるリプレイオーバーヘッドの削減](#)  
杉山 尚央, 中別府 将太, 山崎 信行

### ■セッション2 [11:00-12:00]

- (3) [情報量に着目したインフォメーションフロー追跡による情報漏洩防止手法の検討](#)  
小川 愛理, 塩谷 亮太
- (4) [コンテナ型仮想化環境におけるテイント追跡システム](#)  
立花 斐斗, 入江 英嗣, 坂井 修一

### ■セッション3 [13:00-14:00]

- (5) [アーキテクチャ探索を目的とした単一磁束量子回路の電力効率モデリング](#)  
福光 孝介, 石田 浩貴, 長岡 一起, 田中 雅光, 川上 哲志,  
谷本 輝夫, 小野 貴継, 藤巻 朗, 井上 弘士

- ・ [招待講演]ドクターに行って海外留学し, トップカンファレンスを狙おう!  
石田 浩貴

### ■セッション4 [14:10-15:10]

- (6) [C-element を用いた耐ソフトウェア性を有する SR ラッチ](#)  
中田 惟吹, 難波 一輝
- (7) [複雑なデータ構造を持つアプリケーションを対象とした Approximate Memory 適応の検討](#)  
穂山 空道, 塩谷 亮太

### ■セッション5 [15:20-16:20]

- (8) [CNN に基づく LSI レイアウト上の欠陥位置推定法に関する一考察](#)  
永村 美一, 新井 雅之, 福本 聡
- (9) [常微分方程式を用いたニューラルネットワークの FPGA 実装の検討](#)  
渡邊 寛悠, 松谷 宏紀

■特別セッション [16:30-18:00]

- ・ 第三回ポストムーアを考える座談会 ～「量子コンピュータを知り、アーキテクチャを語ろう！」～  
モデレータ: 井上 こうじ, パネリスト: 藤井 啓祐, 田淵 豊, 谷本 輝夫

--ミニチュートリアル--

- ・ 「アーキ屋による、アーキ屋のための、量子コンピュータ解説」 谷本 輝夫
- ・ 「量子屋による、アーキ屋のための、量子ハードウェア解説」 田淵 豊
- ・ 「量子屋による、アーキ屋のための、量子ソフトウェア解説」 藤井 啓祐

--座談会--

- ・ パネリストと参加者によるホットな議論