## 発表概要

## 深層学習フレームワークにおける CPUと GPUの性能解析および最適化

樋口 兼一1,a) 田浦 健次朗1

## 2018年1月15日発表

今日では深層ニューラルネットワーク技術が AI 分野に大きく貢献している。その学習プロセスは非常に時間がかかるため、計算環境に合わせた最適化が必要である。この発表では計算環境として CPU と GPU を考え両者間の深層学習性能を比較する。広く使われている大半の深層学習フレームワークでは GPU 用の最適化は十分に行われているが、CPU 用の最適化は積極的に行われていない。そのようなフレームワークの 1 つである Chainer も同様であり、内部の関数は CPU 向けには十分に最適化されていないといえる。たとえば GPU 上で走るほぼすべての関数は cuDNN や CuPy といった深層学習に特化したライブラリを用いて高速化されているが、CPU 上で走る部分は NumPy でしか高速化されていない。NumPy は汎用的な科学計算ライブラリであるために、深層学習のような特殊な用途では十分に CPU を活用できているとはいえず、元の Chainer を使った性能比較では CPU と GPU 間のプロセッサレベルの差を反映できない。そこで正確な性能差を得るために、CPU 上で走る関数内の NumPy で記述された部分を C 言語で書き換えて OpenMP と Intel MKL で高速化を行った。その結果として得られる計測結果を用いて、CPU と GPU の深層学習における性能差とその特性を詳細に示す。

## Performance Analysis and Optimization of CPU and GPU in Deep Learning Framework

Tomokazu Higuchi<sup>1,a)</sup> Kenjiro Taura<sup>1</sup>

Presented: January 15, 2018

Nowadays, deep neural network technology has made a significant contribution to AI field. Its learning process is very time-consuming and needs to be optimized for a computing environment. In this work, we will show a compare of deep learning performance between CPUs and GPUs. Major deep learning frameworks are fully optimized for GPU, but not for CPU. Specifically, Chainer, a widely-used deep learning framework, does not use CPU-specialized kernels for deep learning. Almost all kernels performing well on GPU are optimized with cuDNN and CuPy, libraries specialized for deep learning. In contrast to that, kernels running on CPU are optimized only with NumPy. NumPy, general scientific computing library, is difficult to get high performance in deep learning. So the performance comparison between CPUs and GPUs with the original Chainer implementation does not reflect the performance difference of the processors. To deal with this problem, we rewrite existing kernels running on CPU with C language and optimize them with OpenMP and Intel MKL. We analyze the performance with detailed profiling and discuss characteristics of performance.

<sup>&</sup>lt;sup>1</sup> 東京大学工学部電子情報工学科 Department of Information and Communication Engineering, The University of Tokyo, Bunkyo, Tokyo 113–8656,

a) thiguchi@eidos.ic.i.u-tokyo.ac.jp