

[DAS 招待講演]

Altera SDK for OpenCL を用いた システム設計手法及び応用事例

竹村 幸尚

日本アルテラ株式会社

概要：

FPGA の大規模化や高度化に伴い、FPGA を低消費電力汎用アクセラレータとして運用する事例が増えてきている。ここではそのような応用に適用する際のデザインメソッドロジとして最適な Altera SDK for OpenCL に焦点を当て、FPGA に対する OpenCL 適用の考え方や FPGA 特有の記述方法、最適化手法、及び応用事例を紹介する。