

64ビットOSにおける大規模メモリ効果

為重 貴志[†] 高本 良史[†] 大辻 彰[‡] 中島 隆夫[‡]

(株)日立製作所中央研究所[†] (株)日立製作所ソフトウェア事業部[‡]

1. はじめに

近年、CPU チップ・レベル、OS レベル、アプリケーション・レベルで 64 ビットへの対応がなされ、64 ビットシステムが実用化され始めている。データベース分野では、リレーショナル・データベース (RDB) における VLM (Very Large Memory) あるいは、LIMD (Large-scale In-Memory Database) と呼ばれる高速化手法によって、64 ビット処理の有効性が明らかになりつつある。今後、主に情報系データベースを中心としたビジネスアプリケーションを基盤として 64 ビット化が進むと考えられる。

本稿では、データベース分野における 64 ビット OS における大規模メモリ効果について定量的な測定を行った。具体的には、構築した大規模データベースに対し、シーケンシャルとランダムというアクセス特性をもつ SQL を発行し、クエリ実行に要する全処理時間や CPU 処理時間などの評価パラメータを用いて、大規模メモリ効果を性能向上率^{*}という形で定量的に評価した。

^{*} 性能向上率

= [最小メモリ構成時の処理時間] / [最大メモリ構成時の処理時間] (倍)

2. 64ビットOSにおける実機測定

2.1. データベース構成

使用データベースのベンチマークは、情報系データベースの評価では標準となっている TPC-H を用いた。今回、データベースの大きさを表す指標である SF (Scale Factor) を SF=7 とした。これにより、データベース全体は 9600MB となり、64 ビット OS の性能効果の一つである大規模メモリ効果を測定するためには十分なデータベース量を確保できる。

本データベースは、表 1 に示すように 4 つのテーブルから構成されている。各テーブルは、4 ~ 9 つのカラムから成り、各カラムには integer 型・varchar 型・decimal 型・date 型と

いった型が存在する。また、検索条件カラムに対しては、インデックスが作成されている。

表 1. 各テーブルとレコード数

テーブル名	レコード数
PART	1,400,000
CUSTOMER	1,050,000
ORDERS	10,500,000
LINE_ITEM	42,000,000
SUPPLIER	70,000

2.2. 実行 SQL

実行した SQL は、(1) 全件テーブル検索、(2) 3 ウェイ・ジョイン、(3) 4 ウェイ・ジョイン、の 3 種類である。ディスクアクセスに関して、表 2 に示すような特性を持っている。シーケンシャル特性を持つクエリでは、順番にデータが検索される。ランダムアクセス特性を持つクエリでは、無秩序にデータが検索される。全ての測定は、warm start で実行した。

表 2. 各 SQL のディスクアクセス特性

#	SQL	ディスクアクセス特性
(1)	全件テーブル検索**	シーケンシャル
(2)	3ウェイジョイン	小規模ランダム
(3)	4ウェイジョイン	大規模ランダム

** インデックス使用せず。

他の 2 クエリではインデックス使用。

2.3. 測定環境

図 1 に本実機測定に用いたデータベースエンジン、データベース用メモリ、データベースの概略図を示す。本実機測定では、データベース用メモリを変化させた時の全処理時間と CPU 処理時間を測定した。

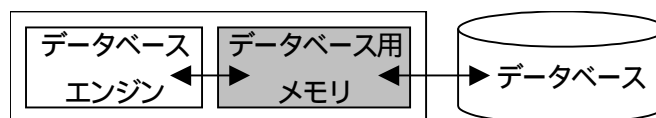


図 1. 測定環境の概略図

Performance Analysis of Very Large Memory on 64bit Operating System

[†]Hitachi Ltd., Central Research Laboratory

[‡]Hitachi Ltd., Software Division

2.4. 実機測定結果

(1) 全件テーブル検索

クエリ実行に必要なデータがメモリ上に常駐化される4GB以上で大規模メモリ効果による高速化が実現されている。メモリが128MBのときを基準として、メモリが4GB以上のときの性能向上率を計算すると、全処理時間で1.63倍、CPU処理時間で1.01倍を確認した。ただし、クエリ実行に必要なデータがメモリに常駐化されるまで高速化は図れず、またその間、メモリ上に使用しないデータを常駐することになる欠点がある。

それに対し、プリフェッチを使用した場合、メモリヒット率が大きく向上、全処理時間が大幅に短縮できた(図2参照)。これは、本クエリがデータアクセスの面から見てシーケンシャル性が強いことに起因する。このことから、データアクセス特性がシーケンシャルの場合には、プリフェッチによるメモリ制御がクエリ実行の高速化に有効であることが分かった。

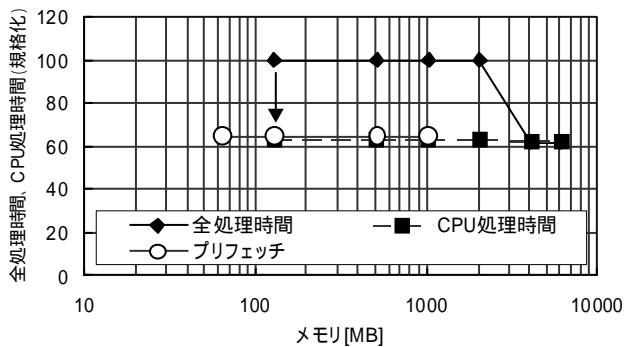


図2. 全件テーブル検索における測定結果

(2) 3ウェイ・ジョイン

本クエリ実行では、クエリ実行に必要なデータ(インデックス)が128MBでメモリ上に常駐化され、高速化が実現されている。

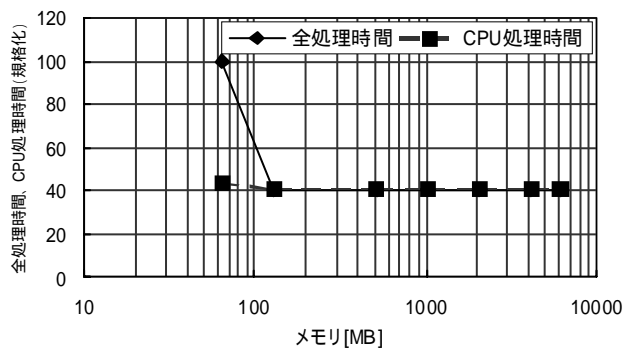


図3. 3ウェイ・ジョインにおける測定結果

このように、32ビットOSの範疇で高速化が可

能なクエリも存在した。また、本クエリのディスクアクセス特性はランダムのため、プリフェッチ機能によるメモリヒット率向上は見られなかった。本クエリでは、インデックスのメモリ常駐化が有効であった。

(3) 4ウェイ・ジョイン

メモリが64MBのときを基準として、メモリが2GB以上のときの性能向上率を計算すると、全処理時間で10.20倍、CPU処理時間で1.28倍を確認した。クエリ実行に必要な全てのデータ(インデックス)がバッファリングされたことによって、ディスクアクセス回数が削減され、CPUにほとんど待ち時間を与えることなくデータを処理することが出来た結果である。このとき、メモリのヒット率は100%に達した。また、メモリのミスヒット処理が削減された事で、CPU処理時間の性能向上につながっている。本クエリのディスクアクセス特性は(2)3ウェイ・ジョイン同様、ランダムアクセスのため、プリフェッチ機能による高速化は見られなかったが、インデックスのメモリ常駐化が効果的であることが分かった。

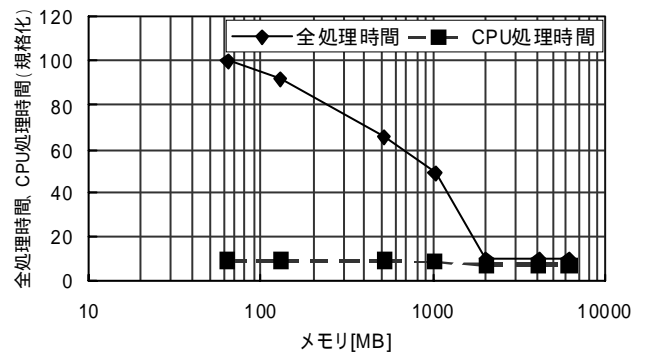


図4. 4ウェイ・ジョインにおける測定結果

3. おわりに

64ビットOSによる大規模メモリ効果について、TPC-Hを用いて定量的に評価を行い、その有効性を示した。インデックスをメモリに常駐化することで、10.20倍の性能向上率を得られる場合を示した。また、シーケンシャルなデータアクセスの場合には、プリフェッチによるメモリ制御が有効であることを述べた。ランダムなデータアクセスの場合や、データベースが超大規模な場合には、どのデータをメモリ内に常駐させるかを制御する必要がある。ディスクやテーブルのアクセス密度を用いたメモリ制御方法などが考えられるが、効果的なメモリ制御方式の検討が今後の課題である。