

5X-1 CPUとアセンブラ授業のためのシミュレータ WCASLの評価

渡辺 博芳

荒井 正之

武井 恵雄

帝京大学理工学部

1. はじめに

COMET/CASLは、初等アセンブラプログラミングの学習に多く用いられているが、中央処理装置(CPU)の動作を理解するための教材としても有用である。我々は、COMET/CASLを教材として、初等アセンブラプログラミングの習得とCPUの理解を目的とした“CPUとAssembler”演習授業を行っている。この演習授業のために開発したシミュレータWCASL [1]は、CASLプログラミングの学習を目的としたCASLシミュレーションと、CPU動作理解を目的としたCOMETシミュレーションの2つのシミュレーションモードを持つ。

本稿では、シミュレータWCASLの概要と、CPU理解における本シミュレータの効果の実験的評価について述べる。特に、(1)CASLシミュレーションにおいてレジスタやメモリの初期値を0以外の値にすることの有効性、(2)CPU動作理解におけるCOMETシミュレーション(COMETのビジュアルなシミュレーション)の有効性を実験によって明らかにした。

2. WCASLの概要

(1) 2モードシミュレータ：我々の演習授業での教材としてのCOMET/CASLシミュレータは、(a)CASLプログラムの動作理解を目的としたシミュレーションと、(b)CPUの動作理解を目的としたシミュレーションが行える必要がある。既存のほとんどのCASLシミュレータが(a)のみを対象としているのに対して、WCASLは(a)と(b)の2つのモードでのシミュレーションが行えることが特徴である。

(2) システム構成：COMET/CASLシミュレーションを行うためには、おおまかに、プログラム編集機能、アセンブル機能、シミュレーション機能の3つの機能が必要である。そこで、WCASLはこれら3つの機能から構成し、シミュレーション機能におけるビューを2種類用意することで、2モードのシミュレ-

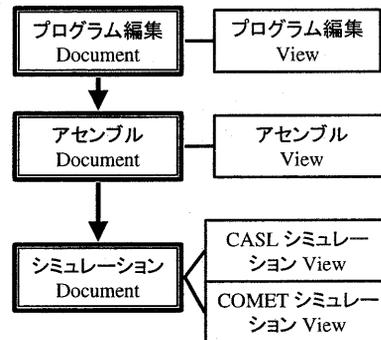


図1: システムを構成するドキュメントとビュー

ーションを可能とする。つまり、モデル(ドキュメント)とビューを図1のように構成する。

(3) CASLシミュレーション：CASLシミュレーションにおいては、レジスタ類、データを示すラベルの番地と内容、スタックの状態、実行中の命令を示すためのプログラムリストを表示する。それによって、1つの命令を実行すると、レジスタやメモリの内容がどのように変化するかが確認可能となる。

(4) COMETシミュレーション：COMETシミュレーションにおいては、初学者が理解するのに適切と思われる抽象化レベルで、COMETの構成を図示する。WCASLのCOMETシミュレーションで提示される図の一部を図2に示す。この図の上で、1命令の取出し-実行サイクルよりも細かいステップで、各構成要素の状態やデータの流れを表示する。

(5) 付加機能：WCASLは、付加機能として、(a)シミュレーションステップの設定、(b)レジスタ・メモリの初期値設定、(c)実行プログラムをロードする先頭番地の設定、(d)間隔時間を設定した自動実行などを持つ。

3. レジスタ・メモリの初期値設定の評価

1999年度に行った2つのクラスに対する授業の中で、一方はレジスタやメモリを「0で初期化」をデフォルトとし、一方のクラスは「-1で初期化」をデフォルトとして演習を行った。仮に前者をA組、後者をB

