

シヨートノート

ビットローテーションを用いた
ハッチングパターン発生方式†

坪田 信孝** 田村 純子** 奥田 久徳**

近年の LSI の進歩によりマイクロプロセッサを CPU としてもつパーソナルコンピュータにおいても、実用レベルの CRT グラフィックディスプレイ装置をもつようになった。これらの装置で多様なハッチングパターンを出力しようとするとき、多数の斜線を引くために、斜線の両端の座標を決定するためのソフト的負担が大きくなる。一方、多数の境界線で決定される多数の領域を一画面内で視覚的に認識させるためには多様なハッチングパターンが要求される。本論文では、任意のビットパターンをもつ1バイトを回転させながら積み重ねる方式によって、きわめて単純なアルゴリズムでしかも多様なハッチングパターンの発生が可能であることを述べる。また、この方式は複雑な境界線をもつ領域のぬりつぶし方式の拡張として利用できることを述べ、実現例を示す。

1. ま え が き

グラフィックイメージを内部記憶装置に保存し、これを常にスキャンして表示する方式の CRT グラフィックディスプレイ装置 (以下 GCRT) は、近年のメモリ LSI の低価格化・高密度化によってパーソナルコンピュータなどでも実用化されるようになった。GCRT は XY プロッタや蓄積型 CRT に比べ精度的にはやや劣るものが多いが、図形メモリに対する読み書きが可能であることから、応用範囲は広く、LSI の進歩とともに今後さらに広く利用されると考えられる。

GCRT に対する出力は点を単位として点の ON・OFF の組合せで行われる。したがって、最小単位の線分の出力を基本とした XY プロッタとは異なった思考に基づくアルゴリズムが可能である。

一方、ハッチングを「平行な斜線を多数引くことによって行う」方法は、XY プロッタ向きの思考に基づくもので、GCRT 上でも可能ではあるが、斜線の、両端座標を求めるための演算が必要となる。したがって多様なハッチングパターンを出力する場合や複雑な境界線をもつ領域に適用する場合には大きなソフトが必要となる。これに対し、GCRT の点を単位としているという特徴を生かし、「平行な斜線を水平方向に切ったパターンを積み重ねてハッチングパターンを構成する」方法を用いれば、斜線の両端座標を求めるための

演算は水平な線分の両端座標を求めることに変化する。これによりハッチングのソフトはきわめて単純化され、しかも多様なハッチングパターンが可能となる。

ハッチングは一画面に表示される多数の領域を視覚的に認識させることを目的としたものである。したがって、たんに斜線間の間隔の大小や斜線の角度による変化だけでなく、視覚的な多様性を有することが期待される。本論文に述べる方式は、基本となるビットパターンを回転させながら用いる方式であるため基本パターンを変えるのみで、容易に視覚的多様性をもったパターンを発生させることが可能である。

以下では、8ビット・マイクロプロセッサ (以下 MPU) によって制御することとして、上に述べた方式の詳細と実現例について述べる。

2. 矩形領域のハッチング

2.1 横8ドット×縦 n ドットの矩形

矩形の左下部の座標を (0, 0) とする。(0, 0) から (7, 0) の8点に、16進数 01 のイメージを表示すると (7, 0) のみ ON となる (以下ではビットが1のとき ON を表示することとする)。次に16進数 01 を1ビット左方回転したイメージを y 座標を1だけ増して、(0, 1) ~ (7, 1) に表示する。これをくりかえせば斜線のパターンが表示される。初めに用いた16進数 01 (以下では基準パターンと呼ぶ) を16進数 11 にすれば斜線間隔は1/2となる。このようにして、斜線のスタート位置の違いを含めると254種のパターンが得られ、斜線のスタート位置の違いのみのパターンを除いても33種のパターンが得られる (ただし、すべて白と

† Hatching Pattern Generation Using Bit Rotation by
NOBUTAKA TSUBOTA, JUNKO TAMURA and HISANORI
OKUDA (Department of Hygiene, Hiroshima University,
School of Medicine).

** 広島大学医学部衛生学教室

すべて黒のパターンを除く)。

基準パターンを y 座標の 1 増加ごとに 2 ビット左方回転するとゆるやかな角度の斜線となり、 y 座標が 2 増すごとに 1 ビット左方回転すると急角度の斜線となる。このように回転量を変化させることによってハッチングパターンをさらに多様化することが可能である。

上述の左方回転を右方回転とすれば、右上りのハッチングパターンとなる。さらに、2 バイトを用意し、 y 座標の 1 増加ごとに一方は左方に、他は右方に回転し、表示に際しては両者の OR を実行してから表示することとすれば、クロス線によるハッチングが行える。

2.2 横 w ドット \times 縦 h ドットの矩形

横方向の幅を 1 バイト以上にする場合、2.1 節のイメージを 8 ビット単位で横方向に並べることによってパターンは連続する。この場合 w が 8 の倍数でない場合には端数の処理が必要となる。ところが、横方向の拡大にも回転が利用できる。すなわち、 x 座標の 1 増加ごとに基準パターンを 1 ビット左方回転し、第 7 ビットを表示する、これを $(0, 0)$ から $(w, 0)$ まで行う。次に y 座標を 1 増加し、 x 方向の回転を行う以前の基準パターンを 1 ビット左方回転し、新たな基準パターンとして x 方向の処理を行い、 y 座標 h までくりかえす。以下では最初に与えた基準パターンを「原基準パターン」と呼び、 x 方向の回転に用いるパターンを「出力用基準パターン」と呼ぶ。

3. 複雑な境界をもつ領域のハッチング

複雑な境界をもつ領域では、斜線が境界線を切る点を求めて斜線を引く方法を用いると、斜線と境界線の交点を求めるためのソフト的負担が大きくなる。これに対し、上に述べた方法では、水平線を引くことに等しいから、境界線上の点を求めるためのソフトは簡単なものになる。すなわち、GCRT ではすでに出力したイメージを再入力する (図形メモリを読む) ことが可能であるから、領域内の 1 点の座標を与えれば、水平線が境界線を切る点の座標は、与えられた点から左右に探索的に ON・OFF を調べることによって得ることができる。この探索を上下に拡大して行えば、少なくとも凸部のみで構成される多角形ではすべての境界点の座標を得ることができる。この部分のアルゴリズムは、領域全体をぬりつぶす方式 (すべて ON にする方式、以下 PAINT 方式と呼ぶ) としてすでに多くのパーソナルコンピュータで実用化されている。

PAINT 方式により領域を水平線で切った場合の両端の x 座標を得ることが可能であることを上に述べた。また、 y 座標の等しい 2 点を出力用基準パターンの回転によって結ぶ方法を 2.2 節で述べた。しかしながら、複雑な形状の領域の場合、矩形の場合と異なり y 座標の変化とともに水平な線分の端部の x 座標も変化するため、2.2 節のアルゴリズムでは y 方向への水平線の積み重ねに際してパターンのずれを生じる。以下ではこのずれを生じさせないための調整方法を述べる。

ずれを生じさせないためには、原基準パターンを常に GCRT 上の特定の座標 (以下では原点とする) におき、水平線のスタート点からすでにその座標だけ前もって回転を加えた出力パターンを用いることとすればよい。いま、PAINT 方式によって求めた境界点が (x_1, y_0) と (x_2, y_0) で、 $x_1 < x_2$ であったとすれば、原基準パターンを x_1 回左方回転し、さらに y_0 回左方回転したものを出力用基準パターンとする。出力用基準パターンを左方回転しながら第 7 ビットを x 軸方向に出力して行き (x_1, y_0) から (x_2, y_0) まで実行する。このようにして、PAINT 方式で得られるすべての (x_i, y_i) から (x_2, y_i) までをパターンで結べば、左上りの斜線によるハッチングが出力される。

上例と同様に、原基準パターンを x_1 回左方回転した後、上例とは逆に y_0 回右方回転したものを出力用基準パターンとして用いると、右上りの斜線によるハッチングとなる。2 種の出力用基準パターンを用意し両者の OR を実行したものを出力用基準パターンとして用いると、2.1 節に述べたと同様にクロス線によるハッチングとなる。

以上で述べた x_1 回および y_0 回の回転はもちろん $(x_1 \div 8)$ および $(y_0 \div 8)$ の余りの回数だけ回転するのみでよい。したがって、 x_1 および y_0 の下位 3 ビットで表される数値、すなわち x_1 および y_0 の下位 8 ビットと 16 進数 07 との AND を実行して得られる数値で示される回数だけ回転すればよい。このように出力用基準パターンの調整は比較的単純な処理で行うことができる (図 1)。

4. 実現例について

用いたハードウェアはソード電算機製の M100ACE II である¹⁾。GCRT は 320×256 ドットと比較的荒い密度であるが統計図表などに用いる場合には十分な実用性がある。MPU はザイログ製の Z-80 を用いており、出力用基準パターンの出力には左方回転命令で第

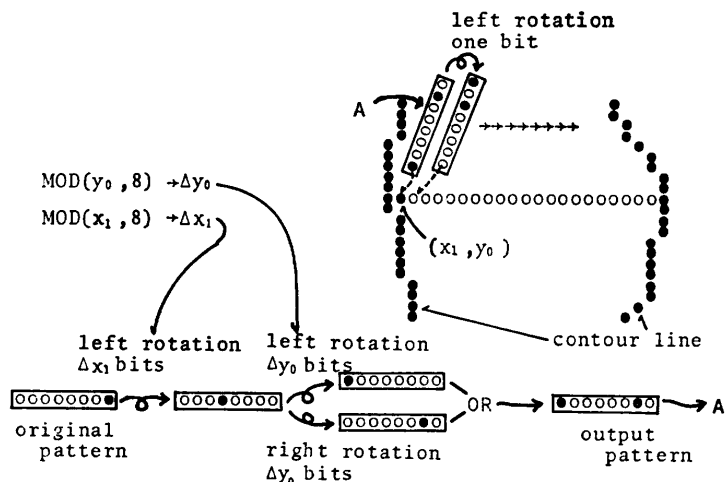
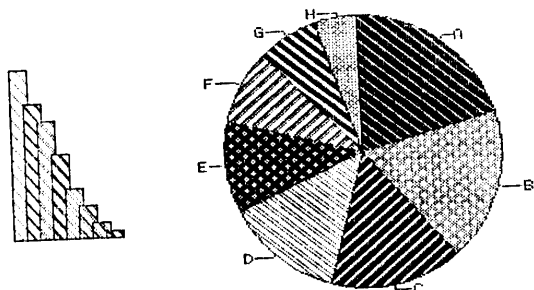


図1 複雑な領域へのハッチング (クロス線の場合)

Fig. 1 Hatching with crossed lines on a complicated area.

7ビットがキャリーフラグに入ることを用いることができる。GCRTのコントロール用の命令としては、絶対座標を与えてその点をONにする命令と同じく絶対座標を与えてその点のON・OFFを調べる命令の2種を用いた。以上により矩形専用のサブルーチンとPAINT方式を応用したサブルーチンをソード電算機製のアセンブラを用いて開発し、同社製のBASICにリンクした。BASICプログラム内でCALL文を用いて利用することができる。PAINT方式を応用したサブルーチンのうち、3章で述べた処理のために要したメモリ容量はわずか126バイトであった。

図2-aに矩形専用サブルーチンを用いた例を、図2-bにPAINT方式を応用したサブルーチンを用いた例を示した。前者は通常後者で代用できるが、矩形専用ルーチンは図2のように重なった矩形の出力には



a. Using rectangular routine b. Using expanded PAINT routine

図2 実行例

Fig. 2 Example.

都合がよい。また、面積の広い矩形ではPAINT方式の応用サブルーチンよりも速度が速い、領域内の1点の座標を与えなくてもよいなどのメリットがある。

PAINT方式の応用サブルーチンでは、幅の広い領域に適用すると実行速度は低下する。用いたシステムの図形メモリへのアクセス(境界点の探索)が遅いことが主因と考えられるが、ON点以外では図形メモリへのアクセス(点の表示命令)をスキップできるので、全面ぬりつぶしに比べるとむしろ実行速度は速い。したがって、3章で述べた部分の処理は十分速く実行されると考えられる。

実現例ではGCRTの密度が比較的荒いため、ほぼ2章および3章に記述した

とおりにプログラムを開発した。しかしながら、より高密度のGCRTではハッチングパターンの線の間隔が狭くなりすぎる可能性がある。このような場合にはGCRTの複数の点を出力用基準パターンの1ビットに対応させ、複数の点の1点のみをONする(第7ビット1のとき)などの工夫によって容易に改善できる。また、16ビット、32ビットを単位として回転を行う方式としても原理はまったく変わるものではなく、用いるMPUやGCRTに適した応用が可能である。

5. むすび

本論文では、ビット回転命令を用いることによって多様なハッチングパターンを出力する方式について述べた。ビット回転命令はきわめて基本的なMPUの命令であり、また必要なGCRTコントロール用の命令もGCRTが基本的にもつべき命令のみである。したがって、多くのGCRTで実現可能であり、そのソフトウェアもきわめて単純である。しかも、基準パターン(実現例では1バイト)の変化により多様なハッチングが可能であり実用性も高いと考えられる。

参考文献

1) ソード電算機: M 200/M 100 ACE シリーズ・アセンブラ言語マニュアル, p. 430, ソード電算機, 東京 (1980).

(昭和57年8月17日受付)

(昭和57年10月4日採録)