

DVを基にした動画フォーマット変換ソフトウェアの開発

4 F - 8

上野山 努 小宮 大作

松下電器産業(株) マルチメディアシステム研究所

1. はじめに

近年、ビデオを含むマルチメディアデータを利用する、マルチメディアシステムが実用化されている。

現在実用化されているマルチメディアシステムの多くは、動画フォーマットとしてMPEG1/2を採用している。しかしながら、従来のシステムではMPEG1/2フォーマットの動画データを生成するために専用のハードウェアを必要とし、専用ハードウェア導入によるコストの増大や、ハードウェアの操作法を習得するための作業量の増大などの問題があった。

一方、近年DVフォーマットを用いたデジタルビデオカメラが一般家庭に普及している。この様なカメラの多くは、IEEE1394に基づいた、ビデオのデジタル入出力インターフェースを備えており、PCとの接続も容易である。

そこで筆者らは、DVフォーマットのビデオデータを直接MPEG1/2フォーマットにエンコードする、動画フォーマット変換ソフトウェアを開発し、実用化した。本稿では、本ソフトウェアの概要と、本ソフトウェアに用いた高速化技術について述べる。

2. 本ソフトウェアの処理と構成

2.1 基本モデル

はじめに、本ソフトウェアの基本モデルについて説明する。図1に基本モデルの構成を示す。基本モデルは、DVデータを非圧縮4:2:2形式のデータに伸長するDVデコード部と、非圧縮データをMPEG符号化するMPEGエンコード部から成る。

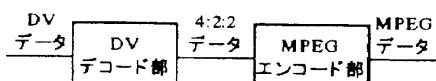


図1 基本モデルの構成

DVデコード部の構成を、図2に示す。DVデータでは、各フレームは、MPEGのIピクチャに類似した

フレーム内圧縮が施されている。MPEGのIピクチャとの相違点の一つは、色形式である。図3に示す通り、DVでは4:1:1、MPEGでは主に4:2:0が用いられている。本基本モデルでは、DVデコード時に一般的な4:2:2に変換している。



図2 DVデコード部の構成

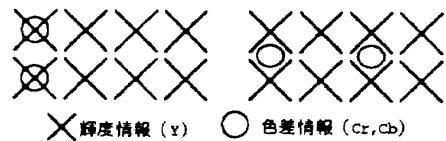


図3 Y, Cr, Cbの配置 ((a)4:1:1, (b)4:2:0)

MPEGエンコード部の主な構成を、図4に示す。本MPEGエンコード部は、VideoCD制作作用に開発したソフトウェアエンコーダ[2]を更に高画質化しMPEG2に対応したものである。本MPEGエンコード部の特徴は、フロントエンドでの処理により高画質な符号化を実現している点である。フロントエンドでの処理のうち、適応フィルタと量子化制御は、階層的動き予測によって求められる動きベクトルを基にして処理している。階層的動き予測では、入力画像を複数のサイズに縮小した階層画像を利用した階層的な動き予測により、一般の全探索などによる動き予測に比べ、より実際の動きに忠実な動きベクトルを求めることができる。この階層画像は、フィルタリングとダウンサンプリングにより生成している。

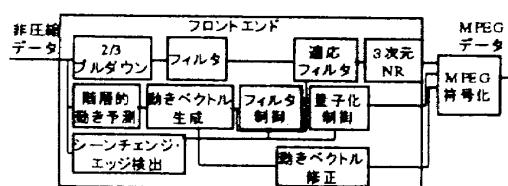


図4 MPEGエンコード部の構成

2.2 高速化モデル

次に、DVデータを利用することにより、基本モデルの画質を維持しながら高速化を図った、高速化モデルについて説明する。図5に高速化モデルの構成を示す。高速化モデルは、基本モデルに変形逆DCT部を加えた構成となっている。変形逆DCT部は、DVデコード部の逆DCT部に対応し、DVデータのDCT係数から、直接MPEGエンコードに用いる階層画像と4:2:0の色差情報を生成する。これにより、基本モデルで行っていた階層画像生成処理、4:1:1→4:2:2変換および4:2:2→4:2:0変換処理を省き、全体の処理を高速化する。また高速化モデルは、並列処理効率を向上させるなどの高速化も行っている。なお高速化モデルでは、変形逆DCTを用いるために、DVデコード部における逆DCTはデシャーフリングの後に輝度情報にのみ用いる。また、MPEG1に変換する場合は、DVデコード部での逆DCTは行わない。次節で変形逆DCT処理による高速化処理について詳しく説明する。

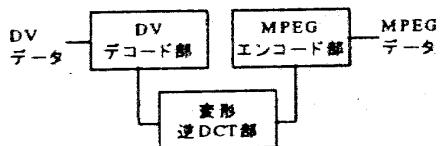


図5 高速化モデルの構成

2.3 変形逆DCT

変形逆DCT部では、2種類の変形逆DCTを行う。階層画像は、DCT係数の低周波部分のみを逆DCTすることで生成する。1/2と1/4の解像度の画像を生成する場合の変形逆DCTの例を、図6に示す。

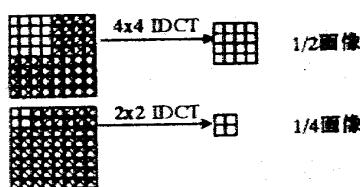


図6 階層画像生成のための変形逆DCT

4:1:1→4:2:0変換は、色差情報に対して4x8の逆DCTを施し、横方向に画素を複製することで実現した。4x16の逆DCTを用いれば画素の複製は不要となるが、演算量が増大し、高速化の効果が無くなる

ために、本ソフトウェアでは採用しなかった。図7に、変形逆DCTによる4:1:1→4:2:0変換の様子を示す。



図7 変形逆DCTによるコンポーネント形式変換

3 実験および評価

本ソフトウェアの基本モデルと高速化モデルにより実際にフォーマット変換を行い、変換に要した時間を測定した。実験にはPanastation SS-UA2 model2200 (UltraSPARC 200MHzX2, 256MB RAM)、OSはSolaris 2.5.1を使用した。DVデータは、長さが90秒で動き等の量が異なる3種類の映像を使用した。また、変換は1映像あたり3回行い、変換時間はその中間値を用いた。結果を表1に示す。表1において実時間比とは、変換時間を映像の再生時間(実時間)で割った比である。

表1 両モデルによる変換時間

使用映像	基本モデル		高速化モデル	
	時間(秒)	実時間比	時間(秒)	実時間比
映像A	10548	117	5210	58
映像B	10623	118	5204	58
映像C	10490	117	5229	58

表1の結果から、本ソフトウェアの変換時間は映像の内容には影響されず、高速化モデルは基本モデルと比較して、約2倍の高速化が実現されていることがわかる。2プロセッサによる実験であることから、並列処理効率の向上だけでなく、変形逆DCTによる高速化が処理速度向上に寄与しているといえる。

4. おわりに

本稿では、DV動画を直接MPEG1/2に変換する動画フォーマット変換について、概要を説明した。

また、本ソフトウェアで用いている、DVデータを直接利用した階層画像生成、4:1:1→4:2:0形式変換の高速化処理について説明し、実験により高速化処理の有用性を示した。

参考文献

- [1] 久保田幸雄 編著「図解 デジタルビデオ読本」オーム社 (1995)
- [2] 大久保晴代 他 「ビデオCDオーサリングシステム」 National Technical Report Vol.42 No.5 (Oct. 1996)