

1次元プロセッサアレイによる逐次型画像処理アルゴリズムの並列化について 4 N-7

許 昭倫

NEC 情報メディア研究所

1 はじめに

多数の PE を一次元に結合し SIMD (Single Instruction Multiple Data) の原理で動作する LPA (Linear Processor Array) 型の画像処理システムは、フィルタリングに代表されるような局所並列型の処理に対しては非常に効率よく動作するが、画素の処理に順序性がある場合等は、システムが持つ並列性を処理にうまく生かせないという問題点が存在する。これまで、個別に解決策が提案された例はあるが、一般性を持った方法は提案されていない。本稿では、そうした逐次型の画像処理に対し LPA による一般的な並列化手法を提案する。

2 画像処理の処理形式による分類

画像処理は処理の対象画素の範囲によって、全画素を処理する全面型と一部分の画素のみを処理する領域型、また画素間の処理順序によって、各画素に対する処理を並列に行える並列型と画素間での処理順序に依存関係が存在する制約型とに分類できる。そしてこれらの組合せを考えると 4 つの処理形式、すなわち全面並列型、全面制約型、領域並列型、領域制約型とに分類できる。

全面並列型の例にラブリッシュのようなフィルタリング処理、全面制約型の例にランレンジス符号化や全面ラスクスキャンによるラベリング、領域並列型の例にモルフォロジー演算や Snakes のような弛緩法による演算、そして領域制約型の例に細線化、輪郭線追跡等がある。

3 各処理形式の LPA による並列化

前記 4 つの処理形式の内、全面並列型は、従来の LPA の行単位方式 (図 1 左) による実行で充分に並列化できる。ここでは全面制約型の処理に対しシストリック方式、そして領域並列型、領域制約型の処理に対しては仮想スタック方式を中心とする実行方式を提案する。

Efficient Implementation of Sequential Type Image Processing Algorithms on Linear Processor Arrays
Sholin Kyo
Information Technology Research Laboratories
NEC Corporation

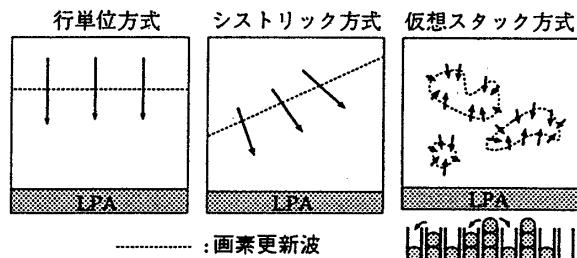


図 1: 各処理形式に対する LPA による並列化方式

3.1 シストリック方式

全面制約型では、各画素の処理順序は他の画素に依存して決定されるが、多くの場合それは静的に決まる。こうした画素同士の依存関係は再帰マスク (図 2) の形で記述できる。シストリック方式とは、この再帰マスクが課す制約を満足するために、LPA 上の各 PE をシストリックに、すなわちあるタイムディレイのもとで次々と起動するように制御する方式である。その結果、タイムディレイの値に応じた角度を持った斜め方向への画素更新波が得られる (図 1 中、再帰マスク A 使用時)。タイムディレイの大きさは通常再帰マスクのサイズに依存し、サイズが $(2M+1) \times (2M+1)$ の再帰型マスクの場合、タイムディレイは M となる。本方式を用いることで $N \times N$ の画像に対し、M が N より充分に小さい場合、全面制約型の処理は N 個の PE を有する LPA のもとで $O(N)$ の時間で処理される [1]。

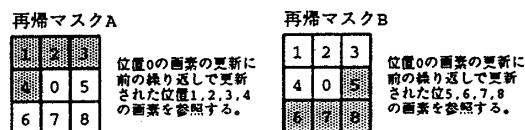


図 2: 再帰マスクの例

3.2 仮想スタック方式

領域型の処理では、どの画素が処理すべき画素かは、画像の内容に応じ動的に決まる。仮想スタック方式 (図 1 右) では、こうした動的な要素を扱えるようになるため、発火可能となった画素へのポインタをその都度貯

めておくためのスタックを各 PE 上に設ける。処理は、まず処理の開始点となる画素へのポインタを各 PE のスタックに投入することによりスタックの初期化を行う。その後、各 PE は自分のスタックが空でなければそこから画素へのポインタを取り出し、それが指す画素に対し所定の処理を行った後、当該画素の所定近傍に存在する画素が所定の発火条件を満たすかどうかを調べ、満たす場合はそれらの画素へのポインタを、それらの画素の処理を担当 PE のスタックに投入する。それを、全 PE のスタックが空になるまで繰返す。こうしたスタックを用いた画素の処理の順序付けにより、各 PE は同一の処理を複数の領域に対し重畠的に施すことが可能となる。

仮想スタック方式を用いた場合、もっと多くの画素を処理する必要のあった PE が全体の処理時間を支配する。しかし通常、サイズ $N \times N$ の画像に対し N 個の PE を有する LPA を用いた場合、各 PE は最大で N 個の画素に対し処理を行えばよいため、多くの場合 $O(N)$ の処理時間で処理が終了する。

3.3 両方式の評価および領域サイズの影響

領域型処理で領域のサイズが大きい場合、全面型と見なし処理を行うことが可能である。例えば領域制約型の処理で静的に画素の処理順序が決まり、かつ領域サイズが大きい場合では、仮想スタック方式とシストリック方式のどちらを使用することも考えられる。領域並列型の場合でも、シストリック方式と行単位方式を読み替えれば、同じことがいえる。

表1に、領域型であり画素同士の依存関係が静的に決まる処理の一つである距離変換¹[2]を、両方式それぞれによって実現した場合の、画像内の領域サイズの変動に対する実行時間の変化を調べた結果を示す。領域サイズが小さい場合、シストリック方式では背景画素への無駄な処理によるロスが相対的に顕著となる。一方領域サイズが大きい場合、仮想スタック方式では発火すべき画素数が増え、負荷最多 PE への負担が増加し、処理時間全体が伸びる結果となる。なお、画像サイズは 256×256 、LPA は IMAP-VISION² [3]、プログラムは LPA 用並列 C 言語 1DC[1] で記述した。ワークス

¹ 2値画像の各前景画素位置に、それへのもっとも近い背景画素への距離を書き込む処理

² 256PE(8bit,40MHz動作)構成のワンボード画像処理システム

テーション³上で全画素を逐次的に処理した場合の処理時間は約 500ms で、動作周波数の違いを考慮すれば、どちらの手法でも単一 PE の場合と比べ 170 ~ 280 倍の性能を実現していることになる。

手法	画像1	画像2	画像3	画像4
仮想スタック方式	10.1ms	7.9ms	6.1ms	4.8ms
シストリック方式				8.0ms

表 1: 領域サイズの異なる画像に対する処理時間

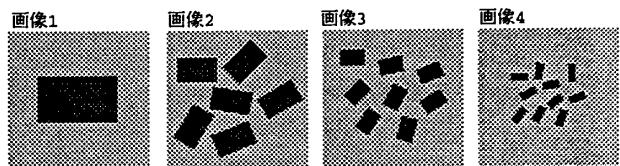


図 3: 画像 1 ~ 4

4まとめ

各処理形式の画像処理の LPA による並列化の方法をまとめると以下のようなになる。

全面並列型 従来の行単位方式で充分に並列化される。

全面制約型 シストリック方式を用いる。

領域並列型 領域サイズが小さい場合は仮想スタック方式、大きい場合は行単位方式が有効である。

領域制約型 領域サイズが小さい場合は仮想スタック方式、領域サイズが大きくかつ画素間の依存関係が静的な場合はシストリック方式が有効である。

5おわりに

本稿では、LPA による逐次型画像処理の並列化方式として、シストリック方式および仮想スタック方式を提案した。また両方式を実機上で評価した結果、高い並列性抽出効果が得られることを確認した。

参考文献

- [1] 許, 佐藤: 1 次元プロセッサアレイ用データ並列言語 1DC による画像処理アルゴリズムの記述とそのコンパイラ, 情報研究会報告 (SwoPP96), 1996.
- [2] G. Borgefors: *Distance Transformations in Digital Images*, Computer Vision, Graphics, and Image Processing, Vol.34, pp.344-371, 1988.
- [3] 藤田他, 10GIPS IMAP-VISON ボード—ハードウェア—, 信学春季全大, (1996).

³ MicroSparc, 110MHz, C 言語使用