

論理関数に有限体上の表現を用いる 検査系列生成の一方法

7N-9

吉田清明 朱雀保正 元石浩二
久留米工業大学

1.はじめに

組合せ回路の単一縮退故障に対する検査系列生成法の一つにブール微分法[1]がある。ブール微分法では、出力 F を検査対象信号線 h と入力変数の論理関数として表現し、排他的論理和を用いて形式的に定義されるブール微分を行う。これに対して論理関数に有限体[2]上の多項式表現 \hat{F} を用いれば、もし \hat{F} が h の1次式であれば、 \hat{F} の h に関する通常の微分がブール微分に等価であることを容易に示すことができる。 \hat{F} が h の1次式でないときは1次式に変換するのは容易である。本稿は、この微分の性質と有限体上の多項式の代数的諸性質を用いて検査系列を生成する方法(以下、本手法)を提出し、簡単な例によりその計算法を示す。

2.論理関数の有限体GF(2)上での表現

n 変数論理関数を $\{0,1\}^n$ 上で定義された $\{0,1\}$ 値関数であるとする。論理関数は通常ブール演算系を用いて表現されるが、これと等価な表現が有限体(ガロワ体)GF(2)演算系の上でも可能である。各演算系における等価な表現を表1に示す。ここで記号 $+$, \cdot はそれぞれ通常の算術和,算術積を意味する。

表1 演算系の間で等価な表現

	ブール	GF(2)
論理積	$x \cap y$	$x \cdot y \pmod{2}$
論理和	$x \cup y$	$x + y + x \cdot y \pmod{2}$
補元	\bar{x}	$x + 1 \pmod{2}$
排他和	$x \oplus y$	$x + y \pmod{2}$

また有限体GF(2)の性質から次の定理1が容易に導かれる。

$$[\text{定理1}] \quad x^n \equiv x \pmod{2} \quad (1)$$

$$2 \cdot n \cdot x \equiv 0 \pmod{2} \quad (2)$$

ただし、 n は自然数である。

3.1 ブール微分のブール演算系による表現

$F(x_1, x_2, \dots, x_n)$ を n 変数論理関数とすると、変数 x_i に関する関数 F のブール微分は次式のように定義される。

$$\frac{dF}{dx_i} = F(x_1, \dots, x_i, \dots, x_n) \oplus F(x_1, \dots, \bar{x}_i, \dots, x_n) \quad (3)$$

上式にシャノンの展開定理

$$F(x_1, \dots, x_i, \dots, x_n) = x_i \cap F_i(1) \oplus \bar{x}_i \cap F_i(0) \quad (4)$$

ただし

$$F_i(1) = F(x_1, \dots, x_{i-1}, 1, x_{i+1}, \dots, x_n) \quad (5.a)$$

$$F_i(0) = F(x_1, \dots, x_{i-1}, 0, x_{i+1}, \dots, x_n) \quad (5.b)$$

を用いると

$$\frac{dF}{dx_i} = F_i(1) \oplus F_i(0) \quad (6)$$

と変形できる。

3.2 GF(2)上でのブール微分の表現

GF(2)上では、論理関数は2を法とする多項式で表される。この多項式を任意の変数 x_i について展開したときに、2次以上の項があれば式(1)を用いて1次の項に変換できる。こうして得られる1次式は式(4)に表1の変換を施して得られるGF(2)上の多項式表現に等価である。次の定理に示すように、この1次式を変数 x_i について微分することによりブール微分が得られる。

[定理2] 論理関数の有限体GF(2)上での多項式表現を \hat{F} と書く。 \hat{F} が論理変数 x_i の1次式であると仮定すると、 \hat{F} の x_i に関する通常の微分はブール微分と等価である。

(証明) 式(4)の関数 F に表1を用いて有限体GF(2)上の多項式表現 \hat{F} を求めると

$$\begin{aligned} \hat{F}(x_1, \dots, x_i, \dots, x_n) &= \hat{F}_i(1) \cdot x_i + \hat{F}_i(0) \cdot (x_i + 1) \\ &= (\hat{F}_i(1) + \hat{F}_i(0)) \cdot x_i + \hat{F}_i(0) \end{aligned} \quad (7)$$

となる。上式を変数 x_i で形式的に微分すると次式が得られる。

$$\frac{\partial \hat{F}}{\partial x_i} = \hat{F}_i(1) + \hat{F}_i(0) \quad (8)$$

一方, 式(6)のブール微分を有限体GF(2)上の表現に変換すると次式が得られる.

$$\frac{d\hat{F}}{dx_i} = \hat{F}_i(1) + \hat{F}_i(0) \quad (9)$$

これは式(8)に等しい. (証明終)

4. 単一縮退故障検出のための検査系列生成法 (本手法)

4.1 入力信号線の故障検出

定理2および文献[1]により, 組合せ回路の入力信号線 x_i における単一縮退故障検出のための検査系列を生成するには次の方程式(10),(11)を解けばよいことがわかる.

[1] 信号線 x_i の0縮退故障に対する検査系列を生成する場合:

$$x_i \cdot \frac{\partial \hat{F}}{\partial x_i} = 1. \quad (10)$$

[2] 信号線 x_i の1縮退故障に対する検査系列を生成する場合:

$$(x_i + 1) \cdot \frac{\partial \hat{F}}{\partial x_i} = 1. \quad (11)$$

4.2 内部信号線の故障検出

同様に回路内部の信号線の縮退故障を考える. 図1の回路に対して入力信号変数を

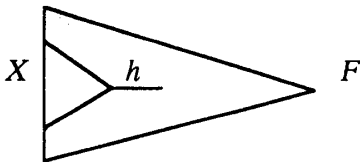


図1 組合せ回路と内部信号線 h

$X = (x_1, \dots, x_i, \dots, x_n)$, 出力関数のGF(2)表現を $\hat{F}(X)$, 内部信号変数を h とする. h は入力変数の関数として表現することが可能で $h=h(X)$ と書ける. 出力関数 \hat{F} も h を入力変数とみなして X と h の関数として表現することができる. この関数を \hat{F}^* とする. すなわち

$$F^*(X, h) = \hat{F}(X). \quad (12)$$

従って回路内部の信号線 h における単一縮退故障のための検査系列を生成するには次の方程式(13), (14)を解けばよい.

[3] 信号線 h の0縮退故障に対する検査系列を生成する場合:

$$h(X) \cdot \frac{\partial F^*(X, h)}{\partial h} = 1. \quad (13)$$

[4] 信号線 h の1縮退故障に対する検査系列を生成する場合:

$$(h(X) + 1) \cdot \frac{\partial F^*(X, h)}{\partial h} = 1. \quad (14)$$

5. 例題

本手法を用いて図2の回路における信号線 B_1 の0縮退故障のための検査系列を生成する.

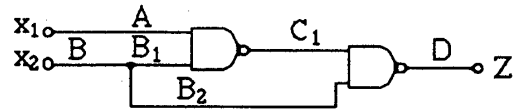


図2 回路例

$$\begin{aligned} A &= x_1; B = x_2; B_1 = B_2 = B = x_2; \\ C_1 &= (A \cdot B_1) + 1 = x_1 \cdot B_1 + 1 = x_1 \cdot x_2 + 1; \\ D &= (C_1 \cdot B_2) + 1 = (x_1 \cdot B_1 + 1) \cdot x_2 + 1 = x_1 \cdot B_1 \cdot x_2 + x_2 + 1; \\ \frac{\partial D}{\partial B_1} &= x_1 \cdot x_2 \end{aligned} \quad (15)$$

信号線 B_1 の0縮退故障に対する検査系列を生成するのだから次の方程式を解けばよい.

$$B_1 \cdot \frac{\partial D}{\partial B_1} = x_2 \cdot (x_1 \cdot x_2) = x_1 \cdot x_2^2 = x_1 \cdot x_2 = 1 \quad (16)$$

式(16)より, 求める検査系列は次式

$$(x_1, x_2) = (1, 1) \quad (17)$$

であることが判る.

6. おわりに

論理関数に有限体GF(2)上の多項式表現 \hat{F} を用いれば, もし \hat{F} が内部変数 h の1次式であれば, \hat{F} の h に関する通常の微分がブール微分に等価であることを示した. また, この微分の性質と有限体上の多項式の代数的諸性質を用いて検査系列を生成する方法を提出し, 簡単な例によりその計算法を示した. 今後は本手法をプログラム化し, ブール微分法と比較して, その有効性を明らかにして行く予定である.

文献

- [1] F.F. Sellers, M.Y. Hiao and C.L. Beamson, "Analyzing errors with Boolean difference," IEEE Trans. on Comput., vol. C-17, pp.676-683, July (1968).
- [2] 高橋盤郎: 組み合わせ理論とその応用, 岩波書店 (1979).
- [3] 藤原秀雄: コンピュータの設計とテスト工学図書 (1990).
- [4] P. K. Lala: フォールト・トレランス入門, オーム社 (1988).