

学習式、制御関数、状態関数が定義可能な ニューラルネットシミュレータの試作

坂井 良文 松室 哲二
日本ビジネスオートメーション(株) 研究開発室

1 はじめに

現在販売されている多くのシミュレータは、その機能及び各関数の追加や制御が自由に定義できない。従って使用者の多くのアイデアを速やかに実現することは難しい。そこで、各機能、関数、制御を定義可能とするシミュレータの開発を行った。ここでは、その中核となるプログラミング手法を論じる。

2 シュミレータの計算内容

シュミレータ内で必要な処理を以下に明記する。

- (1) 荷重、各パラメータ等を設定する。
- (2) 入力値、教師信号等を設定する。
- (3) 出力値を計算する。
- (4) 学習計算をする。

今回試作したシミュレータは、上記処理の流れを決定する制御関数が定義でき、さらに各出力式、学習式の定義も可能とした。このために、まず出力式、学習式、その計算タイミングが同一のニューロンをグループとして登録する。このグループに対して制御が行われることになる。例えば3層バックプロパゲイションであればグループ1に入力層ニューロンを登録し、グループ2に中間層のニューロンを登録し、さらにグループ3に出力層のニューロンを登録する。

3 制御方法

制御の流れを図1に示す。

(1) まず計算を行う前に、どんなグループ順で計算するかを決定する関数を呼び出す。この関数は、現在のネットワークの状態を調べそれを決定することができる。(前記した

バックプロパゲーションでは1、2、3となる。)

(2) さらにグループ内のニューロンの計算を行う前にその順番を決定する関数を呼び出す。この関数もネットワークの状態を調べそれを決定することができる。

(3) 同一グループ内ニューロンの出力計算終了後その出力値を処理する。例えば、競合出力を行いたい場合に使う。

(4)、(5)、(6) 学習時も上記同様である。

これら、全ての制御用関数は定義可能であり、使用者によりプログラミングできる。また、以上の制御を行うためにあらかじめ共有メモリーに図2に示す様なデータを定義しておく。

初期値を設定する

```
for (;;) {
    入力や教師信号をセットする
    計算順(グループ)を決定する ----- (1)
```

```
for (全グループ数繰り返す) {
    計算順(グループ内ニューロン)を決定する ----- (2)
    for (グループ内ニューロン数繰り返す) {
        計算
    }
}
```

```
後処理をする ----- (3)
```

```
計算順(グループ)を決定する ----- (4)
```

```
for (全グループ数繰り返す) {
    計算順(グループ内ニューロン)を決定する ----- (5)
    for (グループ内ニューロン数繰り返す) {
        学習
    }
}
```

```
後処理をする ----- (6)
```

図1 制御方法

The implementation for freely definable neural net simulator with learning equations, control functions and status functions.

Yoshifumi SAKAI, Tetuji MATUMURO, Japan Business Automation Co. Ltd.

4 ニューロン内部データ計算（計算、学習）

ニューロン内部データを図_3に示す。ここでは先頭部に各ニューロンの各関数へのポインター及び、各ニューロンデータの先頭ポインターが書き込まれている。先頭部以降は各ニューロンの詳細なデータが書かれる。空の領域は新たに定義した関数が使用するため用意されている。例えば、出力値が2個であったり、出力遅延があったりした場合にこれを使う。またこれらデータを共有メモリーを持つ事によって、本体外部からのアクセスが可能となり、タイミングを見て各データを保存できる。

5 新たな関数の取り組み

新しく定義した各関数は、シュミレータ本体にリンクし、その関数へのポインターを前記した各データの所定位置に書き込む事により呼出可能となる。

6 その他

(1) ニューロン間の結合は、図_3の入力数、出力数、また入力、出力先ニューロン番号を書き込むことにより実現できる。個々のニューロン番号さえ書き込めば複雑なネットワークも実現できる。

(2) 荷重や各パラメータの設定方法は、大体が準備されているが、さらに必要な場合は、外部ファイルからその直接の値を読み込むことができる。

7 まとめ

このシュミレータによりかなり複雑なモデルも実現可能となるが、制御系が複雑なため計算速度は低下する。新たなモデルの調査、開発に有利である。

{参考文献}

(1) 麻生秀樹：ニューラルネットワーク情報処理

産業図書

(2) 甘利俊一：神経回路網の数理

産業図書

全グループ数	
	計算順（グループ）を決定する関数へのポインター
	学習順（グループ）を決定する関数へのポインター
0	グループ番号
	ニューロン数
	グループ内ニューロンの計算順を決定する関数へのポインター
	後処理をする関数へのポインター
	グループ内ニューロンの学習順を決定する関数へのポインター
	後処理をする関数へのポインター
	ニューロン番号 0
	.
	.
	n
1	グループ番号
	ニューロン数
	グループ内ニューロンの計算順を決定する関数へのポインター
	後処理をする関数へのポインター
	グループ内ニューロンの学習順を決定する関数へのポインター
	後処理をする関数へのポインター
	ニューロン番号 0
	.
	.
	.

図_2 制御用データ

全ニューロン数	全長
ニューロン番号	スカラー長
内部状態計算関数ポインタ	ベクター長
出力関数ポインタ	入力数
学習関数ポインタ	出力数
ニューロンデータ先頭ポインタ	遅延数
.	内部状態
.	しきい値
.	出力値
ニューロン番号	教師信号
内部状態計算関数ポインタ	学習信号
出力関数ポインタ	しきい値変化量
学習関数ポインタ	空
ニューロンデータ先頭ポインタ	空
.	空
入力ニューロン番号	空
.	空
重み	前回の重みの変化量
.	出力先ニューロン番号

図_3 ニューロン内部データ