

## 5M-1

リアルタイムデータベースシステムにおける  
トランザクションの最適スケジューリング

道本 芳樹 宮尾 淳一 若林 真一 吉田 典司  
広島大学工学部

## 1. まえがき

座席予約システム, キャッシュカードシステムなどのリアルタイムデータベースシステム(RDBS)では, デッドラインをもつトランザクションのスケジューリング<sup>[1]</sup>を行う必要がある。したがって, RDBSのスケジューラは次の①, ②の条件を満足するスケジュールを出力しなければならない。①データベースの一貫性を保証するためスケジュール結果が直列可能(serializable)である。②各トランザクションの処理が予め設定されたデッドラインまでにできるだけ終了する。従来, このようなスケジューラに関する研究は十分に行われていなかった。

本稿では, 前述の①, ②の条件を満たし, かつトランザクションを複数のプロセッサに割当てるスケジューラに関する基礎的, 理論的考察を行う。

## 2. スケジューリング問題の定式化

まず, 図1に示すようなシステムモデルを考える。RDBSで処理されるトランザクションは入力キューに入る。スケジューラはある一定の時間間隔でキューに入っているトランザクションのスケジューリングを決定し, 各プロセッサに割当てる。以下では, 一つの時間間隔におけるスケジューリング問題を(A1)-(A3)の仮定の下で考察する。

- (A1) データベースは主記憶に納まるとし, 各データのアクセス時間は一定とする。  
 (A2) プロセッサはすべて同一であり, 計算能力, 速度はすべて等しい。  
 (A3) トランザクションを構成する演算ごとにプロセッサの先取り(preemption)を許す。また, 一つのトランザクションの演算が複数のプロセッサに割当てられる場合はプロセッサ変更ごとに一定の通信コスト $C_{com}$ がかかるとする。

次に, 各トランザクションがデッドラインをミスする時間を最小にし, データベースの内容の一貫性を保証するスケジューリ

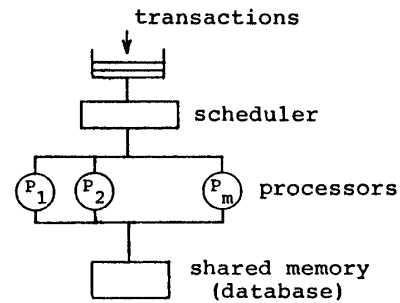


図1 システムモデル

ング問題 MMT (Minimum Missed Time) を定式化する。

[問題 MMT] 以下のような入力を与えられたとき, 条件を満足し目的関数 MT の値を最小にするスケジュール S を求めよ。

入力: (1) トランザクションの集合  $T = \{T_1, T_2, \dots, T_n\}$ , ただし,  $T_i = \{T_{i1}, T_{i2}, \dots, T_{i\ell}\}$  ( $T_{ik}$  は演算)。

(2)  $T_i$  内での  $T_{ij}, T_{ik}$  間の全順序  $\langle_i$ 。

(3) トランザクション  $T_i$  を構成する各演算  $T_{ik}$  ( $1 \leq k \leq \ell$ ) の実行見積り時間  $E_{ik}$

( $\sum_{k=1}^{\ell} E_{ik} = E_i$  とする)。

(4)  $T_i$  のデッドライン  $d_i$ 。

(5) プロセッサ数  $m$ 。

出力: 各プロセッサ  $P_k$  ( $1 \leq k \leq m$ ) 上でのスケジュール  $S_k$  の集合 S ( $S_k$  は  $t_{ij}$  を  $T_{ij}$  の処理開始時刻とするととき  $(T_{ij}, t_{ij})$  の系列)。

条件: 入力で与えられた各トランザクションの全順序  $\langle_i$  を満たし, 出力として得られるスケジュールは直列可能であること。

目的関数:  $MT = \sum_{i=1}^n \max(e_i - d_i, 0)$

( $e_i$  は  $T_i$  の終了時刻を表し,  $C_{com}$  は各トランザクションの処理時間の中にも含めるとする)。

## 3. プロセッサ数 1 のスケジューリング

問題 MMT において, プロセッサ数  $m = 1$  の場合のスケジューリング問題について考察する。このとき, 以下の補題 1, 補題

2が成立する[2].

[補題1] プロセッサ数が1の場合の任意のスケジュールSは, 目的関数MTの値を増加させることなく, 先取りを許さない直列なスケジュールS'に変換することができる. □

補題1より, プロセッサ数が1の場合, 問題MMTの最適解は先取りを許さない直列なスケジュールの中に存在することになる(図2(a), (b)). この場合, 直列可能性について考察する必要はない.

[補題2] プロセッサ数が1で, かつ先取りを許さない任意のスケジュールSにおいて,  $e_j < e_i, E_j > E_i, d_j > d_i$ を満足する $T_i, T_j$ が存在するならば, 目的関数MTの値を増加させることなく $T_i$ と $T_j$ の実行順序を入れ換えたスケジュールS'に変換できる(図2(b), (c)). □

補題1, 補題2より, プロセッサ数が1で, かつ実行時間の小さいトランザクションほど小さいデッドラインをもつならば, 次のアルゴリズムで最適解を求めることができる.

[アルゴリズムA] 各トランザクションをデッドラインの非減少順にソートし, この順序でプロセッサに割当て(図2(c)). □



図2 プロセッサ数1のスケジューリング

[定理1] 問題MMTにおいて,  $m = 1$  かつトランザクションの実行時間が小さいものほどデッドラインが小さいならば, アルゴリズムAは $O(n \log n)$ で最適解を求める[2]. ここで,  $n = |T|$ である. □

4. プロセッサ数2のスケジューリング

トランザクションの同時実行制御を考える場合, 実行の順序関係は図3(a)に示すような有向グラフで表すことができる. ただし, 図3(a)では実行順序決定に係わるロック, アンロック演算のみを抜き出している. 同図において, 1つのトランザクション内の有向枝は入力で与えられる全順序を表しており, 異なるトランザクション間の有向枝は, それらのトランザクション間でデータの競合が起こった場合にどのような順序で実行するかを表している. 例え

ば,  $U_2(B)$ から $L_1(B)$ への有向枝は,  $U_2(B)$ の実行が終了してから $L_1(B)$ の実行が開始できることを表している.

以下では,  $m = 2$  かつ $T = \{T_1, T_2\}$ の場合について考察する.

まず, 各トランザクションが2相ロックに従う場合, 次のアルゴリズムで最適解を求めることができる.

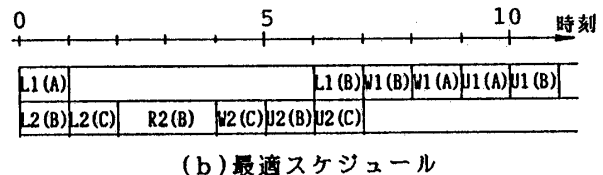
[アルゴリズムB] 競合が起こっている各データXに対して $U_1(X)$ から $L_2(X)$ への有向枝を設ける.  $T_1, T_2$ それぞれに対し最後のアンロックまでの最長パスを求め, 目的関数の値を計算する.  $T_2 \rightarrow T_1$ の方向に同様の操作をし, 目的関数の値が小さい方の有向枝を採用する. 次に, 前述の操作で求めた先行関係を保存して,  $T_1, T_2$ の各演算をそれぞれプロセッサ $P_1, P_2$ に割当て. □

[例1] 2つのトランザクション $T_1, T_2$ の実行時間とデッドラインがそれぞれ,  $E_1 = 6, E_2 = 7, d_1 = 9, d_2 = 10$ と与えられたとき, アルゴリズムBを適用すると図3(b)のような最適スケジュールが得られる. このときの目的関数の値は $MT = 2 + 0 = 2$ である. □

$T_1: L_1(A) \rightarrow L_1(B) \rightarrow U_1(A) \rightarrow U_1(B)$

$T_2: L_2(B) \rightarrow L_2(C) \rightarrow U_2(B) \rightarrow U_2(C)$

(a) 2相ロックの場合の同時実行制御



(b) 最適スケジュール

図3 2相ロックの場合のスケジューリング

[定理2] 問題MMTにおいて, 各トランザクション内の要求が2相ロックに従う場合, アルゴリズムBは $O(|T_1| + |T_2|)$ で最適解を求める[2]. □

[定理3] 問題MMTにおいて, 入力される $T_1, T_2$ 内の各演算と全順序が等しい(デッドラインは異なってよい)ならば $O(|T_1|)$ で最適解が求まる[2]. □

5. 今後の課題

本稿では, 問題MMTを $m = 1$ , 及び $m = 2$  かつ $n = 2$ の場合について考察した. 現在,  $m \leq n$  かつ $n \geq 3$ の場合について考察中である.

文献 [1] P.A. Bernstein, et al. : "Concurrency Control and Recovery in Database Systems", Addison-Wesley (1987). [2] 道本芳樹: "時間的制約をもつトランザクションの最適スケジューリング問題", Hiroshima Univ. ECS Lab., Tech. Rep. 89-07 (1989).