

拡張Bresenhamアルゴリズムによる画像の高速アフィン変換

7J-1

伊藤 雅晴

(株) 日本アイ・ビー・エム パーソナルシステム開発統括本部

1.はじめに

近年のユーザ・インターフェース技術の進歩によるグラフィック表示技術の普及に伴って、アフィン変換に代表されるデジタル画像の幾何学的な変換の技術は、より高速で、かつメモリなどの資源を必要としない方式が要求されている。

従来から画像のアフィン変換は、画像処理の技術の中で最もCPU時間やメモリを消費するものの一つとされており、小型のワークステーションを使ったオフィス環境では実現が難しかった。

従って従来から多くの研究が為されてきた、それらの中で最近のものとしてはアフィン(または線形)変換を基本変換の積に分解して高速化する技法がいくつか報告されている[田畠86][宮沢87]。

特に[宮沢87]では、任意の線形変換を2つの拡大行列と2つのシアーリング行列に分解する本質的な6つの組合せのうちの特定の組合せを用いた中間メモリを必要としないアルゴリズムが報告されている。本研究でもこの分解と同じものが、各ラスター・ラインの変換後の先頭位置を決定するのに用いられている。

2. Bresenhamの直線発生アルゴリズム

Bresenhamの直線発生アルゴリズム[Bres65]はよく知られた高速直線発生アルゴリズムで、発生した直線の誤差を最小にするように誤差変数d及びその増加分inc1, inc2は次のように初期化される。

$$d := 2 * dy - dx; \quad (1.1)$$

$$inc1 := 2 * dy; \quad (1.2)$$

$$inc2 := 2 * (dy - dx); \quad (1.3)$$

ここでdx, dyは直線の始点と終点のx方向及びy方向の距離をそれぞれ表す。

直線の傾きが1より小さい場合を考えるとアルゴリズムはx座標を始点から終点へ1つずつ増やしながら、もし d が負なら d をinc1だけ増加し、正なら y 座標を1つ増やして d をinc2だけ増加する操作を繰り返して画素を発生する。具体例として $dx = 9$, $dy = 3$ ($\tan \theta = 1/3$) の場合図1に示すように、A0からA9の画素が発生される。この直線を今後Bresenham直線、またはただ直線と呼ぶ。

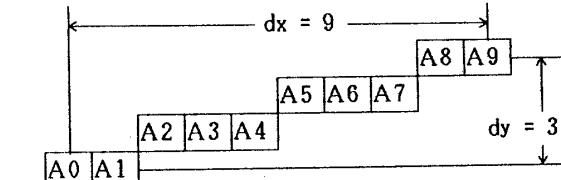


図1. Bresenham直線

Bresenham直線の性質として、傾きが0と1の間のときには各x座標の列に画素が必ず1つしかない。これはアルゴリズムの繰り返しの中で毎回xを1つずつ増加していることからも明らかである。従ってこのBresenham直線をy方向に1つずつ平行移動して置いてゆくと空間を隙間なく充填する(図2)。これを画像の線形変換に応用して元画像のラスター・ラインをこの各々の直線上に置くことにより、前後の直線と重複したり隙間を作ることなく変換された画像を発生することが可能である。

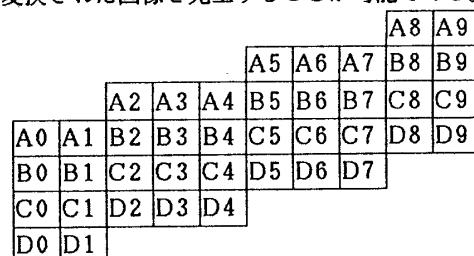


図2. Bresenham直線を垂直に平行移動

3. 誤差変数dの初期値の決定

次に問題となるのは変換後の各直線の始点の決め方と、Bresenhamの誤差変数dの初期値の決め方である。まず後者の方から図3を用いて説明する。

$$d = -4 \ 4 \ -12 \ -4 \ 4 \ -12 \ -4 \ 4 \ -12 \ -4 \ 4$$

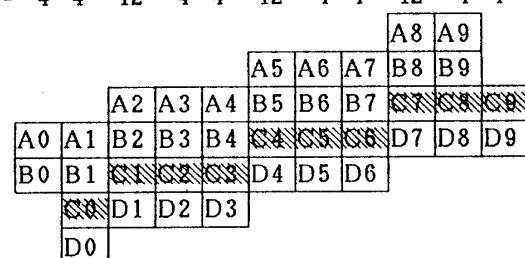


図3. 誤差変数dの初期値の決定

まず最初の直線は通常のBresenhamと同様に(1.1)を用いて初期値 $d = -4$ で A0 から A9 まで発生する。このときのdの途中の値が図の上に示されている。2番目の直

線もB0のx座標はA0のと同じであるので初期値d=-4で始める。3番目の直線の先頭がC0だとすると初期値dと同じにすると正しく引けない。このときにはA1のときのdの値、即ち4をdの初期値として直線を発生すると画素の重複や隙間を生じない。4番目の直線も同様で、以下各直線の始点がずれるに従って、その直線を発生する時のdの初期値をやはりBresenhamのアルゴリズムに従って変えて行く。

ただし、ここで注意する必要があるのは、図3の場合は画像の回転の方向が反時計回りであったので、先頭の画素のずれる方向が直線を発生する方向と同じであったが、これが逆の時にはdを直線の順序とは逆に発生する必要がある。

4. 各ラインの先頭の画素の位置の決定

[宮沢87]に任意の線形変換が2つの拡大行列と2つのシアー行列に分解できる本質的な6つの組合せが存在することが述べられているが、本研究でもこの分解のうちの次のものを用いる。

$$\begin{bmatrix} a & b \\ c & d \end{bmatrix} = \begin{bmatrix} 1 & 0 \\ c/a & 1 \end{bmatrix} \begin{bmatrix} 1 & ab/D \\ 0 & 1 \end{bmatrix} \begin{bmatrix} 1 & 0 \\ 0 & D/a \end{bmatrix} \begin{bmatrix} a & 0 \\ 0 & 1 \end{bmatrix} \quad (2.1)$$

ここで $D = ad - bc$.

この分解では右から順番にx方向の拡大、y方向の拡大、x方向のシアーそしてy方向のシアーの順に実行される。この順序は非常に重要で本方式では最後に直線発生器を用いて元画像のラスタ・ラインを直接直線上に転送したいので、その傾きを決めるy方向のシアーが最後に一つだけある分解でなければならない。

最初のx, y方向の拡大はやはりBresenhamのアルゴリズムを用いて実現でき、シアーの処理と同時にを行うのは容易であるので今後の説明では省略する。

図4では各直線の始点がx方向のシアーそしてy方向のシアーによってどのように動くかを示す。(1)は元画像の左端の画素である。まず(2.1)式のxシアー値ab/Dに従ってxシアーを行ない(2)、次にyシアー値b/aに従ってyシアーを行う(3)。

これらの処理で各直線の始点の位置が決定されるが、これはメモリ上で行なうのではなく各直線への画像の転送と平行して行なう。従ってこの処理用の独立した直線発生器がy方向の拡大を含めて3つ必要である。

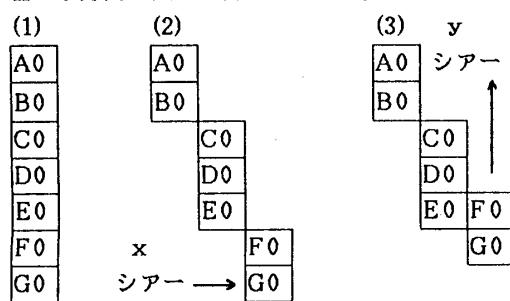


図5. 各ラインの先頭の画素の位置の決定

5. 全画素の処理

4.の処理で決定された位置からBresenham直線上に画像の各ラスタ・ラインを転送する。このときに3で述べた誤差変数dの初期値を求める必要があるが、新たにこの計算をする必要はなく4.の操作の中のyシアーを行う直線発生器のそのラインにおけるdの値をそのまま利用できる。図6に変換された全画素の位置を示す。画像の各ラスタ・ラインを転送するときにx方向の拡大も同時にを行うので2個の直線発生器を用いる。4.と合わせると全部で5個の直線発生器が必要である。

| | | A8 A9 | | | |
|----|----|-------|----|----|----------------------|
| | | A5 | A6 | A7 | B8 B9 |
| | | A2 | A3 | A4 | B5 B6 B7 C7 C8 C9 |
| A0 | A1 | B2 | B3 | B4 | C4 C5 C6 D7 D8 D9 |
| B0 | B1 | C1 | C2 | C3 | D4 D5 D6 E7 E8 E9 |
| C0 | | D1 | D2 | D3 | E4 E5 E6 F6 F7 F8 F9 |
| D0 | | E1 | E2 | E3 | F3 F4 F5 G6 G7 G8 G9 |
| E0 | | F0 | F1 | F2 | G3 G4 G5 |
| | | G0 | G1 | G2 | |

図6. 変換された全画素

6. おわりに

本研究ではBresenhamの直線発生アルゴリズムを拡張した、高速で中間メモリを必要としない、画像のアフィン変換アルゴリズムについて述べた。このアルゴリズムは単に画像の回転などだけではなく、グラフィックの分野の基礎技術としても応用可能である。

7. 文献

[Bres65] Bresenham, J.E., "Algorithm for Computer Control of Digital Plotter," IBM Syst. J., 4(1) 1965, pp.25-30

[田畠86] 田畠, 武田, 町田: ラスタ走査とテーブル参照による画像回転の高速処理. 信学論, Vol.J69-D, No.1, pp. 80-90 (Jan. 1986)

[宮沢87] 宮沢: 高速画像回転アルゴリズム T^2D^2 分解法とその性能評価. コンピュータ・ビジョン49-1 (1987/7/23)